

华中科技大学
本科生毕业设计[论文]

RIS 辅助的无线通信系统的原型验证

院 系 人工智能与自动化学院

专业班级 自动化 1705 班

姓 名 裴熙隆

学 号 U201714286

指导教师 陈忠、尹海帆

2021 年 5 月 20 日

学位论文原创性声明

本人郑重声明：所呈交的论文是本人在导师的指导下独立进行研究所取得的研究成果。除了文中特别加以标注引用的内容外，本论文不包括任何其他个人或集体已经发表或撰写的成果作品。本人完全意识到本声明的法律后果由本人承担。

作者签名： 年 月 日

学位论文版权使用授权书

本学位论文作者完全了解学校有关保障、使用学位论文的规定，同意学校保留并向有关学位论文管理部门或机构递交论文的复印件和电子版，允许论文被查阅和借阅。本人授权省级优秀学士论文评选机构将本学位论文的全部或部分内容编入有关数据进行检索，可以采用影印、缩印或扫描等复制手段保存和汇编本学位论文。

本学位论文属于 1、保密 ，在 年解密后适用本授权书。

2、不保密 。

(请在以上相应方框内打“√”)

作者签名： 年 月 日

导师签名： 年 月 日

摘 要

近年来，

关键词：可重构智能表面；智能反射面；无线中继；大规模多进多出系统；原型系统；现场可编程逻辑门阵列

Abstract

Recently,

Key Words: Reconfigurable intelligent surface; intelligent reflecting surface; wireless repeating; massive multiple-input multiple-output; prototype; field programmable gate array

目 录

摘要	I
Abstract	II
1 绪论	1
1.1 引言	1
1.2 智能超表面概述	3
1.3 国内外现状分析	5
1.4 本文主要研究内容与组织结构安排	6
2 超表面基础理论	7
2.1 广义反射和折射定律	7
2.2 超表面对电磁波的调控机理	9
2.3 本章小结	10
3 物理、传播和路径损耗建模	11
3.1 无源金属表面	11
3.1.1 散射波的波束宽度	12
3.1.2 多个相邻金属表面	12
3.2 智能超表面的系统模型	13
3.2.1 传播和路径损耗模型	13
3.2.2 智能超表面的散射体阵列模型	14
3.3 智能超表面的传输模型	15
3.3.1 单输入单输出(SISO)信道	15
3.3.2 智能超表面使能的传输	15
3.4 本章小结	16
4 系统设计与实现	17
4.1 智能超表面选择	17
4.2 控制电路设计	17
4.2.1 行列扫描控制方法	18
4.2.2 移位寄存器控制方法	21
4.2.3 智能超表面控制电路	21

4.2.3.1 方案选择	22
4.2.3.2 总体设计	22
4.2.3.3 电源管理	23
4.2.3.4 串并转换	24
4.2.3.5 小结	25
4.3 驱动、固件设计	26
4.3.1 设计思路	26
4.3.2 设计流程	27
4.3.2.1 引脚约束	29
4.3.2.2 时序约束	29
4.3.2.3 综合 RTL 电路图	30
4.4 本章小结	31
5 系统调试	32
5.1 系统搭建	32
5.2 FPGA 开发流程	33
5.2.1 综合实现报告与分析	33
5.2.1.1 时序报告分析	33
5.2.1.2 功耗分析	33
5.2.1.3 资源分析	34
5.2.1.4 电路实现版图	34
5.3 FPGA 调试	35
5.3.1 ILA 测试简介	35
5.3.1.1 Vivado ILA 简介	35
5.3.1.2 Vivado ILA 的使用	36
5.3.2 ILA 调试分析	37
5.3.2.1 ADC、采样、触发系统、FIFO、DMA 综合调试	37
5.3.3 液晶显示屏调试	38
5.3.4 人机交互界面调试	38
5.3.5 任务调度调试	38
5.4 系统功能测试	38

6 总结与展望	40
6.1 论文研究工作总结	40
6.2 未来工作展望	40
致谢	41
参考文献	42
附录 A 控制电路原理图	46

1 緒论

1.1 引言

作为最新一代蜂窝移动通信技术，第五代移动通信技术（5G）以其大带宽、低时延、大连接等特性，将为物联网、社交娱乐、智慧交通、工业互联网等技术发展注入新的活力，助力我国数字经济发展。目前，增强移动宽带（eMBB）、高可靠低时延（uRLLC）和海量机器类通信（mMTC）成为5G的三大应用场景。进一步细分，在3D超高清视频、云工作/娱乐、AR/VR、工业自动化、关键任务应用、自动驾驶、ITU-R WP5D、智慧城市和智能家居/建筑等方方面面都有长足的应用。这是因为5G有着多项关键技术，其中举足轻重的就是毫米波（Millimeter Wave）技术和大规模多入多出（Massive MIMO）技术；前者可以增加带宽资源，提供更低的时延，并且天线尺寸更小，可以使设备轻量化，从而部署更为便捷，后者可以提高频谱效率。5G毫米波技术频率资源丰富、带宽大、峰值速率极高，有时延低和容量大的优点，这是5G毫米波系统的最大优势之一，适用于大量4k/8k视频业务的场景^[1]。

具体来说，毫米波或极高频（Extremely high frequency, EHF）是指波长短于超高频（SHF）的电磁波，它的波长由1mm到10mm，所对应的频率范围是30~300GHz^[2]。现阶段主要毫米波应用于气象雷达、空间通信、射电天文等方面。在5G通信中，美国已率先启用毫米波频段，其毫米波部署最为广泛，AT&T、Verizon和T-Mobile从2018年起陆续在美国国内的城市开通利用毫米波频谱的5G商用网络，而中国现在部署的主要是Sub-6GHz频段^[3]。中国的三大运营商从2017年开始就不断联合各厂家进行了5G毫米波的关键技术测试和验证，随着2020年3月工信部推动5G加快发展的通知以及2022年冬奥会毫米波应用场景的预期，毫米波大规模商用的脚步越来越近^[3]。最近中新社报道称，5G毫米波将赋能北京2022年冬奥会。可以想象，有了毫米波技术的加持，这一届冬奥会会给我们带来不一样的精彩。

但现阶段5G以及毫米波的应用还存在覆盖差、成本高、能耗高等痛点问题。由于频点较高，毫米波呈现准光学传播特性，穿透能力很弱，绕射、散射很不明显。如表1-1所示，毫米波容易收到大尺寸结构的阻挡，生活中高楼、墙面、

混凝土、钢筋、玻璃、人体等物体的阻挡会造成信号衰减严重，在极端情况下，26 GHz 毫米波于 3.5 GHz 的穿透损耗高 90 dB，大雨等恶劣天气也会对毫米波的覆盖产生较大的影响^[1]。另外，人体的遮挡在极高频时也会有不可忽视的影响。从上述的毫米波的传播特性来看，它适用于室内室外的视距（Line-of-sight, LoS）通信，而不适用于室内外有较高的穿透损耗的场景。如图 1-1 为在城市中模拟的 3.5 GHz 和 26 GHz 两种频段的覆盖范围对比。从右图可以看到，对于视距场景，毫米波覆盖尚可；而被遮挡的区域就差强人意了。我们以参考信号接收功率（Reference Signal Receiving Power, RSRP）不低于 -110 dBm 为基准，26 GHz 的总体覆盖（按面积计算）只能达到 3.5 GHz 的 62%^[3]。

表 1-1 3.5 GHz 和 26 GHz 下不同材料的穿透损耗（dB）对比^[3]

	混凝土	木头	雨衰（10 mm hr）	人体损耗	普通多层玻璃	IRR 玻璃
3.5 GHz	19	5.27	0	3	2.7	24.05
26 GHz	109	7.97	1.57	9-13	7.2	30.8

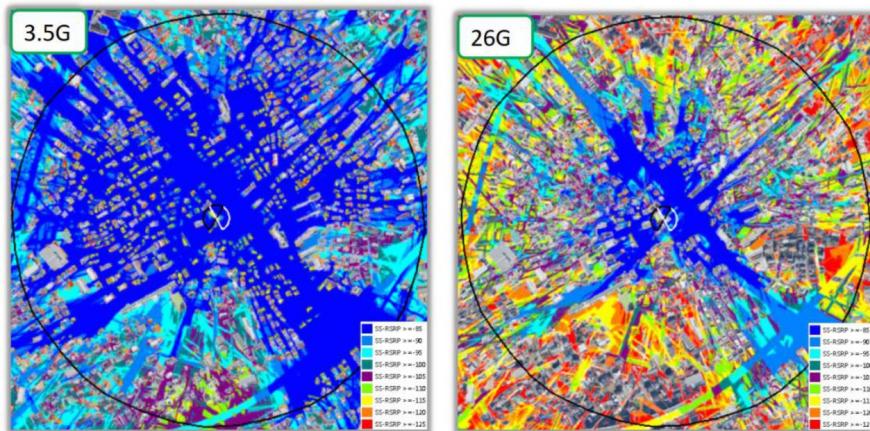


图 1-1 3.5 GHz 和 26 GHz 覆盖对比^[3]

从毫米波设备的硬件架构来看，毫米波设备由大量的射频链路、射频开关、移相器组成用来实现模拟波束赋形。这样的收发器的组成需要所需的天线、放大器等器件相比现有通信方案增加多达数十倍，造成了成本长时间居高不下。同时带来的也有能耗问题，复杂的射频硬件电路带来了令人难以置信的高功耗，这不是绿色通信的发展方向，也不利于实现碳中和（carbon neutrality）。

面对这些问题，急需一种能够规避高频信道不可靠性的方法，其中重要的一环便是能智能地改善当前的无线环境。中继站是一种可以将非视距路径（Non-line-of-sight, NLoS）转化为视距路径的方法^[4]。使用中继站传输时，需要为每个

中继站配备专用的电源和射频前端，这需要很高的资本投入，而且，中继站需要先接收处理无线信号再做转发，会带来较大的时延，更为严重的是，广播出的新信号可能会干扰原信号^[5]。反射阵列给出了有效的解决方案：当 LoS 径不能提供服务时，另一种建立替代路径的方法是通过无源非可重构镜面反射器。反射阵列是指能够以波束的形式反射电磁波的平面^[6]，这和曲面的反射镜不同，后者依靠物理曲率的变化决定反射波束的方向，而前者是由离散的单元组成，每个单元对应着不同的幅度和相移^[7]。无源非可重构的反射器与传统中继器相比，在成本和功耗方面有一定的优势。但是，这种反射器的一个重大缺陷是它的反射在生产制造出来后就被固定了，在部署和使用是不可以修改的，这使得它无法适应高动态的无线信道环境。

近年来，人们研制出了能够对撞击的无线电波进行特定变换的基于电磁的可重构结构，它们的工作频段非常广阔，可以覆盖 Sub-6 GHz、毫米波甚至太赫兹^[8]。下面将详细介绍这一新技术。

1.2 智能超表面概述

由于具有主动适应、改变无线通信环境的能力，可重构智能表面（RIS），也称为可重构反射阵列、可编程超表面、大型智能表面或智能反射表面，已成为无线通信研究领域的一个焦点，用于缓解在不同无线网络中遇到的各种挑战^[9, 10]。智能超表面是由电磁材料构成的，因为它不需要改变现有的网络结构，也不需要修改现有的无线通信标准，所以特别适合“无感”地部署在建筑物外墙、公路指示牌、广告面板、车窗等平面物体上。RIS 能够通过被动反射接收信号在基站和移动用户之间形成虚拟视线链路，从而补偿长距离的功率损耗，智能地配置无线信号环境。当基站和终端之间的直射链路被高层建筑阻断时，通过 RIS 的智能部署和设计，可以构建软件定义的无线环境，进而使接收信的信噪比（SINR）增强。与传统放大转发和解码转发的中继系统相比，RIS 不需要专用的大功率电源来运行，其功耗和硬件复杂度有着其他技术难以望其项背的优势^[5]。

2014 年，中国科学院院士崔铁军教授首次提出了智能超表面并进行了实验验证，其基本结构如图 1-2 所示^[11]。这是一种具有可编程电磁特性的二维薄层人工电磁表面结构，可以应用于从微波到可见光的各种波段中^[12]。从图 1-2 中可以看出，超表面由精心设计的电磁单元规则排列而成，这些电磁单元通常由金

属铜片、电磁介质和可调元件¹组成。通过控制电磁单元中的可调元件，以可编程的方式更改反射的电磁波的电磁参数（例如幅度和相位）^[13]。

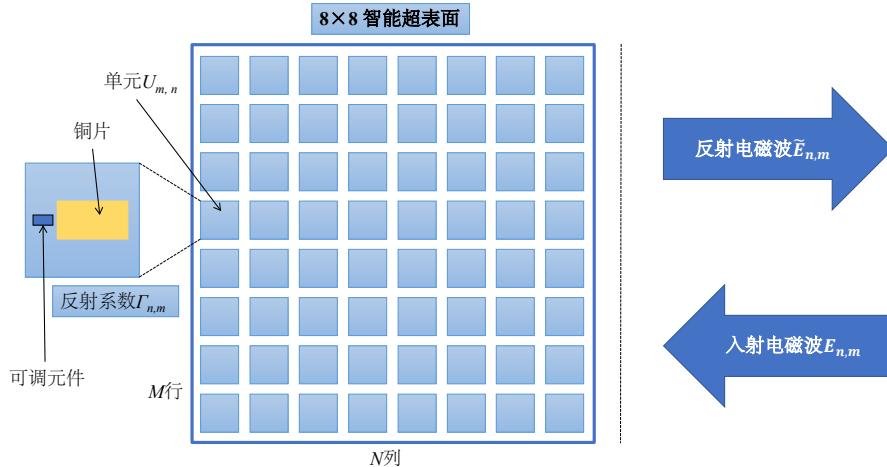


图 1-2 智能超表面示意图

如图 1-3 所示为智能超表面的异常反射、折射示意图，智能超表面可以将入射信号反射和折射到非斯涅尔定律预测的异常方向，可以改变入射电磁波的波形和极化方向^[14]。就无线电波的传播而言，基于超材料元表面的 RIS 就像一个突变的电磁间断，改变了散射场。如前所述，实现智能超表面的功能的关键要素便是元表面单元结构的设计。元表面是由亚波长金属或电介质散射粒子（称为亚原子）形成的亚波长阵列^[15]。图 1-3 描绘了电磁波对于给定的入射角，元表面的预期反射相应和折射相应，与普通平面的反射 $\theta_2 = \theta_1$ 不同，超表面可以使 $\theta_3 \neq \theta_1$ 。

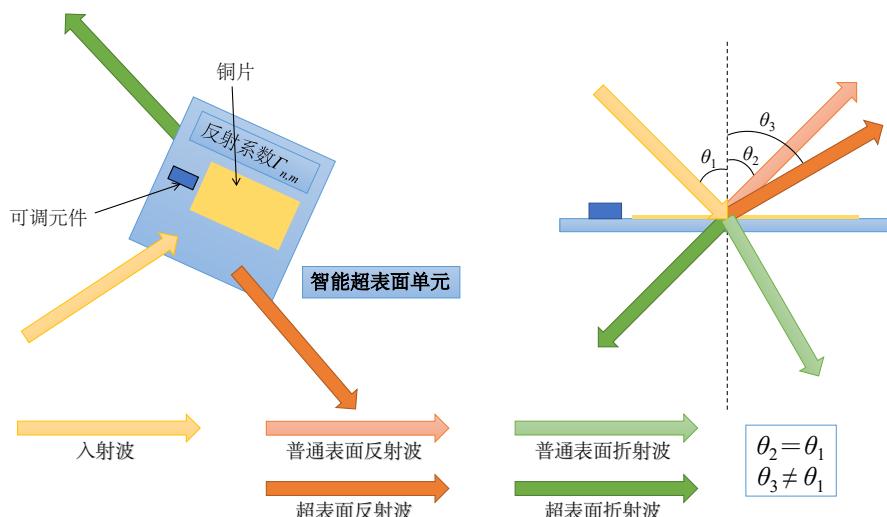


图 1-3 智能超表面的异常反射、折射

¹这里可调元件指的是变容二极管、PIN 二极管、射频开关、MEMS 器件等有不同状态的元件。

在智能超表面中，每个单元的反射系数 $\Gamma_{n,m}$ 是可以根据外界环境调整改变的。图 1-2 上的可调元件一般被安装在单元上。这样，通过外部的控制电路控制可调元件的状态，就可以操纵元表面上无线电波的波前，以实现信号调制或波束赋形。智能超表面的中央控制器一般采用现场可编程逻辑门阵列（FPGA）或微控制器（MCU）。通过软件设计，超表面可以实现对移动通信中电磁信号的实时调控。目前，国内外有关智能超表面在移动通信领域的研究主要集中在两个方向^[13]，下面详细介绍国内外研究现状。

1.3 国内外现状分析

目前智能反射面的第一个主要研究方向是利用它进行无线中继，构建智能无线电环境。如图 1-4 (a) 所示，RIS 可以被认为是一个多功能的“神奇镜”，将它置于无线通信系统中，可以主动地改善无线传播环境，通过接收机的反馈动态调整反射系数，使得接收机处通过 RIS 反射和其他路径的叠加信号功率最大化，实现对电磁波资源的“再分配”。国内外有许多 RIS 增强系统的主动和被动联合设计的研究：Qingqing Wu 等人设计了在单用户和多用户情况下联合的主动和被动波束赋形，可以在接收用户 SINR 的约束下，最小化总发射功率^[8]。智能超表面可以使得各个路径的波束在用户（UE）处相干增强，从而最大化接收功率。Chongwen Huang 等人将可重构智能表面用于多用户无线通信，他们通过设计 RIS 的相移和从基站到用户的功率分配策略，来最大化 RIS 系统的能效。此外，文中还介绍了 RIS 的实际能耗模型。并针对基站发射功率分配和 RIS 反射系数提出了两个计算效率高的算法。其中一种采用梯度下降方法设计，而另一种是基于分式规划方法。其中的仿真结果表明，与传统的多天线自动对焦中继相比，该系统能够获得高达 300% 的能效^[16]。

绝大多数的研究只停留在理论分析与建模仿真阶段，基于智能超表面的无线通信实验验证系统十分稀缺，目前只有少量的研究：Zhuqi Li 等人在室内环境中部署了一个 6×6 的可重构发射天线阵列，设计了信道分解算法来快速估计无线信道环境^[17]。通过实时配置无线信道，改善通信环境，系统的吞吐量提高到了原来的 124%。2019 年 MIT 研究团队展示了一个由 3000 多个无源天线组成的反射面（由几十块 PCB 板拼接而成），取名为“RFocus”，工作频率为 1.6 GHz 至 3 GHz。实验表明它可以使接收信号强度平均增加 10.5 倍，将信道容量平均提升

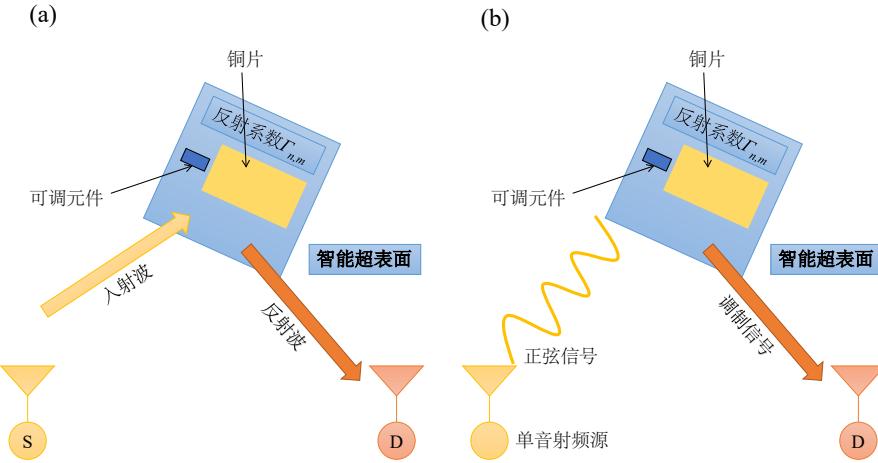


图 1-4 智能超表面的两大研究方向

两倍^[18]。2019 年清华大学研究团队最近展示了一个工作在毫米波波段的 16×16 单元的智能超表面。该 RIS 每个单元使用四个 PIN 二极管控制，可实现两比特的反射相位调整。这个系统实现了 28.5 GHz 下 19.1 dBi 的天线增益^[19]。

另外一个研究方向是通过智能超表面实现信号的编码与调制。智能超表面可以灵活地调控电磁信号波前，改变诸如幅度、相位、频率甚至极化方向等电磁参数^[13]。这一新型的发射机架构不需要复杂的基带信号处理和高性能的射频链路，未来有希望应用于毫米波通信和 Massive MIMO 系统中。其基本结构如图 1-4 (b) 所示，基带信号直接作用于智能超表面，通过对反射系数的控制直接调制正弦信号。东南大学崔铁军院士团队中提出了一种同时在时间和频率上操纵电磁波的时空调制数字可编程超表面，并实现了 BFSK 调制^[20]。进一步地，唐万凯等人设计了一个基于可编程表面的正交相移键控 (QPSK) 无线发射机的原型，实现了 2.048 Mbit/s 的数据传输速率，视频流也能实时传输^[21]。

1.4 本文主要内容与组织结构安排

todo 本文的主要研究内容是如何利用可编程电磁超表面增强 5G 信号覆盖。文中首先在第 2 节介绍了电磁超表面的相关基础理论，包括广义反射定律和折射定律以及波束赋形理论。

第 3.3 小节开始对 RIS 通信系统建模分析，比较了巴拉巴拉

第 4 节设计了一个由可编程超表面及其控制电路构成的智能反射面系统，

最后，在第 6 节得出结论，并对未来的研究工作作了初步分析。

2 超表面基础理论

超表面和超材料有着完善复杂的理论，本章根据后续内容的需要着重介绍广义斯涅尔定律和超表面对电磁信号的调控机理。

2.1 广义反射和折射定律

电磁波在超表面上会发生相位或幅度的突变，这一现象的理论依据是广义斯涅尔定律^[22]。2011年Capasso教授等人发现了相位不连续的电磁波传播，并提出了广义反射和折射定律^[23]。通过沿着电磁波传播路径，在波长范围内引入突变相移，可以获得控制波前的新自由度。费马原理指出光线在两点A和B之间的轨迹是最小光程的轨迹，即 $\int_A^B n(\vec{r}) dr$ ，其中 $n(\vec{r})$ 是局部折射率，由此容易推演得到两种介质之间的反射和折射定律。在其最普遍的形式中，费马原理可以表述为固定相原理^[24]，也就是说，相对于路径的无穷小变化，沿着实际光路累积的相位导数 $\int_A^B d\varphi(\vec{r})$ 将为零。但是研究表明，通过适当设计两种介质之间的界面，可以在光路中引入波长范围内的突然相移 $\Phi(\vec{r}_s)$ ，相移 $\Phi(\vec{r}_s)$ 取决于沿界面的坐标 \vec{r}_s 。那么，对于光所走的实际路径，总相移 $\Phi(\vec{r}_s) + \int_A^B \vec{k} \cdot d\vec{r}$ 是固定不变的，其中 \vec{k} 是传播光的波矢。这提供了反射和折射定律的一般化，其适用于整个光谱中两种介质之间的大范围的亚波长结构化界面。

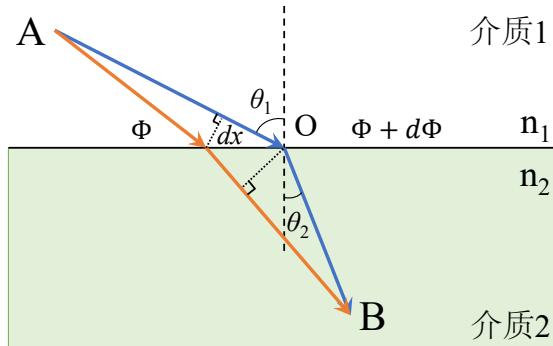


图 2-1 广义斯涅尔折射定律的示意图

下面考虑广义反射和折射定律，在两种介质的界面上引入一个突变的相移，称为相位不连续，这使得我们可以通过应用费马原理来重新审视反射和折射定律。图 2-1 中的入射平面波入射角为 θ_1 ，假设两条光路无限接近实际光路，那么

它们之间的相位差为零，有：

$$k_o n_1 \sin(\theta_1) dx + (\Phi + d\Phi) = k_o n_2 \sin(\theta_2) dx + \Phi \quad (2.1)$$

其中 θ_2 为折射角， Φ 和 $\Phi + d\Phi$ 分别是两条路径穿过界面位置处的相位不连续性， dx 是两条路径界面处的距离差， n_1 是上层介质的折射率， n_2 为下层介质的折射率， $k_o = 2\pi/\lambda_o$ ， λ_o 为真空中的光波波长。

如果沿界面的相位梯度被设计为常数，由式 (2.1) 可以推导出广义的斯涅尔折射定律：

$$n_2 \sin \theta_2 - n_1 \sin \theta_1 = \frac{1}{k_o} \frac{d\Phi}{dx} \quad (2.2)$$

式 (2.2) 意味着折射光束可以具有任意方向，只要沿界面引入相位不连续性的合适的恒定梯度 $d\Phi/dx$ 。由于在式 (2.2) 中引入了非零的相位梯度 $d\Phi/dx$ ，两个入射角 $\pm\theta_1$ 会导致不同的折射角。因此，全内反射在 $n_2 < n_1$ 时有两种可能的临界角：

$$\theta_c = \arcsin \left(\pm \frac{n_2}{n_1} - \frac{\lambda_o}{2\pi n_1} \frac{d\Phi}{dx} \right) \quad (2.3)$$

同理，由式 (2.2) 也可以推导出广义斯涅尔反射定律。对于反射的情况，入射波和反射波都在介质 1 中，所以有 $n_2 = n_1$ ，可得：

$$\sin \theta_2 - \sin \theta_1 = \frac{1}{k_o n_1} \frac{d\Phi}{dx} \quad (2.4)$$

此时 θ_2 是反射角，入射角 θ_1 和反射角 θ_2 之间存在非线性关系，这与传统的镜面反射明显不同。由式 (2.4) 可知总有一个临界角 θ'_c 满足：

$$\theta'_c = \arcsin \left(1 - \frac{\lambda_o}{2\pi n_1} \left| \frac{d\Phi}{dx} \right| \right) \quad (2.5)$$

在入射角 $\theta_1 = \theta'_c$ 时，反射波束将不存在。

广义反射和折射定律可以统一写成如下的形式^[25]：

$$k_x^{(r)} - k_x^{(i)} = \frac{d\Phi}{dx} \quad (2.6)$$

$$k_x^{(t)} - k_x^{(i)} = \frac{d\Phi}{dx} \quad (2.7)$$

其中 $k_x^{(i,r,t)} = k_o n_{i,i,t} \sin \theta_{i,r,t}$ 表示平面波矢量。标号 i 表示入射侧的参量，标号 r 表示反射侧的参量，标号 t 表示折射侧的参量。当 $\frac{d\Phi}{dx} = 0$ 时，即得到经典的斯涅尔定律。

广义斯涅尔定律为超表面的设计提供了理论指导，在设计超表面的过程中，我们只需要将它分解为二维亚波长单元，分析每个单元对电磁波带来的附加相

位,通过对反射阵列的附加相位的设计,结合波束赋形理论,就可以实现对电磁波的灵活调控。

2.2 超表面对电磁波的调控机理

文献[26]中研究了透射式智能超表面对电磁波的调控机理。本小节基于此,推导出反射式超表面对电磁波的调控机理。我们知道,智能超表面是通过在分界面处引入一个附加相位来实现对电磁波的调控,从而引起等相位面的改变。

超表面的反射单元通过有序的周期性排列组成,通过设定各个单元的反射系数可以实现对电磁波波束的灵活调控。下面将通过把球面波调控为平面波并向垂直与阵面方向反射的例子介绍超表面对电磁波的调控机理。如图1-2所示,图中每个矩形贴片代表电磁超表面的一个结构单元,一共有 $M \times N$ 个结构单元。图2-2中为相位补偿示意图,其中, $F(m, n)$ 代表馈源的相位中心到超表面结构单元 (m, n) 的相位延迟, $S(m, n)$ 表示超表面单元 (m, n) 上入射波与反射波的相位差。根据上述参数,反射波的相位分布可表示为:

$$\begin{cases} \varphi(m, n) = F(m, n) + S(m, n) \\ \varphi(0, 0) = F(0, 0) + S(0, 0) \end{cases} \quad (2.8)$$

其中, $\varphi(m, n)$ 与 $\varphi(0, 0)$ 分别代表了结构单元 (m, n) 与 $(0, 0)$ 的反射波的出射相位。

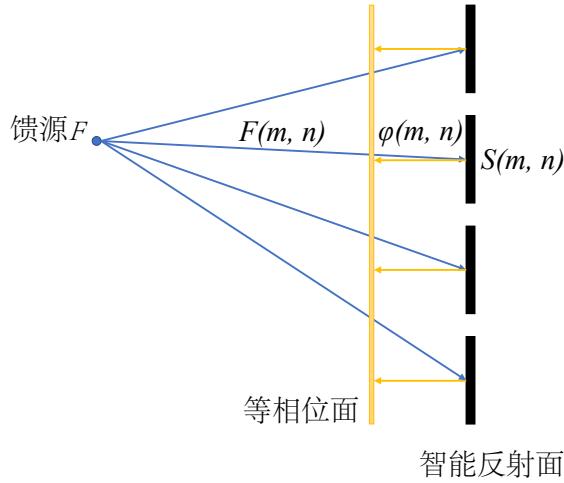


图2-2 相位补偿示意图

设计目的是垂直反射,为了形成平行于超表面的等相位面,出射相位之间需

要满足以下关系式:

$$\varphi(m, n) - \varphi(0, 0) = 2p\pi, p = 0, \pm 1, \pm 2, \dots \quad (2.9)$$

联立上述两式, 可以得到:

$$S(m, n) - S(0, 0) = -F(m, n) + F(0, 0) + 2p\pi, p = 0, \pm 1, \pm 2, \dots \quad (2.10)$$

其中, $S(0, 0)$ 是参考相位, 它的值应根据应用时的具体需求去选择, $S(0, 0)$ 确定之后, 可推出 $S(m, n)$ 。

当然, 反射后的波束方向不会局限于垂直阵面表面, 可以根据应用需要任意选择。如果希望反射后电磁波波束在 (θ_0, ϕ_0) 方向上, 那么位于 (m, n) 位置上的结构单元相对结构单元 $(0, 0)$ 的相位差可表示为:

$$\varphi(m, n) - \varphi(0, 0) = k(md \sin \theta_0 \cos \phi_0 + nd \sin \theta_0 \sin \phi_0) + 2p\pi, p = 0, \pm 1, \dots \quad (2.11)$$

其中, k 为波数, $k = 2\pi/\lambda$, λ 为波长, d 为单元间距。要使反射后电磁波波束在 (θ_0, ϕ_0) 方向, 那么 (θ_0, ϕ_0) 方向应形成等相位面。此时, 由阵列理论可知, 超表面上反射波与入射波的相位差 $S(m, n)$ 应满足:

$$\begin{aligned} S(m, n) &= -F(m, n) - (\varphi(m, n) - \varphi(0, 0)) + 2p\pi \\ &= -F(m, n) - k(md \sin \theta_0 \cos \phi_0 + nd \sin \theta_0 \sin \phi_0) + 2p\pi, \quad (2.12) \\ &\quad p = 0, \pm 1, \dots \end{aligned}$$

根据上式, 只要反射波波束方向 (θ_0, ϕ_0) 确定, 发射机相位中心到超表面上结构单元 (m, n) 的相位延迟 $F(m, n)$ 确定, 就可以确定超表面上所需要的反射相位关系 $S(m, n)$ 。之后, 只要将超表面阵列中各个结构单元的反射相位关系与超表面结构参数意义对应。通过控制表面单元的电压或者表面元件的通断, 便可以完成能够将馈源发射的电磁波反射到特定方向的电磁超表面的设计, 实现对电磁波的灵活调控。

2.3 本章小结

本章主要介绍了广义斯涅尔定律和超表面对电磁信号的调控机理, 为后面的理论研究和系统实现打下了基础。

3 物理、传播和路径损耗建模

本章中，我们使用物理光学知识导出了远场路径损耗^[27]，并解释了为什么智能超表面由许多元素组成，这些元素单独充当散射体，但可以在特定波束宽度的期望方向上联合波束赋形。本章首先将从无源金属表面的散射分析引入。

3.1 无源金属表面

在这一节中，我们总结了由有限尺寸的无源的完全导电的金属板散射的波形的场强和波束宽度的研究。这些结果将被用来解释智能超表面的理想工作状态。

我们考虑一个尺寸为 $a \times b$ 的厚度可以忽略的矩形完美导电板，且位于水平面上（即 e_x, e_y 所在平面）。一个距离为 d_i 的很远的点源辐射具有波数为 k ($k = 2\pi/\lambda$, λ 为波长) 的线性极化电磁波。为了便于讨论，我们假设源的极化是这样的，即电场平行于 e_x ，而磁场位于 e_y, e_z 所跨越的平面上。 $\theta_i \in [0, \frac{\pi}{2}]$ 表示为入射角，即电磁波的坡印亭矢量与 e_z 的夹角， θ_s 为散射角，如图 3-1 所示。

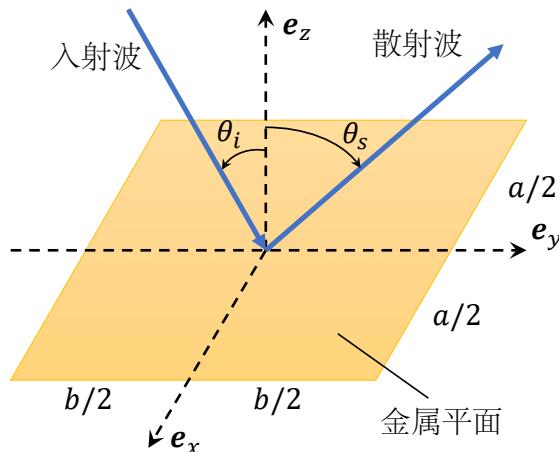


图 3-1 入射波被金属板散射示意图

进一步假设，相对于金属板的尺寸， d_i 足够大，符合远场模型。此时入射波为幅度为 E_i 的平面波。这时入射的平面波的电场和磁场分布可以表示为：

$$\begin{aligned} \mathbf{E}_i &= E_i e^{-jk(\sin(\theta_i)y - \cos(\theta_i)z)} \mathbf{e}_x \\ \mathbf{H}_i &= -\frac{E_i}{\eta} (\cos(\theta_i) \mathbf{e}_y + \sin(\theta_i) \mathbf{e}_z) e^{-jk(\sin(\theta_i)y - \cos(\theta_i)z)} \end{aligned} \quad (3.1)$$

其中 η 是介质的特征阻抗。

电场会引起电子在金属板中的运动。由于电场与 e_y 正交，电子将沿 e_x 方向

移动，而不会沿 e_y 方向移动。因为金属板的厚度忽略不计，电子也不会沿 e_z 方向移动。运动的电子感应电磁辐射，产生散射波。

引理 3.1. 在 e_y, e_z 平面内，对于任意观察角度 $\theta_s \in [0, \frac{\pi}{2}]$ (相对于 e_z)，在远场观察距离 $r \geq \frac{2 \max(a^2, b^2)}{\lambda}$ 时，散射场的平方幅度为：

$$S(r, \theta_s) = \left(\frac{ab}{\lambda}\right)^2 \frac{E_i^2}{r^2} \cos^2(\theta_i) \left(\frac{\sin\left(\frac{\pi b}{\lambda}(\sin(\theta_s) - \sin(\theta_i))\right)}{\frac{\pi b}{\lambda}(\sin(\theta_s) - \sin(\theta_i))}\right)^2 \quad (3.2)$$

证明. 这个结果来自标准的物理光学技术 (忽略边缘效应) [28]。 \square

从式 (3.2) 中关于散射场的平方幅度的公式可以发现，对于我们考虑的极化方式来说，当观察角度 $\theta_s = \theta_i$ 即镜面反射时， $S(r, \theta_s)$ 达到最大值，这和斯涅尔反射定律所描述的是吻合的。

3.1.1 散射波的波束宽度

式 (3.2) 揭示了散射场就像是一个波束，随着 θ_s 远离 θ_i ，强度越来越弱。在 [27] 中，作者运用三角函数和泰勒展开的数学知识推导出散射波的 -3 dB 宽度为：

$$2|\theta_s - \theta_i| < 2\sqrt{\frac{1}{2} \frac{3\lambda^2}{\pi^2 b^2 \cos^2(\theta_i)}} = 2\sqrt{\frac{3}{2}} \frac{\lambda}{\pi b \cos(\theta_i)} \quad (3.3)$$

这个不等式表明， -3 dB 的波束宽度与金属板板宽 b 成反比。波束宽度也与波长 λ 成正比，因此普通尺寸的板可以在可见光谱中提供非常窄的波束宽度，就像一束光照射在镜子上一样。但是在典型的无线电光谱波段中，波束宽度要宽四至五个数量级。

3.1.2 多个相邻金属表面

由于单个金属板的尺寸有限，有时可以部署多个相邻的板。如果板子之间的间隙足够大，那么耦合效应可以忽略。当来自不同的金属板的散射场在给定位置被接收时，相对的相移将导致干涉相长或干涉相消。在理想的干涉相长下，来自 N 个平板的平方场强为：

$$\left(N\sqrt{S(r, \theta_s)}\right)^2 = N^2 S(r, \theta_s) \quad (3.4)$$

式 (3.4) 表明，只要总面积确定，无论是由许多小的还是几个大的金属板组成，最大接收功率是相同的。

3.2 智能超表面的系统模型

智能超表面的主要目的是实现“异常反射”^[29]，这意味着对散射场进行整形，使主波束指向接收器。考虑一个由与图 3-1 相同尺寸的超表面和相同的撞击平面波组成的反射系统。RIS 的目标是实现全反射，并将主光束指向我期望方向 θ_r 。因此，超表面必须被设计成获得反射或散射波的以下理想场分布：

$$\begin{aligned}\mathbf{E}_r &= E_r e^{-jk(\sin(\theta_r)y + \cos(\theta_r)z)} \mathbf{e}_x \\ \mathbf{H}_r &= -\frac{E_r}{\eta} (\sin(\theta_r) \mathbf{e}_z - \cos(\theta_r) \mathbf{e}_y) e^{-jk(\sin(\theta_r)y + \cos(\theta_r)z)}\end{aligned}\quad (3.5)$$

使用第 2.1 小节中介绍的广义斯涅尔定律，利用式 (2.4)，可以通过调整超表面相位分布或表面阻抗将入射波 ($\mathbf{E}_i, \mathbf{H}_i$) 转换成散射波 ($\mathbf{E}_r, \mathbf{H}_r$)。在超表面上 ($z = 0$)，入射和反射电场的叠加可以写成^[30]：

$$\mathbf{E}_t = E_i e^{-jk \sin(\theta_i)y} \mathbf{e}_x + E_r e^{-jk \sin(\theta_r)y} \mathbf{e}_x \quad (3.6)$$

由此可得，期望反射系数的期望相位是：

$$\phi_r(y) = \angle \left(\frac{E_r e^{-jk \sin(\theta_r)y}}{E_i e^{-jk \sin(\theta_i)y}} \right) = -k \sin(\theta_r) y + k \sin(\theta_i) y \quad (3.7)$$

并且对 y 进行微分给出了广义斯内尔定律中反射系数的梯度：

$$k (\sin(\theta_i) - \sin(\theta_r)) = \frac{d\phi_r(y)}{dy} \quad (3.8)$$

它给出了 θ_i, θ_r 和局部表面相位 $\phi_r(y)$ 之间的关系。

3.2.1 传播和路径损耗模型

与单纯的金属表面不同，智能超表面必须由许多小单元组成，细致的配置每个单元的相位，可以获得角度为 θ_r 的主反射波束。如第 3.1 小节中所述，式 (3.1) 中的入射波电场在 \mathbf{e}_x 方向上感应出表面电流。通过调整每个元件的表面阻抗，调整该电流，以获得近似广义斯内尔定律所需的表面相位分布。

引理 3.2. 当使用智能超表面向 θ_r 方向反射信号时，任意观察角度 $\theta_s \in [-\frac{\pi}{2}, \frac{\pi}{2}]$ 下，在远场观察距离 $r \geq \frac{2 \max(a^2, b^2)}{\lambda}$ 时，散射场平方幅度为：

$$S_{\text{IRS}}(r, \theta_s, E_i^2) = \left(\frac{ab}{\lambda} \right)^2 \frac{E_i^2 \cos^2(\theta_i)}{r^2} \left(\frac{\sin \left(\frac{\pi b}{\lambda} (\sin(\theta_s) - \sin(\theta_r)) \right)}{\frac{\pi b}{\lambda} (\sin(\theta_s) - \sin(\theta_r))} \right)^2 \quad (3.9)$$

证明. 超表面的厚度可以忽略不计，这使得我们可以写出超表面上某处 ($z = 0, y = y'$) 的电流密度 $J_x = \frac{2E_i}{\eta} \cos(\theta_i) e^{-jk \sin(\theta_r)y'}$ 。假设超表面是无损的，上述引

理利用引理 3.1 可以证明。 \square

假设基站端的发射机发射功率为 P_t , 发射天线的增益为 G_t , E_i 和 P_t 之间的关系可以表示为:

$$\frac{E_i^2}{2\eta} = \frac{P_t G_t}{4\pi d_i^2} \quad (3.10)$$

此外, 假设接收器天线的有效面积为 $\frac{\lambda^2}{4\pi} G_r$, 其中 G_r 为接收天线的增益。可得, 距离为 r 时, 在方向 θ_r 上, 接收信号功率 P_r 为:

$$P_r(P_t, d_i, r, \theta_s) = \frac{1}{2\eta} S_{\text{IRS}} \left(r, \theta_s, \frac{P_t G_t \eta}{2\pi d_i^2} \right) \left(\frac{\lambda^2}{4\pi} G_r \right) \quad (3.11)$$

推论 3.1. 当使用智能超表面面向 θ_r 方向上反射电磁波时, 远场距离为 r 时的路径损耗是:

$$\begin{aligned} \beta_{\text{IRS}}(r, d_i, \theta_s) &= \frac{P_r(P_t, d_i, r, \theta_s)}{P_t} \\ &= \frac{G_t G_r}{(4\pi)^2} \left(\frac{ab}{d_i r} \right)^2 \cos^2(\theta_i) \left(\frac{\sin\left(\frac{\pi b}{\lambda}(\sin(\theta_s) - \sin(\theta_r))\right)}{\frac{\pi b}{\lambda}(\sin(\theta_s) - \sin(\theta_r))} \right)^2 \end{aligned} \quad (3.12)$$

当接收机处于理想位置时, 即 $\theta_s = \theta_r$, 路径损耗简化为:

$$\beta_{\text{IRS}}(r, d_i, \theta_r) = \frac{G_t G_r}{(4\pi)^2} \left(\frac{ab}{d_i r} \right)^2 \cos^2(\theta_i) \quad (3.13)$$

3.2.2 智能超表面的散射体阵列模型

如上所述, 大小为 $a \times b$ 的智能超表面由许多小于 λ 的表面元素组成, 假设每个单元的大小为 $\frac{a}{N_a} \times \frac{b}{N_b}$ 。则发射机和接收机通过第 n 个单元的路径损耗可以表述为:

$$\beta_{\text{IRS}}^s(r, d_i, \theta_r) = \frac{G_t G_r}{(4\pi)^2} \left(\frac{ab}{N_a N_b d_i r} \right)^2 \cos^2(\theta_i) \quad (3.14)$$

由于假设的是远场的情况, 所以 $\beta_{\text{IRS}}^s(r, d_i, \theta_r)$ 对所有单元来说都是一样的。根据式 (3.4), 如果所有 $N = N_a N_b$ 个单元相干增强, 则发射机和接收机之间通过整个智能超表面的路径损耗为:

$$\left(N \sqrt{\beta_{\text{IRS}}^s(r, d_i, \theta_r)} \right)^2 = \beta_{\text{IRS}}(r, d_i, \theta_s) \quad (3.15)$$

因此, 我们可以将智能超表面解释为一组特殊的散射体。这些散射体在接收器处对其反射信号进行相位校准, 实现相干增强, 从而实现“异常”反射。

3.3 智能超表面的传输模型

3.3.1 单输入单输出(SISO)信道

考虑从单天线源到单天线目的地的通信(SISO)。确定性平坦衰落信道表示为 $h_{sd} \in \mathbb{C}$, 目的地接收到的信号是:

$$y = h_{sd}\sqrt{ps} + n \quad (3.16)$$

其中 p 是发射功率, s 是单位功率信息信号, $n \sim \mathcal{N}_{\mathbb{C}}(0, \sigma^2)$ 是接收机噪声。为了便于分析, 天线增益包含在信道中。该单输入单输出(SISO)信道的容量为:

$$R_{SISO} = \log_2 \left(1 + \frac{p |h_{sd}|^2}{\sigma^2} \right) \quad (3.17)$$

通过在通信中加入额外的设备, 可以潜在地增加容量。

3.3.2 智能超表面使能的传输

下面考虑智能超表面使能的传输, 智能超表面被配置为使反射波束指向目的地。因为它不能获取信道状态信息(Channel State Information, CSI), 假设智能超表面辅助增强通信具有确定性平坦衰落的信道。

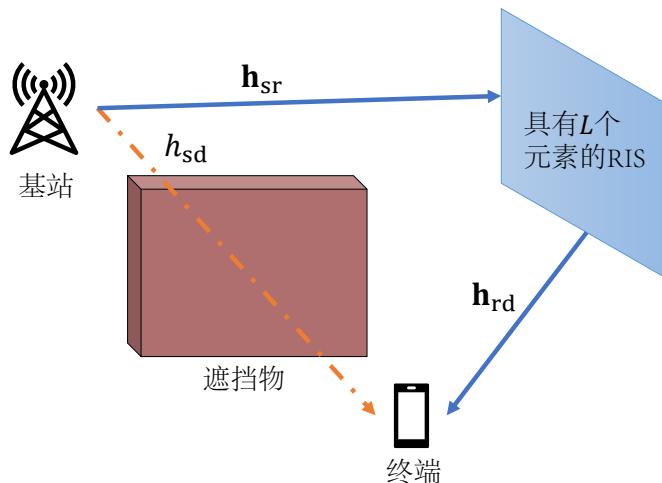


图 3-2 智能超表面使能的传输示意图

如图 3-2 所示, RIS 由总共由 L 个元素组成。从基站到智能超表面的确定性信道表示为 $\mathbf{h}_{sr} \in \mathbb{C}^L$, $[\mathbf{h}_{sr}]_l$ 代表第 l 个结构单元的信道。从智能超表面到终端的信道表示为 $\mathbf{h}_{rd} \in \mathbb{C}^L$, 每个单元的尺寸都小于入射波波长, 这样可以认为它以近似恒定的增益向所有感兴趣的方向散射输入信号^[27]。智能超表面的所有单元的

反射系数可以表示为:

$$\Theta = \alpha \operatorname{diag}(e^{j\theta_1}, \dots, e^{j\theta_L}) \quad (3.18)$$

其中 $\alpha \in (0, 1]$ 是固定振幅反射系数, $\theta_1, \dots, \theta_L$ 是 RIS 单元的相移变量, 接收端的信号可以表示为:

$$y = (h_{\text{sd}} + \mathbf{h}_{\text{sr}}^T \Theta \mathbf{h}_{\text{rd}}) \sqrt{p} s + n \quad (3.19)$$

其中 p 、 s 和 n 的定义与 SISO 情况相同。

引理 3.3. 智能超表面使能的网络的信道容量为:

$$R_{\text{IRS}}(L) = \max_{\theta_1, \dots, \theta_L} \log_2 \left(1 + \frac{p |h_{\text{sd}} + \mathbf{h}_{\text{sr}}^T \Theta \mathbf{h}_{\text{rd}}|^2}{\sigma^2} \right) \quad (3.20)$$

$$= \log_2 \left(1 + \frac{p \left(|h_{\text{sd}}| + \alpha \sum_{l=1}^L |\mathbf{h}_{\text{sr}}|_l |\mathbf{h}_{\text{rd}}|_l \right)^2}{\sigma^2} \right) \quad (3.21)$$

证明. 对于任意给定的 Θ , 式 (3.20) 中的速率表达式是由加性白高斯噪声信道的容量获得的。注意 $\mathbf{h}_{\text{sr}}^T \Theta \mathbf{h}_{\text{rd}} = \alpha \sum_{l=1}^L e^{j\theta_l} [\mathbf{h}_{\text{sr}}]_l [\mathbf{h}_{\text{rd}}]_l$ 。当单元的相移 $\theta_l = \arg(h_{\text{sd}}) - \arg([\mathbf{h}_{\text{sr}}]_n [\mathbf{l}_{\text{rd}}]_l)$ 时, 系统达到最大传输速率。□

3.4 本章小结

在本章中, 我们首先解释了无源金属表面如何散射入射波, 然后推导出智能超表面必须如何设计来模拟这种表面, 同时控制散射波的方向性, 总结了一个严格的路径损耗模型。并建立智能超表面系统的传输模型, 解释了在何种条件下, 系统达到最大传输速率。下一章将详细叙述智能超表面系统的设计与实现。

4 系统设计与实现

4.1 智能超表面选择

本设计选用了图 4-1 所示的工作频点为 28 GHz 的智能超表面。其中图 4-1 (a) 为三维仿真图, 图 4-1 (b) 为正视实物图, 图 4-1 (c) 为立体实物图。

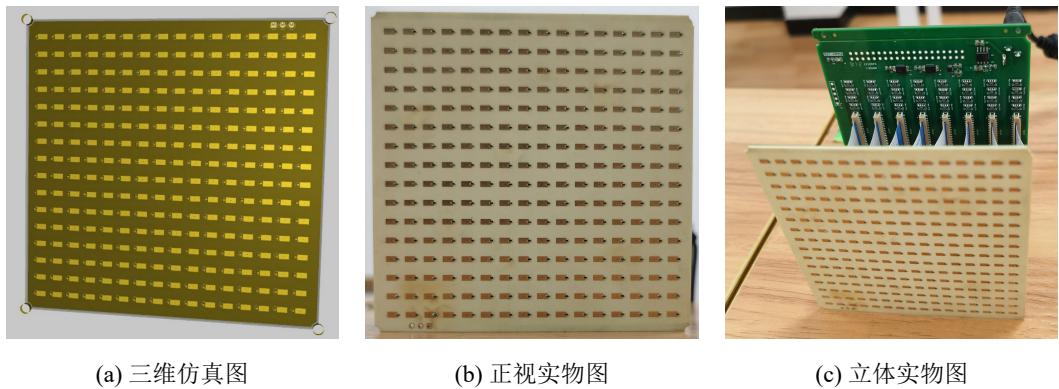


图 4-1 28 GHz 智能超表面

它的主要优良特性如下:

1. 采用 MACOM 公司的 PIN 二极管, 型号为 MADP-000907-14020, 工作频率可以到 70 GHz。它有着极低的 RC 时间常数 (0.1 皮秒) 和 2 至 3 纳秒的开关速度;
2. 一共由 $16 \times 16 = 256$ 个单元构成, 单元数量众多, 且可以独立控制, 灵活性高;
3. 28 GHz 智能超表面拥有 1600 MHz 的工作带宽, 能在主流的毫米波频段下工作;
4. 采用模块化设计, 可以多块拼接, 组成大规模 RIS 阵列。

4.2 控制电路设计

现今智能超表面的控制方法是使用一个控制器 IO 口控制一个反射单元, 这种方法虽然简单, 但是由于超表面往往有大量的电磁单元, 因此需要大量的控制器 IO 口资源。例如, 对于具有 L 个单元的智能超表面, 就需要 L 个控制引脚, 特别地, 如果引入模拟控制, 则需要 L 路数模转换电路, 这会导致硬件实现成本居高不下。为了高效的控制第 4.1 小节中选择的智能超表面, 本文提出了两种高

效的智能超表面控制方法，并基于此设计了一款模块化的智能超表面控制电路。下面首先介绍行列扫描控制方法。

4.2.1 行列扫描控制方法

生活中有许多常见的产品是由行列扫描驱动的，例如键盘、LED 点阵显示屏和液晶显示器等。受此启发，本文将行列扫描的技术运用在智能超表面的控制上，提出了提供一种有源矩阵式的行列扫描控制方案，从而实现利用少数控制器引脚控制大规模的反射阵列的目的，节省了智能超表面系统的成本，提高了控制器的利用效率。

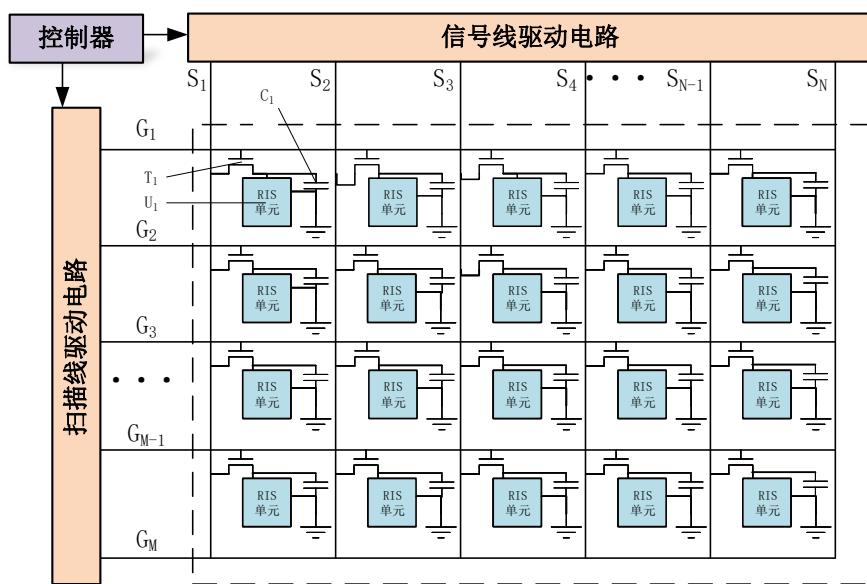


图 4-2 基于行列扫描的智能超表面控制方法示意图

如图 4-2 所示为本文设计的基于行列扫描的智能超表面控制方法示意图，图中控制器负责运行智能超表面的控制算法，将运算得到的反射系数矩阵输出给扫描线驱动电路和信号线驱动电路。剖析左上角的第一个 RIS 单元及其控制电路： U_1 为设计的 RIS 单元，与它并联的是一个保持电容 C_1 。单元 U_1 由晶体管 T_1 来控制加载的电压。当单元 U_1 的行扫描信号脉冲结束后，保持电容 C_1 仍能保持单元 U_1 两端的电压，从而为 RIS 单元提供持续的驱动电压，直到下一次选通到来。

具体来说，按照本文中的设计，对 M 行 N 列的智能超表面阵列进行 Q bit 的控制 ($Q \geq 1$) 时，控制器向扫描线驱动电路发送扫描信号，由扫描线驱动电路选通某一行 RIS 单元（图中 $G_1, G_2, G_3, \dots, G_{M-1}, G_M$ ）。接着，控制器向信号线

驱动电路发送此行 RIS 的控制信号, 信号线驱动电路在 $S_1, S_2, S_3, \dots, S_{N-1}, S_N$ 上加载 Q bit 的模拟信号作为控制电压。此时, 被选中行的 MOS 管导通, 电压加载到 RIS 单元上。未选通的行的 MOS 管关断, 控制电压由 RIS 单元对应的保持电容保持。需要注意的是, 控制器需要对 RIS 面板定时刷新, 使保持电容的电压维持在较为稳定的水平。

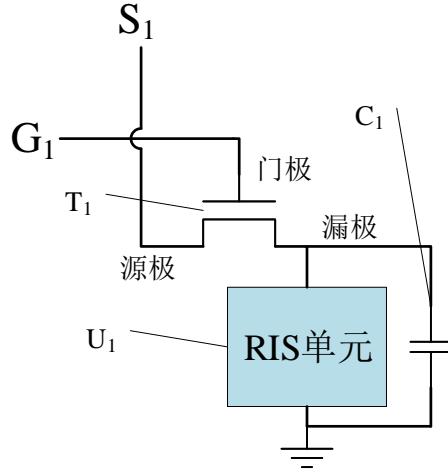


图 4-3 基于行列扫描的智能超表面单元

图 4-3 为基于行列扫描的智能超表面的左上角单元示意图, 接下来考虑保持电容容值 C_1 的设计。仍然设 RIS 面板的尺寸为 M 行 N 列, 对 RIS 面板进行刷新时, 每秒更新 f 次, 则每次的更新时间为 $T = 1/f$, 即: 每帧(Frame)更新时间为 T , 每行更新时间为 $T_h = T/M$ 。每次刷新时电容的充电时间为 $dt_{charge} = T_h$, 而电容需要保持的时间为 $dt_{hold} = T - T_h$ 。设 RIS 单元的阻值为 R_{RIS} , MOS 管 T_1 关断时的 RIS 单元的电流和 MOS 漏电流之和为 I_{leak} , 关断时允许的电压降为 dV_{hold} , 正常工作时 RIS 单元的电压为 V_{hold} 。需要充电的电压 dV_{charge} 为信号线电压与 RIS 单元电压的电压差, 即为晶体管的 V_{ds} , 有:

$$dV_{charge} = V_{ds} \quad (4.1)$$

导通充电时, 假设充电电流为 I_{charge} , 分析电容充电电荷, 有:

$$I_{charge} \cdot t_{charge} > C_1 \cdot dV_{charge} \quad (4.2)$$

为保证控制效果, 使保持电容的电压维持在较为稳定的水平, 要求:

$$dV_{hold} \leq 0.05 \cdot V_{hold} \quad (4.3)$$

即电压变化率不超过 5%。关断保持时，对电荷变化建立不等式：

$$I_{leak} \cdot t_{hold} < C_1 \cdot dV_{hold} \quad (4.4)$$

其中 $I_{leak} = \frac{V_{hold}}{R_{RIS}}$ 。联立式 (4.1)，式 (4.2)，式 (4.3) 和式 (4.4)，可以得到 C_1 的取值范围为：

$$\frac{20(M-1)}{M} \cdot \frac{T}{R_{RIS}} < C_1 < \frac{MI_{charge}T}{V_{ds}} \quad (4.5)$$

然而对于驱动 PIN 二极管使能的超表面单元来说，式 (4.5) 可能是无解的，这是因为包含 PIN 二极管的单元的导通电阻 R_{RIS} 太小，这时候需要对图 4-3 中的电路结构进行改进。

图 4-4 所示为第 1 行第 1 列一个 RIS 单元及采样保持装置的改进结构。其中场效应管 T_1 的栅极接扫描线 G_1 ，源极接信号线 S_1 ，漏极接保持电容 C_1 ，并连接到运算放大器 A_1 的同向输入端，运算放大器处于单位跟随状态，输出接 RIS 单元，同时接反向输入端。

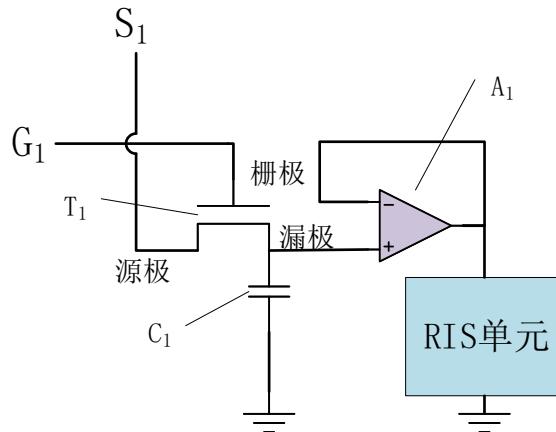


图 4-4 带采样保持器的智能超表面单元

选通时间内，场效应管处于导通状态，信号线上的电压被加载到运算放大器的同向输入端并给电容充电；电压经过运算放大器跟随后加载到 RIS 单元上。关断时间内，场效应管处于关断状态，由于运算放大器的输入电阻很大，用这种方法可以保持更长时间，且不受 RIS 单元阻抗的影响。这种改进电路降低刷新频率，提高稳定性，并且由于运算放大器的输出驱动能力较强，这种电路结构可以驱动阻抗小的 RIS 单元。

使用行列扫描控制方法可以 IO 口的数量得到锐减，1 bit 控制时容易得出以下的结论：

1. 若扫描线驱动电路一对一接入控制器，则一共需要 $M + N$ 个 IO 口；

2. 若扫描线驱动电路采用译码逻辑电路，则一共需要 $\log_2 M + N$ 个 IO 口；
3. 若扫描线驱动电路采用移位寄存器电路，则一共需要 $N + 1$ 个 IO 口。

4.2.2 移位寄存器控制方法

行列控制可以大大减少 IO 口数量，但白璧微瑕，这种方案需要对智能超表面定时刷新。所以，本小节提出了一种使用移位寄存器的控制方法，无需刷新就可以稳定地保持电平，在原理上更为简单。移位寄存器是一种数字电路类型，使用多个触发器级联构成，其中一个触发器的输出连接到下一个触发器。它们共享单个时钟信号，时钟触发会导致系统中存储的数据从一个位置转移到下一个位置。

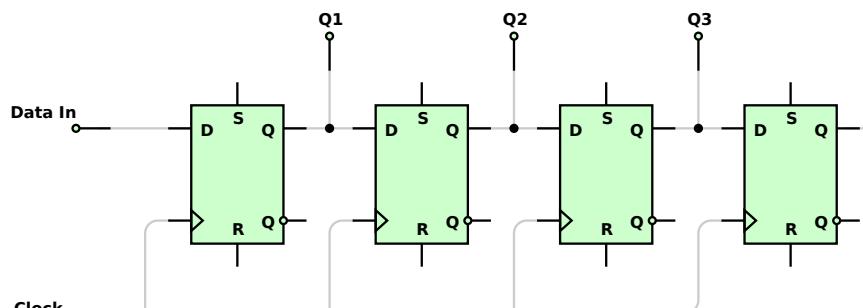


图 4-5 4 位的串入并出移位寄存器

图 4-5 为串入并出形式的移位寄存器接法，可以将输入的串行数据以并行格式输出。串行通信要求的几位数据完成输入之后，就可以在输出端的各位同时读出并行数据。在这种配置中，每个触发器是边沿触发。所有触发器都以给定的时钟频率运行。每个输入位在 n 个时钟周期后将移动到第 n 个触发器的输出端，导致并行输出。

若使用 a bit 的移位寄存器， b 个级联作为一组控制，对于一个 M 行 N 列的智能超表面，需要的控制引脚数约为 $\frac{MN}{ab}$ 。由此可见，这也是一种差强人意的控制方法。

4.2.3 智能超表面控制电路

本小节详细阐述智能超表面控制电路：首先对两种方案进行比较选择，其次给出控制电路的总体设计，然后描述各个部分的设计细节，最后给出设计结果。

4.2.3.1 方案选择

权衡上述方法的利弊，最终选用移位寄存器控制方法制作智能超表面的控制电路，以获得更良好的系统稳定性。在数据更新过程中，我们希望串行数据加载过程中并行输出不应改变，故需要使用锁存或缓冲输出。如图 4-6 所示，在带输出锁存的移位寄存器中，串行数据首先加载到内部缓冲寄存器中，然后在接收到输出加载信号时，将缓冲寄存器的状态复制到一组输出寄存器中。

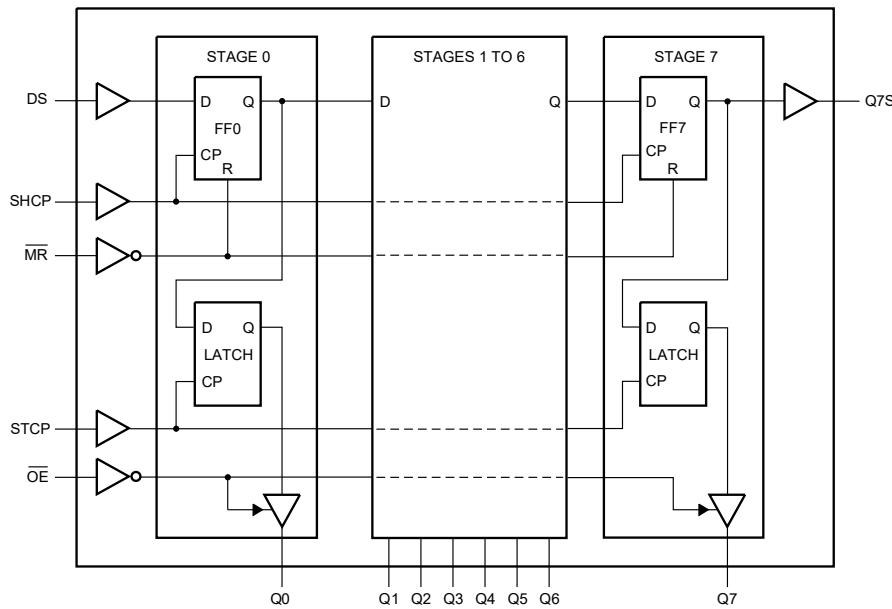


图 4-6 带输出锁存的移位寄存器逻辑图

4.2.3.2 总体设计

考虑到所选的智能超表面一共需要 $16 \times 16 = 256$ 个控制信号。综合比较控制速度和硬件复杂度，选用两片移位寄存器级联作为一组，一共 16 组的方案控制 RIS。为了使控制电路也能模块化组装，在设计时保持了智能超表面和控制电路的机械尺寸一致。

控制电路的系统框图如图 4-7 所示，包括电源、移位寄存器和网络排阻几部分。其中，电源采用低压差线性稳压器 (Low-dropout regulator, LDO)，以提供相较开关电源纹波更低、噪声更小的输出。移位寄存器具有将串行信号转为并行信号的作用，图中的移位寄存器共用时钟信号，同步输出。由于工作时 PIN 二极管处于导通状态，需要串联网络排阻将电流限制在 4 mA 左右。

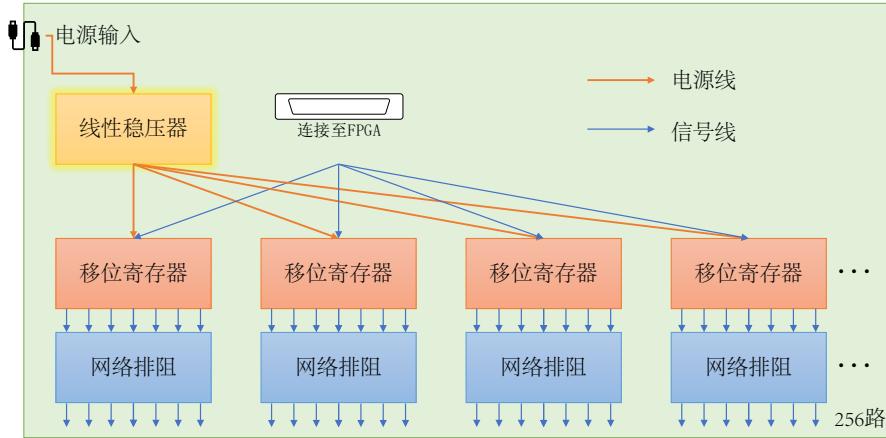


图 4-7 控制电路系统框图

4.2.3.3 电源管理

假设 28 GHz RIS 中的 PIN 二极管导通时的电流为 I_{work} , 供电电压为 U_{work} , 考虑极端情况, 即所有单元均处于导通状态, 此时 RIS 的总电流为:

$$I_{total} = MNI_{work} \quad (4.6)$$

总功耗为:

$$P_{total} = U_{work}I_{total} = MNU_{work}I_{work} \quad (4.7)$$

带入 $M = N = 16$, $I_{work} = 4 \text{ mA}$, $U_{work} = 3.3 \text{ V}$, 可得: $I_{total} = 1024 \text{ mA}$, $P_{total} = 3.38 \text{ W}$ 。由此可见, 至少需要使用输出电流能力 1.5 A 的 LDO 芯片。

为保证设计的通用性, 使用 DC 插座输入 5 V 直流电压, 该电压作为后续 LDO 芯片的输入。LDO 芯片选用 TPS7A7001¹, 它是德州仪器 (Texas Instruments) 公司生产的一款高性能、正电压、低压降稳压器, 专为要求在高达 2 A 的电流下拥有超低输入电压和超低压降的应用而设计。该器件支持低至 1.425 V 的单输入电压, 输出电压最低可通过编程设定为 0.5 V。输出电压可使用外部电阻分压器进行设置。TPS7A7001 具有超低压降, 非常适用于输出电压与输入电压极为接近的应用。此外, TPS7A7001 还具有使能引脚以便在关断模式下进一步降低功率耗散。

如图 4-8 所示, 为了使 LDO 稳定工作, 需要选取合适的输入电容 $C_{IN} = 22 \mu\text{F}$ 和输出电容 $C_{OUT} = 100 \mu\text{F}$ 。FB 引脚上的电压将设置输出电压 V_{OUT} , 并由 R_1 和

¹详细信息和数据手册请参考 <https://www.ti.com.cn/product/cn/TPS7A7001>。

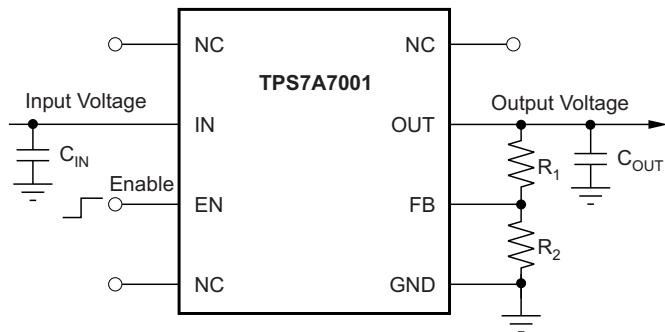


图 4-8 TPS7A7001 应用电路图

R_2 的值确定如下：

$$V_{OUT} = 0.5 \times \left(1 + \frac{R_1}{R_2} \right) \quad (4.8)$$

反之，可以通过式 (4.8) 和需要的输出电压 V_{OUT} 来计算 R_1 和 R_2 的值。本设计中 $V_{OUT} = 3.3\text{ V}$ ，在 E96 系列电阻中尝试，选用 $R_1 = 169\text{ k}\Omega$, $R_2 = 30.1\text{ k}\Omega$ ，满足设计要求。

4.2.3.4 串并转换

本设计选用了安世半导体 (nexperia) 生产的型号为 74LVC595ABQ¹的移位寄存器。它是具有存储寄存器和三态输出的 8 位串行至并行移位寄存器。其中移位操作和存储寄存器都具有单独的时钟，并且该器件具有串行输入 (DS) 和串行输出 (Q7S)，以实现级联和异步重置，满足本设计的需求。

对于级联应用而言，在第一个时钟上升沿 DS 输入的“引脚电平值”，需要在第 8 个时钟上升沿时刻时，被移位至第一片 74LVC595ABQ 的第 8 位的寄存器中；在第 9 个时钟上升沿时刻，该“值”需要被推移至下一片级联的 74LVC595ABQ 的第一位寄存器中。这样，就需要在第 9 个 SHCP 上升沿之前，将该“值”呈现在第二片的 DS 引脚上，并等待第 9 个 SHCP 上升沿时刻的到来。74LVC595ABQ 逻辑门的处理方法是引入 Q7S 这个引脚，在第 8 个 SHCP 时刻后，将该值呈现在第二片的 DS 引脚上。如图 4-11 所示为 74LVC595ABQ 的时序图。因此，若要实现 74LVC595ABQ 串并转换的级联扩展，只需将数据 DATA 信号连接至第一片 74LVC595ABQ 的 DS 引脚，并将第一片 74LVC595ABQ 的 Q7S 输出连接至第二片 74LVC595ABQ 的 DS 引脚，依次类推。而各 74LVC595ABQ 的 SHCP, STCP 信号连接至统一的信号端。图 4-9 为典型的二级 74LVC595ABQ 级联电路示意

¹详细信息和数据手册请参考 <https://www.nexperia.cn/product/74LVC595ABQ>。

图, 它能够将 FPGA 输出的串行信号转化 16 路并行信号, 相当于实现了 FPGA 引脚的拓展, 减小了系统对 FPGA 本身引脚数量的需求。

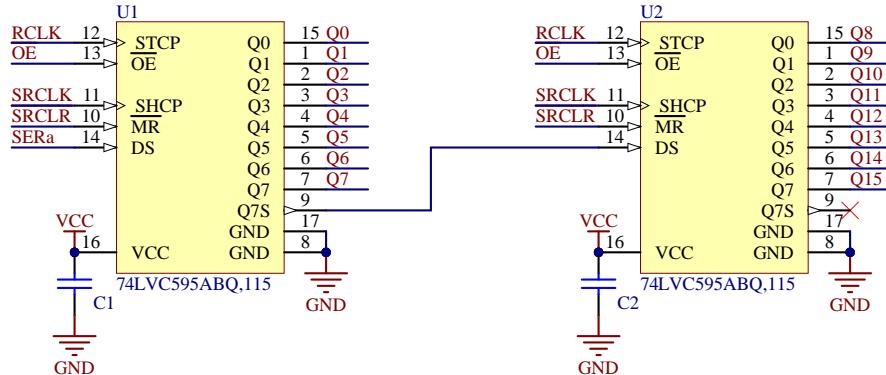


图 4-9 两片 8 位移位寄存器级联原理图

在 3.3 V 供电条件下, 74LVC595ABQ 可以在 180 MHz 的时钟速率下运行。由于没有进行等长布线, 为了约束时序并保持信号完整性, 将时钟频率设为 $f_{clk} = 50 \text{ MHz}$, 则刷新一次的时间 $T = 16/f_{clk} = 0.32 \mu\text{s}$, 可以实现实时调控的目标。

4.2.3.5 小结

本小节详细描述了智能超表面控制电路的设计, 为了增强 FPGA IO 引脚的驱动能力, 驱动电路还采用了缓冲芯片 SN74LVC2T45¹、时钟分配芯片 CD-CLVC1104², 这里不再展开叙述。控制电路的原理图详见附录 A, 图 4-10 (a) 为其三维仿真图, 图 4-10 (b) 为其实物图。

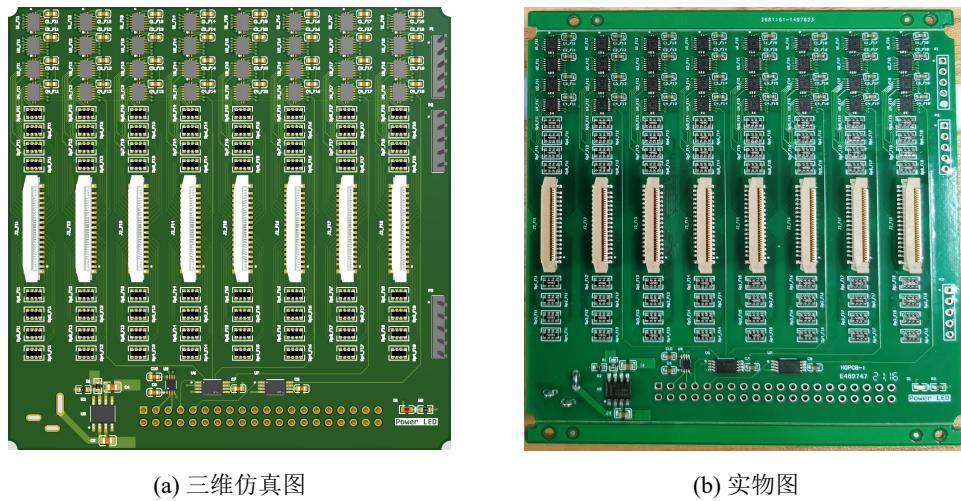


图 4-10 智能超表面控制电路

¹ 详细信息和数据手册请参考 <https://www.ti.com.cn/product/cn/SN74LVC2T45>。

² 详细信息和数据手册请参考 <https://www.ti.com.cn/product/cn/CDCLVC1104>。

4.3 驱动、固件设计

本小节将详述智能超表面驱动、固件的设计。驱动程序和固件是一个复杂系统的“地基”，没有它就不能建成高楼大厦。本节中，我将从设计思路入手，把驱动的设计过程和实现方法娓娓道来。

4.3.1 设计思路

首先需要控制移位寄存器。根据图 4-11 即 74LVC595ABQ 的时序图，在顶级模块声明移位时钟，数据和锁存引脚，以及系统时钟，然后使用状态机，定义空闲状态为锁存状态，即不存在新的数据输入，这时移位寄存器模块不工作。定义更新状态，此时新的数据输入模块，模块将输入的并行数据按照图 4-11 串行输出，最后更新锁存引脚。

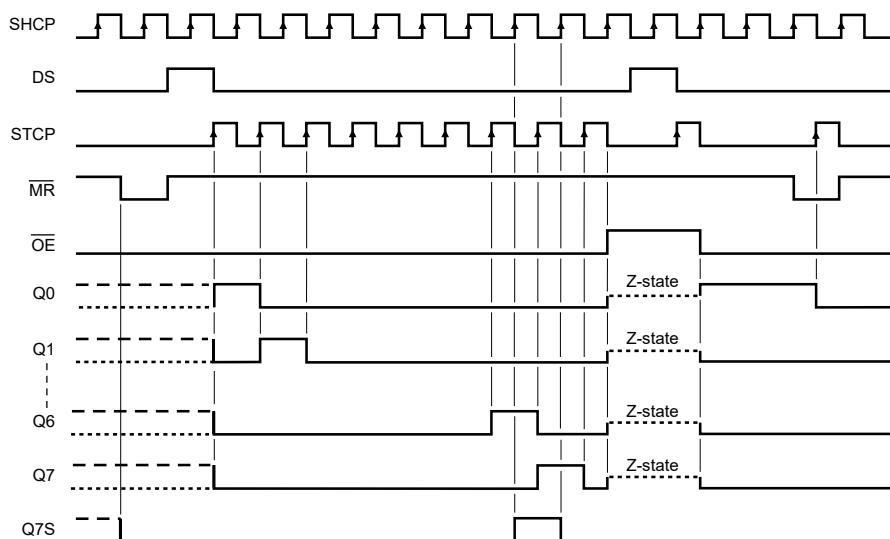


图 4-11 74LVC595ABQ 时序图

其次要控制的是移位寄存器模块和顶层之间的通信，这里使用的是赛灵思公司提供的 AXI 总线。AXI (Advanced eXtensible Interface) 本是由 ARM 公司提出的一种总线协议，Xilinx 从 6 系列的 FPGA 开始对 AXI 总线提供支持，目前使用 AXI4 版本。数据可以同时在主设备和从站之间的双向移动，数据传输大小可以变化。在顶层的基于 C 语言或 FreeRTOS 操作系统的控制软件中，只需要向移位寄存器模块 IP 的相应地址写入控制数据即可实现对智能超表面的控制。

考虑到底层的控制逻辑需要并行输出，顶层又需要做算法的执行和无线通

信，所以选择了赛灵思公司的 Zynq[®]-7000 SoC¹作为主控制器。本系列处理器集成了 ARM[®] 处理器的软件可编程性与 Xilinx FPGA 的硬件可编程性，不仅可实现重要分析与硬件加速，同时还在单个器件上高度集成 CPU、DSP、ASSP 以及混合信号功能。其框图如图 4-12 所示，该 FPGA PS 部分具有两个 ARM Cortex-A9 高性能应用级 ARM 处理器，PL 部分有 171.9 k 个 LUT，343.8 k 个触发器。所选用的核心板有 1 GB DDR3 SDRAM，4 GB eMMC，资源丰富。它还具有高速接口与可编程逻辑进行通信，满足设计需求。

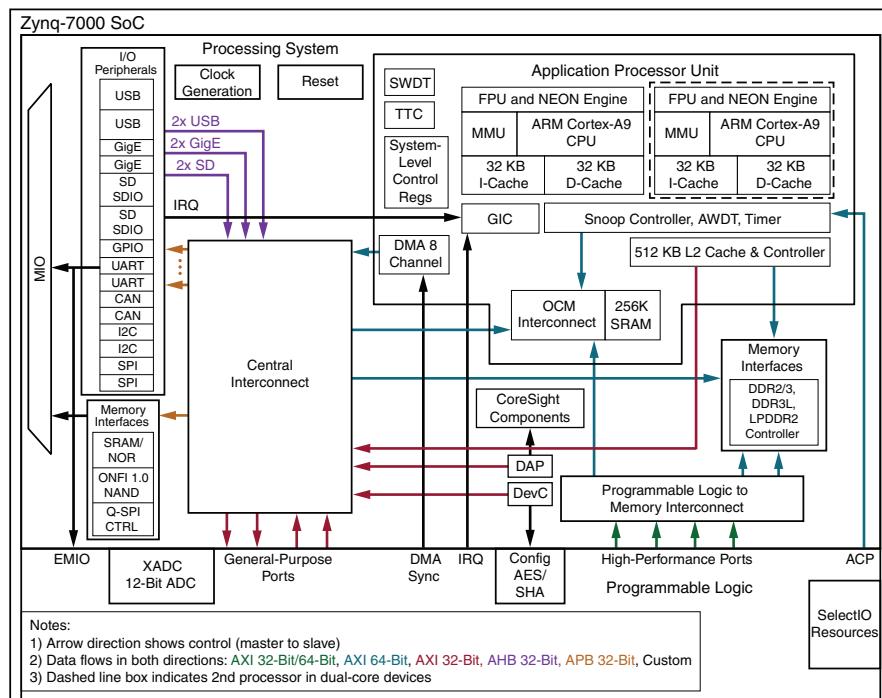


图 4-12 Zynq-7000 SoC 框图

4.3.2 设计流程

进入赛灵思 Vivado 开发平台后，首先点击新建工程，确定工程的名字和路径之后，下一步是器件选型。本设计选用的 FPGA 型号为 Zynq-7035，因此芯片型号为 xc7z035ffg676-2。配置好器件型号之后，即完成了工程的创建，如图 4-13 所示。

进入新的 Vivado 工程之后，我们选择添加 Block Design，因为本系统是软硬件协同的，需要用到处理器，因此选用 Block Design 模块化设计。添加好之后即添加 IP、配置 IP 并连线、输出等等。选择让 Vivado 自动生成顶层 Verilog 代

¹详细介绍可参考 <https://china.xilinx.com/products/silicon-devices/soc/zynq-7000.html>。

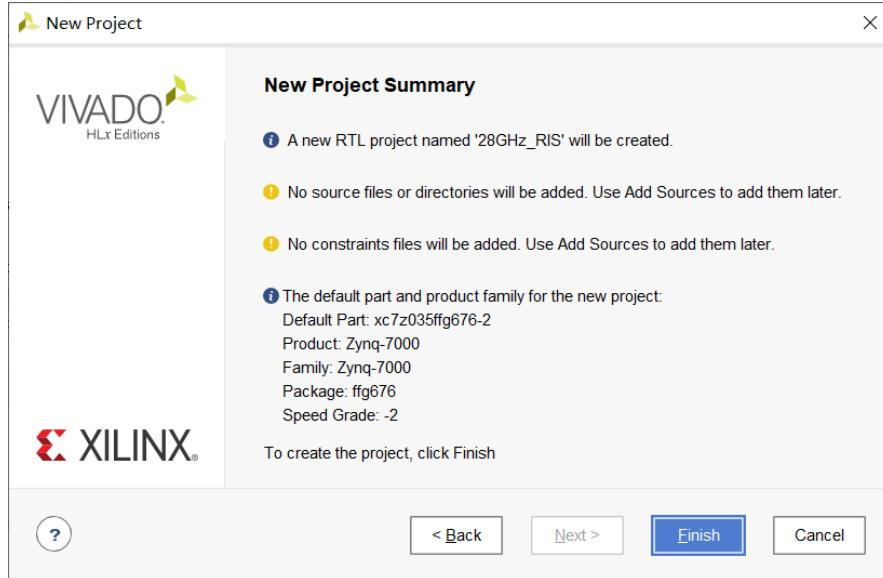


图 4-13 完成工程创建

码，即可完成硬件部分的逻辑设计，顶层 Wrapper 将会自动生成。完成后的设计图如图 4-14 所示。

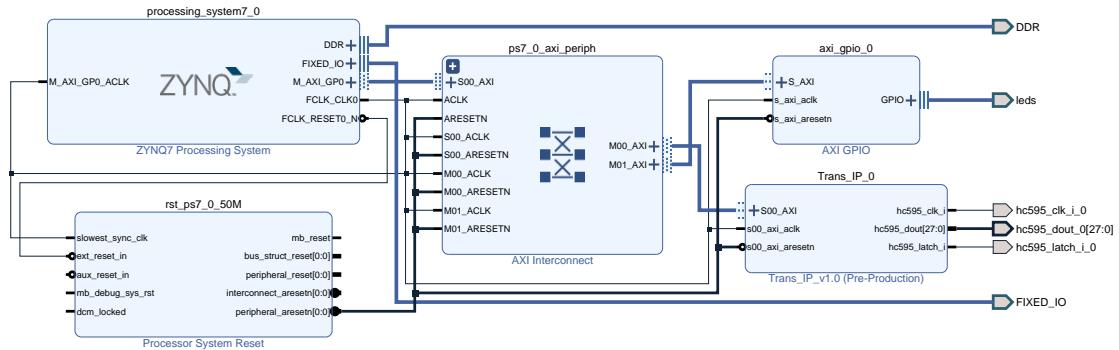


图 4-14 FPGA 固件 Block Diagram

在设计每一个模块时，需要对模块进行功能仿真，Xilinx 的 Vivado 平台自带仿真系统，也可以使用业界常用的 Modelsim 进行仿真。本设计使用 Modelsim 进行综合前仿真，以验证功能正确性。经过修改验证，得到如图 4-15 所示的正确的仿真波形。蓝色标记之间展示的是一个完整的 8 位移位操作。此仿真使用的是 50 ns 时钟周期，符合实际 FPGA 使用的 20 MHz 时钟。仿真显示，需要大约 89 个时钟来处理一次输出操作，即约为 4.45 us。

图 4-15 中的信号描述如下：

- **RDY:** 高电平表示移位寄存器模块是空闲的，准备好处理输出要求，低电平表示正在输出。

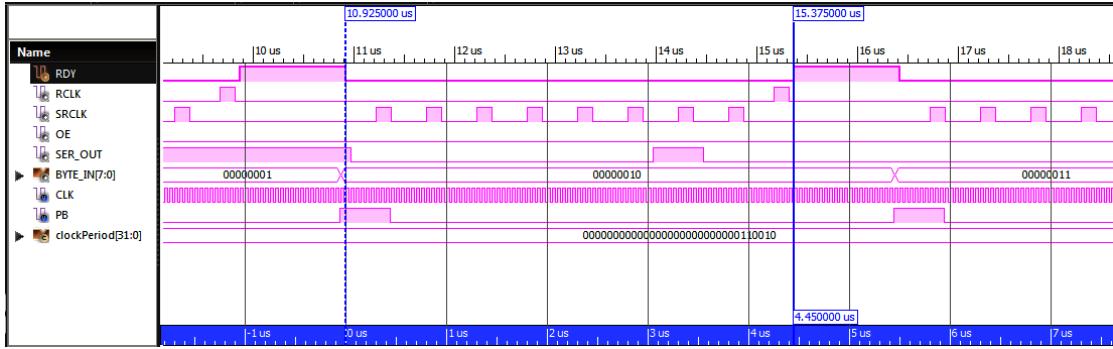


图 4-15 移位寄存器功能仿真

- **RCLK:** 发送到移位寄存器的信号，上升沿时输出寄存器从内部缓冲寄存器读取数据并输出。
- **SRCLK:** 发送到移位寄存器的信号，上升沿时指示移位寄存器从串行输入读取，将其推入 LSB，进行移位操作。
- **OE:** 发送到移位寄存器的信号，该信号将移位寄存器输出设置为高阻态（禁用）或输出启用。这是一个低有效的信号。
- **SER_OUT:** 发送到移位寄存器的串行信号。
- **BYTE_IN:** 一个 8 位值，它被送入 FPGA 的移位寄存器模块中。
- **CLK:** FPGA 逻辑的时钟。
- **PB:** 为模拟目的创建的信号，以指示模块从 BYTE_IN 读取 8 位值。每次按下此按钮被按下 FPGA_2_SHIFTREG 模块都被激活并指示读取 BYTE_IN。此外，驱动模块（模块实例化并使用 FPGA_2_Shiftreg 模块）将 Byte_in 值递增一个。

4.3.2.1 引脚约束

使用直接编写约束文件的方式，能大大提高开发效率，因为可以通过模板来快速编写约束文件，如图 4-16 所示为节选的约束文件。

4.3.2.2 时序约束

使用 Vivado 进行开发时，一般的时序约束方法有三种。

方法 1：自动创建基时钟和 PLL 输出时钟

这一方法能够自动地约束 PLL 的输入和输出时钟。ALTPLL mega function 中

```

# "LCD"
set_property PACKAGE_PIN T15 [get_ports {lcd_int_i}]
set_property PACKAGE_PIN U17 [get_ports {lcd_clk_o}]
set_property PACKAGE_PIN W16 [get_ports {lcd_de_o}]
set_property PACKAGE_PIN V16 [get_ports {lcd_hs_o}]
set_property PACKAGE_PIN P15 [get_ports {lcd_vs_o}]
set_property PACKAGE_PIN P16 [get_ports {lcd_pwm_o}]
set_property PACKAGE_PIN W15 [get_ports {lcd_wake_n_o}]
set_property PACKAGE_PIN U19 [get_ports {lcd_bl_en_o}]
set_property PACKAGE_PIN T14 [get_ports {lcd_iic_scl_io}]
set_property PACKAGE_PIN V15 [get_ports {lcd_iic_sda_io}]

set_property PACKAGE_PIN V20 [get_ports {lcd_r_o[0]}]
set_property PACKAGE_PIN T20 [get_ports {lcd_r_o[1]}]
set_property PACKAGE_PIN W20 [get_ports {lcd_r_o[2]}]
set_property PACKAGE_PIN U20 [get_ports {lcd_r_o[3]}]
set_property PACKAGE_PIN Y18 [get_ports {lcd_r_o[4]}]
set_property PACKAGE_PIN N20 [get_ports {lcd_r_o[5]}]
set_property PACKAGE_PIN Y19 [get_ports {lcd_r_o[6]}]
set_property PACKAGE_PIN P20 [get_ports {lcd_r_o[7]}]

```

图 4-16 引脚约束文件

指定的所有 PLL 参数都用于约束 PLL 的输入和输出时钟。自动更新了 ALTPPLL mega function 的修改。当创建 PLL 的输入和输出时钟时，不必跟踪 PLL 参数的更改或指定正确的值。为了自动约束所有输入和输出，要将 derive_pll_clocks 命令和 -create_base_clocks 选项一起使用。

方法 2：手动创建基时钟和自动创建 PLL 输出时钟

通过这种方法，可以手动约束 PLL 的输入时钟并且使 TimeQuest analyzer 能够自动约束 PLL 的输出时钟。除此之外，与 ALTPPLL mega function 中指定的输入时钟频率相反，可以指定一个不同的输入时钟频率。通过使用 ALTPPLL mega function 中指定的参数自动创建 PLL 输出时钟。

方法 3：手动创建基时钟和 PLL 输出时钟

通过这种方法，可以手动约束 PLL 的输入时钟和输出时钟。指定了所有的 PLL 参数并且参数值可以不同于 ALTPPLL mega function 中指定的参数值。除此之外，可以尝试各种 PLL 输入和输出频率以及参数。也可以将该方法与 create_clock 和 create_generate_clock 命令的组合一起使用。由于软硬件协同设计中，PL 部分的时钟由 PS 内的锁相环提供，因此无需在约束文件中对 PL 时钟做过多约束。

4.3.2.3 综合 RTL 电路图

设计完成后，便可以进行综合，如果需要在线调试，还需要在综合结束之后进行配置以形成 ILA。图 4-17 是设计综合后的 RTL 电路图。

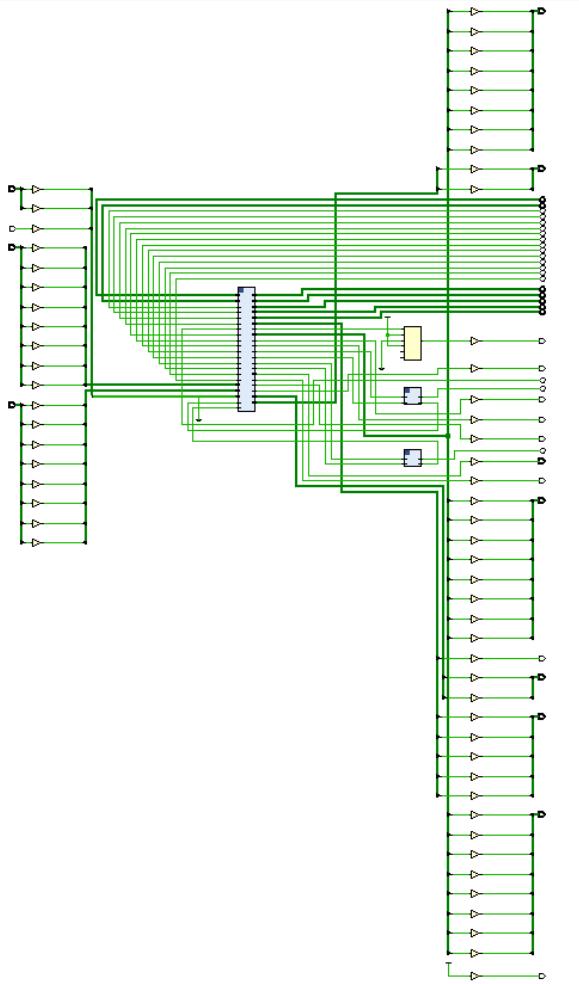


图 4-17 RTL 电路图

4.4 本章小结

本章主要介绍了智能超表面使能的无线通信系统的实现。从超表面的选择入手，依次介绍了控制电路的设计和驱动、固件的设计。这一步完成之后，便可以搭建 RIS 系统了。下一章将搭建智能超表面使能的无线通信系统并进行调试。

5 系统调试

5.1 系统搭建

RIS 辅助无线通信系统由个人计算机、通用软件无线电外围设备（USRP）、RIS、基于 FPGA 的主控板和实时 RIS-UE 反馈模块组成。主机、USRP 和天线是发射机的主要部件，接收器由相同的主要部件组成。这些收发器分别模拟接入点或基站和用户设备。发射机使用单个无源天线发送视频流。数据通过用户数据报协议（UDP）传输。接收器解码数据流并在主机上播放视频。图 3 出是 RIS 辅助无线通信系统原型的硬件框图。表 1 总结了系统中使用的硬件模块的细节。在原型系统中，RIS 的目标是充当智能反射器，将撞击的无线信号作为波束“反射”到接收器。为了支持反射系数的实时调整（例如，使 RIS 适应时变信道条件或在服务不同 UE 之间切换），我们引入了一个反馈链路，它用串行端口连接 RIS 板和接收器。接收机将当前信道的质量（即接收到的信号功率）反馈给 FPGA 主控板。反馈可用于测量应用反射系数的有效性。下一节将描述我们如何利用这种反馈进行波束赋形设计。接下来介绍通信系统的软件框架。系统的信号处理流程如图 4 所示。首先，我们的发送端上位机程序从 UDP 套接字加载外部应用程序提供的数据。在有效载荷数据被编码之后，样本被映射到时间-频率资源。然后，采用正交频分复用（OFDM）调制，将频域并行信号转换为时域串行信号。在我们的实验中，带宽和子载波间隔分别为 20 MHz 和 312.5 KHz。信号被上变频到载波频率并通过发射天线发射。接收器模块执行与发射器相反的功能。同步和载波频偏（CFO）补偿是通过连续测量导频信号的自相关和互相关来实现的。需要注意的是，本原型系统采用了现有的 WiFi 标准，WiFi 的空中指令保持完整。换言之，在不修改无线通信协议的情况下，可以无缝地将 RIS 技术集成到现有的通信网络中。

图 3 RIS 辅助通信系统的系统图表 1 硬件模块详细信息名称描述中央处理器英特尔酷睿 i7-9700 处理器的电脑软件无线电 NI USRP-2954R FGPA 模块赛灵思 Zynq 7100 开发板喇叭天线 5.8GHz 时的增益为 17.1 dBi

5.2 FPGA 开发流程

5.2.1 综合实现报告与分析

Verilog HDL 是一种硬件描述语言，其最终的目的是生成硬件电路，所以与 C 语言不同，编程时特别在意硬件资源的消耗、时序分析以及功耗分析，如果实现相同的功能，而硬件消耗过多的话，那么这个设计就基本上是失败的。同理，时序、功耗等参数也是分析设计的重点。

5.2.1.1 时序报告分析

在一个时序电路中，一定要满足信号的建立时间和保持时间，否则信号时序出错，数据不能正确的传达。

根据在数字电路基础这门课上学到的知识，可以得到以下的参数关系。

建立时间 (Ts: set up time) 是指在时钟沿到来之前数据从不稳定到稳定所需的时间，如果建立时间不满足要求，那么数据将不能在这个时钟上升沿被稳定地送入触发器；**保持时间** (Th: hold time) 是指数据稳定后保持的时间，如果保持时间不满足要求那么数据同样也不能被稳定地送入触发器。

由于建立时间与保持时间的和是稳定的一个时钟周期，如果时钟有延时，同时数据的延时也较小，那么建立时间必然是增大的，保持时间就会随之减小，如果减小到不满足 D2 的保持时间要求时就不能采集到正确的数据，这时即 $T - (T_{pd} - T_{co} - T_{2min}) < T_4$ ，就不满足要求了，所以 D2 的保持时间应该为： $T - (T_{pd} + T - T_{co} - T_{2min}) \geq T_4$ 即 $T_{co} + T_{2min} - T_{pd} \geq T_4$ 从上式也可以看出如果 $T_{pd} = 0$ 也就是时钟的延时为 0，那么同样要求 $T_{co} + T_{2min} > T_4$ ，但是在实际的应用中由于 T_2 的延时也就是线路的延时远远大于触发器的保持时间即 T_4 ，所以不必要关心保持时间。

图 5-1 为时序分析报告，可以看到，在 100MHz 时钟下，建立时间、保持时间以及脉宽都满足时序约束要求。

5.2.1.2 功耗分析

低功耗是集成电路发展的一个趋势，如果实现一个完好的功能，实现了较低的功耗，那么这样的产品无疑是极有竞争力的。因此需要研究系统功耗，在

Design Timing Summary		
Setup	Hold	Pulse Width
Worst Negative Slack (WNS): 3.329 ns	Worst Hold Slack (WHS): 0.036 ns	Worst Pulse Width Slack (WPWS): 3.000 ns
Total Negative Slack (TNS): 0.000 ns	Total Hold Slack (THS): 0.000 ns	Total Pulse Width Negative Slack (TPWS): 0.000 ns
Number of Failing Endpoints: 0	Number of Failing Endpoints: 0	Number of Failing Endpoints: 0
Total Number of Endpoints: 29520	Total Number of Endpoints: 29413	Total Number of Endpoints: 11538

All user specified timing constraints are met.

图 5-1 时序分析报告

Xilinx 的集成开发工具 Vivado 中，带有功耗分析的功能。图 5-2 所示为系统的功耗分析报告。

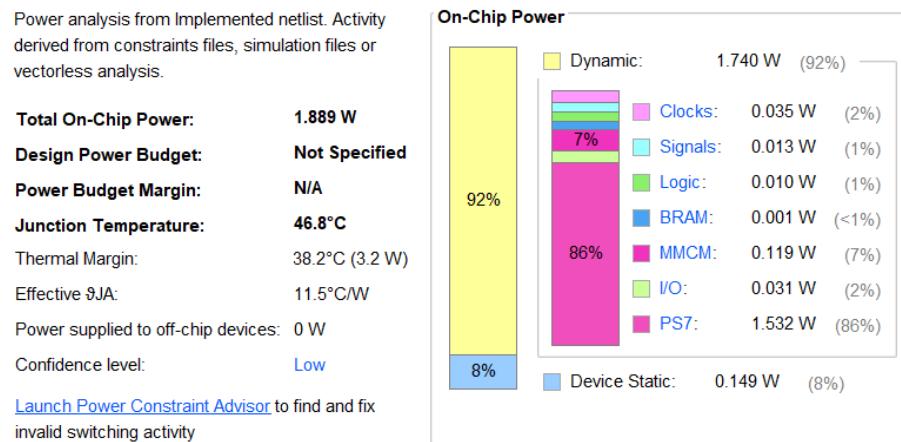


图 5-2 功耗分析报告

从图中可以看出，本设计的功耗主要用在 ARM 核上（即 PS 部分），达到了总功耗的 86%。本设计使用了很多数据传输的 IP 核，这些 IP 核都是需要高速时钟驱动的，而逻辑部分没有占用太多的功耗，可以说本系统在功耗上控制得不错。

5.2.1.3 资源分析

从综合到实现，Vivado 工具会帮我们做一些布局布线的优化，所以综合阶段的资源占用和实现阶段的资源占用是不一样的，因此选用实现阶段后的资源报告来作为最终的资源分析，如图 5-3 所示。

5.2.1.4 电路实现版图

如图 5-4 所示为我们作品的最终 FPGA 版图。

Name	1	Slice LUTs (53200)	Block RAM Tile (140)	Bonded IOB (125)	Bonded IOPADs (130)	OLOGIC (125)	BUFGCTRL (32)	MMCME2_ADV (4)	Slice Registers (106400)	F7 Muxes (26600)	Slice (13300)
system_wrapper	6375	5.5	63	130	1	3	1	1	10361	119	3262
system_i (system)	6375	5.5	0	0	0	3	1			119	3262

图 5-3 资源分析

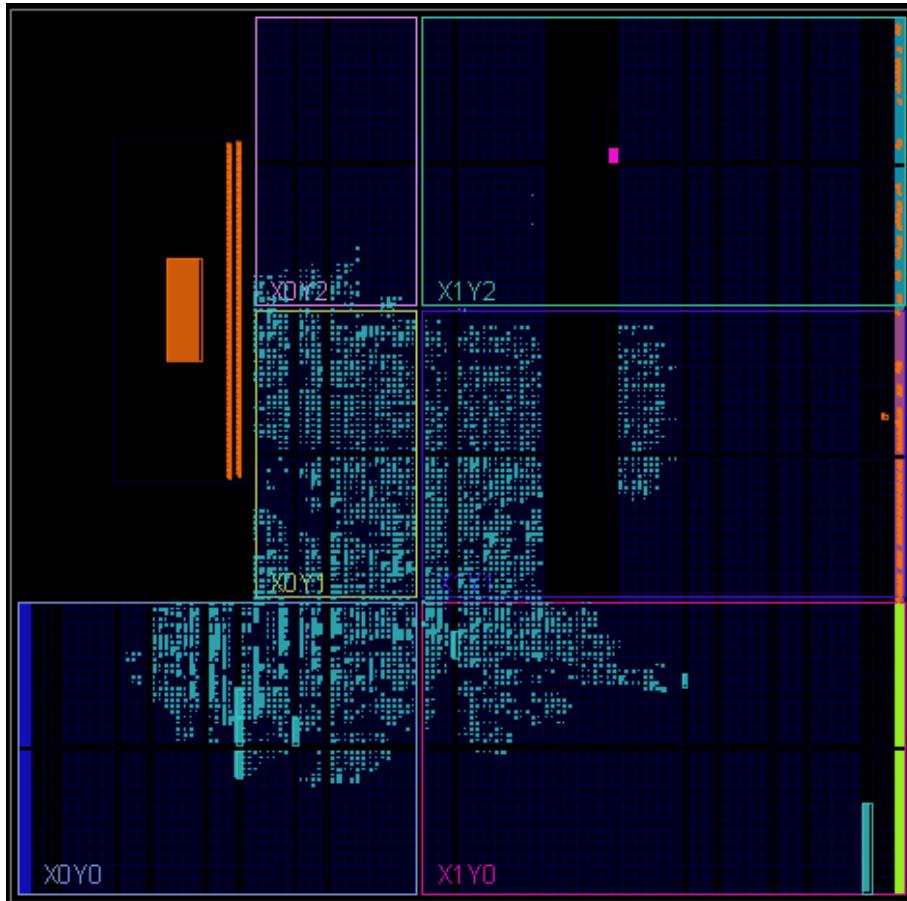


图 5-4 FPGA 实现版图

可以看到，版图中用于实现逻辑的部分不算多，且逻辑占用大多用于通用的 FIFO、DMA、VDMA 等数据传输模块。众所周知，越通用的 IP 越会占用更多的资源去完成通用性，因此选用 Xilinx 的通用 IP 核只是为了提高开发效率，它会占用更多的资源。

5.3 FPGA 调试

5.3.1 ILA 测试简介

5.3.1.1 Vivado ILA 简介

逻辑分析仪是从测试设备上采集和显示数字信号的仪器，最主要作用在于时序判定。由于逻辑分析仪不像示波器那样有许多电压等级，通常只显示两个

电压(逻辑1和0),因此设定了参考电压后,逻辑分析仪将被测信号通过比较器进行判定,高于参考电压者为High,低于参考电压者为Low,在High与Low之间形成数字波形。

逻辑分析仪与示波器相同,是通过采集指定的信号,并通过图形化的方式展示给开发人员,开发人员根据这些图形化信号按照协议分析出是否出错。尽管图形化的显示已经给开发人员带来不少的方便,但是人工将一串串信号分析出来不仅麻烦而且极易出错。在这个科技高速发展的社会,一切都在追求高效率。自动化、智能化已经成为协议分析的发展方向。在这个思想的指引下各种测试仪器的协议分析功能出现并发展起来。目前大多数开发人员通过逻辑分析仪等测试工具的协议分析功能可以很轻松的发现错误、调试硬件,加快开发进度,为高速度、高质量完成工程提供保障。

逻辑分析仪的工作就是数据采集、存储、触发、显示,由于它采用数字存储技术,可将数据采集工作和显示工作分开进行,也可同时进行,必要时,对存储的数据可以反复进行显示,以利于对问题的分析和研究。

然而,逻辑分析仪的成本太高,且使用起来麻烦,因此在大多数FPGA中都包含嵌入式逻辑分析仪,利用JTAG接口即可直接在PC端的开发平台上在线调试,观察FPGA运行时的内部信号波形与寄存器值等参数,加快了调试人员的开发速度,减少了开发周期。

在Xilinx的FPGA中,包含ILA这个嵌入式逻辑分析仪,在Vivado开发平台中即可对其进行配置与运行,与Altera公司的Signal Tap类似。但Vivado的ILA可以代码配置,也可以IP核配置,相比Signal Tap更灵活,如图5-5所示为它的IP核配置界面。接下来将介绍Vivado ILA的使用。

5.3.1.2 Vivado ILA 的使用

综合完成后,可以打开综合界面进行“debug setup”,即配置ILA,可以在配置的时候选择采样点数、是否预触发采样、是否捕捉采样等等。一般要开启捕捉采样,方便调试。配置好ILA之后再选择实现硬件,生成比特流的操作,烧写到FPGA板子之后,便可以在运行时在线调试。

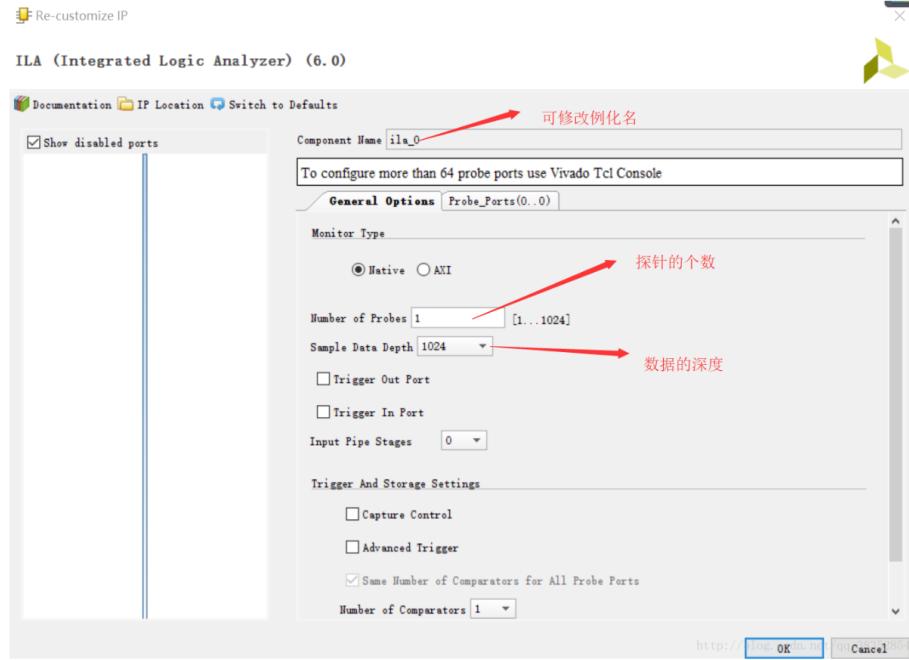


图 5-5 ILA IP 核配置

5.3.2 ILA 调试分析

5.3.2.1 ADC、采样、触发系统、FIFO、DMA 综合调试

使用 ILA 进行调试，使用信号源对 ADC 输入不同频率的信号，设置不同的水平档位，处理器中控制底层数据开始采样，设置 ILA 触发条件为状态机跳变为预触发的状态，对模块进行综合验证调试，从而测试 ADC 数据、采样系统、触发系统、FIFO、DMA 的功能正确性，得到以下调试图片。经过多次调试修改，验证功能正确。

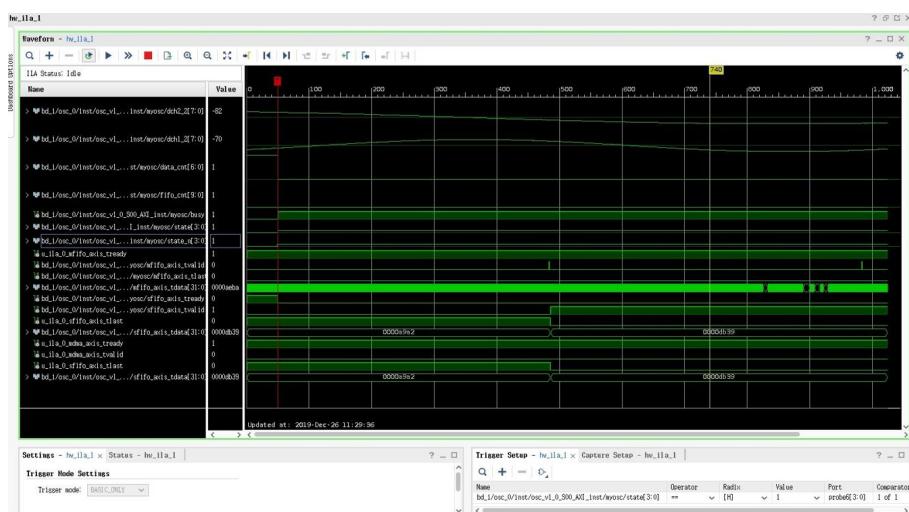


图 5-6 50us/div 档位 ILA 调试图片



图 5-7 0.1us/div 档位 ILA 调试图片

5.3.3 液晶显示屏调试

由于液晶显示屏的时序较为清晰，故不采用嵌入式逻辑分析仪进行调试，而是直接观察输出效果。从软件顶层查看底层硬件的锁相环配置情况，即可得知显示屏的工作频率是否正确。在调试的过程中还是遇到了一些 bug，有时候屏幕会进入花屏，最终发现是锁相环没有约束住，最后干脆就不采用可重构的锁相环，直接在 PL 部分生成一个 51.2MHz 的锁相环，用来给显示屏提供时钟。

5.3.4 人机交互界面调试

人机交互也是本作品的一个核心亮点，除了显示以外，还必须做触屏操作的处理，因此在触屏终端服务函数设置断点，观察每次进入这个函数（即触屏）的时候，收到的值是否正确，是否能够收到正确的值（即是否满足 IIC 协议）。经验证无误后再编写具体的功能服务。

5.3.5 任务调度调试

本设计中采用了嵌入式实时操作系统来进行任务调度，为了验证任务调度的正确性，在调试中采用了“任务中中断”的方法，对于低优先级任务，通过触屏、刷屏等高优先级任务，甚至中断，来打断它，测试优先级调度的准确性。

5.4 系统功能测试

在所有软件调试完成之后，我们进行了系统级的调试，主要是测试本作品的功能指标是否满足。

根据题意，我们联合调试了作品的波形显示、挡位切换、触发调节、存储与调用功能、触发电平、参数测量、光标测量等功能。并用信号发生器产生各种波形来进行功能测试。最终结果也较好的反映了示波器的所有正常功能，并有部分指标超出了题目要求。如图 5-8 所示即为我们的系统功能调试照片。

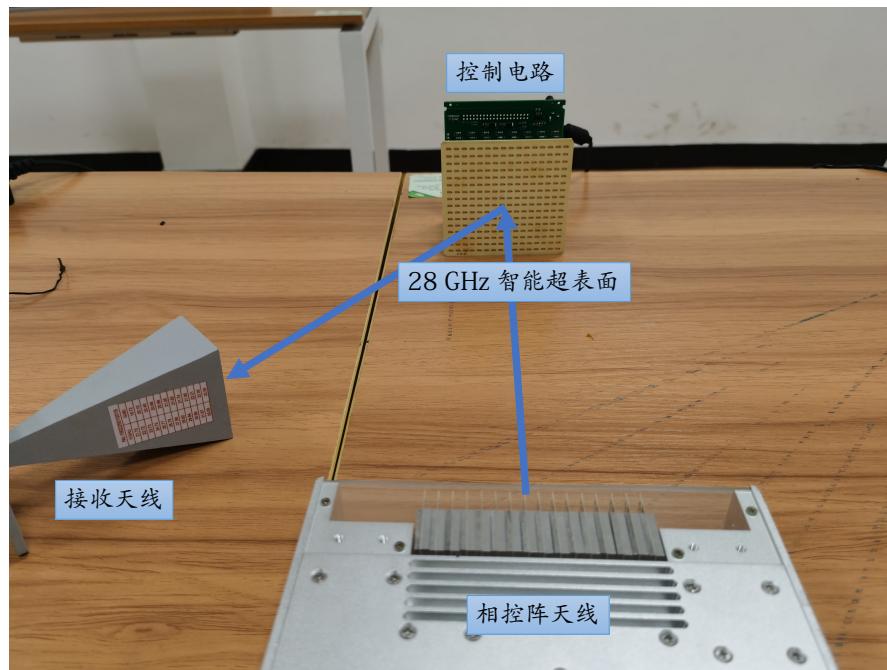


图 5-8 智能超表面系统整体照片

6 总结与展望

毕业设计主要内容到这里就告一段落了，下面总结一下这几个月来的学习研究工作，对未来研究生阶段的研究工作提出一些自己的思考。

6.1 论文研究工作总结

这次毕业设计从 2020 年年底确定选题开始，到 2021 年 5 月已经半年有余，总体来说时间还是比较充裕的。在此期间，设计工作基本能按部就班地推进，阅读论文，指定研究思路，着手系统设计，到论文撰写，中间也有过几段小插曲，

6.2 未来工作展望

未来，这是一个参考文献引用的范例^[31, 32]

致谢

L^AT_EX

尹老师鱼渔兼授，智志双扶。

感谢大鹏学长对我的无私帮助。此生遇见展鹏学长是一件幸事——如耶稣所说，他具有蛇的智慧，兼有鸽子的温柔敦厚。去年仲夏客居藏龙岛，大鹏待我亲切热情，慷慨厚道。他对科学研究好奇深思，深沉而不免于轻浮。祝愿鹏哥“实之华之兹乃兼求；逆风兮，顺风兮，无阻其飞扬！”



2021年5月10日
于华中科技大学韵苑

参考文献

- [1] RAPPAPORT T S, XING Y, KANHERE O, et al. Wireless Communications and Applications Above 100 GHz: Opportunities and Challenges for 6G and Beyond[J]. IEEE Access, 2019, 7: 78729–78757.
- [2] CONTRIBUTORS W. Extremely high frequency — Wikipedia, The Free Encyclopedia[J], 2021.
- [3] 中兴通讯. 5G 毫米波 (mmWave) 技术白皮书 [R]. [S.1.]: 中兴通讯股份有限公司, 2020.
- [4] DOHLER M, LI Y. Cooperative Communications: Hardware, Channel and PHY[M]. [S.1.]: John Wiley & Sons, 2010.
- [5] DI RENZO M, NTONTIN K, SONG J, et al. Reconfigurable intelligent surfaces vs. relaying: Differences, similarities, and performance comparison[J]. IEEE Open Journal of the Communications Society, 2020, 1: 798–807.
- [6] HUANG J. Reflectarray antenna[J]. Encyclopedia of RF and Microwave Engineering, 2005.
- [7] POZAR D M, TARGONSKI S D, SYRIGOS H. Design of millimeter wave microstrip reflectarrays[J]. IEEE transactions on antennas and propagation, 1997, 45(2): 287–296.
- [8] Wu Q, Zhang R. Intelligent Reflecting Surface Enhanced Wireless Network via Joint Active and Passive Beamforming[J]. IEEE Trans. Wireless Commun., 2019, 18(11): 5394–5409.
- [9] LIU X, LIU Y, CHEN Y, et al. RIS enhanced massive non-orthogonal multiple access networks: Deployment and passive beamforming design[J]. IEEE Journal on Selected Areas in Communications, 2020.
- [10] HUANG C, HU S, ALEXANDROPOULOS G C, et al. Holographic MIMO surfaces for 6G wireless networks: Opportunities, challenges, and trends[J]. IEEE Wireless Communications, 2020, 27(5): 118–125.

- [11] CUI T J, QI M Q, WAN X, et al. Coding metamaterials, digital metamaterials and programmable metamaterials[J]. Light: Science & Applications, 2014, 3(10): e218–e218.
- [12] 张磊, 刘硕, 崔铁军. 电磁编码超材料的理论与应用 [J]. 中国光学, 2017, 10(1): 1–12.
- [13] 周儒雅, 唐万恺, 李潇, et al. 基于可重构智能表面的移动通信简要综述 [J]. 移动通信, 2020, 44(6): 63–69.
- [14] DI RENZO M, DEBBAH M, PHAN-HUY D-T, et al. Smart radio environments empowered by reconfigurable AI meta-surfaces: An idea whose time has come[J]. EURASIP Journal on Wireless Communications and Networking, 2019, 2019(1): 1–20.
- [15] BASAR E, DI RENZO M, DE ROSNY J, et al. Wireless communications through reconfigurable intelligent surfaces[J]. IEEE Access, 2019, 7: 116753–116773.
- [16] HUANG C, ZAPPONE A, ALEXANDROPOULOS G C, et al. Reconfigurable Intelligent Surfaces for Energy Efficiency in Wireless Communication[J]. IEEE Trans. Wireless Commun., 2019, 18(8): 4157–4170.
- [17] LI Z, XIE Y, SHANGGUAN L, et al. Towards programming the radio environment with large arrays of inexpensive antennas[C] // 16th {USENIX} Symposium on Networked Systems Design and Implementation ({NSDI} 19). 2019: 285–300.
- [18] ARUN V, BALAKRISHNAN H. RFocus: Practical beamforming for small devices[J]. arXiv preprint arXiv:1905.05130, 2019.
- [19] DAI L, WANG B, WANG M, et al. Reconfigurable Intelligent Surface-Based Wireless Communications: Antenna Design, Prototyping, and Experimental Results[J]. IEEE Access, 2020, 8: 45913–45923.
- [20] ZHAO J, YANG X, DAI J Y, et al. Programmable time-domain digital-coding metasurface for non-linear harmonic manipulation and new wireless communication systems[J]. Natl. Sci. Rev., 2019, 6(2): 231–238.

- [21] TANG W, LI X, DAI J Y, et al. Wireless communications with programmable metasurface: Transceiver design and experimental results[J]. China Commun., 2019.
- [22] Wu Q, Zhang S, Zheng B, et al. Intelligent Reflecting Surface Aided Wireless Communications: A Tutorial[J]. IEEE Trans. Commun., 2021 : 1 – 1.
- [23] YU N, GENEVET P, KATS M A, et al. Light propagation with phase discontinuities: generalized laws of reflection and refraction[J]. science, 2011, 334(6054) : 333 – 337.
- [24] FEYNMAN R P, HIBBS A R, STYER D F. Quantum mechanics and path integrals[M]. [S.l.]: Courier Corporation, 2010.
- [25] DING F, PORS A, BOZHEVOLNYI S I. Gradient metasurfaces: a review of fundamentals and applications[J]. Reports on Progress in Physics, 2017, 81(2) : 026401.
- [26] 陈徐湘. 电磁超表面在波束调控中的应用 [D]. [S.l.]: 华侨大学, 2018.
- [27] ÖZDOGAN O, BJÖRNSON E, LARSSON E. Intelligent Reflecting Surfaces: Physics, Propagation, and Pathloss Modeling[J]. IEEE Wireless Communications Letters, 2019, PP : 1 – 1.
- [28] BALANIS C. CourseSmart Series : Advanced Engineering Electromagnetics[M]. [S.l.]: Wiley, 2012.
- [29] LIANG L, QI M, YANG J, et al. Anomalous Terahertz Reflection and Scattering by Flexible and Conformal Coding Metamaterials[J]. Advanced Optical Materials, 2015, 3(10) : 1374 – 1380.
- [30] ASADCHY V S, ALBOOYEH M, TCVETKOVA S N, et al. Perfect control of reflection and refraction using spatially dispersive metasurfaces[J]. Physical Review B, 2016, 94(7).
- [31] Yang D, Yang L , Hanzo L. DFT-Based Beamforming Weight-Vector Codebook Design for Spatially Correlated Channels in the Unitary Precoding Aided Mul-

tiuser Downlink[C] // 2010 IEEE International Conference on Communications.

2010 : 1–5.

- [32] Liang Y, Long R, Zhang Q, et al. Large Intelligent Surface/Antennas (LISA): Making Reflective Radios Smart[J]. J. Commun. Inf. Netw., 2019, 4(2) : 40–50.

附录 A 控制电路原理图

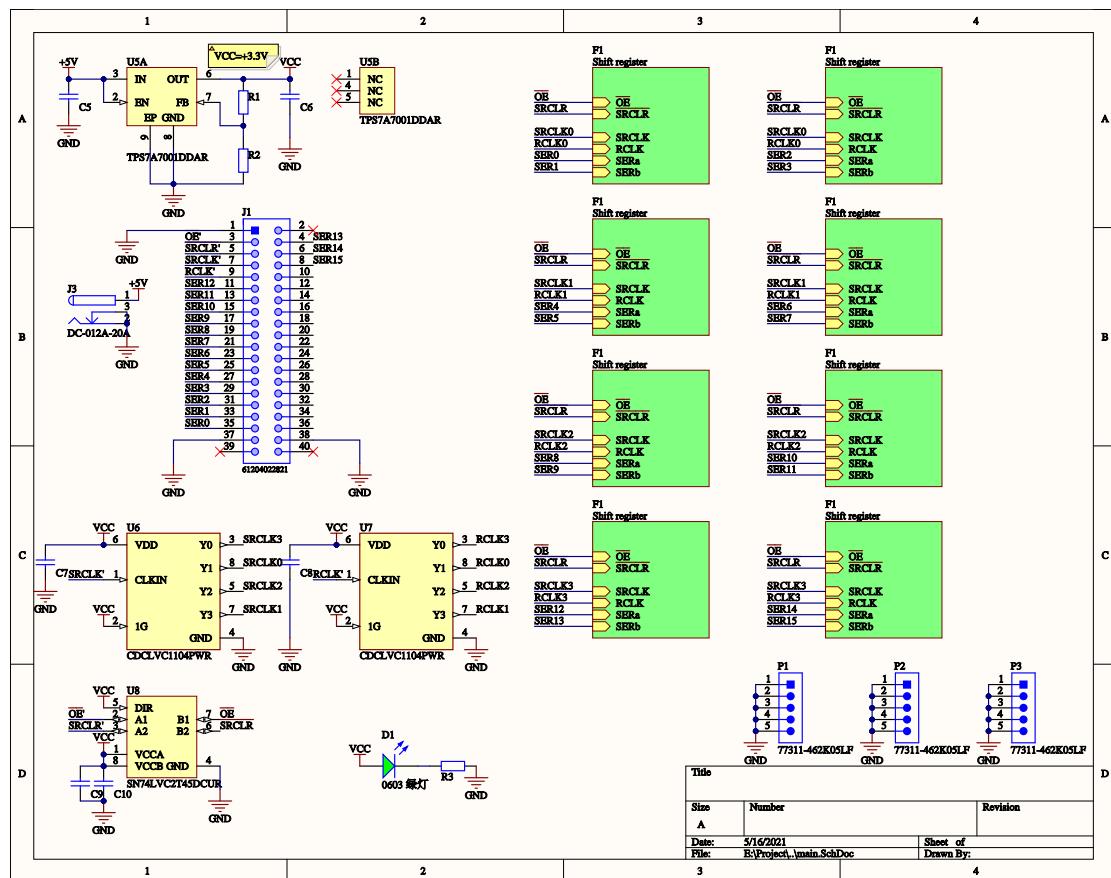


图 A-1 原理图 1

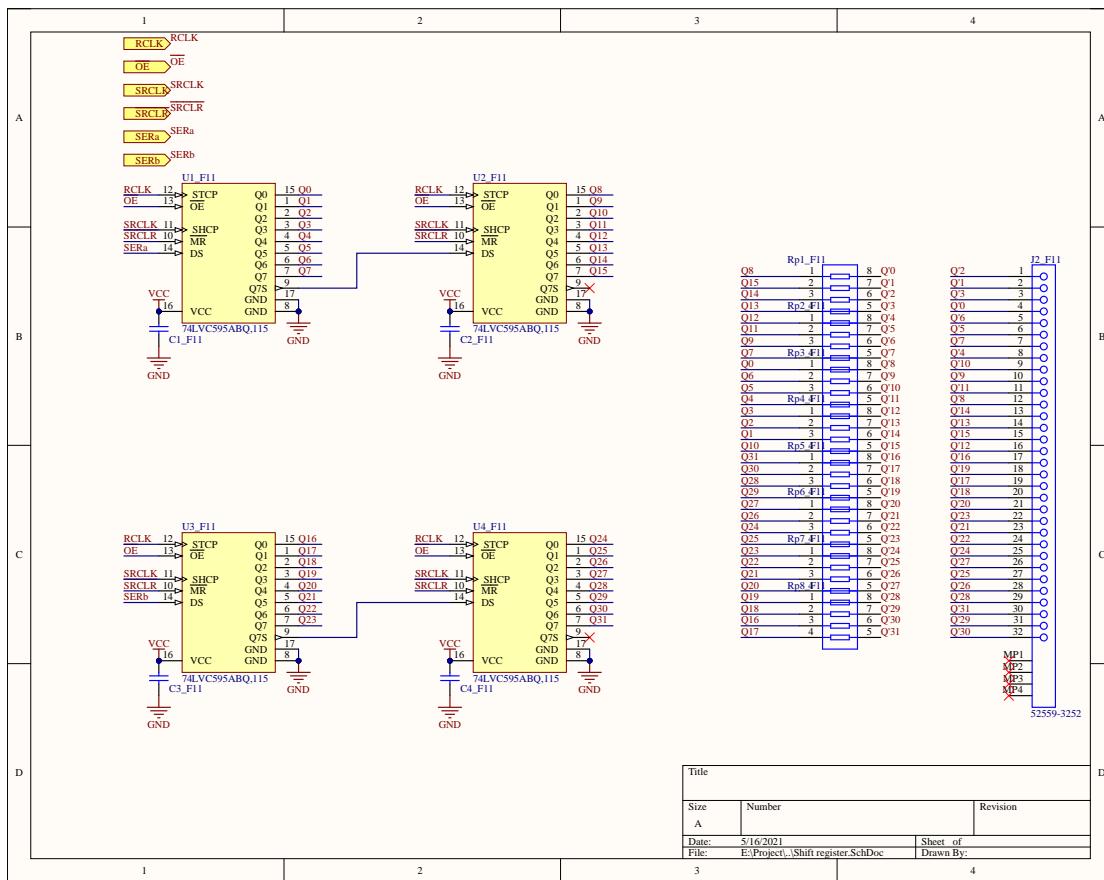


图 A-2 原理图 2