

# 个人简历



## 基本信息

姓 名：孙庆虎  
学 校：青岛科技大学  
民 族：汉  
电 话：15666528629  
英语水平：CET 4  
成 绩：6/58

出生年月：1997. 4  
专 业：电子信息科学与技术  
住 址：山东省青岛市  
邮 箱：[qinghu.sun@outlook.com](mailto:qinghu.sun@outlook.com)  
爱 好：电子，编程，健身



## 教育经历

2015.09-2019.03                      青岛科技大学                      电子信息科学与技术（本科一批）  
相关主修课程：《概率论》(98)，《信息论》(92)，《数字图像处理》(88)，《DSP 原理与应用》(98)，《电路分析 A2》(97)，《数字电子技术》(96)，《嵌入式系统原理与应用》(96) 等。

## 奖励情况

学生在 2015 上学期——2018 下学期：

- 全国大学生电子设计大赛山东赛区一等奖，全国大学生电子设计大赛校内赛一等奖，全国大学生恩智浦智能车竞赛校内赛一等奖
- 国家励志奖学金 1 次，省政府励志奖学金 1 次，大学生科技创新奖学金 1 次
- 学校综合二等奖学金 3 次，学校综合三等奖学金 3 次
- 计算机二级证书，莫言杯书法比赛三等奖
- “优秀学生”称号，“优秀团员”等称号多次

## 项目经历

- FPGA 6 层高速电路板绘制
- 温控风扇，胎温监测报警系统
- 自适应滤波器系统
- 10 位 DDS 数模转换电路，信号产生采样电路系统
- 基于 FSK 调制的红外模拟数字通信电路
- 智能车主板 pcb 绘制

## 软件技能

熟练使用 **Altium Designer**，可以设计较高难度多层板，高速板。会使用 **MATLAB, Modelsim, Filter pro** 及熟练使用 **Multisim** 等仿真软件对电路参数等进行仿真模拟。大学期间掌握了 **C 语言**，会使用 C 语言进行 ARM 编程，自学过 **Python 语言**，接触过用 **Verilog HDL** 编写 FPGA 程序。接触使用过 OpenCV 等库。

## 自我评价

学生热爱编程和图像处理，对程序算法设计方面有很大的热情，希望可以进行相关方向的学习研究。认真踏实，吃苦耐劳，喜欢动手实践。有着较为丰富的项目经验，足够的动手能力以及充分的学习能力。