

tallita silveira

tallita.maria.silveira06@aluno.ifce.edu.br
IP: 2804:14c:de85:8810:d09b:bece:6458:35f6

SEMB-P2

SEMB.IFCE

52.6%

Points: 10 out of 19
Duration: 00:40:05
Date started: Mon 31 Aug '20 16:10
Date finished: Mon 31 Aug '20 16:50
0 Left

This Test was automatically finished when either:
1. Its time limit was reached when taking the Test.
2. An attempt to resume this Test was not allowed due to date or time limits.

Answers

✓ Correctly answered ✗ Incorrectly answered ➔ Missed correct option

All Questions | 7 Correct | 1 Partially Correct | 8 Incorrect | 1 Unanswered

Question 1 of 17

AA

Os processadores VLIW possuem menor número de unidades funcionais que os superescalares convencionais, diminuindo a potência dissipada.

Correct answer: **B)**
Selected answer: **A)**

✗ **A) True**

➔ **B) False**

Points: 0 out of 1

Question 2 of 17

A

Processador, Memórias e dispositivos de E/S são os elementos que compõem um SoC (*System on Chip*).

Correct answer: **A)**
Selected answer: **A)**

✓ **A) True**

B) False

Points: 1 out of 1

Question 3 of 17

AAA

O DSP é um exemplo de arquitetura (ISA) personalizada para um certo domínio de aplicação. Com isso se pode diminuir o tempo de computação sem ter que recorrer a altas frequências de clock.

Correct answer: **A)**
Selected answer: **A)**

- ✓ **A)** True
- B)** False

Points: 1 out of 1

Question 4 of 17

AA2

Sistemas híbridos são SoC que oferecem _____ como parte de sua lógica interna.

Answer given:

- ✓ **FPGA**

Accepted answers:

um módulo FPGA
um FPGA
um módulo reconfigurável
um reconfigurável
FPGA

Points: 1 out of 1

Question 5 of 17

AA

Um dos motivos para a Linguagem C ser predominante no desenvolvimento de aplicações embarcadas é a disponibilidade de compiladores para todas as plataformas.

Correct answer: **A)**
Selected answer: **A)**

- ✓ **A)** True
- B)** False

Points: 1 out of 1

Question 6 of 17

A

Um processador "de prateleira" apresenta maior eficiência energética que um processador *soft-core* (implementado em FPGA) equivalente.

Correct answer: **A)**
Selected answer: **A)**

- ✓ **A)** True
- B)** False

Points: 1 out of 1

Question 7 of 17

AA

Um motor opera a 500 rpm quando submetido a uma tensão de 5,0V. Considere a disponibilidade de um driver PWM que fornece 5V quando em nível alto e 0V quando em nível baixo. O valor de ciclo de trabalho (razão cíclica ou *Duty cycle*) para que o motor opere a 300 rpm é _____.

Answer given:

✗ No answer given

Accepted answers:

0,6

0.6

Points: 0 out of 1

Question 8 of 17

A

No padrão SPI o endereço de destino da mensagem vai na própria mensagem.

Correct answer: **B)**

Selected answer: **B)**

A) True

✓ **B)** False

Points: 1 out of 1

Question 9 of 17

A

A taxa (ou frequência) de um conversor analógico-digital se refere ao numero de digitalizações feitas por unidade de tempo.

Correct answer: **A)**

Selected answer: **B)**

→ **A)** True

✗ **B)** False

Points: 0 out of 1

Question 10 of 17

AAA

As primeiras aplicações embarcadas eram escritas em linguagem _____ . _____ e _____ eram as razões para isso.

Answer given:

✗ assembly; otimo desempenho; bibliotecas

Accepted answers:

Assembly, A falta de compiladores, a baixa complexidade das aplicações

Assembly, A baixa complexidade das aplicações, a falta de compiladores

Assembly, A simplicidade das aplicações, a falta de compiladores

Points: 1 out of 3


Question 11 of 17

A

Medimos o tempo de execução de um trecho de código usando o osciloscópio para observar os sinais Tx e Rx.

Correct answer: **B)**

Selected answer: **A)**

 **A)** True

 **B)** False

Points: 0 out of 1

Question 12 of 17

A

Um processador (CPU) pode apresentar menor _____ como desvantagem, se comparado a um circuito dedicado, mas tem maior _____ como vantagem.

Answer given:

 desempenho; economia de energia

Accepted answers:

eficiência energética, flexibilidade

desempenho, flexibilidade

desempenho; flexibilidade

eficiência energética; flexibilidade

Points: 2 out of 2


Question 13 of 17

A

O uso de linguagens de mais alto nível de abstração em aplicações embarcadas vem sendo imposto pelo aumento da complexidade dessas aplicações.

Correct answer: **A)**

Selected answer: **B)**

 **A)** True

 **B)** False

Points: 0 out of 1

Question 14 of 17

AAA

Quando é necessário prolongar os cabos de conexão entre computadores ligados por uma interface UART, uma das estratégias é aumentar os níveis de tensão. Os _____ podem ser usados para isso.

Answer given:

 transmissores

Accepted answers:

drivers RS-232

drivers RS232

Points: 0 out of 1


Question 15 of 17

AAA

O FPGA e o ASIC são equivalentes em sua capacidade de produzir hardware específico. Entretanto, o ASIC apresenta menor *time-to-market*.

Correct answer: **B)**

Selected answer: **A)**

 **A)** True

 **B)** False

Points: 0 out of 1


Question 16 of 17

AAA

Uma estratégia para diminuir o tempo de computação de uma aplicação é a introdução de cache no sistema. Adicionalmente, esse método ajuda a diminuir a potência.

Correct answer: **A)**

Selected answer: **A)**

 **A)** True

B) False

Points: 1 out of 1

Question 17 of 17

Generic


Qual o grau de dificuldade dessa avaliação?

Correct answer: **A) B) C) D) E)**

Selected answer: **C)**

 **A)** Muito Fácil

 **B)** Fácil

 **C)** Média

 **D)** Difícil

 **E)** Muito Difícil

Points: 0 out of 0