

joyce silva

joyce.kelle.silva06@aluno.ifce.edu.br

IP: 2804:2d5c:a0:424:3199:e2eb:ce71:22f9

SEMB-P2

SEMB.IFCE

61.1%

Points: 11 out of 18

Duration: 00:39:57

Date started: Mon 31 Aug '20 16:10

Date finished: Mon 31 Aug '20 16:50

0 Left

Answers

✓ Correctly answered ✗ Incorrectly answered ➔ Missed correct option

All Questions | 8 Correct | 1 Partially Correct | 8 Incorrect

Question 1 of 17

AAA

Para aumentar o alcance da interface UART de um microcontrolador se elevam as tensões aplicadas no cabo de conexão. Isso pode ser feito pelo(s) _____.

Answer given:

✗ transmissores

Accepted answers:

drivers RS-232

driver RS232

Points: 0 out of 1

Question 2 of 17

A

Medimos o tempo de execução de um trecho de código usando o osciloscópio para observar os sinais Tx e Rx.

Correct answer: B)

Selected answer: B)

A) True

✓ B) False

Points: 1 out of 1

Question 3 of 17

AA

Nem sempre uma estratégia que reduz a potência de um sistema digital leva a uma redução na sua energia.

Correct answer: A)

Selected answer: B)

➔ A) True

 **B) False**

Points: 0 out of 1

Question 4 of 17

A

Segundo o critério de Nyquist, a maior frequência contida num sinal não deve ultrapassar a metade da frequência de amostragem para digitalização do sinal.

Correct answer: **A)**

Selected answer: **B)**

 **A) True**

 **B) False**

Points: 0 out of 1


Question 5 of 17

AAA

A introdução de cache no sistema é uma estratégia para diminuir o tempo de computação de uma aplicação. Adicionalmente, esse método ajuda a diminuir a potência.

Correct answer: **A)**

Selected answer: **B)**

 **A) True**

 **B) False**

Points: 0 out of 1

Question 6 of 17

A

Compiladores não são muito eficientes ao traduzir código a partir da linguagem de alto nível. A solução para isso é os projetos de aplicações embarcadas contarem com algum desenvolvedor em Assembly.

Correct answer: **B)**

Selected answer: **B)**

A) True

 **B) False**

Points: 1 out of 1

Question 7 of 17

AA

Um dos motivos para a Linguagem C ser predominante no desenvolvimento de aplicações embarcadas é a disponibilidade de compiladores para todas as plataformas.

Correct answer: **A)**

Selected answer: **A)**

 **A) True**

B) False

Points: 1 out of 1

Question 8 of 17

A

Um processador *soft-core* (implementado em FPGA) apresenta maior desempenho (velocidade) que um processador "de prateleira" equivalente.

Correct answer: B)

Selected answer: B)

A) True

✓ B) False

Points: 1 out of 1

Question 9 of 17

AAA

Um ASIP possui instruções especializadas para atender a um certo domínio de aplicações. Isso aumenta o seu time-to-market, comparado com um microprocessador, já que requer programadores especializados.

Correct answer: B)

Selected answer: A)

✗ A) True

➔ B) False

Points: 0 out of 1

Question 10 of 17

A

Um processador (CPU) apresenta menor _____ e menor _____ como desvantagens, se comparado com um circuito dedicado.

Answer given:

✗ desempenho, time-to-market

Accepted answers:

eficiência energética, desempenho

eficiência energética; desempenho

desempenho, eficiência energética

Points: 1 out of 2

Question 11 of 17

A

Nos barramentos de comunicação, como o I2C, os mesmos sinais conectam todos os dispositivos. Já no padrão UART, a conexão é ponto a ponto.

Correct answer: A)

Selected answer: **A)**

✓ **A)** True

B) False

Points: 1 out of 1

Question 12 of 17

AAA

As primeiras aplicações embarcadas eram escritas em linguagem _____. Uma das razões para isso era _____.

Answer given:

✗ assembly,software simples

Accepted answers:

Assembly, a falta de compiladores

Assembly, a baixa complexidade das aplicações

Points: 2 out of 2

Question 13 of 17

AA

Dado um ADC com resolução de 10 bits, frequência de clock de 200 kHz e que utiliza o método de aproximação sucessiva, o tempo de uma conversão é de _____ us.

Answer given:

✗ 20

Accepted answers:

50

Points: 0 out of 1

Question 14 of 17

A

O tempo necessário desde a concepção de um projeto até o seu lançamento no mercado e chamado _____

Answer given:

✓ time-to-market

Accepted answers:

Time-to-market

Time to market

Points: 1 out of 1

Question 15 of 17

AA2

Sistemas híbridos são SoC que oferecem _____ como parte de sua lógica interna.

Answer given:

✓ **FPGA**

Accepted answers:

um módulo FPGA

um FPGA

um módulo reconfigurável

um reconfigurável

FPGA

Points: 1 out of 1

Question 16 of 17

AAA

O FPGA e o ASSP são tecnologias disponíveis para se implementar uma aplicação embarcada. O ASSP oferece maior eficiência energética.

Correct answer: **A)**

Selected answer: **A)**

✓ **A) True**

B) False

Points: 1 out of 1

Question 17 of 17

Generic

Qual o grau de dificuldade dessa avaliação?

Correct answer: **A) B) C) D) E)**

Selected answer: **C)**

→ **A) Muito Fácil**

→ **B) Fácil**

✓ **C) Média**

→ **D) Difícil**

→ **E) Muito Difícil**

Points: 0 out of 0