

daniel araujo

daniel.ferreira.araujo07@aluno.ifce.edu.br

IP: 168.196.104.190

SEMB-P2

SEMB.IFCE

55.6%

Points: 10 out of 18

Duration: 00:39:55

Date started: Mon 31 Aug '20 16:10

Date finished: Mon 31 Aug '20 16:50

0 Left

Answers

✓ Correctly answered ✗ Incorrectly answered ➔ Missed correct option

All Questions | 8 Correct | 1 Partially Correct | 7 Incorrect | 1 Unanswered

Question 1 of 17

A

Segundo o critério de Nyquist, a maior frequência contida num sinal não deve ultrapassar a metade da frequência de amostragem para digitalização do sinal.

Correct answer: **A)**

Selected answer: **B)**

➔ **A) True**

✗ **B) False**

Points: 0 out of 1

Question 2 of 17

AAA

A técnica de salto de frequência do padrão Bluetooth contribui para aumentar a sua robustez.

Correct answer: **A)**

Selected answer: **A)**

✓ **A) True**

B) False

Points: 1 out of 1

Question 3 of 17

A

Um processador (CPU) pode apresentar menor _____ como desvantagem, se comparado a um circuito dedicado, mas tem maior _____ como vantagem.

Answer given:

✗ desempenho,custo beneficio

Accepted answers:

eficiência energética, flexibilidade
desempenho, flexibilidade
desempenho; flexibilidade
eficiência energética; flexibilidade

Points: 1 out of 2

Question 4 of 17

AA

Um motor opera a 600 rpm quando submetido a uma tensão de 5,0V. Considere a disponibilidade de um driver PWM que fornece 5V quando em nível alto e 0V quando em nível baixo. O valor de ciclo de trabalho (razão cíclica ou *Duty cycle*) para que o motor opere a 450 rpm é _____.

Answer given:

✗ No answer given

Accepted answers:

0,75
0.75

Points: 0 out of 1

Question 5 of 17

AA

O aumento da complexidade das aplicações embarcadas levou à necessidade de combinar em um projeto diferentes linguagens, como Assembly e Python.

Correct answer: **B)**

Selected answer: **B)**

A) True

✓ **B)** False

Points: 1 out of 1

Question 6 of 17

AA

Uma redução de energia de um sistema digital necessariamente está associada a uma redução na potência.

Correct answer: **B)**

Selected answer: **B)**

A) True

✓ **B)** False

Points: 1 out of 1



Question 7 of 17

AAA

Um ASIP possui instruções especializadas para atender a um certo domínio de aplicações. Isso aumenta o seu time-to-

market, comparado com um microprocessador, já que requer programadores especializados.

Correct answer: **B)**
Selected answer: **A)**

-  **A)** True
-  **B)** False

Points: 0 out of 1

Question 8 of 17

AA2

O(s) _____ apresentam menor flexibilidade e maior tempo de prototipação como desvantagens em relação aos Reconfiguráveis.

Answer given:

 ASIC

Accepted answers:

ASIC



Points: 1 out of 1

Question 9 of 17

A

Medimos o tempo de execução de um trecho de código usando o osciloscópio para observar os sinais Tx e Rx.

Correct answer: **B)**
Selected answer: **A)**

-  **A)** True
-  **B)** False

Points: 0 out of 1

Question 10 of 17

AAA

a) As aplicações embarcadas antigamente eram escritas em linguagem _____. _____ era uma das razões para isso.

Answer given:

 Assembly,memoria

Accepted answers:

Assembly, a falta de compiladores

Assembly, a baixa complexidade das aplicações

Points: 1 out of 2

Question 11 of 17

A

O padrão Bluetooth opera a uma taxa de comunicação menor que o Wi-fi, mas o que o torna atraente é a menor potência dissipada.

Correct answer: **A)**
Selected answer: **A)**

- ☒ **A)** True
- ☐ **B)** False

Points: 1 out of 1

Question 12 of 17

A

O uso de linguagens de mais alto nível de abstração em aplicações embarcadas vem sendo imposto pelo aumento da complexidade dessas aplicações.

Correct answer: **A)**
Selected answer: **A)**

- ☒ **A)** True
- ☐ **B)** False

Points: 1 out of 1

Question 13 of 17

AAA

A introdução de cache no sistema é uma estratégia para diminuir o tempo de computação de uma aplicação. Adicionalmente, esse método ajuda a diminuir a potência.

Correct answer: **A)**
Selected answer: **A)**

- ☒ **A)** True
- ☐ **B)** False

Points: 1 out of 1

Question 14 of 17

A

Processador, Memórias e dispositivos de E/S são os elementos que compõem um SoC (*System on Chip*).

Correct answer: **A)**
Selected answer: **A)**

- ☒ **A)** True
- ☐ **B)** False

Points: 1 out of 1

Question 15 of 17

A

O _____ é um exemplo de processador soft-core.

Answer given:

✗ RISC

Accepted answers:

MicroBlaze

NIOS II

NIOS 2

OpenRISC

Leon3

Points: 0 out of 1

Question 16 of 17

AAA

O ASSP e o FPGA são equivalentes em sua capacidade de produzir hardware específico. Entretanto, o FPGA pode oferecer maior desempenho (velocidade) e eficiência energética.

Correct answer: **B)**

Selected answer: **A)**

✗ **A)** True

➔ **B)** False

Points: 0 out of 1

Question 17 of 17

Generic

Qual o grau de dificuldade dessa avaliação?

Correct answer: **A) B) C) D) E)**

Selected answer: **D)**

➔ **A)** Muito Fácil

➔ **B)** Fácil

➔ **C)** Média

✓ **D)** Difícil

➔ **E)** Muito Difícil

Points: 0 out of 0