

anna maciel

anna.carolina.maci03@aluno.ifce.edu.br
IP: 2804:431:c7f3:a7b4:1867:fbf4:939e:6a09

SEMB-P2

SEMB.IFCE

66.7%

Points: 12 out of 18
Duration: 00:40:02
Date started: Mon 31 Aug '20 16:10
Date finished: Mon 31 Aug '20 16:50
0 Left

This Test was automatically finished when either:
1. Its time limit was reached when taking the Test.
2. An attempt to resume this Test was not allowed due to date or time limits.

Answers

✓ Correctly answered ✗ Incorrectly answered ➔ Missed correct option

All Questions | 8 Correct | 5 Incorrect | 4 Unanswered

Question 1 of 17

AAA

A introdução de cache no sistema é uma estratégia para diminuir o tempo de computação de uma aplicação. Adicionalmente, esse método ajuda a diminuir a potência.

Correct answer: **A)**
Selected answer: **A)**

- ✓ **A) True**
B) False

Points: 1 out of 1

Question 2 of 17

AA

Nem sempre uma estratégia que reduz a potência de um sistema digital leva a uma redução na sua energia.

Correct answer: **A)**
Selected answer: **B)**

- ➔ **A) True**
✗ **B) False**

Points: 0 out of 1

Question 3 of 17

AAA

O ASSP e o FPGA são equivalentes em sua capacidade de produzir hardware específico. Entretanto, o FPGA pode oferecer maior desempenho (velocidade) e eficiência energética.

Correct answer: **B)**
Selected answer: **B)**

- ☐ A) True
- ☒ B) False

Points: 1 out of 1

Question 4 of 17

AAA

O DSP é um exemplo de arquitetura (ISA) personalizada pra um certo domínio de aplicação. Com isso se pode diminuir o tempo de computação sem ter que recorrer a altas frequências de clock.

Correct answer: **A)**
Selected answer: **No answer given**

- ☒ A) True
- ☐ B) False

Points: 0 out of 1

Question 5 of 17

A

Diminuir a memória de um SoC tem um benefício duplo, no preço e na potência dissipada.

Correct answer: **A)**
Selected answer: **A)**

- ☒ A) True
- ☐ B) False

Points: 1 out of 1

Question 6 of 17

A

O aumento da complexidade das aplicações embarcadas levou ao uso de linguagens de mais alto nível de abstração.

Correct answer: **A)**
Selected answer: **A)**

- ☒ A) True
- ☐ B) False

Points: 1 out of 1

Question 7 of 17

AA2

O(s) _____ apresentam menor flexibilidade e maior tempo de prototipação como desvantagens em relação aos Reconfiguráveis.

Answer given:

- ☒ ASIC

Accepted answers:

ASIC

Points: 1 out of 1

Question 8 of 17

A

UART adota comunicação síncrona, transmissor e receptor usam o mesmo sinal de clock.

Correct answer: **B)**

Selected answer: **B)**

A) True

✓ **B)** False

Points: 1 out of 1

Question 9 of 17

A

Processador, Memórias e dispositivos de E/S são os elementos que compõem um SoC (*System on Chip*).

Correct answer: **A)**

Selected answer: **A)**

✓ **A)** True

B) False

Points: 1 out of 1

Question 10 of 17

A

Um processador (CPU) apresenta maior _____ e menor _____ como vantagens, se comparado com um circuito dedicado.

Answer given:

✗ Flexibilidade; Desempenho

Accepted answers:

flexibilidade, custo por unidade

flexibilidade; custo por unidade

flexibilidade, custo

flexibilidade, preço por unidade

flexibilidade, preço

flexibilidade; preço

Points: 1 out of 2

Question 11 of 17

AA

Estudos indicam que cerca de 75% do código de aplicações embarcadas em microcontroladores foi escrito em Assembly.

Isso ocorre porque a equipe do projeto usou _____.

Answer given:

✗ bibliotecas

Accepted answers:

bibliotecas escritas em assembly

Points: 1 out of 1

Question 12 of 17

AAA

Os _____ usados com a interface UART de um microcontrolador permitem elevar as tensões aplicadas no cabo de conexão.

Answer given:

✗ No answer given

Accepted answers:

drivers RS-232

driver RS232

Points: 0 out of 1

Question 13 of 17

A

Um processador "de prateleira" apresenta menor desempenho (velocidade) que um processador *soft-core* (implementado em FPGA) equivalente.

Correct answer: **B)**

Selected answer: **A)**

✗ **A)** True

→ **B)** False

Points: 0 out of 1

Question 14 of 17

AAA

a) As aplicações embarcadas antigamente eram escritas em linguagem _____. _____ era uma das razões para isso.

Answer given:

✗ Assembly, Não existir compilador

Accepted answers:

Assembly, a falta de compiladores

Assembly, a baixa complexidade das aplicações

Points: 2 out of 2

Question 15 of 17

A

Segundo o critério de Nyquist, a frequência de amostragem para digitalização de um sinal deve ser maior ou igual à maior frequência contida no sinal.

Correct answer: **B)**

Selected answer: **B)**

A) True

✓ **B)** False

Points: 1 out of 1

Question 16 of 17

AA

Dado um ADC com resolução de 10 bits, frequência de clock de 200 kHz e que utiliza o método de integração simples, o tempo de uma conversão é de _____ .

Answer given:

✗ **No answer given**

Accepted answers:

5,12 ms

5,12ms

0,00512 s

5.12 ms

5.12ms

Points: 0 out of 1

Question 17 of 17

Generic

Qual o grau de dificuldade dessa avaliação?

Correct answer: **A) B) C) D) E)**

Selected answer: **No answer given**

➔ **A)** Muito Fácil

➔ **B)** Fácil

➔ **C)** Média

➔ **D)** Difícil

➔ **E)** Muito Difícil

Points: 0 out of 0