

leonardo costa

leonardo.holanda.costa06@aluno.ifce.edu.br

IP: 131.161.109.112

SEMB-P2

SEMB.IFCE

52.8%

Points: 9.5 out of 18

Duration: 00:40:02

Date started: Mon 31 Aug '20 16:10

Date finished: Mon 31 Aug '20 16:50

0 Left

This Test was automatically finished when either:

1. Its time limit was reached when taking the Test.
2. An attempt to resume this Test was not allowed due to date or time limits.

Answers

✓ Correctly answered ✗ Incorrectly answered ➡ Missed correct option

All Questions | 6 Correct | 9 Incorrect | 2 Unanswered

Question 1 of 17

AA

Dado um ADC com resolução de 10 bits, frequência de clock de 200 kHz e que utiliza o método de aproximação sucessiva, o tempo de uma conversão é de _____ us.

Answer given:

✗ 512

Accepted answers:

50

Points: 0 out of 1

Question 2 of 17

AAA

_____ foi a linguagem de programação usada nas primeiras aplicações embarcadas. Uma das razões para isso era _____.

Answer given:

✗ Assembly,Desempenho

Accepted answers:

Assembly, a falta de compiladores

Assembly, a simplicidade das aplicações

Assembly, a baixa complexidade das aplicações

Points: 1 out of 2

Question 3 of 17

AA

Nem sempre uma estratégia que reduz a potência de um sistema digital leva a uma redução na sua energia.

Correct answer: **A)**

Selected answer: **A)**

✓ **A)** True

B) False

Points: 1 out of 1

Question 4 of 17

A

O aumento da complexidade das aplicações embarcadas levou ao uso de linguagens de mais alto nível de abstração.

Correct answer: **A)**

Selected answer: **A)**

✓ **A)** True

B) False

Points: 1 out of 1

Question 5 of 17

AAA

A introdução de cache no sistema é uma estratégia para diminuir o tempo de computação de uma aplicação. Adicionalmente, esse método ajuda a diminuir a potência.

Correct answer: **A)**

Selected answer: **B)**

➔ **A)** True

✗ **B)** False

Points: 0 out of 1

Question 6 of 17

A

_____ é o tempo necessário desde a concepção de um projeto até o seu lançamento no mercado.

Answer given:

✓ Time-to-market

Accepted answers:

Time-to-market

Time to market

Points: 1 out of 1

Question 7 of 17

A

Um processador (CPU) pode apresentar menor _____ como desvantagem, se comparado a um circuito dedicado, mas tem maior _____ como vantagem.

Answer given:

✗ Desempenho,Proposito geral

Accepted answers:

eficiência energética, flexibilidade

desempenho, flexibilidade

desempenho; flexibilidade

eficiência energética; flexibilidade

Points: 1.5 out of 2

Question 8 of 17

AA

Estudos indicam que cerca de 75% do código de aplicações embarcadas em microcontroladores foi escrito em Assembly. Isso ocorre porque a equipe do projeto usou _____.

Answer given:

✗ bibliotecas

Accepted answers:

bibliotecas escritas em assembly

Points: 1 out of 1

Question 9 of 17

A

Aumentar a memória de um SoC tem um prejuízo duplo, no preço e na potência dissipada.

Correct answer: **A)**

Selected answer: **No answer given**

➔ **A)** True

B) False

Points: 0 out of 1

Question 10 of 17

AA2

SoC que oferecem _____ como parte de usa lógica interna são chamados sistemas híbridos.

Answer given:

✓ FPGA

Accepted answers:

um módulo FPGA

um módulo reconfigurável

um FPGA

um reconfigurável

FPGA

Points: 1 out of 1

Question 11 of 17

AAA

O FPGA e o ASSP são tecnologias disponíveis para se implementar uma aplicação embarcada. O ASSP oferece maior eficiência energética.

Correct answer: **A)**

Selected answer: **A)**

✓ **A)** True

B) False

Points: 1 out of 1

Question 12 of 17

AAA

Um ASIC implementa uma lógica dedicada (específica) para uma aplicação. Essa estratégia permite uma menor potência dissipada pelo dispositivo podendo manter o tempo de computação de um processador de propósito geral.

Correct answer: **A)**

Selected answer: **B)**

→ **A)** True

✗ **B)** False

Points: 0 out of 1

Question 13 of 17

A

Um processador "de prateleira" apresenta menor desempenho (velocidade) que um processador *soft-core* (implementado em FPGA) equivalente.

Correct answer: **B)**

Selected answer: **A)**

✗ **A)** True

→ **B)** False

Points: 0 out of 1

Question 14 of 17

AAA

A técnica de salto de frequência do padrão Bluetooth contribui para aumentar a sua taxa de transmissão.

Correct answer: **B)**

Selected answer: **A)**

✗ **A)** True

→ B) False

Points: 0 out of 1

Question 15 of 17

A

O padrão I2C utiliza apenas um fio para tráfego de dados enquanto o SPI utiliza dois.

Correct answer: A)

Selected answer: A)

✓ A) True

B) False

Points: 1 out of 1

Question 16 of 17

A

Segundo o critério de Nyquist, a maior frequência contida num sinal não deve ultrapassar a metade da frequência de amostragem para digitalização do sinal.

Correct answer: A)

Selected answer: B)

→ A) True

✗ B) False

Points: 0 out of 1

Question 17 of 17

Generic

Qual o grau de dificuldade dessa avaliação?

Correct answer: A) B) C) D) E)

Selected answer: No answer given

→ A) Muito Fácil

→ B) Fácil

→ C) Média

→ D) Difícil

→ E) Muito Difícil

Points: 0 out of 0