

# Axel Jacquin

Ingénieur en Électronique Numérique



## Coordonnées

✉ 4 bis, Av. Antoine Ravel  
📍 42330 Saint-Galmier  
☎ 06.40.35.01.25  
axel.c.e.jacquin@gmail.com

## Compétences

Verilog / SystemVerilogV  
/ VHDL  
Xsim / Modelsim / Gtkwave  
Vivado / VSCode / Netbeans  
Git / Mercurial  
Windows / Linux  
Traitement d'image / IA

## Centres d'intérêt

Robotique, Rubik's Cube  
MAO, Piano  
Tennis, Course à pied,  
Escalade, Judo

## EXPÉRIENCES

- 2021- **Ingénieur en Électronique Numérique**  
AEM MU-TEST · Saint-Jean-Bonnefonds (France) 📍  
Architecture, développement, simulation et validation FPGA.  
Architecture et développement de logiciels embarqués.  
Mise en place d'un serveur de tests de non-regressions.  
Caractérisation d'un système de test de composants électroniques.  
Planification du développement d'une carte électronique.  
FPGA Xilinx, PICmicro, Verilog, UVM, Python, cocotb, C, C++, Java, Hg, Plan-  
ification
- 2020-2021 **Ingénieur en Automatisation**  
NBC-Sys (KNDS CBRN) · Saint-Chamond (France) 📍  
Programmation d'une IHM et de schémas électriques pour des véhicules  
blindés.  
Bus CAN, Javascript, Documentation
- 2020 **Ingénieur en Systèmes Embarqués**  
CIO SYSTÈMES EMBARQUÉS · Saint-Etienne (France) 📍  
Conception d'un système d'étalonnage et détection des pertes de con-  
nectivité pour un pénétration.  
STM32, C, Python, wxWidgets, Git, Électronique analogique
- 2019 **Ingénieur en Systèmes Embarqués**  
DUBLIN INSTITUTE OF TECHNOLOGY · Dublin (Ireland) 📍  
Conception d'un scanner Bluetooth (BLE), vulgarisation de la domotique à  
des personnes âgées.  
Raspberry Pi, Python, Linux, Anglais
- 2017 **Technicien en Automatisation**  
O-I MANUFACTURING · Veauche (France) 📍  
Conception d'un banc d'essai pour des machines de formage de bouteilles  
en verre.  
Automates (Télémécanique), Ladder, Electrotechnique, Mécanique, Main-  
tenance



## DIPLÔMES

- 2020 **Diplôme d'Ingénieur**  
IMAGERIE ET SYSTÈMES  
ÉLECTRONIQUES · Télécom  
Saint-Etienne 🏛  
France
- 2020 **Master EEEA**  
ELECTRONIQUE, ENERGIE  
ELECTRIQUE ET AUTOMA-  
TIQUE · Ecole Centrale de  
Lyon 🏛  
France
- 2017 **DUT GEII**  
GÉNIE ELECTRIQUE ET IN-  
FORMATIQUE INDUSTRIELLE ·  
IUT de Saint-Etienne 🏛  
France
- 2017 **DU CITISE**  
CYCLE INITIAL EN TECH-  
NOLOGIES DE L'INFORMATION  
· Télécom Saint-Etienne 🏛  
France



## PROGRAMMATION

Verilog	████████████████████
VHDL	██████████████████
C, C++	████████████████████
Java	██████████████
Javascript	██████████████
Python	████████████████████
Matlab	██████████████
LaTeX	██████████████

## LANGUES

Français	C2	●	●	●	●	●
Anglais	C1	●	●	●	●	●
Espagnol	B1	●	●	●	●	●
Portugais	A1	●	●	●	●	●

AJacquin

axeljacquin