

# 电工电子实验报告

课程名称:	电工电子基础实验
实验项目:	运算放大器的线性应用

学院: 自动化学院、人工智能学院

班 级: <u>B210416</u>

学 号: B21080526

姓 名: <u>单家俊</u>

指导教师: \_\_\_\_\_陈建飞

学 期: 2022-2023 学年第 1 学期

# 运算放大器的线性应用

# 一、实验目的

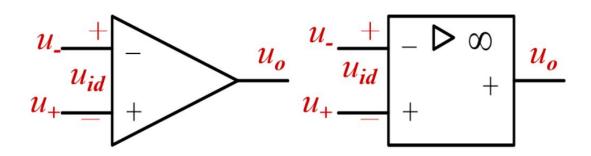
- 1、 掌握运算放大器的使用方法
- 2、 掌握用集成运算放大器构成各种基本运算电路的方法
- 3、 理解集成运算放大器线性应用的电路原理

### 二、 主要仪器设备及软件

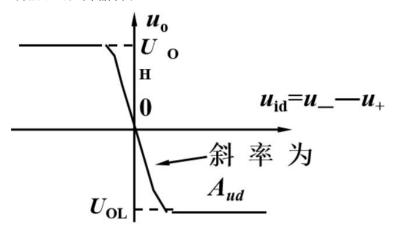
硬件:双踪示波器、函数信号发生器、DGDZ-2型电工电子综合实验箱软件:无

## 三、 实验原理(或设计过程)

#### 1. 集成运放符号



#### 2. 集成运放传输特性



3. 运放理想化条件

- ①开环差模电压放大倍数 Aud =∞;
- ②差模输入电阻 Rid =∞;
- ③差模输入电阻 Rod =0;

u0 = Aud (u - u + )

4. 线性状态下理想运放的特性

虚短特性—— (u- -u+ ) =Au/Aud =0 ——u+=u-

虚断特性——i+ =i- =0

5. 非线性状态下理想运放的特性 "离散"特性——uo =UOH 或 UOL

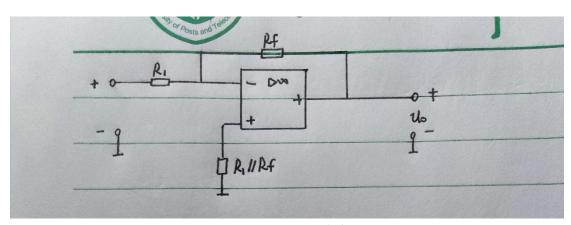
虚断特性---i+ =i- =0

设计过程:

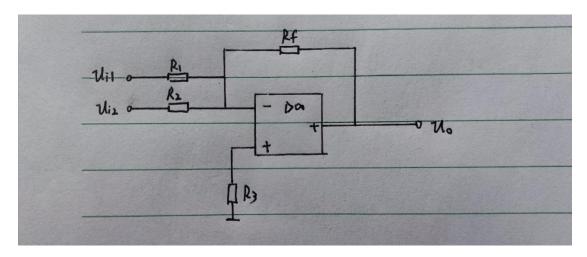
实验任务 1: Au=-Rf/R1=-5 且 Rf=100k 欧,可得 R1=20k 欧, Rp=R1//Rf=16.7k 欧,取 Rp=16k 欧。

实验任务 2: Uo=-((Rf/R1 )\*ui1+(Rf/R2)\*ui2)=-(4ui1+2ui2),且 Rf=100k 欧,得 R1=25k 欧,R2=50k 欧,R3=R1//R2//R3=14.4k 欧,取 R3=15k 欧。

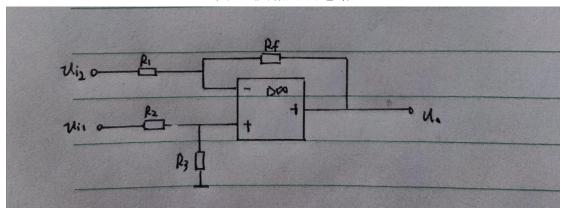
# 四、 实验电路图



图一. 反相比例放大器



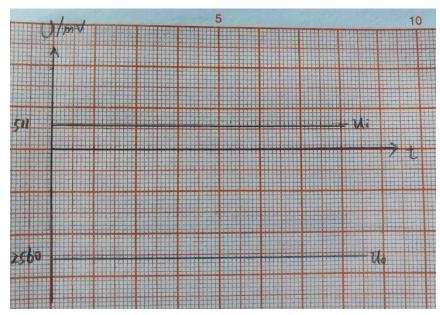
图二. 反相加法电路

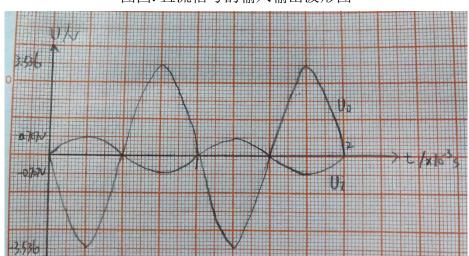


图三. 减法运算电路

# 五、 实验数据分析和实验结果

1. 设计一个反相比例放大器,要求 Rf=100k 欧,Au=-5,分别测量输入信号为直流 Ui=0.5V 和交流正弦波 Ui=0.5V,f=1kHz 时的输出电压值和相应的波形。





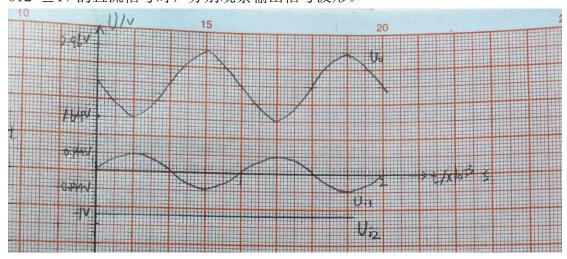
#### 图四. 直流信号的输入输出波形图

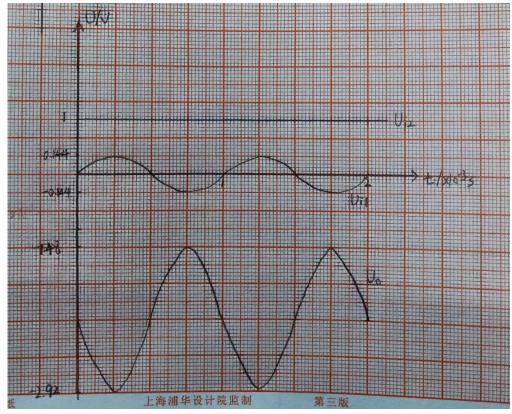
图五. 交流信号的输入输出波形图

- 2. 设计一个加法电路,满足关系式 Uo=-(4Ui1+2Ui2),取 Rf=100k 欧。
  - (1) 在 Ui1=±1V、Ui2=±1V 四种直流组合情况下测量 Uo,并记录数据。

Ui1/V		+1		-1	
Uo/V		计算值	测量值	计算值	测量值
Ui2/V	+1	-6	-6 <b>.</b> 663	2	2.6121
	-1	-2	-2. 59	6	6.604

(2) 输入信号 Ui1 是频率为 1kHz、有效值为 0.1V 的正弦信号时,输入信号是 Ui2= $\pm 1V$  的直流信号时,分别观察输出信号波形。





图六

# 六、 实验小结

通过本次实验了解了运算放大器的一些特性和使用方法,掌握了双电源的接线方式,学会了如何判断运算放大器的好坏。实验中的误差主要来源于导线、接触点等阻值以及一些电阻的理论值我们无法取得只能用大小差不多的电阻替代。

# 七、 附录

