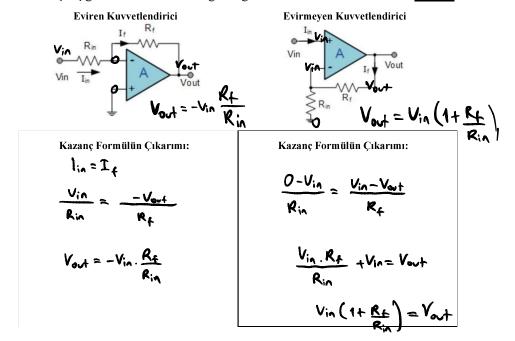
Devre Teorisi Deneyleri 5. Deney

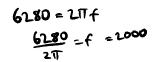
İşlemsel Kuvvetlendirici (OP-AMP)

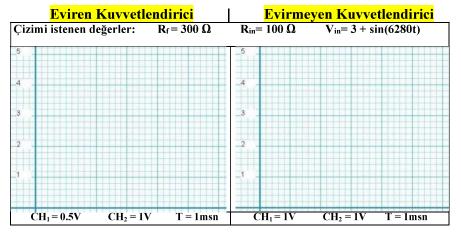
Bu deneyde, elektronikte sıkça kullanılan işlemsel kuvvetlendiricilerin (OpAmp) eviren(inverting) / evirmeyen(non-inverting) olarak kullanımına ait deneyler gerçekleştirilecektir. Deneyden önce ilgili konunun çalışılmış olması gerekmektedir.

İdeal bir Op-Amp'da olması gereken özellikler:

- Açık çevrim kazancı sonsuzdur.
- Giriş direnci sonsuzdur.
- Bant genişliği sonsuzdur.
- Çıkış direnci sıfırdır. R0=0 (Giriş akımları I1=I2=0)
- V1=V2 için V0=0'dır.
- Gürültüsü yoktur, karakteristikleri sıcaklıkla ve zamanla değişmez.
- 1. Yukardaki ideal Op-Amp karakteristikleri göz önünde bulundurularak aşağıda şemaları verilen devrelerin kazanç formüllerini hesaplayınız. Devrelerin giriş ve çıkış gerilimlerini verilen bilgilere göre koordinatdüzlemi üzerinde ciziniz.







 Kazanç formülleri çıkarılmış eviren (inverting) devresini Tablo 9 değerlerine göre simülasyon ortamında kurunuz. R_{in} direnci yerine ayarlı direnç (potansiyometre) kullanınız. Çıkış ölçümlerini, kazançları gözlemleyiniz ve tabloya kaydediniz.

Tablo 9

Rf	Rin	Vout (Vpp)	Kazanç
1 k Ω	100 Ω	-10V ₁	
	1 k Ω	-V ₁	
	5 k Ω	-0,2,4	
	10 k Ω	- 0.4 V ₁	