Dienstag, 21. Mai 2019 09:46

Arbeids punkle:

· Boolesche Algebra

Funktionsdarstellung:

- Gleichunger

Karnaugh - Diagramme.

- Normalformen - DNF, KNF

um formung

- Algebraisch - Auf Basis von Diagrammen

· Bausteine der Digitæltechnik:

Transistoren, Diodon, CMOS ...

· Kombinatorik:

Addiever, Multiplizierer

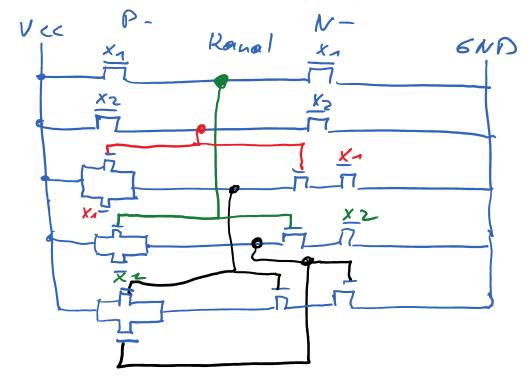
Sequentielle Schaltungen FFS, einfach, doppelt

· Zählschaltungen, Janpuls generieren

BSP: CMOS

 $Y = X_1 \cdot (X_2 + X_3) = \overline{X_1} + \overline{(X_2 + X_3)}$ N-Karuar 1 P-Kana e Xz+X3

$$= \frac{\chi_{A} \cdot \overline{\chi_{2}} + \overline{\chi_{A} \cdot \chi_{2}}}{\overline{\chi_{A} \cdot \overline{\chi_{2}}} \cdot \overline{\chi_{A} \cdot \chi_{2}}}$$
 6ebrouch+ wird
$$= \frac{3 \times WAWD}{2 \times NOT}$$



CMOS:

a. (6+c) (6+e)

