



Bsp.:

① Fakultät: $f(n) = 1 \times 2 \times 3 \times \dots \times n$

```
int f(int n) {
    int resultat;
```

```
    for (resultat=1; n>0; n--)
        resultat = resultat * n;
```

```
    return resultat;
}
```

mov DWORD PTR[resultat], 1
jmp Bedingung

Aufang:

```
MOV EAX, DWORD PTR [n]
IMUL DWORD PTR[resultat], EAX
DEC DWORD PTR [n]
```

Bedingung:

```
CMP DWORD PTR [n], 0
JG Aufang
```

||? JNLE

| 1111 1111 1111

, ... ,

↓ HW-Unterstützung: LOOP
(ECX - mal)

```
mov DWORD PTR[resultat], 1  
mov ECX, DWORD PTR[n]
```

```
cmp ECX, 0  
jLE weiter
```

} ECX == 0 ?

Aufang:

```
imul DWORD PTR[resultat], ECX
```

LOOP Anfang

Weiter:

→ Betrachte Zähler als Typ unsigned:
j ECX weiter

Resultat:

statisch 5 Instruktionen

dynamisch $3 + 2 \times n$

Vorher (zum Einstieg):

statisch 7

dynamisch $2 + 5 \times n + 2$

Bsp 2: Wdh. Anweisung + Adressierungsort
(\Rightarrow Typkonstruktion)

```
int skp (EBXint *a, EDXint *b, int anz) {
```

```
    int resultat; — EAX
```

```
    int i; — ECX
```

```
    resultat = 0;
```

```

    resultat = 0;
    for (i = anz; i > 0; i--)
        resultat += a[i] * b[i];
    return resultat;
}

```

~~ESI~~

```

mov EAX, 0
mov ECX, DWORD PTR [anz]
mov EBX, DWORD PTR [a]
mov EDX, DWORD PTR [b]
; ECX >= 0 weiter
Schleife:
mov ESI, DWORD PTR [EBX + 4 * ECX]
imul ESI, DWORD PTR [EDX + 4 * ECX]
add EAX, ESI
loop Schleife
Weiter: mov DWORD PTR [resultat], EAX

```