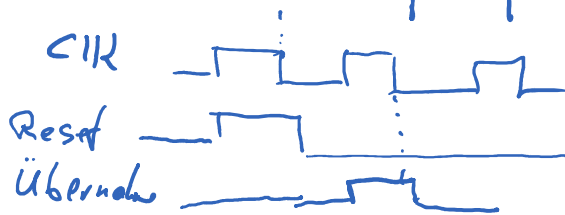
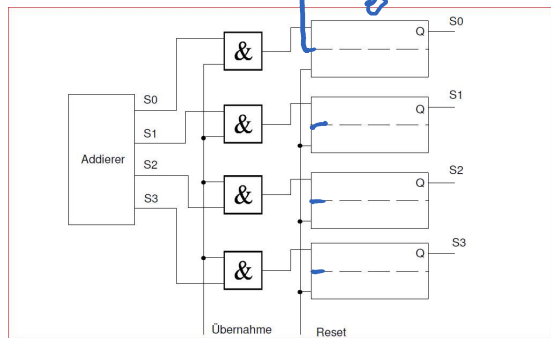


Register und Busverbindungen

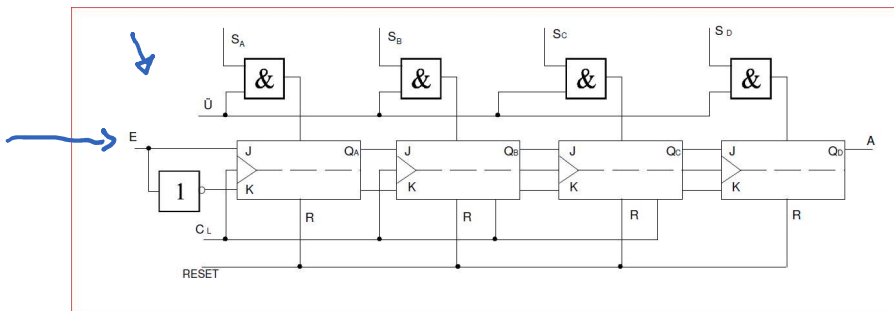
Sonntag, 30. Juni 2019 15:33

Parallel-Register



Schieberegister

parallele Eingänge



1. Reset
 $\bar{U} = 0, E = 0$
 $Reset = 1$
2. Parallel über S laden:
 $\bar{U} = 1, E = 0, R = 0$

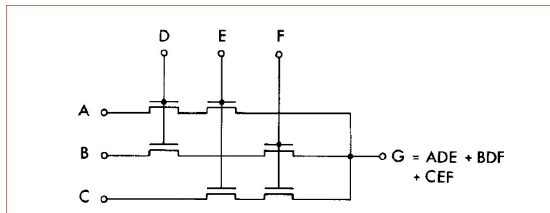
3. Seriell über E laden:
 $\bar{U} = 0, R = 0$

→ Konstruktion eines Registerfiles



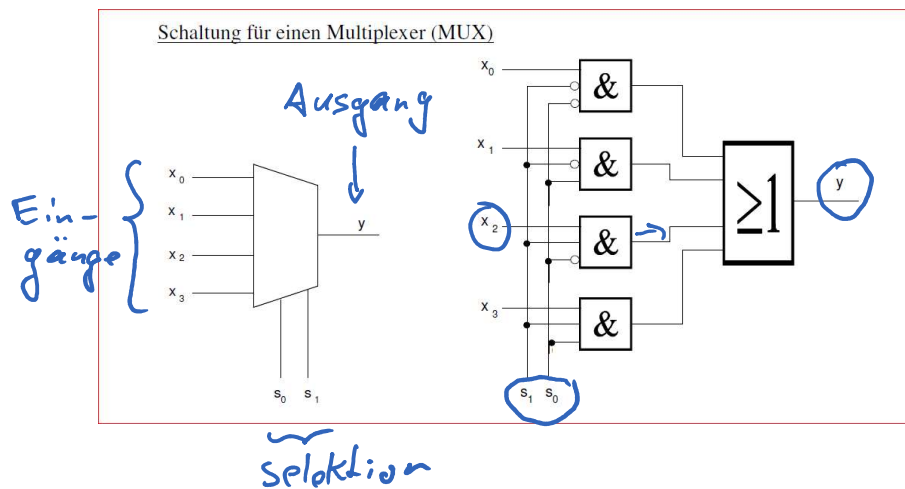


MOS-Transfertransistoren



Bisher:
2 Zustände: 0, 1
jetzt zusätzlich: gesperrt
Tri state

Multiplexer



DEMUX

