

OV7670C 模块脚定义

注：SCCB 写地址 0x42,读地址 0x43

具体细节请参考 OV7670.pdf

1 脚	VCC	电源输入：2.5v---3.0V
2	GND	地
3	SCL	SCL 模块内部带上拉电阻
4	SDA	SDA 模块内部带上拉电阻
5	VSYNC	VSYNC 帧同步
6	HREF	HSYNC 行同步
7	PCLK	PCLK 像素时钟
8	XCLK	XVCLK 主时钟输入
9	D7	DOUT9 像素数据
10	D6	DOUT8 像素数据
11	D5	DOUT7 像素数据
12	D4	DOUT6 像素数据
13	D3	DOUT5 像素数据
14	D2	DOUT4 像素数据
16	D1	DOUT3 像素数据
16	D0	DOUT2 像素数据