

طبق فرمول که برآورد دست آوردن تاخیر طول گیت مدار CLA داریم (از روی رابطه بازگشتی به دست آمده) می‌دانیم تاخیر مدار CLA بیت- n برابر با $\log_2(n) + 2$ می‌باشد که در این مثال با توجه به ورودی 4 بیت برابر با 4 گیت طول تاخیر می‌شود.