

Министерство образования Республики Беларусь

Учреждение образования
БЕЛОРУССКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ
ИНФОРМАТИКИ И РАДИОЭЛЕКТРОНИКИ

Факультет: ФКСиС. Кафедра: ЭВМ.

Специальность: 40 02 01 «Вычислительные машины, системы и сети».

Специализация: 40 02 01-01 «Проектирование и применение локальных компьютерных сетей».

УТВЕРЖДАЮ

Заведующий кафедрой ЭВМ

_____ Б.В.Никульшин

«_____» _____ 2020 г.

ЗАДАНИЕ

по дипломному проекту студента
Кабриновича Евгения Николаевича

1 Тема проекта: «Аппаратно-программный комплекс измерения скорости объекта» – утверждена приказом по университету от 31 марта 2020 г. №860-с.

2 Срок сдачи студентом законченного проекта: 1 июня 2020 г.

3 Исходные данные к проекту:

3.1 Протоколы взаимодействия: SPI, USART.

3.2 Среда разработки: Atmel Studio 2008.

3.3 Языки программирования: C

4 Содержание пояснительной записки (перечень подлежащих разработке вопросов):

Введение 1. Обзор литературы. 2. Разработка структурной схемы. 3. Разработка функциональной схемы. 4. Разработка принципиальной схемы. 5. Разработка программной части. 6. Экономическая часть. Заключение. Список использованных источников. Приложения.

5 Перечень графического материала (с точным указанием обязательных чертежей):

5.1 Вводный плакат. Плакат.

5.2 Аппаратно-программный комплекс измерения скорости объекта. Схема электрическая структурная.

5.3 Аппаратно-программный комплекс измерения скорости объекта. Схема электрическая функциональная

5.4 Аппаратно-программный комплекс измерения скорости объекта. Схема электрическая принципиальная

5.5 Аппаратно-программный комплекс измерения скорости объекта. Схема программы

6 Содержание задания по экономической части: «Технико-экономическое обоснование разработки и производства комплекса измерения скорости объекта».

ЗАДАНИЕ ВЫДАЛ

Т.Л. Слюсарь

КАЛЕНДАРНЫЙ ПЛАН

Наименование этапов дипломного проекта	Объем этапа, %	Срок выполнения этапа	Примечания
Подбор и изучение литературы.	10	23.03 – 30.03	
Структурное проектирование	15	30.03-08.04	
Функциональное проектирование	25	08.04 – 24.04	
Разработка принципиальной схемы	20	24.04 – 8.05	
Написание программных модулей	10	8.05 – 15.05	
Расчет экономической эффективности	5	15.04 – 20.05	
Оформление пояснительной записки	15	20.05 – 30.05	

Дата выдачи задания: 23.03.20

Руководитель

С.А. Байрак

ЗАДАНИЕ ПРИНЯЛ К ИСПОЛНЕНИЮ
