## 杭州电子科技大学 2011-2012 学年第二学期 期末考试试题(答案)

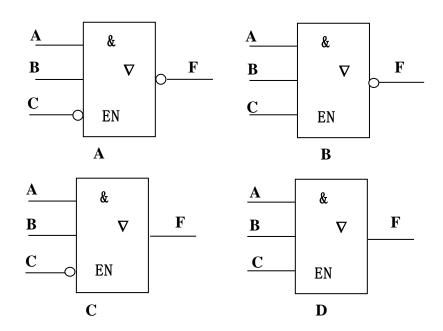
	考试科目:	数字电路	计 试卷类	<b>約:3</b>	善 考试时	<b>讨问:</b> 1	20 分钟	
	学院		系	级	班			
	ţ	性名		学号_				
	题号	_	=	11.	四	总	.分	
	得分							
	得分评	卷人	、选择是	<b>魇</b> (每小	题 2 分,	共 20 分	<b>)</b>	
۱.	八进制(2	273)8中,	它的第三	三位数 2	的位权为	B	o	
)	A. (128) <sub>10</sub>	,	*	, ,			<b>新丰壮士</b>	
۷.	已知逻辑表 B。	たスト= A	B + AC + I	3C, → E	立 <i>为</i> 7月127日〒	于门四岁	以仪丛八	
		= AB B	F = A	B + C				
		$AB + \overline{A}C$			BC			
3.	数字系统中 A. 原码							
1.	对于如图所	示波形,其	反映的逻	理关系。	是B	o		
	А - В <sup>-</sup> с <sup>-</sup>							

A. 与关系 B. 异或关系 C. 同或关系 D. 无法判断

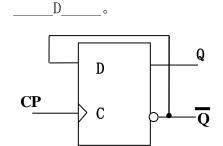
- 5. 连续异或 1985 个 1 的结果是\_\_\_\_B\_\_\_。
  - A. 0

- B. 1 C. 不确定 D. 逻辑概念错误
- 6. 与逻辑函数 $F = \overline{A + B + C + D}$  功能相等的表达式为\_\_\_C\_\_\_。
  - A.  $F = \overline{A} + \overline{B} + \overline{C} + \overline{D}$  B.  $F = \overline{A + B} + \overline{C + D}$

  - C.  $F = \overline{A} \, \overline{B} \, \overline{C} \, \overline{D}$  D.  $F = \overline{A} \, \overline{B} + \overline{C} + \overline{D}$
- 7. 下列所给三态门中, 能实现 C=0 时,  $F = \overline{AB}$ ; C=1 时, F 为高阻态的逻 辑功能的是\_\_\_\_A\_\_\_。



8. 如图所示电路, 若输入 CP 脉冲的频率为 100KHZ, 则输出 Q 的频率为



- 500KHz A.
- **B.** 200KHz
- C. 100KHz
  - **D.** 50KHz

9. 下列器件中,属于时序部件的是A。 A. 计数器 B. 译码器 C. 加法器 D. 多路选择器
10. 下图是共阴极七段 LED 数码管显示译码器框图, 若要显示字符"5",则译码器输出 a~g 应为C。 A. 0100100 B. 1100011 C. 1011011 D. 0011011
a       b       c       d       e       f       g         e       d       よ四器         共网板 LED 数码管       A       B       C       D
得分 评卷人 二、填空题 (每小题 2 分,共 20 分)
11. TTL 电路的电源是5V,高电平 1 对应的电压范围是2. 4-5V
$12. N$ 个输入端的二进制译码器,共有 $_{2}^{N}$
13. 给 36 个字符编码,至少需要6位二进制数。
14. 存储 12 位二进制信息需要12个触发器。
15. 按逻辑功能分类,触发器可分为RS、D、JK、_T_等四种类型。
16. 对于 D 触发器,若现态 Q <sup>n</sup> = 0,要使次态 Q <sup>n+1</sup> =0, 则输入 D=0。
17. 请写出描述触发器逻辑功能的几种方式特性表、特性方程、状态图、波形图。

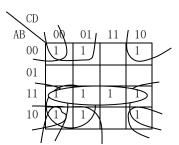
- 18. 多个集电极开路门(OC门)的输出端可以 线与 。
- 19. T 触发器的特性方程是\_\_\_ $Q^{n+1} = T \oplus Q^n$ \_\_\_\_\_, 当 T=1 时, 特性方程为\_\_\_ $Q^{n+1} = \overline{Q^n}$ \_\_\_\_\_, 这时触发器可以用来作\_\_\_2 分频器\_\_\_\_。
- 20. 构造一个十进制的异步加法计数器,需要多少个 \_\_4\_\_\_触发器。 计数器的进位 Cy 的频率与计数器时钟脉冲 CP 的频率之间的关系是 \_\_\_\_1:10\_\_\_\_\_。



三、分析题(共40分)

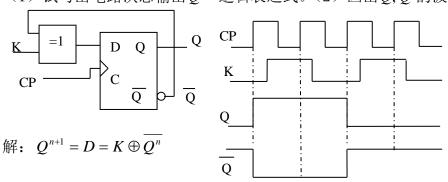
21. **(本题满分 6 分)** 用卡诺图化简下列逻辑函数  $F(A,B,C,D) = \sum_{m} m(0,1,2,8,9,10,12,13,14,15)$ 

解: 画出逻辑函数 F 的卡诺图。得到

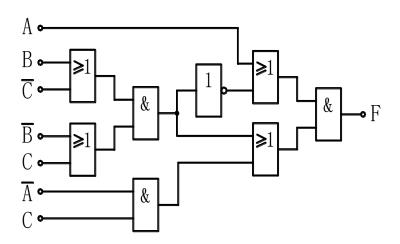


$$F = AB + A\overline{C} + \overline{B}\overline{C} + A\overline{D} + \overline{B}\overline{D}$$

- 22. **(本题满分8分)** 电路如图所示, D 触发器是正边沿触发器, 图中给出了时钟 CP 及输入 K 的波形。
  - (1) 试写出电路次态输出 $Q^{n+1}$ 逻辑表达式。(2) 画出 $Q, \overline{Q}$  的波形。



23. (本题满分10分)分析图示逻辑电路,求出F的逻辑函数表达式, 化简后用最少的与非门实现之,并画出逻辑电路图。



解:

$$F = [A + \overline{(B + \overline{C})(\overline{B} + C)}][\overline{A}C + (B + \overline{C})(\overline{B} + C)]$$

$$= A(B + \overline{C})(\overline{B} + C) + \overline{A}C(\overline{B} + \overline{C})(\overline{B} + C)$$

$$= A(BC + \overline{B} \overline{C}) + \overline{A}C(B\overline{C} + \overline{B}C)$$

$$= ABC + A\overline{B} \overline{C} + \overline{A} \overline{B}C$$

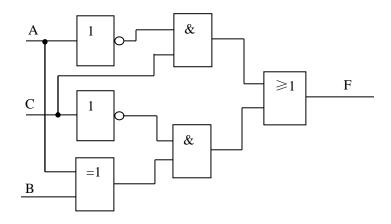
$$= \overline{ABC} \cdot \overline{AB} \overline{\overline{C}} \cdot \overline{\overline{ABC}}$$

- 24. **(本题满分16分)** 今有A、B、C三人可以进入某秘密档案室,但条件是A、B、C三人在场或有两人在场,但其中一人必须是A,否则报警系统就发出警报信号。试:
  - (1) 列出真值表; (2) 写出逻辑表达式并化简; (3) 画出逻辑图。

解:设变量 A、B、C 表示三个人,逻辑 1 表示某人在场,0 表示不在场。 F 表示警报信号,F=1 表示报警,F=0 表示不报警。 根据题意义,列出真值表

A	В	С	F
0	0	0	0
0	0	1	1
0	1	0	1
0	1	1	1
1	0	0	1
1	0	1	0
1	1	0	0
1	1	1	0

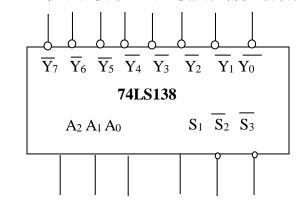
由出真值表写出逻辑函数表达式,并化简  $F = \overline{A} \, \overline{B} \, C + \overline{A} \, B \, \overline{C} + \overline{A} \, B \, \overline{C} + \overline{A} \, B \, \overline{C} = \overline{A} \, C + \overline{C} \, (A \oplus B)$  画出逻辑电路图



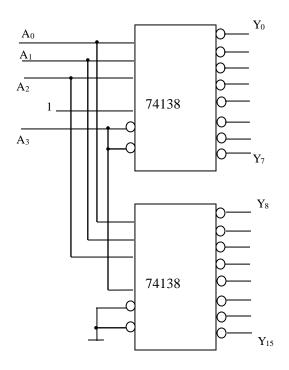
得分	评卷人

## 四、综合应用题 (每小题 10 分, 共 20 分)

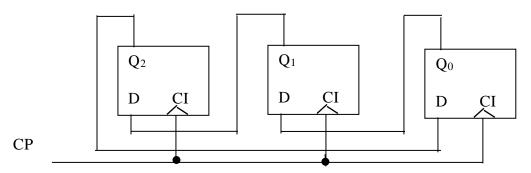
25. 3-8 译码器 74LS138 逻辑符号如图所示,S1、 $\overline{S_2}$ 、 $\overline{S_3}$  为使能控制端。试用两片 74LS138 构成一个 4-16 译码器。要求画出连接图说明设计方案。



解:



26. 下图是由三个 D 触发器构成的寄存器,试问它是完成什么功能的 寄存器?设它初始状态  $Q_2$   $Q_1$   $Q_0$  =110,在加入 1 个 CP 脉冲后, $Q_2$   $Q_1$   $Q_0$  等于多少?此后再加入一个 CP 脉冲后, $Q_2$   $Q_1$   $Q_0$  等于多少?



解: 时钟方程

$$CP_0 = CP_1 = CP_2 = CP$$

激励方程

$$D_0 = Q_2^n$$
 ,  $D_1 = Q_0^n$  ,  $D_2 = Q_1^n$ 

状态方程

$$Q_0^{n+1} = D_0 = Q_2^n \; , \quad Q_1^{n+1} = D_1 = Q_0^n \; , \quad Q_2^{n+1} = D_2 = Q_1^n$$

状态表

$Q_2^n Q_1^n Q_0^n$	$Q_2^{n+1} Q_1^{n+1} Q_0^{n+1}$		
1 1 0	1	0	1
1 0 1	0	1	1
0 1 1	1	1	0

画出状态图