

Bachelorproef en Stage

Stagesyllabus

elektronica-ict
academiejaar 2017-2018
semester 5 en 6

Artesis Plantijn Hogeschool Antwerpen
Wetenschap & Technologie
Elektronica-ICT



ARTESIS PLANTIJN
HOGESCHOOL ANTWERPEN

Table of Contents

Introduction	1.1
------------------------------	-----

Introductie

Dit document geeft het algemene overzicht van het traject van een bachelorproef (afkorting : BAP) en stage. Vanuit dit document wordt er dan ook verwezen naar andere relevante documenten.

De bachelorproef en stage zijn het sluitstuk van de opleiding en de concrete invulling is afhankelijk van de keuze van onderwerp en bedrijf.

Over dit document

Deze versie bevat steeds de meest recente informatie (de pdf kan outdated zijn).

Wie moet dit document volgen?

Iedere student die is ingeschreven voor het opleidingsonderdeel "stage en bachelorproef" moet dit document volgen. Studenten die op Erasmus gaan of een EPS-semester doen hoeven dit document **niet** te volgen.

Zoek je informatie?

Ga naar de online versie van deze [syllabus op github](#) en gebruik de search-functionaliteit bovenaan om een bepaalde term te zoeken.

Iets onduidelijk?

Vind je dat bepaalde informatie onduidelijk is of ontbreekt? Maak een issue zodat we dit kunnen oplossen. Of contacteer de stagecoördinator per mail.