ESCOLA POLITÉCNICA DA UNIVERSIDADE DE SÃO PAULO DISCIPLINA: LABORATÓRIO DE PROCESSADORES- PCS3732 1° QUADRIMESTRE/2021



Aula 9 08 de Julho de 2021

GRUPO 10

NUSP: 10773096

NUSP: 10336852

NUSP: 8572921

Arthur Pires da Fonseca Bruno José Móvio Iago Soriano Roque Monteiro

Sumário

9.2.1 Rode o Simplest Bare Metal Program	3
9.2.2 Imprima "Hello World" na placa versatile emula pelo qemu	5
9.2.3 tratando a instrução inválida em startup.s	6
9.2.4 Um Undefined Handler simples, porém errado.	8
9.2.5 A pilha no Undefined mode.	10
9.2.6 Undefined handler	11
9.2.7 modo kernel x modo usuário Embora existam diversos modos no ARM, podemos classificar em usuário e o Quando o ARM começa a executar está em modo supervisor. Passe para o m usuário usando MSR e tente voltar do modo usuário para supervisor também MSR. O que acontece? Por quê? Refaça a experiência trocando entre modos dentro resto (undefined, abort, supervisor, etc.). O que acontece? É possível concluir que existem dois grandes modos: usuário e supervisor?	odo usando 12 o do
Apêndice	13
9.2.1	13
startup.s	13
entrypoint.c	13
test.ld	13
9.2.2	14
test.c	14
startup.s	14
test.ld	14
9.2.3	15
startup.s	15
test.c	15
vector_table.ld	16
9.2.4	16
startup.s	16
test.c	17
vector_table.ld	17
9.2.5	18
vector_table.ld	18
9.2.6	18
vector_table.ld	18
9.2.7	18 18
VACTOE TABLE IO	18

9.2.1 Rode o Simplest Bare Metal Program

Executando os comandos do tutorial, obtivemos arquivos .o a partir de startup.s e de entrypoint.c. Fizemos o link com test.ld e iniciamos o gdb.

Abaixo, imagens do processo de debugging.

```
File Edit View Search Terminal Help
    -Register group: general
                                                                                                                              r2
r5
r8
r11
lr
                                                                г1
г4
г7
                                                                                        0x0
                                                                                                       0
0
0
                                                                                                                                                       0x0
 г3
г6
г9
г12
                                                                                                                                                                     0
                          0×0
                                                                                        0x0
                          0x0
                                                                                                                                                       0x0
                          0x0
                                                                г10
                                                                                        0x0
                                                                                                                                                       0x0
                          0x1048
                                                                                        0x1048
                                                                                                       0x1048
                          0x0
          startup.s-
                    .section INTERRUPT_VECTOR, "x'
.global _Reset
                     Reset:
                      Reset:

B Reset_Handler /* Reset */
B . /* Undefined */
B . /* SWI */
B . /* Prefetch Abort */
                                 Data Abort */
reserved */
IRQ */
FIQ */
      8
9
10
11
                    Reset Handler:
sim process 42000 In: _Reset
Starting program: /home/student/src/Lab9/test.elf
                                                                                                                                                                  Line: 4
                                                                                                                                                                                    PC: 0x0
```

Início da startup.s

```
arthur@arthurpfonseca: ~/Documents/Poli/LabProc/gcc-arm
File Edit View Search Terminal Help
  -Register group: general-
r0
r3
r6
r9
r12
                                                      г1
г4
г7
                                                                                                           г2
г5
г8
                                                                                                                                0x0
0x0
0x0
                                                                           0x0
0x0
                                                                                       0
0
0
                                                                                                                                             0
0
0
                      0x0
                      0x0
                                                                           0x0
                                                                                                           г11
lг
                                                                                                                                             0
40
19
                                                                           0x0
                      0x1048
                                  4168 sp
0x24 <Reset_Hafps
                                                                           0x1048
                                                                                       0x1048
                                                                                                                                 0x28
                                                                           0x0
                                                                                                           cpsr
                                                                                                                                 0x13
                     0x24
                            reserved */
IRQ */
FIQ */
    10
11
12
13
14
                Reset_Handler:
                   LDR sp, =stack_top
    15
16
17
18
19
20
21
                  BL c_entry
                                                                                                                                         Line: 15
sim process 42000 In: Reset_Handler
```

Logo antes de entrar em entrypoint.s

```
arthur@arthurpfonseca: ~/Documents/Poli/LabProc/gcc-arm
File Edit View Search Terminal Help
  —Register group: general<sup>.</sup>
                                                                                                                r2
r5
r8
r11
lr
                                                        г1
г4
                       0x0
                       0x0
                                                                              0x0
                                                                                           0
0
                                                                                                                                      0x0
 г6
г9
                       0 \times 0
                                                                              0 \times 0
                                                                                                                                      0x0
                                                        г10
                                                                              0x0
                                                                                                                                      0x1044
                                                                                                                                                   4164
                                                                                                                                                   40
19
                                                                               0x1038
                                                                                           0x1038
                                                                                                                                      0x28
                                    0x44 <c_entry+fps
                       0x44
                                                                              0 \times 0
                                                                                                                cpsr
                                                                                                                                      0x13
         entrypoint.s
                                       c_entry, %function
                            @ args = 0, pretend = 0, frame = 0
@ frame_needed = 1, uses_anonymous_args = 0
                                        ip, sp
sp!, {fp, ip, lr, pc}
fp, ip, #4
r3, #0
r0, r3
                            mov
stmfd
                             mov
                             mov
                                       sp, {fp, sp, pc}
c_entry, .-c_entry
"GCC: (GNU) 3.4.3"
     15
16
                             .ident
sim process 42000 In: c_entry
                                                                                                                                               Line: 14
                                                                                                                                                              PC: 0x44
```

Executando interior da entrypoint.s

9.2.2 Imprima "Hello World" na placa versatile emula pelo qemu

Desta vez, nossa função em C printa "Hello World".

Função c_entry termina de executar.

```
ALSA LLD conf.c:4292:(_snd_config_evaluate) function snd_func_card_driver returned ALSA Llb confmisc.c:392:(snd_func_concat) error evaluating strings ALSA Llb conf.c:4292:(snd_config_evaluate) function snd_func_concat returned error ALSA Llb confmisc.c:1251:(snd_config_evaluate) function snd_func_refer error: ALSA Llb conf.c:4292:(snd_config_evaluate) function snd_func_refer returned error: ALSA Llb conf.c:4771:(snd_config_expand) Evaluate error: No such file or directory ALSA Llb pcn.c:2266:(snd_pcm_open_noupdate) Unknown PCM default alsa: Could not intitalize DAC alsa: Falled to open 'default': alsa: Reason: No such file or directory audio: Failed to create voice `ln4549.out' Hello world!
```

O print que sua execução gera.

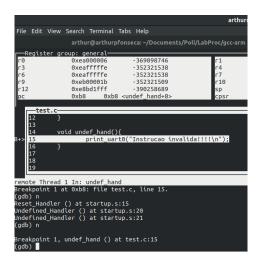
9.2.3 tratando a instrução inválida em startup.s

Definimos uma instrução inválida no Reset_Handler, em startup.s (ver apêndice). Sua execução imediatamente nos leva ao Undefined_Handler, definido no mesmo arquivo, que, por sua vez, salva o estado dos registradores e, então, chama a função undef_hand, definida em test.c.

```
ALSA LLB conf.c:4292:(_snb_config_evaluate) function snb_func_concat returned error: No such file or directory
ALSA llb confmisc.c:1251:(snb_config_evaluate) function snd_func_refer returned error: No such file or directory
ALSA llb conf.c:4277:(snb_config_expand) Evaluate error: No such file or directory
ALSA llb pcm.c:2266:(snd_pcm_open_noupdate) Unknown PCM default
alsa: falled to open 'default':
alsa: Rosson: No such file or directory
audio: Failed to create voice 'lm4549.out'
Hello world!
Instrucao invalida!!!!
```

Instrução Inválida sendo printado.

Undefined Handler invocando handler definido em test.c



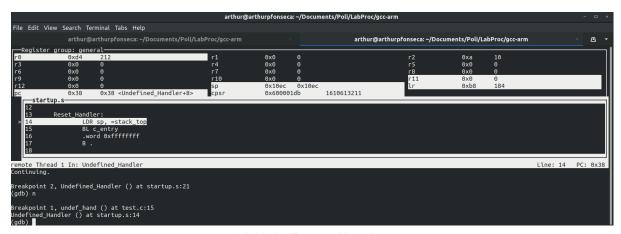
Handler em C executando após ser chamado.

Handler termina sua execução.

Obervamos o valor do CPSR ao fim da execução do programa.

9.2.4 Um Undefined Handler simples, porém errado.

Sem os stack POP e PUSH, os handlers entram em loop infinito (ver último print abaixo).



Início do Reset_Handler.

Início do Handler.



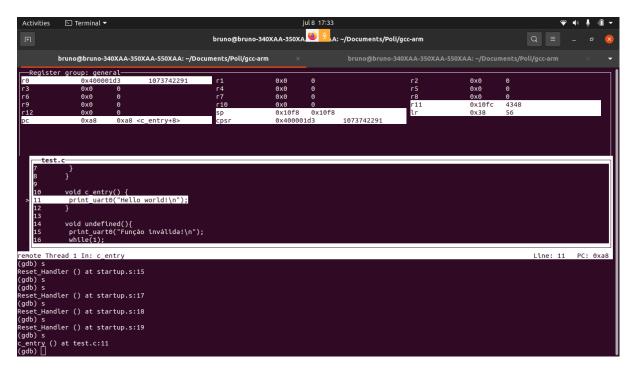
Handler vai chamar a função definida em C undef_hand (apêndice).



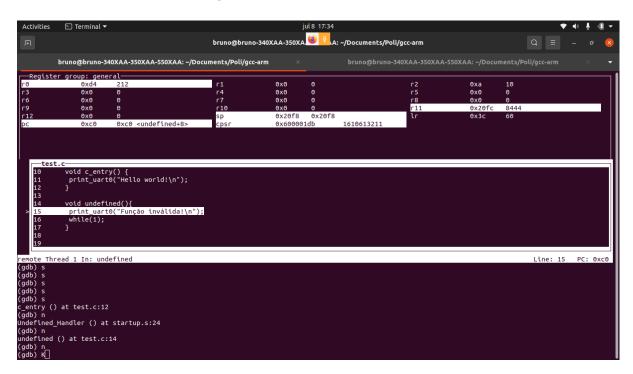
Loop infinito dos handlers.

9.2.5 A pilha no Undefined mode.

Abaixo temos a execução antes de MRS, onde CPSR ainda opera em modo privilegiado:



No ponto do print abaixo, o CPSR foi modificado para o modo Handler, porém o valor do CPSR do modo privilegiado está salvo em r0:

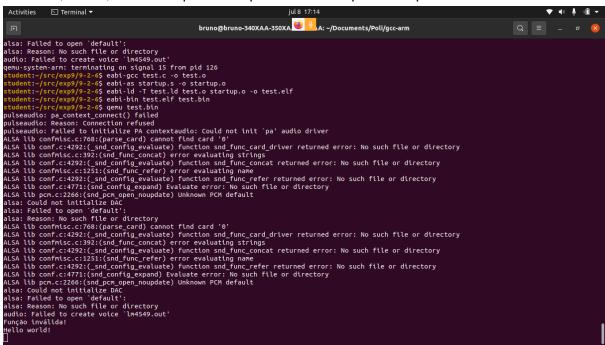


Como respondido pelo próprio professor, a pilha de Undefined é inicializada em Reset_Handler, pois a pilha de undefined não deve ser alterada logo na entrada de Undefined_Handler - O erro é semelhante a alterar o topo da pilha na chamada de uma função.

9.2.6 Undefined handler

Quando há uma mudança de modo, o SPSR recebe o valor do CPSR anterior e com a instrução **LDMFD sp!,{R0-R12,pc}^,** o CPSR recebe o valor de SPSR, se tiver os privilégios necessários (por causa do chapeuzinho), voltando para o modo anterior, além de recuperar os registradores. Essa instrução não salva os registradores r13 e r14..

Como pode ver pelo print abaixo, o "Hello world!" foi printado depois de "Função inválida!", assim, sabemos que voltou para o modo supervisor após o modo undefined.



Responda, a respeito de

LDMFD sp!,{R0-R12,pc}^

Por que tem um chapeuzinho no final da instrução? Para que serve isso?

Há um chapeuzinho ao final da instrução para que o processador retorne ao contexto em que estava antes da instrução em questão.

Por que essa instrução não salva os registradores sp (ou r13) e r14?

Porque esses registradores são especiais (stack pointer e link register), e não de propósito geral como os 12 primeiros. Os registradores especiais não fazem parte do contexto no sentido de registradores que são necessários para a execução da função.

Se essa é a primeira instrução a ser executada, o sp já deve ter sido inicializado. Quem fez isso? (você já deve ter feito isso logo quando a placa é inicializada usando a instrução MSR para chavear o modo e inicializar o sp). Quem inicializa o sp é o Reset_Handler, com a instrução LDR sp, =stack_top.

9.2.7 modo kernel x modo usuário

Embora existam diversos modos no ARM, podemos classificar em usuário e o resto. Quando o ARM começa a executar está em modo supervisor. Passe para o modo usuário usando MSR e tente voltar do modo usuário para supervisor também usando MSR.

O que acontece? Por quê? Refaça a experiência trocando entre modos dentro do resto (undefined, abort, supervisor, etc.). O que acontece? É possível concluir então que existem dois grandes modos: usuário e supervisor?

Quando passamos para o modo usuário, não é possível voltar para o modo supervisor, pois o usuário não tem permissão para isso.

Por outro lado, a mudança entre os outros modos é possível ser feita, já que têm permissão para isso.

Assim, podemos concluir que existem dois grandes modos: usuário e supervisor.

Apêndice

9.2.1

startup.s

```
.section INTERRUPT_VECTOR, "x"
.global _Reset
_Reset:
    B Reset_Handler /* Reset */
    B . /* Undefined */
    B . /* SWI */
    B . /* Prefetch Abort */
    B . /* Data Abort */
    B . /* reserved */
    B . /* IRQ */
    B . /* FIQ */

Reset_Handler:
    LDR sp, =stack_top
    BL c_entry
    B .
```

entrypoint.c

```
int c_entry() {
  return 0;
}
```

test.ld

```
volatile unsigned int * const UART0DR = (unsigned int *)0x101f1000;

void print_uart0(const char *s) {
  while(*s != '\0') { /* Loop until end of string */
  *UART0DR = (unsigned int)(*s); /* Transmit char */
  s++; /* Next char */
  }
}

void c_entry() {
  print_uart0("Hello world!\n");
}
```

startup.s

```
.section INTERRUPT_VECTOR, "x"
.global _Reset
_Reset:
    B Reset_Handler /* Reset */
    B . /* Undefined */
    B . /* SWI */
    B . /* Prefetch Abort */
    B . /* Data Abort */
    B . /* reserved */
    B . /* IRQ */
    B . /* FIQ */

Reset_Handler:
    LDR sp, =stack_top
    BL c_entry
    B .
```

test.ld

```
.bss : { *(.bss COMMON) }
. = ALIGN(8);
. = . + 0x1000; /* 4kB of stack memory */
stack_top = .;
}
```

9.2.3

startup.s

```
.section INTERRUPT_VECTOR, "x"
.global _Reset
Reset:
  B Reset_Handler /* Reset */
  B Undefined Handler /* Undefined */
  B . /* SWI */
  B . /* Prefetch Abort */
  B./* Data Abort */
  B . /* reserved */
  B . /* IRQ */
  B . /* FIQ */
Reset_Handler:
  LDR sp, =stack_top
  BL c_entry
  .word 0xfffffff
  В.
Undefined_Handler:
  LDMFD sp!, {r0-r12}
  BL undef_hand
  STMFD sp!, {r0-r12}
  MOV PC, LR
```

test.c

```
void c_entry() {
    print_uart0("Hello world!\n");
}

void undef_hand(){
    print_uart0("Instrucao invalida!!!!\n");
}
```

vector_table.ld

9.2.4

startup.s

```
.section INTERRUPT_VECTOR, "x"
.global _Reset
Reset:
  B Reset Handler /* Reset */
  B Undefined_Handler /* Undefined */
  B . /* SWI */
  B . /* Prefetch Abort */
  B . /* Data Abort */
  B . /* reserved */
  B . /* IRQ */
  B . /* FIQ */
Reset_Handler:
  LDR sp, =stack_top
  BL c_entry
  .word 0xfffffff
  В.
Undefined_Handler:
```

```
LDR sp, =stack_top
BL undef_hand
```

vector_table.ld

9.2.5

vector table.ld

```
ENTRY(_Reset)
SECTIONS
{
. = 0x0;
```

```
.text : {
    startup.o (INTERRUPT_VECTOR)
    *(.text)
}
.data : { *(.data) }
.bss : { *(.bss) }
. = . + 0x1000; /* 4kB of stack memory */
    stack_top = .;
}
```

```
volatile unsigned int * const UARTODR = (unsigned int *)0x101f1000;

void print_uart0(const char *s) {
  while(*s != '\0') { /* Loop until end of string */
  *UARTODR = (unsigned int)(*s); /* Transmit char */
  s++; /* Next char */
  }
}

void c_entry() {
  print_uart0("Hello world!\n");
}

void undefined(){
  print_uart0("Função inválida!\n");
  while(1);
}
```

startup.s

```
.section INTERRUPT_VECTOR, "x"
.global _Reset
_Reset:
    B Reset_Handler /* Reset */
    B Undefined_Handler /* Undefined */
    B . /* SWI */
    B . /* Prefetch Abort */
    B . /* Data Abort */
    B . /* reserved */
    B . /* IRQ */
    B . /* FIQ */
    Reset_Handler:
    LDR sp, =stack_top
    MRS r0, cpsr
```

```
MSR cpsr_ctl, #0b11011011
LDR sp, =undefined_stack_top
MSR cpsr, r0
BL c_entry
.word 0xffffffff
B.

Undefined_Handler:
B undefined
```

9.2.6

startup.s

```
.section INTERRUPT_VECTOR, "x"
.global _Reset
Reset:
  B Reset_Handler /* Reset */
  B Undefined_Handler /* Undefined */
  B . /* SWI */
  B./* Prefetch Abort */
  B . /* Data Abort */
  B . /* reserved */
  B . /* IRQ */
  B . /* FIQ */
Reset_Handler:
  LDR sp, =stack_top
  MRS r0, cpsr
                            @ salvando o modo corrente em R0
  MSR cpsr ctl, #0b11011011
                               @ alterando o modo para undefined - o SP eh
automaticamente chaveado ao chavear o modo
  LDR sp, =undefined_stack_top @ a pilha de undefined eh setada
  MSR cpsr, r0
                            @ volta para o modo anterior
  LDMFD sp!, {Ir}
  .word 0xfffffff
  BL c_entry
  В.
Undefined_Handler:
  STMFD sp!,{R0-R12, Ir}
  BL undef_hand
  LDMFD sp!,{R0-R12,pc}^
```

vector table.ld

9.2.7

vector_table.ld

```
ENTRY(_Reset)
SECTIONS
{
```

```
. = 0x0;
.text : {
    startup.o (INTERRUPT_VECTOR)
    *(.text)
}
.data : { *(.data) }
.bss : { *(.bss) }
. = . + 0x1000; /* 4kB of stack memory */
    stack_top = .;
}
```

startup.s

```
.section INTERRUPT_VECTOR, "x"
.global _Reset
Reset:
 B Reset_Handler /* Reset */
 B Undefined_Handler /* Undefined */
 B . /* SWI */
 B . /* Prefetch Abort */
 B . /* Data Abort */
 B . /* reserved */
 B . /* IRQ */
 B . /* FIQ */
Reset Handler:
 LDR sp, =stack_top
 MRS r0, cpsr
 MSR cpsr_ctl, #0b11011011
 LDR sp, =undefined_stack_top
 MSR cpsr, r0
 .word 0xfffffff
 BL c_entry
 В.
Undefined_Handler:
 STMFD sp!, {r0-r12, Ir}
 B undefined
 LDMFD sp!, {r0-r12, pc}^
```

test.c

```
volatile unsigned int * const UART0DR = (unsigned int *)0x101f1000;

void print_uart0(const char *s) {
 while(*s != '\0') { /* Loop until end of string */
 *UART0DR = (unsigned int)(*s); /* Transmit char */
```

```
s++; /* Next char */
}

void c_entry() {
 print_uart0("Hello world!\n");
}

void undefined(){
 print_uart0("Função inválida!\n");
}
```