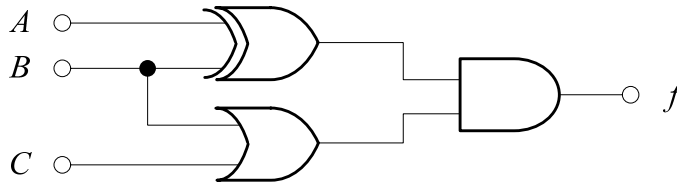
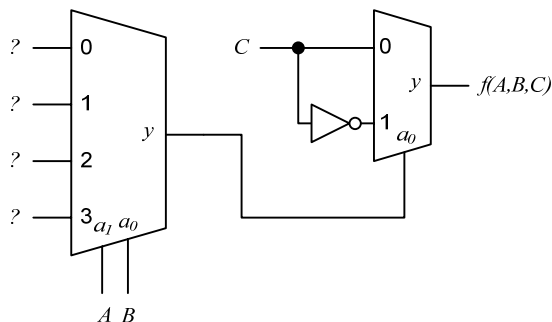


LJETNI ISPITNI ROK IZ DIGITALNE LOGIKE

Grupa C

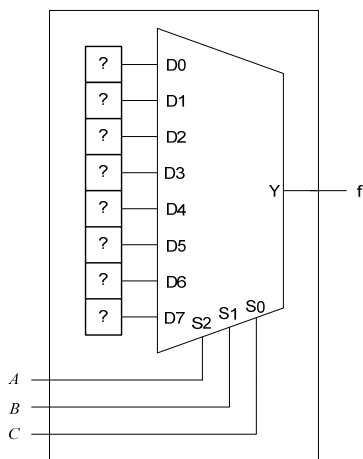
1.	Prilikom komunikacije dva sustava razmjenjuju se poruke α , β i γ . Kako bi se osigurala otpornost na pogreške, te se poruke kodiraju, tako da se umjesto α , β i γ šalju kodne riječi {001100110, 101010101, 010101010}. Koliko će grešaka takav način komunikacije moći ispraviti? a) niti jednu b) jednu c) dvije d) tri e) osam f) ništa od navedenog																																																		
2.	Funkcije f i g zadane su K-tablicama. Kako glasi funkcija $z(A, B, C, D) = \overline{(f \oplus 1)} \cdot g$? <div><div>f</div><div><table><tr><td>AB</td><td>00</td><td>01</td><td>11</td><td>10</td></tr><tr><td>CD</td><td>00</td><td>1</td><td></td><td></td></tr><tr><td></td><td>01</td><td></td><td>1</td><td>1</td></tr><tr><td></td><td>11</td><td>1</td><td></td><td>1</td></tr><tr><td></td><td>10</td><td></td><td></td><td>1</td></tr></table></div><div>g</div><div><table><tr><td>AB</td><td>00</td><td>01</td><td>11</td><td>10</td></tr><tr><td>CD</td><td>00</td><td>1</td><td>1</td><td></td></tr><tr><td></td><td>01</td><td></td><td>1</td><td>1</td></tr><tr><td></td><td>11</td><td>1</td><td>1</td><td>1</td></tr><tr><td></td><td>10</td><td>1</td><td></td><td></td></tr></table></div></div> a) $z = \sum m(0,2,8,11,13,15)$ b) $z = \prod M(2,4,7,11)$ c) $z = \sum m(1,5,6,9,12,14)$ d) $z = \prod M(0,1,2,3,4,5,6,7,8,9,10,11,12,13)$ e) $z = \sum m(0,1,2,3,4,5,6,7,8,9,10,11,12,13)$ f) ništa od navedenoga	AB	00	01	11	10	CD	00	1				01		1	1		11	1		1		10			1	AB	00	01	11	10	CD	00	1	1			01		1	1		11	1	1	1		10	1		
AB	00	01	11	10																																															
CD	00	1																																																	
	01		1	1																																															
	11	1		1																																															
	10			1																																															
AB	00	01	11	10																																															
CD	00	1	1																																																
	01		1	1																																															
	11	1	1	1																																															
	10	1																																																	
3.	Kako glasi funkcija f ostvarena digitalnim sklopom prikazanim na slici? <div></div> a) $f(A, B, C) = \overline{A} + B + C$ b) $f(A, B, C) = \overline{A} \cdot B + C$ c) $f(A, B, C) = A \cdot \overline{B} \cdot \overline{C}$ d) $f(A, B, C) = (A + \overline{B}) \cdot (\overline{A} + B + \overline{C})$ e) $f(A, B, C) = \overline{A} \cdot B + A \cdot \overline{B} \cdot C$ f) ništa od navedenog																																																		
4.	Za dvije porodice integriranih logičkih sklopova poznati su podaci prikazani u sljedećoj tablici. Ako u nekom složenom sustavu sklopovi porodice P1 pobuđuju sklopove porodice P2, koliko se najviše sklopova porodice P2 može spojiti na izlaz jednog sklopa porodice P1? <table><tr><td></td><td>I_{OL} [mA]</td><td>I_{IL} [mA]</td><td>I_{OH} [μA]</td><td>I_{IH} [μA]</td></tr><tr><td>P1</td><td>16</td><td>1,6</td><td>400</td><td>40</td></tr><tr><td>P2</td><td>8</td><td>0,4</td><td>400</td><td>20</td></tr></table> a) 40 b) 20 c) 10 d) 5 e) 2 f) ništa od navedenog		I_{OL} [mA]	I_{IL} [mA]	I_{OH} [μ A]	I_{IH} [μ A]	P1	16	1,6	400	40	P2	8	0,4	400	20																																			
	I_{OL} [mA]	I_{IL} [mA]	I_{OH} [μ A]	I_{IH} [μ A]																																															
P1	16	1,6	400	40																																															
P2	8	0,4	400	20																																															
5.	Kako glasi funkcija $f(A, B, C) = A + B\overline{C}$ zapisana kao produkt maksterma? a) $f(A, B, C) = \prod M(0,2,5,7)$ b) $f(A, B, C) = \prod M(0,2,3)$ c) $f(A, B, C) = \prod M(4,6,7)$ d) $f(A, B, C) = \prod M(4,5,6)$ e) $f(A, B, C) = \prod M(0,1,3)$ f) ništa od navedenog																																																		
6.	Za neku porodicu logičkih sklopova poznato je sljedeće: $U_{OHmin} = 4V$, širina zabranjenog područja na izlazu iznosi 3,6V, $U_{IHmin} = 2,5V$, širina zabranjenog područja na ulazu iznosi 1,1V. Koje su granice istosmjerne smetnje tog sklopa? a) $ U_{GSV} =4V$, $ U_{GSN} =0,4V$, $ U_{GS} =3,6V$ b) $ U_{GSV} =2,5V$, $ U_{GSN} =1,4V$, $ U_{GS} =1,4V$ c) $ U_{GSV} =2,5V$, $ U_{GSN} =1,4V$, $ U_{GS} =2,5V$ d) $ U_{GSV} =1,5V$, $ U_{GSN} =0,4V$, $ U_{GS} =0,4V$ e) $ U_{GSV} =1,5V$, $ U_{GSN} =1V$, $ U_{GS} =1V$ f) ništa od navedenog																																																		

7. Sklop sa slike treba ostvariti funkciju $f(A, B, C) = \prod M(0, 3, 5, 6)$. Što treba dovesti na ulaze multipleksora 4/1? U ponuđenim odgovorima vrijednosti su navedene od ulaza 0 prema ulazu 3.



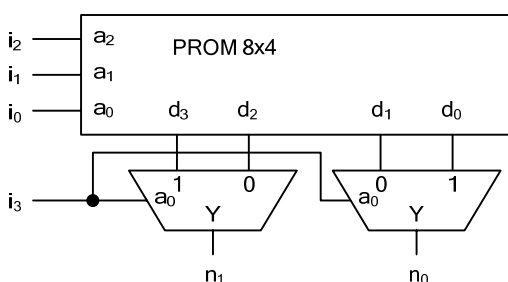
- a) 1,1,1,0 b) 0,1,1,0 c) 1,1,0,0 d) 1,0,1,0 e) 0,0,1,1 f) ništa od navedenog

8. Funkciju $f(A, B, C) = A \cdot (B \oplus C)$ potrebno je ostvariti uporabom konfigurabilnog bloka sklopa FPGA. Što treba upisati u preglednu tablicu (LUT)? U ponuđenim odgovorima vrijednosti su upisane počev od ulaza D0.



- a) 0, 1, 0, 0, 1, 0, 0, 0
b) 0, 0, 0, 1, 0, 0, 1, 0
c) 0, 1, 1, 0, 0, 0, 0, 0
d) 0, 0, 0, 0, 0, 1, 1, 0
e) 0, 1, 1, 0, 1, 0, 0, 1
f) ništa od navedenoga

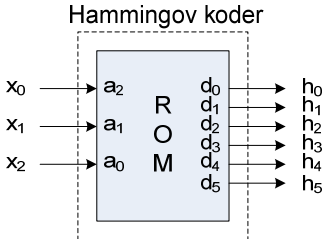
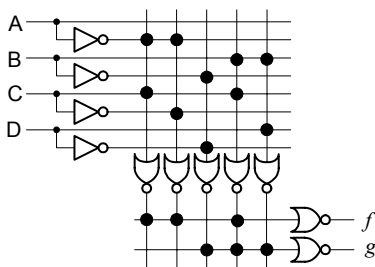
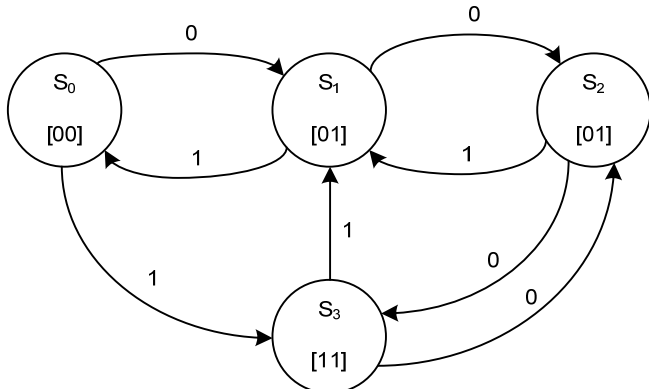
9. Sklopom temeljenim na ispisnoj memoriji potrebno je realizirati funkciju $P(i)$ koja za zadani i vraća i -ti element iz niza $\{3, 3, 1, 0, 2, 1, 0, 0, 2, 2, 1, 0, 2, 1, 3, 1\}$ (numeracija kreće od nule). Što treba upisati u ispisnu memoriju? U ponuđenim odgovorima prikazan je sadržaj po memorijskim lokacijama, počev od adrese 0, u heksadekadskom obliku, pri čemu je bit d_3 bit najveće težine.

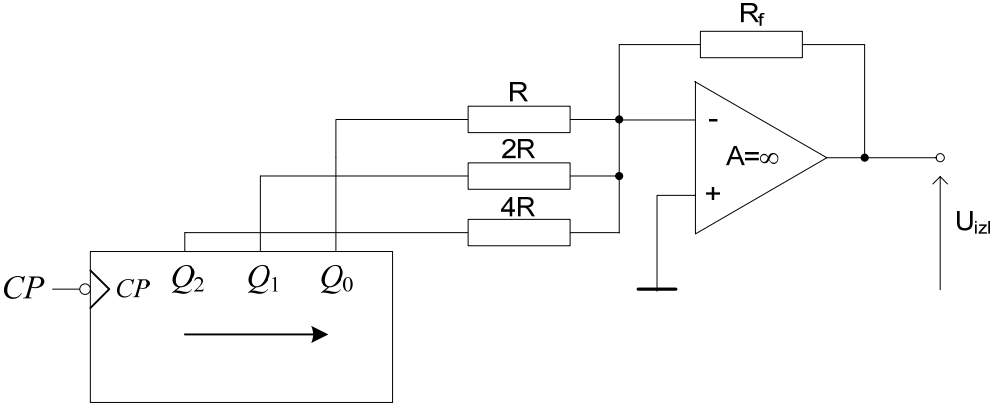


- a) E, E, 3, 0, C, 3, 5, 1
b) E, E, 3, 0, C, 3, 9, 1
c) D, D, 3, 0, C, 3, 6, 2
d) D, D, 3, 0, C, 3, A, 2
e) 0, 3, 5, F, F, C, A, 1
f) ništa od navedenoga

10. U nekom digitalnom sustavu dekadске znamenke kodiraju se pomoću 4 bita $b_3b_2b_1b_0$, pri čemu je dekadска znamenka i kodirana kao binarni broj $i+2$ (npr. znamenci 5 odgovara kod $b_3b_2b_1b_0 = 0111$). Potrebno je projektirati sklop temeljen na dekoderu 4/16 i jednom ILI sklopu koji će na izlazu dati 1 ako se na ulaz dovede kod znamenke koja je parna i veća od 3. Na adresne ulaze dekodera $a_3a_2a_1a_0$ dovodi se kod znamenke $b_3b_2b_1b_0$. Koje izlaze dekodera treba dovesti na ILI sklop?

- a) 6, 8, 10 b) 8, 10, 12, 14 c) 4, 6, 8, 10
d) 1, 3, 4, 8 e) 4, 6, 8 f) ništa od navedenog

11.	Sklop temeljen na ispisnoj memoriji prikazan je na slici. Programirajte ROM tako da sklop obavlja funkciju Hammingovog koda uz uporabu neparnog pariteta. Na izlazu h_0 potrebno je generirati prvi zaštitni bit, a kao prvi podatkovni bit uzima se x_0 . Kako glasi sadržaj lokacija 0 do 3 ROM-a? U rješenju je sadržaj lokacija očitane kao oktalni brojevi, pri čemu je d_5 uzet kao bit najveće težine.	
	a) 14,46,25,77 b) 00,52,31,63 c) 11,17,00,25	d) 13,41,22,70 e) 07,55,36,64 f) ništa od navedenog
12.	Sklopom PLA ostvarene su funkcije f i g . Kako glasi minimalni oblik tih funkcija?	
	a) $f = \overline{A}B + \overline{A}D$, $g = \overline{B}\overline{D} + \overline{B}CD$ b) $f = \overline{A}BD + \overline{A}C$, $g = \overline{A}\overline{D} + \overline{B}D$ c) $f = \overline{A}B + \overline{A}C$, $g = ABD + \overline{B}CD$	d) $f = \overline{A}B + \overline{A}C$, $g = \overline{B}\overline{D} + \overline{B}CD$ e) $f = \overline{A}B + \overline{A}C$, $g = \overline{B}\overline{D} + \overline{A}B\overline{D}$ f) ništa od navedenog
13.	Sinkroni bistabil s ulazima X i Y definiran je jednačom promjene stanja: $Q_{n+1} = XYQ_n + \overline{X}\overline{Q}_n$. Takav bistabil potrebno je ostvariti uporabom T bistabila. Kako glasi minimalni oblik ulaza T?	
	a) $T = \overline{X}\overline{Q}_n + Q_n\overline{Y}$ b) $T = \overline{X} + Q_n\overline{Y}$ c) $T = \overline{X}Y + Q_nY$ d) $T = \overline{X}\overline{Y} + \overline{Q}_n\overline{Y}$ e) $T = XYQ_n + \overline{Y}\overline{Q}_n$ f) ništa od navedenog	
14.	Tehnologijom CMOS potrebno je ostvariti funkciju $f(A,B,C,D) = \overline{A}\overline{B} + \overline{C}\overline{D}$. Koliko nam treba minimalno tranzistora?	
	a) 8 b) 16 c) 10 d) 20 e) 12 f) ništa od navedenog	
15.	Memorija 256×2 bita ima $2 \frac{1}{2}$ D organizaciju. Koliko logičkih riječi u tom slučaju sadrži jedna fizička riječ, ako se na adresni dekodirer retka dovodi 5 bitova adrese?	
	a) jednu logičku riječ b) četiri logičke riječi c) osam logičkih riječi d) šesnaest logičkih riječi e) trideset i dvije logičke riječi f) ništa od navedenog	
16.	Ostvarite automat sa slike uporabom minimalnog broja bistabila JK. S_i u kružiću predstavlja oznaku stanja, a $[xy]$ predstavlja izlaze. Ulaz je U . Neka stanje S_i bude kodirano binarnom reprezentacijom broja i . Minimalni oblik funkcije ulaza J_1 glasi:	
		a) $\overline{Q}_0U + Q_0\overline{U}$ b) U c) $\overline{Q}_1 + U$ d) $\overline{Q}_0\overline{U} + Q_0U$ e) $Q_0\overline{U} + \overline{Q}_1$ f) ništa od navedenog

17.	Automat iz prethodnog zadatka nalazi se u stanju S_2 . Na ulaz se potom dovodi slijed 0, 1, 0. Na izlazima automata ćemo očitati: a) 01,11,01,00 b) 01,11,01,01 c) 01,01,00,01 d) 01,11,11,01 e) 01,11,01,11 f) ništa od navedenog
18.	Konstruiran je težinski D/A pretvornik temeljen na operacijskom pojačalu, za kôd s težinama 4321. Poznato je $U_{REF}=10V$, da broju $a_3a_2a_1a_0=0011$ odgovara izlazni napon $-3V$, te da je otpor u težinskoj mreži uz znamenku a_1 $5k\Omega$. Izračunati iznos otpora R_F . a) $5k\Omega$ b) $10k\Omega$ c) $20k\Omega$ d) $1k\Omega$ e) $7,5k\Omega$ f) ništa od navedenoga
19.	Sinkroni sekvencijski sklop izgrađen je od dva bistabila: B_1 je bistabil tipa T, a B_0 je bistabil tipa D. Oba bistabila imaju jednake parametre: $t_{db}=15ns$, $t_{setup}=10ns$, $t_{hold}=10ns$. Bistabili su spojeni na sljedeći način: $T_1 = Q_0$, $D_0 = Q_1$. Označimo s f_{max} maksimalnu frekvenciju rada ovog sklopa. Vrijedi: a) $f_{max}=25MHz$, sklop ima siguran start d) $f_{max}=40MHz$, sklop ima siguran start b) $f_{max}=25MHz$, sklop nema siguran start e) $f_{max}=40MHz$, sklop nema siguran start c) $f_{max}=50MHz$, sklop ima siguran start f) ništa od navedenog
20.	Asinkrono binarno brojilo unaprijed ostvareno je koristeći 3 bistabila T. Na izlaze bistabila spojen je sklop I koji računa $\overline{Q_2}\overline{Q_1}\overline{Q_0}$. Izlaz sklopa I upravlja žaruljicom koja svijetli kada je na tom izlazu 1. Ako se na brojilo dovodi signal takta frekvencije 10MHz, (i) koliko će vremena žaruljica svijetliti tijekom jednog punog ciklusa brojanja te (ii) koliko će vremena brojilo provesti u stabilnom stanju 0, prije prelaska u stanje 1? Bistabili imaju kašnjenje $t_{db}=20ns$. a) 100 ns, 60 ns c) 100 ns, 100 ns e) 120 ns, 80 ns b) 80 ns, 40 ns d) 120 ns, 100 ns f) ništa od navedenoga
21.	Dvobitno sinkrono brojilo broji u ciklusu 0, 3, 1, 2. Izvedeno je bistabilima tipa T i minimalnim brojem osnovnih logičkih sklopova. Bistabili imaju izlaze Q i Q'. Neka je $t_{db}=20ns$, $t_{dls}=10ns$, $t_{setup}=25ns$. Izračunati period signala takta za maksimalnu frekvenciju na kojoj brojilo još uvijek može raditi ispravno. a) 35 ns b) 65 ns c) 30 ns d) 55 ns e) 45 ns f) ništa od navedenoga
22.	<p>Digitalni sustav priključen na digitalno-analogni pretvornik prikazan je na slici.</p>  <p>Signal takta je simetričan poluperiode 500 ns; prvi padajući brid pojavljuje se u trenutku $t = 1 \mu s$.</p> <p>Na unutrašnjosti košuljice s lijeve strane nacrtajte vremenski dijagram $-U_{iz}$ u ovisnosti o vremenu. Na tom dijagramu prikazite kretanje izlaznog napona od trenutka $t = 0 ns$ do trenutka $t = 9,5 \mu s$. Sklop čiji su izlazi označeni s $Q_2Q_1Q_0$ je brojilo s ukrštenim prstenom izvedeno od 3 bistabila SR. Pretpostaviti da se izlazi bistabila ponašaju ili kao idealni izvor napona $U_{REF} = 4 V$ ili kao idealni spoj na masu (ovisno o stanju izlaza). Još je poznato: $R = 8 k\Omega$, $R_F = 4 k\Omega$. U trenutku $t = 0 ns$ svi su bistabili u stanju 0. Kašnjenja bistabila i logičkih sklopova/modula zanemarite. Obratite pažnju na način (težine!) na koji je pretvornik spojen na izlaze brojila.</p>