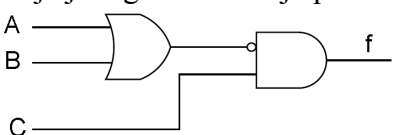
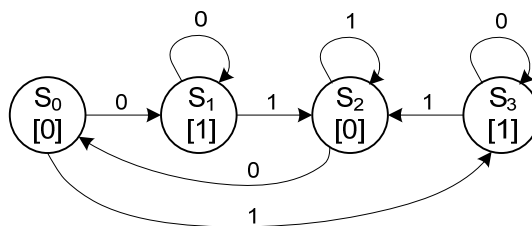


# ZAVRŠNI ISPIT IZ DIGITALNE LOGIKE

## Grupa D

1.	<p>Koja je od sljedećih tvrdnji točna?</p> <p>a) EX-ILI i ekvivalencija su međusobno komplementarne, a ILI i NILI međusobno dualne funkcije  b) inhibicija i ekvivalencija su međusobno komplementarne, a ILI i NILI međusobno dualne funkcije  c) inhibicija i ekvivalencija su međusobno dualne, a ILI i NILI međusobno komplementarne funkcije  d) EX-ILI i ekvivalencija su međusobno dualne, a NI i NILI međusobno komplementarne funkcije  e) inhibicija i implikacija su međusobno komplementarne, a NI i NILI međusobno dualne funkcije  f) ništa od navedenoga</p>
2.	<p>Što od sljedećeg ne vrijedi?</p> <p>a) <math>A + AB = A</math>                      c) <math>AB + A\bar{B} = A</math>                      e) <math>A \cdot (A + B) = A</math>  b) <math>(\bar{A} + B) \cdot (A + \bar{B}) = A</math>              d) <math>(A + B) \cdot (A + \bar{B}) = A</math>              f) ništa od navedenoga</p>
3.	<p>Koja je logička funkcija prikazana na slici?</p>  <p>a) <math>\sum m(0,2,3,5,6,7)</math>                      c) <math>\prod M(0,2,3,4,5,6,7)</math>                      e) <math>\sum m(0,1)</math>  b) <math>\prod M(0,1)</math>                      d) <math>\prod M(1)</math>                      f) ništa od navedenoga</p>
4.	<p>Zadana je funkcija <math>f(A, B, C) = \bar{A}B + C</math>. Kako glasi dualna funkcija od <math>f</math> zapisana kao produkt maksterma?</p> <p>a) <math>\prod M(1,2,3)</math>                      c) <math>\prod M(0,1,2,3,7)</math>                      e) <math>\prod M(0,2,4,5,6)</math>  b) <math>\prod M(0,1)</math>                      d) <math>\prod M(4,5,6)</math>                      f) ništa od navedenoga</p>
5.	<p>Koji je mogući broj Booleovih funkcija od 12 varijabli? (^ označava potenciranje a * množenje)</p> <p>a) 24                      c) 12                      e) <math>12 \cdot 2^{12}</math>  b) <math>2^{12}</math>                      d) <math>2^{(2^{12})}</math>                      f) ništa od navedenoga</p>
6.	<p>U nastavku je prikazan VHDL opis sklopa <i>sklop</i>. O kojem je kombinacijskom sklopu riječ? Radi li se o ponašajnom ili strukturnom opisu tog sklopa?</p> <pre> library ieee; use ieee.std_logic_1164.all;  entity sklop is port (     i: in std_logic_vector(0 to 3);     a: in std_logic_vector(1 downto 0);     e: in std_logic;     z: out std_logic); end sklop;  architecture funkcija of sklop is begin     process (i,a,e)     begin         if (e = '0') then z &lt;= '0';         else             case a is                 when "00" =&gt; z &lt;= i(0);                 when "01" =&gt; z &lt;= i(1);                 when "10" =&gt; z &lt;= i(2);                 when "11" =&gt; z &lt;= i(3);                 when others =&gt; z &lt;= '0';             end case;         end if;     end process; end funkcija; </pre> <p>a) Strukturni model dekodera                      d) Strukturni model multipleksora  b) Ponašajni model dekodera                      e) Ponašajni model multipleksora  c) Ponašajni model potpunog zbrajala              f) ništa od navedenoga</p>

7.	Zadana je funkcija $f(A,B,C,D) = \sum m(4,6,7,8,9,10,11,12,15) + \sum d(1,2,5)$ . Koliko ona ima minimalnih oblika u zapisu sume produkata?		
	a) 4	c) 1	e) 2
	b) 5	d) 3	f) ništa od navedenoga
8.	Zadana je funkcija $f(A,B,C,D) = \sum m(1,3,5,7,8,10,13,15)$ . Provesti prvi korak minimizacije postupkom Quine-McCluskey (1. tablicu). Broj različitih produkata u drugom stupcu tablice, broj različitih produkata u trećem stupcu tablice te broj primarnih implikanata ove funkcije je:		
	a) 4/4/3	c) 8/2/3	e) 4/2/3
	b) 3/2/1	d) 3/2/3	f) ništa od navedenoga
9.	Zadane su $f_1(A,B,C,D) = \sum m(0,1,4,7,10,11,12,14)$ i $f_2(A,B,C,D) = \sum m(1,4,5,8,11,13,14,15)$ . Definiran je i novi operator $\sim (x,y) = \bar{x} \cdot \bar{y} + \bar{x} \cdot y + x \cdot y$ . Neka je $f_3(A,B,C,D) = f_1 \sim f_2$ . Ta funkcija zapisana u obliku produkta maksterma glasi:		
	a) $\prod M(1,4,12,13,14,15)$	c) $\prod M(1,2,7,11,13)$	e) $\prod M(0,2,5,10,12)$
	b) $\prod M(2,3,5,6,7,12,14)$	d) $\prod M(0,7,10,12)$	f) ništa od navedenoga
10.	<p>Sučelja sklopova sklopNI i sklopNILI najprije definiraju dva jednobitna ulaza, a potom jedan jednobitni izlaz. Uporabom tih sklopova modeliran je sklop sklopF na sljedeći način. Kako glasi funkcija <math>f(A,B,C)</math> koju taj sklop ostvaruje?</p> <pre> library ieee; use ieee.std_logic_1164.all;  entity sklopF is port (     a,b,c: in std_logic;     f: out std_logic); end sklop;  architecture ar of sklopF is     signal: x,y,z std_logic; begin     f &lt;= z;     s1: ENTITY work.sklopNI PORT MAP (A,B,X);     s2: ENTITY work.sklopNI PORT MAP (B,C,Y);     s3: ENTITY work.sklopNILI PORT MAP (X,Y,Z); end ar; </pre>		
	a) $\prod M(1,2,3,4,5,6,7)$	c) $\prod M(2,3,5,6,7)$	e) $\prod M(1,2,3,4)$
	b) $\prod M(0,1,2,3,4,5,6)$	d) $\prod M(0,2,5,6,7)$	f) ništa od navedenoga
11.	Asinkrono binarno brojilo u ciklusu s 13 stanja ostvareno je uporabom bistabila T s asinkronim ulazom za brisanje. Ako je poznato $t_{db}=20\text{ns}$ , $t_{hold}=10\text{ns}$ , $t_{setup}=20\text{ns}$ , $t_{dls}=5\text{ns}$ , $t_{očitanja}=20\text{ns}$ , izračunajte period signala takta za maksimalnu frekvenciju na kojoj će sklop i dalje raditi ispravno.		
	a) 90 ns	c) 65 ns	e) 120 ns
	b) 25 ns	d) 100 ns	f) ništa od navedenoga
12.	Asinkrono binarno brojilo unaprijed ostvareno je koristeći 3 bistabila T. Na izlaze bistabila spojen je sklop I koji računa $\overline{Q_2}\overline{Q_1}\overline{Q_0}$ . Izlaz sklopa I upravlja žaruljicom koja svijetli kada je na tom izlazu 1. Ako se na brojilo dovodi signal takta frekvencije 10MHz, (i) koliko će vremena žaruljica svijetliti tijekom jednog punog ciklusa brojanja te (ii) koliko će vremena brojilo provesti u stabilnom stanju 0, prije prelaska u stanje 1? Bistabili imaju kašnjenje $t_{db}=20\text{ns}$ .		
	a) 120 ns, 80 ns	c) 100 ns, 100 ns	e) 100 ns, 60 ns
	b) 80 ns, 40 ns	d) 120 ns, 100 ns	f) ništa od navedenoga



Slika 1: zajednička za zadatke 13-16.

13.	<p>Zadan je Mooreov automat (slika 1). Koja su od stanja ekvivalentna?</p> <p>a) S0 i S3                                      c) S0 i S2                                      e) nema ekvivalentnih stanja  b) S1 i S3                                      d) S1 i S2                                      f) ništa od navedenoga</p>
14.	<p>Zadan je Mooreov automat (slika 1). Automat je potrebno ostvariti uporabom dva bistabila T, pri čemu je stanje <math>S_i</math> kodirano kao binarno zapisan broj <math>i</math>. Kako glasi minimalni zapis funkcije ulaza T bistabila <math>B_0</math> koji čuva bit stanja manje težine? Ulaz automata označen je A.</p> <p>a) <math>Q_0A + \overline{Q_1}\overline{Q_0}</math>                                      c) <math>A\overline{Q_1} + Q_1\overline{Q_0}\overline{A}</math>                                      e) <math>\overline{Q_1} + A</math>  b) <math>Q_0A</math>                                      d) <math>\overline{A} + Q_1\overline{Q_0}</math>                                      f) ništa od navedenoga</p>
15.	<p>Zadan je Mooreov automat (slika 1). Pretpostavite da se po uključenju automat nalazi u stanju <math>S_0</math>. Na ulaz se potom dovodi niz 0,0,1,0,1. Što će se generirati na izlazu automata i u kojem će se stanju on nalaziti na kraju?</p> <p>a) 1, 0, 1, 0, 0, 1, stanje <math>S_0</math>                                      c) 0, 0, 1, 0, 1, 1, stanje <math>S_1</math>                                      e) 0, 1, 1, 0, 0, 1, stanje <math>S_3</math>  b) 0, 1, 0, 0, 0, 1, stanje <math>S_3</math>                                      d) 0, 1, 1, 0, 0, 0, stanje <math>S_2</math>                                      f) ništa od navedenoga</p>
16.	<p>Zadan je Mooreov automat (slika 1). Potrebno ga je ostvariti sklopom prikazanim u nastavku, koji se sastoji od sinkronog registra s paralelnim ulazima i paralelnim izlazima, te dvije memorije; M1 kapaciteta 8x2 bita te M2 kapaciteta 4x2 bita. Koristi se kodiranje stanja koje stanju <math>S_i</math> pridjeljuje kodnu riječ koja odgovara binarnom zapisu od <math>i</math>. Što će u M1 pisati na lokaciji 1 a što u M2 na lokaciji 3? U odgovorima su ponuđene dekadski zapisane vrijednosti.</p> <p>a) 3, 0                                      c) 1, 0                                      e) 2, 1  b) 0, 1                                      d) 1, 1                                      f) ništa od navedenoga</p>
17.	<p>Dvobitno sinkrono brojilo broji u ciklusu 0, 3, 1, 2. Izvedeno je bistabilima tipa T i minimalnim brojem osnovnih logičkih sklopova. Bistabili imaju izlaze Q i Q'. Neka je <math>t_{db}=20ns</math>, <math>t_{dls}=10ns</math>, <math>t_{setup}=25ns</math>. Izračunati period signala takta za maksimalnu frekvenciju na kojoj brojilo još uvijek može raditi ispravno.</p> <p>a) 45 ns                                      c) 30 ns                                      e) 35 ns  b) 65 ns                                      d) 55 ns                                      f) ništa od navedenoga</p>
18.	<p>Konstruiran je težinski D/A pretvornik temeljen na operacijskom pojačalu, za kôd s težinama 4321. Poznato je <math>U_{REF}=10V</math>, da broju <math>a_3a_2a_1a_0=0001</math> odgovara izlazni napon -1V, te da je otpor u težinskoj mreži uz znamenku <math>a_1</math> 5kΩ. Izračunati iznos otpora <math>R_F</math>.</p> <p>a) 5 kΩ                                      c) 20 kΩ                                      e) 7,5 kΩ  b) 1 kΩ                                      d) 10 kΩ                                      f) ništa od navedenoga</p>

19.	<p>Uporabom posmačnog registra sa serijskim ulazom i paralelnim izlazima potrebno je ostvariti brojilo koje broji u ciklusu 0, 4, 2, 5, 6, 7, 3, 1. Označimo izlaze registra <math>Q_2Q_1Q_0</math>, pri čemu je <math>Q_2</math> izlaz najveće težine. Smjer posmaka je takav da se izlaz <math>Q_2</math> upisuje u <math>Q_1</math>. Kombinaćijski sklop koji će upravljati ulazom <math>S_{in}</math> želimo ostvariti uporabom sklopa PLA tipa NI-NI minimalnih dimenzija. Kakav nam sklop treba? Ponuđeni odgovori su oblika <i>broj ulaza x broj sklopova prve razine x broj izlaza</i>.</p> <p>a) 4x3x1                                      c) 3x4x1                                      e) 3x3x1 b) 3x3x2                                      d) 3x4x2                                      f) ništa od navedenoga</p>
20.	<p>9-komplement dekadskog broja 731524 iznosi:</p> <p>a) 379587                                      c) 379586                                      e) 268475 b) 631724                                      d) 731525                                      f) ništa od navedenoga</p>
21.	<p>Funkcije <math>f_1(A,B,C,D) = \sum m(1,2,5,6,9,11)</math>, <math>f_2(A,B,C,D) = \sum m(0,2,4,6,10,14)</math> i <math>f_3(A,B,C,D) = \sum m(0,1,4,5,10,14)</math> potrebno je ostvariti PLA strukturom tipa ILI-od-I minimalnih dimenzija. Koji nam je najmanji PLA potreban? Napomena: primijeniti minimizaciju višeizlazne funkcije.</p> <p>a) 4x5x2                                      c) 4x6x3                                      e) 4x4x3 b) 4x7x3                                      d) 4x5x3                                      f) ništa od navedenoga</p>
22.	<p>Neka porodica sklopova ima karakteristike <math>U_{OHmin}=4,7V</math>, <math>U_{IHmin}=4,5V</math>, <math>U_{OLmax}=0.2V</math>, <math>U_{ILmax}=0.5V</math>. Izračunajte granicu istosmjerne smetnje.</p> <p>a) 0,1 V                                      c) 0,2 V                                      e) 0,3 V b) 0,4 V                                      d) 0,5 V                                      f) ništa od navedenoga</p>
23.	<p>Binarni broj 10110101 zapišite u bazi 7.</p> <p>a) 643                                      c) 323                                      e) 346 b) 145                                      d) 232                                      f) ništa od navedenoga</p>
24.	<p>Na raspolaganju je dinamička memorija čija je organizacija <math>2 \frac{1}{2} D</math>. Poznato je da dekodier retka ima 4 adresna ulaza, a demultipleksor stupca 3 adresna ulaza. Ako je duljina fizičke riječi 64 bita, o kojoj se memoriji radi?</p> <p>a) 64x8                                      c) 16x64                                      e) 128x8 b) 16x8                                      d) 4x3                                      f) ništa od navedenoga</p>
25.	<p>Minimalna distance zaštitnog kôda koja će osigurati da kôd može ispraviti 6 pogrešaka jest:</p> <p>a) 13                                      c) 12                                      e) 11 b) 7                                      d) 5                                      f) ništa od navedenoga</p>