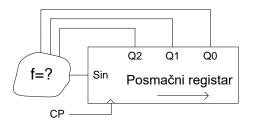
## Digitalna logika, zadaci za rješavanje na predavanjima

## 9. Standardni sekvencijski moduli

1. Posmačnim registrom sa slike potrebno je ostvariti brojilo koje broji u ciklusu 0,4,2,5,6,3,1. Sklop mora imati siguran start. Koji od sljedećih izraza opisuje minimalni oblik funkcije f? Prilikom očitavanja stanja izlaz Q2 predstavlja bit najveće težine. Posmak se obavlja u smjeru strelice.



a) 
$$f = Q_1 \overline{Q}_0 + \overline{Q}_1 Q_0 + \overline{Q}_2 \overline{Q}_1$$

b) 
$$f=Q_1\overline{Q}_0+\overline{Q}_2Q_1$$

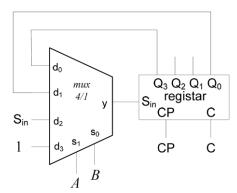
c) 
$$f = \overline{Q}_1 \overline{Q}_0 + \overline{Q}_2 Q_1 Q_0$$

d) 
$$f = \overline{Q}_2 Q_0 + Q_2 \overline{Q}_0 + \overline{Q}_1 \overline{Q}_0$$

e) 
$$f = \overline{Q}_2 \overline{Q}_0 + Q_2 \overline{Q}_1 Q_0$$

f) ništa od navedenoga

2. Na raspolaganju je 4-bitni posmačni registar i multipleksor 4/1 koji su spojeni prema slici. Ako je C=0, registar posmiče podatak ulijevo, a ako je C=1, posmiče ga udesno. Na upražnjeno mjesto uvijek se upisuje Sin. Ovim sklopom želimo napraviti registar s upravljačkim ulazima X i Y, koji će redefinirati funkciju registra na sljedeći način: za XY=00 obavlja se posmak ulijevo (punjenje sa S<sub>in</sub>), za XY=01 posmak ulijevo (punjenje s 1), za XY=10 posmak udesno (punjenje sa S<sub>in</sub>), a za XY=11 aritmetički posmak udesno. Što treba dovesti na ulaz A?



a) 
$$\overline{X} + \overline{Y}$$

b) 
$$\overline{X}Y$$

c) 
$$X + Y$$

d) 
$$X\overline{Y}$$

e) 
$$X \oplus Y$$

f) ništa od navedenoga

3. Asinkrono binarno brojilo unaprijed ostvareno je uporabom bistabila T. Bistabili imaju dodatne ulaze za postavljanje  $S_d$  koji su svi spojeni zajedno, i koriste se za skraćivanje ciklusa brojila. Ako ciklus sadrži 20 stanja a ulazi za postavljanje se aktiviraju logičkom razinom 1, koju funkciju treba ostvarivati sklop koji upravlja ulazima za postavljanje?

a) 
$$Q_4 \overline{Q}_3 Q_2 \overline{Q}_1 \overline{Q}_0$$

c) 
$$\overline{Q}_4\overline{Q}_3\overline{Q}_2Q_1Q_0$$
  
d)  $\overline{Q}_4Q_3Q_2Q_1Q_0$ 

e) 
$$Q_4\overline{Q}_3\overline{Q}_2Q_1Q_0$$

b) 
$$Q_4 \overline{Q}_3 \overline{Q}_2 Q_1 \overline{Q}_0$$

d) 
$$\overline{Q}_4 Q_3 Q_2 Q_1 Q_0$$

- 4. Bistabilima tipa T koji su okidani padajućim bridom signala takta ostvareno je 4-bitno asinkrono binarno brojilo unaprijed. Parametri bistabila su: t<sub>db</sub>=20ns, t<sub>setup</sub>=10ns, t<sub>hold</sub>=10ns. Neposredno prije trenutka t=100ns brojilo se nalazi u stabilnom stanju 7. U trenutku t=100ns nastupa padajući brid signala takta. Frekvencija signala takta je 10MHz. Što ćemo očitati na izlazima brojila u trenutku t=145ns?
  - a) 4
- b) 0
- c) 12
- d) 10
- e) 8
- f) ništa od navedenog

- 5. Asinkrono binarno brojilo u ciklusu s 13 stanja ostvareno je uporabom bistabila T s asinkronim ulazom za brisanje. Ako je poznato t<sub>db</sub>=20ns, t<sub>hold</sub>=10ns, t<sub>setup</sub>=20ns, t<sub>dls</sub>=5ns, t<sub>očitanja</sub>=20ns, izračunajte period signala takta za maksimalnu frekvenciju na kojoj će sklop i dalje raditi ispravno.
  - a) 90 ns

c) 100 ns

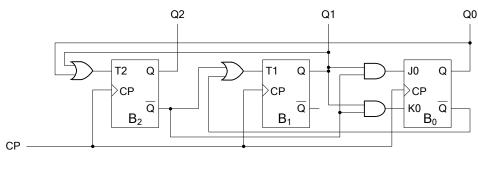
e) 120 ns

b) 25 ns

d) 65 ns

- f) ništa od navedenoga
- 6. Razmatramo sklop sa slike 3. U kojem ciklusu broji to brojilo?
  - a) 0, 3, 5, 2, 1, 7, 6, 4
  - b) 0, 2, 5, 1, 7, 3, 4, 6
  - c) 0, 5, 1, 7, 3, 4, 2, 6

- d) 0, 2, 3, 7, 5, 4, 6, 1
- e) 0, 1, 3, 4, 2, 6, 5, 7
- f) ništa od navedenog



Slika 3

7. Pogledajte sklop sa slike 3. Ako bistabil Bo zamijenimo bistabilom tipa D, što bi tada trebalo dovoditi na njegov ulaz D, kako se ne bi promijenio rad sklopa?

a) 
$$D = Q_2 \oplus Q_1$$

d) 
$$D = Q_1Q_0 + \overline{Q}_1\overline{Q}_0$$

b) 
$$D = Q_2 \oplus Q_0$$

e) 
$$D = \overline{Q}_2 Q_1 Q_0$$

c) 
$$D = Q_2Q_0 + \overline{Q}_1Q_0 + \overline{Q}_2Q_1\overline{Q}_0$$

- f) ništa od navedenog
- 8. Koliko iznosi maksimalna frekvencija rada 5-bitnog sinkronog binarnog brojila sa serijskim prijenosom (prijenos je izveden sklopovima I), ako je poznato  $t_{db}$  = 20 ns,  $t_{setup}$  = 15 ns,  $t_{dls}$  = 5 ns?
  - a) 10 MHz

d) 20 MHz

b) 25 MHz

e) 100 MHz

f) ništa od navedenog

c) 50 MHz