

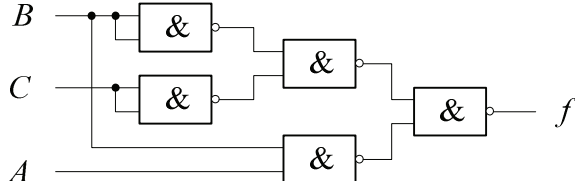
1. MEĐUISPIT IZ DIGITALNE LOGIKE

Grupa C

1.	<p>Sklop s tri ulaza dan je slikom. Kako glasi zapis njegova izlaza $f(A,B,C)$?</p> <div><div><div>A</div><div>1</div></div><div><div>B</div><div>=1</div></div><div><div>C</div><div>=1</div></div><div><div>&</div><div>f</div></div></div> <p>a) $f = \prod M(1,2)$ c) $f = \sum m(1,2)$ e) $f = \sum m(3,5)$ b) $f = \prod M(1,2,3)$ d) $f = \sum m(1,2,3)$ f) ništa od navedenoga</p>																														
2.	<p>Zadana je funkcija $f = \prod M(1, 2, 3, 5, 6, 7, 9, 13, 14, 15)$. Koliko ona ima implikanata/ primarnih implikanata/ bitnih primarnih implikanata, ako se funkcija realizira u obliku produkta suma?</p> <p>a) 13/ 5/ 3 b) 29/ 3/ 2 c) 29/ 7/ 1 d) 29/ 5/ 3 e) 13/ 3/ 2 f) ništa od navedenoga</p>																														
3.	<p>Funkcija g zadana je K-tablicom na slici. Funkcija $f(x_3, x_2, x_1, x_0)$ poprima vrijednost 1 ako i samo ako su vrijednosti ulaza x_3 i x_1 jednake. Odrediti minimalni oblik funkcije $z(x_3, x_2, x_1, x_0) = (g \oplus 1) + \bar{f}$.</p> <table><tr><td></td><td colspan="4">x_3x_2</td></tr><tr><td>x_1x_0</td><td>00</td><td>01</td><td>11</td><td>10</td></tr><tr><td>00</td><td></td><td></td><td></td><td></td></tr><tr><td>01</td><td></td><td>1</td><td>1</td><td></td></tr><tr><td>11</td><td></td><td>1</td><td>1</td><td></td></tr><tr><td>10</td><td></td><td></td><td></td><td></td></tr></table> <p>a) $z = x_3\bar{x}_1 + x_2x_0 + \bar{x}_3x_1$ b) $z = x_3x_2\bar{x}_1x_0 + \bar{x}_3x_2x_1x_0$ c) $z = \bar{x}_2 + \bar{x}_0 + x_3\bar{x}_1 + \bar{x}_3x_1$ d) $z = \bar{x}_3\bar{x}_2\bar{x}_1 + x_3\bar{x}_1x_0 + \bar{x}_3\bar{x}_2x_1$ e) $z = x_3x_1 + x_2x_0 + \bar{x}_3x_2$ f) ništa od navedenoga</p>		x_3x_2				x_1x_0	00	01	11	10	00					01		1	1		11		1	1		10				
	x_3x_2																														
x_1x_0	00	01	11	10																											
00																															
01		1	1																												
11		1	1																												
10																															
4.	<p>Primarni implikant funkcije zadane kao produkt suma je:</p> <p>a) suma koja se ne može simplificirati kombiniranjem s nekom drugom sumom u zapisu funkcije b) produkt koji jedini pokriva sve maksterme funkcije c) suma koja jedina pokriva sve maksterme funkcije d) suma s minimalnim brojem literala e) implikant koji sadrži sve varijable zadane funkcije f) ništa od navedenoga</p>																														
5.	<p>U obliku minimalnog produkta suma prikazati funkciju čiji izlaz poprima vrijednost 1 isključivo kada se na njen ulaz dovede 4-bitni podatak koji predstavlja binarno kodiran (BCD) dekadski broj koji je prost (prim) broj. (Broj 1 nije prost).</p> <p>a) $\bar{A} \cdot (B + C) \cdot (\bar{B} + D)$ c) $(A + B) \cdot (\bar{B} + \bar{D})$ e) $(B + \bar{D})(A + \bar{C})$ b) $(\bar{B} + D) \cdot (B + C)$ d) $(\bar{A} + \bar{D}) \cdot (B + \bar{C}) \cdot (\bar{B} + D)$ f) ništa od navedenoga</p>																														

6.	Podatak 1001110101 potrebno je zaštititi Hammingovim kodom uz uporabu parnog pariteta. Zaštićena kodna riječ je: a) 01100011110101 c) 10110010110101 e) 00100011110101 b) 11001101010101 d) 01000101010101 f) ništa od navedenog															
7.	Jedanaestbitovni podatak zaštićuje se Hammingovom kodom (posljedično, broj bitova kodne riječi veći je od 11). Na prijemnoj strani koristi se sklop za ispravljanje pogrešaka načinjen od višeulaznih I-sklopova, invertora i dvoulaznih EXILI-sklopova. Sklop ispravlja pogrešku samo na podatkovnim bitovima, odnosno izlazi sklopa su 11 ispravljenih podatkovnih bitova. Koliko je invertora ugrađeno u sklop za ispravljanje pogrešaka, ako je faktor grananja na izlazu svakog od invertora jednak 1? Ulaz sklopa za ispravljanje pogreške su podatkovni bitovi te bitovi sindroma. a) 22 b) 4 c) 16 d) 28 e) 11 f) ništa od navedenoga															
8.	Koja je od sljedećih tvrdnji o prikazu podataka u digitalnom obliku točna: a) pogreška kvantizacije može se izbjeći odgovarajućim izborom frekvencije uzorkovanja b) pogreška kvantizacije se eliminira primjenom postupka diskretizacije uzoraka po amplitu c) pogreška kvantizacije je u digitalnom prikazu podataka neizbježno prisutna di d) uzrok kvantizacijske pogreške je nedovoljan broj bitova za prikaz podatka e) izvor kvantizacijske pogreške su neprikladni analogni podaci na ulazu u sustav f) ništa od navedenoga															
9.	Složeniji digitalni sklop izgrađen je od dva jednostavnija sklopa (S1 i S2). Pri tome izlaz sklopa S1 pobuđuje ulaz sklopa S2. Sklop S1 pripada porodici sklopova P1 a sklop S2 porodici sklopova P2. Parametri za obje porodice prikazani su u tablici. Izračunajte iznos granice smetnje tako izgrađenog sklopa (na spoju između S1 i S2). <table><tr><td></td><td>U_{OL} [V]</td><td>U_{OH} [V]</td><td>U_{IL} [V]</td><td>U_{IH} [V]</td></tr><tr><td>P1</td><td>0,3</td><td>4,6</td><td>0,8</td><td>4,1</td></tr><tr><td>P2</td><td>0,2</td><td>4,3</td><td>0,6</td><td>3,9</td></tr></table> a) 0,5 V c) 0,4 V e) 0,2 V b) 0,1 V d) 0,3 V f) ništa od navedenoga		U_{OL} [V]	U_{OH} [V]	U_{IL} [V]	U_{IH} [V]	P1	0,3	4,6	0,8	4,1	P2	0,2	4,3	0,6	3,9
	U_{OL} [V]	U_{OH} [V]	U_{IL} [V]	U_{IH} [V]												
P1	0,3	4,6	0,8	4,1												
P2	0,2	4,3	0,6	3,9												
10.	Pri izvedbi digitalnog sklopa u obliku minimalne sume produkata može se pojaviti hazard. Ako promjene na ulazu sklopa ograničimo na samo jednu ulaznu varijablu, koja se vrsta hazarda može pojaviti te koji je prijelaz ulazne varijable kritičan? a) dinamički hazard, javlja se kod oba prijelaza b) statički 1-hazard, prijelaz 1→0 c) statički 1-hazard, prijelaz 0→1 d) statički 0-hazard, prijelaz 0→1 e) statički 0-hazard, prijelaz 1→0 f) ništa od navedenoga															
11.	Kako izgleda jedan od kanonskih oblika sljedeće funkcije: $\overline{(A + B + \overline{C} \cdot D)} \cdot \overline{A \cdot B \cdot \overline{C} \cdot D}$ a) $\sum m(8,10,11,12)$ c) $\sum m(8,10,11,13)$ e) $\prod M(8,10,11,12)$ b) $\prod M(1,4-11,13,14,15)$ d) $\sum m(0,2,3,13)$ f) ništa od navedenoga															

12. Uporabom B komplementa izračunati rezultat operacije $X-Y$, ako se brojevi pamte kao 6 znamenkasti oktalni brojevi, X iznosi $2701_{(8)}$ a Y iznosi $5673_{(8)}$. Negativni brojevi se pohranjuju u obliku B-komplementa. Rezultat je:
- a) 005006 c) 776321 e) 006421
b) 775006 d) 775016 f) ništa od navedenoga
13. Metodom K-tablica pronaći minimalni zapis funkcije f u obliku sume parcijalnih produkata, ako je $f(A,B,C,D)=\sum m(0,4,5,11,13,15)+\sum d(8,12)$. Rezultat minimizacije je:
- a) $\bar{C} \cdot D + B \cdot \bar{C} + A \cdot C \cdot D$ d) $A \cdot D + C \cdot D + A \cdot \bar{C}$
b) $\bar{C} \cdot \bar{D} + B \cdot \bar{C} + A \cdot C \cdot D$ e) $\bar{C} \cdot \bar{D} + B \cdot \bar{C} + A \cdot B \cdot C$
c) $\bar{A} \cdot C + \bar{C} \cdot \bar{D} + B \cdot C \cdot D$ f) ništa od navedenoga
14. Kod za zaštitu podataka sastoji se od tri kodne riječi: 11111111, 00100011 i 01011000. Koliko pogrešaka taj kod može ispraviti? Neka kriterij za otkrivanje ispravne riječi bude minimalna distanca koda.
- a) 4 b) 1 c) 0 d) 2 e) 3 f) ništa od navedenoga
15. Uporabom voltmetra ispitan je rad digitalnog sklopa koji ima tri ulaza i jedan izlaz. Kako je za sklop bio dostupan podatak da radi s naponskim razinama +1V i -1V, sve kombinacije tih razina dovedene su na ulaze A, B i C te je zabilježena odgovarajuća vrijednost napona na izlazu f , što je prikazano tablicom u nastavku.
- | U_A | U_B | U_C | U_f |
|-------|-------|-------|-------|
| -1V | -1V | -1V | -1V |
| -1V | -1V | 1V | 1V |
| -1V | 1V | -1V | 1V |
| -1V | 1V | 1V | 1V |
- | U_A | U_B | U_C | U_f |
|-------|-------|-------|-------|
| 1V | -1V | -1V | -1V |
| 1V | -1V | 1V | -1V |
| 1V | 1V | -1V | -1V |
| 1V | 1V | 1V | -1V |
- Kako glasi minimalni zapis funkcije koju obavlja sklop ako naponske razine tumačimo u skladu s negativnom logikom?
- a) $A + C$ b) $A\bar{B} + C$ c) $B\bar{C}$ d) $\bar{A} + BC$ e) $A\bar{C} + B$ f) ništa od navedenoga
16. Digitalni sustav interno pohranjuje 3-znamenaste dekadске brojeve u Excess-3 zapisu pri čemu na početak dodaje još bit predznaka: ako je taj bit 0, broj je pozitivan, inače je negativan. Na određenoj memorijskoj lokaciji u tom sustavu pročitani su podaci 1010101101000; označimo vrijednost tog broja s X . Drugi digitalni sustav brojeve zapisuje binarno koristeći 12-bitovni zapis te 2-komplement. Kada bi broj X bio pohranjen u memoriji ovog sustava, koji bismo sadržaj pročitali u memoriji? Dan je heksadekadski prikaz.
- a) FE2 b) 01E c) F79 d) 3ED e) F15 f) ništa od navedenoga
17. Ako se koristi Hammingov kôd s r zaštitnih i k informacijskih bitova, zalihost (redundanciju) kôda možemo izraziti sljedećim izrazom:
- a) $R = r/(r+k)$ c) $R = k/r$ e) $R = \lg(k)/\lg(r+k+1)$
b) $R = 1 - \lg(r)/\lg(k)$ d) $R = k/(r+k)$ f) ništa od navedenoga

18.	<p>Granica izmjenične smetnje:</p> <ul style="list-style-type: none"> a) ne može biti veća od granice istosmjerne smetnje b) može biti manja od granice istosmjerne smetnje c) uvijek je manja od granice istosmjerne smetnje d) uvijek je jednaka granici istosmjerne smetnje e) uvijek je veća od granice istosmjerne smetnje f) ništa od navedenoga
19.	<p>Neka Booleova funkcija ostvarena je uporabom univerzalnih sklopova kako je prikazano na slici.</p>  <p>Pronađite minimalni zapis te funkcije u obliku produkta suma. Potom taj minimalni zapis ostvarite uporabom sklopova NILI. Dobije se:</p> <ul style="list-style-type: none"> a) NILI(NILI(NILI(A,A),B),NILI(A,NILI(C,C))) b) NILI(NILI(NILI(B,B),C),NILI(B,NILI(A,A))) c) NILI(NILI(NILI(B,B),A),NILI(B,NILI(C,C))) d) NILI(NILI(NILI(A,A),C),NILI(A,NILI(B,B))) e) NILI(NILI(NILI(C,C),A),NILI(C,NILI(B,B))) f) ništa od navedenoga
20.	<p>Funkciju $f(A, B, C, D, E) = \overline{A} \cdot B + \overline{C} \cdot \overline{D} + \overline{E}$ potrebno je izvesti tehnologijom CMOS uz minimalan broj tranzistora. Koliko će ta izvedba potrošiti p-kanalnih tranzistora te na koliko će mjesta u toj izvedbi postojati serijski spoj p-kanalnih tranzistora?</p> <ul style="list-style-type: none"> a) pet p-kanalnih tranzistora, serijski spoj će biti na jednom mjestu b) šest p-kanalnih tranzistora, serijski spoj će biti na jednom mjestu c) pet p-kanalnih tranzistora, serijski spoj će biti na dva mjesta d) šest p-kanalnih tranzistora, serijski spoj će biti na dva mjesta e) četiri p-kanalnih tranzistora, serijski spoj će biti na jednom mjestu f) ništa od navedenoga