

## Digitalna logika, zadaci za rješavanje na predavanjima

### 13. Memorijski moduli

- Memorija  $256 \times 2$  bita ima  $2 \frac{1}{2} D$  organizaciju. Koliko logičkih riječi u tom slučaju sadrži jedna fizička riječ, ako se na adresni dekodер retka dovodi 5 bitova adrese?
  - jednu logičku riječ
  - četiri logičke riječi
  - osam logičkih riječi
  - šesnaest logičkih riječi
  - trideset i dvije logičke riječi
  - ništa od navedenog
- Na raspolaganju su čipovi RAM-a kapaciteta  $1024 \times 8$  bita. Potrebno je izgraditi RAM kapaciteta  $2^{14} \times 32$  bita. Koliko adresnih ulaza treba imati dekodер koji upravlja ulazima za omogućavanje korištenih manjih čipova RAM-a?
  - 64
  - 7
  - 2
  - 4
  - 16
  - ništa od navedenoga
- Neki memorijski modul ima kapacitet  $64K \times 8$  bita. Ako je memorijsko polje organizacije 3D, koliko će ukupno izlaza imati korišteni **adresni dekodери**?
  - 512
  - 4096
  - 1024
  - 64
  - 2048
  - ništa od navedenoga