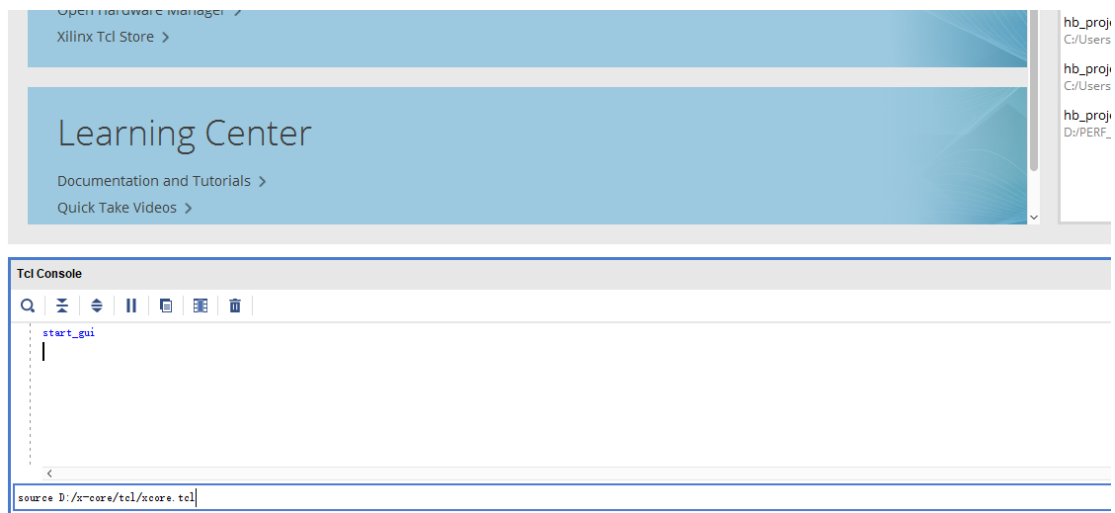
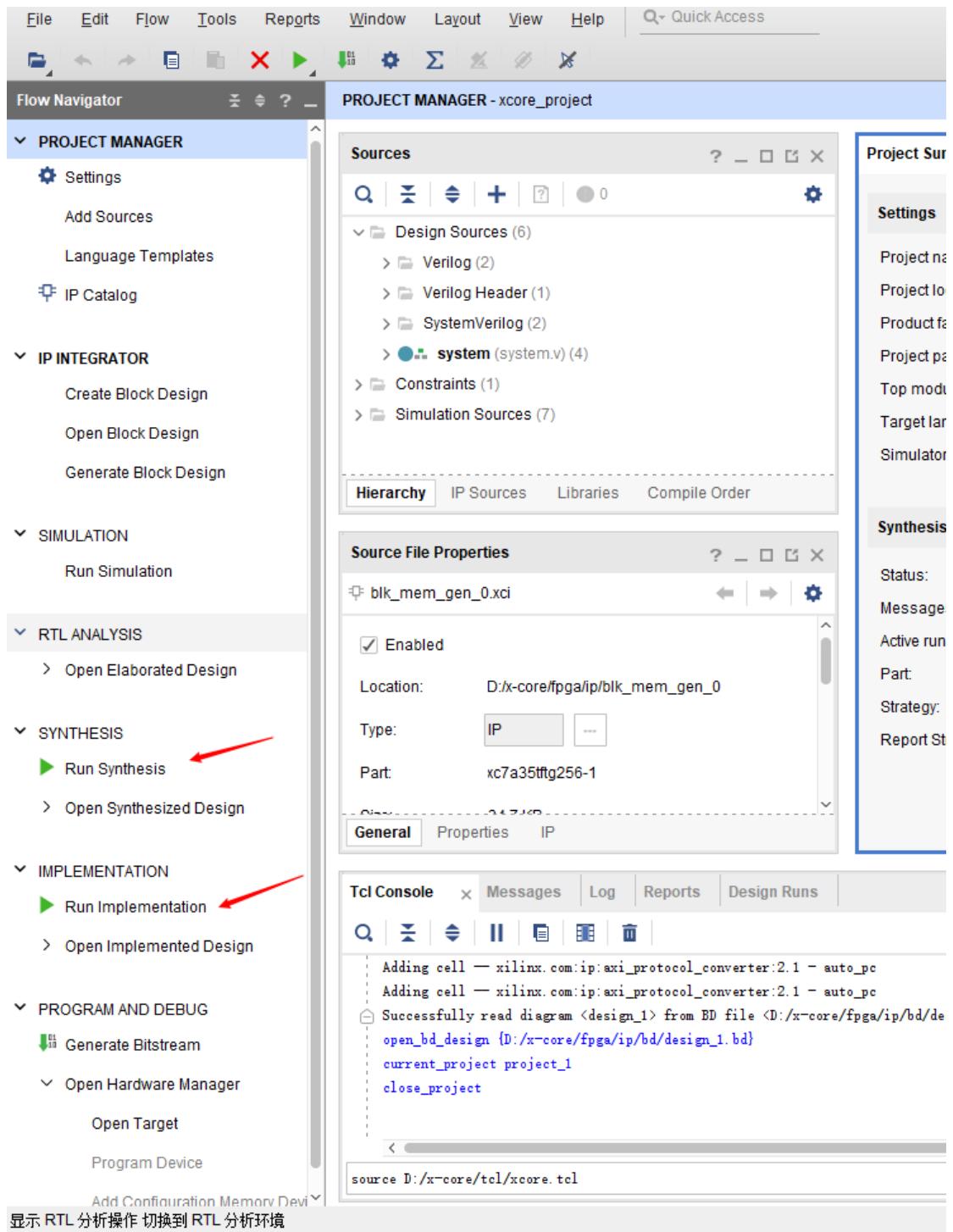


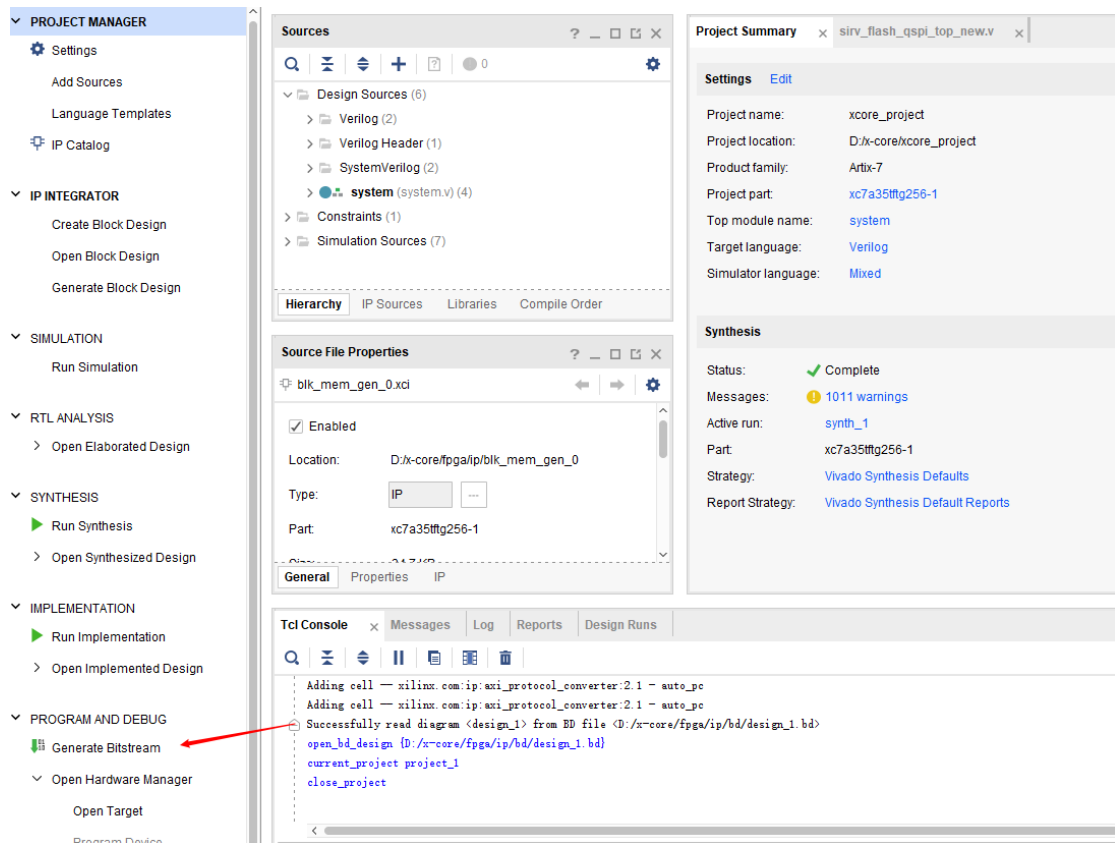
1. 下载 X-Core 项目至本机中。
2. 打开 vivado2018.2, 在命令行输入 `source + tcl` 文件路径(如: `source D:/x-core/tcl/xcore.tcl`), 点击回车键生成工程。



3. 工程默认为 Artix-7 35T 芯片型号, 如有差异根据情况修改, 修改后更新 ip 核。
4. 依次点击 Run Synthesis, Run Implementation 综合并实现工程。



5. 点击 Generate Bitstream 生成 bit 流文件。



6. 连接好开发板的电源和下载器。

7. 点击 open Hardware Manager，连接下载器，并将 bit 文件进行烧录。

