bit2_and1

d_flop:d0

bit3_and2

clk　　qbar

f0

d　　g

bit2_and2

bit2_or1

count[3..0]

d_flop:d2

f2

clk　　qbar

d　　g

bit3_and0

d_flop:d3

bit3_or1

clk　　qbar

f3

d　　g

bit3_and4

bit2_and0

d_flop:d1

clk　　qbar

d　　g

bit3_and1

bit1_next

f1

reset

clk