

Register

RA	7	6	5	4	3	2	1	0
Tris	0	0	0	0	0	0	0	0
Pin	0	0	0	0	0	0	0	0

RB	7	6	5	4	3	2	1	0
Tris								
Pin								

Speicher

	00	01	02	03	04	05	06	07
00	00	00	00	18	00	00	00	00
08	00	00	00	00	00	00	00	00
10	00	00	00	00	00	00	00	00
18	00	00	00	00	00	00	00	00
20	00	00	00	00	00	00	00	00
28	00	00	00	00	00	00	00	00
30	00	00	00	00	00	00	00	00
38	00	00	00	00	00	00	00	00
40	00	00	00	00	00	00	00	00
48	00	00	00	00	00	00	00	00

☐ A7 ☐ A6 ☐ A5 ☐ A4 ☐ A3 ☐ A2 ☐ A1 ☐ A0
☐ B7 ☐ B6 ☐ B5 ☐ B4 ☐ B3 ☐ B2 ☐ B1 ☐ B0

Spezialfunktionsregister

W-Reg 00
FSR 00
PCL 00
PCLATH 00
PC 0000
Status 00

IRP RP1 RP0 T0 PD Z DC C

Go

Stop

Reset

Step In

Step Out

4 MHz

Laufzeit:
0 µs

NR				BP
1	00001		;Programm zum Test des 16F84-Simulators.	BP
2	00002		;Es werden alle Befehle überprüft.	BP
3	00003		; (c) St. Lehmann Ersterstellung: 20.04.2005	BP
4	00004		;	BP
5	00005		;Definition einiger Symbole	BP
6	00006		indirect equ 0	BP
7	00007		status equ 03h	BP
8	00008		fsr equ 04h	BP
9	00009		ra equ 05h	BP
10	00010		rb equ 06h	BP
11	00011		count equ 0ch	BP
12	00012			BP
13	00013		;Definition des Prozessors	BP
14	00014		device 16F84	BP
15	00015		;Festlegen des Codebeginns	BP
16	00016		org 0	BP
17	00017		start	BP
18	0000 2843	00018	goto main ;Unterprogramme überspringen	BP
19	0001 0000	00019	nop	BP
20	0002 0000	00020	nop	BP
21	0003 0000	00021	nop	BP
22		00022	;Adresse 0004 wird beim Interrupt angesprungen	BP
23		00023	;***** hier liegen die Interrupt-Unterprogramme	BP
24		00024	intup	BP
25	0004 1C8B	00025	btfs 0bh,1 ;ist es RB0-Interrupt?	BP