NR	3			BP	
1		00001	;Programm zum Test des 16F84-Simulators.	BP	1
2		00002	;Es werden alle Befehle �berpr�ft.	BP	
3		00003	(c) St. Lehmann Ersterstellung: 20.04.2005	BP	
4		00004	1	BP	
5		00005	;Definition einiger Symbole	BP	
6		00006	indirect equ 0	BP	
7		00007	status equ 03h	BP	
8		80000	fsr equ 04h	BP	П
9		00009	ra equ 05h	BP	
10		00010	rb equ 06h	BP	П
11		00011	count equ 0ch	BP	
12		00012		BP	
13		00013	;Definition des Prozessors	BP	
₹4		00014	device 16F84	BP	
15		00015	;Festlegen des Codebeginns	BP	
16		00016	org 0	BP	
17		00017 start		BP	
18	0000 2843	00018	goto main ;Unterprogramme �berspringen	BP	
19	0001 0000	00019	nop	BP	
20	0002 0000	00020	nop	BP	
21	0003 0000	00021	nop	BP	
22		00022	;Adresse 0004 wird beim Interrupt angesprungen	BP	
23		00023	;***** hier liegen die Interrupt-Unterprogramme	BP	
24		00024 intup		BP	
25	0004 1C8B	00025	btfss 0bh.1 :ist es RB0-Interrupt?	BP	7