

بسمه تعالی تمرین هفتم درس معماری کامپیوتر نیمسال دوم ۰۰–۹۹



.76 و E3 و .1 برای ضرب دو عدد بی علامت .1

$$A = (E3)_{16} = 11100011$$

 $B = (76)_{16} = 01110110$

الف) اگر از روش شیفت و جمع استفاده کنیم، به چند واحد جمع کننده نیاز داریم (به طور کامل نحوه ضرب را توضیح دهید)؟

برای حل این سوال چه به صورت A*B و یا به صورت B*A حل کرده باشید هر دو درست است. در ادامه شیوههای مختلفی برای نوشتن مقصود مسئله هست که همگی در نهایت به این منجر می شود که ما به Y بار عملیات جمع نیاز خواهیم داشت.

$$\begin{split} M &= A_0 B 2^0 + A_1 B 2^1 + \dots + A_7 B 2^7 \\ M &= 0 + shift(B.1) + shift(B.2) + shift(B.3) + 0 + shift(B.5) + shift(B.6) + 0 \end{split}$$

A 1 1 1 0 0 0 1 1 B 0 1 1 1 0 1 1 0

= $shift(A. 1) = A * 2^{1}$ 111000110 = $shift(A. 2) = A * 2^{2}$ 10101010010

...

0 1 1 0 1 0 0 0 1 0 1 0 0 0 1 0

ما ۷ بار عمل جمع را انجام خواهیم داد. جمع اول حاصل ضرب دو بیت کم ارزش B، در A را محاسبه می کند. جمع بعدی حاصل جمع اول را با ضرب بیت سوم B در A جمع می کند و به همین ترتیب روند تا انتها ادامه می باید تا خروجی نهایی ضرب A در B حاصل شود.

ب) اگر از روش ضرب بوث استفاده کنیم چند واحد جمع کننده نیاز است (الگوریتم ضرب را با مراحل و توضیح کامل بنویسید)

برای استفاده از الگوریتم بوث در اعداد بیعلامت، به سمت چپ اعداد یک بیت ۰ اضافه میکنیم تا عدد معادل آن در مکمل دو شوند (یعنی ضرب دو عدد نه بیتی را انجام میدهیم).

SC	Q	В	B ₀	A	
9	000000000	001110110	0	01110110	shift
8	000000000	000111011	0		Q+A'+1
	100011101	000111011	0		Shift
7	110001110	100011101	1		Shift
6	111000111	010001110	1		Q+A
	010101010	010001110	1		Shift
5	001010101	001000111	0		Q+A'+1
	101110010	001000111	0		Shift
4	110111001	000100011	1		Shift
3	111011100	100010001	1		Shift
2	111101110	010001000	1		Q+A
	011010001	101000100	1		Shift
1	001101000	010100010	0		Shift
0	000110100	010100010			

(البته برای ترتیبهای مختلف اعداد در ضرب، تعداد جمعها متفاوت میشود).

ج) ميزان تاخير را در دو قسمت الف و ب تحليل كنيد.

برای این عملیات در روش اول تاخیر ۷ جمع را داریم. در روش دوم ۴ بار عملیات جمع Q با Q با Q جمع را داریم. در روش دوم ۴ بار عملیات یک مکمل گیری هست و با شده. جمع Q با Q بار محاسبه کنیم زیرا در حقیقت این عملیات یک مکمل گیری هست و با توجه به ثابت بودن Q در روند الگوریتم نیازی به چند بار حساب شدن آن نیست. از طرفی تاخیر جمع کننده از شیفت کننده بیشتر است و می توان از آن صرف نظر کرد. در کل در این ضرب، تاخیر ضرب کننده بوث از ضرب کننده شیفت و جمع کمتر می باشد.

ثبات $^{\prime}$ هشت بیتی $^{\prime}$ مقدار اولیهی $^{\prime}$ را دارد. این ثبات پس از یک شیفت حسابی به سمت راست (SAR)، سپس یک شیفت چرخشی به سمت راست (ROR) و یک شیفت منطقی به سمت راست (SHR) چه مقداری را به خود می گیرد؟ (مرحله به مرحله بیان کنید.) $(A6)_{16} = (1010\ 0110)_2$ Arithmetic Shift Right: $(10100110)_2 \rightarrow (11010011)_2$ 7 6 5 4 3 2 1 0 7 6 5 4 3 2 1 0 1 0 0 1 0 1 1 1 0 0 0 1 0 1 1 1 شیفت حسابی چپ و راست: 0 0 1 0 1 1 1 0 0 1 1 0 0 1 0 1 1 Circular Shift Right: $(11010011)_2 \rightarrow (11101001)_2$ 7 6 5 4 3 2 1 0 7 6 5 4 3 2 1 0 0 0 0 1 0 1 1 1 0 0 0 1 0 1 1 1 شیفت چرخشی چپ و راست: 1 0 0 0 1 0 1 1 0 0 1 0 1 1 1 0 Logical Shift Right: $(11101001)_2 \rightarrow (01110100)_2 = (74)_{16}$

اشكالات خود را مى توانيد از طريق ايميل <u>CAspring2021@gmail.com</u> بپرسيد. لينك كانال تلگرام درس المجار المجار المجار المجار المجار درس دنبال كنيد.

شیفت منطقی چپ و راست:

موفق باشيد

7 6 5 4 3 2 1 0

0 0 0 0 0 1 0 1 1

0 0 0 1 0 1 1 1

7 6 5 4 3 2 1 0

0 0 0 1 0 1 1 1

0 0 1 0 1 1 1 0 • 0

¹ Register

² Shift Arithmetic Right

³ Rotate Right

⁴ (Logical) Shift Right