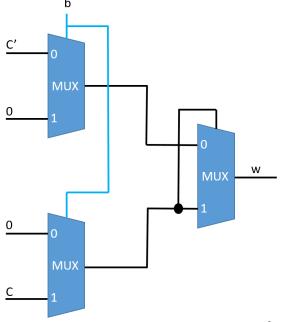


بسمه تعالی تمرین اول درس معماری کامپیوتر نیمسال دوم ۰۰-۹۹

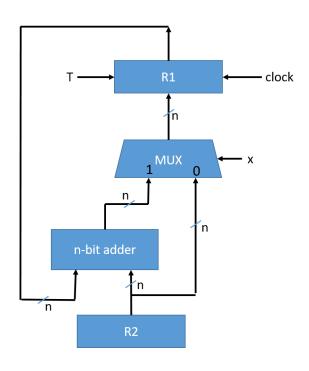
دانشکده مهندسی کامپیوتر

مهلت تحویل ساعت ۵۵:۲۲ روز ۱۳۹۹/۱۲/۲۲

۱. خروجی مدار زیر را به صورت تابعی از b و c بنویسید.



۲. طبق شكل زير كدام موارد انتقال ثباتي RTL زير قابل اجراست؟



$$x: R1 \leftarrow R2$$
 (1

$$x.T:R1 \leftarrow R2$$
 ($^{\circ}$

$$x'.T:R1 \leftarrow R2$$
 (*

$$T.x': R1 \leftarrow R1 + R2$$
 (*

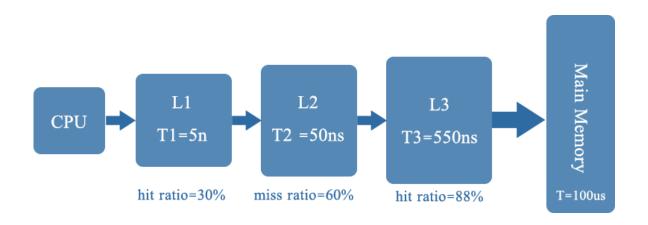
۳. توصیف RTL مربوط به ریزعملیات زیر را نوشته و سپس مدار معادل آن را رسم کنید (R1، R3 و R3 ثبات هستند).

if p then R1 \leftarrow R2 else if q then R1 \leftarrow R1 + R3 else R1 \leftarrow R1 + R2 if s then R2 \leftarrow R1

۴. سیستمی به شکل زیر را در نظر گرفته و سپس به سوالات داده شده پاسخ دهید.

الف) متوسط زمان دسترسی را برای این سیستم محاسبه کنید.

ب) فرض کنید یک حافظه ی دیگر T=120ns و درصد موفقیت 60% بین حافظه های L3 و L3 قرار گیرد. متوسط زمان دسترسی نسبت به قسمت الف چقدر بهبود می یابد؟



۵. به سوالات زیر بهصورت کوتاه پاسخ دهید.

الف) حافظهی دائمیای که دادهها و دستورالعملهای راه اندازی کامپیوتر را در خود جایداده و دادهها پس از خاموش شدن پاک نمیشوند، چیست؟

- ب) كدام حافظه بايد بارها در ثانيه تازهسازي شود؟
- ج) كدام حافظه پس از قطع شدن منبع انرژی اطلاعاتش پاک میشود؟
- د) تفاوت حافظهی دسترسی تصادفی و حافظهی دسترسی ترتیبی چیست؟ هرکدام چه مزایا و معایبی دارند؟ یک کاربرد از هرکدام را در کامپیوتر بنویسید.

¹ Random access memory

² Sequential access memory

لطفا نکات زیر را در نظر بگیرید.

۱- تمرینات را به صورت انفرادی انجام دهید. با هم حل کردن نیز مشکل دارد.

۲- پاسخهای خود را با کیفیت مناسب و خوانا اسکن کنید. برای نامگذاری فایل تکلیف ابتدا شماره دانشجویی و سپس نام و نام خانوادگی و این دو را با یک «_» از هم جدا کنید.

StudentNum_Name.pdf

به عنوان مثال :

۳- تمیزی و خوانایی پاسخ تمرینات از اهمیت بالایی برخوردار است.

۴- اشكالات خود را مى توانيد از طريق ايميل <u>CAspring2021@gmail.com</u> بپرسيد.

 Δ - مهلت تحویل تمرین ساعت Δ ۲۳:۵۵ جمعه ۲۲ اسفند ۹۹ میباشد.

موفق باشيد