

## بسمه تعالى

تمرین سوم درس معما<mark>ری کامپیو</mark>تر نیمسال دوم ۰۰–۹۹

مهلت تحویل ساعت ۵۵:۲۳ روز ۱۳۹۹/۱/۶



دانشكده مهندسى كامپيوتر

۱. همجواری مکانی و زمانی متغیر ۷ و sum را در قطعه کد زیر بررسی کنید. (همراه با توضیح)

متغیر sum در هر بار انجام حلقه واکشی می شود 🗲 همجواری زمانی. درایه های آرایه v در هر بار انجام حلقه به ترتیب واکشی میشوند 🗲 همجواری مکانی.

 $1 ext{KB}$  است. که اندازهی  $8 - ext{WSA}$  است. که اندازهی نهان  $8 - ext{WSA}$  ار ابه اندازهی  $8 - ext{VSA}$ می دانیم که برای نگاشت خانههای حافظهی اصلی به این حافظهی نهان نیازمند ۷ بیت برای هر tag هستیم. در این صورت:

تعداد بلوک های حافظه نهان 🛨 ۵۱۲

اندازه حافظه نهان 🗲 512KB اندازه بلوک های حافظه + 1KB

الف) اندازهی حافظهی اصلی چقدر بوده است؟

Tag Index offset

Tag → 7bit Index  $\rightarrow$  6bit(512/8 =64blocks in each set) Offset  $\rightarrow$  10bit(1k)

\*\* اندازه هر کلمه یک بایت است.

است.  $42^{23}=8MB$  اندازه قالب آدرس حافظه اصلی ۲۳ بیت است در نتیجه اندازه حافظه اصلی  $42^{23}=8^{23}$ 

۳. اندازهی حافظهی اصلی سیستمی را بیاید که در آن از حافظهی نهانی به اندازهی 512KB و نگاشت 8 – 8
استفاده شده است (تعداد بیت مورد نیاز برای مشخص شدن هر tag را ۱۰ در نظر بگیرید).

Tag	Index	offset

Tag  $\rightarrow$  10bit Index  $\rightarrow$  xbit Offset  $\rightarrow$  ybit

اندازه حافظه نهان = تعداد X Set تعداد بلوک در هر X Set اندازه هر بلوک

$$512KB = 8 \times 2^{x} \times 2^{y} \ byte \rightarrow 2^{19} = 2^{3+x+y} \rightarrow 19 = x+y+3 ==> x+y=16$$

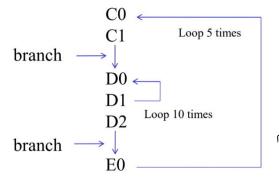


اندازه قالب آدرس حافظه اصلی ۲۶ بیت است در نتیجه اندازه حافظه اصلی  $2^{26}=64MB$  است.

۴. یک پردازنده با سرعت ۵ مگاهرتز و گذرگاه داده ۳۲ بیتی مفروض است. چنانچه در طراحی جدید این پردازنده سرعت به ۲۰ مگاهرتز افزایش یابد ولی گذرگاه داده ۸ بیتی شود. بیشینهی تسریع به دست آمده چهقدر است؟



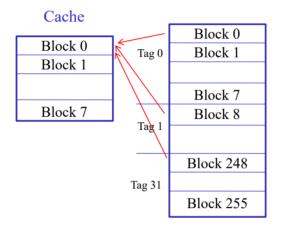
د. برنامهای را در نظر بگیرید که درخواستهای دسترسی به حافظه یآن مانند تصویر زیر باشد (هر جا کلمه branch نوشته شده، یعنی دو آدرس از نظر فیزیکی در حافظه یاصلی، پشت سر هم نیستند).



حال تصور کنید که قرارست این برنامه را روی سیستمی با ویژگیهای زیر اجرا کنید:

- دارای حافظهی نهان با ۸ بلاک (هر بلاک، یک کلمه است)
  - دارای یک حافظه ی اصلی با ۲۵۶ بلاک
- برای نگاشت خانههای حافظه به حافظهی نهان از نگاشت مستقیم استفاده شدهاست.

\* نکته: آدرسهایی که در شکل بالا، دارای اندیس یکسان هستند، همگی به یک بلاک از حافظهی نهان نگاشت میشوند.



پس از اجرای کامل این برنامه، نرخ موفقیت حافظهی نهان سیستم چند خواهد بود؟

برای حل سوال در ابتدا بلاکهای فراخوانی شده را در نظر بگیرید. در هر لوپ و به ازای هر بار اجرای الگوریتم از بالا تا پایین، بلاکهای فراخوانی شده از حافظه ی اصلی به این شکل است:

حال همین فراخوانیها را در cache بررسی می کنیم تا ببینیم به کدام خانه از حافظه ی نهان نگاشت خواهند شد. برای بررسی این موضوع باید به نکته ی آخر سوال توجه کنیم. طبق این نکته فرض میکنیم که تمامی آدرسها CO، و DO به خانه ی اول حافظه ی نهان و آدرس DO به خانه ی دوم حافظه ی نهان و آدرس DO به خانه ی سوم حافظه ی نهان نگاشت می شود.

پس فراخوانیها از cache در لوپ اول اجرای برنامه به این شکل است:

loop1 loop3 loop10

cache block: 0, 1, 0, 1, 0, 1, 0, 1, ..., 0, 1, 2, 0

tag: C, C, D, D, D, D, D, D, D, D, E

hit/miss: m,m,m,m, h, h, h, h, h, m, m  $\rightarrow$  18h

فراخوانیها از cache در لوپ اول اجرای برنامه به این شکل است:

loop1 loop3 loop10

cache block: 0, 1, 0, 1, 0, 1, 0, 1, ..., 0, 1, 2, 0

tag: C, C, D, D, D, D, D, ..., D, D, E

hit/miss: m,m,m,m, h, h, h, h, h, h, h,  $\frac{1}{10}$  19h

و در تمام ۳ لوپ دیگر هم با همین شکل لوپ دوم خواهد بود. درنتیجه نرخ موفقیت این برنامه برابر است با:

hit rate = (18 + 4\*19)/(5\*24) = 0.78

## لطفا نکات زیر را در نظر بگیرید.

اشكالات خود را مىتوانيد از طريق ايميل <u>CAspring2021@gmail.com</u> بپرسيد.

موفق باشيد