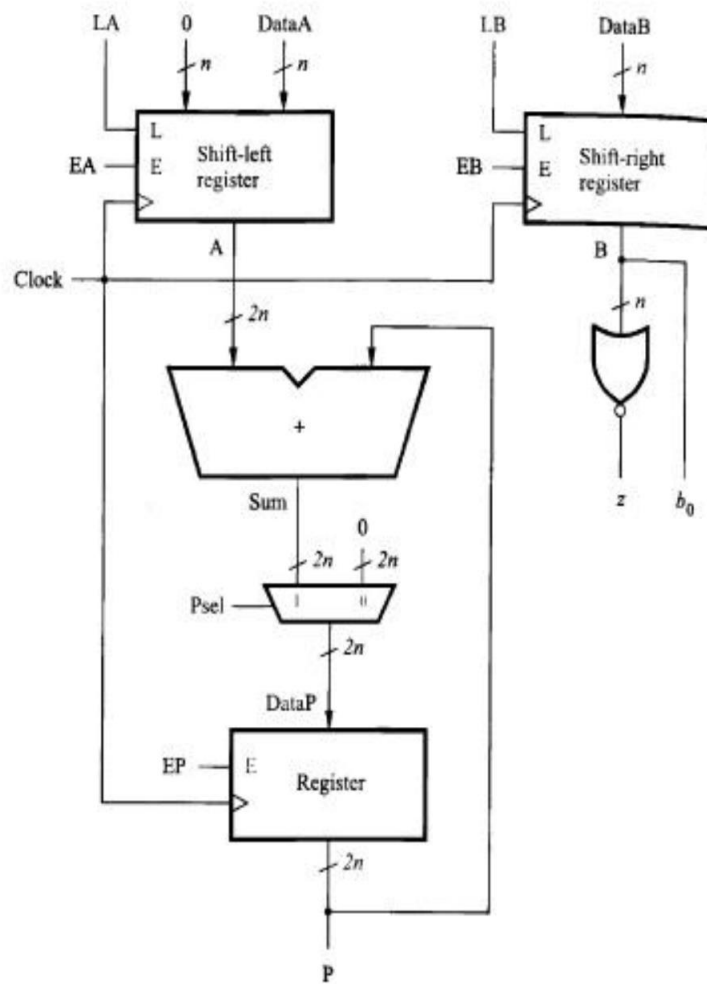


مدار های استفاده شده در سوال اول قسمت الف



**Fig. No. 2. Data circuit of multiplier [1]**

مدار های استفاده شده در سوال اول قسمت ب