••• معماری کامپیوتر (۱۱۰–۱۱–۱۱۱) بلسهی نهم



دانشگاه شهید بهشتی دانشکده ی مهندسی برق و کامپیوتر بهار ۱۳۹۱ لعمد معمودی ازناوه

- فهرست مطالب

- ضرب
- ضربکنندههای آرایهای
 - الگوريته Booth
 - تقسیه





Dot Notation

- ضرب (ادامه...)

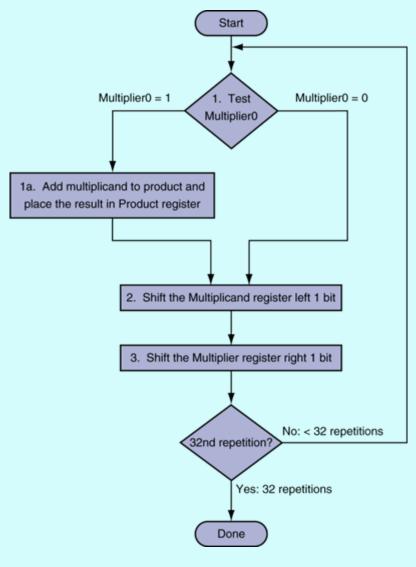
Multiplicand		X
Multiplier	$\bullet \bullet \bullet \bullet$	У
Partial products bit-matrix		$y_0 \times 20$ $y_1 \times 21$ $y_2 \times 22$ $y_3 \times 23$
Product		Z

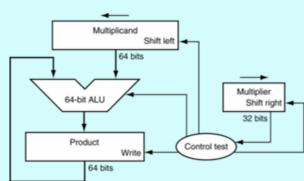






-- سفت افزار ضرب

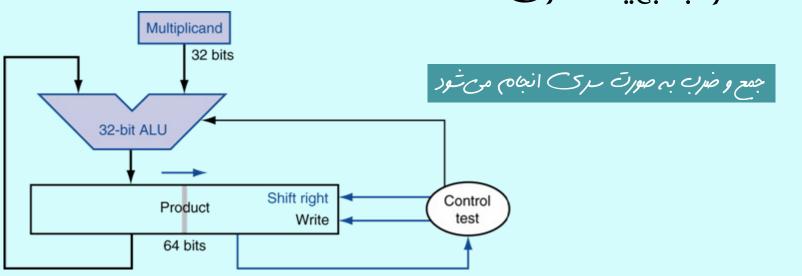




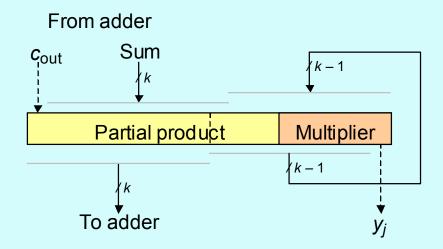




- ضرب بهینه سازی شده



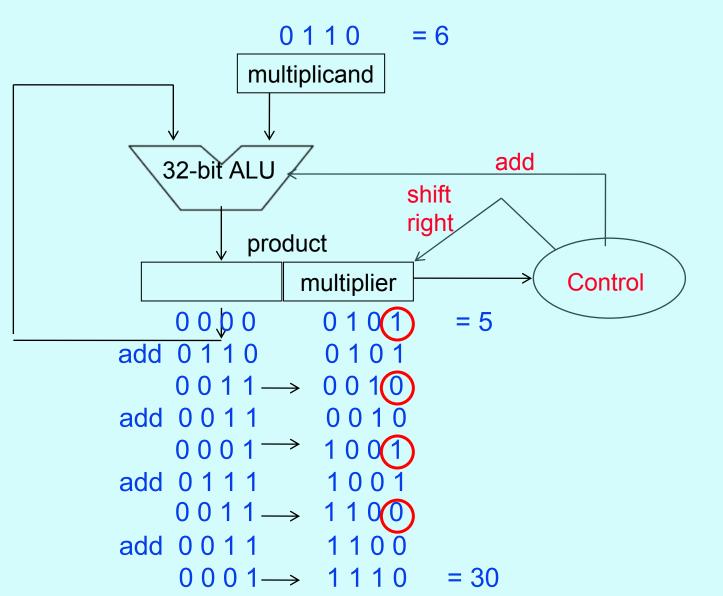
در صورتی که تعداد عملیات ضرب که باشد، چنین مداری کفایت موکند.







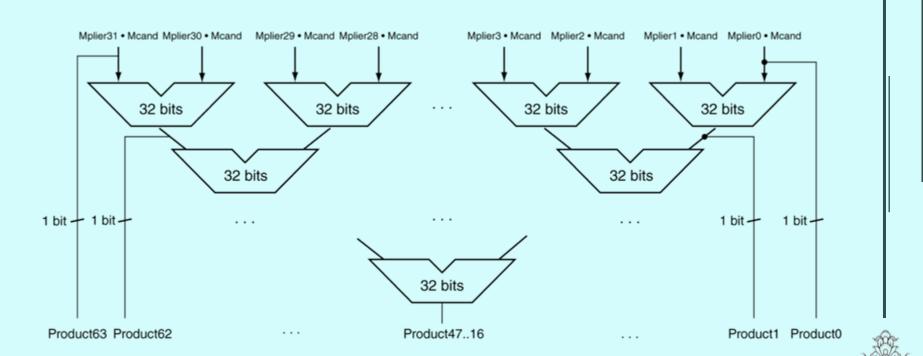








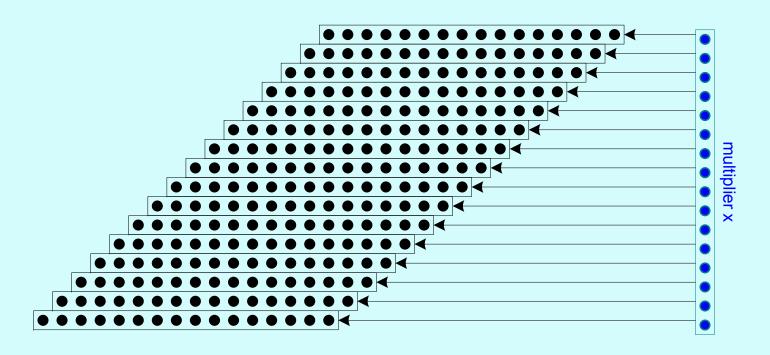
- ضرب کننده های سریع



بہ صورت خط لولہ قابل استفادہ می باشد



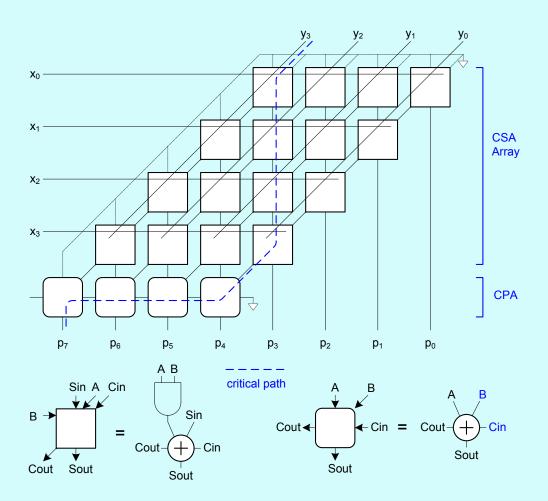
- ضرب کنندههای سریع (ادامه...)







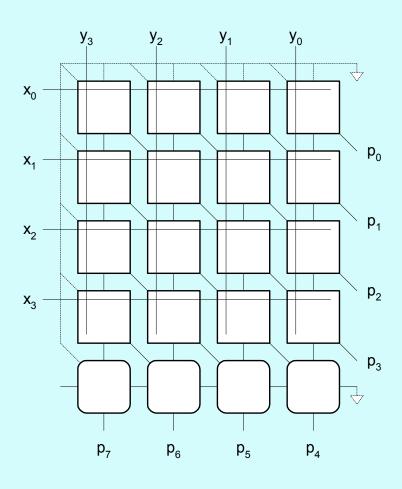
- ضرب کنندهی آرایهای







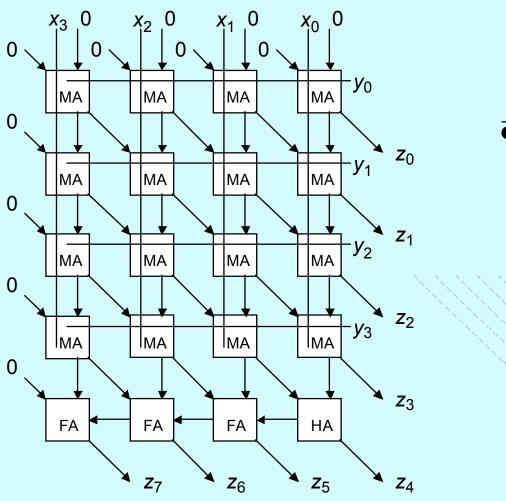
-- ضرب کنندهی آرایهای (ادامه...)

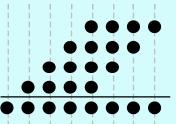




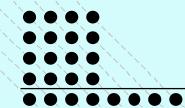


- ضرب کنندههای آرایهای (ادامه...)





Our original dot-notation representing multiplication



Straightened dots to depict array multiplier to the left

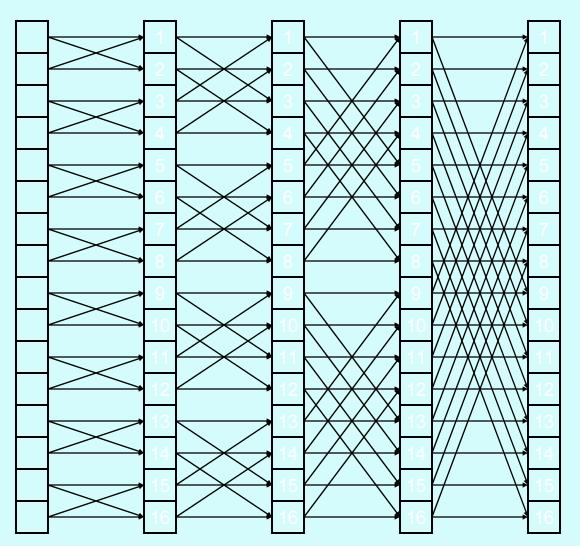






فرب لنده کی آرایط ک

مدار معاسبه ی تبدیل فوریه

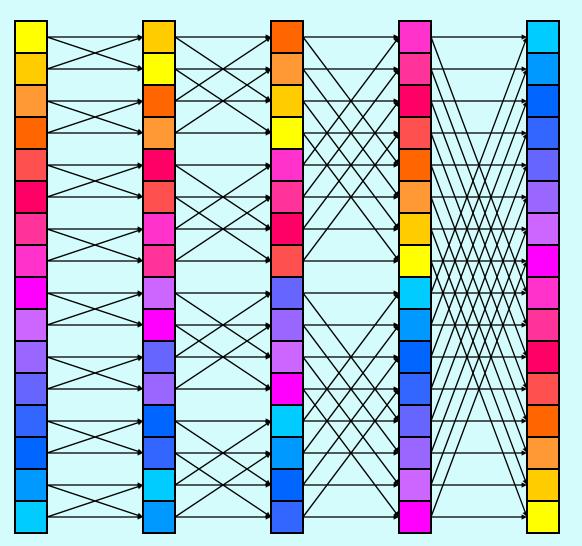








-- مثالی از نظ لوله در اعمال عسابی (تبدیل فوریه)

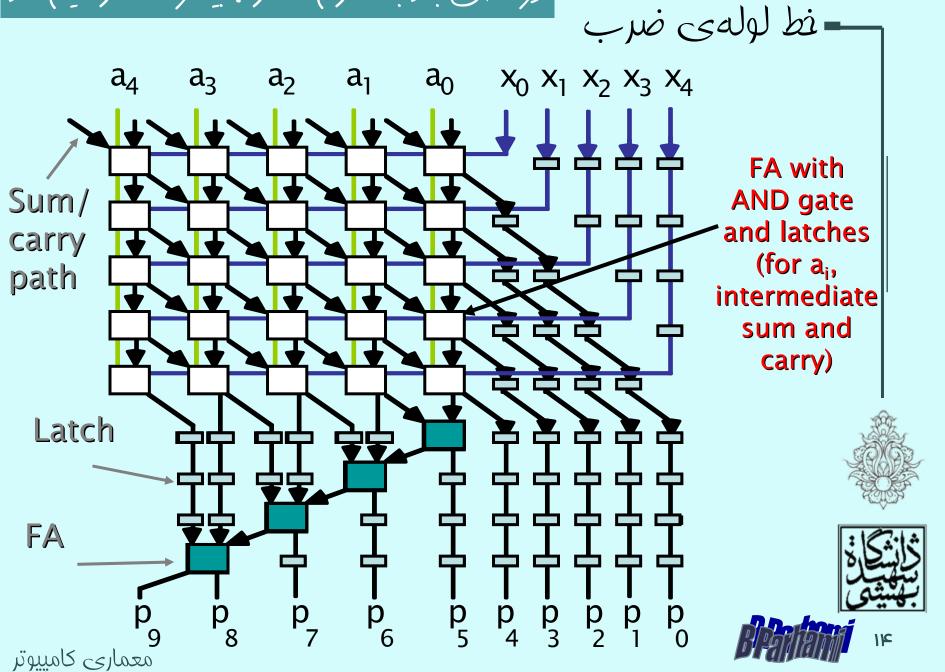




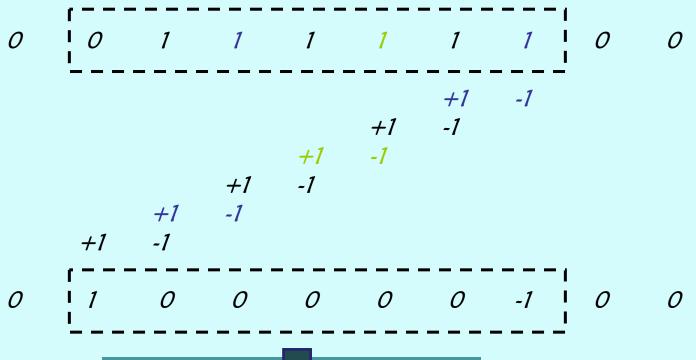




در فصل بعد با مفصوص خط لوله بیشتر آشا خواصیص شد













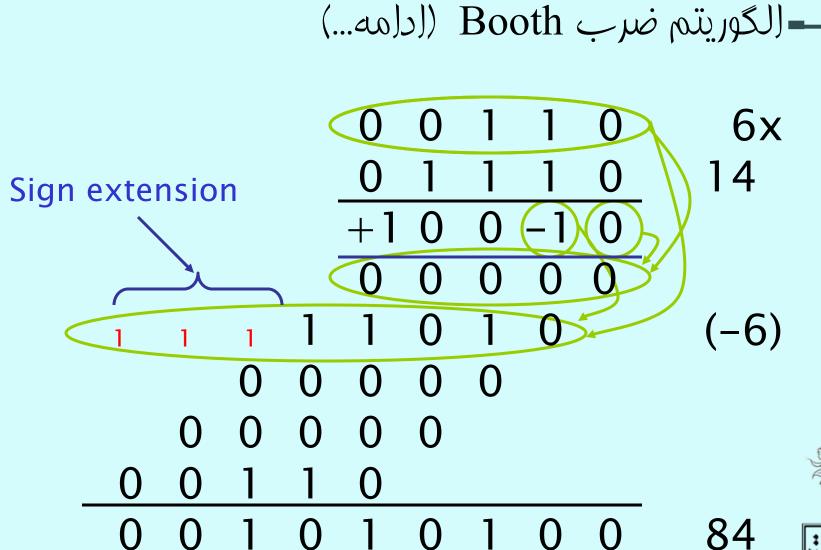


$$(+1 -1)$$
 $(+1 -1)$ $(+1 -1)$ $(+1 -1)$ $(+1 -1)$ $(+1 -1)$

طرنفت و طربایانی هر دویک عدر را نشان می دهند









- ضرب در MIPS

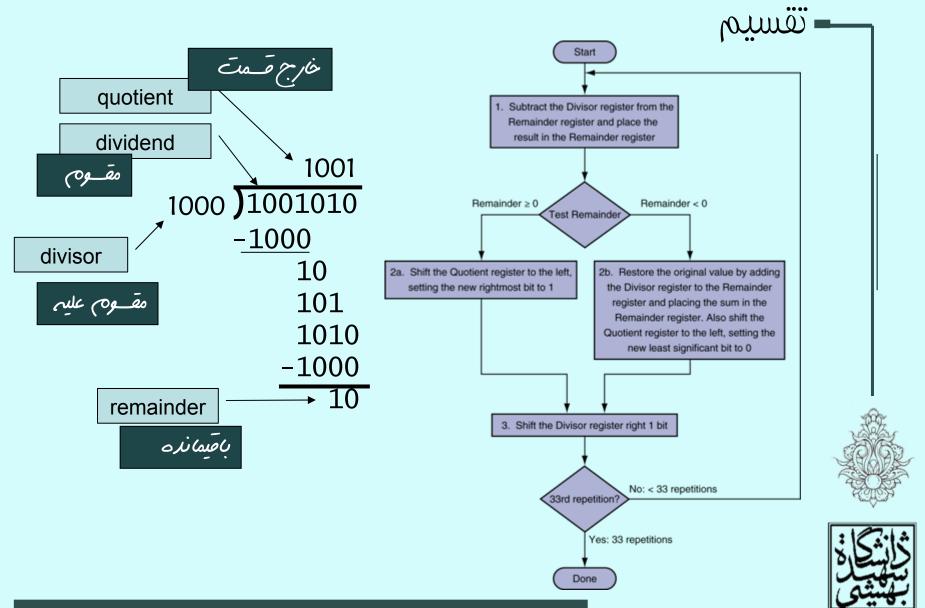
- دو ثبات سیودو بیتی برای ضرب پیشبینی شده است:
- HI: most-significant 32 bits
- LO: least-significant 32-bits

— دستورات

- mult rs, rt / multu rs, rt
 - انجام عملیات ضرب
- mfhi rd / mflo rd
 انتقال ممتوای HI/LO به ثباتهای مند منظوره
 - mul rd, rs, rt
 rd بنتقال قسمت کهارزش به







Dividend=Quotient X Divisor + Reminder

p.

سفت لفزار تقسیم

