# به نام خدا

## دانشکدهی مهندسی برق و کامپیوتر - معماری کامپیوتر

تاریخ تحویل: چهارشنبه هفدهم اسفند

تكليف نخست – زمستان ١٣٩٠



۱) هر یک از توصیفات زیر مربوط به کدام یک از دسته های کامپیوتر (رومیزی، سرور، درون کار، ابررایانه) می باشد؟
آ: متشکل از صد تا هزار پردازنده، چندین ترابایت حافظه اصلی و چندین پتابایت حافظه ذخیره سازی است که از چندین میلیون دلار تا صدها میلیون قیمت دارد.

ب: تكامل بسياري از تكنولوژيهاي محاسباتي از اين دسته حاصل شده است.

پ: بزرگترین دستهی کامپیوترها که یک برنامهی خاص یا مجموعهای خاص از برنامههای مرتبط با هم را اجرا میکنند.

ت: کامپیوترهای رومیزی که بدون صفحه نمایش و صفحه کلید هستند و معمولاً از طریق شبکه قابل دستیابی هستند.

ث: کامپیوترهایی که کارایی مناسبی را برای تک کاربر به ازای هزینهی کمی رقم میزنند.

ج: اعتمادپذیری به آنها بسیار مهم است و Crash در آنها هزینه بالایی را به دنبال دارد

چ: برای محاسبات سنگین و پیچیده مانند هواشناسی، کشف منابع نفتی و ... استفاده می شوند و بیشترین قابلیت در زمان خو د را دارند.

ح: اگرچه بزرگترین دسته کامپیوترها هستند اما خیلی از افراد هنگام استفاده از آنها متوجه نمی شوند که در حال کار با یک کامپیوتر هستند.

۲) کارایی کامپیوتر به چه عواملی بستگی دارد؟ هر یک با تاثیر بر چه کمیتی از فرمول کارایی (تعداد دستور، CPI و فرکانس)، باعث تغییر در کارایی میشوند؟

۳) چرا (MIPS (=Million Instruction Per Second) معیار مناسبی برای ارزیابی عملکرد نیست؟

C ،B ،A یکسان را در نظر بگیرید. چهار نوع رده دستورالعمل (ISA) یکسان را در نظر بگیرید. چهار نوع رده دستورالعمل D و D و جود دارد که فرکانس و Instruction per Cycle) D هر کدام در جدول زیر داده شده است:

	IPO	7)	فركانس		
D	C	В	A	GHz	پیادهسازی
٠/٢٥	٠/٢٥	٠/٥	١	1/0	$P_{{}_{\!\!\!\!\!\!\!\!\!\!\!\!\!\!\!\!\!\!\!\!\!\!\!\!\!\!\!\!\!\!\!\!\!$
•/0	•/0	•/٥	•/٥	٢	$P_{\gamma}$

آ) دستورالعملهای یک برنامه به ردههای به صورت زیر تقسیم شده است:

. D از رده A، ۲۰٪ از رده A، ۲۰٪ از رده A

كدام پيادهسازي سريعتر است؟

ب) CPIمیانگین برای هر پیادهسازی چقدر است؟

پ) تعداد سیکلهای ساعت (Clock Cycles) در صورتی که تعداد دستورالعملها باشد، برای هر دو پیادهسازی چند است؟

#### دانشکدهی مهندسی برق و کامپیوتر - معماری کامپیوتر



تاریخ تحویل: چهارشنبه هفدهم اسفند

تكليف نخست – زمستان ١٣٩٠

۵) دو پیاده سازی متفاوت  $P_{\gamma}$  و  $P_{\gamma}$  با مجموعه دستورالعمل یکسان را در نظر بگیرید. پنج رده دستورالعمل ( E تا E ) در مجموعه دستورالعمل وجود دارند و برای هر رده اطلاعات زیر داده شده است:

		CPI		فر کانس	1 1	
Е	D	C	В	A	GHz	پیادهسازی
٣	٤	٣	۲	١	١	$P_{{}_{}_{}_{}_{}}$
٤	٤	۲	۲	۲	1/0	$P_{_{\Upsilon}}$

آ) اگر اوج (peak) کارایی به صورت «بیشترین نرخی که یک کامپیوتر می تواند دنبالهای از دستورالعمل ها را اجرا کند» تعریف شود، اوج کارایی  $P_{\gamma}$  و  $P_{\gamma}$  را بر حسب دستورالعمل بر ثانیه حساب کنید.

A به اگر تعداد دستورالعملهایی که در یک برنامه مشخص اجرا می شوند بین همه ردههای دستورالعمل بجز رده A به صورت مساوی تقسیم شده باشند و در رده A تعداد دستورالعملها دو برابر بقیه باشد، کدام پیاده سازی سریع تر است؟

۱۹۸۳ برابر ۱۹۸۰ عدد باشد و تعداد آنها در سال ۱۹۸۰ برابر ۱۹۸۰ عدد باشد و تعداد آنها در سال ۱۹۸۳ در همان تراشه به ۲۰۲۰ عدد افزایش یابد، پیشبینی می کنید در سال ۲۰۲۲ تعداد ترانزیستورهای موجود در آن به چند عدد برسد؟

۷) فرض کنید نسخههای جدیدی از پردازندهای با مشخصات زیر طراحی کردهایم:

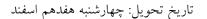
فركانس (گيگاهرتز)	ولتاژ (ولت)	نسخه
•/0	٥	١
1	٣/٣	۲

آ) خازن بار (Load Capacitive) بین دو نسخه چند درصد کاهش می یابد اگر توان دینامیکی ۱۰درصد کاهش یابد؟ ب) با فرض اینکه خازن بار نسخه ۲، ۸۰٪ خازن باز نسخه ۱ باشد، در صورتی که توان دینامیکی نسخه ۲، ۶۰٪ نسبت به نسخه ۱ کاهش یابد، ولتاژ نسخه ۲ را بیابید.

۸) جدول زیر انواع دستورالعمل تفکیک شده برای یک پردازنده را برای یک برنامه اجرا شده بر روی پردازنده های با
تعداد هسته متفاوت نشان می دهد:

CPI			تعداد دستورات ( ×۱۰ <sup>٦</sup> x )				تعداد	
Branch	L/S	Int	FP	Branch	L/S	Int	FP	پردازندهها
۲	٤	١	١	707	١٢٨٠	7	٥٦٠	١
۲	٤	١	١	٣٢	١٦٠	78.	٨٠	٨

#### دانشکدهی مهندسی برق و کامپیوتر - معماری کامپیوتر





تكليف نخست – زمستان ١٣٩٠

فرض کنید هر پردازنده فرکانس ۲ گیگاهرتز دارد. در هر یک از پردازندهها چقدر عملیات L/S را بهبود دهیم تا برنامه دو برابر سریع تر اجرا شود؟

### ۹) جدول زیر را برای دو پردازنده در نظر بگیرید.

СРІ	فركانس GHz	پردازنده
1/70	٤	$P_{{}_{\!\!\!\!\!\!\!\!\!\!\!\!\!\!\!\!\!\!\!\!\!\!\!\!\!\!\!\!\!\!\!\!\!$
*/Vô	٣	$P_{_{\Upsilon}}$

آ)یک تصور غلط این است که «یک پردازنده با فرکانس بیشتر را به عنوان پردازندهای با کارایی بیشتر در نظر بگیریم.» این ادعا را با توجه به داده های داده شده بررسی کنید.

ب)یک تصور غلط دیگر این است که «پردازندهای که دستورالعملهای بیشتری را انجام می دهد زمان اجرای بیشتری نیاز دارد.» با در نظر گرفتن اینکه پردازنده  $P_1$  یک دنباله ۱۰٬ دستورالعملی را اجرا میکند و CPI پردازنده تغییر نمی کند، تعداد دستورالعملهایی که پردازنده  $P_2$  اجرا می کند (در همان مدت زمان که  $P_3$  ۱۰٬ دستورالعمل را اجرا می کند) را حساب کنید.

پ) برای پردازندههای داده شده MIPS و کارایی را به دست آورید. چرا در این سوال MIPS بیشتر کارایی بالاتر را نتیجه می دهد؟

1) در یک کامپیوتر شخصی پردازنده ۰۰٪ از زمان اجرا را به خود اختصاص می دهد. اگر بخواهیم قدرت محاسباتی پردازنده را ۰ برابر کنیم باید ۰ برابر بیشتر برای پردازنده هزینه کنیم. با فرض اینکه پردازنده یک سوم از هزینه کامپیوتر را به خود اختصاص دهد، ایا این ارتقا به صرفه خواهد بود؟

سربلند و پیروز باشید سینا آقاسی، محسن فاریابی