

subject :

Year : Month : Date :

①

$$\underbrace{65536}_{\text{all blocks}} * \underbrace{8}_{\text{each block}} = \underbrace{2}_{\text{add}}^{16} \times \underbrace{2}_{\text{word}}^3$$

\Rightarrow addressing = 16 bits

$$IS \rightarrow 8 \times 3 = 24 \text{ bits}$$

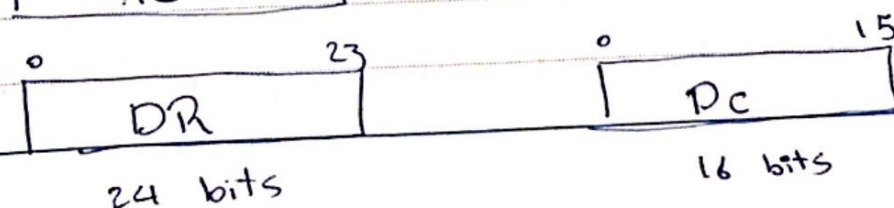
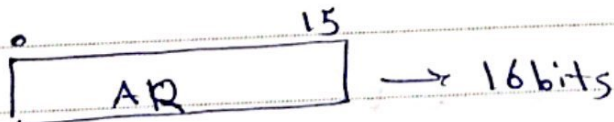
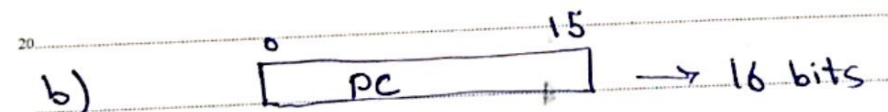
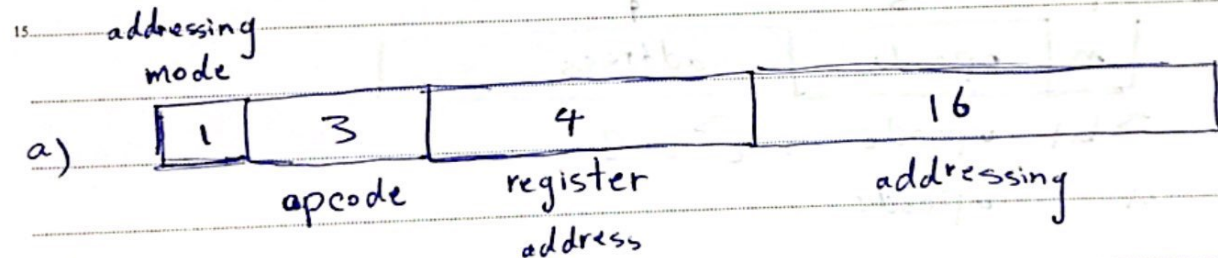
In direct \rightarrow 1 bit

Register code \rightarrow 4 bits (one of 16 R)

addressing \rightarrow 16 bits

$$\text{opcode} \rightarrow 24 - 21 = 3$$

$$\Rightarrow 2^3 = 8 \rightarrow \text{number of all upcodes}$$



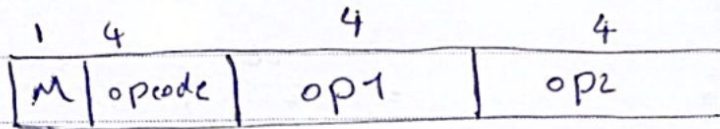
subject :

Year :

Month :

Date :

(2)



4 bit opcode $\rightarrow 2^4 = 16$

M opcode

0 0000 1111 15

1 1111

0 1111

$2^4 \times 2 = 8 \rightarrow$ opcode M

15 + 1 + 1 = 17

\rightarrow Basic computer Instruction format



3 bit opcode $\rightarrow 2^3 = 8$

M opcode

0 000 111 7

1 111

0 111

$2^3 \times 2 = 16 \rightarrow$ opcode M

$7 + 1 + 1 = 9 \rightarrow$ Basic computer Instruction format

subject :

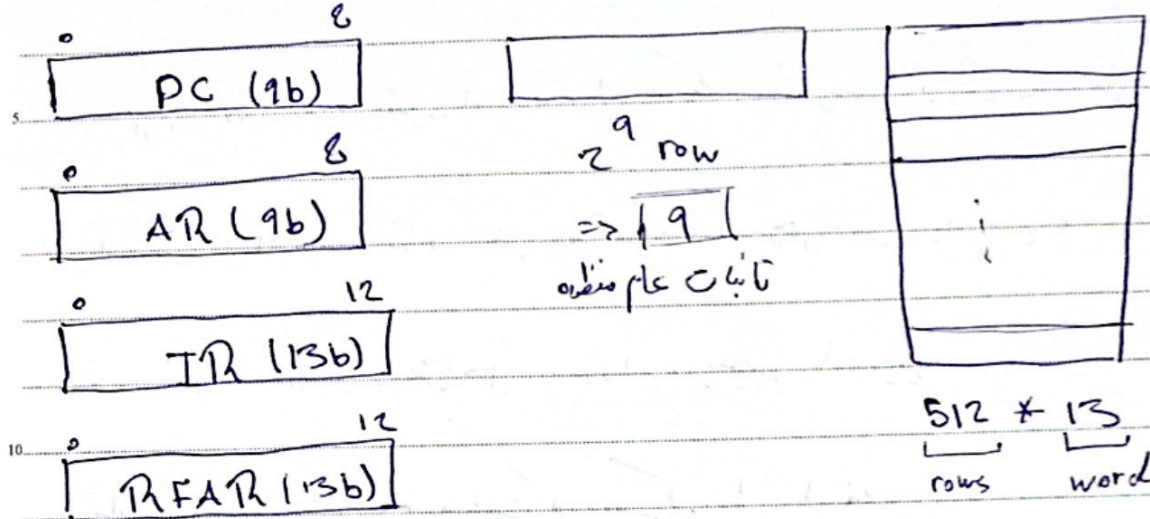
Year :

Month :

Date :

address \rightarrow 9 bit $\rightarrow 2^9 = 512 \rightarrow$ number of all blocks

each Block has 13 bits



512 * 13
rows word

(3)

a)

چون دستورات پیچیده است بهتر است که کامپیوتر CISC طرحی شود و

از نظر از تعداد ثبات کمتری استفاده شود (چون CISC است) ، RAM کوچک

تری نیاز دارد و در این حال دستورات پیچیده رایج نیستند. محدودیت اجرا شده

تعداد بالا نشانه آدرس دهی است که پیچیدگی طرحی را بالا میبرد.

b)

سادگی در تعداد RAM قوی برای طرحی های RISC مناسب است این استفاده بالایی

از Ram دارد و دوما هزینه کمتری دارد و پیچیدگی طرحی آن کم است.

c)

طرحی CISC چون تعداد کد در هر دستور زیاد و متغیر است و نیاز کمی

به stack دارد. چون تعداد ثبات کمی دارد و Ram کوچک قوی به RISC

دارد.

subject :

Year :

Month :

Date :

(4)

HLT (Halt) : is an assembly instruction which halts the central processing unit (CPU) until the next external interrupt is fired.

Interrupts are signals sent by hardware devices to the CPU altering it that an event occurred to which it should react.

JMP BACK (negative Jump) Jump Back -2d ram locations and ignore all flags

sometimes we need to jump back or negatively (walk backwards) in ram or instruction sets.

Jump-if-equal: A conditional jump instruction, like

"JE" (Jump if equal), does a goto somewhere if the 2 values satisfy the right condition.

ADD

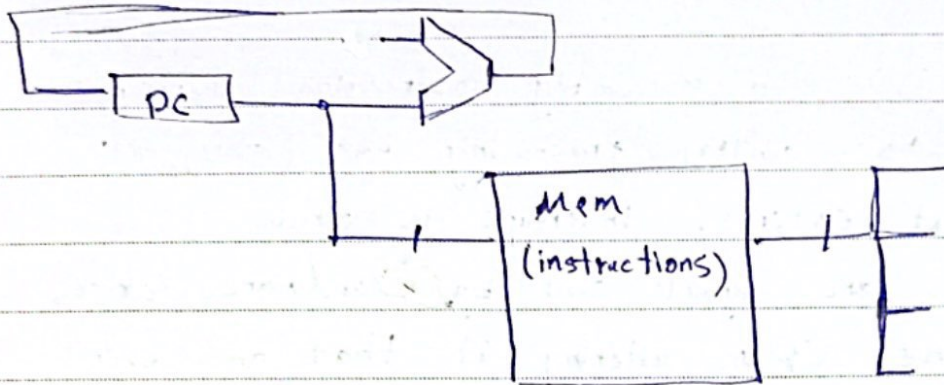
subject :

Year :

Month :

Date :

1. Instruction fetch



Data path for add

