- Chaque port 2(B, C on D) est contrôlé par 3 régistre. _DDRX: Le régistre de direction (1 sens de transfert) du port Ces port sont lei-directionnels leur consignration se fait pardes regestre spécifique (CDDRX)): por example DDRD contrôle le nort D DORD = a > PORTD = entré DDRD= => PORTD = sortie - Port x : Le régistre de donné du port (régistre de sortie). Rour les broches en sortie : premet de commander ces broches alentren · Lour - - entré : letat 2 perme d'active la résistance pull-ry, si O => pull up déractives - PINX: le régistre de lecture du post perme de lire les états des broches: Open bres, 1 pour hou 40 mA/PIN 200 mA/Port, 400 mA/MC

2_10-2024	Cours
SAP//TAS	
Digital signal ((discrete))	1 Supple
Del: A signal is broadly defined as a carrier	of information
Def: A signal is broadly defined as a carrier . Continuous ((analog)) is noted x(t)	100
Discrete ((digital)) x(n.Ts)	
or ((step)) and n is an winteger ((n & Ta))	aon la
Thanon theorem Ts 2 I max	
Fo swoid loosing information contained in the	analog signal
The Lhonon Condition must be satisfied	dealer Victoria
- Color I prome de active la	J. C.
8-10-2024	Cours
FP.G.A	
Anny I call of the state of soil to	o present
In Out	1
MATERIAL COMMATERIAL DESCRIPTION OF THE COMMANDER OF THE	2 Mount Z
1 1	Unbulber U High H Zom L
ZZZ	Fligh H
	dom L
Semi-Additioneur	
Sem 1. Add Clovier	
B	
Glaff - adder	
September of the septem	





