**JK triggeri** J va K ning ikkita ma'lumot kiritishiga ega bo'lgan ikki bosqichli sinxronlash triggeridir

**Analog signal** - cheksiz sonli o’zgaruvchanlarni olgan va uzluksiz o'rnatilgan signal

**Analog-raqamli o’zgartirgich** (ADC) analog kirish signallarini raqamli raqamga aylantiradigan analog-raqamli (qurilma)

**Arifmetik mantiqiy qurilma-**har ikkala arifmetik operatsiyani bajarish qobiliyatiga ega bo'lgan universal maqsadli arifmetik mantiq apparat (qo'shimcha va chiqarib olish) va bitdan mantiqiy operatsiyalar

**Assinxron trigger** -sozlamalarni kirishning boshlang'ich holatini o'rnatish uchun ishlatiladi

**Bufer xotirasi** -protsessor tomonidan faol ravishda ishlatiladigan ma'lumotni saqlash uchun kichik hajmdagi yuqori tezlikli xotira

**Demultipleksor** - bu mantiqiy o'zgaruvchining qiymatini chiqqandan biriga yuboradigan kombinatsiyalashgan elektron qurilma

**Diskret signal**- cheksiz qiymatlarni qabul qiluvchi va alohida-alohida ko'rsatilgan signalga ega

**Xotira qurilmasi** (xotira) Xotira vazifasini bajaradigan texnik vositalar to'plami

**Xotiraning axborot hajmi-** Xotirada saqlanadigan maksimal ma'lumot miqdori.

**Komparator-**ikkilik kodda tasvirlangan sonlarni taqqoslashga xizmat qiluvchi qurilma.

**Multipleksor** - bu chiqishdagi (n + 1) mantiqiy o'zgaruvchilardan birining qiymatini o'tkazadigan kombinatsiyalashgan elektron. qurilma.

**Dasturlashtirilgan ROM,** foydalanuvchi tomonidan maxsus qurilma yordamida yozilgan ma'lumot.

**Xotira registri** - bu ikkilik kodlar bilan ifodalangan ma'lumotlarni olish va saqlash funktsiyasi bo'lgan registr qurilmasi.

**Summator** - ikkilik sonlarni (operandlarning) arifmetik birikmasini anglatuvchi kombinatsiyalashgan elektron qurilma.

**Trigger**-ikki turg’unlik holatiga ega bo’lgan va tashqi boshqariluvchi signal yordamida bir holatdan ikkinchi holatga o’tuvchi qurilma.

**JK-триггер** синхронный двухступенчатый триггер, имеющий два информационных входа J и K

**Аналоговый сигнал** сигнал, принимающий бесконечное число значений и заданный в непрерывном времени

**Аналого-цифровой преобразователь** (АЦП) аналого-цифровой узел (устройство), выполняющее преобразование входного аналогового сигнала в цифровой

**Арифметико-логическое устройство** ИС универсального назначения, способная выполнять как арифметические операции (сложение и вычитание), так и поразрядные логические операции

**Асинхронный триггер** триггер, не имеющий входа синхронизации

**Буферная память** быстродействующее ЗУ небольшой емкости для хранения информации, активно используемой процессором

**Демультиплексор** комбинационная схема, передающая на один из выходов значение логической переменной, подаваемой на вход

**Дискретный сигнал** сигнал, принимающий бесконечное число значений и заданный в дискретном времени

**Запоминающая ячейка** (ЗЯ) элемент памяти, в каждом из которых хранится один бит информации

**Запоминающее устройство** (ЗУ) комплекс технических средств, реализующих функцию памяти

**Информационная емкость** ЗУ максимальный объем информации, хранимой в ЗУ

**Компаратор** комбинационная схема, реализующая сравнение двух операндов, представленных двоичными кодами

**Мультиплексор** комбинационная схема, которая передает на свой выход значение одной из (n + 1) логических переменных

**Программируемые ПЗУ**- ПЗУ, информация в которые записывается пользователем при помощи специальных устройств – программаторов

**Регистр памяти** регистр, функцией которого является прием и хранение информации, представленной двоичными кодами

**Сумматор** комбинационная схема, реализующая арифметическое сложение двоичных чисел (операндов)

**Триггер** элемент последовательностно типа, обладающий двумя устойчивыми состояниями (состояниями устойчивого равновесия) и способный под воздействием внешнего управляющего сигнала скачкообразно переходить (переключаться) из одного состояния в другое

**JK trigger-** is a synchronous two-stage trigger having two information inputs J and K

**Analog signal** is a signal that receives an infinite number of values ​​and is set in continuous time

**Analog-to-digital converter** -(ADC) an analog-to-digital node (device) that converts an analog input signal to a digital

**Arithmetic logic device-** of universal purpose, capable of performing both arithmetic operations (addition and subtraction), and bitwise logical operations

**Buffer memory-** a high-speed memory of a small capacity for storing information actively used by the processor

**Demultiplexer** -is a combinational circuit that sends the value of a logical variable input to one of the outputs

**Discrete signal-** a signal that takes an infinite number of values and is specified in discrete time

**Memory cell (**ZY) memory element, in each of which one bit of information is stored.

**Memory device** (memory) a set of technical tools that realize the memory function

**Information capacity of memory -**The maximum amount of information stored in the storage device

**Comparator-** combinational circuit, realizing comparison of two operands represented by binary codes

**Multiplexer-** is a combinational circuit that transfers to its output the value of one of the (n + 1) logical variables

**Programmable ROM** -ROM, the information in which is written by the user with the help of special devices - programmers

**Memory register** is a register whose function is to receive and store information represented by binary codes

**Summator** is a combinational circuit that realizes the arithmetic addition of binary numbers (operands)

**Trigger-** operation table presented in the tabular form of the trigger switching law that determines the response of the trigger to the input effects