

CISC (Complex Instruction Set Computing) atau "kumpulan instruksi komputasi kompleks" adalah suatu arsitektur komputer dimana setiap instruksi akan menjalankan beberapa operasi tingkat rendah, seperti:

- Pengambilan dari memori atau load, operasi aritmatika, dan penyimpanan ke dalam memori (store) yang satu bekerja sama.

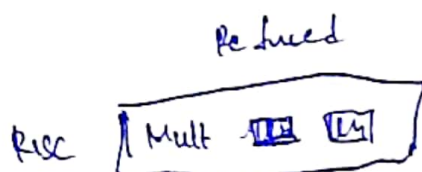
Tujuan utama CISC : - Melaksanakan instruksi dengan beberapa basis bahasa mesin. relatif pendek

- RAM kecil
- Menekankan pada perangkat keras
- Load/store bekerja sama

RISC (Reduced Instruction Set Computer), merupakan bagian dari arsitektur mikroprosessor yang berbentuk kecil dan berfungsi untuk mengeset instruksi dalam koneksi antara arsitektur lainnya.

Tujuan utama RISC : - Menekankan pada perangkat lunak

- Instruksi sederhana
- Load/store bekerja secara terpisah
- Ukuran kode besar dan kecepatan lebih efisien
- RAM besar



Machine instruction → Microcode Conversion

→ Micro instruction → Micro instruction execution

Machine instruction → Instruction execution