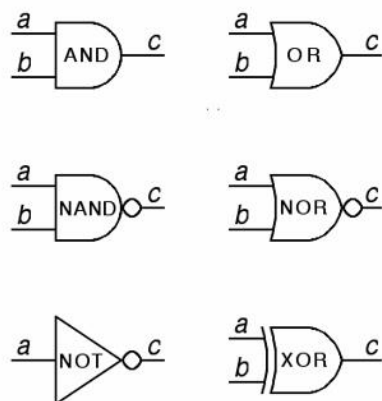


Remember CMOS Gates?



inputs		the output c					
a	b	AND $a b$	OR $a + b$	NAND $\overline{a b}$	NOR $\overline{a + b}$	NOT \overline{a}	XOR $a \oplus b$
0	0	0	0	1	1	1	0
0	1	0	1	1	0		1
1	0	0	1	1	0	0	1
1	1	1	1	0	0		0

Boolean logic operations

控制字

方式选择控制字

定义三个数据端口的工作方式

