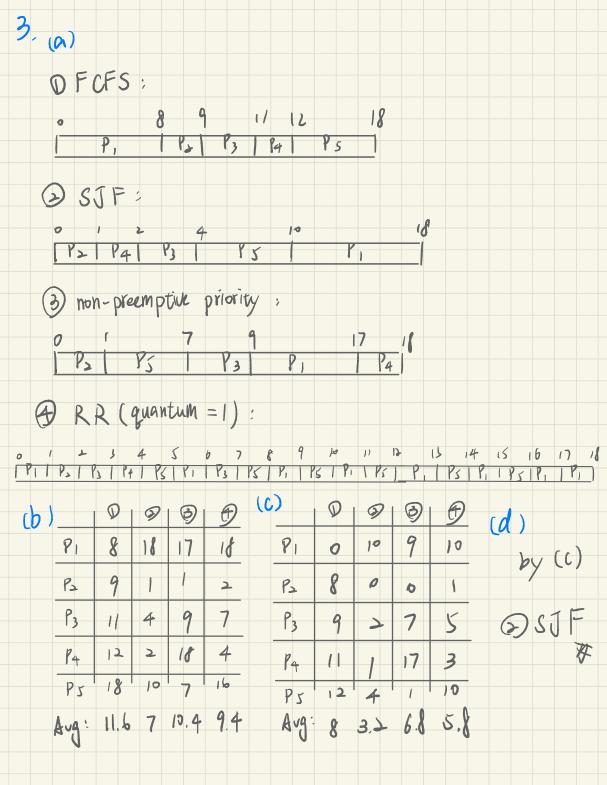
I/O和 Memory 共用同一地 memory space, 使 CPU不用使 用确外的指定控制工力。 籍 I/O 的 port 或 memory map 到 memory addless, 等 read 或 wite I/O port 時/像 memory 一楼讀写又一旦 map 到的space 不不能 存放真正的記憶體。 DMA: Direct Memory Access", 一种记忆中的 技术了,不需CPU介人處理可以直接實取 main memory 1. CPU programs the DMA controller. (CPU 将 data交给 DMA controller, DMA of Disk controller 13 data 進 buffer) 2. DMA requests the data in the buffer transfer to memory, 3. Data transferred (Disk controller -> main memory) 4. Ack. (Disk antroller 回傳程認 write 完成的 signal 然 DMA) S. Interrupt when done. (OMA @1\$ interrupt \$60 CPU)



4. Subroutine. Unix process 中有 user part \$0 karnel part, 當點要 或高權限時就會需要納到 kernel part, 始久兒 再图到 user part , 其() 是 main function (coroutine)中 一般的function (subroutine), 執行完整個型式才 回傳,而coroutine則久許逐式執行到一半就中國介。