

UNIVERSIDADE DO ESTADO DE SANTA CATARINA
CAMPUS CCT

DANIEL ALEXSANDRO ABRÃO

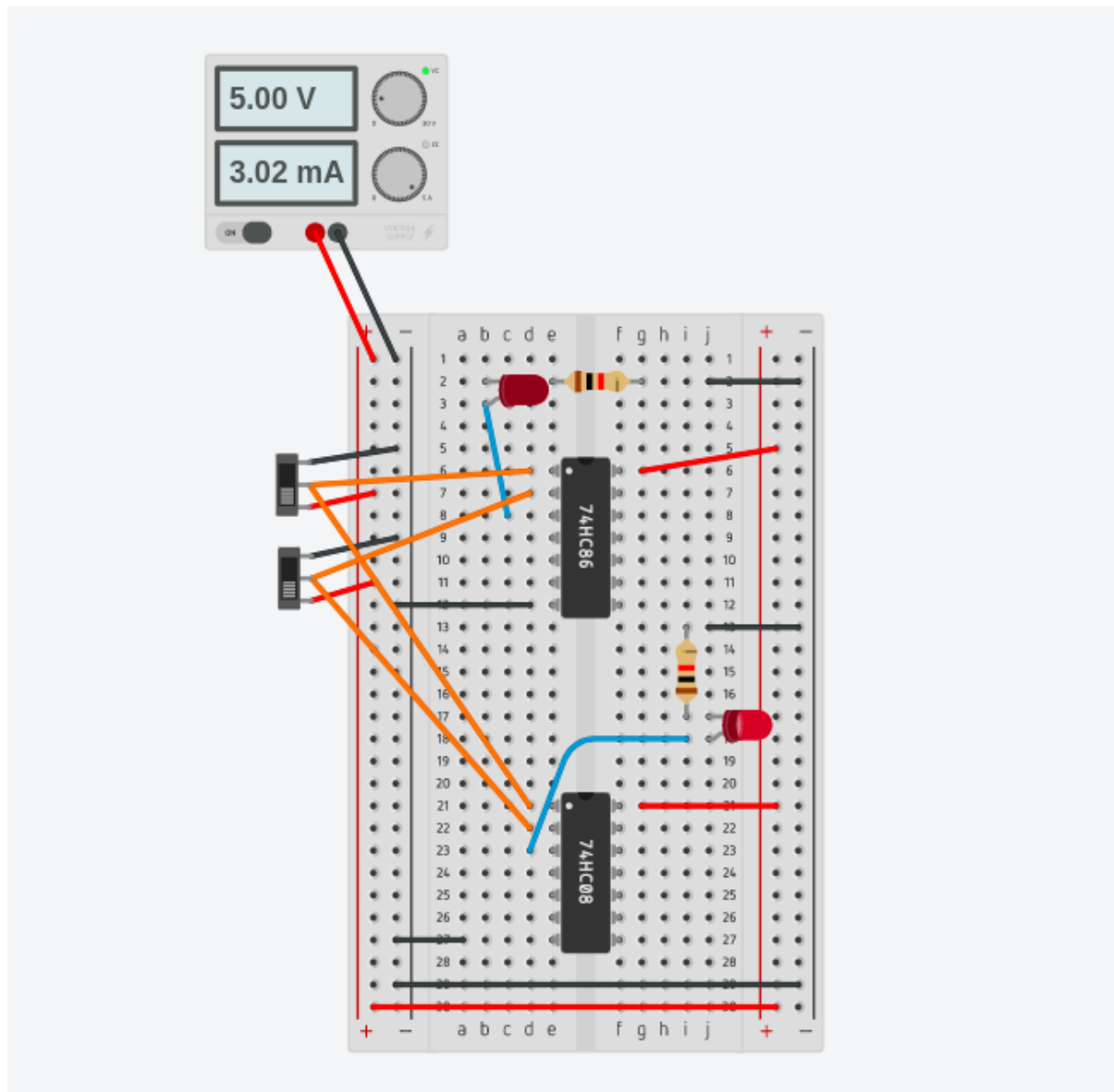
RELATÓRIO LAB 5 - CIRCUITO MEIO-SOMADOR

JOINVILLE

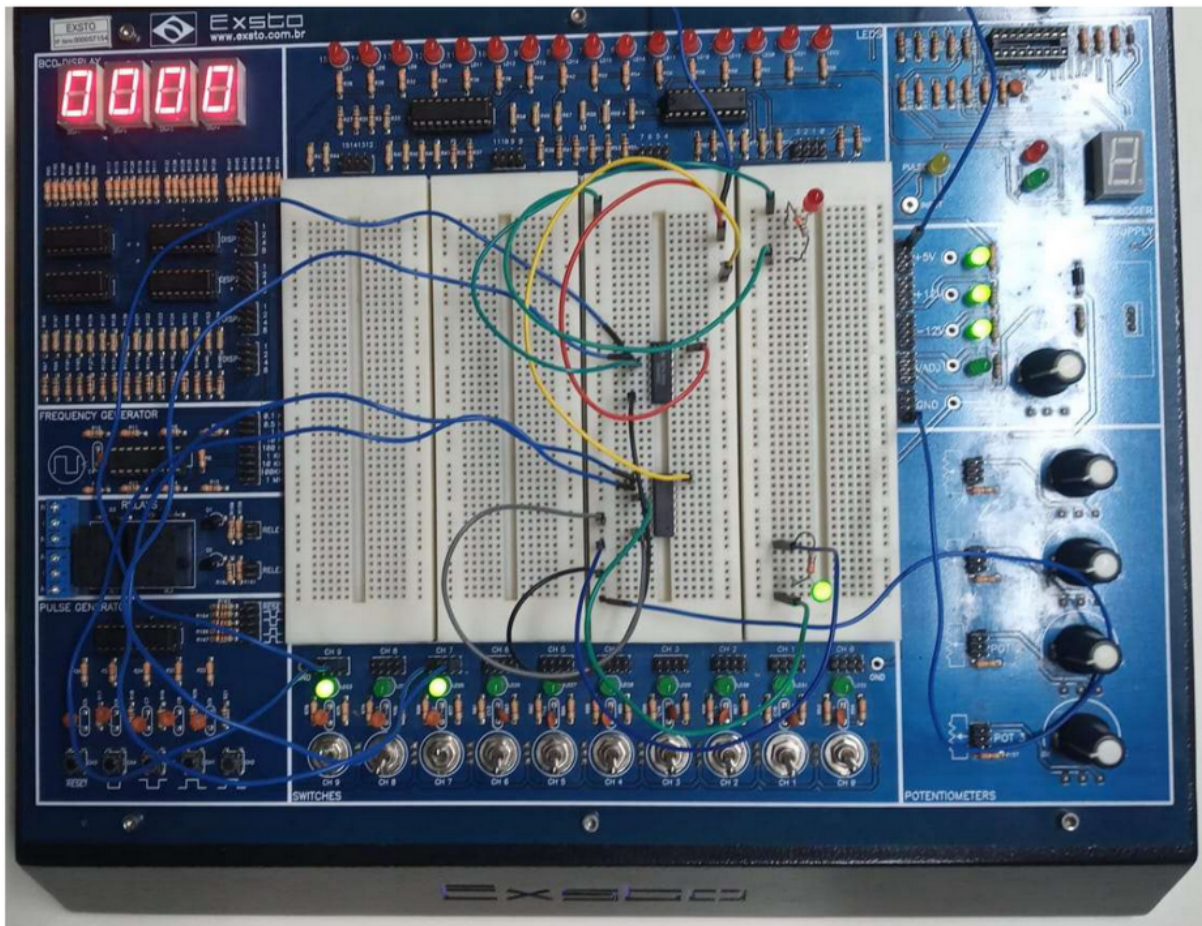
04/10/2022

Nessa aula prática, tínhamos o desafio de realizar a construção de um circuito Half-Adder. O circuito semi-Somador, como pode ser traduzido, consiste em 2 entradas e 2 saídas. Podemos designar as 2 entradas pelos 2 bits a serem de entrada que serão somados e as 2 saídas que são a Soma). Nesse caso, utilizamos uma CI XOR e uma CI AND para que pudesse ser gerado tal circuito.

Abaixo, encontra-se o circuito em questão elaborado no software TinkerCad:



Abaixo em anexo, tem-se o circuito que foi montado na bancada presencialmente



Analísado o circuito, chegamos enfim a sua respectiva tabela verdade, que pode ser expressada da seguinte forma:

A	B	SOMA	CARRY
0	0	0	0
0	1	1	0
1	0	1	0
1	1	0	1

Onde A e B seriam os Inputs e a Soma e o bit de Carry seriam os outputs