

Calcolo Parallelo e Distribuito

Prodotto Matrice-Vettore
approfondimenti
Strategia 3 - parte1

Docente: Prof. L. Marcellino

Tutor: Prof. P. De Luca

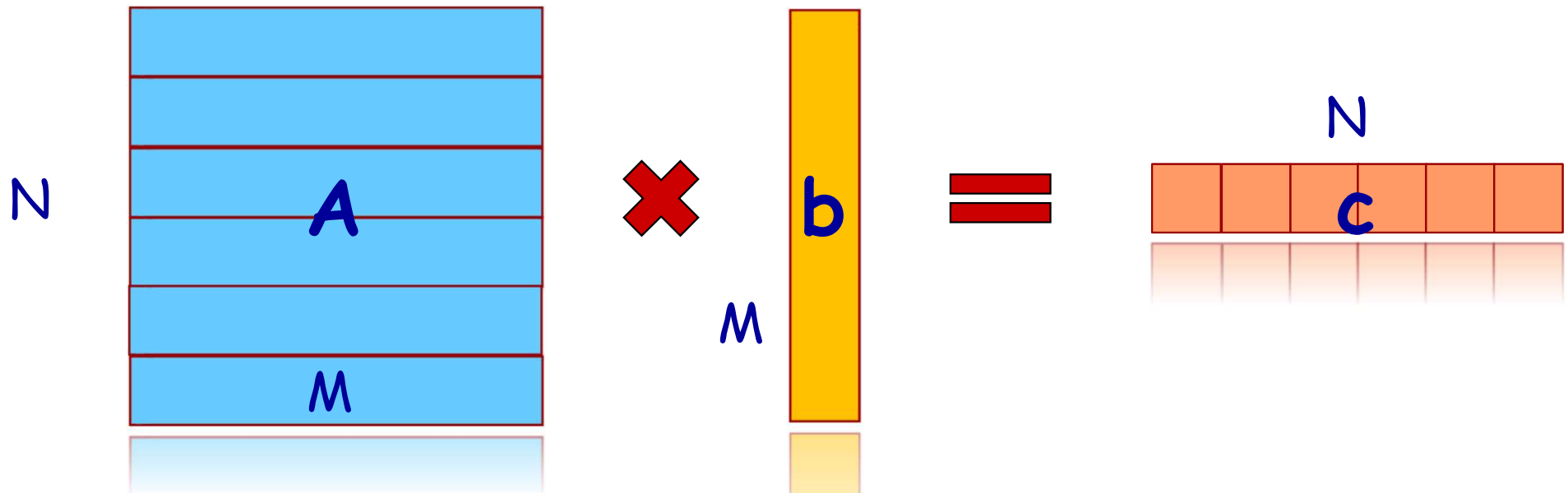
PROBLEMA: Prodotto Matrice-Vettore

algoritmo
per il calcolo del prodotto
di una matrice A per un vettore b :

Matrice A : N righe, M colonne, Vettore b : M elementi

Complessità computazionale dell'algoritmo sequenziale

Matrice A : N righe, M colonne, Vettore b : M elementi



In sequenziale, **N prodotti scalari di lunghezza M .**

Per fare 1 prodotto scalare di lunghezza M , devo fare:

M molt + $(M-1)$ add

Complessità computazionale dell'algoritmo sequenziale

Matrice A : N righe, M colonne, Vettore b : M elementi

In sequenziale, N prodotti scalari di lunghezza M , cioè:

$$N[M \text{ molt} + (M-1) \text{ add}]$$

molt \sim add

$$T_1(N \times M) = N[2M-1]$$

PROBLEMA: Prodotto Matrice-Vettore

Progettazione
di un algoritmo parallelo
per architettura MIMD

per il calcolo del prodotto
di una matrice A pr un vettore b :

Matrice A : N righe, M colonne, Vettore b : M elementi

III STRATEGIA

Decomposizione 1: BLOCCHI di RIGHE

+

Decomposizione 2: BLOCCHI di COLONNE

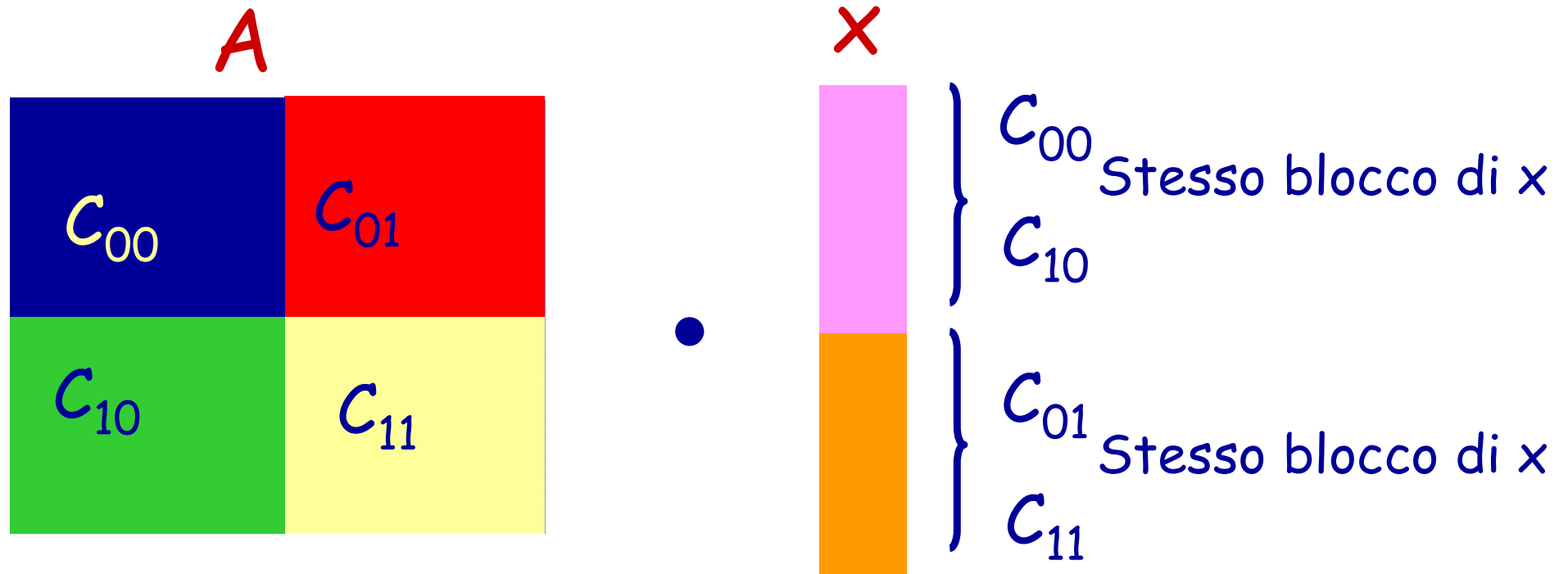
=

Decomposizione 3:

BLOCCHI RigueColonne

III Strategia: Esempio (4 core)

Distribuzione del lavoro sulla matrice A
per blocchi righe & colonne



Ogni core lavora col pezzo di x che gli serve

Esempio $N = 6$, $\text{Core}=4$

 C_{00}

$$a_{00} \cdot x_0 + a_{01} \cdot x_1 + a_{02} \cdot x_2$$

$$a_{10} \cdot x_0 + a_{11} \cdot x_1 + a_{12} \cdot x_2$$

$$a_{20} \cdot x_0 + a_{21} \cdot x_1 + a_{22} \cdot x_2$$

 C_{10}

$$a_{30} \cdot x_0 + a_{31} \cdot x_1 + a_{32} \cdot x_2$$

$$a_{40} \cdot x_0 + a_{41} \cdot x_1 + a_{42} \cdot x_2$$

$$a_{50} \cdot x_0 + a_{51} \cdot x_1 + a_{52} \cdot x_2$$

 C_{01}

$$a_{03} \cdot x_3 + a_{04} \cdot x_4 + a_{05} \cdot x_5$$

$$a_{13} \cdot x_3 + a_{14} \cdot x_4 + a_{15} \cdot x_5$$

$$a_{23} \cdot x_3 + a_{24} \cdot x_4 + a_{25} \cdot x_5$$

 C_{11}

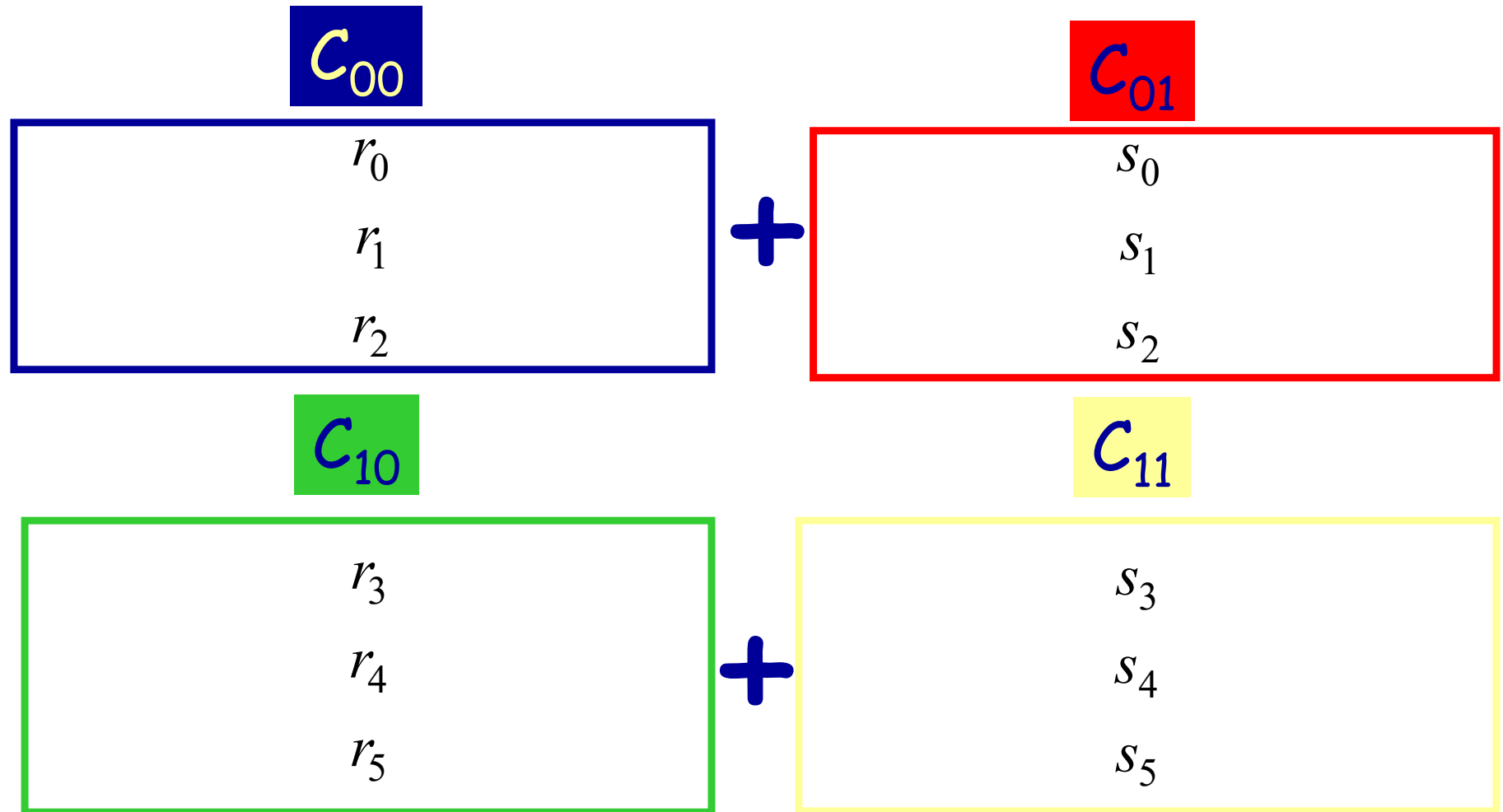
$$a_{33} \cdot x_3 + a_{34} \cdot x_4 + a_{35} \cdot x_5$$

$$a_{43} \cdot x_3 + a_{44} \cdot x_4 + a_{45} \cdot x_5$$

$$a_{53} \cdot x_3 + a_{54} \cdot x_4 + a_{55} \cdot x_5$$

Calcolo dei prodotti parziali

Esempio $N = 6$, Core=4



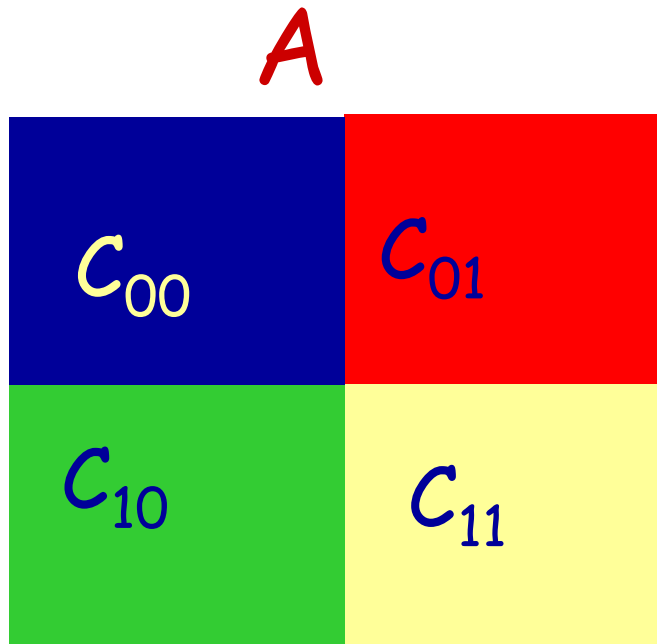
C_{00} e C_{10} sommano in parallelo

Calcolo **di speedup ed efficienza** (def classica)

III Strategia: speed-up/efficienza (**def classica**)

Matrice A: N righe, M colonne, Vettore b: M elementi

$$T_1(N \times M) = N[2M - 1]$$



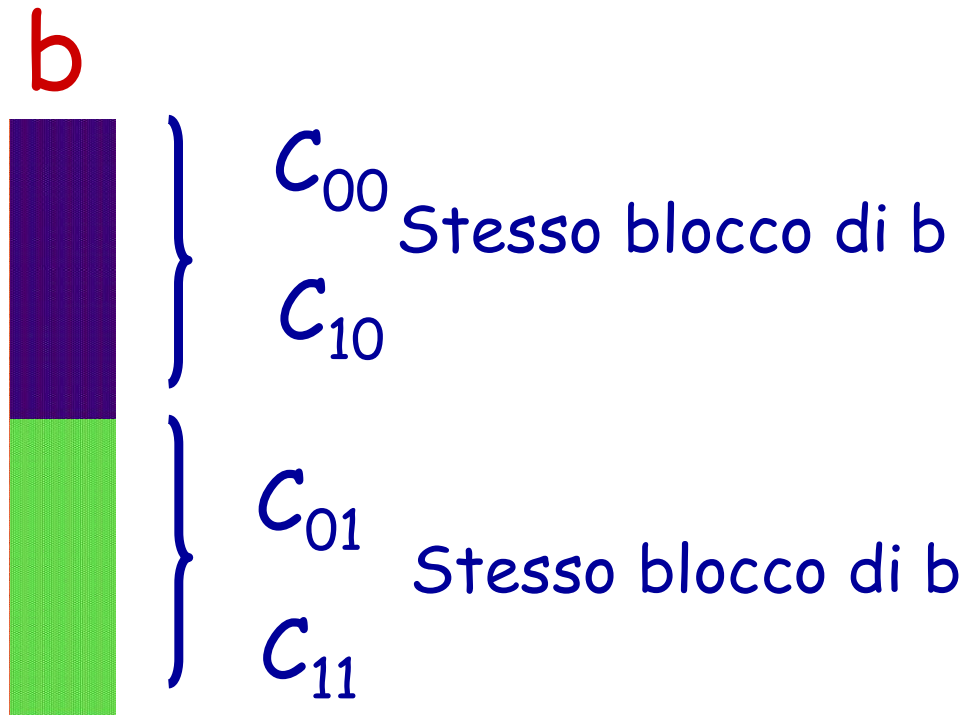
GRIGLIA

qxp=4=2x2 core

III Strategia: speed-up/efficienza (**def classica**)

Matrice A: N righe, M colonne, Vettore b: M elementi

$$T_1(N \times M) = N[2M-1] t_{\text{calc}}$$



GRIGLIA

qxp=4=2x2 processori

III Strategia: speed-up/efficienza (**def classica**)

Matrice A: N righe, M colonne, Vettore b: M elementi

$$\dim[A_{loc}] = (N/q) \times (M/p)$$

$$\dim[b_{loc}] = M/p$$

GRIGLIA

$$q \times p = 4 = 2 \times 2 \text{ core}$$

Tutti contemporaneamente, **N/q prodotti scalari di lunghezza M/p** , cioè:

$$N/q [2M/p - 1] \text{ tcalc}$$

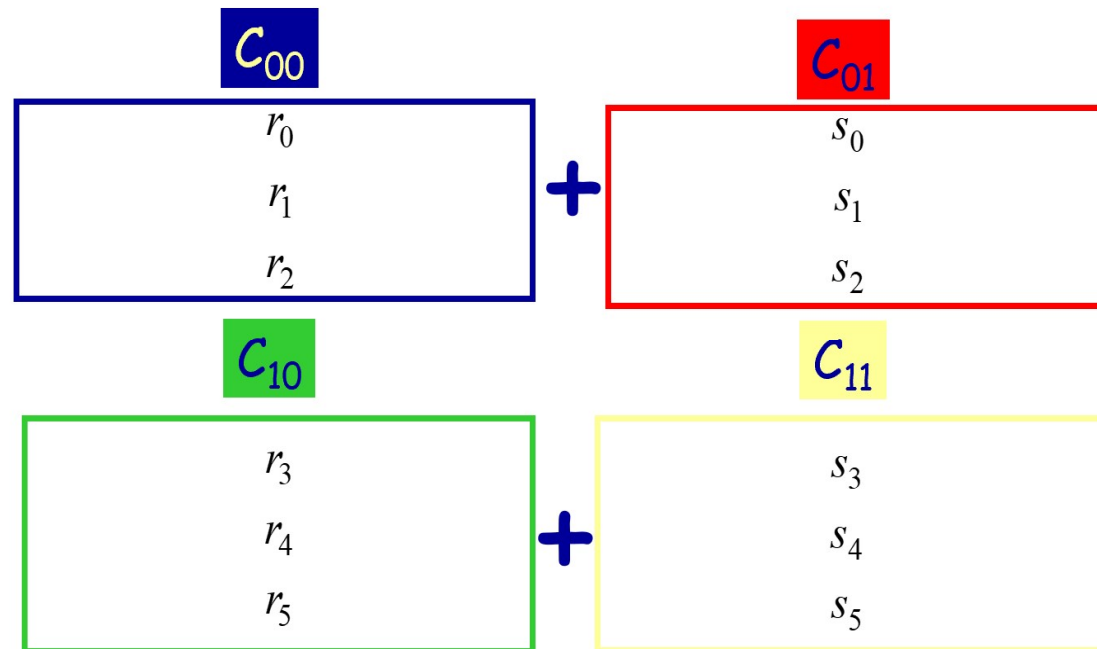
N.B.: non è detto che la **GRIGLIA** sia quadrata, potrebbe essere anche rettangolare $q \times p = 8 = 2 \times 4$

III Strategia: speed-up/efficienza (**def classica**)

Collezione dei risultati:
comunicazione e somma in parallelo

GRIGLIA

$q \times p = 4 = 2 \times 2$ core



III Strategia: speed-up/efficienza (**def classica**)

Collezione dei risultati

La scelta della strategia dipende da quanto vale p .

Se p è potenza di 2 allora conviene la II strategia, altrimenti (ed in particolare se è dispari) conviene usare la I strategia!!!

$4 = q \times p = 2 \times 2$ $p = 2$
I strategia

$$\begin{array}{cc} C_{00} & + & C_{01} \\ C_{10} & + & C_{11} \end{array}$$

I passo (e unico)

C_{00} C_{10} aggiornano il proprio vettore effettuando N/q somme, cioè:

$$N/q = N/2$$

III Strategia: speed-up/efficienza (**def classica**)

Collezione dei risultati

$4=q \times p=2 \times 2$ $p=2$
I strategia

Ho finito.

La complessità computazionale della fase di collezione dei risultati locali vale...

... in generale:

$(p-1) N/q$

III Strategia: speed-up/efficienza (**def classica**)

Matrice A: N righe, M colonne, Vettore b: M elementi

GRIGLIA $q \times p$

I strategia per somma vettori

$$S_{q \times p}(N \times M) = T_1(N \times M) / T_{q \times p}(N \times M) = \\ = N[2M-1] / (N/q [2M/p-1] + N/q (p-1))$$

$$Oh = q \times p T_{q \times p}(N \times M) - T_1(N \times M) = \\ = p \times q (N/q [2M/p-1] + N/q (p-1)) - N[2M-1]$$

$$E_{q \times p}(N \times M) = S_{q \times p}(N \times M) / (q \times p) = \\ = N[2M-1] / [(q \times p)(N/q [2M/p-1] + N/q (p-1))]$$

III Strategia: speed-up/efficienza (**def classica**)

Collezione dei risultati

La scelta della strategia dipende da quanto vale p .

Se p è potenza di 2 allora conviene la II strategia, altrimenti (ed in particolare se è dispari) conviene usare la I strategia!!!

$8 = q \times p = 2 \times 4$ $p = 4$
II strategia

$$\begin{array}{cccc} \boxed{C_{00}} & + & \boxed{C_{01}} & \boxed{C_{02}} & + & \boxed{C_{03}} \\ \boxed{C_{10}} & + & \boxed{C_{11}} & \boxed{C_{12}} & + & \boxed{C_{13}} \end{array}$$

I passo

C_{00} C_{10} C_{02} C_{12} aggiornano con il proprio vettore effettuando N/q somme, cioè:

$$N/q = N/2$$

III Strategia: speed-up/efficienza (**def classica**)

Collezione dei risultati

La scelta della strategia dipende da quanto vale p .

Se p è potenza di 2 allora conviene la II-III strategia, altrimenti (ed in particolare se è dispari) conviene usare la I strategia!!!

$8 = q \times p = 2 \times 4$ $p = 4$
II strategia

$$\begin{array}{ccc} \boxed{C_{00}} & + & \boxed{C_{02}} \\ \boxed{C_{10}} & + & \boxed{C_{12}} \end{array}$$

II passo

C_{00} C_{10} aggiornano con il proprio vettore effettuando altre N/q somme, cioè:

$$N/q = N/2$$

III Strategia: speed-up/efficienza (**def classica**)

Collezione dei risultati

$4=q \times p=2 \times 2$ $p=4$

II strategia

matrice A: N righe, M colonne

Vettore b: M elementi

Ho finito.

La complessità computazionale della fase di collezione dei risultati locali vale...

... in generale:

$N/q \cdot \log_2(p)$

III Strategia: speed-up/efficienza (**def classica**)

matrice A: N righe, M colonne
Vettore b: M elementi

GRIGLIA $q \times p$

II strategia per collezione vettori

$$S_{q \times p}(N \times M) = T_1(N \times M) / T_{q \times p}(N \times M) = \\ = N[2M-1] / (N/q [2M/p-1] + N/q \log_2(p))$$

$$O_h = q \times p \ T_{q \times p}(N \times M) - T_1(N \times M) = \\ = p \times q \ (N/q [2M/p-1] + N/q \log_2(p)) - N[2M-1] \ t_{calc}$$

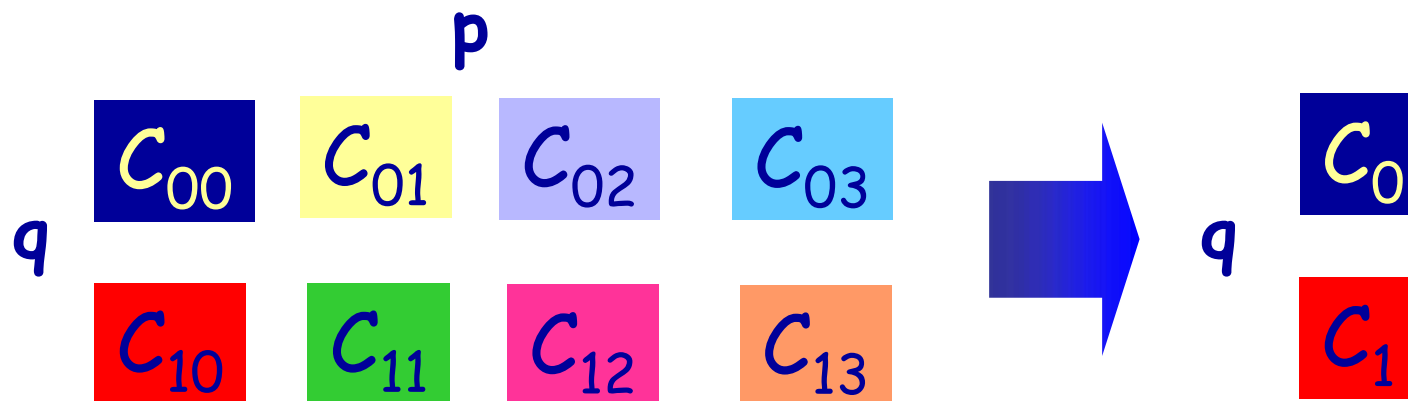
$$E_{q \times p}(N \times M) = S_{q \times p}(N \times M) / (q \times p) = \\ = N[2M-1] / [(q \times p)(N/q [2M/p-1] + N/q \log_2(p))]$$

Speed-up/efficienza (**def classica**)

GRIGLIA $q \times p$

Attenzione:

- ♦ è possibile riconoscere la I strategia dalla III quando $p=1$

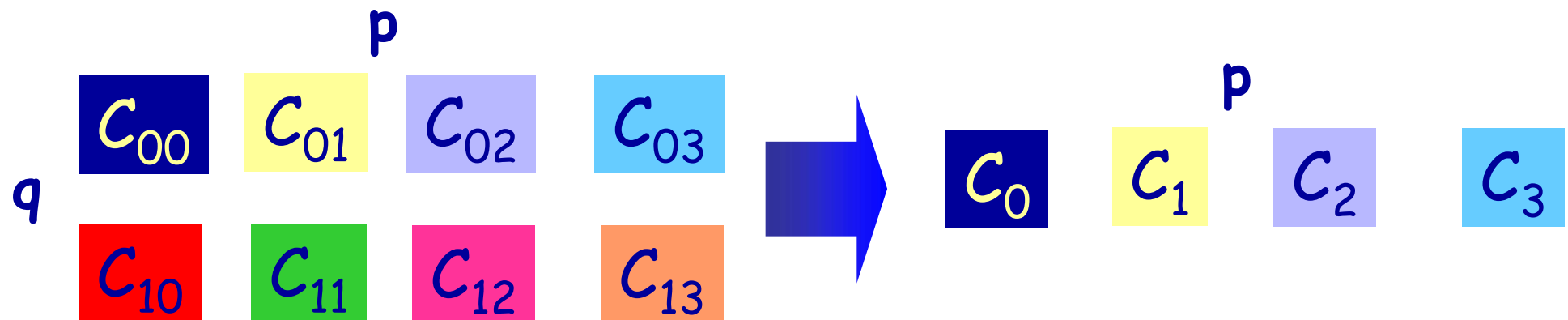


Speed-up/efficienza (**def classica**)

GRIGLIA $q \times p$

Attenzione:

- ♦ è possibile riconoscere la I strategia dalla III quando $p=1$
- ♦ è possibile riconoscere la II strategia dalla III quando $q=1$



Speed-up/efficienza (**def classica**)

matrice A : N righe, M colonne
Vettore b : M elementi

GRIGLIA $q \times p$

Attenzione:

- ♦ è possibile riconoscere la I strategia dalla III quando $p=1$
- ♦ è possibile riconoscere la II strategia dalla III quando $q=1$
- ♦ cosa succede se $\text{mod}(N,q) \neq 0$ e/o $\text{mod}(M,p) \neq 0$?

III Strategia: speed-up/efficienza (**def classica**)

matrice A: N righe, M colonne
Vettore b: M elementi

GRIGLIA $q \times p$

♦ **Attenzione:**

cosa succede se $\text{mod}(N, q) \neq 0$ e/o $\text{mod}(M, p) \neq 0$?

Alcuni core si occuperanno di blocchi di matrice (e se serve del vettore) di dimensione maggiore

Es: RIGHE $\text{mod}(N, q) \neq 0$

Il numero di righe che avanza
(cioè il resto della divisione)
viene assegnato a tutti i core riga che hanno
prima coordinata strettamente minore del resto

III Strategia: speed-up/efficienza (**def classica**)

matrice A: N righe, M colonne
Vettore b: M elementi

GRIGLIA $q \times p$

♦ **Attenzione:**

cosa succede se $\text{mod}(N, q) \neq 0$ e/o $\text{mod}(M, p) \neq 0$?

Alcuni processori avranno dei blocchi di matrice (e se serve del vettore) di dimensione maggiore

Es: RIGHE $\text{mod}(N, q) \neq 0$

I core che hanno coordinata riga strettamente
minore del resto

hanno una riga in più della matrice.

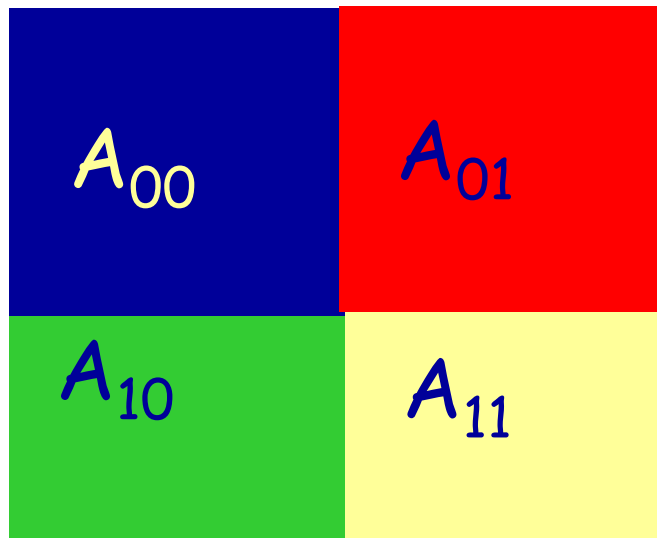
Nessuna variazione invece per il blocco relativo al
vettore!

III Strategia: speed-up/efficienza (**def classica**)

matrice A : N righe, M colonne
Vettore b : M elementi

Es: se $\text{mod}(N, q) \neq 0$

A



GRIGLIA
 $q \times p = 4 = 2 \times 2$

$$\dim[b_{\text{loc}}] = M/p$$

$$\dim[A_{10}] = (N/q) \times (M/p)$$

$$\dim[A_{11}] = (N/q) \times (M/p)$$

$$\dim[A_{00}] = (N/q + 1) \times (M/p)$$

$$\dim[A_{01}] = (N/q + 1) \times (M/p)$$

III Strategia: speed-up/efficienza (**def classica**)

matrice A: N righe, M colonne
Vettore b: M elementi

Es: se $\text{mod}(N, q) \neq 0$

$$\text{dim}[A_{00}] = (N/q + 1) \times (M/p)$$

$$\text{dim}[A_{01}] = (N/q + 1) \times (M/p)$$

C_{00} C_{01}

C_{10} C_{11}

GRIGLIA
 $q \times p = 4 = 2 \times 2$

$$\text{dim}[b_{\text{loc}}] = M/p$$

$$\text{dim}[A_{10}] = (N/q) \times (M/p)$$

$$\text{dim}[A_{11}] = (N/q) \times (M/p)$$

C_{00} : $\text{dim}[r_{00}] = (N/q + 1)$, C_{01} : $\text{dim}[s_{01}] = (N/q + 1)$
 C_{10} : $\text{dim}[r_{10}] = (N/q)$, C_{11} : $\text{dim}[s_{11}] = (N/q)$

III Strategia: speed-up/efficienza (**def classica**)

matrice A: N righe, M colonne
Vettore b: M elementi

GRIGLIA $q \times p$

I strategia per collezione vettori

$$S_{q \times p}(N \times M) = T_1(N \times M) / T_{q \times p}(N \times M) = \\ = N[2M-1] / ([N/q+1] [2M/p-1] + (N/q+1)(p-1))$$

II strategia per collezione vettori

$$S_{q \times p}(N \times M) = T_1(N \times M) / T_{q \times p}(N \times M) = \\ = N[2M-1] / ([N/q+1] [2M/p-1] + (N/q+1) \log_2(p))$$

Non resta che calcolare l'overhead e
fare osservazioni sull'isoefficienza.