



1.1 ICCAVR编译器简介

- ICCAVR是一种使用ANSI C语言来开发微控制器(MCU)程序的一个工具。
- 特点:
 - 是一个综合了编辑器和工程管理器的集成工作环境(IDE),是纯32位的程序。支持长文件名。
 - 源程序全部被组织到工程中,文件的编辑和工程的构筑也在IDE环境中完成。该工程管理器还能直接产生INTER HEX格式文件的烧写文件和符合AVR Studio的调试文件(COFF格式)。

导航、制导与控制

3/38



1.2 ICCAVR中文件类型及扩展名

(1) 输入文件类型

- .c C源程序文件
- .s 汇编源文件
- .h C头文件
- .prj 工程文件
- .a 库文件(可由几个库封装在一起,也可创建或修改自定义的库)。

(2) 输出文件类型

- .s 对应C源文件,在编译时产生同名的汇编输出文件。
- .o 由汇编产生的同名目标文件.
- .hex为INTEL HEX格式文件,包含程序的全部可执行代码。
- .eep为INTEL HEX格式文件,包含EEPROM的初始化数据。

阜前、制阜与控制

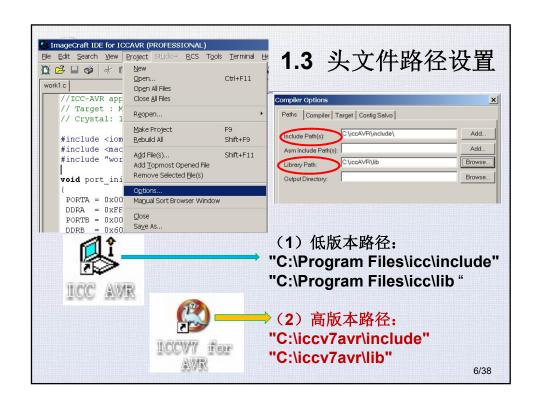


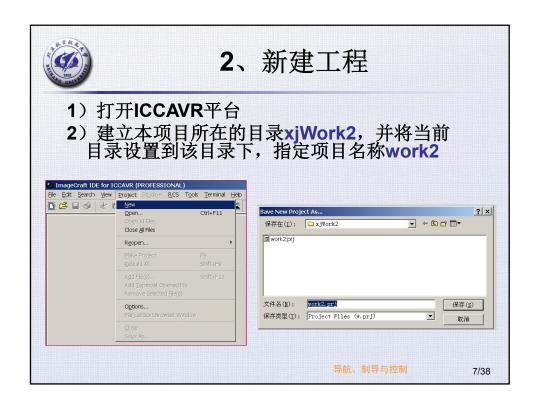
1.2 ICCAVR中文件类型及扩展名

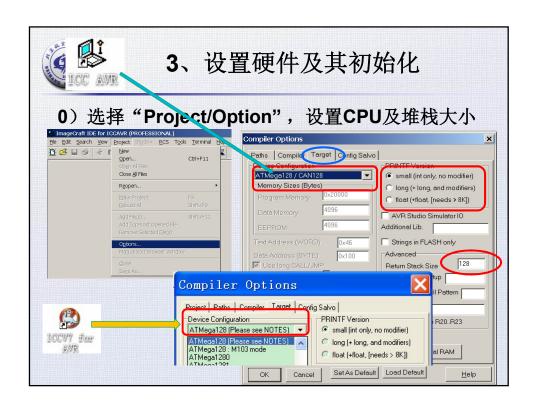
(2) 输出文件类型

- .cof为COFF格式输出文件,用于在ATMEL的AVR Studio环境下进行程序调试。
- .lis 列表文件,列举源文件的全部语句对应的汇编代码,但 变量和代码没完成绝对定位。
- .lst 列表文件,列举了含启动文件一起编译生成的全部汇编 代码,是整个工程绝对定位后的完整列表文件。
- .mp 为内存映像文件,包含程序中有关符号及其所占内存大小的信息。
- .cmd 为NoICE2.xx调试命令文件。
- .noi 为NoICE3.xx调试命令文件。
- .dbg 为ImageCraft调试命令文件。

导航、制导与控制

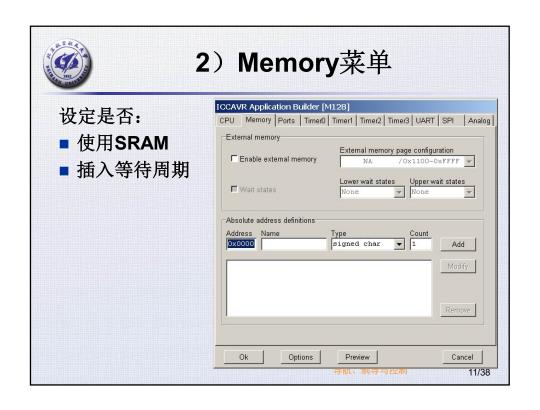


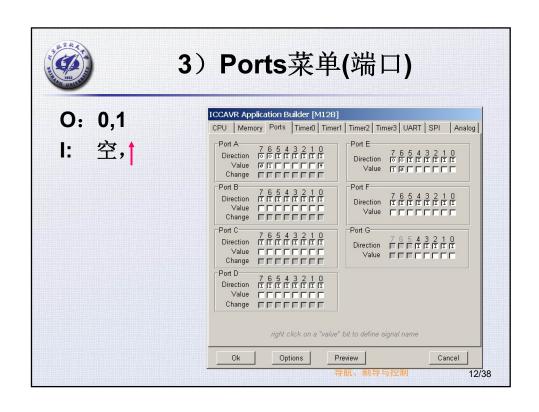


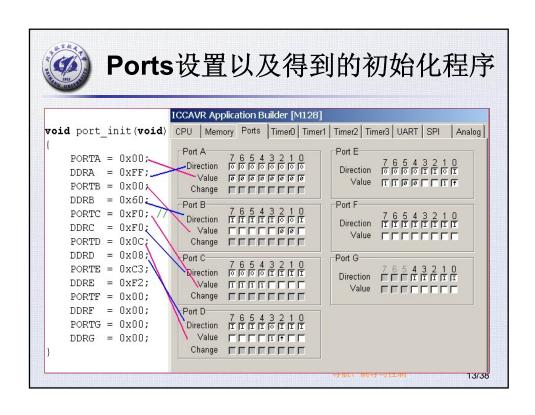




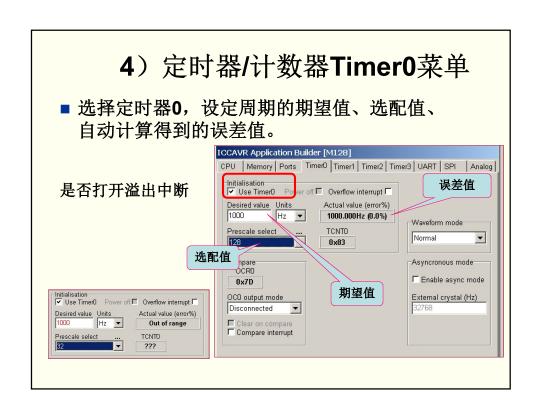


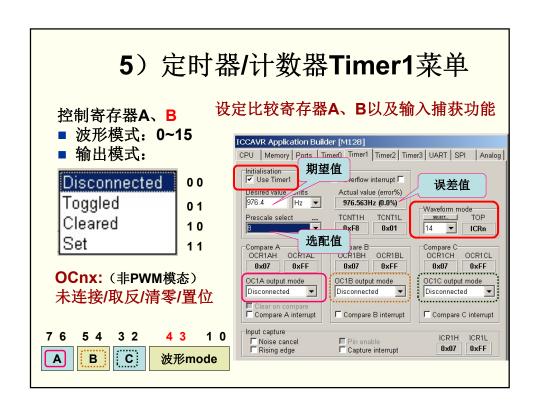


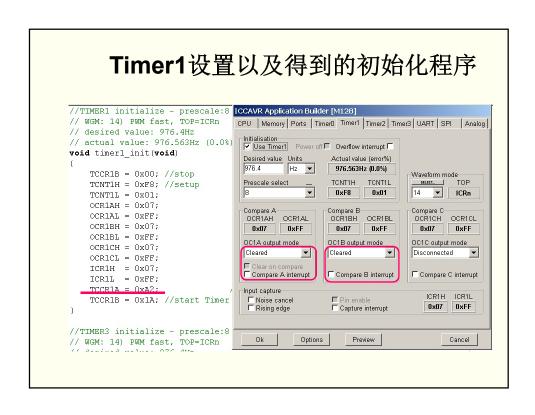


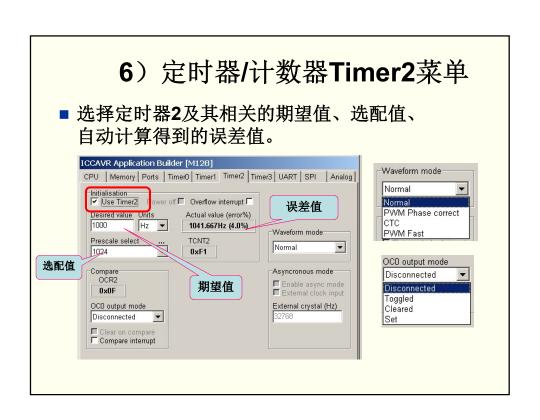


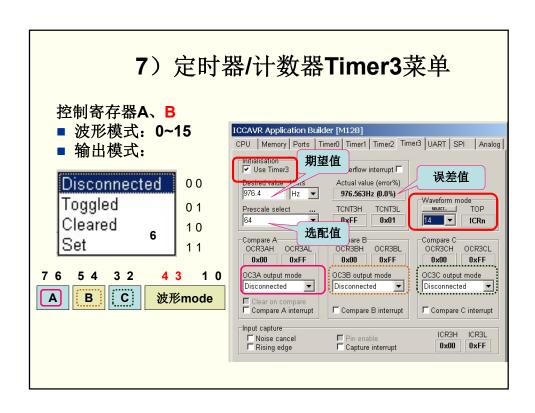
```
Ports连线以及设置
                              ■ 输出=1, 输入=0
      PORTA = 0x00=0000,0000;
A端口:
                                LED段驱动
      DDRA = 0xFF=1111,11111;
                               PB4: 排开1,W1
      PORTB = 0x00=0000 0000;
B端口:
                               PB7:排开2,W2
      DDRB = 0 \times 60 = 0110 \times 0000;
      PORTC = 0xF0=1111,0000;
                                PC4~PC7: LED位选
C端口:
      DDRC = 0xF0 = 11111,0000;
      PORTD = 0x0C=0000,1100;
                                 232串口1等
D端口:
      DDRD = 0x08=0000,1000;
      PORTE = 0xC3=1100,0011;
                               232串口0:收PE0发PE1
E端口:
      DDRE = 0 \times F2 = 1111,0010;
      PORTF = 0x00;
F端口:
                     PF0~PF3: ADC0~ADC3
      DDRF = 0 \times 00;
       PORTG = 0x00;
                       PG3: 排开3,W3
G端口:
       DDRG = 0 \times 00;
                       PG4: 排开4,W4
```



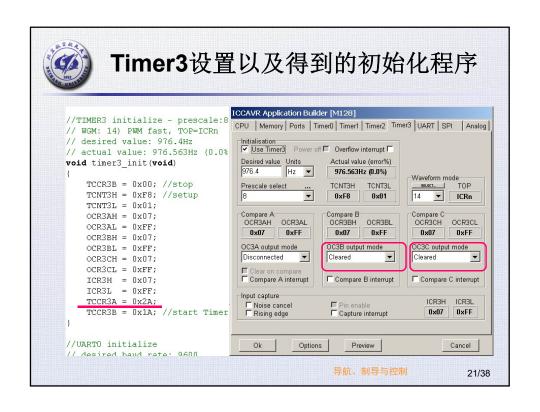


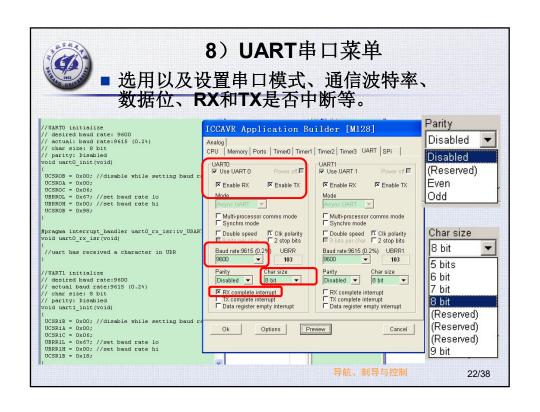




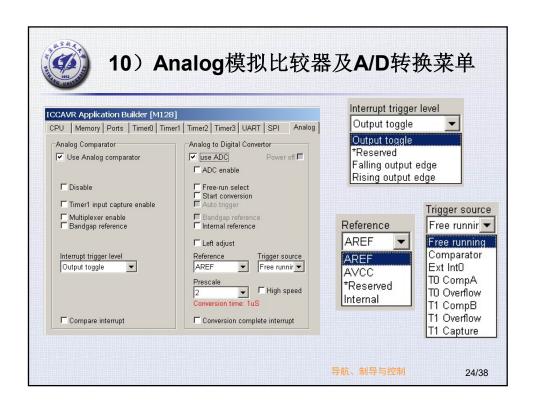


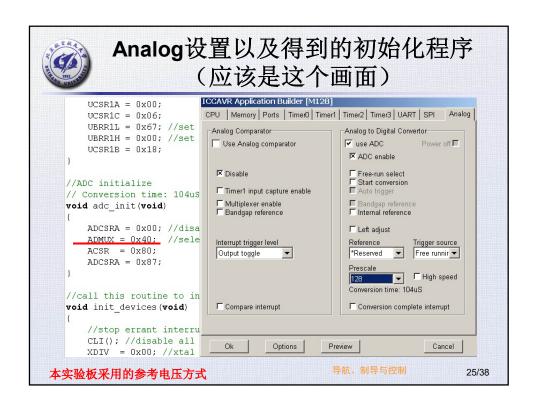
模式	WGMn3	WGMn2	WGMn1	WGMn0	T/C工作模式	TOP
0	0	0	0	0	普通模式	0xFFF
1	0	0	0	1	8位相位修正PWM	0x00FF
2	0	0	1	0	9位相位修正PWM	0x01FF
3	0	0	1	1	10位相位修正PWM	0x03FI
4	0	1	0	0	CTC	OCRn
5	0	1	0	1	8位快速PWM	0x00FF
6	0	1	1	0	9位快速PWM	0x01FF
7	0	1	1	1	10位快速PWM	0x03FF
8	1	0	0	0	相频修正PWM	ICRn
9	1	0	0	1	相频修正PWM	OCRn
10	1	0	1	0	相位修正PWM	ICRn
11	1	0	1	1	相位修正PWM	OCRn
12	1	1	0	0	CTC	ICRn
13	1	1	0	1	保留	
14	1	1	1	0	快速PWM	<u>ICRn</u>
15	1	1	1	1	快速PWM	OCRn

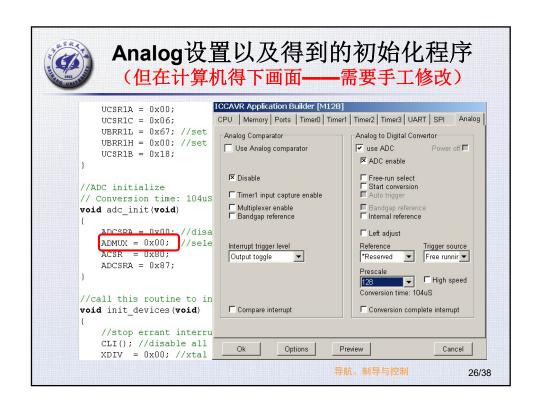














生成初始化代码

- 按下 "ok"后,就可以得到所需的硬件初 始化程序段。
- 注意:
 - 1. 这些代码需要保存到一个指定的*.c文件中
 - 2. 需要将该文件添加到所建立的项目中.

//ICC-AVR application builder : 2008-1-27 12:56:58

// Target : M128 // Crystal: 16.000Mhz

#include <iom128v.h> //不检查源文件所在的文件目录,

#include <macros.h> //而直接按系统标准方式检索文件目录

#include "demo3.h"

27/38

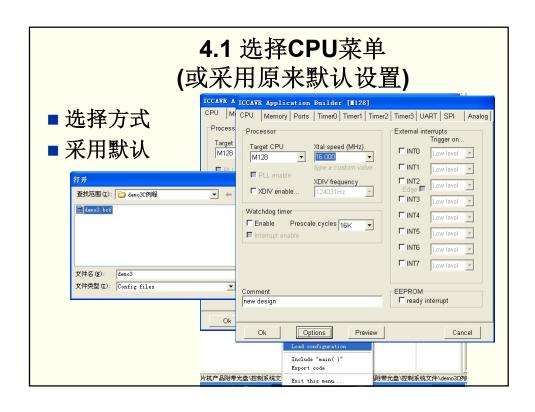


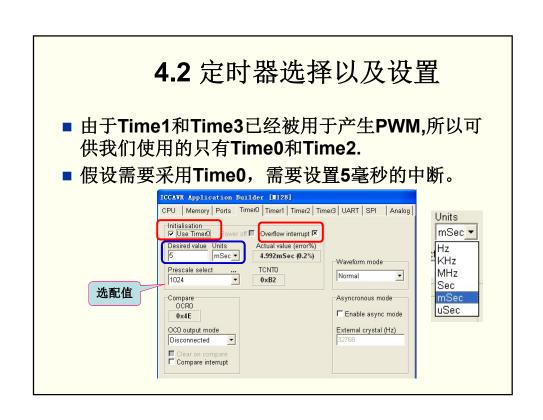
4、定时器中断设置

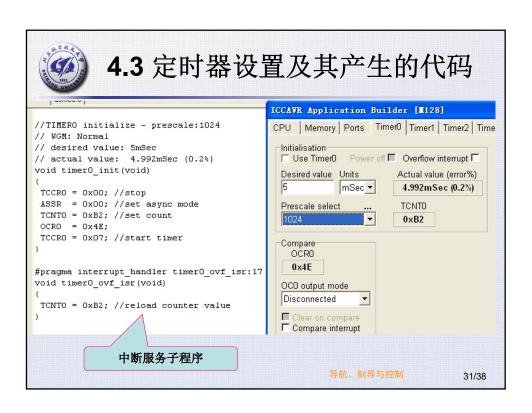
只生成并设置定时中断步骤:

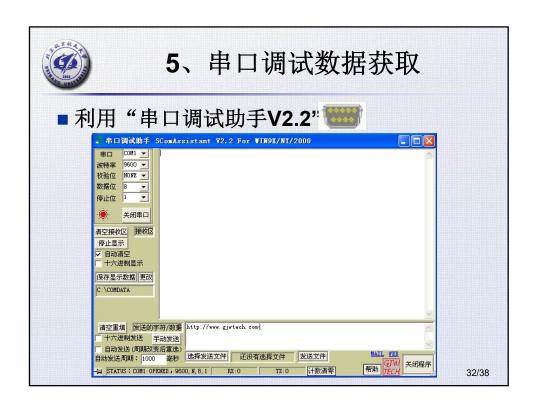
- 4.1 选择CPU菜单(或采用原来默认设置)
- 4.2 定时器选择以及设置
- 4.3 中断服务子程序结构位置

导航、制导与控制











6、访问AVR的底层硬件

- AVR系列允许C语言程序对目标单片机的底层硬件进行访问。
 - 在有些情况下, C语言不能很好地控制单片机的硬件, 这时就要 使用在线汇编和预处理宏,来访问这些硬件。
- 头文件io*.h,如io8518.h,iom128v.h等定义了指定AVR单片机的I/O寄存器的细节。
 - 这些文件是从ATMEL官方发布的文件经过修改而形成的,以匹配 C语言编译器的语法要求。
 - 文件macros.h定义了很多有用的宏,例如宏 UART_TRANSMIT_ON(),能使UART开始工作。
- ICCARV中的编译器效率很高,当访问由I/O寄存器映射的 内存时,能产生单周期指令像in、out、sbis、sbi等。

#include <iom128v.h> //不检查源文件所在的文件目录 #include <macros.h> //而直接按系统标准方式检索文件目录

33/38



7、位操作

不支持bit和sbit数据类型,采用unsigned char来代替

- (1) a|b: 按位或。用于打开某些位,常用 |= 的形式 PORTA |= 0x80: // 打开位7(最高位)
- (2) a&b: 按位与。用于检查某些位是否置1 if(PORTA & 0x81) = = 0); // 检查位7和位0
- (3) a^h: 按位异或。这个运算对一个位取反有用。 PORTA ⁺= 0x80; // 翻转位7
- (4)~a: 按位取反。运算执行一个位取反。
 - 当用按位与运算关闭某些位,与这个运算组合使用时,尤其有用。PORTA &= ~0x80; // 关闭位7
- (5) 右移, OCR1AH = pwmValue[0]>>8;
- (6) 左移, ch[2] = ADCH << 8;

注意: 左右移时, 移动位数在>>或<<的右边。

守机、利守与拴利



例子

- 如果置位I/O寄存器中的PA7位,可采用: PORTA |=BIT(PA7);
- 如果需置位数据寄存器中的第7位(char类型变量a),则

a |= (1<<7) 或 a =BIT (7)

■ 在程序中需要开全局中断,可以使用指令 SEI(); 或 _SEI();

注意:

- 1. 当数0或1在<<的左边的时候,并不表示左右移动,而 是表示对该符号右边的对应位进行清零或置位1
- 2. 当数0或1在>>或<<的左边,右边为数a时,表示对第a 位数清零或置位1。

导航、制导与控制

35/38



例子

- 按位或
 - PORTA |=BIT(PA7);//置位端口A中的第7位 PORTA |= 0x80; //置位端口A中的第7位 tmpB |=0x80; //置位变量tmpB中的第7位
- ■按位取反
 - PORTA &= ~0x80; //将端口A中的第7位清零
- 按位异或 PORTA ^= ~0x80; //将端口A中的第7位翻转
- 按位与

While(PORTA & 0x40) PORTA &=~0x80;

//若端口A的第6位为1,则关闭端口A中的第7位

导航、制导与控制

