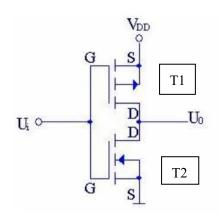
- 3. 将与或形式的逻辑表达式 Y = AB' + A'BD + CD' 转化为与非形式: $\left(\frac{1}{2} \left(\frac{1}{2} \right)\right)\right)\right)}{1}\right)\right)\right)}\right)\right)}{1}\right)}\right)\right)}\right)}\right)}\right)$
- 4. 十进制数 -13 的 8 位二进制补码为 11 001 。
- 5. 与普通二进制代码相比,格雷码最大优点是相邻两个代码之间有_____位发生变化。
- 6. 逻辑表达式Y = (AB' + C)' + D的反演式为Y' = ((A'+B)C)D'。
- 7. 写出两个逻辑变量 A、B、C 的全部最小项 ABC ABC ABC ABC ABC ABC ABC
- 8. 为了给 345 位同学进行 2 进制编码,至少需要(_____) 位编码位数



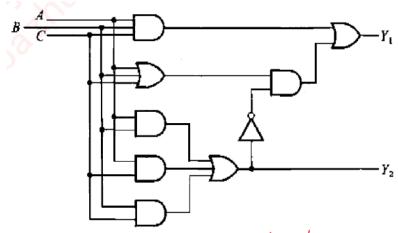
- 11. PNP 型 MOS 三极管的导通条件为: $\sqrt{\text{LF}} < -\sqrt{\text{L}}$ 一旦三极管深度饱和,则认为三极管的内阻 ______。
- 13. TTL 三极管一旦工作在深度饱和区,则认为 c 端和 e 端电压为: $\bigcirc = \bigvee_{c \in (se-t)}$

1. (5) 用二进制补码运算计算以下式子,并写出计算过程。

-16-14=

110000

- 2. 10分)按要求对图 4 所示逻辑电路进行分析:
- (1) 写出 Y₁,Y₂ 的逻辑函数式,并将其化为与或式; Y₁ = ABC + AB+ BC (2) 列出真值表,指出电路完成的逻辑功能。 Y₂ = AC+ AB+ BC

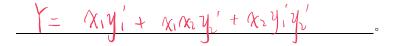


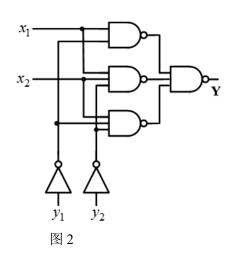
- ①主要重利奇电路
- ②裁判划為三文中在两人成两人以上别通过

- 3. 分析图 2 所示的组合逻辑电路:
- (1) 写出输出逻辑表达式

Y= ((K,y')'(x,x2y2')'(x2y1'y2'))'

(2) 并将输出逻辑表达式化为最简与或式



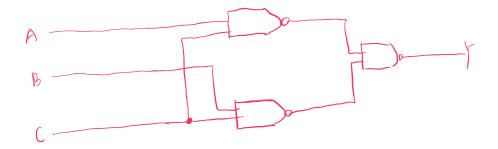


4. 请说明同或与异或之间的关系,并进行证明。

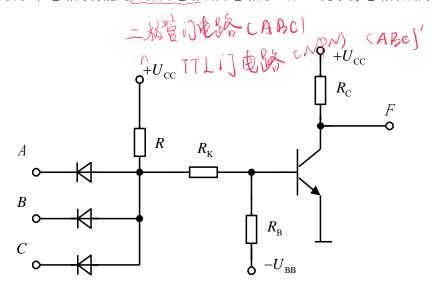
AOB= LABB)

5. 简述,在组合电路中,"竞争一冒险"产生的根本原因,以及能够消去"竞争一冒险"的一些方法。

- 6. 某同学参加三类课程考试,规定如下:文化课程(A)及格得2分,不及格得0分;专业理论课程(B)及格得3分,不及格得0分;专业技能课程(C)及格得5分,不及格得0分。若总分大于6分则可顺利过关(Y),试根据上述内容完成:
- (1) 列出真值表;
- (2) 写出逻辑函数表达式,并化简成最简式.
- (3) 仅用与非门画出实现上述功能的逻辑电路。



7. 分析以下电路的功能是哪种门电路或门电路的组合。(提示将电路分成而部分来看)



8. $Y=\Sigma m$ (1, 3, 4, 8, 12) $+\Sigma d(5,6,9,10,13,14)$. 请画出卡诺图并化成最简。

9. Y=AC'+BC, 请将 Y 改写成与-或-非的形式.