2010-2011 年《微机原理 A (闭卷)》参考答案和评分标准

一、填空题(每空1分,共20分)

- 1. <u>10010111</u>、 <u>11101001</u>
- 2. 10001. 01B, 0001 0111. 0010 0101BCD
- 3. <u>200AH</u>
- 4. <u>8</u>, <u>3</u>
- 5. <u>2</u>, <u>5</u>
- 6.256
- 7. I/O 端口读操作
- 8. 数据信息、状态信息和控制信息(或命令信息)
- 9. <u>64KB</u>
- 10. <u>'5' 或 35H 或 53</u>
- 11. 操作码
- 12. OFFH 或 11111111B 或 255
- 13. <u>缓冲</u>,<u>锁存</u>

二、简答题(共37分)

1. 微型计算机由哪几部分组成?简述各部分功能。(4分)

答:微型计算机系统主要由微处理器(CPU)、存储器、I/0接口和总线组成。(2分) 其中微处理器为微型计算机的核心,主要完成取指令、指令译码、简单的算术逻辑运 算及程序控制等;存储器主要用来存储程序和数据; I/0接口用于外设与CPU之间的信息 协调;总线是CPU与存储器和I/0接口之间传送数据信息、地址信息和控制信息的通道。

(2分)

- 2. CPU 与外设之间的数据传送方式包括程序控制方式、中断方式和 DMA 方式,请问程序控制方式又分为哪两种方式?这两种方式在与外设进行数据传送时有什么区别? (4分)答:程序控制方式分为无条件传送方式和有条件传送方式(或查询式传送方式)(2分)
- 无条件传送方式在进行数据传送时不需要查询外设的状态,可根据需要随时进行输入或输出操作。 (1分)

有条件传送方式在进行数据传送前,必须先确认外设已处于准备传送数据的状态,才能进行输入或输出操作。 (1分)

- 3.8086CPU 从内部结构上分为哪两部分?并简述各部分功能? (4分)
- 答: 8086CPU 从内部结构上分为总线接口单元(BIU)和执行单元(EU)。 (2分)

总线接口单元(BIU)负责物理地址形成、取指令、指令排队、读写操作数和总线控制。 (1分)

执行单元(EU)负责指令译码和执行执行。

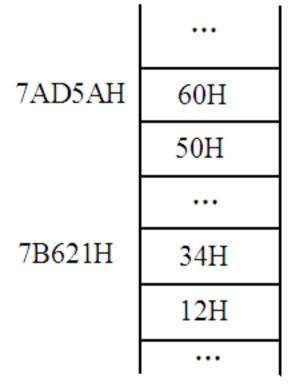
(1分)

4. 某程序数据段中存放了 2 个字, 1234H 和 5060H, 已知 DS=7850H, 数据存放的偏移 地址为 3121H 及 285AH。试画图说明它们在存储器的存放情况,若要读取这两个字,需要 对存储器进行几次操作? (5分)

答: (1) 计算 2 个字的物理地址

(2) 画存储器分布图

(2分,每字存储1分)



注:不计算物理地址,直接用逻辑地址表示存储单元也可以。

从 7B621H 这个奇地址单元读取一个字需要访问 2 次存储器,从 7AD5AH 偶地址单元读取一个字需要访问 1 次存储器,所以共需要对存储器进行 3 次操作。

- 5. 写出下列指令中源操作数的寻址方式。(4分,每题1分)
- (1) MOV AX, BX

答:寄存器寻址

(2) MOV AX, [2000H]

答:直接寻址

(3) MOV AX, [BX+DI]

答: 基址变址寻址

(4) MOV BX, OFFSET BUFF

答: 立即寻址

- 6. 判断下列指令的对错;若有错,简述原因(3分,每题1分)
- (1) MOV AX, [BX][BP]

答: 错。对存储单元寻址时, BX 和 BP 不能同时出现在[]中。

(2) MOV [1000H], [SI]

答: 错。存储单元之间不能直接传送数据。

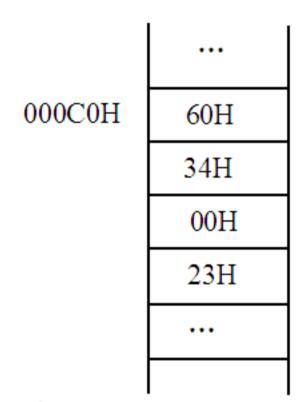
(3) MOV AL, 0200H

答: 错。原操作数和目的操作数长度不一致。

7. 若对应中断类型号为 30H 的中断服务程序存放在 2300H: 3460H 开始的区域中,画出该中断向量在内存中的存放形式? 试编写一程序段完成该中断向量的设置。(5分)

答:

(1) 画中断向量在内存中的存放图 (2分)



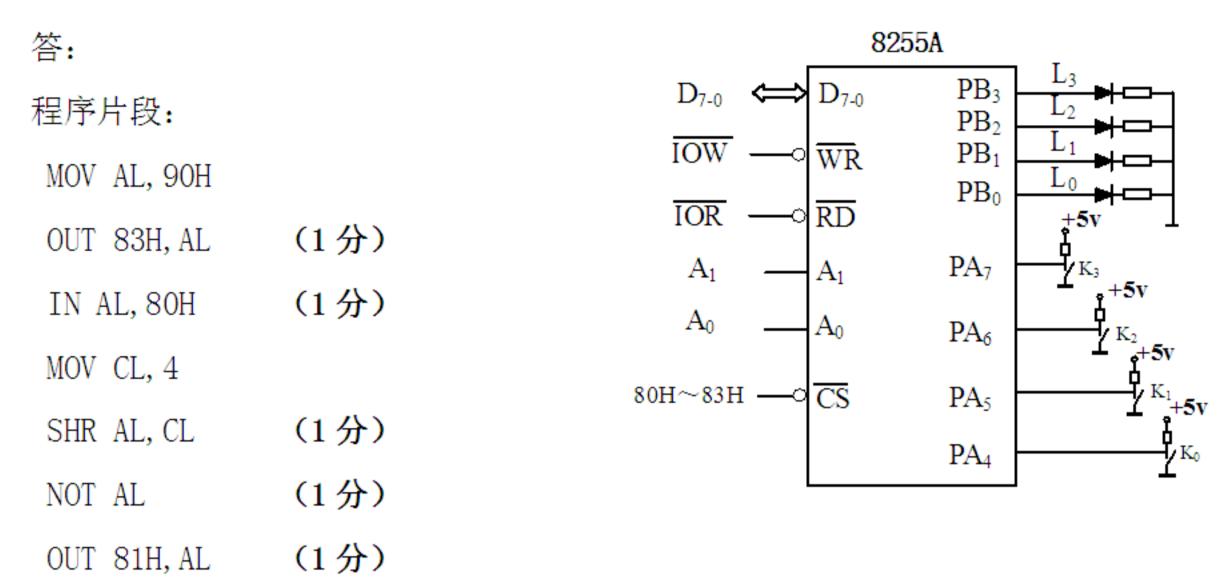
(2) 中断向量设置程序段 (3分)

MOV AX, 2300H		或	MOV AX, O	
MOV DS, AX			MOV DS, AX	
MOV DX, 3460H	(1分)		MOV BX, OOCOH	(1分)
MOV AL, 30H	(1分)		MOV WORD PTR[BX], 3460H	(1分)
MOV AH, 25H			MOV WORD PTR[BX+2], 2300H	(1分)
INT 21H	(1分)			

8. 简述可屏蔽中断处理的过程。(3分)

答:中断请求,中断响应,保护现场,转入执行中断服务子程序,恢复现场和中断返回。

9. 已知 8255A 的接口电路如下图所示,端口地址分别为: 80H~83H,编写程序段实现用 4 个 LED 反映 4 个开关的状态。要求: 开关合上灯亮,开关断开灯灭。(5 分)



三、程序分析题(共8分)

1. 设 CPU 各个标志位的初始状态均为 0, 执行指令:

后, 请问 AX=?, SF=?, CF=? (3分)

答: AX=FFFFH 或-1 (1分), SF=1 (1分), CF=0 (1分)

2. 下面程序段的功能是从 240H 端口读取数据,测试其是否为 20H,若不是则将 241H 端口清 0,否则转向 NEXT,请将程序补充完整。(5分)

NEXT: ·····