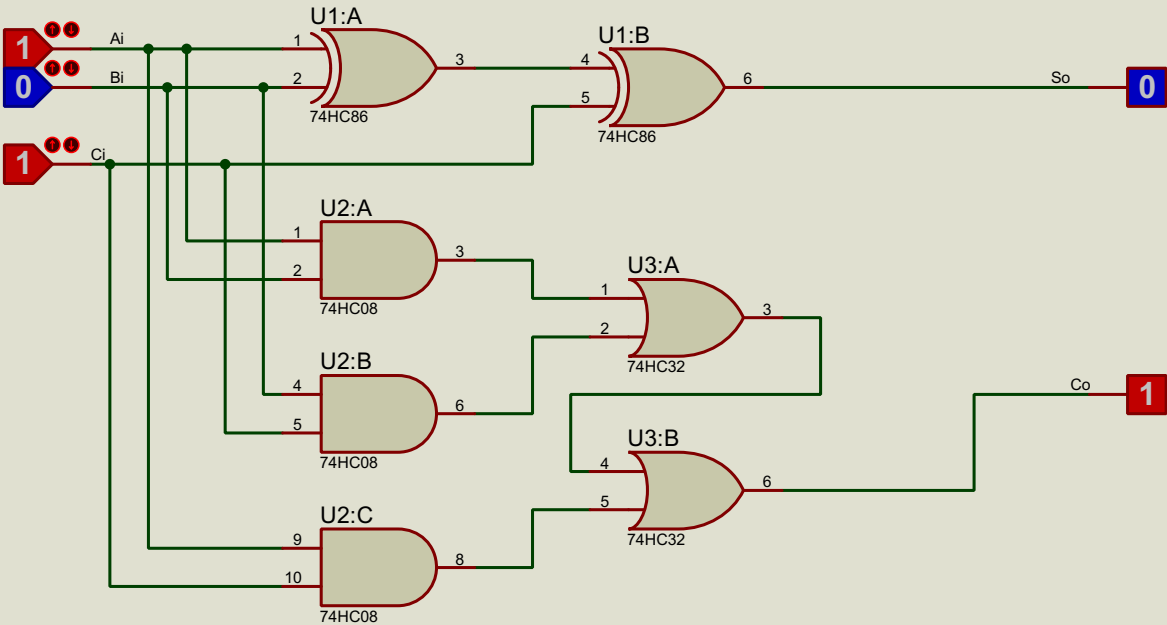


附图6.2 基于基本逻辑门的简单组合逻辑电路

课序号：02 班级：软2104 学号：20212241212 姓名：张亚琦

(1) 附图6.2 (a) 基于基本逻辑门的一位全加器



(2) 附图6.2 (b) : 基于2输入与非门的三人多数表决电路

