Minimización

F, = ABCD + ABCD A (BCO + BCD + BCD + BCD + BCD + BCD + BCD + BCD) A. ((BED+BID) + (BED+BID) + (BED+BID) + (BCO+BCD) A entrada circuito · Fi + salids = fabla de verdad Fz = ABCD + ABCD + ABCD + ABCD + ABCD + ABCD+ABCD+A + ABCD AB. (co+co+co+co) + AOCD + ABCD + ABCD + ABCD + A AB+(AB.(CO+00+ CB+00) ABTAB : FZ=AB+AB 5) - F, Eschide 2 estradas

F2= AB + AB Tabla de verdad 3 7486 Kor F3 = ABCD + ABCD + ABCD + ABCD + ABCD + ABCD + ABCO+ ABCD ABC (D+D) + ABC (D+D) + ADC (D+D) + ABC (D+D) ABC+ABC+ABC+ABCHABC BC(A+A) + ABC +ABC = BC+(BC-(A+A)) = BC + BC :. F3=BC+BC, Tabla de verdad 6 & intradas Toda da circuito

Scribe

F4= ABCD + ABCD + ABCD + ABCD + ABCD+ ABCD TABED+ABED AGO(BEB) + ABCD + ABCD+ ABCD+ ABCD+ ABCD+ ABCD + ABCD ACD+ ACD(B+B) + ABCD+ABCD+ABCD+ABCD ACD + ACD + ACD (B+B) + ABCD + ADCD ACD+ACD+ACD+ACD·(B+B+) ACO+ACO+ACO+ACO CD(A+A) + CO(A+A) = CD+CD : Fy= CD+ CD Tapla de verdad Circuito Fertrada Usal, A 7486

Scribe