



**UNIVERSIDAD NACIONAL AUTÓNOMA DE
MÉXICO**

**FACULTAD DE ESTUDIOS SUPERIORES
ARAGÓN**

INGENIERÍA EN COMPUTACIÓN

Laboratorio de diseño lógico

Practica 1:

Cuestionario previo

MARIACA VAZQUEZ ENRIQUE

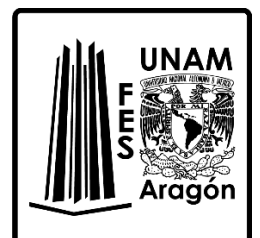
Grupo: 0821

2024-I

TURNO MATUTINO

PROFESOR. PATIÑO RODRIGUEZ RAMON

Fecha de entrega 23 de agosto de 2023





Cuestionario Previo

1. Es un dígito binario

- a) Alto.
- b) Bajo.
- c) ☒ bit.

2. Hay tres operaciones lógicas básicas

- a) ☒ AND, OR y NOT.
- b) AND, NAND y OR.
- c) AND, NOT y XOR.

3. Esta operación se representa por medio de suma.

- a) AND.
- b) ☒ OR.
- c) NOT.

4. Esta operación se representa mediante un punto o por ausencia de operador.

- a) AND.
- b) OR.
- c) ☒ NOT.

5. Esta operación está representada por una sola comilla.

- a) AND.
☒ b) OR.
c) NOT.

6. Es la versión de la familia TTL para propósito general.

- ☒ a) Serie 54
b) Serie 74

7. La lógica positiva.

- ☒ a) Es aquella que con una señal en alto se acciona, representando un 1 binario y con una señal en bajo se desactiva. Representado un 0 binario.
b) Es aquella que con una señal en alto se representa con un 0 binario y una señal en bajo se representa con un 1 binario.

8. La lógica negativa.

- a) Es aquella que con una señal en alto se acciona, representando un 1 binario y con una señal en bajo se desactiva. Representado un 0 binario.
☒ b) Es aquella que con una señal en alto se representa con un 0 binario y una señal en bajo se representa con un 1 binario.

9. Es el voltaje máximo en la entrada de una compuerta para que se considere "1" lógico.

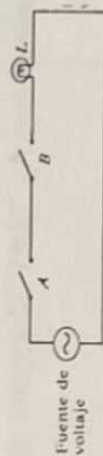
- a) De 0v a 0.8v.
☒ b) De 2.4v a 5v.
c) De 4.75v a 5.25v.



10. Es el voltaje mínimo en la entrada de una compuerta para que se considere "1" lógico.

- a) De 0v a 0.8v.
- ☒ b) De 2.4v a 5v.
- c) De 4.75v a 5.25v.

11 El siguiente diagrama representa la lógica binaria de la operación "AND"



- ☒ a) Verdadero
- b) Falso

12 El siguiente diagrama representa la lógica binaria de la operación "OR"



- ☒ a) Verdadero
- b) Falso

13 El circuito integrado "7432" ¿A qué operación lógica corresponde?

- a) AND
- ☒ b) OR
- c) NOT

14. El circuito integrado "7408" ¿A qué operación lógica corresponde?

- a) AND.
- b) OR.
- c) NOT.

15. El circuito integrado "7400" ¿A qué operación lógica corresponde?

- a) NAND.
- b) OR.
- c) NOT.