

Universidad Nacional Autónoma de México

FACULTAD DE ESTUDIOS SUPERIORES ARAGÓN

INGENIERÍA EN COMPUTACIÓN

Laboratorio de diseño lógico

Practica 3:

Cuestionario previo

MARIACA VAZQUEZ ENRIQUE

Grupo: 0821

2024-I

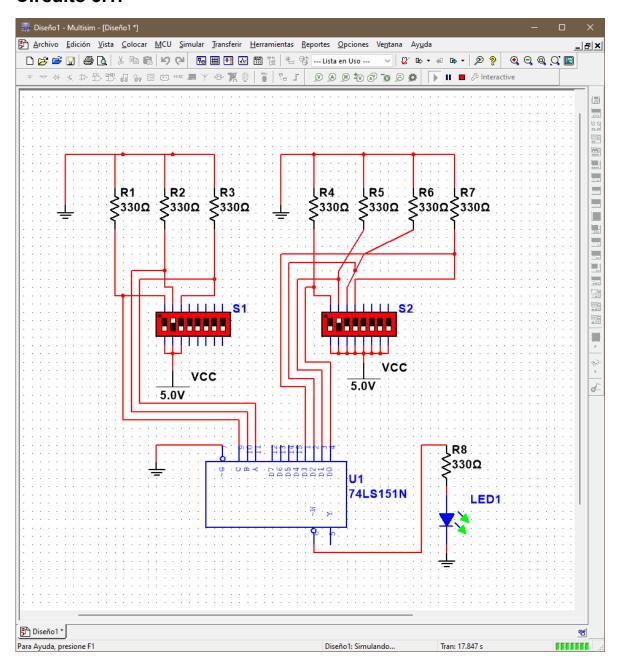
TURNO MATUTINO

PROFESOR. PATIÑO RODRIGUEZ RAMON

Fecha de entrega 06 de septiembre de 2023



Circuito 3.1:



Circuito 3.3:

