

Universidad Nacional Autónoma de México

FACULTAD DE ESTUDIOS SUPERIORES ARAGÓN

INGENIERÍA EN COMPUTACIÓN

Laboratorio de diseño lógico

Practica 1:

Reporte

MARIACA VAZQUEZ ENRIQUE
SALVADOR ARRIETA JAIR ARGEL
LANDEROS CARPINTEYRO RICARDO
PRIETO ROJAS ISRAEL

Grupo: 0821 2024-I

TURNO MATUTINO

PROFESOR. PATIÑO RODRIGUEZ RAMON

Fecha de entrega 30 de agosto de 2023

