

Rapport méthode de Lanczos

Algorithme de Lanczos pour des matrices Hermitienne

Mounir Cherif & Adrien Taberner
31 janvier 2024

Table des matières

1	Introduction	2
2	Problématique	2
3	Approche utilisé	2
3.1	Représentation mémoire d'une matrice symétrique	2
4	Cas Séquentiel	3
4.1	Description de l'algorithme	3
4.2	Évaluation des performances théoriques	3
4.3	Évaluation des performances pratiques	4
5	Cas parallèle	7
5.1	Description	7
5.2	Algorithme du produit matrice vecteur partagé	7
5.3	Architecture parallèle visée	9
5.4	Évaluation des performances théoriques	10
5.5	Évaluation des performances pratiques	10
6	Conclusion générale	13

1 Introduction

En algèbre linéaire l'algorithme de Lanczos est une méthode itérative. Elle se présente comme une variante de l'algorithme d'Arnoldi, spécifiquement adaptée aux matrices symétriques et hermitiennes. Une caractéristique de cet algorithme réside dans la transformation de la matrice initiale, qui passe d'une forme Hessenberg supérieure à une forme tridiagonale.

L'amélioration apportée par l'algorithme de Lanczos par rapport à ses prédécesseurs se manifeste dans la manière dont chaque vecteur v est construit. Dans cette approche, chaque v est restreint à être orthogonal à tous les vecteurs générés précédemment. Pendant la construction de ces vecteurs, les constantes de normalisation sont regroupées dans une matrice tridiagonale. Les valeurs propres les plus significatives de cette matrice convergent rapidement vers celles de la matrice d'origine.

Cette méthodologie offre un avantage majeur, limitant l'opération de grande envergure à la multiplication par la matrice A . Ainsi, l'algorithme de Lanczos simplifie le processus, concentrant l'intérêt sur cette opération cruciale.

2 Problématique

L'algorithme de Lanczos s'inscrit dans le contexte de la recherche des valeurs propres et des vecteurs propres dominantes d'une matrice symétrique ou hermitienne.

Plusieurs défis doivent être relevés pour utiliser efficacement l'algorithme de Lanczos :

- **Choix de la taille de la sous-matrice :** La taille de la sous-matrice utilisée dans l'algorithme de Lanczos est un compromis entre la précision et le coût computationnel.
- **Perte d'orthogonalité :** L'algorithme de Lanczos peut souffrir de la perte d'orthogonalité des vecteurs générés au fil des itérations, ce qui peut affecter la convergence et la précision de l'algorithme. Des techniques telles que la réorthogonalisation complète peuvent être utilisées pour atténuer ce problème.

3 Approche utilisé

3.1 Représentation mémoire d'une matrice symétrique

Avec une matrice symétrique à coefficients réels, la moitié des coefficients, en plus de la diagonale, peuvent être présent en mémoire. La figure ci-dessous illustre les éléments qui sont enregistrés en mémoire.

$$A_{n,n} = \begin{pmatrix} a_{1,1} & a_{1,2} & \cdots & \cdots & a_{1,n} \\ & a_{2,2} & \cdots & \cdots & a_{2,n} \\ & & \ddots & & \vdots \\ & & & \ddots & \vdots \\ & & & & a_{n,n} \end{pmatrix}$$

4 Cas Séquentiel

4.1 Description de l'algorithme

Algorithm 1 Algorithme de Lanczos

Require: A une matrice de dimension n symétrique

Require: Choisir v_0 un vecteur initial et β_0 un réel

```

1:  $v_1 \leftarrow v_0 \times ||v_0||^{-1}$ 
2: for  $j = 1, 2, 3, \dots, m$  do
3:    $w_j \leftarrow Av_j - \beta_j v_{j-1}$ 
4:    $\alpha_j \leftarrow (w_j, v_j)$ 
5:    $w_j \leftarrow w_j - \alpha_j v_j$ 
6:    $\beta_{j+1} \leftarrow ||w_j||_2$ 
7:    $v_{j+1} \leftarrow w_j / \beta_{j+1}$ 
8: end for
9: return
```

4.2 Évaluation des performances théoriques

Une métrique fréquemment utilisée est le débit (*throughput*) des opérations flottantes effectuées. L'acronyme **flop** qui signifie "*Floating Point Operation*" est habituellement utilisé pour mesurer la capacité du système à effectuer une opération arithmétique à virgule flottante. Le nombre d'opérations réalisées par l'algorithme sera ainsi calculé dans la suite du paragraphe.

Ligne 3 cette ligne trois opérations sont réaliser : un produit matrice-vecteur, un produit scalaire et une addition de vecteurs.

$A \times v_j$

Le nombre d'éléments de la matrice est de n^2 mais de $\frac{n^2+n}{2}$ en mémoire.

Il y a deux opération par éléments : un produit avec un élément du vecteur v_j et une somme avec un élément de w_j . Donc $2n^2$ opérations pour cette instruction.

$-\beta_j \times v_{j-1}$

Les opérations réalisées sont un produit scalaire et une addition sur un vecteur de taille n . Donc il y a $2n$ flop pour cette instruction.

$w_j \leftarrow Av_j - \beta_j v_{j-1}$

Il y a donc $2n^2 + 2n$ opération flottante pour la ligne 3 de l'algorithme.

Ligne 4

$\alpha_j \leftarrow (w_j, v_j)$ Cette instruction correspond a un produit de deux éléments puis une réduction sur l'ensemble du vecteur. Il y a donc $2n$ flop pour cette ligne.

Ligne 5

$w_j \leftarrow \alpha_j v_j$ La ligne 5 est composé de deux opération un produit scalaire et une somme de vecteur, ce qui donne $2n$ flop.

Ligne 6

$\beta_{j+1} \leftarrow ||w_j||_2$ Cette instruction correspond a un produit de chaque élément de w_j puis d'une réduction des n éléments. Il y a donc $2n$ flop pour cette ligne.

Ligne 7

$v_{j+1} \leftarrow w_j \beta_{j+1}$ La ligne 7 est composé d'un produit scalaire entre l'inverse de β_{j+1} et le vecteur w_j , ce qui donne n flop pour cette instruction.

Opération flottante par itération. Pour chaque ligne de l'algorithme 1 on a obtenue le nombre d'opérations flottante $2n^2 + 2n + 2n + 2n + 2n + n = 2n^2 + 9n$. Ce nombre d'opérations dépend de la dimension de la matrice et est majoré par le terme n^2 , ce terme provient du produit matrice vecteur de la ligne 3.

Opérations flottante total. Le nombre d'opérations pour l'ensemble de l'algorithme de Lanczos dépend du choix de m , la taille de la matrice en sortie. Le nombre de flop est donc de : $m(2n^2 + 9n)$ flop

Complexité mémoire. L'algorithme prend en entrée une matrice symétrique de dimension n^2 , celle si prend en mémoire $\frac{n^2+n}{2}$ comme expliquer en section 3. En entrée nous avons aussi un vecteur de dimension n . La sortie de l'algorithme donne deux matrice, l'une de taille m^2 et l'autre de taille $n \times m$.

4.3 Évaluation des performances pratiques

Les performances sont mesurées sur un cœur du processeur Intel Xeon Gold 6230.

Le tableau suivant montre les résultats d'un test pour une matrice d'entrée de taille $n = 5000$, dans ce test nous mesurons le temps d'exécution et le Gflops en fonction de la taille de la matrice de sortie m .

m	Time	Gflops
5	0.1228	9.0377
10	0.2269	8.8052
15	0.3704	7.0268
20	0.4513	6.4177
25	0.4929	4.1462
30	0.5495	2.7133
35	0.6277	2.8880
40	0.6555	2.0950
45	0.7281	1.9052
50	0.7839	1.8901

TABLE 1 – Variation de temps d'exécution et de Gflops en fonction de la taille de la matrice de sortie m

Les figures suivantes représentent les résultats du tableau précédent :

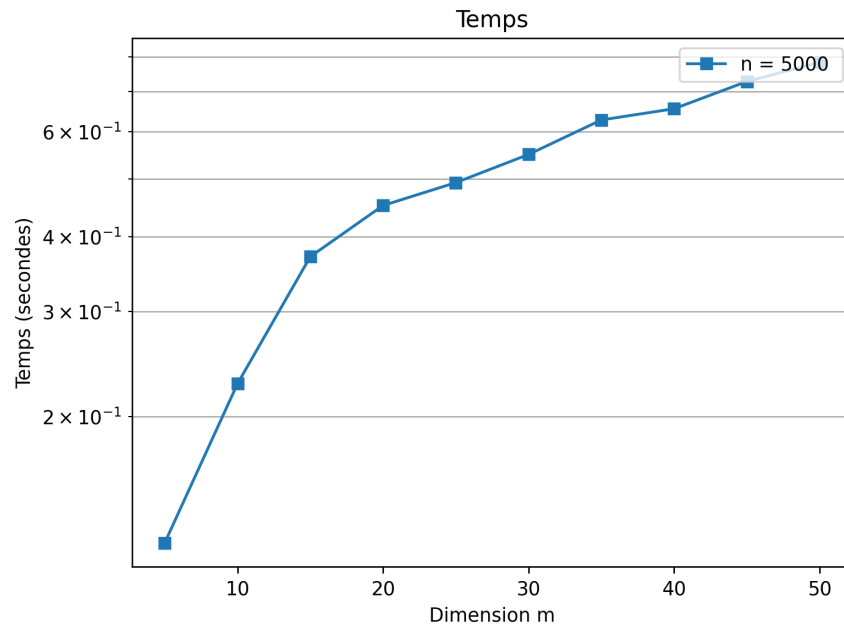
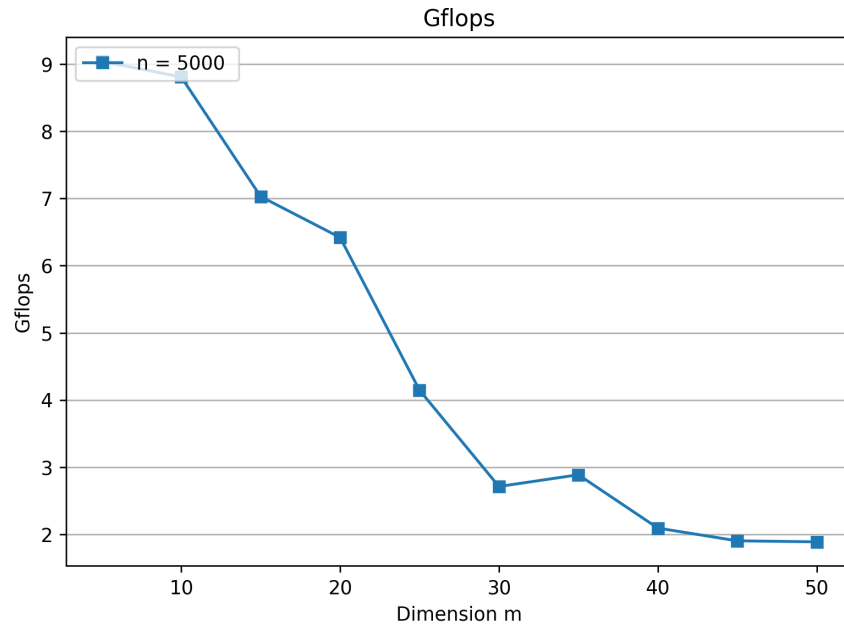
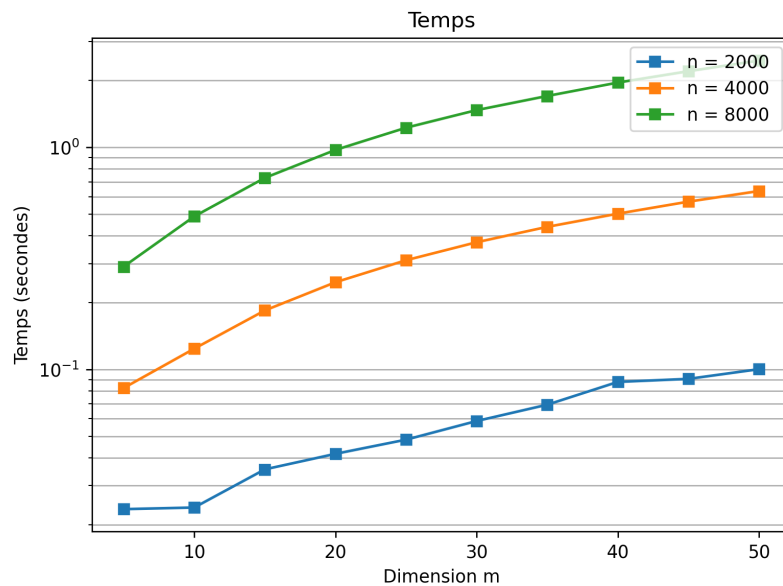


FIGURE 1 – Temps d'exécution en fonction de m

La figure montre le temps de calcul en fonction de la taille de la matrice de sortie m pour une matrice hermitienne de taille $n = 5000$. Le graphique est divisé en deux zones, une zone où le temps de calcul augmente rapidement et une zone où le temps de calcul augmente lentement (à partir de $m = 20$). En regardant le graphique, on peut voir que le temps de calcul est relativement faible pour un nombre d'itérations de < 20 . Pour $m = 50$, le temps de calcul est déjà plus important.

FIGURE 2 – Gflops en fonction de m

Le graphe montre le nombre de flops (floating point operations) en fonction de la taille de la matrice de sortie m pour une matrice hermitienne de taille $n = 5000$. Le graphique est divisé en deux zones, une zone où le nombre de flops diminue rapidement et une zone où le nombre de flops diminue lentement ($m > 30$).

FIGURE 3 – Temps en fonction du paramètre m

Les résultats de la figure 3 ont été obtenu sur un autre cluster avec des processeurs Intel Xeon E5 2.50GHz. Plusieurs tailles de matrice sont présenter, l'objectif est de voir comment le paramètre m influe sur le temps de calcul en fonction de la taille de la matrice. Tous les calculs sont effectués en séquentielle.

5 Cas parallèle

5.1 Description

C'est une extension de l'algorithme de base conçue pour exploiter les capacités de traitement parallèle des systèmes informatiques modernes. Le parallélisme permet d'accélérer la convergence de l'algorithme et donc d'augmenter son efficacité pour la résolution de grands problèmes.

Voici une description générale du cas parallèle de l'algorithme de Lanczos :

- **Parallélisation des calculs** : Dans l'algorithme de base de Lanczos, les calculs des vecteurs propres sont généralement effectués de manière séquentielle. Dans le cas parallèle, ces calculs sont répartis entre plusieurs processeurs ou cœurs de calcul, ce qui permet d'effectuer plusieurs calculs simultanément.
- **Décomposition de la matrice** : Pour exploiter le parallélisme, la matrice d'origine est souvent décomposée en sous-matrices plus petites qui peuvent être traitées de manière indépendante par différents processeurs. Cette décomposition peut être réalisée de différentes manières en fonction de la structure de la matrice et des ressources disponibles.
- **Communication entre les processus** : Comme les différents processus travaillent sur des parties distinctes de la matrice, il est souvent nécessaire d'échanger des informations entre eux à certaines étapes de l'algorithme. Une communication efficace entre les processus est essentielle pour garantir la cohérence des résultats et éviter les goulots d'étranglement.
- **Gestion des ressources** : L'utilisation efficace des ressources parallèles est un aspect crucial du cas parallèle de l'algorithme de Lanczos. Cela implique une répartition équilibrée des tâches entre les différents processeurs.

5.2 Algorithme du produit matrice vecteur partagé

La partie la plus importante à paralléliser dans le programme est le produit matrice vecteur. Plusieurs versions parallèles ont été testées et leur version sont conservées dans le fichier source `operations.c`. L'objectif de l'algorithme mise en place est de profiter de la symétrie de la matrice pour effectuer les calculs.

Le produit se fait en deux parties et donne deux vecteurs, ces vecteurs correspondent au produit de la moitié haute et de la moitié basse de la matrice symétrique. Ces deux vecteurs sont ensuite additionnés pour renvoyer le résultat. Il n'est pas possible de réunir ces deux parties en une boucle, car la parallélisation fait que l'ordre des additions sur le vecteur est aléatoire.

Algorithm 2 Dernière version du produit matrice vecteur partagé**Require:** M une matrice de dimension n symétrique**Require:** v un vecteur quelconque**function** OP_REAL_SYMMETRIC_MATRIXVECTOR_V3(M, v) $U_{\text{tmp}} \leftarrow \text{createVector}(n)$ $L_{\text{tmp}} \leftarrow \text{createVector}(n)$ $\text{shift}[0] \leftarrow 0$ \triangleright Utile pour la position du premier élément en connaissant la ligne $U_{\text{tmp}}[0] \leftarrow M[\text{shift}[0]] \times v[0]$ \triangleright La diagonale **for** $i = 1$ to n **do** $\text{shift}[i] \leftarrow \text{shift}[i-1] + (n - i + 1)$ $U_{\text{tmp}}[i] \leftarrow M[\text{shift}[i]] \times v[i]$ **end for** $\# \text{pragma omp parallel for reduction}(+ : L_{\text{tmp}}[: n])$ **for** $i = 0$ to n **do** $\text{index} \leftarrow \text{shift}[i] - i$ $\# \text{pragma omp simd}$ **for** $j = i + 1$ to n **do** \triangleright Partie haute de la matrice $U_{\text{tmp}}[i] \leftarrow U_{\text{tmp}}[i] + M[\text{index} + j] \times v[j]$ **end for** $\# \text{pragma unroll 4}$ **for** $j = i + 1$ to n **do** \triangleright Partie basse de la matrice $L_{\text{tmp}}[j] \leftarrow L_{\text{tmp}}[j] + M[\text{index} + j] \times v[i]$ **end for** **end for** $\# \text{pragma omp parallel for simd}$ **for** $i = 0$ to n **do** \triangleright Addition des résultats $U_{\text{tmp}}[i] \leftarrow U_{\text{tmp}}[i] + L_{\text{tmp}}[i]$ **end for** **return** U_{tmp} **end function****Benchmark des différentes versions**

Threads	version 1	version 2	version 3
2	37.6359	2.551	0
4	28.8630	3.3264	0
8	16.8191	5.7085	0

TABLE 2 – Temps d'exécution d'un produit matrice vecteur selon la version, le temps est mesuré 60 fois et une moyenne est prise. Le produit est fait sur une matrice symétrique de dimension 20000 et le temps est en secondes.

5.3 Architecture parallèle visée

Dans cette section, nous présentons l'architecture parallèle visée pour l'implémentation de l'algorithme de Lanczos. L'architecture parallèle fait référence à la configuration matérielle et logicielle sur laquelle l'algorithme sera exécuté. Pour notre étude, nous avons choisi d'utiliser OpenMP, une API de programmation parallèle pour les architectures à mémoire partagée.

Elle permet d'exploiter facilement le parallélisme au niveau des boucles, des sections de code et des tâches, en utilisant des directives de compilation et des bibliothèques spécifiques. L'utilisation d'OpenMP offre une approche flexible et portable pour le développement de codes parallèles.

Pour implémenter l'algorithme de Lanczos en parallèle avec OpenMP, nous prévoyons d'exploiter le parallélisme au niveau des boucles internes de l'algorithme. Les étapes de calcul intensif, telles que la multiplication de matrices et le calcul des produits scalaire, seront parallélisées pour exploiter efficacement les ressources de calcul disponibles.

5.4 Évaluation des performances théoriques

La complexité de l'algorithme parallèle de Lanczos dépend principalement de la taille de la matrice d'entrée, notée n , et de la taille de la matrice en sortie, notée m .

Dans un contexte parallèle, il est essentiel de souligner que des communications et des synchronisations entre les différents threads sont inévitables :

- **pragma omp parallel for** : Lors de l'exécution de l'instruction `#pragma omp parallel for`, le nombre total d'itérations de la boucle est divisé entre les threads disponibles. Cela nécessite une communication entre les threads pour déterminer quelles itérations sont assignées à chaque thread.
- **pragma omp parallel for reduction** : À la fin de la boucle, une opération de réduction est effectuée sur les résultats partiels pour obtenir le résultat final. Cette opération de réduction implique une communication entre les threads pour agréger les résultats partiels.

5.5 Évaluation des performances pratiques

Les performances sont mesurées sur un cœur du processeur Intel Xeon Gold 6230.

Le tableau suivant montre les résultats d'un test pour une matrice d'entrée de taille $n = 20000$ et une matrice de sortie de taille $m = 30$, dans ce test nous mesurons le temps d'exécution et le Gflops en fonction de nombre de threads.

Les figures suivantes représentent les résultats du tableau précédent :

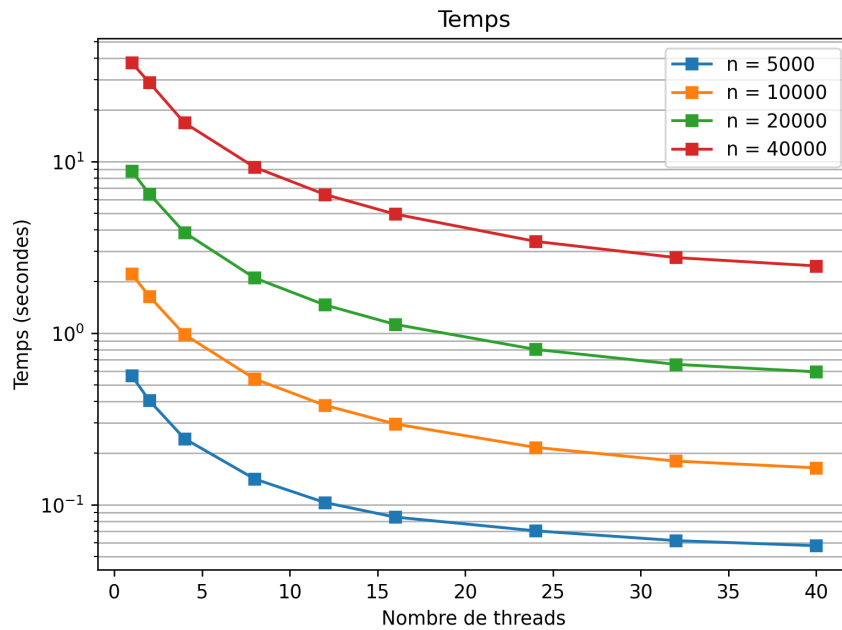


FIGURE 4 – Temps d'exécution en fonction de nombre de threads

La figure montre le temps de calcul en fonction du nombre de threads. Plusieurs taille de matrice sont représentées avec n la dimension de la matrice et $m = 30$. Le graphe montre que le temps de calcul diminue rapidement avec l'augmentation du nombre de threads.

Cette amélioration est due au fait que l'algorithme de Lanczos est un algorithme naturellement parallélisable. Les étapes de l'algorithme peuvent être exécutées indépendamment sur différents threads.

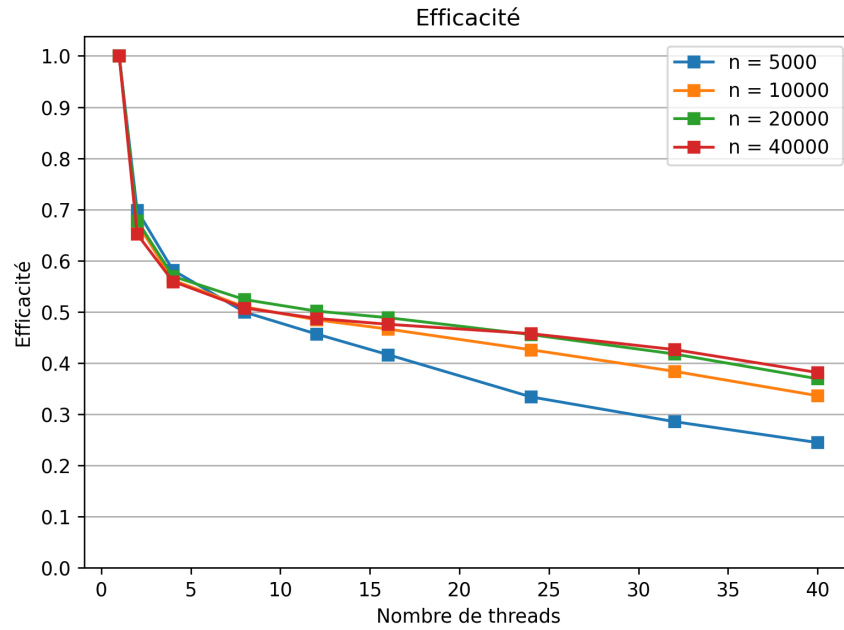


FIGURE 5 – Efficacité en fonction de nombre de threads

Le graphe montre que l'efficacité diminue avec l'augmentation du nombre de threads. Cette diminution d'efficacité est due à plusieurs facteurs, notamment :

- La communication entre les threads.
- La contention des ressources.

Il est important de prendre en compte ces facteurs lors de l'optimisation de l'algorithme de Lanczos pour la parallélisation.

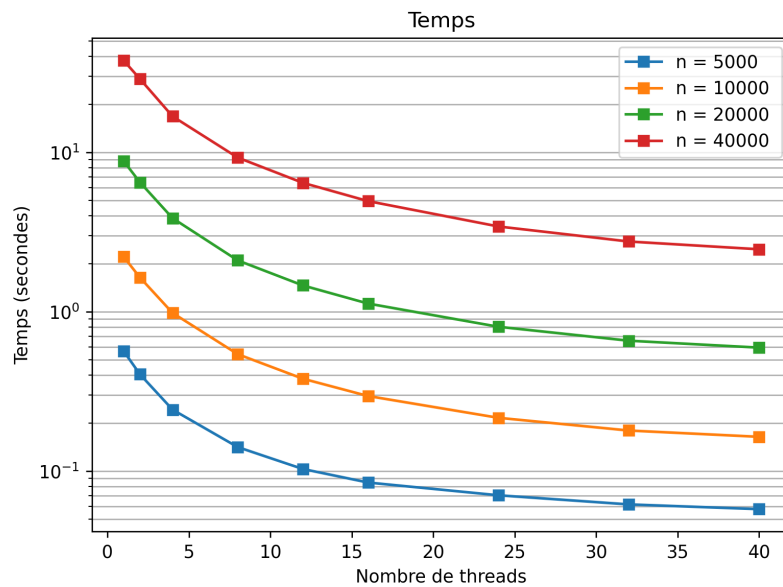


FIGURE 6 – Gflops en fonction de nombre de threads

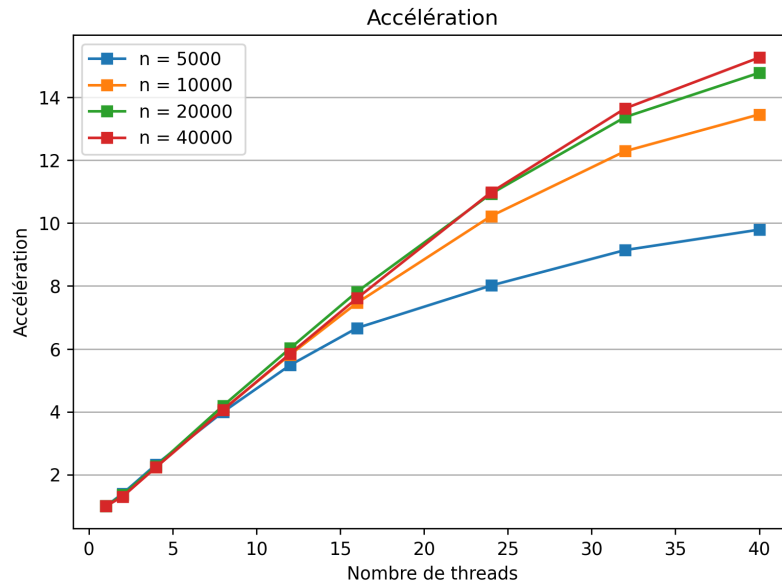


FIGURE 7 – Accélération en fonction de nombre de threads

La figure montre que l'accélération augmente avec le nombre de threads. Cela est dû au fait que l'algorithme de Lanczos est un algorithme parallélisable. Cela signifie qu'il peut être exécuté sur plusieurs threads simultanément. Lorsque le nombre de threads augmente, l'algorithme peut traiter plus de données en même temps, ce qui entraîne une augmentation de la performance.

6 Conclusion générale

L'algorithme de Lanczos est une méthode numérique utilisée pour calculer de manière efficace les valeurs propres d'une matrice symétrique ou hermitienne. Il est relativement simple à implémenter, et il est souvent utilisé en calcul scientifique et en analyse des données pour résoudre des problèmes impliquant de grandes matrices.

La perte d'orthogonalité est un problème commun dans l'algorithme de Lanczos, ainsi que dans d'autres méthodes itératives pour résoudre des systèmes linéaires ou calculer des valeurs propres. Cette perte d'orthogonalité est un signe de perte d'indépendance linéaire des vecteurs propres. Une fois que cette indépendance est perdue, il commence à apparaître plusieurs copies de la même valeur propre (et du vecteur propre correspondant), qui a convergé.

La stratégie de réorthogonalisation complète est une technique utilisée pour atténuer la perte d'orthogonalité dans les algorithmes itératifs, tels que l'algorithme de Lanczos. L'idée est de réorthogonaliser chaque v_{j+1} par rapport à tous les v_i précédents.

L'algorithme de Lanczos est un algorithme parallélisable. Cela signifie qu'il peut être exécuté sur plusieurs threads simultanément. L'utilisation de plus de threads peut entraîner une augmentation significative de la performance.

L'algorithme de Lanczos converge généralement rapidement vers les valeurs propres les plus importantes de la matrice, ce qui en fait une méthode efficace pour résoudre des problèmes de grande taille.