

Sistemas Multiprocessados em Chip – Parte 1 (03/06/24)

Alunos:

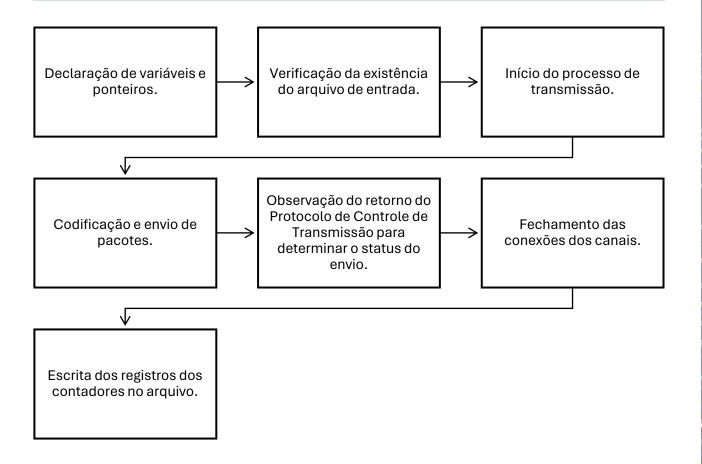
- Manuel Adahil Muniz Osterno
- Marco Vinícius Matos Oliveira

Professores:

- Dr. César Augusto Missio Marcon
- Dr. Fernando Gehm Moraes

Processador Alfa (1_proc_alfa.c)

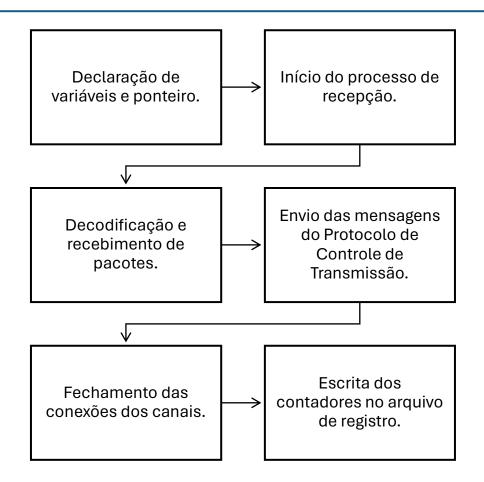
Transmissão de pacotes e Recebimento de respostas do Protocolo de Controle de Transmissão.



```
#include <stdio.h>
#include "packet.h"
 uint32_t payload [PAYLOAD SIZE];
 uint32 t pkt nb = 0:
 packet t packet;
  ackno packet treply;
 connection t con inject:
  connection_t con_beta;
 uint8_t file_content[PAYLOAD_SIZE*4];
 FILE * input_fptr;
 FILE * log fptr;
 //Statistics
 uint32_t nb_ack = 0;
 uint32_t nb_ack_err = 0;
 uint32_t nb_nack = 0;
 input_fptr = fopen("input_file", "r");
 if(input fptr == NULL) { //Check if file exists
  printf("[PROC_ALFA] Not able to open the file.");
 printf("[PROC_ALFA] Starting Process Alfa ...\n");
 printf("[PROC ALFA] Waiting connection with Error Injector...\n");
 connect(&con inject, CHANNEL 0, "ab+"); //Channel 0 is the communication channel between Alfa and
 printf("[PROC_ALFA] Waiting connection with Beta...\n");
  connect(&con_beta, CHANNEL_2, "rb+"); //Channel 2 is the communication channel between Alfa and Beta
  //@NOTE: I developed a version where the process run forever and wait to get something from file.
  //However, it needs to have a control to close and reopen the file several time, as this is not the
  //goal of the project, I gave up on this and did this version that runs until end of file.
  while(fgets(file content, PAYLOAD SIZE*4, input fptr)) {
   printf("[PROC_ALFA] Waiting for reading file ...\n"):
    encode packet((uint32 t*) file content, &packet, PAYLOAD SIZE, 2024, pkt nb);
    print packet(packet, PAYLOAD SIZE);
    printf("[PROC_ALFA] Waiting for acknowledgement ...\n");
    recv_ackno_reply(&reply, &con_beta);
    while (reply == NACK){
    nb_nack++;
    pkt_nb = pkt_nb;
     send pckt(packet, &con inject);
    recv_ackno_reply(&reply, &con_beta);
    if (reply == ACK ERR){
    nb_ack_err++;
    pkt nb++:
    } else {
    nb ack++;
    pkt nb++;
 printf("Statisticas:\n"):
 printf("N# ACK : %d\n", nb ack);
 printf("N# ACK ERROR: %d\n", nb ack err);
 printf("N# NACK : %d\n", nb nack);
 close_connect(&con_beta);
 fclose(input fptr)
 log fptr = fopen("alfa log file", "w+");
 fprintf(log fptr, "Statisticas:\n");
 fprintf(log fptr,"N# ACK : %d\n", nb ack);
 fprintf(log fptr,"N# ACK ERROR: %d\n", nb ack err);
 fprintf(log_fptr,"N# NACK : %d\n", nb_nack);
 fclose(log_fptr);
 printf("[PROC_ALFA] Finishing Process Alfa ...\n");
```

Processador Beta (2_proc_beta.c)

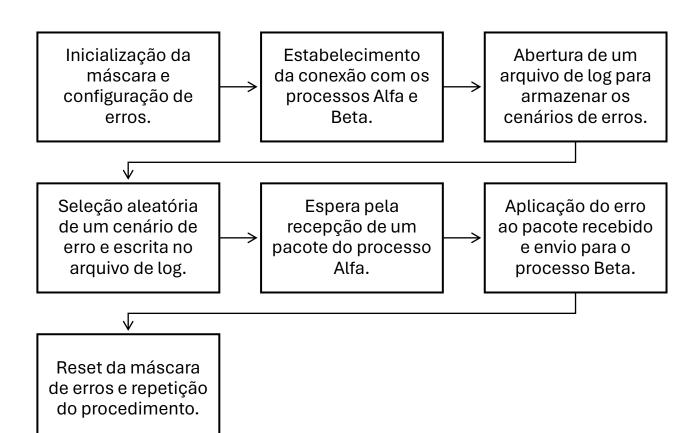
Recebimento de pacotes e Envio de respostas do Protocolo de Controle de Transmissão.



```
#include "packet.h"
int main(){
 uint32_t payload [PAYLOAD_SIZE];
 packet_t packet;
 pkt_error_t packet_err;
 uint32_t pkt_nb = 0;
 connection t con inject;
 connection t con alfa;
 FILE * output_fptr;
 printf("[PROC_BETA] Starting Process Beta ...\n");
 printf("[PROC BETA] Waiting connection with Alfa...\n");
 connect(&con_alfa, CHANNEL_2, "ab+");//Channel 2 is the
communication channel for acknowledgement between Beta and Alfa
 printf("[PROC_BETA] Waiting connection with Error Injector...\n");
 connect(&con_inject, CHANNEL_1, "rb+");//Channel 1 is the
communication channel between Beta and Error Injector
   output_fptr = fopen("output_file", "a+"); //Open output file
   printf("[PROC_BETA] Waiting for packet ...\n");
   recv_pckt(&packet, &con_inject);
   printf("[PROC_BETA] Packet before correction:\n");
   print packet(packet, PAYLOAD SIZE);
   packet_err = decode_packet(&packet, PAYLOAD_SIZE, 2024, pkt_nb);
   printf("[PROC_BETA] Packet after correction:\n");
   print_packet(packet, PAYLOAD_SIZE);
   if (packet_err == ECC_DE || packet_err == WRONG_SEQ_NB){
     send_ackno_reply(NACK, &con_alfa);
     pkt_nb = pkt_nb;
   } else if (packet_err == ECC_SE){
     send_ackno_reply(ACK_ERR, &con_alfa);
     fputs((char *) packet.payload, output_fptr); // Store the received
     pkt_nb++;
   } else if (packet_err == NONE){
     send_ackno_reply(ACK, &con_alfa);
     fputs((char *) packet.payload, output_fptr); // Store the received
     pkt_nb++;
   }else{
     //Do nothing (Different Target)
     pkt nb ++;
   fclose(output_fptr); //@NOTE: For some reason, we need to open and
close the file for each written packet
 close_connect(&con_alfa);
 close connect(&con inject);
 printf("[PROC_BETA] Finishing Process Beta ...\n");
 return 0;
 return 0;
```

Injetor e Gerador de Erros (3_inject_error.c, error_gen.c, error_gen.h)

Geração e injeção de erros (em 7 cenários diferentes) para validação do ECC



Cenário Descrição	
scenario Sem Erro	
scenario1 Erro Simples aleatoriamente gerado	
em relação a "flit", "field"e "position".	
scenario 2 Erro Duplo aleatoriamente gerado	
em relação a "flit", "field"e "position".	
Dois Erros Simples em diferentes e	
scenario3 aleatoriamente gerados em relação	
a "flit", "field"e "position".	
N Erros Simples em diferentes e	
scenario4 aleatoriamente gerados em relação	
a "flit", "field"e "position". Onde N	
també é aleatório.	
scenario5 Erro Simples no campo SH aleatoriamen	te
gerado em relação a "flit", e "position".	
scenario6 Erro Simples no campo ECC aleatoriam	ente
gerado em relação a "flit", e "position".	

Error Correction Code

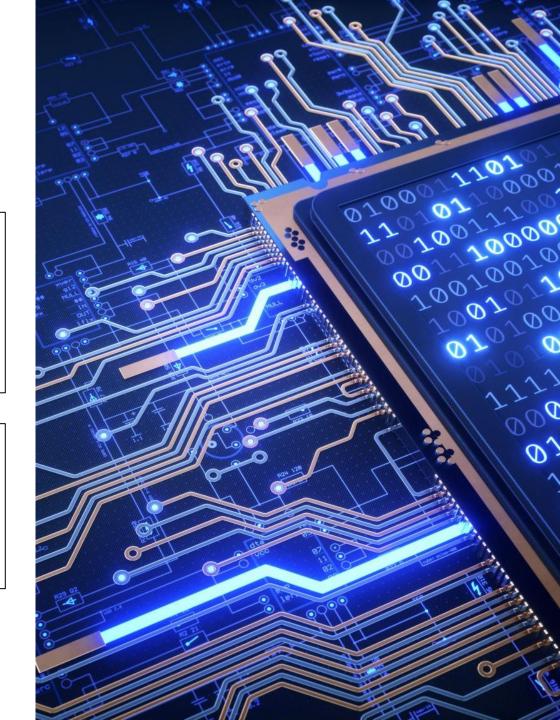
O ECC proposto é o hamming extendido que calcula um número de bits de redundância de modo que seja possível "cobrir"todos os bits da palavra original e, após o cálculo desses bits, um último bit de paridade é calculado executando a operação de ou-exclusivo sobre todos os bits da palavra com os de redundância.

Para que a redundância consiga cobrir toda a palvra, é necessário que a Equação 1.1 seja respeitada, onde r é o númeto de bits de redundância e n é o número de bits da palavra.

$$2^r - 1 \ge n \tag{1.1}$$

Posição do bit		1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20
bits codific	ados	p1	p2	d1	p4	d2	d3	d4	р8	d5	d6	d7	d8	d9	d10	d11	p16	d12	d13	d14	d15
bits	p1	Х		X		X		X		X		X		X		X		X		X	
	p2		X	X			X	Х			Х	Х			X	X			X	X	
de	p4				X	X	X	Х					Х	X	X	Х					X
paridade	р8								X	Х	Х	Х	Х	X	X	Х					
	p16																Х	Х	X	X	Х

Figura 1.1: Organização dos bits de redundância (p*) na palavra. (Fonte: [Wik20])



Resultados

Apesar de o arquivo ter 100 pacotes, mais pacotes podem ser transmitidos, já que existem situações de retransmissão.

Desse modo, ao final da simulação, tivemos 132 pacotes transitados

Tabela 2.1: Número de ACK, ACK ERROR e NACKS

Estatística	
ACK	40
ACK ERROR	60
NACK	32

Tabela 2.2: Número de execução de cada cenário.

Estatística	
Cenário 0	16
Cenário 1	18
Cenário 2	24
Cenário 3	19
Cenário 4	18
Cenário 5	15
Cenário 6	22

```
67 BEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBEBACAFEBBACAFEBBACAFEBBACAFEBBACAFEBBACAFEBBACAFEBBACAFEBBACAFEBBACAFEBBACAFEBBACAFEBBACAFEBBACAFEBBACAFEBBACAFEBBACAFEBBACAFEBBACAFEBBACAFEBBACAFEBBACAFEBBACAFEBBACAFEBBACAFEBBACAFEBBACAFEBBACAFEBBACAFEBBACAFEBBACAFEBBACAFEBBACAFEBBACAFEBBACAFEBBACAFEBBACAFEBBACAFEBBACAFEBBACAFEBBACAFEBBACAFEBBACAFEBBACAFEBBACAFEBBACAFEBBACAFEBBACAFEBBACAFEBBACAFEBBACAFEBBACAFEBBACAFEBBACAFEBBACAFEBBACAFEBBACAFEBBACAFEBBACAFEBBACAFEBBACAFEBBACAFEBBACAFEBBACAFEBBACAFEBBACAFEBBACAFEBBACAFEBBACAFEBBACAFEBBACAFEBBACAFEBBACAFEBBACAFEBBACAFEBBACAFEBBACAFEBBACAFEBBACAFEBBACAFEBBACAFEBBACAFEBBACAFEBBACAFEBBACAFEBBACAFEBBACAFEBBACAFEBBACAFEBBACAFBBACAFBBACAFBBACAFBBACAFBBACAFBBACAFBBACAFBBACAFBBACAFBBACAFBBACAFBBACAFBBACAFBBACAFBBACAFBBACAFBBACAFBBACAFBBACAFBBACAFBBACAFBBACAFBBACAFBBACAFBBACAFBBACAFBBACAFBBACAFBBACAFBBACAFBBACAFBBACAFBBACAFBBACAFBBACAFBBACAFBBACAFBBACAFBBACAFBBACAFBBACAFBBACAFBBACAFBBACAFBBACAFBBACAFBBACAFBBACAFBBACA
```

Figura 2.1: Diferença entre os pacotes de entrada e saída.

```
flit[0]: 0
flit[1]: 1
flit[2]: 2
                                                  ECC: 4c 8a 8f 9c 5 81 9 7a 87 87 87 ea 9 9 9 b
                                                                                                     [PROC_BETA] Waiting for packet ...
                                                  [ERROR INJECTOR] Waiting for packet ...
                                                                                                    Packet: Target: 2024 Size: 32 Service Header
flit[3]: 3
                                                  Packet: Target: 2024 Size: 32 Service Header:
                                                                                                    flit[0]: 0
flit[4]: 4
flit[5]: 5
                                                  flit[0]: 0
                                                                                                    flit[1]: 1
flit[6]: 6
                                                  flit[1]: 1
                                                                                                    flit[2]: 2
                                                  flit[2]: 2
flit[7]: 7
                                                                                                    flit[3]: 3
                                                  flit[3]: 3
                                                                                                    flit[4]: 4
flit[8]: 8
flit[9]: 4
                                                  flit[4]: 4
                                                                                                    flit[5]: 5
flit[10]: 11
                                                  flit[5]: 5
                                                                                                    flit[6]: 6
Payload:
                                                  flit[6]: 6
                                                                                                    flit[7]: 7
                                                  flit[7]: 7
flit[8]: 8
flit[0]: 41424542
                                                                                                    flit[8]: 8
flit[1]: 45464143
                                                                                                    flit[9]: 4
flit[2]: 41424542
                                                  flit[9]: 4
                                                                                                    flit[10]: 11
flit[3]: 45464143
                                                  flit[10]: 11
                                                                                                    Payload:
flit[4]: 41424542
                                                  Payload:
                                                                                                    flit[0]: 41424542
flit[5]: 45464143
                                                  flit[0]: 41424542
                                                                                                    flit[1]: 45464143
                                                  flit[1]: 45464143
flit[2]: 41424542
                                                                                                    flit[2]: 41424542
flit[6]: 41424542
flit[7]: 45464143
                                                                                                    flit[3]: 45464143
flit[8]: 41424542
                                                  flit[3]: 45464143
                                                                                                    flit[4]: 41424542
flit[9]: 45464143
                                                  flit[4]: 41424542
                                                                                                    flit[5]: 45464143
flit[10]: 41424542
                                                  flit[5]: 45464143
                                                                                                    flit[6]: 41424542
flit[11]: 45464143
                                                  flit[6]: 41424542
                                                                                                    flit[7]: 45464143
                                                  flit[7]: 45464143
                                                                                                    flit[8]: 41424542
flit[12]: 41424542
flit[13]: 45464143
                                                  flit[8]: 41424542
                                                                                                    flit[9]: 45464143
flit[14]: 41424542
                                                  flit[9]: 45464143
                                                                                                    flit[10]: 41424542
flit[15]: 45464143
                                                  flit[10]: 41424542
                                                                                                    flit[11]: 45464143
                                                                                                    flit[12]: 41424542
flit[16]: 4542
                                                  flit[11]: 45464143
                                                                                                    flit[13]: 45464143
                                                  flit[12]: 41424542
ECC: 4c 8a 8f 9c 8b 83 9 7a 87 87 87 ea 9 9 9
                                                  flit[13]: 45464143
                                                                                                    flit[14]: 41424542
                                                                                                    flit[15]: 45464143
[PROC ALFA] Waiting for acknowledgement ...
                                                  flit[14]: 41424542
Statisticas:
                                                  flit[15]: 45464143
                                                                                                    flit[16]: 4542
N# ACK
                                                  flit[16]: 4542
                                                                                                    ECC: 4c 8a 8f 9c 8b 83 9 7a 87 87 87 ea 9 9 9
                                                  ECC: 4c 8a 8f 9c 8b 83 9 7a 87 87 87 ea 9 9 9
N# ACK ERROR: 0
N# NACK
                                                                                                    PCKT ERROR: 0
[PROC_ALFA] Waiting for reading file ...
                                                 [ERROR_INJECTOR] Waiting for packet ...
                                                                                                     [PROC_BETA] Waiting for packet ...
```

Figura 2.2: Execução dos Processos