

Fascículo 5

Almacenamiento Seguro

Este artículo, aunque menciona diferentes tipos de memoria, se centra en los dispositivos de almacenamiento interno RAM y ROM, definiendo qué son, cómo están fabricados y cómo operan.

Uno de los temas que llamó mi atención fue la explicación sobre el funcionamiento de la ROM. Me gustó que explicaran, haciendo uso de un ejemplo de la vida real, para qué se utiliza cada una de las “patitas”, cómo se almacena la información, cuánta información almacena y cómo viaja esta información, ya que con esto queda mucho más clara la diferencia entre la RAM, y la ROM.

De igual forma el ver que algunas de las razones por la que la RAM dinámica fue la opción preferida sobre la RAM estática fue la cantidad de transistores usados, el calor que genera, y la energía que consume, a pesar de la dificultad de diseño, me recordó a lo visto en clase sobre la ley de Gordon Moore y la razón por la que el modelo Itanium fracasó, ya que parece que las tendencias son las mismas, valorando más el costo, y practicidad sobre la capacidad.

En el texto también se habla de las limitaciones que estaban empezando a tener con los métodos utilizados en ese momento (con el uso de técnicas ópticas para la grabación de sus chips) con esto se puede ver que incluso desde esa época la RAM tenía una tendencia muy similar a la vista en dispositivos hoy en día de aumentar su capacidad sin dejar de ser prácticos, lo que incluso desde entonces generaba problemas, y por lo tanto forzaba a la búsqueda de nuevas técnicas para conseguir este objetivo.

Por último, me pareció muy buena la forma en la que el artículo explica qué es la RAM y cuál es su papel en la computadora de manera tan simple, pero sin dejar de ser precisa. Esto me parece que complementó muy bien lo visto en clase, haciendo que entendiera mejor la relación que tiene con el procesador, su diferencia con otras unidades de almacenamiento como los registros, memoria

secundaria, y la memoria cache, al igual que algunas de las consecuencias de esta relación, como es el caso del cuello de botella de Von Neumann, y la facilidad de acceso que tienen los programas a ella, a diferencia de la memoria secundaria.