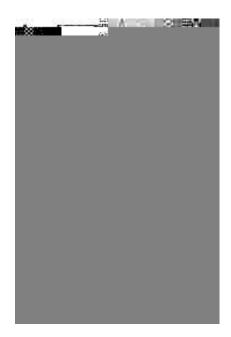
К589**АП**16, **КМ**589**АП**16

Микросхемы представляют собой шинный формирователь (4-канальный коммутатор) и предназначены для управления магистралями (шинами) в цифровых вычислительных устройствах. Имеют в каждом канале 1 шину только для приема информации, 1 шину только для выдачи информации и 1 двунаправленную шину для приема и выдачи информации и обеспечивают подключение машинных слов длиной по 4 разряда по одному из двух направлений. Содержат 228 интегральных элементов. Корпус типа 238.16-2, масса не более 1,5 г и 201.16-6, масса не более 2.5 г.



Условное графическое обозначение К569АП16, КМ589АП16

Назначение выводов: 1 - вход выборки микросхемы; 2, 5, 11, 14 - выходы информации; 3, 6, 10, 13 - входы/выходы реверсивной передачи информации; 4, 7, 9, 12 - входы информации; 8 - общий; 15 - входы управления выдачей информации (выборки шины); 16 - напряжение питания.

Электрические параметры

Номинальное напряжение питания	5 B ± 5%
Выходное напряжение низкого уровня:	
- при I ¹ _{вых} = 15 мА для выходов 2, 5, 11, 14	≤ 0,5 B
- при I ¹ _{вых} = 50 мА для выходов 3, 6, 10, 13	≤ 0,7 B
Выходное напряжение высокого уровня:	
- для выходов 2, 5, 11, 14	≥ 3,65 B
- для выходов3, 6, 10, 13	≥ 2,4 B
Ток потребления	≤ 130 мА

Входной ток низкого уровня:	
- по входам 4, 7, 9, 12, 3, 6, 10, 13	
- по входам 1, 15	≤ -0,5 mA
Входной ток высокого уровня:	
- по входам 4, 7, 9, 12	≤ 0,04 mA
- по входам 1, 15	≤ 0,08 MA
Выходной ток высокого уровня в состоянии "выключено":	
- по входам 2, 5, 11, 14	
- по входам 3, 6, 10, 13	≤ 100 мкА
Выходной ток низкого уровня в состоянии "выключено":	
- по входам 2, 5, 11, 14	
- по входам 3, 6, 10, 13	≤ -100 мкA
Время задержки распространения сигнала:	
- от входов 4, 7, 9, 12 до выходов 3, 6, 10, 13	≤ 30 нс
- от входов 3, 6, 10, 13 до выходов 2, 5, 11, 14	≤ 25 нс
- от входов 1, 15 до выходов 3, 6, 10, 13, 2, 5, 11, 14	≤ 65нс