

Tabla 1

ciclo	start	x (hex)	Cnt (hex)	enable	rdy	found
1	0	4f	f	0	1	0
2	1	4f	0	1	0	0
3	0	4f	1	1	0	0
4	0	4f	2	0	1	1
5	0	4f	2	0	1	1
6	0	4f	2	0	1	1

Tabla 2

dirección	línea	etiqueta	resultado
79c0	9c	79c	Acierto
86b4	6b	86b	Acierto
a34c	34	a34	Acierto
56b0	6b	56b	Desacierto (reemplaza 86b)
79c4	9c	79c	Acierto (contenido en el bit 4)
a348	34	a34	Acierto (contenido en el bit 8)
d340	34	d34	Desacierto (reemplaza a34)
79c8	9c	79c	Acierto (contenido en el bit 8)
86b8	6b	86b	Desacierto (reemplaza 56b)

Tabla 3

Pipeline				Superescalar			
Ciclo	Fetch	Decode	Execute	Ciclo	Fetch	Decode	Execute
1	A			1	A B		
2	B	A		2	C D	A B	
3	C	B	A	3		B	A
4	D	C	B	4	E F	C D	B
5	E	D	C	5	G H	E F	C D
6	F	E	D	6	I J	G H	E F
7	G	F	E	7	P Q		
8	H	G	F	8	...	P Q	
9	P			9	...	...	P Q
10	Q	P	F				
11	...	Q	P				
12	...	...	Q				