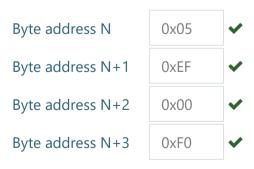
CAMPUS VIRTUAL UPC / Les meves assignatures / 2020/21-01:FIB-270013-CUTotal / Tema 2. Arquitectura del microcontrolador / Test Atenea 2. Assembler del PIC. DATA LÍMIT: 4-11-2020

Començat el dissabte, 3 octubre 2020, 16:21			
Estat Acabat			
Completa	at el dissabte	e, 3 octubre	2020, 16:23
Temps em	prat 2 minut	s 14 segons	5
Pı	unts 12,00/1	2,00	
Qualific	ació 10,00 so	obre 10,00	(100%)
Pregunta 1 Correcte	Si COUNT=32 i W= 26, quin serà el seu valor desprès d'executar decf COUNT,F?		
Puntuació 1,00 sobre 1,00	Nota: W=0, F=1		
	COUNT	31	✓
	W	26	✓
Pregunta 2 Correcte	of aband a executar la moracció ABBANT OXEO, o, 1, el contangat acid seguents registres eta.		
Puntuació 1,00 sobre 1,00	WREG	22	
	BSR<3:0)> 0011	
	0x20	40	
	0x320	60	
	Indiqueu quins seran els valors després d'haver-la executat		
	0x20	40	✓

Pregunta **3**Correcte
Puntuació 1,00
sobre 1,00

Tradueix a codi màquina la instrucció GOTO 000Ah



WREG

0x320

82

60

Useu el Data Sheet per a respondre aquesta pregunta



Pregunta 10 Quina de les dues últimes línies del següent codi és innecessària? Correcte Puntuació 1,00 org 0x00 sobre 1,00 start movf 0x20,W,A; addwf 0x30,W,A; movwf 0x50,A; // dues últimes línies de codi forever goto forever end Trieu-ne una: a. Només la segona és necesària b. Només la primera és necesària c. Cap d'elles és necesària d. Ambdues són necesàries 🗸 Pregunta **11** A quin banc de memòria anirà a buscar la dada la instrucció: Correcte ADDWF INDF1, 1 Puntuació 1,00 sobre 1,00 Trieu-ne una o més: a. A l'indicat al registre FSR1H 🗸 b. A l'indicat al registre BSR c. A l'indicat al registre FSR1L d. Depen de si treballem en mode acces o banked e. A l'acces bank ▼ Test Atenea 1. Arquitectura del PIC. Enunciat sessió L2 (aprenentatge Salta a... DATA LÍMIT: 4-11-2020 Proteus) ►