CAMPUS VIRTUAL UPC / Les meves assignatures / 2020/21-01:FIB-270013-CUTotal / Tema 7. Interfícies de comunicació sèrie / Test d'Atenea 7. Interfícies de comunicacions sèrie. Data límit 13-1

| Començat e | dimarts, 29 desembre 2020, 13:04 |
|----------------------------|--|
| Esta | t Acabat |
| Completat e | dimarts, 29 desembre 2020, 13:09 |
| Temps empra | |
| Punt | |
| Qualificaci | ó 10,00 sobre 10,00 (100 %) |
| Pregunta 1 Correcte | El bus 1Wire és un bus: |
| Puntuació 1,00 | Trieu-ne una: |
| sobre 1,00 | a. sèrie síncron full-duplex |
| | ■ b. sèrie asíncron half-duplex |
| | c. sèrie síncron half-duplex |
| | O d. sèrie asíncron full-duplex |
| Pregunta 2 | El valor lògic del bit d' <i>start</i> d'una transmissió sèrie asíncrona és: |
| Correcte Puntuació 1,00 | Trieu-ne una: |
| sobre 1,00 | a. Sempre és 0 |
| | b. El mateix que el de bit de stop |
| | c. Sempre és 1 |
| | d. L'invers del valor lògic per defecte de la línia de transmissió |
| | ⊕ d. Emvers der valor logie per derecte de la imila de transmissio ↓ |
| Pregunta 3 Correcte | En la transmissió mitjançant una USART, el "framing error" |
| Puntuació 1,00 | Trieu-ne una o més: |
| sobre 1,00 | a. consisteix en la perduda de format de la dada transmesa, i és degut a problemes de sincronització del rellotge. |
| | ✓ b. consisteix en la saturació del receptor, i és degut a que l'emissor transmet dades a un ritme superior al que el |
| | receptor pot gestionar. |
| | c. consisteix en que la dada rebuda conté 1 o més bits amb un valor alterat, i és degut a interferències i/o problemes elèctrics en la transmissió de les dades. |
| | d. és un error que es pot produir en l'emissor d'informació. |
| | ✓ e. és un error que es pot produir en el receptor d'informació. |
| | La teva resposta és correcta. |
| | |
| Pregunta 4 Correcte | Els bus SPI és un bus: |
| Puntuació 1,00 | Trieu-ne una: |
| sobre 1,00 | ■ a. sèrie síncron full-duplex |
| | b. sèrie asíncron full-duplex |
| | c. sèrie asíncron half-duplex |
| | O d. sèrie síncron half-duplex |

Pregunta **5**Correcte
Puntuació 1,00
sobre 1,00

Es vol configurar la USART del PIC18F per realitzar transmissions de 8 bits a 57600 bps. Quins serien els valors de BRGH i SPBRG que ens ajustarien més aquesta freqüència? El clock del sistema Fosc és de 10 MHz

Trieu-ne una:

- a. BRGH=1 i SPBGR = 10
- b. BRGH=1 i SPBGR = 2
- c. BRGH=0 i SPBGR = 2
- d. BRGH=0 i SPBGR = 10
- e. BRGH=0 i SPBGR = 42
- f. BRGH=1 i SPBGR = 42 ✔

La teva resposta és correcta.

Pregunta **6**Correcte

sobre 1,00

Puntuació 1,00

Tot bus de comunicacions necessita establir el valor lògic per defecte de la línia de transmissió a:

Trieu-ne una:

- a. 1 feble
- b. 0 feble
- c. No és necessari establir un valor lògic per defecte, s'estableix en el moment de la transmissió
- d. 0 o 1 feble indistintament.

Pregunta **7**

Correcte

Puntuació 1,00 sobre 1,00 En que consisteix la tècnica de "bit-banging"?

Trieu-ne una o més:

- a. En la transmissió d'informació utilitzant el mecanisme d'interrupcions
- b. En la transmissió d'informació en format paral·lel
- 🗹 c. En la transmissió d'informació per programari enlloc d'utilitzar un maquinari dedicat ✔
- d. En la transmissió d'informació en format sèrie
- e. En la transmissió d'informació utilitzant la tècnica d'enquesta activa

La teva resposta és correcta.

Pregunta **8**Correcte

Puntuació 1,00 sobre 1,00

Quin seria el valor (en decimal) del registre SPBRG1 per configurar la UART1 en mode asíncron utilitzant 8 bit de dades a una velocitat de 9600bps. Considereu fosc = 16Mhz, BRGH=1.

Resposta:

103

=1. $\frac{16HHz}{9600} - 1 = 103, 16 \approx 103$ $\frac{16}{3}$ BRGH=1 + 8 bits + asincrono => Bond rate = Fosc. [16.(a+1)] Hirar tabla

Pregunta **9**Correcte

Puntuació 1,00 sobre 1,00 Quants segons es trigaria com a mínim per a trasmetre 100124 bytes utilitzant una transmisió sèrie configurada a 19200 bps usant 8 bits de dades, 1 bit de paritat, 1 bit de stop i parell diferencial ?

Resposta: 57,36270

100124*(8+3) = 57,3627...

La transmisió diferencial no té cap efecte en el temps de transmisió. Senzillament, és més robusta al soroll

Pregunta **10**Correcte
Puntuació 1,00
sobre 1,00

Quin és el mínim nombre de línies que calen per una transmissió assíncrona half duplex?

Trieu-ne una o més:

- a. Master Data In
- b. Vref+
- c. Vref-
- ✓ d. Dades ✓
- e. Vdd
- f. Clock
- g. Master Data Out
- h. Vss 🗸

La teva resposta és correcta.

Pregunta **11**Correcte

Puntuació 1,00 sobre 1,00 Quina sería la freqüència màxima de transmisió (en bps) usant la unitat SPI del PIC18F45K22 amb una Fosc de 28 MHz ?

Resposta: 7000000 V 28HHz = 7000000

Pregunta **12**

Correcte

Puntuació 1,00 sobre 1,00 Quina seria l'eficiència de transmissió (Bits de Dades Tx. / Bits Totals Tx.) d'una comunicació byte a byte I2C?

Resposta: 0,4

S 0 1 0 0 A2 A1 A0 R/W A DATA A S

Per tx. un byte són necessaris tx. 20 bits (START Condition + 7 Adreça I2C+ R/W + ACK + 8 bits Data + ACK + STOP)

Pregunta **13**Correcte

Puntuació 1,00 sobre 1,00 En el bus 1Wire s'utilitza:

Trieu-ne una:

- a. El zero com a estat de repòs de la línia, però podria ser possible fer-ho al contrari.
- b. El zero com a estat de repòs de la líniai no pot ser possible fer-ho al contrari.
- c. L'u com a estat de repòs de la línia i no pot ser possible fer-ho al contrari. ✓
- d. L'u com a estat de repòs de la línia, però podria ser possible fer-ho al contrari.

Pregunta **14**

Correcte

Puntuació 1,00 sobre 1,00 Les transmissions es poden fer a velocitat variable?

Trieu-ne una:

- a. Ni les asíncrones ni les síncrones.
- b. Tant les asíncrones com les síncrones.
- c. Les tx. asíncrones si i les síncrones no
- d. Les tx. asíncrones no i les síncrones si

| Pregunta 15 Correcte | La transmissió diferencial d'informació |
|------------------------------|---|
| Puntuació 1,00 sobre 1,00 | Trieu-ne una o més: |
| | a. consisteix en la transmissió d'informació utilitzant dos senyals complementaris. 🗸 |
| | b. és el mateix que la transmissió sèrie d'informació. |
| | ✓ c. és la utilitzada en l'estàndard RS-422. ✓ |
| | d. es tracta d'enviar dues vegades cada bit per a detectar possibles errors en la transmissió. |
| | e. és la utilitzada en l'estàndard RS-232. |
| | f. ofereix una millor immunitat al soroll electromagnètic (interferències) que la transmissió simple. 🗸 |
| | La teva resposta és correcta. |
| Pregunta 16 Correcte | Volem transmetre una dada usant I2C o SPI. Treballant a la mateixa freqüència de rellotge, serà més ràpida la transmision usant I2C o SPI? (No hi ha cap altre dispositiu connectat ni per SPI ni per I2C). |
| Puntuació 1,00 sobre 1,00 | Trieu-ne una o més: |
| | a. I2C no usa senyal de rellotge |
| | b. SPI no usa senyal de rellotge |
| | c. Depèn de la freqüència de transmisió |
| | d. Les dues igual |
| | e. I2C |
| | f. Depèn del nombre de bits de la dada |
| | ☑ g. SPI ✔ |
| | Pel bus SPI haurem de generar tants clocks com bits tingui la dada. Pel bus I2C, atès que cal generar l'adreça primer (7 clocks), donar el senyal de lectura (1 clock) esperar ACK i després rebre les dades, trigarem molt més. |
| ■ Documen | t annex: USB made simple Salta a Test d'Atenea 8. USB. Data límit: 13-1 - |