

Començat el	-
Estat	Acabat
Completat el	-
Temps emprat	-
Punts	19,00/19,00
Qualificació	10,00 sobre 10,00 (100%)

Pregunta1

Correcte

Puntuació 1,00 sobre 1,00

Trieu la correcta:

En el 18F45K22 tenim un espai d’adreçament en la memòria de programa de
però nomès estan físicament implementats

2MB

32KB

Pregunta2

Correcte

Puntuació 1,00 sobre 1,00

L'avantatge d’un arquitectura Harvard enfront d’una Von Neumann és que permet la concurrència en l’accés a dades i instruccions. És més eficient en termes de velocitat.

Trieu-ne una:

Respostes

- ☒ Vertader
- ☐ Fals

Pregunta3

Correcte

Puntuació 1,00 sobre 1,00

Usant un clock de CPU de 4MHz, el temps d’execució d’una instrucció 'single word' que provoca un salt, en microsegons, serà de

Resposta: 2MHz

Pregunta4

Correcte

Puntuació 1,00 sobre 1,00

Treballar usant ‘Access bank’ a la RAM és més ràpid que treballar amb la RAM banquejada i disposem de més memòria

Trieu-ne una:

Respostes

- ☐ Vertader
- ☒ Fals

Pregunta5

Correcte

Puntuació 1,00 sobre 1,00

Totes les instruccions del 18F45K22 ocupen 16 bits

Trieu-ne una:

Respostes

- ☐ Vertader
- ☒ Fals

Pregunta**6**

Correcte

Puntuació 3,00
sobre 3,00

El vector de reset està ubicat a la posició 0x , el vector d'interrupcions de baixa prioritat està ubicat a la posició 0x , i el d'alta prioritat a la posició 0x .

Pregunta**7**

Correcte

Puntuació 1,00
sobre 1,00

Usant un clock de CPU de 4MHz, el temps d'execució d'una instrucció (no de salt) 'single-word' en microsegons, serà de

Resposta:

Pregunta**8**

Correcte

Puntuació 1,00
sobre 1,00

El byte menys significatiu d'una instrucció, s'emmagatzema sempre en una adreça parell de la memòria de programa

Trieu-ne una:

Respostes

☒ Vertader

☐ Fals

Pregunta**9**

Correcte

Puntuació 4,00
sobre 4,00

En el PIC18F45K22, el bus d'adreces de la memòria de programa és de bits, i el bus de dades és de bits. El bus d'adreces de la memòria RAM és de bits, i el bus de dades és de bits.

Pregunta**10**

Correcte

Puntuació 1,00
sobre 1,00

Usant un clock de CPU de 4MHz, el temps d'execució (en microsegons) d'una instrucció que provoca un salt i precedeix a una instrucció 'double word' serà de

Resposta:

Pregunta**11**

Correcte

Puntuació 1,00
sobre 1,00

A cada cicle d'instrucció s'executa una instrucció si aquesta no és una instrucció de salt

Trieu-ne una:

Respostes

☐ Vertader

☒ Fals

Pregunta**12**

Correcte

Puntuació 1,00
sobre 1,00

L'avantatge d'un arquitectura Harvard enfront d'una Von Neumann és que permet la concurrència en l'accés a dades i instruccions. És més eficient en termes d'escala d'integració.

Trieu-ne una:

Respostes

☐ Vertader

☒ Fals

Pregunta **13**

Correcte

Puntuació 1,00
sobre 1,00

A cada cicle d'instrucció s'executa una instrucció 'single-word'

Trieu-ne una:

Respostes

- ☐ Vertader
- ☒ Fals 


Pregunta **14**

Correcte

Puntuació 1,00
sobre 1,00

Quina és, en bits, l'amplada de la pila del 18F45K22 ?

Trieu-ne una:

- ☐ a. 20 bits
- ☐ b. 32 bits per poder guardar una double word
- ☒ c. 21 bits 
- ☐ d. 12 bits perquè a cada posició hi va una @ de memòria
- ☐ e. 8 bits, que és l'amplada del bus de dades
- ☐ f. 16 bits perquè a cada posició hi va un word
- ☐ g. 31 bits
- ☐ h. 5 bits perquè te 31 nivells

[◀ Presentació pel tema 2: arquitectura
HW i SW del PIC \(updated 19/9\)](#)

Salta a...

[Test Atenea 2. Assembler del PIC. DATA
LÍMIT: 4-11-2020 ▶](#)