

UNIVERSIDAD DE SAN CARLOS
FACULTAD DE INGENIERIA
ESCUELA DE SISTEMAS
ARQUITECTURA DE COMPUTADORAS 1 / SECCION "A"

RESPUESTAS AL TERCER EXAMEN PARCIAL

TEMA No. 1 (50 PUNTOS)

Lea atentamente lo que se detalla a continuación y para cada inciso, subraye “verdadero” o “falso” ya sea este o no de acuerdo

- a) Un CPU INTEL recibe a través de sus pines protocolarios "INT" e "INTA" requisiciones de interrupción de los puertos de teclado y mouse, uno por cada pin

V

F

- b) El comando "DI" puede usarse para inhibir el reconocimiento de un requerimiento de interrupción en el pin NMI de los CPU INTEL

V

F

- c) Una de la características valiosas del servicio a puertos por POLLING, es que el POLLING pertenece por naturaleza a un proceso ramdomico de verificación de eventos de requisición de atención de puertos

V

F

- d) Cuando en un Frame de transmisión serie síncrona, se usa el bit de inicio, este tiene como función generar la sincronización tan importante

V

F

- e) El sistema de transmisión serie conocido como Ethernet, pertenece al tipo de transmisión serie asíncrono:

V

F

TEMA No 2 (50 PUNTOS)

Abajo se han escrito unas líneas de un programa a bajo nivel que tiene como objetivo, verificar recurrentemente si se ha presionado alguna tecla, luego si se detecta que la tecla numeral “8” se ha presionado, se le deberá asignar al registro “DL” el byte FFh de lo contrario 00h; luego finaliza

PROGRAMA (Incompleto, falta división de memoria y diagrama de flujo)

```
1:          MOV AH,06h
            MOV DL,FFh
            INT 21h
            JNZ          1
            CMP AL, 38h          ; 38 hexa es el ASCII de “8”
            JNZ          2
            MOV DL, FFh
            FIN
2:          XOR DL,DL
            FIN
```

SE LE SOLICITA: indicar si el programa se adapta bien o no a lo arriba requerido, si la respuesta es NO, indique cual o cuales líneas están erradas o mal proyectadas

RESPUESTA: NO PUEDE CORRER BIEN, es la cuarta línea de arriba abajo en lugar de decir JNZ debería decir JZ