

UNIVERSIDAD DE SAN CARLOS  
FACULTAD DE INGENIERIA  
ESCUELA DE SISTEMAS  
ARQUITECTURA DE COMPUTADORAS 1  
PRIMER SEMESTRE DEL 2021

EXAMEN FINAL

TEMA No.1 (100 PUNTOS)

Subraye la respuesta correcta

- 1) Nombre del primer CPU practico de INTEL de 32 bits de dato  
PENTIUM I  
PENTIUM II  
80486  
**NINGUNO DE LOS ANTERIORES**
- 2) Nombre de la unidad en el CPU 80286 que interpreta la forma en la que el programador ve la memoria versus la estructura de la memoria en mother board  
UNIDAD DE BUS  
**UNIDAD DE DIRECCION**  
UNIDAD DE EJECUCION  
NINGUNA DE LAS ANTERIORES
- 3) Nombre dado al registro de segmento de código, en modo protegido  
DESCRIPTOR DE CODIGO  
NIVEL PRIVILEGIADO DE CODIGO  
**SELECTOR**  
TODAS LAS ANTERIORES
- 4) Función del bit "G" en el descriptor del 80486 al PENTIUM II  
GRANULAR  
MULTIPLICAR O NO AL LIMITE POR 4K  
MULTIPLICAR O NO A LA BASE POR 4K  
**NINGUNA DE LAS ANTERIORES**
- 5) Nombre de la técnica utilizada para atender a puertos por parte del CPU; donde el CPU es el que verifica requisiciones de atención a puertos y su subsecuente servicio  
INTERRUPCION NO ENMASCARABLE  
INTERRUPCION POR SOFTWARE  
**POLLING**  
TODAS LAS ANTERIORES
- 6) Lugar dentro de un descriptor, donde se encuentra información acerca del nivel de privilegio del segmento que resguarda el descriptor en cuestión  
LIMITE  
BASE  
**DERECHOS DE ACCESO**  
RPL

- 7) Nombre del bit que forma parte de una ráfaga de transmisión serie asíncrona, que es el responsable de proveer la sincronía a la ráfaga en sí.

BIT DE PARADA

BIT DE PARIDAD

BIT DE CARÁCTER

**NINGUNO DE LOS ANTERIORES**

- 8) Nombre de la instrucción que es una multiplicación lógica no destructiva

CMP

AND

**TEST**

NINGUNA DE LAS ANTERIORES

- 9) Nombre del modo de direccionamiento al que pertenece la siguiente instrucción: NOT AL

MODO DE DIRECCIONAMIENTO DE REGISTRO

MODO DE DIRECCIONAMIENTO A LA MEMORIA PILA

MODO DE DIRECCIONAMIENTO A LA MEMORIA DEL PROGRAMA

**NINGUNA DE LAS ANTERIORES**

- 10) Base fundamental sobre la cual se apoyan los DELAYS POR SOFTWARE

SINTAXIS DEL CPU

**TIEMPO DE DESARROLLO DE CADA INSTRUCCIÓN**

TIPO DE ALGORITMO ELEGIDO

NINGUNA DE LAS ANTERIORES