

UNIVERSIDAD DE SAN CARLOS
FACULTAD DE INGENIERIA
ESCUELA DE SISTEMAS
ARQUITECTURA DE COMPUTADORAS 1 / SECCION "B"
SEGUNDO SEMESTRE DEL 2021

PRIMER EXAMEN PARCIAL

TEMA No. 1 (50 PUNTOS)

Coloque dentro del paréntesis del lado derecho el índice (número) del lado izquierdo, siempre y cuando el título acompañado del índice coincida con la descripción o definición que acompaña al paréntesis.

- | | | |
|--------------------------------------|-------|--|
| 1) PERIODO DE RELOJ | (5) | Registro en los CPU INTEL que junto al SS Puede hacer incursiones ramdomicas en la pila |
| 2) BANDERA CARRY | (16) | cantidad máxima de memoria manejada por un CPU de ancho de bus de dirección de 32 bits |
| 3) CS & DS | (4) | bloque digital que en el CPU básico de 8 bits era el encargado de soportar información volátil, propia del cómputo del CPU |
| 4) UNIDAD DE BUS | (8) | bandera en los CPU INTEL que se activa cuando el resultado de una operación aritmética o lógica |
| 5) REGISTRO BP | (9) | nombre de la unidad en un CPU 80286 donde Se interpretan los modelos de memoria |
| 6) CISC | (11) | nombre del bloque digital considerado como el "corazón del CPU" |
| 7) 16 MEGA BYTES | (12) | Registro en los CPU INTEL predilectos para uso en la "indexación de celdas de memoria" |
| 8) BANDERA SIGN | (17) | línea tecnológica a la que pertenece el Microcontrolador ARDUINO |
| 9) UNIDAD DE DIRECCION | (1) | unidad de medición de tiempo "relativa", de la duración de los ciclos de trabajo de un CPU |
| 10)REGISTROS TEMPORALES | (13) | Registro en los CPU's INTEL conocido como el Timón del CPU |
| 11)ALU | | |
| 12)REGISTRO CONTADOR | | |
| 13)REGISTRO PUNTERO DE INSTRUCCIONES | | |

14)EL MICRO SEGUNDO

15)DI & SI

16) 4 GIGA BYTES

17)RISC

TEMA No. 2 (50 PUNTOS)

Mencione una orden o comando propio de los modos de direccionamiento que a continuación se citan: (evite en el caso, de los sub-modos de direccionamiento de dato, colocar “exactamente” los mismos que se mostraban en el libro de texto)

1) Modo de direccionamiento de dato tipo Inmediato

AND CX, 34FFh

2) Modo de direccionamiento a la memoria pila

PUSH ECX

3) Modo de direccionamiento a la memoria del programa de tipo Indirecto

JMP BX ó JMP [BX]

4) Modo de direccionamiento de dato relativo a la base más índice

`MOV [BX + SI + 4], AX`

5) Modo de direccionamiento de dato tipo directo (en plataforma de 32 bits)

`XOR AX, [56FF]`

NOTA:

En el tema No.1; todos los paréntesis deben ser acertados con un numeral
En el tema No. 2; los nombres de los direccionamientos deben ser completos, incompletos se da por errónea la respuesta