

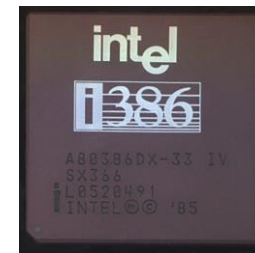
Nacio el primer microprocesador.

El potentísimo [Intel 4004](#) estaba compuesto por 4 de estos chips y otros 2 chips de memoria. Este conjunto de 2300 transistores que ejecutaba 60.000 operaciones por segundo se puso a la venta por 200 dólares.

El [8086 y el 8088](#) ejecutan el mismo conjunto de instrucciones. Internamente son idénticos, excepto que el 8086 tiene una cola de 6 bytes para instrucciones y el 8088 de solo 4. Exteriormente se diferencian en que el 8086 tiene un bus de datos de 16 bits y el del 8088 es de solo 8 bits, por ello, el 8086 era más rápido. Por otro lado, el 8088 podía usar menos circuitos lógicos de soporte, lo que permitía la fabricación de sistemas más económicos.



El [Intel 80386 \(i386, 386\)](#) es un microprocesador CISC con arquitectura x86. Durante su diseño se lo llamó 'P3', debido a que era el prototipo de la tercera generación x86. El procesador i386 fue una evolución importante en el mundo de la línea de procesadores que se remonta al Intel 8008. El predecesor del i386 fue el Intel 80286, un procesador de 16 bits con un sistema de memoria segmentada. El i386 añadió una arquitectura de 32 bits y una unidad de traslación de páginas, lo que hizo mucho más sencillo implementar sistemas operativos que emplearan memoria virtual.



1971

1972

1981

1982

1985

1989

El [i8008](#) emplea direcciones de 14 bits,3 pudiendo direccionar hasta 16 KB de memoria. El circuito integrado del i8008, limitado por las 18 patillas de su encapsulado DIP, tiene un bus compartido de datos y direcciones de 8 bits, por lo que necesita una gran cantidad de circuitería externa para poder ser utilizado. El i8008 puede acceder a 8 puertos de entrada y 24 de salida.



El [Intel 80286](#) (llamado oficialmente iAPX 286, también conocido como i286 o 286) es un microprocesador de 16 bits de la familia x86. Cuenta con 134.000 transistores. Al igual que su primo contemporáneo, el 80186, puede ejecutar correctamente la mayor parte del software escrito para el Intel 8086 y el Intel 8088.2 Las versiones iniciales del i286 funcionaban a 7 y 8 MHz, pero acabó alcanzando una velocidad de hasta 25 MHz.

Los [Intel 80486 \(i486, 486\)](#) son una familia de microprocesadores de 32 bits con arquitectura x86. Los i486 son muy similares a sus predecesores, los Intel 80386. Las diferencias principales son que los i486 tienen un conjunto de instrucciones optimizado, una unidad de coma flotante y un caché unificado integrados en el propio circuito integrado del microprocesador y una unidad de interfaz de bus mejorada. Estas mejoras hacen que los i486 sean el doble de rápidos que un i386 e i387 a la misma frecuencia de reloj.

[Intel® Pentium®](#) es una gama de microprocesadores de quinta generación con arquitectura x86 producidos por Intel Corporation.

El primer Pentium se lanzó al mercado el 22 de marzo de 1993, con velocidades iniciales de 60 y 66 MHz, 3.100.000 transistores, caché interno de 8 KiB para datos y 8 KiB para instrucciones; sucediendo al procesador Intel 80486. Intel no lo llamó 586 debido a que no es posible registrar una marca compuesta solamente de números.

El [Pentium III](#) es un microprocesador de arquitectura i686 fabricado y distribuido por Intel; el cual es una modificación del Pentium Pro. Fue lanzado el 26 de febrero de 1999.

Las primeras versiones eran muy similares al Pentium II, siendo la diferencia más importante la introducción de las instrucciones SSE. Al igual que con el Pentium II, existía una versión Celeron de bajo presupuesto y una versión Xeon para quienes necesitaban de gran poder de cómputo. Esta línea ha sido finalmente reemplazada por el Pentium 4, aunque la línea Pentium M, para equipos portátiles, está basada en el Pentium III.

El [Intel XScale](#) es un núcleo de microprocesador, la implementación de Intel de la quinta generación de la arquitectura ARM. La tecnología ha sido vendida a Marvell Technology Group en junio de 2006.

Está basado en el ISA v5TE sin las instrucciones de coma flotante. El XScale usa un entero de 7 niveles y 8 niveles de memoria Superpipeline de arquitectura RISC. Es el sucesor de la línea de microprocesadores y microcontroladores Intel StrongARM, que Intel adquirió de la división de Semiconductores Digitales de DEC como efecto colateral de un pleito entre las dos compañías. Intel usó el StrongARM para substituir su propia línea de anticuados procesadores RISC, el i860 y el i960.

1993

1997

1999

2006

2006

2008

El [Pentium II](#) es un microprocesador con arquitectura x86 diseñado por Intel, introducido en el mercado el 7 de mayo de 1997. Está basado en una versión modificada del núcleo P6, usado por primera vez en el Intel Pentium Pro.

Los cambios fundamentales respecto a este último fueron mejorar el rendimiento en la ejecución de código de 16 bits, añadir el conjunto de instrucciones MMX y eliminar la memoria caché de segundo nivel del núcleo del procesador, colocándola en una tarjeta de circuito impreso junto a este.

[Intel Core Duo](#) es un microprocesador de sexta generación lanzado en enero del 2006 por Intel, posterior al Pentium D y antecesor al Core 2 Duo. Dispone de dos núcleos de ejecución lo cual hace de este procesador especial para las aplicaciones de subprocesos múltiples y para multitarea.

Este microprocesador implementa 2 MiB de caché compartida para ambos núcleos más un bus frontal de 667 o 553 MHz; además implementa el juego de instrucciones SSE3 y mejoras en las unidades de ejecución de SSE y SSE2. Sin embargo, el desempeño con enteros es ligeramente inferior debido a su caché con mayor latencia, además no es compatible con EM64T por lo que sólo trabaja a 32 bits.

[Intel® Atom™](#) es el nombre de una línea de microprocesadores de ultra-baja tensión x86 y x86-64 de Intel. Los Atom se utilizan principalmente en netbooks, nettops, sistemas embebidos que van desde la salud hasta la robótica avanzada, y dispositivos móviles de Internet (MID, por sus siglas en inglés). Originalmente diseñados para un proceso de fabricación de 45 nanómetros CMOS, los modelos posteriores a Cedar usan una tecnología de 32 nanómetros²