

SOLICITUD DE ANTEPROYECTO TRABAJO FIN DE GRADO

Departamento de Electrónica

ALUMNO: Javier Macías-Guarasa

DIRECCIÓN: C/ Calle de la Calle, 22

POBLACIÓN: Meco

PROVINCIA: Madrid

DNI: 12345678-L

ESTUDIOS QUE CURSA: Grado en Ingeniería Electrónica de Comunicaciones

CÓDIGO POSTAL: 28880

TELÉFONO:

e-mail: macias@depeca.uah.es

IDIOMA ESCOGIDO PARA DESARROLLAR EL TRABAJO: [] ESPAÑOL [X] INGLÉS

DATOS ANTEPROYECTO

TÍTULO: Plantilla unificada para la generación de memorias de PFCs, TFGs, TFMs y tesis doctorales

TÍTULO EN INGLÉS: Unified Template for the Generation of PFCs, TFGs, TFMs and PhD Thesis

DIRECTOR: Roberto Barra Chicote

TUTOR:

Alcalá de Henares, 6 de enero de 2014

El tutor

Vº Bº del director (si procede)

Firma del alumno

Nota: zona sombreada a cumplimentar por la administración.

ACUERDO DEL DEPARTAMENTO

Aceptado: ☐ Sí ☐ No Fecha: ____/____/____ Periodo de validez: _____ meses

Motivo del rechazo: _____

TRIBUNAL CALIFICADOR:

Presidente: D/Dª. Name of the tribunal president

Vocal 1º: D/Dª. _____

Vocal 2º: D/Dª. Roberto Barra Chicote

Suplente: D/Dª. _____

Observaciones: _____

Sello del Departamento

Fdo. El Presidente de la Comisión