



Fig. 3.2 Mecanismos de interrupção e exceção.

Tabela 3.4 Mecanismo de interrupção

Via hardware	<ol style="list-style-type: none"> 1. Um sinal de interrupção é gerado para o processador; 2. após o término da execução da instrução corrente, o processador identifica o pedido de interrupção; 3. os conteúdos dos registradores PC e de status são salvos; 4. o processador identifica qual a rotina de tratamento que será executada e carrega o PC com o endereço inicial desta rotina;
Via software	<ol style="list-style-type: none"> 5. a rotina de tratamento salva o conteúdo dos demais registradores do processador na pilha de controle do programa; 6. a rotina de tratamento é executada; 7. após o término da execução da rotina de tratamento, os registradores de uso geral são restaurados, além do registrador de status e o PC, retornando à execução do programa interrompido.



Fig. 5.17 Uso de sinais.

