

DEPARTAMENTO DE ARQUITECTURA Y TECNOLOGÍA DE COMPUTADORES

Apellidos y nombre:

DNI:	Grupo (marque el grupo que le corresponda): I.A \square , I.B \square , S.A \square , S.B \square , G.A \square , G.B \square
------	---

Las contestaciones correctas suman 0,15 puntos, y las erróneas descuentan 0,0375 puntos

NO ESTÁ PERMITIDO EL USO DE NINGÚN TIPO DE APUNTES

- 1. Una hoja en tamaño DIN-A4 mide 21,7 cm × 29,7 cm. ¿Qué capacidad de memoria (sin comprimir) se necesitará para guardar la información correspondiente a una hoja DIN-A4 en una impresora láser que tiene una resolución de 1800 dpi, y cada punto se representa con uno entre 32 niveles de gris?
- a. 155 MBytes
- b. 193 MBytes
- c. 12,8 KBytes
- d. 1,2 GBytes
- 2. La anchura de la imagen de una pantalla panorámica (relación de aspecto = 16:9) es aproximadamente de 70,9 cm, ¿cuál es el tamaño de la pantalla? (1 pulgada = 2,54 cm)
- a. 42"
- b. 28"
- c. 32"
- d. No se puede deducir el resultado con los datos que se dan
- Las microoperaciones que se realizan en la fase de ejecución de una instrucción:
- a. Dependen del valor del puntero de pila
- Dependen del código de operación de la instrucción que se encuentra en el registro de instrucción
- c. Dependen del valor del contador de programa
- d. No dependen de nada (son comunes a todas las instrucciones)
- 4. En un computador que tiene una memoria de longitud de palabra 16 bits y su capacidad máxima puede ser de 32MB, su contador de programa (PC) debe tener:
- a. 24 bits
- b. 20 bits
- c. 23 bits
- d. 25 bits
- 5. El procesador utiliza el puntero de pila:
- a. En todas las instrucciones
- En las instrucciones de llamadas (caso de cumplirse la condición de llamada) y retornos de subrutinas
- En todo tipo de instrucciones de saltos, y de llamadas y de retornos de subrutinas
- d. En todas las instrucciones que tengan al menos dos accesos a memoria

 Suponiendo que en CODE-2 el registro rD = H'C64E, con la instrucción LD rB,[H'A1] se accedería a la dirección de memoria:

Introducción a los Computadores

5/9/2008 Cuestionario 1

Examen Test (3 puntos, 30 min.)

- a. H'4EA1
- b. H'C6A1
- c. H'C6EF
- d. H'00A1
- 7. En CODE-2 ¿Qué resultados se obtienen después de ejecutarse las siguientes instrucciones?

LLI r4, H'FF LHI r4, H'FF SHRA r4

- r4 = H'FFFF; Z=0, S=1, C=1
- b. r4 = H'FFFE; Z=0, S=1, C=1
- c. r4 = H'7FFF; Z=0, S=1, C=1
- d. r4 = H'7FFF; Z=0, S=0, C=1
- 8. La instrucción "SUBS rx, rs, ra" de CODE-2 utiliza 9 ciclos de reloj y "SHL rx" 6 ciclos. Suponiendo que la frecuencia de reloj es de 2,5 GHz, ¿cuánto se tarda en ejecutar el siguiente código? SUBS r2, r3, r0

SHL r2

- 60 microsegundos
- b. 60 nanosegundos
- c. 2,5 nanosegundos
- d. 6 nanosegundos
- Dadas tres subrutinas de 800, 300 y 500 palabras respectivamente. Determine la cantidad de memoria desperdiciada debido a la fragmentación interna cuando las tres subrutinas se cargan en la memoria, utilizando tamaños de páginas de 300 palabras
- a. 100

a.

- b. 200
- c. 500
- d. 800
- 10. Un sistema operativo con memoria segmentada utiliza tablas de segmentos de 16 elementos. Cada elemento contiene la capacidad del segmento (20 bits) y la dirección base correspondiente a ese segmento. Para un determinado programa, el elemento que ocupa el segundo lugar de la tabla de segmentos contiene el valor EA249A20000, la unidad de gestión de memoria para la dirección virtual 1CB008 generará:
- a. La dirección física H'A2B008
- b. La dirección física H'AEB008
- c. La dirección física H'A20000
- d. Una excepción

- 11. El ancho de banda de un bus es de 100 MBytes/s y está constituido por 10 bits, la velocidad de transferencia en cada línea del bus es:
- a. 10 Mbits/s
- b. 80 Mbits/s
- c. 1000 Mbits/s
- d. No hay suficientes datos para calcularla
- 12. ¿A qué se llama tasa de aciertos de un cierto nivel i?
- . A la inversa de la tasa de aciertos del nivel i-1.
- Al cociente entre el número de accesos realizados sin éxito y el número total de accesos realizados.
- Al cociente entre el número de accesos realizados con éxito y el número total de accesos realizados.
- d. Al total de accesos realizados con éxito en dicho nivel.
- 13. El patrón de bits de un dato de tipo real en simple precisión, normalización IEEE754, es FF80 0000; el dato representado es:
- a. Menos infinito
- b. Más infinito
- Un valor indeterminado
- d. -2128
- 14. En UNICODE los caracteres ASCII-Latín 1 se codifican con los códigos comprendidos entre:
- a. 1000 0000 v 1000 00FF
- b. 0000 0000 y 0000 00FF
- c. FFFF 0000 y FFFF 00FF
- d. No se corresponden con ningún código.
- 15. Los datos siguientes contienen un bit de paridad, según el criterio impar. ¿Cuál de ellos es incorrecto?
- a. H'FA1
- b. H'EA1
- c. H'EA0
- d. H'EA5

- 16. Queremos realizar la lectura de un dato en memoria en la posición AR y su almacenamiento en DR. ¿Cómo se simboliza la operación?
- a. $M(AR) \leftarrow DR$
- b. $DR \leftarrow M(AR)$
- c. $DR(AR) \leftarrow M$
- d. Las respuestas a y b son correctas
- 17. La unidad de control contiene un reloj que sirve para:
- Mantener en hora el reloj del sistema
- b. Generar pulsos que sincronicen las operaciones elementales
- Medir el tiempo de uso del procesador para la gestión de tiempo compartido
- d. La unidad de control no tiene reloj, lo tiene la ALU
- 18. Un cambio de contexto en multiprogramación, son las acciones que tiene que realizar el sistema operativo:
- Para cambiar la ejecución de un programa de un tipo (de gestión, por ejemplo) a otro programa de otro tipo (científico, por ejemplo)
- b. Cuando un usuario cambia de una ventana a otra
- Para salvar en la memoria principal los contenidos de los registros del procesador asociados a un proceso, y restituir los asociados a otro proceso previamente interrumpido
- d. Para cambiar o actualizar los periféricos de un computador (por ejemplo, cambiar un CD por un DVD, o una impresora por otra más rápida)
- 19. Un proceso listo para ejecutarse puede intercambiarse a disco a través de:
- a. El planificador a corto plazo
- b. El planificador a medio plazo
- e. El planificador a largo plazo
- d. No puede intercambiarse si está listo para ejecutarse
- 20. ¿Cuál de las siguientes afirmaciones es correcta?
- a. El código UNICODE utiliza 32 bits para representar un carácter.
- b. El código ASCII utiliza 6 bits para representar un carácter.
- c. El código EBCDIC utiliza 7 bits para representar un carácter.
- Todos utilizan 8 bits.

11 B 16 B

12 C

Septiembre de 2008, Introducción a los Computadores

13 A

18 C

RESPUES	TAS CUEST	: (Contestar: a, b, c, o d)			
R	2 C	3 B	Λ Δ	5 B	

2	C	3	В	4	A	5	В
_	A .	0	ъ	_	D	10	ъ

2	C	3	В	4	A	Э	В
7	Α	8	D	9	В	10	В

14 B

19 B

15 B

20 A