建立 STM32board 串口软连接

AI航团队

1. 建立 usb. rules 文件

在 home 下建立一个 usb.rules 文件, 使用一下命令查询设备 ID:

lsusb

```
learningx@learningx:~$ lsusb

Bus 002 Device 004: ID 2109:0817 VIA Labs, Inc.

Bus 002 Device 002: ID 0bda:0411 Realtek Semiconductor Corp.

Bus 002 Device 001: ID 1d6b:0003 Linux Foundation 3.0 root hub

Bus 001 Device 003: ID 8087:0a2b Intel Corp.

Bus 001 Device 035: ID 1a86:7523 QinHeng Electronics HL-340 USB-Serial adapter

Bus 001 Device 036: ID 10c4:ea60 Cygnal Integrated Products, Inc. CP210x UART Br

idge / myAVR mySmartUSB light

Bus 001 Device 021: ID 1c4f:0002 SiGma Micro Keyboard TRACER Gamma Ivory

Bus 001 Device 020: ID 046d:c077 Logitech, Inc. M105 Optical Mouse

Bus 001 Device 017: ID 2109:2817 VIA Labs, Inc.

Bus 001 Device 002: ID 0bda:5411 Realtek Semiconductor Corp.

Bus 001 Device 001: ID 1d6b:0002 Linux Foundation https://dotghosbn.net/weixin_42933461
```

刚才打开 usb.rules 的文件中写入:

KERNEL=="ttyUSB*", ATTRS{idVendor}=="1a86", ATTRS{idProduct}=="7523", MODE:="0777", SYMLINK+="stm32board"

2. 复制 usb. rules 文件到 etc/udev/rules. d

使用如下命令进行复制:

sudo cp usb.rules /etc/udev/rules.d

进入该路径下查看是否存在该文件,也可以通过 gedit 打开文件进行查看。

保存规则文件,然后使用命令:

sudo service udev reload sudo service udev restart

拔下 USB 接口并再次插入, 在终端下输入:

11 / dev

CI W	1	1001	1001	۷۵۷,		1/3		10.04	1001
drwxr-xr-x	4	root	root		80	7月	3	10:00	serial/
drwxrwxrwt	2	root	root		60	7月	3	10:15	shm/
drwxr-xr-x	3	root	root		540	7月	2	18:04	snd/
CLM-LM	1	root	gpio	153,	0	7月	2	18:04	spidev0.0
CLM-LM	1	root	gpio	153,					spidev0.1
CLM-LM	1	root	gpio	153,			2	18:04	spidev1.0
CLM-LM	1	root	gpio	153,			2		spidev1.1
lrwxrwxrwx	1	root	root		15	1月	28	2018	<pre>stderr -> /proc/self/fd/</pre>
2									(3 MAR + (3 t = 46 M) 0
lrwxrwxrwx	1	root	root			1月	28		<pre>stdin -> /proc/self/fd/0</pre>
lrwxrwxrwx	1	root	root		15	1月	28	2018	<pre>stdout -> /proc/self/fd/</pre>
1									
lrwxrwxrwx	1	root	root			7月	3	10:00	stm32board -> ttyUSB0
CLM-LM	1	root	video	10,		7月			tegra_camera_ctrl
CLM-LM	1	root	video	10,		7月	2	18:04	tegra_cec
CLM-LM	1	root	crypto	10,		7月			tegra-crypto
CLM-LM	1	root	video	239,		7月			tegra_dc_0
CLM-LM	1	root	video	239,					tegra_dc_1
CLM-LM	1	root	video	239,		7月			tegra_dc_ctrl
CLM-LM	1	root	video	10,		7月			tegra_mipi_cal
CLM-LM-LM-		root	tty	5,		7月	3	09:59	tty
CLMM	1	root	tty	4,	0	7月	2	18104	/bleggcsdn.net/weixin_42933461
	4	1	 	4	4	7 🗕		40.04	LL

至此,stm32board 的串口软连接建立完成。