

如何处理 SAMA5x 上的 USB 暂停模式

简介

本应用笔记介绍了 SAMA5x 系列微处理器中的 USB 暂停工作模式。本文档演示了 USB 暂停功能及其在 SAMA5D2/D3/D4 Xplained Ultra 板上的 Linux[®]中的实现和测试。

参考资料

可通过 http://www.microchip.com 获取以下资料:

类型	标题	简略版本编号
数据手册	SAMA5D2 Device Datasheet	DS60001476
数据手册	SAMA5D3 Device Datasheet	11121
数据手册	SAMA5D4 Device Datasheet	11238
用户指南	SAMA5D2 Xplained Ultra User Guide	44028
用户指南	SAMA5D2 Rev. B Xplained Ultra User Guide	44083
用户指南	SAMA5D3 Xplained User Guide	11269
用户指南	SAMA5D4 Xplained Ultra User Guide	44005
应用笔记	SAMA5D2 Low-Power Modes Implementation	44042
应用笔记	Low-power Modes on the SAMA5D3 Series	11185
软件包	SAMA5D2 Software Package	-

另请参见 GitHub 上的 Linux 内核相关资料:

https://github.com/linux4sam/linux-at91

目录

简介	介		1
参	考资料	·	1
1.	USB	暂停模式	4
2.	SAM 2.1. 2.2.	A5Dx 器件中的 USB 端口SAMA5D2中的 USB 主机端口和设备端口SAMA5D3 和 SAMA5D4中的 USB 主机端口和设备端口	6
3.	USB 3.1. 3.2. 3.3. 3.4.	高速设备端口(UDPHS) 说明 嵌入式特性 UTMI 收发器共用 将主机端口 A 用作设备端口	9 9 10
4.		设备端口进入暂停模式 USB 设备暂停	
5.	USB 5.1. 5.2.	设备端口退出暂停模式 接收主机恢复信号	12
6.	USB 6.1. 6.2. 6.3. 6.4. 6.5. 6.6.	主机高速端口(UHPHS) 嵌入式特性 SAMA5D2 USB 主机端口 SAMA5D3 USB 主机端口 SAMA5D4 USB 主机端口 USB 端口共用	14 14 14 14
7.	USB	暂停的类型	. 18
8.	USB 8.1.	全局暂停SAMA5Dx 器件中的 USB 全局暂停	
9.	暂停 9.1.	SAMA5Dx 器件中的 USB 主机端口	
10.	10.1.	选择性暂停示例	22

11. USB 全局暂停示例	31
12. USB 暂停期间的功耗	. 32
13. USB 主机限制和更正	. 33
14. 版本历史	. 34
Microchip 网站	. 35
变更通知客户服务	35
客户支持	. 35
Microchip 器件代码保护功能	. 35
法律声明	. 36
商标	. 36
DNV 认证的质量管理体系	37
全球销售及服务网点	. 38

1. USB 暂停模式

根据 USB 规范,在通过 USB 进行通信时,如果通电状态下超过 3 ms 没有总线通信活动,则通过通用串行总线(Universal Serial Bus,USB)供电的所有设备必须进入暂停模式。

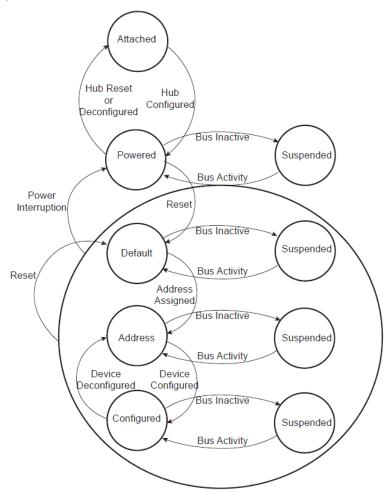
当主机无需与设备通信时,暂停模式可以减少设备对总线电源的使用。这使设备能够通过进入低功耗模式来降低功耗。总线供电的设备从 USB 汲取电流。这些设备必须降低不工作时的功耗以满足 USB 规范。有关功耗值的信息,请参见 USB 规范数据手册(版本 1.1)的第 4 节,网址为 http://www.usb.org。

处于暂停模式的设备可以在其上行端口上接收到任何工作信号时恢复工作模式。它可以使用外部中断从应用恢复工作。选择性端口暂停降低了功耗,大多数暂停设备消耗 500 µA 以下的电流,其中包括来自总线上的上拉电阻的电流。暂停端口下的所有设备均暂停。

SAMA5x 系列中的 USB 高速设备端口(UDPHS)和 USB 高速主机端口(UHPHS)符合通用串行总线(USB)版本 2.0 高速设备规范,其设计为在 USB 总线不工作时支持暂停模式。USB 定期在总线上发送帧起始或保活数据包。这可以防止空闲总线在没有数据的情况下进入暂停模式。

- 高速总线每 125.0 µs ±62.5 ns 发送一次微帧
- 全速总线每 1.000 ms ±500 ns 发送一次帧

图 1-1. USB 设备的状态



是否可从一种状态变为另一种状态取决于 USB 总线状态或通过控制事务经默认端点(端点 0)发送的标准请求。USB 总线只有两种状态(工作和暂停),具体取决于总线通信情况。

2. SAMA5Dx 器件中的 USB 端口

本章对 SAMA5Dx 产品上可用的通用串行总线端口和所需电源进行了分类。

2.1 SAMA5D2 中的 USB 主机端口和设备端口

SAMA5D2 器件具有三个主机端口(A、B 和 C)。主机端口 A 和主机端口 B 支持符合 USB 1.1 和 USB 2.0 规范的高速和全速设备。主机端口 A 和设备端口(UDPHS)共用同一个收发器。主机端口 C 专为 HSIC(高速片间互连)而设计,仅支持高速设备。6.6.2 USB 片间互连收发器(仅限 SAMA5D2)给出了详细说明。

图 2-1. USB 选择

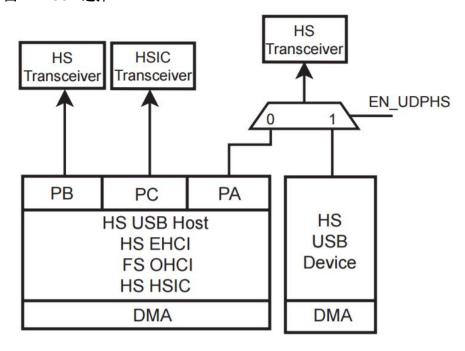


表 2-1. SAMA5D2 USB 端口

器件	SAMA5D21/22/23	SAMA5D24	SAMA5D26	SAMA5D27	SAMA5D28
封装	TFBGA196	TFBGA256		LFBGA289	
USB	2 (2 个主机或 1 个主机/1 个 设备)	3 (2 个主机/1 个 HSIC 或 1 个主机/1 个设 备/1 个 HSIC)	2 (2 个主机或 1 个主机/1 个 设备)	3 (2 个主机/· 个主机/1 ~ HS	个设备/1个

表 2-2. SAMA5D2 电源

名称	标称电压范围	相关地	电源
VDDUTMII	3.00V-3.60V, 3.30V	GNDUTMII	USB 设备和主机 UTMI + 接口

(续)								
名称	标称电压范围	相关地	电源					
VDDUTMIC	1.10V-1.32V, 1.20V	GNDUTMII	USB 设备和主机 UTMI + 内核					
VDDHSIC	1.10V-1.32V, 1.20V	GNDUTMII	USB 高速片间互连					

2.2 SAMA5D3 和 SAMA5D4 中的 USB 主机端口和设备端口

SAMA5D3 和 SAMA5D4 器件具有三个主机端口(A、B 和 C)。主机端口 A、B 和 C 支持高速和全速设备。主机端口 A 还通过单独的收发器与设备端口(UDPHS)共用。

表 2-3. SAMA5D3 USB 端口

器件	SAMA5D3x
封装	TFBGA/LFBGA
USB	3(2个主机/1个设备或3个主机)

表 2-4. SAMA5D3 电源

名称	标称电压范围	相关地	电源
VDDOSC	1.65-3.6V	GNDOSC	主振荡器单元和 PLL UTMI。如果使用 PLL UTMI 或 USB,则范 围为 3.0-3.6V
VDDUTMIC	1.1-1.32V,1.2V	GNDUTMI	USB 设备和主机 UTMI + 内核
VDDUTMII	3.0-3.6V,3.3V	GNDUTMI	USB 设备和主机 UTMI + 接口

图 2-2. USB 选择

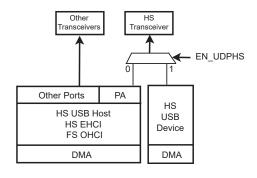


表 2-5. SAMA5D4 USB 端口

器件	SAMA5D4x
封装	TFBGA/LFBGA
USB	3(2个主机/1个设备或3个主机)

表 2-6. SAMA5D4 电源

名称	标称电压范围	相关地	电源
VDDUTMIC	1.1-1.32V,1.2V	GNDUTMI	USB 设备和主机 UTMI + 内核以及 UTMI PLL 必须连接到 VCCCORE。
VDDUTMII	3.0-3.6V, 3.3V	GNDUTMI	USB 设备和主机 UTMI + 接口

3. USB 高速设备端口(UDPHS)

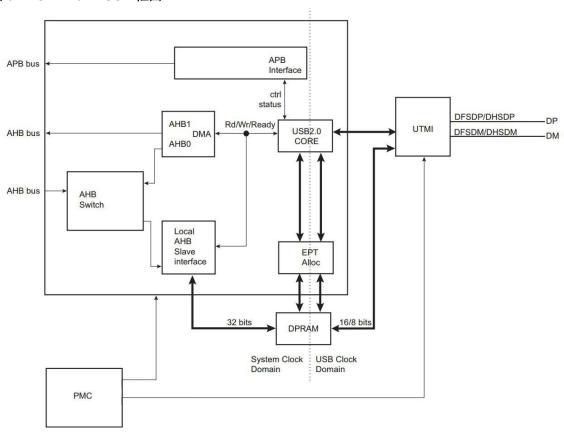
3.1 说明

USB 高速设备端口(UDPHS)符合通用串行总线高速设备规范版本 2.0 的要求。每个端点都可以配置为多种 USB 传输类型之一。它可以与用于存储当前数据有效负载的双端口 RAM 的一个、两个或三个存储区相关联。如果使用两个或三个存储区,则由处理器读取或写入一个 DPR 存储区,由 USB 设备外设读取或写入其他 DPR 存储区。这是同步端点必需的功能。

3.2 嵌入式特性

- 高速设备
- 主机和设备共用 UTMI 收发器
- 符合 USB v2.0 高速标准, 480 Mbps
- 16 个端点,最多 1024 字节
- 用于端点的嵌入式 8 KB 双端口 RAM
- 暂停/恢复逻辑(UTMI 命令)
- 最多3个存储区用于端点(不适用于控制端点)

图 3-1. SAMA5Dx USB 框图

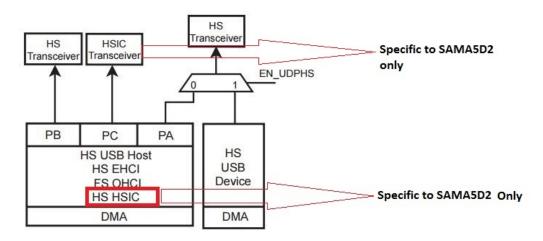


有关 DPRAM 管理、端点配置和处理与 USB V2.0 设备外设之间的传输类型事务的详细信息,请参见相应的 SAMA5Dx 系列数据手册。

3.3 UTMI 收发器共用

高速 USB 主机端口 A 与高速 USB 设备端口共用,连接到 UTMI 收发器中的一个。

图 3-2. UTMI 收发器共用



HSIC 收发器特定于 SAMA5D2。它是符合 USB 2.0 标准的高速主机端口,连接到 SAMA5D2x 端口 C。

3.4 将主机端口 A 用作设备端口

选择将端口 A 用作主机端口还是设备端口由 UDPHS_CTRL 寄存器中的 UDPHS 使能位(EN_UDPHS)控制。如果端口 A 由 USB 高速设备驱动,则输出信号为 DFSDP、DFSDM、DHSDP 和 DHSDM。使能 USB 高速设备后,将自动选择收发器来进行设备操作。

名称:UDPHS_CTRL 地址:0xFC02C000 访问:读/写								
31	30	29	28	27	26	25	24	
-	-	-	-	-	-	-	-	
23	22	21	20	19	18	17	16	
-	-	-	-	-	-	-	-	
15	14	13	12	11	10	9	8	
-	-	PULLD_DIS REWAKEUP DETACH EN_UDP						
7	6	5	4	3	2	1	0	
FADDR_EN	DEV_ADDR							

EN UDPHS: UDPHS 使能

0: UDPHS 被禁止(读取),或者该位禁止并复位 UDPHS 控制器(写入)。将主机切换到 UTMI。

1: UDPHS 被使能(读取),或者该位使能 UDPHS 控制器(写入)。将主机切换到 UTMI。

4. USB 设备端口进入暂停模式

系统或端口可通过两种不同的方式进入暂停状态:

- 选择性暂停
- 全局暂停

SAMA5Dx 器件对这两种暂停模式均提供支持。这将在后面的章节中详细讨论。

4.1 USB 设备暂停

在 SAMA5Dx 器件中,当 USB 总线上超过 3 毫秒没有总线活动时,UDPHS_INTSTA 寄存器中的 DET_SUSPD 信号位置 1。如果 UDPHS_IEN 寄存器中的相应位置 1,这将触发中断,设备将进入暂停模式。在这种状态下,总线供电的设备从 5V VBUS 获取的电流通常必须小于 500 μA,并且必须保持其状态,以便能够从暂停的状态恢复。此时,可以关闭 UDPHS 设备外设时钟。

下面是所有 SAMA5x 系列器件的 UDPHS 中断状态和 UDPHS 中断允许寄存器的说明。

表 4-1. UDPHS 中断状态寄存器

名称:UDPHS_INTSTA 地址:0xFC02C014 访问:只读									
31	30	29	28	27	26	25	24		
DMA_7	DMA_6	DMA_5	DMA_4	DMA_3	DMA_2	DMA_1	-		
23	22	21	20	19	18	17	16		
EPT_15	EPT_14	EPT_13	EPT_12	EPT_11	EPT_10	EPT_9	EPT_8		
15	14	13	12	11	10	9	8		
EPT_7	EPT_6	EPT_5	EPT_4	EPT_3	EPT_2	EPT_1	EPT_0		
7	6	5	4	3	2	1	0		
UPSTR_RES	ENDOFRSM	WAKE_UP	ENDRESET	INT_SOF	MICRO_SOF	DET_SUSPD	SPEED		

表 4-2. UDPHS 中断允许寄存器

名称:UDPHS_IEN 地址:0xFC02C010 访问:读/写							
31	30	29	28	27	26	25	24
DMA_7	DMA_6	DMA_5	DMA_4	DMA_3	DMA_2	DMA_1	-
23	22	21	20	19	18	17	16
EPT_15	EPT_14	EPT_13	EPT_12	EPT_11	EPT_10	EPT_9	EPT_8
15	14	13	12	11	10	9	8
EPT_7	EPT_6	EPT_5	EPT_4	EPT_3	EPT_2	EPT_1	EPT_0
7	6	5	4	3	2	1	0
UPSTR_RES	ENDOFRSM	WAKE_UP	ENDRESET	INT_SOF	MICRO_SOF	DET_SUSPD	-

5. USB 设备端口退出暂停模式

当主机唤醒设备时,设备可以处于暂停状态。在暂停模式下,USB可以通过两个源恢复:

- 主机恢复
- 外部恢复

5.1 接收主机恢复信号

在暂停模式下,USB 总线上的恢复事件进行异步检测,收发器和时钟被禁止(但是,不应去除上拉)。一旦在总线上检测到恢复信号,UDPHS_INTSTA.WAKE_UP 信号位就会置 1。如果 UDPHS_IEN 寄存器中的相应位将置 1,它可能会产生中断。该中断可用于唤醒内核、使能主振荡器和 PLL 以及配置时钟。

5.2 发送外部恢复信号

任何 USB 设备都可以通过与内部功能相关的有效操作唤醒,然后使其上行连接上的信号来唤醒或警告系统的其余部分。

在暂停状态下,可以通过发送外部恢复信号来唤醒主机。进入暂停状态后,设备会在发送外部恢复信号之前等待至少5毫秒。这样,设备便能获取所需的电能,以将其状态从"暂停"切换为"恢复"。设备必须强制为 K 状态 1 到 15 毫秒后才能使主机恢复。

表 5-1	UDPHS	中断状态寄存器
/X J-I.	ODFIIS	T 2011/1/2011 11 11 11 11 11 11 11 11 11 11 11 11

名称:UDPHS_INTSTA 地址:0xFC02C014 访问:只读							
31	30	29	28	27	26	25	24
DMA_7	DMA_6	DMA_5	DMA_4	DMA_3	DMA_2	DMA_1	-
23	22	21	20	19	18	17	16
EPT_15	EPT_14	EPT_13	EPT_12	EPT_11	EPT_10	EPT_9	EPT_8
15	14	13	12	11	10	9	8
EPT_7	EPT_6	EPT_5	EPT_4	EPT_3	EPT_2	EPT_1	EPT_0
7	6	5	4	3	2	1	0
UPSTR_RES	ENDOFRSM	WAKE_UP	ENDRESET	INT_SOF	MICRO_SOF	DET_SUSPD	SPEED

表 5-2. UDPHS 中断允许寄存器

名称: UDPHS_IEN 地址: 0xFC02C010 访问: 读/写							
31	30	29	28	27	26	25	24
DMA_7	DMA_6	DMA_5	DMA_4	DMA_3	DMA_2	DMA_1	-
23	22	21	20	19	18	17	16
EPT_15	EPT_14	EPT_13	EPT_12	EPT_11	EPT_10	EPT_9	EPT_8
15	14	13	12	11	10	9	8
EPT_7	EPT_6	EPT_5	EPT_4	EPT_3	EPT_2	EPT_1	EPT_0

USB 设备端口退出暂停模式

(续)							
名称:UDPHS_IEN 地址:0xFC02C010 访问:读/写							
7	6	5	4	3	2	1	0
UPSTR_RES	ENDOFRSM	WAKE_UP	ENDRESET	INT_SOF	MICRO_SOF	DET_SUSPD	-

6. USB 主机高速端口(UHPHS)

USB 主机高速端口(UHPHS)将 USB 与主机应用连接。它用于处理开放式 HCI 协议(开放式主机控制器接口)以及增强型 HCI 协议(增强型主机控制器接口)。

6.1 嵌入式特性

- 符合增强型 HCI 版本 1.0 规范
- 符合 USB V2.0 高速规范
- 支持高速 480 Mbps
- 符合开放式 HCI 版本 1.0 规范
- 符合 USB V2.0 全速和低速规范
- 支持低速 1.5 Mbps 和全速 12 Mbps USB 设备
- 根集线器集成了 3 个下行 USB HS 端口
- 嵌入式 USB 收发器
- 支持电源管理

6.2 SAMA5D2 USB 主机端口

- 2个主机端口(A和B)支持高速(EHCI)和全速(OHCI)
- 端口 A 与 USB 设备(UDPHS)共用

6.3 SAMA5D3 USB 主机端口

- 3个主机端口(A、B和C)支持高速(EHCI)和全速(OHCI)。
- 端口A与USB设备(UDPHS)共用

6.4 SAMA5D4 USB 主机端口

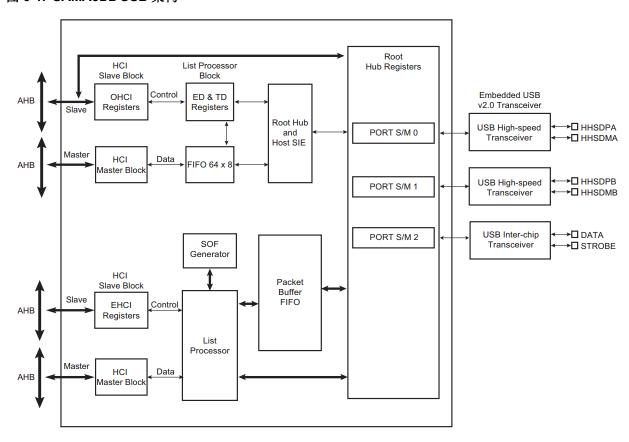
- 3 个主机端口(A、B 和 C) 支持高速(EHCI) 和全速(OHCI)
- 端口A与USB设备(UDPHS)共用

6.5 USB 端口共用

HFSDP、HFSDM、HHSDP 和 HHSDM 不受任何 PIO 控制器控制。嵌入式 USB 高速物理收发器由 USB 主机控制器控制。一个收发器与 USB 高速设备(端口 A)共用。有关更多详细信息,请参见将主机端口 A 用作设备端口。

6.6 框图

图 6-1. SAMA5D2 USB 架构



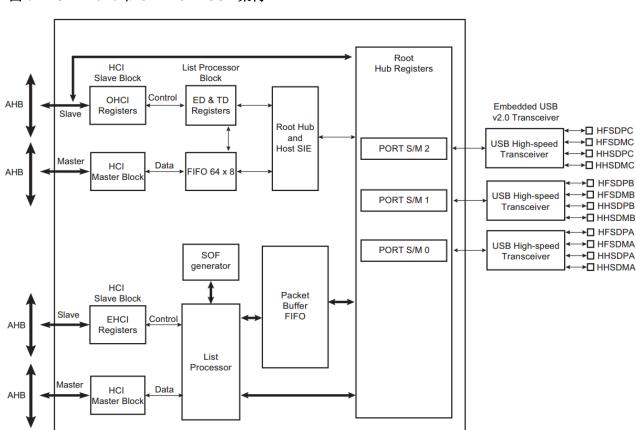


图 6-2. SAMA5D3 和 SAMA5D4 USB 架构

6.6.1 框图说明

通过 AHB 总线从接口可以访问 USB 主机工作寄存器。开放式 HCI 主机控制器和增强型 HCI 主机控制器通过 AHB 总线主接口初始化主 DMA 传输,具体如下:

- 从端点描述符和传输类型描述符中获取控制和传输类型信息
- 从系统存储器访问端点数据
- 将信息通知给根集线器
- 根据速度信息,通知伙伴控制器
- 如果设备是高速设备,则通知 EHCI 伙伴,否则通知 OHCI
- 访问 HC 通信区域
- 写入状态并收回传输描述符

USB 物理收发器集成在产品中,由根集线器的端口驱动。USB 根集线器集成在 USB 主机中。有几个 USB 下行端口可供使用。下行端口的数量可以由读取根集线器工作寄存器的软件驱动程序来确定。USB 主机端口逻辑自动检测设备连接。SAMA5Dx 系列支持三个 USB 端口,这些端口必须使用所需的时钟使能和稳定。SAMA5D2 USB 端口可处理 OHCI 和 EHCI 兼容设备,分别需要时钟 MCK、UHP48M 和 UHP12M。

6.6.2 USB 片间互连收发器(仅限 SAMA5D2)

本节介绍了 SAMA5D2 中提供的 HSIC 功能。

高速片间互连(High-Speed Inter-Chip,HSIC)是 2 信号(选通和数据)源同步串行接口的 USB 芯片间互连标准,使用 240 MHz DDR 信号,仅提供高速 480 Mbps 数据速率。不支持外部电缆、连接器和热插拔。HSIC 接口以 480 Mbps 的高速工作,并且与现有的 USB 软件协议栈完全兼容。它通过统一的 USB 软件协议栈满足所有数据传输需求。无需收发器 UTMI 时钟。

7. USB 暂停的类型

本章总结了 SAMA5Dx 系列支持的暂停模式的类型。

SAMA5Dx 产品系列支持两种类型的暂停模式:

- 全局暂停
- 选择性暂停

这些模式将在后续章节中详细讨论。

8. USB 全局暂停

USB 全局暂停使整个 USB 网络的设备进入暂停状态。这将使通过 USB 产生的功耗最低。

当系统检测到一段时间内没有任何活动时,系统会进入低功耗状态并停止在总线上发送帧起始数据包。当全速或高速设备检测到 3 毫秒内没有任何帧起始数据包到达时,它会进入暂停状态。当低速设备在 3 毫秒内未接收到低速保活信号时,也会进入暂停状态。

当设备进入暂停状态时,它们必须保持其状态并且所消耗电流不超过500微安。

8.1 SAMA5Dx 器件中的 USB 全局暂停

当来自根集线器的所有下行通信终止时,将启动全局暂停。这是在软件控制下通过向根集线器的控制端点发出全局暂停请求来完成的。器件进入低功耗模式被视为全局暂停。一旦器件进入全局暂停状态,USB总线就会收到暂停事件的通知,并且连接到所有端口的设备(终端设备或集线器)将被暂停。将保存设备的状态并禁止时钟(HSCK、FSCK、MCK 和 UTMII)。默认情况下,USB端口支持全局暂停。在此模式下,USB端口的电流消耗不超过500微安。后续章节将提供如何测试 SAMA5Dx 器件上的全局暂停的示例。

注: 有关低功耗模式的更多信息,请参见 www.microchip.com 上的应用笔记 SAMA5D2 Low-Power Modes Implementation 和 Low-power Modes on the SAMA5D3 Series。

9. 暂停 SAMA5Dx 器件中的 USB 主机端口

本章介绍了用于处理全局和选择性暂停的 USB 暂停在 Linux 内核子系统中的通用实现。

9.1 Linux 内核中的 USB 暂停模式实现

本节介绍了如何枚举连接到端口的 USB 设备,以及 Linux 内核中的 USB 子系统如何以 USB 自动暂停功能的形式支持运行时功耗管理。

本演示基于 USB 光电鼠标的示例。

当 USB 鼠标连接到主机端口时,USB 总线会得到通知,并且鼠标会通过 USB 总线驱动程序注册。根据其速度规范,鼠标将通过 USB 主机控制器驱动程序的 EHCI 兼容控制器(本例中为 atmel-ehci)注册。如果它是低速设备或全速设备,则会被旁路到其他可用的伙伴控制器(在本例中为 at91-ohci)。当执行全速事务时,将阻止这些事务到达低速设备,否则低速设备可能因全速设备事务而混乱。USB 主机从其端点 0 获取有关通过集线器连接的 USB 设备的信息。根据 USB 主机从端点 0 (控制)读取的设备配置,它能够识别其类型并对其进行分类(在本例中为中断类型)。USB 鼠标通过输入设备子系统注册。

USB 设备的 Linux 驱动程序通知 USB 子系统它支持 USB 自动暂停。通过在其 usb_driver 结构中设置一个标志来实现这一目的。

例如, USB 存储驱动程序包括以下初始化过程:

```
static struct usb_driver usb_storage_driver = {

/* ...*/

.supports_autosuspend = 1,

/* supports_autosuspend: 如果设置为 0, 则 USB

内核不允许绑定到此驱动程序的设备自动暂停。* /

};
```

用于实现 USB 自动暂停的 API 基于驱动程序,用于在不暂停设备的原因出现或消失时通知内核 USB 子系统。子系统将对设备不得自动暂停的原因进行计数。内核 USB 子系统随后可将计数器达到 0 的设备暂停。在 Linux 中,USB 设备可以包含多个接口,每个接口可以有自己的驱动程序,以便根据总线活动管理计数器值。计数器用"get"和"put"函数来操作,根据计数器的状态来唤醒或暂停设备。

以下函数用于递增计数器并保证设备已恢复。

```
usb_autopm_get_interface(struct usb_interface *);
以下函数用于递减计数器。(此调用可能休眠。)
```

```
usb_autopm_put_interface(struct usb_interface *);
```

如果计数器为零,则设备暂停;否则它将处于工作状态。

```
void usb_enable_autosuspend(struct usb_device *udev)
{

pm_runtime_allow(&udev->dev);
}
```

有关完整的源代码实现,请参见 https://github.com/linux4sam/linux-at91

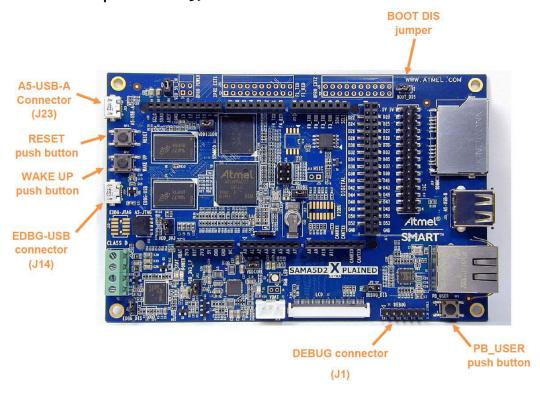
10. USB 选择性暂停示例

本章基于 USB 光电鼠标示例演示了 SAMA5Dx USB 主机端口中的 USB 选择性暂停模式。

10.1 USB 选择性暂停的硬件设置

本节介绍了在 SAMA5D2 Xplained Ultra 板上测试 USB 选择性暂停功能所需的硬件设置。

图 10-1. SAMA5D2 Xplained Ultra 板



- 将 Micro USB 电缆连接到 EDBG-USB 连接器(J14)。
- 将 FTDI 电缆连接到 DEBUG 连接器(J1)。
- 设置波特率。
- 当 USB 光电鼠标连接到 SAMA5D27-XULTRA 板上的 A5-USB-B(J13)时(如图 10-1 所示), USB 子系统将通过从端点 0 读取控制、配置和接口信息来识别光电鼠标并对其进行枚举。各层将根据鼠标的控制和配置细节对其进行检测。

图 10-2. 硬件设置

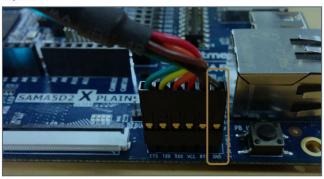


图 10-3. FTDI 电缆连接



WARNING

The black wire of the FTDI cable must be connected to the GND pin of the DEBUG connector as shown in the below picture:



10.2 主机端口上的 USB 选择性暂停模式

本节介绍了 SAMA5Dx 主机端口上的选择性暂停,分别在以下端口上进行测试:

SAMA5D2: 主机端口B

SAMA5D3: 主机端口B和主机端口C(见注)

SAMA5D4: 主机端口B和主机端口C

注: SAMA5D3 主机端口 C 符合 OHCI 标准,不支持符合 EHCI 标准的设备。有关更多详细信息,请参见器件数据手册。

10.2.1 Linux USB 子系统中的有用属性

- 在 Linux 内核中,Sysfs 接口可用于与设备通信,以从硬件读取一些字节的数据并向硬件写入数据。 随后,硬件可以使用设备属性进行响应。
- 对于 USB 子系统,某些属性有助于暂停连接到 USB 总线上的特定端口上的 USB 设备。
- 当 USB 设备连接到总线上并被枚举时,它会在内核子系统的 Sysfs 层级中创建一个条目。此条目的属性支持用户控制 USB 设备以及读取 USB 端口上连接的 USB 设备的供应商 ID、产品 ID、配置、最大数据包大小、电源和控制信息。
- 以下三个必需的 Sysfs 属性可用于暂停 USB 设备:

root#/sys/bus/usb/\$DEVICE/power/control

以上属性可以具有以下任一设置:

- "on":用于无效自动暂停。这意味着默认情况下不得自动暂停设备。
- "auto":用于有效自动暂停。这意味着当总线上没有通信活动时,可以暂停设备。

root#/sys/bus/usb/\$DEVICE/power/autosuspend

以上属性可以支持任何整数值。该值决定了 USB 设备暂停前的延时(秒)。

- 仅整数值有效。
- 该值指定如果 USB 总线上没有活动,则 USB 设备必须在指定的时间(秒)内保持活动状态。
- 超过此段时间后, USB 设备将暂停。

root#/sys/bus/usb/\$DEVICE/power/autosuspend_delay_ms

以上属性可以支持任何整数值。该值决定了 USB 设备暂停前的延时(毫秒)。

- 仅整数值有效。
- 该值指定如果 USB 总线上没有活动,则 USB 设备必须在指定的时间(毫秒)内保持活动状态。
- 超过此段时间后, USB 设备将暂停。

10.2.2 使用连接到主机端口 B 或 C 的 USB 光电鼠标进行演示(D3/D4)

以下步骤适用于所有 SAMA5Dx 产品。

出于测试目的,本演示中使用了 SAMA5D2 XULTRA。

• 在开始演示之前,请确保已加载最新的软件版本并且设备正在启动 Linux。

更多信息,请参见:

http://www.at91.com/linux4sam/bin/view/Linux4SAM/Sama5d2XplainedMainPage#Demo

• 当 Logitech(罗技)USB 光电鼠标连接到 SAMA5D2 Xplained Ultra 板时,您可以观察到来自内核的调试消息,此消息说明 USB 总线上检测到 USB 设备并将 USB 设备枚举为输入设备:

• 下图给出了与 USB 设备相关的 Sysfs 条目的电源属性:

• Sysfs 中 "control" 属性的默认值:

```
root@sama5d2-xplained:~#
root@sama5d2-xplained:~#
root@sama5d2-xplained:~# cat /sys/bus/usb/devices/2-2/power/control
on
root@sama5d2-xplained:~#
```

• Sysfs 中 "autosuspend" 和 "autosuspend delay ms" 属性的默认值:

```
root@sama5d2-xplained:~#
root@sama5d2-xplained:~# cat /sys/bus/usb/devices/2-2/power/autosuspend
2
root@sama5d2-xplained:~#
root@sama5d2-xplained:~#
root@sama5d2-xplained:~#
root@sama5d2-xplained:~#
oot@sama5d2-xplained:~#
oot@sama5d2-xplained:~# cat /sys/bus/usb/devices/2-2/power/autosuspend_delay_ms
2000
oot@sama5d2-xplained:~# cat /sys/bus/usb/devices/2-2/power/autosuspend_delay_ms
2000
oot@sama5d2-xplained:~# cat /sys/bus/usb/devices/2-2/power/autosuspend_delay_ms
2000
oot@sama5d2-xplained:~# cat /sys/bus/usb/devices/2-2/power/autosuspend_delay_ms
2000
```

- 当 "control"属性的值设置为"on"时, USB 设备始终不会暂停。
- 要确保 USB 设备进入暂停状态,请将"control"属性值更改为"auto"。
- 用户可以更改"autosuspend"和"autosuspend_delay_ms"的默认值,这两个值用于指定 USB 设备进入暂停状态所需的时间(如以上部分所述)。
- 请按照以下步骤暂停连接的 USB 设备。

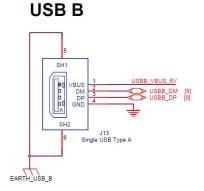
```
rootwsama5d2-xplained:-#
root@sama5d2-xplained:-#
```

- 将 "control"属性值设置为 "auto"后,驱动程序会在内部检查该属性的状态。它允许设备在 "autosuspend"属性中指定的时间内处于活动状态,而如果在 "autosuspend"指定的时间(秒)内端口上没有任何活动,则会立即暂停设备。
- 由于演示中使用的设备(光电鼠标)是支持远程唤醒的设备,当设备在总线上发出唤醒信号时,端口将恢复到暂停之前的状态。然后,单击鼠标按钮或移动鼠标将使端口和设备得以恢复。

10.2.3 引脚 USBB DP 和 USBB DM 上的信号行为

本节介绍了 SAMA5D2 USB 主机端口 B 的硬件连接。

图 10-4. SAMA5D2 主机端口 B



USB-B 连接到 SAMA5D2,如上图所示。USBB_VBUS_5V 是 USB 总线向 USB 设备供电所使用的线路。USBB DP 和 USBB DM 是设备通信所使用的数据线路。

为了观察 USB 设备(本例中为光电鼠标)的数据线路上的信号行为,我们可以使用示波器在设备处于活动状态(未暂停)时探测 USBB_DP 和 USBB_DM 线路。下图给出了观察到的信号电平。

0



图 10-5. USBB DP 和 USBB DM 上的活动信号

如果我们使用示波器在设备暂停时探测 USBB_DP 和 USBB_DM 线路,则会发现相应线路上没有任何活动。

10.2.4 SAMA5Dx 上主机端口 A 的选择性暂停

本节(适用于所有 SAMA5Dx 产品)介绍了在以下端口上单独测试的 SAMA5Dx 产品主机端口的选择性暂停。所有 SAMA5Dx 器件中的主机端口 A(符合 EHCI 标准的端口;有关更多详细信息,请参见器件数据手册)。此端口通过 UTMI 收发器与设备端口共用。默认情况下,此端口作为设备端口使能。选择将端口 A 用作主机端口还是设备端口由 UDPHS_CTRL 寄存器中的 UDPHS 使能位(EN_UDPHS)控制。要将端口 A 用作主机端口,请确保 UDPHS CTRL 寄存器中的 EN UDPHS 位清零。

名称: UDPHS_CTRL 地址: 0xFC02C000 访问: 读/写								
	31	30	29	28	27	26	25	24
	-	-	-	-	-	-	-	-
	23	22	21	20	19	18	17	16
	-	-	-	-	-	-	-	-
	15	14	13	12	11	10	9	8
	-	_	-	_	PULLD DIS	REWAKEUP	DETACH	EN UDPHS

3

2

1

表 10-1. UDPHS 控制寄存器

EN UDPHS: UDPHS 使能

6

5

4

7

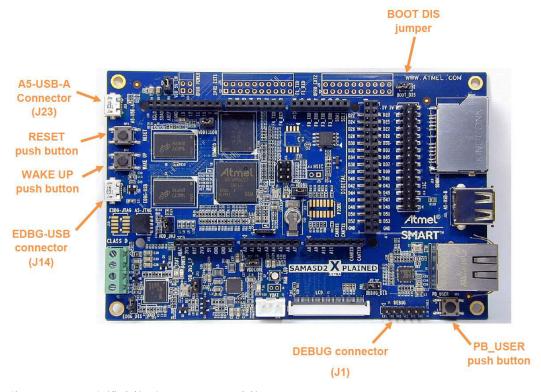
- 0: UDPHS 被禁止(读取),或者该位禁止并复位 UDPHS 控制器(写入)。将主机切换到 UTMI。
- 1: UDPHS 被使能(读取),或者该位使能 UDPHS 控制器(写入)。将主机切换到 UTMI。

为了进行测试,可以使用 Gadget (小控件) 驱动程序和 HID 驱动程序,使设备成为主机并访问连接到设备其他主机端口的设备。

10.2.5 将 USB 主机端口连接到 PC 的硬件设置

本节介绍了在 SAMA5D2 Xplained Ultra 板上测试 USB 选择性暂停功能所需的硬件设置。

图 10-6. SAMA5D2 Xplained Ultra 板



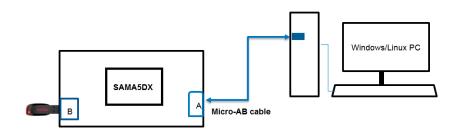
- 将 Micro USB 电缆连接到 EDBG-USB 连接器(J14)。
- 将 FTDI 电缆连接到 DEBUG 连接器(J1)。
- 对于 SD_MMC1 引导,将波特率设置为 115200,对于 eMMC 引导,将波特率设置为 57600。

以下步骤适用于所有 SAMA5Dx 产品:

- 将主机端口 A 连接到任何首选的 Windows 或 Linux PC,以获取为 SAMA5Dx_XULT 板供电所需的电能。
- 通过使用来自 PC 的端口 A,可以选择性暂停器件上的其他主机端口。

以下框图给出了通过端口A测试主机端口的选择性暂停所需的硬件设置。

图 10-7. SAMA5Dx 器件端口 A



- 开始测试之前,请确保内核配置中的"configfs"支持已使能。
- 请确保内核已成功编译并创建了内核映像,并将以下驱动程序作为内核 USB 子系统中的模块:
 - configfs.ko
 - libcompostie.ko
 - usb f mass storage.ko
 - atmel usba udc.ko
 - g mass storage.ko
- 使用首选控制台终端——最好是 Linux 中的 Mincom 和 Windows 中的 Tera Term,以及上述波特率。
- 为电路板上电。请确保器件已启动(具体取决于首选的引导介质),并且根文件系统已成功安装。在 出现设备提示时登录。
- 将位于/lib/modules/linuxversion>/kernel/drivers/usb 中的内核 USB 子系统的所有上述内核模块复制 到您当前的位置,以便轻松加载模块。
- 将 USB 海量存储设备插入任何可用的主机端口,然后执行以下步骤:
 - # insmod configfs.ko
 - # insmod libcomposite.ko
 - # insmod usb f mass storage.ko
 - # insmod atmel usba udc.ko
 - # insmod g_mass_storage.ko file=/dev/sda

Number of LUNs=8

Mass Storage Function, version: 2009/09/11

LUN: removable file: (no medium)

Number of LUNs=1

LUN: file: /dev/sda

Number of LUNs=1

g_mass_storage gadget: Mass Storage Gadget, version: 2009/09/11

g_mass_storage gadget: userspace failed to provide iSerialNumber

g_mass_storage gadget: g_mass_storage ready

modprobe 也可用于加载上面的内核模块。

注: /dev/sda 是已连接 USB 大容量存储设备的安装点。

执行上述步骤,以便通过 USB-A 端口检测 PC 上 SAMA5Dx 器件的主机端口上连接的 USB 设备,USB-A 端口已通过 micro-B 电缆连接以进行供电。

完成设置并且可通过 PC 访问连接到器件主机端口的 USB 后,使用命令提示符找到 Linux PC 上检测到的设备节点,然后按照 10.2.2 使用连接到主机端口 B 或 C 的 USB 光电鼠标进行演示(D3/D4)所述进行操作。

11. USB 全局暂停示例

- 在测试全局暂停之前,必须执行硬件设置。
- 按如下章节中提供的步骤操作: 10.1 USB 选择性暂停的硬件设置
- 在开始演示之前,请确保已加载最新的软件版本,并且设备正在使用 Linux 启动。

更多信息,请参见:

http://www.at91.com/linux4sam/bin/view/Linux4SAM/Sama5d2XplainedMainPage#Demo

• 器件启动后,在出现命令提示符时登录。

```
Poky (Yocto Project Reference Distro) 2.0.1 sama5d2-xplained-sd /dev/ttyS0 sama5d2-xplained-sd login:root
root@sama5d2-xplained-sd:~#
```

• 输入以下命令,启动器件的全局暂停:

```
root@sama5d2-xplained-sd:~# echo mem > /sys/power/state

PM: Syncing filesystems ... done.

Freezing user space processes ...(elapsed 0.005 second) done.

Freezing remaining freezable tasks ...(elapsed 0.003 second) done.

Suspending console(s) (use no_console_suspend to debug)
```

当用户向处理器发出 WAKE_UP 信号时,器件从全局暂停恢复。器件从全局暂停恢复后,将通过调试控制台传递以下报文:

```
PM: suspend of devices complete after 122.288 msecs

PM: noirq resume of devices complete after 0.762 msecs

PM: early resume of devices complete after 0.751 msecs

usb usb2: root hub lost power or was reset

PM: resume of devices complete after 278.716 msecs

Restarting tasks ... done.

root@sama5d2-xplained-sd:~#
```

12. USB 暂停期间的功耗

下表列出了器件处于全局暂停状态时的更新功耗数据,这些数据基于带 BGA289_REVA(编号 6/10)和 MPM-VB REVB(SH05)的 SAMA5D27 CN-ES1605C Rev B。

表 12-1. USB 暂停期间的 SAMA5D2x 功耗

电源轨	电压范围(V)	USB 工作	USB 暂停
		电流(mA)	电流 (mA)
VDDUTMIC	1.2	5.18	0.005
VDDUTMII	3.3	18.27	0.16
VDDHSIC	1.2	0.001	

下表列出了器件处于全局暂停状态时的更新功耗数据,这些数据基于默认的 SAMA5D3 功耗演示平台 (RevC CMP+RevD MB+5" LCD)(代码版本: linux4sam-buildroot-sama5d3xek-cmp-demo-v1.0.zip)。

软件: Linux

暂停到存储器(全局暂停)低功耗模式: echo mem > /sys/power/state

表 12-2. USB 暂停期间的 SAMA5D3x 功耗

			USB 工作	待机(MCK = MHz)	PCK = 132	暂停到存储器 = 512 MHz = 3 荡器)/64)	(MCK = PCK 32768 Hz(振
电源轨	电压范围 (V)	电压(V)	电流(mA)	电流(mA)	功耗(mW)	电流(mA)	功耗(mW)
VDDUTMIC (JP3)	1.1~1.32	1.15	7.94	0.0095	0.01	0.0014	0.00
VDDUTMII (JP11)	3.0~3.6	3.3	22.95	0.0001	0.00	0.0001	0.00

下表列出了器件处于全局暂停状态时的更新功耗数据,这些数据基于 SAMA5D4x-MB RevD TM7000 7" PDA LCD(VS1034274 00061)。

软件: Linux

暂停到存储器(全局暂停)低功耗模式: echo mem > /sys/power/state

表 12-3. USB 暂停期间的 SAMA5D4X 功耗

			I76 MHz,PCK 禁 止)	暂停到存储器(MCK = 32768 Hz(振 荡器)/3,PCK 禁止)		
电源轨	电压(V)	电流(mA)	功耗(mW)	电流(mA)	功耗(mW)	
VDDUTMII (L46)	3.3	0.008	0.0264	0.003	0.0099	

13. USB 主机限制和更正

- 当 USB 主机端口(UHPHS)用于高速模式(EHCI)时,SAMA5D3 会出现功耗过大的问题。在高速模式(EHCI)中,如果每个端口上没有连接任何设备,则无法暂停端口。即使系统处于低功耗模式,这也会导致功耗增加。但是,当器件处于全速模式(OHCI)时,不会发生此问题。这种功耗过大的问题已在 SAMA5D2 器件中改正。
- USB 暂停可由 EHCI-OHCI 控制,也可由连接的端口强制完全暂停。为此,必须配置 SFR_OHCIICR 寄存器。有关详细说明,请参见 SAMA5D2 数据手册中的"特殊功能寄存器"章节。

14. 版本历史

表 14-1. 版本历史

文档版本	更改
Α	第一版

Microchip 网站

Microchip 网站 http://www.microchip.com/为客户提供在线支持。客户可通过该网站方便地获取文件和信息。只要使用常用的互联网浏览器即可访问,网站提供以下信息:

- **产品支持**——数据手册和勘误表、应用笔记和示例程序、设计资源、用户指南以及硬件支持文档、最新的软件版本以及归档软件
- 一般技术支持——常见问题(FAQ)、技术支持请求、在线讨论组以及 Microchip 顾问计划成员名单
- **Microchip 业务**——产品选型和订购指南、最新 Microchip 新闻稿、研讨会和活动安排表、Microchip 销售办事处、代理商以及工厂代表列表

变更通知客户服务

Microchip 的变更通知客户服务有助于客户了解 Microchip 产品的最新信息。注册客户可在他们感兴趣的某个产品系列或开发工具发生变更、更新、发布新版本或勘误表时,收到电子邮件通知。

欲注册,请登录 Microchip 网站 http://www.microchip.com/。在"支持"(Support)下,点击"变更通知客户"(Customer Change Notification)服务后按照注册说明完成注册。

客户支持

Microchip 产品的用户可通过以下渠道获得帮助:

- 代理商或代表
- 当地销售办事处
- 应用工程师(FAE)
- 技术支持

客户应联系其代理商、代表或应用工程师(FAE)寻求支持。当地销售办事处也可为客户提供帮助。本文档后附有销售办事处的联系方式。

也可通过以下网站获得技术支持: http://www.microchip.com/support

Microchip 器件代码保护功能

请注意以下有关 Microchip 器件代码保护功能的要点:

- Microchip 的产品均达到 Microchip 数据手册中所述的技术指标。
- Microchip 确信:在正常使用的情况下,Microchip 系列产品是当今市场上同类产品中最安全的产品之一。
- 目前,仍存在着恶意、甚至是非法破坏代码保护功能的行为。就我们所知,所有这些行为都不是以 Microchip 数据手册中规定的操作规范来使用 Microchip 产品的。这样做的人极可能侵犯了知识产权。
- Microchip 愿意与关心代码完整性的客户合作。
- Microchip 或任何其他半导体厂商均无法保证其代码的安全性。代码保护并不意味着我们保证产品是 "牢不可破"的。

代码保护功能处于持续发展中。Microchip 承诺将不断改进产品的代码保护功能。任何试图破坏 Microchip 代码保护功能的行为均可视为违反了《数字器件千年版权法案(Digital Millennium Copyright Act)》。如

果这种行为导致他人在未经授权的情况下,能访问您的软件或其他受版权保护的成果,您有权依据该法案提起诉讼,从而制止这种行为。

法律声明

本出版物中所述的器件应用信息及其他类似内容仅为您提供便利,它们可能由更新之信息所替代。确保应用符合技术规范,是您自身应负的责任。Microchip 对这些信息不作任何明示或暗示、书面或口头、法定或其他形式的声明或担保,包括但不限于针对其使用情况、质量、性能、适销性或特定用途的适用性的声明或担保。Microchip 对因这些信息及使用这些信息而引起的后果不承担任何责任。如果将 Microchip 器件用于生命维持和/或生命安全应用,一切风险由买方自负。买方同意在由此引发任何一切伤害、索赔、诉讼或费用时,会维护和保障 Microchip 免于承担法律责任,并加以赔偿。除非另外声明,否则在 Microchip 知识产权保护下,不得暗中或以其他方式转让任何许可证。

商标

Microchip 的名称和徽标组合、Microchip 徽标、AnyRate、AVR、AVR 徽标、AVR Freaks、BitCloud、chipKIT、chipKIT 徽标、CryptoMemory、CryptoRF、dsPIC、FlashFlex、flexPWR、Heldo、JukeBlox、KeeLoq、Kleer、LANCheck、LINK MD、maXStylus、maXTouch、MediaLB、megaAVR、MOST、MOST 徽标、MPLAB、OptoLyzer、PIC、picoPower、PICSTART、PIC32 徽标、Prochip Designer、QTouch、SAM-BA、SpyNIC、SST、SST 徽标、SuperFlash、tinyAVR、UNI/O 和 XMEGA 是 Microchip Technology Incorporated 在美国和其他国家或地区的注册商标。

ClockWorks、The Embedded Control Solutions Company、EtherSynch、Hyper Speed Control、HyperLight Load、IntelliMOS、mTouch、Precision Edge 和 Quiet-Wire 为 Microchip Technology Incorporated 在美国的注册商标。

Adjacent Key Suppression、AKS、Analog-for-the-Digital Age、Any Capacitor、AnyIn、AnyOut、BodyCom、CodeGuard、CryptoAuthentication、CryptoAutomotive、CryptoCompanion、CryptoController、dsPICDEM、dsPICDEM.net、Dynamic Average Matching、DAM、ECAN、EtherGREEN、In-Circuit Serial Programming、ICSP、INICnet、Inter-Chip Connectivity、JitterBlocker、KleerNet、KleerNet 徽标、memBrain、Mindi、MiWi、motorBench、MPASM、MPF、MPLAB Certified 徽标、MPLIB、MPLINK、MultiTRAK、NetDetach、Omniscient Code Generation、PICDEM、PICDEM.net、PICkit、PICtail、PowerSmart、PureSilicon、QMatrix、REAL ICE、Ripple Blocker、SAM-ICE、Serial Quad I/O、SMART-I.S.、SQI、SuperSwitcher、SuperSwitcher II、Total Endurance、TSHARC、USBCheck、VariSense、ViewSpan、WiperLock、Wireless DNA 和 ZENA 为 Microchip Technology Incorporated 在美国和其他国家或地区的商标。

SQTP 为 Microchip Technology Inc.在美国的服务标记。

Silicon Storage Technology 为 Microchip Technology Inc.在除美国外的国家或地区的注册商标。

GestIC 是 Microchip Technology Inc.的子公司 Microchip Technology Germany II GmbH & Co. KG 在除美国外的国家或地区的注册商标。

在此提及的所有其他商标均为各持有公司所有。

© 2018, Microchip Technology Incorporated 版权所有。

ISBN: 978-1-5224-3727-7

DNV 认证的质量管理体系

ISO/TS 16949

Microchip 位于美国亚利桑那州 Chandler 和 Tempe 与位于俄勒冈州 Gresham 的全球总部、设计和晶圆生产厂及位于美国加利福尼亚州和印度的设计中心均通过了 ISO/TS-16949:2009 认证。Microchip 的 PIC® MCU 和 dsPIC® DSC、KEELOQ®跳码器件、串行 EEPROM、单片机外设、非易失性存储器及模拟产品严格遵守公司的质量体系流程。此外,Microchip 在开发系统的设计和生产方面的质量体系也已通过了 ISO 9001:2000 认证。



全球销售及服务网点

美洲	亚太地区	亚太地区	欧洲
公司总部	中国 - 北京	澳大利亚 - 悉尼	奥地利 - 韦尔斯
2355 West Chandler Blvd.	电话: 86-10-8569-7000	电话: 61-2-9868-6733	电话: 43-7242-2244-39
Chandler, AZ 85224-6199	中国 - 成都	印度 - 班加罗尔	传真: 43-7242-2244-393
电话: 1-480-792-7200	电话: 86-28-8665-5511	电话: 91-80-3090-4444	丹麦 - 哥本哈根
传真: 1-480-792-7277	中国 - 重庆	印度 - 新德里	电话: 45-4450-2828
技术支持:	电话: 86-23-8980-9588	电话: 91-11-4160-8631	传真: 45-4485-2829
http://www.microchip.com/	中国 - 东莞	印度 - 浦那	芬兰 - 埃斯波
support	电话: 86-769-8702-9880	电话: 91-20-4121-0141	电话: 358-9-4520-820
网址:	中国 - 广州	日本 - 大阪	法国 - 巴黎
www.microchip.com	电话: 86-20-8755-8029	电话: 81-6-6152-7160	电话: 33-1-69-53-63-20
亚特兰大	中国 - 杭州	日本 - 东京	传真: 33-1-69-30-90-79
德卢斯,乔治亚州	电话: 86-571-8792-8115	电话: 81-3-6880-3770	德国 - 加兴
电话: 1-678-957-9614	中国 - 南京	韩国 - 大邱	电话: 49-8931-9700
传真: 1-678-957-1455	电话: 86-25-8473-2460	电话: 82-53-744-4301	德国 - 哈恩
奥斯汀,德克萨斯州	中国 - 青岛	韩国 - 首尔	电话: 49-2129-3766400
电话: 1-512-257-3370	电话: 86-532-8502-7355	电话: 82-2-554-7200	德国 - 海尔布隆
波士顿	中国 - 上海	马来西亚 - 吉隆坡	电话: 49-7131-67-3636
韦斯特伯鲁,马萨诸塞州	电话: 86-21-3326-8000	电话: 60-3-7651-7906	德国 - 卡尔斯鲁厄
电话: 1-774-760-0087	中国 - 沈阳	马来西亚 - 槟榔屿	电话: 49-721-625370
传真: 1-774-760-0088	电话: 86-24-2334-2829	电话: 60-4-227-8870	德国 - 慕尼黑
芝加哥	中国 - 深圳	菲律宾 - 马尼拉	电话: 49-89-627-144-0
艾塔斯卡,伊利诺伊州	电话: 86-755-8864-2200	电话: 63-2-634-9065	传真: 49-89-627-144-44
电话: 1-630-285-0071	中国 - 苏州	新加坡	德国 - 罗森海姆
传真: 1-630-285-0075	电话: 86-186-6233-1526	电话: 65-6334-8870	电话: 49-8031-354-560
达拉斯	中国 - 武汉	泰国 - 曼谷	以色列 - 赖阿南纳
艾迪生, 德克萨斯州	电话: 86-27-5980-5300	电话: 66-2-694-1351	电话: 972-9-744-7705
电话: 1-972-818-7423	中国 - 西安	越南 - 胡志明市	意大利 - 米兰
传真: 1-972-818-2924	电话: 86-29-8833-7252	电话: 84-28-5448-2100	电话: 39-0331-742611
底特律	中国 - 厦门		传真: 39-0331-466781
诺维,密歇根州	电话: 86-592-2388138		意大利 - 帕多瓦
电话: 1-248-848-4000	中国 - 香港特别行政区		电话: 39-049-7625286
休斯敦,德克萨斯州	电话: 852-2943-5100		荷兰 - 德卢内市
电话: 1-281-894-5983	中国 - 珠海		电话: 31-416-690399
印第安纳波利斯	电话: 86-756-3210040		传真: 31-416-690340
诺布尔斯维尔,印第安纳州	台湾地区 - 高雄		挪威 - 特隆赫姆
电话: 1-317-773-8323	电话: 886-7-213-7830		电话: 47-7288-4388
传真: 1-317-773-5453	台湾地区 - 台北		波兰 - 华沙
电话: 1-317-536-2380	电话: 886-2-2508-8600		电话: 48-22-3325737
洛杉矶	台湾地区 - 新竹		罗马尼亚 - 布加勒斯特
米申维耶霍,加利福尼亚州	电话: 886-3-577-8366		电话: 40-21-407-87-50
电话: 1-949-462-9523			西班牙 - 马德里
传真: 1-949-462-9608			电话: 34-91-708-08-90
电话: 1-951-273-7800			传真: 34-91-708-08-91
罗利,北卡罗来纳州			瑞典 - 哥德堡
电话: 1-919-844-7510			电话: 46-31-704-60-40
纽约,纽约州			瑞典 - 斯德哥尔摩
电话: 1-631-435-6000			电话: 46-8-5090-4654
圣何塞,加利福尼亚州			英国 - 沃金厄姆
电话: 1-408-735-9110			电话: 44-118-921-5800
电话: 1-408-436-4270			传真: 44-118-921-5820
加拿大 - 多伦多			
电话: 1-905-695-1980			
传真: 1-905-695-2078			