计算机组织与体系结构 课程评价

首页 任务 统计 资料 通知 作业 考试 讨论

总线 返回 一、单选题 (题数: 50, 共 100.0 分) 2.0分 系统总线中,划分数据线、地址线和控制线的根据是() (2.0分) A、总线所处的位置 总线的传输方向 В、 总线的传输内容 D. 总线的控制方式 正确答案: C 我的答案: C 答案解析: 系统总线中地址线的作用是() 2.0分 (2.0分) A、 用于选择主存单元地址 В. 用于选择进行信息传输的设备 < € 用于指定主存单元和I/O设备接口电路的地址 用于传送主存物理地址和逻辑地址 D. 正确答案: C 我的答案: C 答案解析: 0.0分 在系统总线中,地址总线的位数()。 (2.0分) 与机器字长有关 与存储单元个数有关 В、 与存储字长有关 C. 与存储器带宽有关 D. 正确答案: B 我的答案: C 答案解析:

A、 只能分时向总线发送数据,并只能分时从总线接收数据

B、 只能分时向总线发送数据,但可同时从总线接收数据

挂接在总线上的多个设备()。

(2.0分)

C、 可同时向总线发送数据,并同时从总线接收数据

0.0分

	可同时向总线发送数据,但只能分时从总线接收数据	
正确	茶案: B 我的答案: C	
答	解析:	
5	在总线上,同一时刻()。	0.0 分
	(2.0分)	
Α,	只能有一个主设备控制总线传输操作	
В、	只能有一个从设备控制总线传输操作	
C.	只能有一个主设备和一个从设备控制总线传输操作	
D.	可以有多个主设备控制总线传输操作	
正确	·····································	
答案	解析:	
6	间接寻址第一次访问主存所得到的信息传送到CPU要经过()。	0.0 分
	(2.0分)	
Α.	数据总线	
В、	地址总线	
C.	控制总线	
D,	总线控制器	
正确	·····································	⟨ €
答	解析:	
7	在计算机总线系统中,双总线结构计算机的总线系统配置两组总线,即()。	0.0 分
•	(2.0分)	
	系统总线和存储总线	
	数据总线和I / O总线	
C.	处理机总线和输入输出总线	
	ISA总线和PCI总线	
正确	答案: A 我的答案: C	
答	解析:	
8	在单机系统中,三总线结构计算机的总线系统的组成是()。	2.0 ☆
	(2.0分)	
Α,	片内总线、系统总线和通信总线	
В、	数据总线、地址总线和控制总线	
	系统总线、存储总线和I / O总线	
C.		

I.存储器和I/O设备的地址時	答案解	析:	
III、	9 微	放机中控制总线上完整传输的信号有()。	2.0 分
	1.7	存储器和I/O设备的地址码	
(2.0分) A. 只有 B. IHAIII C. 只有II D. I. II, II 正确答案: B 我的答案: B 答案解析: 10 总线忙信号的建立者是(). (2.0分) A. 获得总线的规划论检 B. 发出线域请求信号的设置 C. 总线政路器 D. CPU 正确答案: A 我的答案: D 答案解析: 11 若存键周期为100ns,每次读出一字符,则该存储器的数据传输率为(). (2.0分) A. 32×10 ⁶ b/s B. 8×10 ⁶ b/s B. 8×10 ⁶ b/s B. 8×10 ⁶ b/s C. 80Mb/s D. 80×10 ⁶ b/s	II.	.所有存储器和I/O设备的时序信号和控制信号	
A. 只有II B. II III III III III III III III III	III	I.来自I/O设备的存储器的响应信号	
A. 只有II B. II III III III III III III III III			
B, IFIIIII C, 只有III D, I, II, II 正确答案: B 我的答案: B 答案解析: 10 总线忙信号的建立者是()。 (2.0分) 0.0 A, 就得总线控制网份设备 B、发出总线流来信号的设备 C, 总线控制器 D, CPU 正确答案: A 我的答案: D 答案解析: 11 若存储周期为100ns,每次读出一字节,则该存储器的数据传输率为()。 (2.0分) 2.0 A, 32×10 ⁶ b/s B, 8×10 ⁶ b/s B, 8×10 ⁶ b/s C, 80Mb/s D, 80×10 ⁶ b/s C, 80Mb/s	((2.0分)	
C、只有II D、I.II.II 正确答案: B 教育答案: B 答案解析: 10 总线忙信号的建立者是()。(2.0分) A、获得总域应制权的设备 C、总域控制器 D、CPU 正确答案: A 我的答案: D 答案解析: 11 若存储周期为100ns,每次读出一字节,则该存储器的数据传输率为()。(2.0分) A、32×10 ⁶ b/s B、8×10 ⁶ b/s C、80Mb/s D、80×10 ⁶ b/s	A、只	有「	
D、I、II、II 正确答案: B 我的答案: B 答案解析: 10 总线忙信号的建立者是()。 (20分) 0.0 A、获得总线控制权的设备 B、发出总线津水信号的设备 C、总线控制器 D、CPU 正确答案: A 我的答案: D 答案解析: 11 若存储周期为100ns,每次读出一字节,则该存储器的数据传输率为()。			
正确答案: B 我的答案: B 答案解析: 10 总线忙信号的建立者是()。 (2.0分) A、获得总线达制双的设备 B、发出总线排求信号的设备 C、总线控制器 D、CPU 正确答案: A 我的答案: D 答案解析: 11 若存储周期为100ns,每次读出一字节,则该存储器的数据传输率为()。 (2.0分) A、32×10 ⁶ b/s B、8×10 ⁶ b/s C、80Mb/s D、80×10 ⁶ b/s			
答案解析: 10			
10 总线忙信号的建立者是()。 (2.0分) A、 获得总线控制权的设备 B、 发出总线请求信号的设备 C、 总线控制器 D、 CPU 正确答案: A 我的答案: D 答案解析: 11 若存储周期为100ns,每次读出一字节,则该存储器的数据传输率为()。 (2.0分) A、 32×10 ⁶ b/s B、 8×10 ⁶ b/s C、 80Mb/s D、 80×10 ⁶ b/s	正确答案	案: B 我的答案: B	
(2.0分) A、 获得总线控制权的设备 B、 发出总线请求信号的设备 C、 总线控制器 D、 CPU 正确答案: A 我的答案: D 答案解析: 11 若存储周期为100ns,每次读出一字节,则该存储器的数据传输率为()。	答案解	桥:	
(2.0分) A、 获得总线控制权的设备 B、 发出总线请求信号的设备 C、 总线控制器 D、 CPU 正确答案: A 我的答案: D 答案解析: 11 若存储周期为100ns,每次读出一字节,则该存储器的数据传输率为()。	10 总	。 绕线忙信号的建立者是()。	0.0 ☆
B、发出总线请求信号的设备 C、总线控制器 D、CPU 正确答案: A 我的答案: D 答案解析: 11 若存储周期为100ns,每次读出一字节,则该存储器的数据传输率为()。	((2.0分)	
C、总线控制器 D、CPU 正确答案: A 我的答案: D 答案解析: 11 若存储周期为100ns,每次读出一字节,则该存储器的数据传输率为()。 (2.0分) 2.0 A、32×10 ⁶ b/s 8×10 ⁶ b/s C、80Mb/s D、80×10 ⁶ b/s	A、 获	得总线控制权的设备	
D、CPU 正确答案: A 我的答案: D 答案解析: 11 若存储周期为100ns,每次读出一字节,则该存储器的数据传输率为()。 (2.0分) 2.0 A、32×10 ⁶ b/s 8×10 ⁶ b/s C、80Mb/s D、80×10 ⁶ b/s	B、发	出总线请求信号的设备	
正确答案: A 我的答案: D 答案解析: 11 若存储周期为100ns,每次读出一字节,则该存储器的数据传输率为()。	C、总	线控制器	
正确答案: A	D、 CF	PU	
11 若存储周期为100ns,每次读出一字节,则该存储器的数据传输率为()。 (2.0分) A、32×10 ⁶ b/s B、8×10 ⁶ b/s C、80Mb/s D、80×10 ⁶ b/s	正确答案	景: A 我的答案: D	4 § ?
(2.0分) A、 32×10 ⁶ b/s B、 8×10 ⁶ b/s C、 80Mb/s D、 80×10 ⁶ b/s	答案解	析:	
B、 8×10 ⁶ b/s C、 80Mb/s D、 80×10 ⁶ b/s			2.0 分
C _x 80Mb/s D _x 80×10 ⁶ b/s	A, 37	2×10 ⁶ b/s	
D. 80×10 ⁶ b/s	B、 8:	×10 ⁶ b/s	
	C′ 80	0Mb/s	
	D, 80	0×10 ⁶ b/s	
正确答案: D 我的答案: D	正确答案	案: D 我的答案: D	
答案解析:	答案解		
12 若时钟频率为120MHz,传送 一 个32位字需要8个时钟周期,则该总线系统的数据传输率是()。	12 若	s时钟频率为120MHz,传送一个32位字需要8个时钟周期,则该总线系统的数据传输率是()。	0.0 ☆
(2.0分)			500%
A、 20MB/s	A, 20	DMB/s	
B、 40MB/s	B. 40	DMB/s	
C、 60MB/s	C, 60	DMB/s	
D _{\sqrt} 80MB/s	D, 80	OMB/s	
正确答案: C 我的答案: B	下确签室	z·C	
TO THE PARTY OF TH		た。 - MH日本・M	

答	案解析:	
13	在32位总线系统中,若时钟频率为500MHz,传送一个32位字需要5个时钟周期,则该总线系统的数据传输率是()。	0.0 分
	(2.0分)	
A,	200MB/s	
В,	400MB/s 600MB/s	
C, D,	800MB/s	
正确:	答案: B 我的答案: C	
答到	案解析:	
14	下列有关存储器总线的叙述中错误的是()。	0.0分
	(2.0分)	
A,	采用并行传输方式同时传输多位数据	
В、	总线中有地址、数据和控制3组传输线	
C.	一定有时钟信号线用于总线操作的定时	
D,	每个时钟周期内只能并行传输一次数据	
正确:	答案: D 我的答案: C	
答到	案解析:	
15	在集中式总线控制中,响应时间最快的方式是()。	0.0
	(2.0分)	.,,
A,	链式查询	
В、	计数器定时查询	
C.	独立请求	
D,	不能确定哪一种	
正确:	答案: C 我的答案: D	
答	案解析:	
16	为了对n个设备使用总线的请求进行仲裁,在独立请求方式中需要使用的控制线数量为()。	0.0 分
	(2.0分)	
A,	n	
В、		
	2+[log2n] ([·]表示向上取整) 2n+1	
	答案: D 我的答案: C	
答案	案解析:	
17	在计数器定时查询方式下,若每次计数从上一次计数的终止点开始,则()。	0.0 分
'	(2.0分)	J.J n
A,	设备号小的优先级高	

	MATON STRANGE CONTRACTOR	
	每个设备使用总线的机会相等	
C.	设备号大的优先级高	
D,	每个设备的优先级相等	
正确征	答案: B 我的答案: C	
答案	医解析 :	
18	下列关于总线仲裁方式的说法中不正确的是()。	0.0 分
	(2.0分)	
Α,	独立请求方式总线控制器复杂,但响应时间最快	
В、	计数器定时查询方式下,有一根总线请求线和一根设备地址线	
C.	分布式仲裁控制逻辑不需要中央仲裁器	
D,	链式查询方式对电路故障最敏感	
正确征	答案: B 我的答案: D	
答案	S解析:	
19	以下关于总线的叙述中正确的是()。	0.0 ☆
	1.总线忙信号由总线控制器建立	0.0 %
	II.计数器定时查询方式不需要总线同意信号	
	III.链式查询方式、计数器查询方式、独立请求方式所需控制线路由少到多的排序是链式查询方式、独立请求方式和计数器查询方	
	式	
		< €
	(2.0分)	
A,	I, III	
В、		
C.	只有III	
D,	只有	
正确征	答案: D 我的答案: B	
答案	军解析:	
20	在某计算机系统中,若各个主设备得到总线使用权的机会基本相等,则该系统采用的总线仲裁方式可能是()	0.0 分
	1.链式查询方式	
	II.计数器查询方式	
	Ⅲ.独立请求方式	
	(2.0分)	
Α,	(2.0分) 只能I, 其余都不可能	
В、	只能,其余都不可能	

答	案解析:	
21	总线的异步通信方式是()。 (2.0分)	0.0分
A,	既不采用时钟信号,也不采用"握手"信号	
В、	只采用时钟信号,不采用"握手"信号	
C.	不采用时钟信号,只采用"握手"信号	
D,	既采用时钟信号,也采用"握手"信号	
正确	答案: C 我的答案: B	
答	案解析:	
22	在各种异步通信方式中,速度最快的是()。	2.0分
	(2.0分)	
A,	全互锁	
В、	半互锁	
C.	不互锁	
D,	速度均相当	
正确	·····································	
答	案解析:	
23	下列关于总线的同步传输控制和异步传输控制的说法中不正确的是()。	0.0分
	(2.0分)	
A、	同步传输控制是指通信双方使用同一个时钟信号进行同步	
В、	总线时钟可以由CPU的总线控制逻辑部件提供	
C.	异步传输控制是指在总线上传送数据时,允许通信双方各自使用自己的时钟信号,采用"应答方式"解决数据传输过程中的时间配合关系	
D,	异步传输控制双方共同使用同一个时钟信号进行同步	
正确	答案: D 我的答案: C	
答	案解析:	
24	下面关于串行传输的叙述中不正确的是()。	2.0 分
	(2.0分)	
A、	串行总线的数据在数据线上按位进行传输	
В、	串行总线是一种信息传输信道	
C,	串行传输需要一组数据线,线路的成本高,适合近距离的数据传输 串行传输方式可分为同步方式和异步方式	
D,	中171支制/プスパカスパロシカスが出来シカス	
正确	答案: C 我的答案: C	
答	案解析:	
25	下面关于并行传输的叙述中不正确的是()。	2.0 分
23	(2.0分)	∠.∪分
	(2.0/)	

计算机组织与体系结构-考试

A.	并行总线的数据在数据线上同时有多位一起传送	
В、	并行传输每一位要有一根数据线,因此有多根数据线	
C.	衡量并行总线速度的指标是平均数据传输率,即总线上传输的平均信息量	
D,	为了减少线路的数量,可以将并行方式和串行方式结合起来	
正确名	·····································	
答案	医解析:	
26	以下不属于USB总线的特点的是()。 (2.0分)	0.0 ☆
A,	系统可对设备进行自动检测和配置,支持热插拔	
В、	一个USB系统最多可支持127个物理设备	
C.	USB总线可为连接在其上的设备供电	
D,	成本比串口和并口略高	
正确名	·····································	
答案	KKANTAN KANTAN KANT KKANTAN KANTAN KANT	
27	下列有关系统总线的叙述中,错误的是()。	0.0分
	(2.0分)	
A,	系统总线是在CPU、MM和I/O之间连接的总线	
В、	系统总线中有地址线、数据线和控制线三组传输线	
C.	可利用系统总线中的控制信号进行外部中断请求	< 3
D,	所有系统总线都由CPU进行控制和管理	
正确名	·····································	
28	下列有关同步总线事务的描述中,错误的是()。	0.0 ☆
	(2.0分)	0.0 %
A,	一个总线事务所用时间由多个总线时钟周期组成	
В、	总线事务开始时通常先把地址和读/写命令送到总线上	
C.	"存储器读"总线事务中数据和地址通常不会同时送到总线上	
D,	一次总线事务只能完成一个数据交换,其位数不超过总线宽度 	
正确名	答案: D 我的答案: C	
29	以下有关总线标准的叙述中,错误的是()。	2.0 分
	(2.0分)	
A,	引入总线标准便于设备互换和新设备的添加	
В、	主板上的处理器总线和存储器总线通常是专用总线	
C.	I/O总线通常是标准总线,所以PCI总线是标准总线	
D,	串行总线的数据传输率一定比并行总线的数据传输率低	

正确	搭案: D 我的答案: D	
30)以下有关多总线结构系统的叙述中,错误的是()。	0.0 分
	(2.0分)	0.0%
A,	通常越靠近CPU的总线传输速率越高	
В、	通常在总线和总线之间用桥接器连接	
C.	CPU总线和存储器总线都比I/O总线快	
D,	系统中的多个总线不可能同时传输信息	
正确:	络案:D 我的答案:C	
31	以下是有关非编码键盘和鼠标器的描述:	0.0分
	①键盘和鼠标都是字符型输入设备。	
	②键盘和鼠标都以串行方式和主机通信。	
	③键盘和鼠标都采用中断方式进行数据传送。	
	④键盘和鼠标向主机传送的都是位置信息。	
	以上描述中,正确的是()	
	(2.0分)	
A,	①和②	
В、	①和②和③	
C.	①和③和④	
D,	全部	
		< ?
正确:	·····································	?
	答案: D 我的答案: C 在异步串行传输系统中,假设波特率为1200bps,字符格式为: 1位起始位、8位数据位、1位奇偶校验位、1位终止位,则其比特	0.0 分
	在异步串行传输系统中,假设波特率为1200bps,字符格式为:1位起始位、8位数据位、1位奇偶校验位、1位终止位,则其比特	0.0 分
32	在异步串行传输系统中,假设波特率为1200bps,字符格式为:1位起始位、8位数据位、1位奇偶校验位、1位终止位,则其比特率为()bps。	
32	在异步串行传输系统中,假设波特率为1200bps,字符格式为:1位起始位、8位数据位、1位奇偶校验位、1位终止位,则其比特率为()bps。 (2.0分)	
32 A. B.	在异步串行传输系统中,假设波特率为1200bps,字符格式为:1位起始位、8位数据位、1位奇偶校验位、1位终止位,则其比特率为()bps。(2.0分)	
A. B. C.	在异步串行传输系统中,假设波特率为1200bps,字符格式为: 1位起始位、8位数据位、1位奇偶校验位、1位终止位,则其比特率为()bps。 (2.0分) 872.72 1 200	
A、 B、 C、 正确	在异步串行传输系统中,假设波特率为1200bps,字符格式为: 1位起始位、8位数据位、1位奇偶校验位、1位终止位,则其比特率为()bps。 (2.0分) 872.72 1 200 981.81	
A、 B、 C、 正确	在异步串行传输系统中,假设波特率为1200bps,字符格式为: 1位起始位、8位数据位、1位奇偶校验位、1位终止位,则其比特率为()bps。 (2.0分) 872.72 1 200 981.81 经答案: A 我的答案: B	
A、 B、 C、 正确	在异步串行传输系统中,假设波特率为1200bps,字符格式为: 1位起始位、8位数据位、1位奇偶校验位、1位终止位,则其比特率为()bps。 (2.0分) 872.72 1 200 981.81 经答案: A 我的答案: B	0.0 分
A、 B、 C、 正确	在异步串行传输系统中,假设波特率为1200bps,字符格式为: 1位起始位、8位数据位、1位奇偶校验位、1位终止位,则其比特率为()bps。(2.0分) 872.72 1 200 981.81 经案: A 我的答案: B 案解析: [2010] 下列选项中的英文缩写均为总线标准的是()。	0.0 分
A、B、C、正确。	在异步串行传输系统中,假设波特率为1200bps,字符格式为: 1位起始位、8位数据位、1位奇偶校验位、1位终止位,则其比特率为()bps。 (2.0分) 872.72 1 200 981.81 繁葉: A 我的答案: B 案解析: [2010]下列选项中的英文缩写均为总线标准的是()。 (2.0分)	0.0 分
A、B、C、正确** 33	在异步串行传輸系统中,假设波特率为1200bps,字符格式为: 1位起始位、8位数据位、1位奇偶校验位、1位终止位,则其比特率为()bps。(2.0分) 872.72 1 200 981.81 「2010】下列选项中的英文缩写均为总线标准的是()。(2.0分) PCI、CRT、USB、EISA	0.0 分
A、B、C、 正确 各等 33	在异步串行传输系统中,假设波特率为1200bps,字符格式为: 1位起始位、8位数据位、1位奇偶校验位、1位终止位,则其比特率为()bps。 (2.0分) 872.72 1 200 981.81 2答案: A 我的答案: B 案解析: 【2010】下列选项中的英文缩写均为总线标准的是()。 (2.0分) PCI、CRT、USB、EISA ISA、CPI、VESA、EISA	0.0 分
A、B、C、 正确 答3 33	在异步串行传输系统中,假设波特率为1200bps,字符格式为: 1位起始位、8位数据位、1位奇偶校验位、1位终止位,则其比特率为()bps。 (2.0分) 872.72 1 200 981.81 **	0.0 分

34	【2011】在系统总线的数据线上,不可能传输的是()	2.0 分
	(2.0分)	
A,	指令	
В、	操作数	
C.	握手 (应答) 信号	
D,	中断类型号	
正确各	答案: C 我的答案: C	
答案	:解析:	
35	【2012】某同步总线的时钟频率为100MHz,宽度为32位,地址/数据线复用,每传输一个地址或数据占用一个时钟周期。若该	2.0 分
	总线支持突发(猝发)传输方式,则一次"主存写"总线事务传输128位数据所需要的时间至少是()。	
	(2.0分)	
A,	20ns	
В、	40ns	
C.	50ns	
D,	80ns	
正确各	答案: C 我的答案: C	
答案		
2.6		0.0
36	【2012】下列关于USB总线特性的描述中,错误的是()。	0.0 治
	(2.0分)	
A.	可实现外设的即插即用和热拔插	
В、	可通过级联方式连接多台外设	
C′	是一种通信总线,可以连接不同外设	
D,	同时可传输2位数据,数据传输率高	
正确各	答案:D 我的答案:C	
答案	:解析:	
37	为了对n个设备使用总线的请求进行仲裁,在独立请求方式中需要使用的控制线数量为()。	0.0 分
	(2.0分)	
Α,	n	
В、	3	
C.	$_{2+}\lceil log_{2}n\rceil$	
D,	2n+1	
正确各	答案: D 我的答案: C	
答案	:解析:	
20	【2009】假设某系统总线在一个总线周期中并行传输4字节信息,一个总线周期占用2个时钟周期,总线时钟频率为10MHz,则	2.0 分
		2.0分
	总线带宽是 ()。	

(2.0分	`)		
A,	10MB/s		
В、	20MB/s		
C.	40MB/s		
D.	80MB/s		
正确	答案: B	我的答案: B	
答	案解析:		
39	【2014】某	同步总线采用数据线和地址线复用方式,其中地址/数据线有32根,总线时钟频率为66MHz,每个时钟周期传送两	2.0 分
	次数据(上升	汁沿和下降沿各传送 一 次数据),该总线的最大数据传输率(总线带宽)是()。	
	(2.0分)		
A,	132MB/s		
В、	264MB/s		
C.	528MB/s		
D,	1056MB/s		
正确:	答案: C	我的答案:C	
答	案解析:		
40	[2014]	次总线事务中,主设备只需给出一个首地址,从设备就能从首地址开始的若干连续单元读出或写入多个数据。这种总	0.0
40	线事务方式和		0.0 分
	(2.0分)	() 6	< 92
	并行传输		
B,			
	突发传输		
D,	同步传输		
正确:	答案: C	我的答案: D	
答	案解析:		
11	左计算机 系统	充中,多个系统部件之间信息传送的公共通路称为总线,就其所传送的信息的性质而言,()不是在公共通路上传送	0.0 ↔
41	的信息。		0.0 分
	(2.0分)		
	数据信息地址信息		
	系统信息		
	控制信息		
正确:	答案: C	我的答案: B	
答	全解析:		
			0.0
42	间址寻址第 -	─次访问内存所得到信息经系统总线的()传送到CPU。	0.0分

(2.0分		
A,	数据总线	
В、	地址总线	
C.	控制总线	
D,	总线控制器	
正确:	答案: A 我的答案: C	
答	套解析 :	
43	主存通过()来识别信息是地址还是数据。	0.0 分
	(2.0分)	
A,	总线的类型	
В、	存储器数据寄存器(MDR)	
C.	存储器地址寄存器(MAR)	
D,	控制单元 (CU)	
正确:	答案: A 我的答案: C	
答到	案解析:	
44	某总线有104根信号线,其中数据线(DB)32根,若总线工作频率为33MHz,则其理论最大传输率为()。	0.0 分
	(2.0分)	
Δ	33MB/s	(< 2
	64MB/s	
C.	132MB/s	
D,	164MB/s	
正确	答案: C 我的答案: B	
Acto		
音多	案解析 :	
45	【2015】下列有关总线定时的叙述中,错误的是()。	0.0分
	(2.0分)	
A,	异步通信方式中,全互锁协议最慢	
В、	异步通信方式中,非互锁协议的可靠性最差	
C.	同步通信方式中,同步时钟信号可由各设备提供	
D,	半同步通信方式中,握手信号的采样由同步时钟控制	
正确:	答案: C 我的答案: D	
	ロボ・C IXHJロボ・D	
答	案解析 :	
		0.0 ↔
	案解析:	0.0 分
46	案解析: 【2016】下列关于总线设计的叙述中,错误的是()。	0.0 分

	采用突发传	输方式可提高总线数据传输率			
D,	采用分离事务通信方式可提高总线利用率				
正确征	答案: A	我的答案:C			
答案	尾解析:				
47	在计数器短	定时查询方式下,若每次计数从上 一 次计数的终止点开始,则()。	2.0 分		
	(2.0分)				
A,	设备号小的	优先级高			
В、	每个设备使	用总线的机会相等			
C.	设备号大的	优先级高			
D,	无法确定设	备的优先级			
正确	答案: B	我的答案:B			
答案	尾解析:				
48	同步通信。	之所以比异步通信具有较高的传输速率,是因为()。	0.0 分		
	(2.0分)		5.5%		
A,	同步通信不	需要应答信号且总线长度较短			
В、	同步通信用·	一个公共时钟进行同步			
C.	同步通信中	,各部件存取时间比较接近			
D.	以上各项因	素的综合结果			
正确征	· · · · · · · · · · · · · · · · · · ·	我的答案: C			
答案	€解析:				
49	在各种异数	步通信方式中, () 速度最快。	0.0 ☆		
	(2.0分)		535%		
Α,	全互锁				
В、	半互锁				
C.	不互锁				
D,	速度均相等				
正确	· S	我的答案: B			
答案	₹解析:				
- 0			0.0		
50		下列选项中,用于设备和设备控制器(I/O接口)之间互连的接口标准是()。	0.0 分		
	(2.0分)				
A,	PCI				
A. B.	PCI USB				

正确答案: B	我的答案: C	
答案解析:		

