

一、单选题（题数：40，共 100.0 分）

1	零地址的运算类指令在指令格式中不给出操作数地址，参加的两个操作数来自（ ）。 (2.5分)	0.0分
A、 累加器和寄存器 B、 累加器和暂存器 C、 堆栈的栈顶和次栈顶单元 D、 暂存器和堆栈的栈顶单元		
正确答案： C 我的答案： B		
2	某计算机指令字长为16位，指令有双操作数、单操作数和无操作数3种格式，每个操作数字段均用6位二进制数表示，该指令系统共有m条($m < 16$)双操作数指令，并存在无操作数指令。若采用扩展操作码技术，那么最多还可设计出单操作数指令的条数是（ ）。 (2.5分)	0.0分
A、 2^6 B、 $(2^4-m) \times 2^6-1$ C、 $(2^4-m) \times 2^6$ D、 $(2^4-m) \times (2^6-1)$		
正确答案： B 我的答案： C		
3	通常一地址格式的算术运算指令，另一个操作数隐含在（ ）中。 (2.5分)	0.0分
A、 累加器 B、 通用寄存器 C、 操作数寄存器		
正确答案： A 我的答案： C		
4	在二地址指令中（ ）是正确的。 (2.5分)	0.0分
A、 指令的地址码字段存放的一定是操作数 B、 指令的地址码字段存放的一定是操作数地址 C、 运算结果通常存放在其中一个地址码所提供的地址中		
正确答案： C 我的答案： B		

2024/6/10 23:49		计算机组织与体系结构-考试	
5	在一地址格式的指令中，下列（ ）是正确的。 (2.5分)	2.5分	
A、 仅有一个操作数，其地址由指令的地址码提供 B、 可能有一个操作数，也可能有两个操作数 C、 一定有两个操作数，另一个是隐含的			
正确答案： B 我的答案： B			
6	子程序调用指令完整的功能是（ ） (2.5分)	2.5分	
A、 改变程序计数器 PC的值 B、 改变地址寄存器的值 C、 改变程序计数器的值和堆栈指针SP的值			
正确答案： C 我的答案： C			
7	转移指令的主要操作是（ ） (2.5分)	0.0分	
A、 改变程序计数器 PC 的值 B、 改变地址寄存器的值 C、 改变程序计数器的值和堆栈指针SP的值			
正确答案： A 我的答案： C			
8	指令操作所需的数据不可能来自（ ） (2.5分)	0.0分	
A、 控制存储器 B、 指令本身 C、 寄存器			
正确答案： A 我的答案： B			
9	指令系统中采用不同寻址方式的主要目的是（ ） (2.5分)	2.5分	
A、 简化指令译码 B、 提高访存速度 C、 缩短指令字长，扩大寻址空间，提高编程灵活性			
正确答案： C 我的答案： C			
10	设机器字长为16位，存储器按字节编址，设PC当前值为1000H，当读取一条双字长指令后，PC值为（ ） (2.5分)	0.0分	
A、 1001H B、 1002H C、 1004H			

正确答案： C 我的答案： B

11 设机器字长为16 位，存储器按字节编址，CPU 读取一条单字长指令后，PC值自动加（ ）
(2.5分)

0.0 分

- A、 1
- B、 2
- C、 4

正确答案： B 我的答案： C

12 直接、间接、立即三种寻址方式指令的执行速度，由快至慢的排序是（ ）。
(2.5分)

0.0 分

- A、 直接、立即、间接
- B、 直接、间接、立即
- C、 立即、直接、间接

正确答案： C 我的答案： B

13 一条指令中包含的信息有（ ）
(2.5分)

2.5 分

- A、 操作码、控制码
- B、 操作码、向量地址
- C、 操作码、地址码



正确答案： C 我的答案： C

14 为了缩短指令中地址码的位数，应采用（ ）寻址。
(2.5分)

0.0 分

- A、 立即数
- B、 寄存器
- C、 直接

正确答案： B 我的答案： C

15 设相对寻址的转移指令占两个字节，第一字节是操作码,第二字节是相对位移量(用补码表示)，若CPU每当从存储器取出一个字节时，即自动完成(PC)+1→PC。设当前PC的内容为2009H，要求转移到2000H地址，则该转移指令第二字节的内容应为（ ）
(2.5分)

2.5 分

- A、 F5H
- B、 F7H
- C、 09H

正确答案： A 我的答案： A

16 指令的寻址方式有顺序和跳跃两种，采用跳跃寻址方式可以实现（ ）。

2.5 分

(2.5分)

- A、 程序浮动
- B、 程序的无条件转移和浮动
- C、 程序的条件转移和无条件转移

正确答案： C 我的答案： C

17 运算型指令的寻址和转移型指令的寻址不同点在于 ()。

(2.5分)

2.5 分

- A、 前者取操作数，后者决定程序转移地址
- B、 前者是短指令，后者是长指令
- C、 后者是短指令，前者是长指令

正确答案： A 我的答案： A

18 程序控制类指令的功能是 ()。

(2.5分)

0.0 分

- A、 进行主存和 CPU 之间的数据传送
- B、 进行 CPU 和设备之间的数据传送
- C、 改变程序执行的顺序

正确答案： C 我的答案： B

19 一地址指令中，为完成两个数的算术运算，除地址译码指明的一个操作数外，另一个数常采用 ()

(2.5分)

0.0 分

- A、 堆栈寻址方式
- B、 立即寻址方式
- C、 隐含寻址方式

正确答案： C 我的答案： B

20 通常将在部件之间进行数据传送的指令称为传送指令。以下有关各类传送指令功能的叙述中，错误的是()。

(2.5分)

0.0 分

- A、 出/入栈指令(push/pop)完成CPU 和栈顶之间的数据传送
- B、 访存指令(load/store)完成CPU和存储单元之间的数据传送
- C、 I/O指令(in/out)完成CPU和I/O端口之间的数据传送
- D、 寄存器传送指令(move)完成CPU和寄存器之间的数据传送

正确答案： D 我的答案： C

答案解析：

21 输入输出指令的功能是()。

(2.5分)

2.5 分

- A、 在主存与CPU 的通用寄存器之间进行数据传送
- B、 在主存和I/O端口之间进行数据传送
- C、 在CPU的通用寄存器和I/O端口之间进行数据传送
- D、 在I/O端口和I/O端口之间进行数据传送

正确答案： C 我的答案： C

22

某计算机按字节编址,采用大端方式存储信息。其中，某指令的一个操作数的机器数为ABCD 00FFH，该操作数采用基址寻址方式，指令中形式地址(用补码表示)为FF00H，当前基址寄存器的内容为C000 0000H，则该操作数的 LSB(即FFH)存放的地址是（ ）

0.0分

(2.5分)

- A、 C000 FF00H
- B、 C000 FF03H
- C、 BFFF FF00H
- D、 BFFF FF03H

正确答案： D 我的答案： B

答案解析：

23

假设某条指令的一个操作数采用寄存器间接寻址方式，假定指令中给出的寄存器编号为8，8号寄存器的内容为1200H，地址1200H中的内容为12FCH，地址12FCH中的内容为38B8H，地址38B8H中的内容为88F9H，则该操作数的有效地址为()。

0.0分

(2.5分)

- A、 1200H
- B、 12FCH
- C、 38B8H
- D、 88F9H

正确答案： A 我的答案： C

答案解析：

24

假设某条指令的一个操作数采用一次间接寻址方式，指令中给出的地址码为1200H，地址1200H中的内容为12FCH，地址12FCH中的内容为38B8H，地址38B8H中的内容为88F9H，则该操作数的有效地址为()。

0.0分

(2.5分)

- A、 1200H
- B、 12FCH
- C、 38B8H
- D、 88F9H

正确答案： B 我的答案： D

答案解析：

25

假设某指令的一个操作数采用变址寻址方式，变址寄存器中的值为124，指令中给出的形式地址为B000H，地址B000H中的内容为C000H，则该操作数的有效地址为（ ）。

2.5分

(2.5分)

A、 B124H
B、 C124H
C、 B07CH
D、 C07CH

正确答案： C 我的答案： C

答案解析：

26 若指令地址码为D，则相对寻址方式下操作数的有效地址为()。

2.5分

(2.5分)

A、 D
B、 M[D]
C、 R[D]
D、 PC+D

正确答案： D 我的答案： D

27 假定指令地址码给出的是操作数所在的寄存器的编号，则该操作数采用的是()寻址方式。

2.5分

(2.5分)

A、 直接
B、 间接
C、 寄存器直接
D、 寄存器间接

正确答案： C 我的答案： C

28 假定指令地址码给出的是操作数本身，则该操作数采用的是()寻址方式。

0.0分

(2.5分)

A、 立即
B、 直接
C、 基址
D、 相对

正确答案： A 我的答案： B

29 假定指令地址码给出的是操作数的存储地址，则该操作数采用的是()寻址方式。

0.0分

(2.5分)

A、 立即

B、直接

C、基址

D、 相对

正确答案: B 我的答案: C

30 以下给出的4种指令类型中，执行时间最长的指令类型是()。

(2.5分)

0.0 分

A、RR型

B、RS型

C、SS型

D、 RI型

正确答案: C 我的答案: D

答案解析:

31 某计算机为定长指令字结构, 采用扩展操作码编码方式, 指令长度为16位, 每个地址码占4位, 三地址指令15条, 二地址指令8条, 一地址指令127条, 则剩下的零地址指令最多有()条。

(2.5分)

2.5 分

A、 15

B、 16

C、 31

D、 32

正确答案: B 我的答案: B

答案解析:

32 下列不属于程序控制指令的是（ ）。

(2.5分)

0.0 分

A. 无条件转移指令

B. 条件转移指令

C. 中断隐指令

D. 循环控制指令

正确答案: C 我的答案: D

答案解析:

33 在32位处理器上，假设栈顶指针寄存器的当前值为x00FFFE8，那么在执行完指令 PUSH EAX（EX为32位寄存器）后，栈指针的当前值为（ ）。注：栈底元素的地址为0。

(2.5分)

0.0 分

A 0x00FFFE4

B. 0x00FFFE6

C. 0x00FFFFEA

D. 0x00FFFFEC

正确答案: A 我的答案: C

答案解析：

34

下面关于各种寻址方式的叙述中说法正确的是（ ）。

0.0分

I. 确定本条指令中数据的地址或下一条指令地址的方法称为寻址方式

II. 立即寻址方式就是将操作数本身存放在地址码字段

III. 基址寻址用于为数据和程序分配存储区域，支持多道程序和程序浮动

IV. 变址寻址与基址寻址没有本质的区别

(2.5分)

- A、 只有I、 III
- B、 只有II、 III
- C、 只有III, IV
- D、 只有I、 II、 III

正确答案： D 我的答案： A

答案解析：

35

设指令中的地址码为A，变址寄存器为X，程序计数器为PC，则变址间址寻址方式的操作数有效地址EA为（ ）。

0.0分

(2.5分)

- A、 $((PC)+A)$
- B、 $((X)+A)$
- C、 $(X)+(A)$
- D、 $(X)+A$

正确答案： B 我的答案： D

答案解析：

36

指令操作所需的数据不会来自（ ）。

0.0分

(2.5分)

- A、 寄存器
- B、 指令本身
- C、 主存
- D、 控制存储器

正确答案： D 我的答案： C

答案解析：

37

在指令系统的各种寻址方式中，获取操作数最快的方式是（ ）。

2.5分

(2.5分)

- A、 直接寻址
- B、 立即寻址
- C、 寄存器寻址
- D、 间接寻址

正确答案： B 我的答案： B

答案解析：

38

数据寻址和指令寻址的不同点在于（ ）。

0.0分

(2.5分)

- A、 前者决定操作数地址，后者决定程序转移地址
- B、 前者决定程序转移地址，后者决定操作数地址
- C、 前者是短指令，后者是长指令
- D、 前者是长指令，后者是短指令

正确答案： A 我的答案： B

答案解析：

39 一条指令有128位，按字节编址，读取这条指令后，PC的值应自动加（ ）。
(2.5分)

2.5分

- A、 1
- B、 2
- C、 4
- D、 16

正确答案： D 我的答案： D

答案解析：

40 若变址寄存器编号为X，形式地址为D，则变址寻址方式的有效地址为()。
(2.5分)

0.0分

- A、 $R[X]+D$
- B、 $R[X]+R[D]$
- C、 $M[R[X]+D]$
- D、 $M[R[X]+M[D]]$

正确答案： A 我的答案： C

答案解析：