

成绩:

一、单选题（题数：50，共 100.0 分）

1	系统总线中，划分数据线、地址线和控制线的根据是（ ） (2.0分)	2.0分
A、 总线所处的位置 B、 总线的传输方向 C、 总线的传输内容 D、 总线的控制方式		
正确答案： C 我的答案： C		
答案解析：		
2	系统总线中地址线的作用是() (2.0分)	2.0分
A、 用于选择主存单元地址 B、 用于选择进行信息传输的设备 C、 用于指定主存单元和I/O设备接口电路的地址 D、 用于传送主存物理地址和逻辑地址		
正确答案： C 我的答案： C		
答案解析：		
3	在系统总线中，地址总线的位数（ ）。 (2.0分)	0.0分
A、 与机器字长有关 B、 与存储单元个数有关 C、 与存储字长有关 D、 与存储器带宽有关		
正确答案： B 我的答案： C		
答案解析：		
4	挂在总线上的多个设备（ ）。 (2.0分)	0.0分
A、 只能分时向总线发送数据，并只能分时从总线接收数据 B、 只能分时向总线发送数据，但可同时从总线接收数据 C、 可同时向总线发送数据，并同时从总线接收数据		

D、 可同时向总线发送数据，但只能分时从总线接收数据

正确答案： B 我的答案： C

答案解析：

5 在总线上，同一时刻（ ）。

(2.0分)

0.0分

- A、 只能有一个主设备控制总线传输操作
- B、 只能有一个从设备控制总线传输操作
- C、 只能有一个主设备和一个从设备控制总线传输操作
- D、 可以有多个主设备控制总线传输操作

正确答案： A 我的答案： C

答案解析：

6 间接寻址第一次访问主存所得到的信息传送到CPU要经过（ ）。

(2.0分)

0.0分

- A、 数据总线
- B、 地址总线
- C、 控制总线
- D、 总线控制器

正确答案： A 我的答案： C

答案解析：

7 在计算机总线系统中，双总线结构计算机的总线系统配置两组总线，即（ ）。

(2.0分)

0.0分

- A、 系统总线和存储总线
- B、 数据总线和I / O总线
- C、 处理机总线和输入输出总线
- D、 ISA总线和PCI总线

正确答案： A 我的答案： C

答案解析：

8 在单机系统中，三总线结构计算机的总线系统的组成是（ ）。

(2.0分)

2.0分

- A、 片内总线、系统总线和通信总线
- B、 数据总线、地址总线和控制总线
- C、 系统总线、存储总线和I / O总线
- D、 ISA总线、VESA总线和PCI总线

正确答案： C 我的答案： C

2024/6/6 19:02		计算机组织与体系结构-考试	
答案解析：			
9	微机中控制总线上完整传输的信号有（ ）。 I.存储器和I/O设备的地址码 II.所有存储器和I/O设备的时序信号和控制信号 III.来自I/O设备的存储器的响应信号 (2.0分)		2.0分
A、 只有I B、 II和III C、 只有II D、 I、 II、 III			
正确答案： B 我的答案： B			
答案解析：			
10	总线忙信号的建立者是（ ）。 (2.0分)		0.0分
A、 获得总线控制权的设备 B、 发出总线请求信号的设备 C、 总线控制器 D、 CPU			
正确答案： A 我的答案： D			
答案解析：			
11	若存储周期为100ns，每次读出一字节，则该存储器的数据传输率为（ ）。 (2.0分)		2.0分
A、 $32 \times 10^6 \text{b/s}$ B、 $8 \times 10^6 \text{b/s}$ C、 80Mb/s D、 $80 \times 10^6 \text{b/s}$			
正确答案： D 我的答案： D			
答案解析：			
12	若时钟频率为120MHz，传送一个32位字需要8个时钟周期，则该总线系统的数据传输率是（ ）。 (2.0分)		0.0分
A、 20MB/s B、 40MB/s C、 60MB/s D、 80MB/s			
正确答案： C 我的答案： B			

答案解析：

13

在32位总线系统中，若时钟频率为500MHz，传送一个32位字需要5个时钟周期，则该总线系统的数据传输率是()。

(2.0分)

0.0分

- A、 200MB/s
- B、 400MB/s
- C、 600MB/s
- D、 800MB/s

正确答案： B

我的答案： C

答案解析：

14

下列有关存储器总线的叙述中错误的是（ ）。

(2.0分)

0.0分

- A、 采用并行传输方式同时传输多位数据
- B、 总线中有地址、数据和控制3组传输线
- C、 一定有时钟信号线用于总线操作的定时
- D、 每个时钟周期内只能并行传输一次数据

正确答案： D

我的答案： C

答案解析：

15

在集中式总线控制中，响应时间最快的方式是（ ）。

(2.0分)

0.0分

- A、 链式查询
- B、 计数器定时查询
- C、 独立请求
- D、 不能确定哪一种

正确答案： C

我的答案： D

答案解析：

16

为了对n个设备使用总线的请求进行仲裁，在独立请求方式中需要使用的控制线数量为（ ）。

(2.0分)

0.0分

- A、 n
- B、 2
- C、 $2 + \lceil \log_2 n \rceil$ （ $\lceil \cdot \rceil$ 表示向上取整）
- D、 $2n + 1$

正确答案： D

我的答案： C

答案解析：

17

在计数器定时查询方式下，若每次计数从上一次计数的终止点开始，则（ ）。

(2.0分)

0.0分

- A、 设备号小的优先级高

- B、 每个设备使用总线的机会相等
- C、 设备号大的优先级高
- D、 每个设备的优先级相等

正确答案： B

我的答案： C

答案解析：

18 下列关于总线仲裁方式的说法中不正确的是（ ）。0.0分

(2.0分)

- A、 独立请求方式总线控制器复杂，但响应时间最快
- B、 计数器定时查询方式下，有一根总线请求线和一根设备地址线
- C、 分布式仲裁控制逻辑不需要中央仲裁器
- D、 链式查询方式对电路故障最敏感

正确答案： B

我的答案： D

答案解析：

19 以下关于总线的叙述中正确的是()。0.0分

I.总线忙信号由总线控制器建立

II.计数器定时查询方式不需要总线同意信号

III.链式查询方式、计数器查询方式、独立请求方式所需控制线路由少到多的排序是链式查询方式、独立请求方式和计数器查询方式

(2.0分)

- A、 I、 III
- B、 II、 III
- C、 只有III
- D、 只有II

正确答案： D

我的答案： B

答案解析：

20 在某计算机系统中，若各个主设备得到总线使用权的机会基本相等，则该系统采用的总线仲裁方式可能是（ ）0.0分

I.链式查询方式

II.计数器查询方式

III.独立请求方式

(2.0分)

- A、 只能I，其余都不可能
- B、 II和III都有可能，I不可能
- C、 只能II，其余都不可能
- D、 I、 II、 III都有可能

正确答案： B

我的答案： C

答案解析：

21 总线的异步通信方式是()。

(2.0分)

0.0分

- A、 既不采用时钟信号，也不采用“握手” 信号
- B、 只采用时钟信号，不采用“握手” 信号
- C、 不采用时钟信号，只采用“握手” 信号
- D、 既采用时钟信号，也采用“握手” 信号

正确答案： C 我的答案： B

答案解析：

22 在各种异步通信方式中，速度最快的是（ ）。

(2.0分)

2.0分

- A、 全互锁
- B、 半互锁
- C、 不互锁
- D、 速度均相当

正确答案： C 我的答案： C

答案解析：

23 下列关于总线的同步传输控制和异步传输控制的说法中不正确的是()。

(2.0分)

0.0分

- A、 同步传输控制是指通信双方使用同一个时钟信号进行同步
- B、 总线时钟可以由CPU的总线控制逻辑部件提供
- C、 异步传输控制是指在总线上传送数据时，允许通信双方各自使用自己的时钟信号，采用“应答方式” 解决数据传输过程中的时间配合关系
- D、 异步传输控制双方共同使用同一个时钟信号进行同步

正确答案： D 我的答案： C

答案解析：

24 下面关于串行传输的叙述中不正确的是()。

(2.0分)

2.0分

- A、 串行总线的数据在数据线上按位进行传输
- B、 串行总线是一种信息传输信道
- C、 串行传输需要一组数据线，线路的成本高，适合近距离的数据传输
- D、 串行传输方式可分为同步方式和异步方式

正确答案： C 我的答案： C

答案解析：

25 下面关于并行传输的叙述中不正确的是（ ）。

(2.0分)

2.0分

- 7/13

正确答案： D 我的答案： D

30 以下有关多总线结构系统的叙述中，错误的是（ ）。

(2.0分)

0.0分

- A、 通常越靠近CPU的总线传输速率越高
- B、 通常在总线和总线之间用桥接器连接
- C、 CPU总线和存储器总线都比I/O总线快
- D、 系统中的多个总线不可能同时传输信息

正确答案： D 我的答案： C

31 以下是有关非编码键盘和鼠标器的描述：

①键盘和鼠标都是字符型输入设备。

②键盘和鼠标都以串行方式和主机通信。

③键盘和鼠标都采用中断方式进行数据传送。

④键盘和鼠标向主机传送的都是位置信息。

以上描述中，正确的是（ ）

(2.0分)

0.0分

- A、 ①和②
- B、 ①和②和③
- C、 ①和③和④
- D、 全部

正确答案： D 我的答案： C

32 在异步串行传输系统中，假设波特率为1200bps，字符格式为：1位起始位、8位数据位、1位奇偶校验位、1位终止位，则其比率为()bps。

(2.0分)

0.0分

- A、 872.72
- B、 1 200
- C、 981.81

正确答案： A 我的答案： B

答案解析：

33 【2010】下列选项中的英文缩写均为总线标准的是（ ）。

(2.0分)

0.0分

- A、 PCI、CRT、USB、EISA
- B、 ISA、CPI、VESA、EISA
- C、 ISA、SCSI、RAM、MIPS
- D、 ISA、EISA、PCI、PCI-Express

正确答案： D 我的答案： C

(2.0分)

- A、 10MB/s
- B、 20MB/s
- C、 40MB/s
- D、 80MB/s

正确答案： B 我的答案： B

答案解析：

39

【2014】某同步总线采用数据线和地址线复用方式，其中地址 / 数据线有32根，总线时钟频率为66MHz，每个时钟周期传送两次数据（上升沿和下降沿各传送一次数据），该总线的最大数据传输率（总线带宽）是（ ）。
(2.0分)

2.0分

- A、 132MB/s
- B、 264MB/s
- C、 528MB/s
- D、 1056MB/s

正确答案： C 我的答案： C

答案解析：

40

【2014】一次总线事务中，主设备只需给出一个首地址，从设备就能从首地址开始的若干连续单元读出或写入多个数据。这种总线事务方式称为（ ）。
(2.0分)

0.0分

- A、 并行传输
- B、 串行传输
- C、 突发传输
- D、 同步传输

正确答案： C 我的答案： D

答案解析：

41

在计算机系统中，多个系统部件之间信息传送的公共通路称为总线，就其所传送的信息的性质而言，（ ）不是在公共通路上传送的信息。
(2.0分)

0.0分

- A、 数据信息
- B、 地址信息
- C、 系统信息
- D、 控制信息

正确答案： C 我的答案： B

答案解析：

42

间址寻址第一次访问内存所得到信息经系统总线的（ ）传送到CPU。
(2.0分)

0.0分

(2.0分)

- A、 数据总线
- B、 地址总线
- C、 控制总线
- D、 总线控制器

正确答案： A 我的答案： C

答案解析：

43 主存通过（ ）来识别信息是地址还是数据。

0.0分

(2.0分)

- A、 总线的类型
- B、 存储器数据寄存器（MDR）
- C、 存储器地址寄存器（MAR）
- D、 控制单元（CU）

正确答案： A 我的答案： C

答案解析：

44 某总线有104根信号线，其中数据线（DB）32根，若总线工作频率为33MHz，则其理论最大传输率为（ ）。

0.0分

(2.0分)

- A、 33MB/s
- B、 64MB/s
- C、 132MB/s
- D、 164MB/s

正确答案： C 我的答案： B

答案解析：

45 【2015】下列有关总线定时的叙述中，错误的是（ ）。

0.0分

(2.0分)

- A、 异步通信方式中，全互锁协议最慢
- B、 异步通信方式中，非互锁协议的可靠性最差
- C、 同步通信方式中，同步时钟信号可由各设备提供
- D、 半同步通信方式中，握手信号的采样由同步时钟控制

正确答案： C 我的答案： D

答案解析：

46 【2016】下列关于总线设计的叙述中，错误的是（ ）。

0.0分

(2.0分)

- A、 并行总线传输比串行总线传输速度快
- B、 采用信号线复用技术可减少信号线数量

2024/6/6 19:02		计算机组织与体系结构-考试	
C、 采用突发传输方式可提高总线数据传输率			
D、 采用分离事务通信方式可提高总线利用率			
正确答案： A 我的答案： C			
答案解析：			
47	在计数器定时查询方式下，若每次计数从上一次计数的终止点开始，则（ ）。 (2.0分)	2.0	分
A、 设备号小的优先级高			
B、 每个设备使用总线的机会相等			
C、 设备号大的优先级高			
D、 无法确定设备的优先级			
正确答案： B 我的答案： B			
答案解析：			
48	同步通信之所以比异步通信具有较高的传输速率，是因为（ ）。 (2.0分)	0.0	分
A、 同步通信不需要应答信号且总线长度较短			
B、 同步通信用一个公共时钟进行同步			
C、 同步通信中，各部件存取时间比较接近			
D、 以上各项因素的综合结果			
正确答案： D 我的答案： C			
答案解析：			
49	在各种异步通信方式中，（ ）速度最快。 (2.0分)	0.0	分
A、 全互锁			
B、 半互锁			
C、 不互锁			
D、 速度均相等			
正确答案： C 我的答案： B			
答案解析：			
50	【2013】下列选项中，用于设备和设备控制器（I / O接口）之间互连的接口标准是（ ）。 (2.0分)	0.0	分
A、 PCI			
B、 USB			
C、 AGP			
D、 PCI-Express			

正确答案： B 我的答案： C

答案解析：

