数字逻辑与微处理器 课程评价

首页 任务 统计 资料 通知 作业 考试

第六章第1次作业

 成绩: 100分

 主观 成绩
 简答题 (100.0分)
 主观总分 总得

 成绩
 100.0
 100.0
 100.0

一.简答题 (共6题,100.0分)

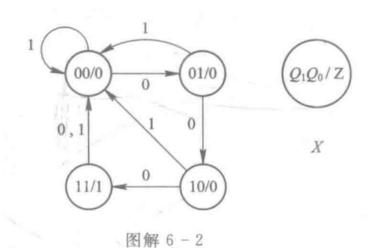
1 6-2

6-2 已知一 Moore 型时序电路的状态表如表 P6 -2 所示,试画出该时序电路的状态图。

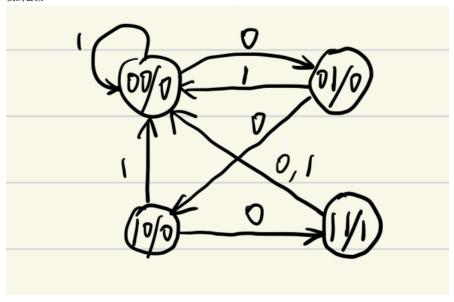
表 P6 - 2

	$Q_1^{n+1} Q_0^{n+1}$		
Q_1Q_0	0	1	Z
00	01	00	0
01	10.	00	0
10	11	00	0
11	00	00	1

正确答案:



我的答案:



2 6-12

6-12 将表 P6-12 所示的原始状态表(a)和(b)进行简化。

	S^{n+}	1/Z
SX	0	1
A -	A/0	E/0
В	E/1	C/1
C	A/1	D/1
D	F/0	G/0
E	B/1	C/1
F	F/0	E/0
G	A/1	D/1

(b)					
V	S^{n+1}/Z				
S	0	1			
A -	B/0	A/0			
В	C/0	A/0			
C	C/0	B/0			
D	E/0	D/1			
E	C/0	D/0			

正确答案:

- 解 (1) 最大等价类为[AF]、[BE]、[CG]、[D],简化状态表如表解 6-12(a)所示。
- (2) 最大等价类为 [ABC]、[D]、[E], 简化状态表如表解 6-12(b)所示。

表解 6-12

(a)

	S^{n+1}/Z			
S	0	1		
A	A/0	B/0_		
В	B/1	C/1		
C	A/1	D/1		
D	A/0	C/0		

A/o

0/2

D

(b)

V	S^{n+1}/Z			
S	0	1		
A	A/0	A/0		
D	E/0	D/1		
E	A/0	D/0		

我的答案:

b-	6-12 (a) [AF],[BE], [CG],[D]							
	6-12 (a) [AF],[BE],[CG],[D] (b) [ABC],[P],[E]							
	(a) (b)							
						5mH/Z	È	
	s X	0	1		s X	0	1	
	A	A/0	B/0		Ą	A/0	A/0	
	В	B/1	c/1		D	E/0	D/)	
	С	A/I	D/1		L	A/0	D/0	

3 6-3

6-3 已知一 Mealy 型时序电路的状态图如图 P6-3 所示,试列出该时序电路的状态表。

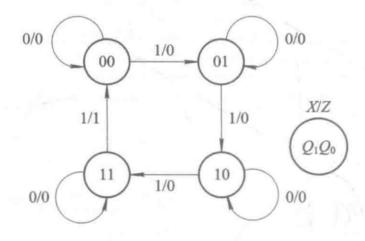
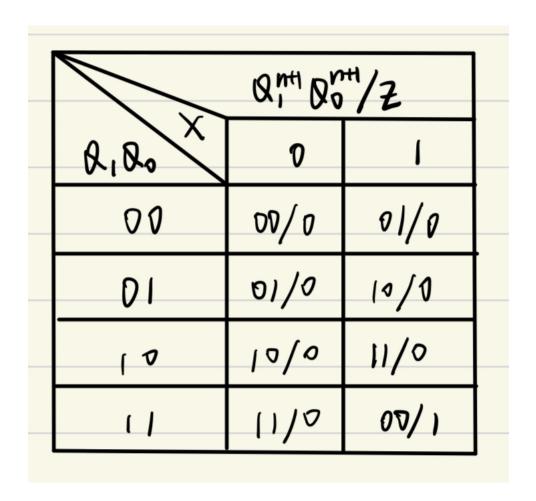


图 P6-3

正确答案:

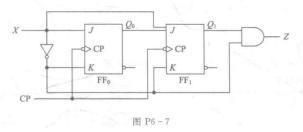
表解 6-3

	$Q_1^{n+1}Q_0^{n+1}/Z$		
Q_1Q_0 X	0	1	
00	00/0	01/0	
01	01/0	10/0	
10	10/0	11/0	
11	11/0	00/1	

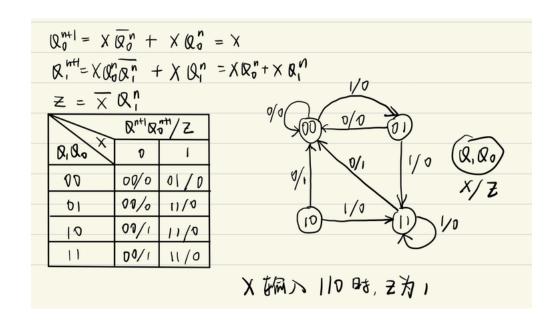


4 6-7

6-7 分析图 P6 -7 所示序列检测器电路,求出其状态转移函数和输出函数,列出状态表,画出其状态图,分析电路功能,指出当 X 输入何种序列时,输出 Z 为 1?



正确答案:



5 6-11

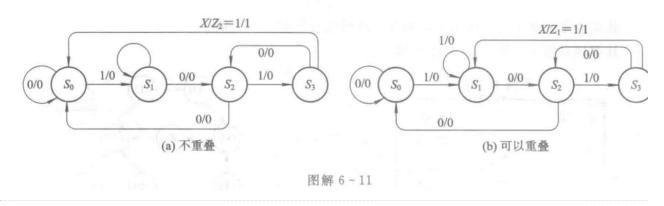
- 6-11 建立一个 Mealy 型序列检测器的原始状态图, 当输入 1011 序列时, 输出为 1。
- (1) 序列不重叠(如 Z₁)。
- (2) 序列可以重叠(如 Z_2)。

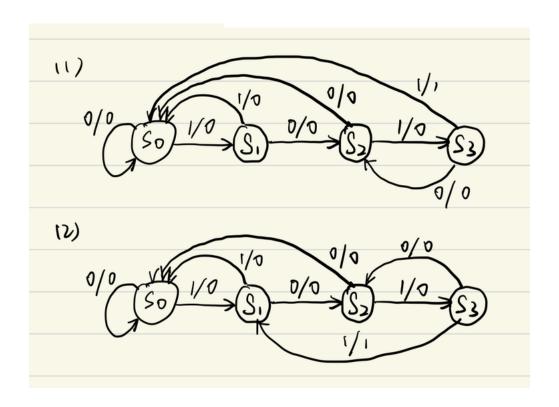
X: 0010110111001011 $Z_1:$ 0000010000000001

 Z_2 : 0000010010000001

正确答案:

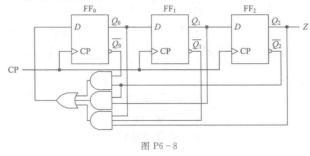
解 Mealy型 1011序列检测器的原始状态图如图解 6-11 所示。





6-8

6-8 分析图 P6-8 所示序列码产生电路,求出其状态转移函数和输出函数,列出状态表,画出状态图,分析电路功能。设初始状态为 000, 画出其工作波形图(不少于 8 个时钟脉冲),指出 Z 输出何种序列码?



正确答案:

解 状态方程为

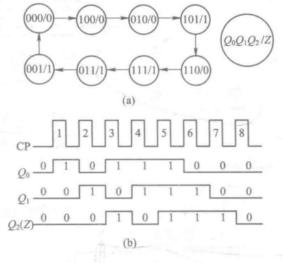
$$egin{align} Q_0^{n+1} &= ar Q_0 ar Q_2 + Q_1 ar Q_2 + Q_0 ar Q_1 Q_2 \ Q_1^{n+1} &= Q_0 \ Q_2^{n+1} &= Q_1 \ \end{array}$$

输出函数为 $Z=Q_2$ 。

状态表如表解 6-8 所示, 状态图和波形图如图解 6-8 所示。

表解 6-8

Q_0	Q_1	Q_2	Q_0^{n+1}	Q_1^{n+1}	Q_2^{n+1}	Z
0	0	0	1	0	0	0
0	0	1	0	0	0	1
0	1	0	1	0	1	0
0	1	1	0	0	1	1
1	0	0	0	1	0	0
1	0	1	1	1	0	1.
1	1	0	1	1	1	0
1	1	.1	0	1	1	1



图解 6-8

电路的逻辑功能为:模8移位型计数器,也称序列码发生器,循环输出00010111序列码。

