



Practica 4 (Memoria Virtual - E/S - Cache)

Resolucion

[Trabajo Práctico - 4.pdf](#)

1. Memoria Virtual

a. Describa qué beneficios introduce este esquema de administración de la memoria.

- No es necesario cargar toda la imagen del proceso en memoria, el SO va a cargar partes del proceso a medida que este las necesita. Ese espacio cargado se llama conjunto residente
- La MMU no siempre va a calcular la dirección física con la tabla de páginas, por lo que en la tabla de páginas habrá un bit de referencia al marco en memoria física (bit V: indica si página está en memoria, bit M indica si página fue modificada)
- En conclusión mantiene en RAM solo lo que el proceso está utilizando y deja lo demás en disco, proporcionando una abstracción entre la memoria física y la memoria virtual. Esto permite que los SO sean más eficientes al asignar memoria a los procesos y puedan aprovechar al máximo los recursos con los que se cuenta

b. ¿En qué se debe apoyar el Kernel para su implementación?

- Se apoya en el HW ya que es el que detecta si una instrucción quiere acceder a una dirección que no está cargada en memoria y es a partir de eso que el SO soluciona el fallo. El SO le brinda al HW la información necesaria para que pueda ocuparse de esa detección. Además en cuanto a los bits de control de la tabla de páginas es el HW el que consulta si el Kernel activo o desactivo dichos bits

c. Al implementar esta técnica utilizando paginación por demanda, las tablas de páginas de un proceso deben contar con información adicional además del marco donde se encuentra la página. ¿Cuál es esta información? ¿Por qué es necesaria?

- Bits de validez mencionados anteriormente
- Bit V: indica si la página está en memoria (activo/desactivo el Kernel, lo consulta el HW)
- Bit M: indica si la página fue modificada, y si lo fue, se deben reflejar cambios en memoria secundaria (lo activa el HW, lo consulta y desactiva el SO)

2. Fallos de Página (Page Faults):

a. ¿Cuándo se producen?

- Se producen cuando una instrucción en ejecución hace referencia a una dirección lógica que, su página física, aún no fue cargada en memoria

b. ¿Quién es responsable de detectar un fallo de página?

- Lo detecta el HW, genera una interrupción y el SO se encarga de resolverlo

c. Describa las acciones que emprende el Kernel cuando se produce un fallo de página.

- 1) Se genera la interrupción
- 2) SO bloquea al proceso, la CPU agarra otro

- 3) El SO busca un marco libre en memoria y genera una operacion de E/S en el disco para copiar en dicho marco la pagina a la cual se esta haciendo referencia y todavia no esta en memoria
- 4) La E/S avisa por interrupcion cuando termina
- 5) El SO actualiza la tabla de paginas del proceso (bit V en 1 y coloca la direccion base del marco donde se coloca la pagina)
- 6) El proceso pasa de bloqueo a ready
- 7) Cuando la CPU vuelve a tomar el proceso, es decir, se le asigna nuevamente, el proceso comienza desde la interrupcion que genero el fallo de pagina

3.

Suponga que la tabla de páginas para un proceso que se está ejecutando es la que se muestra a continuación:

Página	BitV	BitR	BitM	Marco
0	1	1	0	4
1	1	1	1	7
2	0	0	0	-
3	1	0	0	2
4	0	0	0	-
5	1	0	1	0

Asumiendo que:

- El tamaño de la página es de 512 bytes
- Cada dirección de memoria referencia 1 byte
- Los marcos se encuentran contiguos y en orden en memoria (0, 1, 2..) a partir de la dirección física 0.
- ¿Qué dirección física, si existe, correspondería a cada una de las siguientes direcciones virtuales? (No gestionar ningún fallo de página en caso de producirse)

a. 1052

b. 2221

c. 5499

d. 3101

Num pagina: Dir Logica DIV tamaño pagina

Desplazamiento: Dir Logica MOD tamaño pagina

Direccion fisica: Base marco + desplazamiento

Segun la tabla las paginas cargadas en memoria son: 0, 1, 3 y 5

Dir	Pagina	Desplazamiento	Fallo de Pagina
1052	2	28	Si
2221	4	173	Si
5499	10	379	Ni idea
3101	6	20	Ni idea

4. Analice cómo impacta el tamaño de una página (pequeña o grande) en paginación por demanda.

-Tamaño de pagina pequeño:

-Ventajas:

- Menos espacio no utilizado dentro de una pagina, reduce fragmentacion interna

-Mas paginas alocadas en memoria

-Si hay paginas con errores, se pierde menos memoria en comparacion con pag grande

-Desventajas:

-Se necesitan mas entradas en al tabla de paginas, volviendola mas grande e ineficiente en tiempos de busqueda y carga

-Mas fragmentacion externa

-Tamaño de pagina grande:

-Ventajas:

-Se necesitan menos entradas en la tabla de paginas para mapear el mismo espacio de direcciones

-Menor fragmentacion interna

-Menor sobrecarga del SO al gestionar con un numero menor de paginas, es mas rapido mover paginas grandes a la RAM ya que esta diseñada para mover bloques de datos

-Desventajas:

-Si una pagina grande tiene errores se pierde mas memoria en comparacion a una pag pequeña

-Mas fragmentacoin interna

5. Asignación de marcos a un proceso (Conjunto de trabajo o Working Set).

Con la memoria virtual paginada, no se requiere que todas las páginas de un proceso se encuentren en memoria. El Kernel debe controlar cuantas páginas de un proceso puede tener en la memoria principal. Existen 2 políticas que se pueden utilizar:

Asignación Fija

Asignación Dinámica.

a. Describa cómo trabajan estas 2 políticas.

-Asignacion dinamica: el numero de marcos asignados para el proceso varia

-Asignacion fija: cada proceso tiene un numero fijo de marcos

-Asignacion equitativa: si tenes 100 marcos y 5 procesos, le das 20 marcos a cada uno

-Asignacion proporcional: se asigna proporcionalmente al tamaño del proceso

P1=100 paginas , P2=250 paginas y tenes 100 marcos. Demanda total es 350 paginas. *La proporcion de P1 es $100/350 * 100$, y la de P2 es $250/350 * 100$*

b.

Dada la siguiente tabla de procesos y las páginas que ellos ocupan, y teniéndose 40 marcos en la memoria principal, cuántos marcos le corresponderá a cada proceso si se usa la técnica de Asignación Fija:

Proceso	Total de Páginas Requeridas
1	15
2	20
3	20
4	8

○ **Reparto Equitativo** → m / p → si tenes 40 marcos y 4 procesos = 10

○ **Reparto Proporcional**

-P1 → $15/63 * 40 = 9,52$ → 10

-P2 → $20/63 * 40 = 12.7$ → 13

-P3 → $20/63 * 40 = 12.7$ → 13

-P4 $\rightarrow 8/63 * 40 = 5.08 \rightarrow 5$

c. ¿Cuál de los 2 repartos usados en b) resultó más eficiente? Justifique

-Es mas eficiente el proporcional porque se ajusta mas a cada proceso, si tomamos P4 en el equitativo usa 10 cuando literalmente solo necesita la mitad, por lo que estarias desperdiciando el doble de marcos de asignacion

6. Reemplazo de páginas (selección de una víctima).

¿Qué sucede cuando todos los marcos en la memoria principal están usados por las páginas de los procesos y se produce un fallo de página? El Kernel debe seleccionar una de las páginas que se encuentra en memoria principal (en un marco) como víctima, la que será reemplazada por la nueva página que produjo el fallo.

-Considere los siguientes algoritmos de selección de víctimas básicos:

LRU

FIFO

OPT (Óptimo)

Segunda Chance

a. Clasifique estos algoritmos de malo a bueno de acuerdo a la tasa de fallos de página que se obtienen al utilizarlos.

-FIFO \rightarrow FIFO 2da chance \rightarrow LRU \rightarrow Optimo

b. Analice su funcionamiento. ¿Cómo se podrían implementar?

-Algoritmo FIFO: trata a los frames en uso como una cola circular, la pagina mas antigua en la memoria es la reemplazada. La pagina puede ser necesitada pronto

-Algoritmo LRU (Least recently used): requiere soporte de HW para mantener una marca de tiempo de acceso a las paginas. Favorece a las paginas mas recientemente accedidas. Con lo que vimos se puede implementar con el bit de accedido (setea en 1 cuando se usa y cuando se checkea que se usa cada tanto lo borras y lo vuelves a poner en 0)

-Algoritmo 2da chance: un avance del FIFO tradicional que beneficia a las paginas referenciadas. Si detecto que tu bit de uso esta en 1 te doy una segunda oportunidad y te mando al final de la cola con R = 0, basicamente asume que probablemente pueda ser usada nuevamente. Si esta en 0 es victima

-Algoritmo NRU (Non recently Used): usa los bits R y M para determinar cual sacar primer, favorece a las paginas que fueron usadas recientemente:

c. Sabemos que la página a ser reemplazada puede estar modificada. ¿Cómo detecta el Kernel esta situación? ¿Qué acciones adicionales deben realizarse cuando se encuentra ante esta situación?

-La pagina que causo el fallo se coloca en un framed esginado a la descarga asincronica

-El SO envia orden de descarga asincronica mientras se ejecuta otro proceso

-El frame de descarga asincronica pasa a ser el contenedor de la pagina victima que fue descargada

7. Alcance del reemplazo.

Al momento de tener que seleccionar una página victima, el Kernel puede optar por 2 políticas a utilizar:

Reemplazo local

Reemplazo global

a. Describa cómo trabajan estas 2 políticas.

-Reemplazo local: El fallo de pagina de un proceso solo puede reenplazar sus propias paginas. No cambia la cantidad de frames asignado. El SO es capaz de determinar la tasa de fallo de paginas de cada proceso

-Reemplazo global: El fallo de paginas de un proceso puede reemplazar pagina de cualquier proceso. Cambia la cantidad de frames del proceso ya que un proceso se puede apropiar de frames de otro. El SO no es capaz de

determinar la tasa de fallo de pagina de cada proceso

b. ¿Es posible utilizar la política de "Asignación Fija" de marcos junto con la política de "Reemplazo Global"? Justifique.

-Y no, le das marcos fijos a cada proceso y en reemplazo global los procesos se pueden adueñar de marcos de otros procesos, rompiendo esa regla de que cada proceso tiene exactamente la misma cantidad de procesos que los demas

8. Considere la siguiente secuencia de referencias de páginas:

1, 2, 15, 4, 6, 2, 1, 5, 6, 10, 4, 6, 7, 9, 1, 6, 12, 11, 12, 2, 3, 1, 8, 1, 13, 14, 15, 3, 8

a. Si se disponen 5 marcos. ¿Cuántos fallos de página se producirán si se utilizan las siguientes técnicas de selección de víctima? (Considere una política de Asignación Dinámica y Reemplazo Global)

i. Segunda Chance

ii. FIFO

iii. LRU

iv. OPT

b. Suponiendo que cada atención de un fallo de página requiere de 0,1 seg. Calcular el tiempo consumido por atención a los fallos de páginas para los algoritmos de a).

[ejer8 \(pf\).xlsx](#)

9. Sean los procesos A, B y C tales que necesitan para su ejecución las siguientes páginas:

A: 1, 3, 1, 2, 4, 1, 5, 1, 4, 7, 9, 4

B: 2, 4, 6, 2, 4, 1, 8, 3, 1, 8

C: 1, 2, 4, 8, 6, 1, 4, 1

Si la secuencia de ejecución es tal que los procesos se ejecutan en la siguientes secuencia:

1. B demanda 2 páginas

2. A demanda 3 páginas

3. C demanda 2 páginas

4. B demanda 3 páginas

5. A demanda 3 páginas

6. C demanda 2 páginas

7. B demanda 2 páginas

8. C demanda 4 páginas

9. A demanda 3 páginas

10. B demanda 3 páginas

11. C termina

12. A demanda 3 páginas

13. B termina

14. A termina

a. Considerando una política de Asignación Dinámica y Reemplazo Global y disponiéndose de 7 marcos. ¿Cuántos fallos de página se producirán si se utiliza la técnica de selección de víctimas:

i. LRU

ii. Segunda Chance

b. Considerando una política de Asignación Fija con reparto equitativo y Reemplazo Local y disponiéndose de 9 marcos. ¿Cuántos fallos de página se producirán si se utiliza la técnica de selección de víctimas:

i. LRU

ii. Segunda Chance

[ejer9 \(pf\).xlsx](#)

10. Sean los procesos A, B y C tales que necesitan para su ejecución las siguientes páginas:

A: 1, 2, 1, 7, 2, 7, 3, 2

B: 1, 2, 5, 2, 1, 4, 5

C: 1, 3, 5, 1, 4, 2, 3

Si la secuencia de ejecución es tal que los procesos se ejecutan en la siguiente manera:

1. C demanda 1 página 12. B demanda 2 páginas

2. A demanda 2 páginas 13. A demanda 1 página

3. C demanda 1 página 14. B demanda 2 páginas

4. B demanda 1 página 15. C demanda 2 páginas

5. A demanda 1 página 16. C demanda 1 página

6. C modifica la página 1 17. A demanda 1 página

7. B demanda 2 páginas 18. B termina

8. A demanda 1 página 19. A demanda 2 páginas

9. C demanda 1 página 20. C demanda 1 página

10. B modifica la página 2 21. A termina

11. A modifica la página 2 22. C termina

Considerando una política de Asignación Dinámica y Reemplazo Global y disponiéndose de 7 marcos, debiéndose guardar 1 marco para la gestión de descarga asincrónica de páginas modificadas ¿Cuántos fallos de página se producirán si se utiliza la técnica de selección de víctima:

a. Segunda Chance

b. FIFO

c. LRU

ME CANSE

11. Hiperpaginación (Trashing)

a. ¿Qué es?

-Ocurre cuando un sistema pasa mas tiempo paginando que ejecutando procesos

b. ¿Cuáles pueden ser los motivos que la causan?

-Ocurre cuando los procesos en ejecución no tienen asignados suficientes marcos para mantener su working set. Provoca una serie de fallos de página consecutivos ya que las páginas reemplazadas pertenecen al conjunto de trabajo de algún proceso y esto genera un ciclo. Surge por la falta de memoria RAM suficiente para satisfacer toda la llegada de ejecuciones de procesos

c. ¿Cómo la detecta el SO?

-Cuando un proceso pasa más tiempo paginando que en ejecución, tu p está llegando a 1 y baja el performance del sistema y entra en thrashing. Siendo p una tasa que mide la proporción de fallos respecto a los accesos a memoria de un proceso

-Para identificarlo vemos el posible ciclo de thrashing:

- Monitoreo de CPU
- Si hay baja de utilización aumenta el grado de multiprogramación y admitir más procesos
- Si el algoritmo de reemplazo es global se sacan frames a otros procesos
- Un proceso necesita más frames y aumentan los page faults y el robo de frames a otros procesos
- Swapping de páginas y encolamiento de dispositivos, baja el uso de CPU y se repite el ciclo

d. Una vez que lo detecta, ¿qué acciones puede tomar el Kernel para eliminar este problema?

-Se limita usando algoritmos de reemplazo local, evitando que otros procesos te roben frames y reduciendo los page faults

-Se usa la estrategia de working set (páginas del proceso en memoria) o el algoritmo de PFF (frecuencia de fallos de página)

-Los procesos tienen referencias a memoria que fluctúan en las mismas localidades, es decir, las referencias del proceso se ejecutan recurrentemente en las mismas zonas. Se intenta aprovechar este principio de localidad para intentar hacer una buena implementación de paginación por demanda

-Mantener la localidad de cada proceso en memoria principal. Requiere de una correcta gestión del conjunto residente (working set)

- Utilizar reemplazo local: control de la tasa p
- Algoritmo de reemplazo acorde: selección de víctima que no forme parte de la localidad actual
- Tamaño acorde: que contenga la localidad sin frames de más

12. Analice y compare las técnicas de PFF (Page Fault Frequency) y del Working Set. ¿Cómo las mismas permiten determinar la existencia de thrashing?

-PFF: Controla la frecuencia de fallos de página de cada proceso. Mide cada cuánto tiempo ocurre y usa ese valor para ajustar dinámicamente la cantidad de marcos asignados a un proceso

-Se definen dos umbrales:

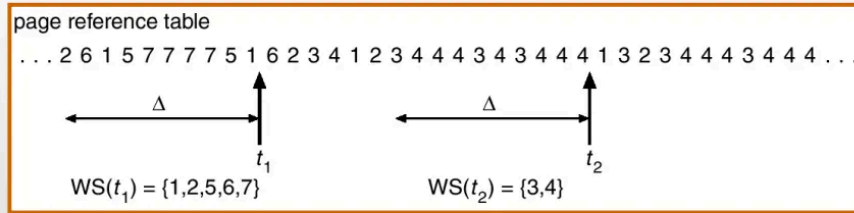
- Umbral inferior (L): si el proceso tiene muy pocos fallos, significa que tiene *demasiados* marcos → se le pueden quitar
- Umbral superior (U): si el proceso tiene muchos fallos, significa que tiene *pocos* marcos → se le deben dar más

-Working set: Conjunto de páginas de un proceso que ha utilizado dado un instante de tiempo

-Dado un instante de tiempo en el que freno el sistema se analiza el pasado con una ventana (Δ) y se arma un conjunto que contiene las páginas que fueron utilizadas en esa ventana de tiempo (conjuntos de WS al frenarse en t_1 y t_2)

-El Δ no puede ser muy grande porque tienes que tratar de detectar la localidad, si es muy grande puedes detectar un proceso que trabaje en una localidad pero actualmente ya no trabaja más en ella y estarías tratando de tener una localidad más grande de la que se necesita. Tampoco puede ser muy chico por falta de cobertura de localidad

✓ $\Delta=10$



- ✓ m = cantidad frames disponibles
- ✓ WSS_i = tamaño del working set del proceso p_i .
- ✓ $WSS_i = D$;
- ✓ D = demanda total de frames.
- ✓ Si $D > m$, habrá **thrashing**.

13. Considere un sistema cuya memoria principal se administra mediante la técnica de paginación por demanda que utiliza un dispositivo de paginación, algoritmo de reemplazo global LRU y una política de asignación que reparte marcos equitativamente entre los procesos. El nivel de multiprogramación es actualmente, de 4.

-Ante las siguientes mediciones:

- a) Uso de CPU del 13%, uso del dispositivo de paginación del 97%.
- b) Uso de CPU del 87%, uso del dispositivo de paginación del 3%.
- c) Uso de CPU del 13%, uso del dispositivo de paginación del 3%.

-Analizar para cada caso:

-¿Qué sucede?

-¿Puede incrementarse el nivel de multiprogramación para aumentar el uso de la CPU?

-¿La paginación está siendo útil para mejorar el rendimiento del sistema?

- a) Hiperpaginación, el sistema pasa mas tiempo paginando que utilizando la CPU para procesos. Si incrementas el nivel de multiprogramación en teoría creo que esto debería empeorar así que no. La paginación no está siendo útil para mejorar el rendimiento del sistema
- b) No hay hiperpaginación, los procesos están usando la CPU y no se quedan esperando la resolución de los page faults. Se puede aumentar el grado de multiprogramación pero muy poco ya que la CPU está casi al máximo(?). La paginación está siendo útil para el rendimiento del sistema
- c) No hay hiperpaginación pero la CPU no se está aprovechando del todo. Quizás este al pedo porque hay muchos lotes de procesos en espera de ejecución y todavía no se ejecutaron o ni idea. Se puede aumentar el nivel de

multiprogramación ya que disminuiría el tiempo de ocio de la CPU. La paginación no está siendo útil ya que no se está aprovechando al máximo la CPU

14. Considere un sistema cuya memoria principal se administra mediante la técnica de paginación por demanda.

Considere las siguientes medidas de utilización:

-Utilización del procesador: 20%

-Utilización del dispositivo de paginación: 97,7%

-Utilización de otros dispositivos de E/S: 5%

-Cuales de las siguientes acciones pueden mejorar la utilización del procesador:

a) Instalar un procesador más rápido

-No mejoraría nada porque tienes una paginación del 98% e hiperpaginación. Por más que mejores el procesador los procesos van a seguir esperando la resolución de PF

b) Instalar un dispositivo de paginación mayor

-Mejoraría notablemente ya que la hiperpaginación se reduciría o hasta podría desaparecer

c) Incrementar el grado de multiprogramación

-Empeoraría ya que habría más procesos causando PF

d) Instalar más memoria principal

-Mejoraría ya que das más espacio para almacenar más páginas y reducirías los tiempos de espera para que se resuelvan justamente los fallos de página, ya que va a haber más

e) Decrementar el quantum para cada proceso

-Seguirían esperando de igual forma así que creo que no cambia nada

15. La siguiente fórmula describe el tiempo de acceso efectivo a la memoria al utilizar paginación para la implementación de la memoria virtual:

$$TAE = At + [(1 - p) * Am] + [p * (Tf + Am)]$$

-Donde:

➤ TAE = tiempo de acceso efectivo

➤ p = tasa de fallo de página ($0 \leq p \leq 1$)

➤ Am = tiempo de acceso a la memoria real

➤ Tf = tiempo de atención de un fallo de página

➤ At = tiempo de acceso a la tabla de páginas. Es igual al tiempo de acceso a la memoria (Am) si la entrada de la tabla de páginas no se encuentra en la TLB.

Suponga que tenemos una memoria virtual paginada, con tabla de páginas de 1 nivel, y donde la tabla de páginas se encuentra completamente en la memoria.

Servir una falla de página tarda 300 nanosegundos si hay disponible un marco vacío o si la página reemplazada no se ha modificado, y 500 nanosegundos si se ha modificado. El tiempo de acceso a memoria es de 20 nanosegundos y el de acceso a la TLB es de 1 nanosegundo

a. Si suponemos una tasa de fallos de página de 0,3 y que siempre contamos con un marco libre para atender el fallo ¿Cuál será el TAE si el 50% de las veces la entrada de la tabla de páginas se encuentra en la TLB (hit)?

-p = 0,3

-Am = 20 ns

-At = $0.5(1\text{ns}) + 0.5(20\text{ ns}) = 0.5 + 10 = 10.5\text{ ns}$

$TAE = 10.5 + (1 - 0.3) (20) + 0.3 (300 + 20)$

$$TAE = 10.5 + 0.7 (20) + 0.3 (320)$$

$$\underline{TAE = 120.5 \text{ ns}}$$

b. Si suponemos una tasa de fallos de página de 0,3; que el 70% de las ocasiones la página a reemplazar se encuentra modificada. ¿Cuál será el TAE si el 60% de las veces la entrada de la tabla de páginas se encuentra en la TLB (hit)?

$$-p = 0.3$$

$$-Am = 20 \text{ ns}$$

$$-70\% \text{ modificada} \rightarrow Tf = 0.3(300) + 0.7(500)$$

$$-TLB \text{ hit} = 60\% \rightarrow At = 0.6(1 \text{ ns}) + 0.4(20 \text{ ns})$$

$$TAE = 8.6 + (1 - 0.3)(20) + 0.3 (440 + 20)$$

$$TAE = 8.6 + 0.7 (20) + 0.3 (460)$$

$$TAE = 8.6 + 14 + 138$$

$$\underline{TAE = 160.6 \text{ ns}}$$

c. Si suponemos que el 60% de las veces la página a reemplazar está modificada, el 100% de las veces la entrada de la tabla de páginas requerida se encuentra en la TLB (hit) y se espera un TAE menor a 200 nanosegundos.

$$-Am = 20 \text{ ns}$$

$$-Tf = 0.4(300) + 0.6(500)$$

$$-TLB \text{ hit} = 100\% \rightarrow At = 1 \text{ ns}$$

$$-TAE < 200 \text{ ns}$$

$$TAE = 1 + (1 - p)(20) + p(420 + 20)$$

$$TAE = 1 + 20 - 20p + 440p$$

$$TAE = 21 + 420p$$

$$\underline{\text{-Se quiere } TAE < 200:}$$

$$21 + 420p < 200$$

$$420p < 179$$

$$p < 179/420$$

$$\underline{p < 0.426}$$

16.Considere el siguiente programa:

```
#define Size 64
```

```
int A[Size; Size], B[Size; Size], C[Size; Size];
```

```
int register i, j;
```

```
for (j = 0; j < Size; j ++)
```

```
    for (i = 0; i < Size; i ++)
```

```
        C[i; j] = A[i; j] + B[i; j];
```

Si asumimos que el programa se ejecuta en un sistema que utiliza paginación por demanda para administrar la memoria, donde cada página es de 1Kb. Cada número entero (int) ocupa 4 bytes. Es claro que cada matriz requiere de 16 páginas para almacenarse. Por ejemplo: A[0,0]..A[0,63], A[1,0]..A[1,63], A[2,0]..A[2,63] y A[3,0]..A[3,63] se almacenará en la primera página.

Asumamos que el sistema utiliza un working set de 4 marcos para este proceso. Uno de los 4 marcos es utilizado por el programa y los otros 3 se utilizan para datos (las matrices). También consideramos que para los índices "i" y "j" se

utilizan 2 registros, por lo que no es necesario el acceso a la memoria para estas 2 variables.

a. Analizar cuántos fallos de páginas ocurren al ejecutar el programa (considere las veces que se ejecuta $C[i,j] = A[i,j] + B[i,j]$)

$$-64 \times 64 = 4096$$

$$-4096 \times 4 \text{ bytes} = 16384 \text{ bytes} \rightarrow 16 \text{ kb}$$

-Cada matriz ocupa 16 paginas

$$-16 + 16 + 16 = 48 \text{ fallos} \rightarrow \underline{48 \times 64 \text{ (columnas)} = 3072 \text{ fallos ?}}$$

b. Puede ser modificado el programa para minimizar el número de fallos de páginas. En caso de ser posible indicar la cantidad de fallos de páginas que ocurren.

17.Considere las siguientes secuencias de referencias a páginas de los procesos A y B, donde se muestra en instante de tiempo en el que ocurrió cada una (1 a 78):

Proceso A							
1	2	3	4	5	6	7	8
1	2	1	3	4	3	3	2
40	41	42	43	44	45	46	47
2	2	1	2	1	1	2	3

Proceso B							
1	2	3	4	5	6	7	8
1	2	3	3	3	4	4	5
40	41	42	43	44	45	46	47
2	2	3	3	4	4	4	3

a. Considerando una ventana $\Delta=5$, indique cuál sería el conjunto de trabajo de los procesos A y B en el instante 24 (WSA(24) y WSB(24))

$$-WSA(24) = 4, 5, 6 \text{ (5 hacia la izquierda desde el instante 24)}$$

$$-WSB(24) = 2, 3, 5, 6 \text{ (5 hacia la izquierda desde el instante 24)}$$

b. Considerando una ventana $\Delta=5$, indique cuál sería el conjunto de trabajo de los procesos A y B en el instante 60 (WSA(60) y WSB(60))

$$-WSA(60) = 1, 2, 3, 4, 5$$

$$-WSB(60) = 3, 4, 5$$

c. Para el los WS obtenidos en el inciso a), si contamos con 8 frames en el sistema ¿Se puede indicar que estamos ante una situación de trashing? ¿Y si contáramos con 6 frames?

-No ya que WSA requiere de 3 frames y el WSB requiere de 4, es decir, 7 en total por lo que con 8 alcanza. En caso de tener 6 frames estaríamos en trashing

d. Considerando únicamente el proceso A, y suponiendo que al mismo se le asignaron inicialmente 4 marcos, donde el de reemplazo de páginas es realizado considerando el algoritmo FIFO. ¿Cuál será la tasa de fallos en el instante 38 de páginas suponiendo que la misma se calcula contando los fallos de páginas que ocurrieron en las últimas 10 unidades de tiempo?

$$-6$$

e. Para el valor obtenido en el inciso d), si suponemos que el S.O. utiliza como límites superior e inferior de tasa de fallos de páginas los valores 2 y 5 respectivamente ¿Qué acción podría tomar el Kernel respecto a la cantidad de marcos asignados al proceso?

-Al tener como limite inferior 2 y superior 5 y tener 6 de tasa de fallo de pagina en el instante 38 estaríamos en situacion de trashing. Creo que una buena solucion seria agregar 1 o 2 marcos mas al Proceso A ya que eso sin dudas reduciria la tasa de fallo y quedaria dentro de los limites establecidos en el problema

Administración de E/S

18. Dispositivos

a. Los dispositivos, según la forma de transferir los datos, se pueden clasificar en 2 tipos:

i. Orientados a bloques

ii. Orientados a flujos

b. Describa las diferencias entre ambos tipos.

-Orientados a bloques:

- Transferencia de datos se realiza en bloques de tamaño fijo. Cada bloque se lee o escribe como unidad completa
- Los datos se agrupan en bloques antes de ser transferidos entre la memoria y el dispositivo. Cada bloque itene una estructura fija y se identifica por numero de bloqu
- Transferencias en bloques mas eficientes en rendimiento

-Orientados a flujos:

- Transferencia de datos de manera continua sin estructura fija
- No se dividen los datos en bloques, se transmiten como flujo constante de bytes
- Eficientes para operaciones secuenciales donde se requiere este flujo
- No hay unidad de transferencia predeterminada

c. Cite ejemplos de dispositivos de ambos tipos.

- Orientados a bloques → SSD, disco magnetico
- Orientados a flujos → Impresora, teclado, mouse, etc

d. Enuncie las diferencias que existen entre los dispositivos de E/S y que el Kernel debe considerar.

- Tipos de dispositivos
- Diferentes formas de realizar E/S dependiendo del dispositivo
- Velocidad
- Características de dispositivos

19. Técnicas de E/S. Describa cómo trabajan las siguientes técnicas de E/S

a. E/S programada

- Cpu controla directamente todas las operaciones de transferencia de datos entre la memoria y los perifericos. Emite comandos y supervisa el estado del dispositivo periferico y espera activamente hasta que la E/S se complete

b. E/S dirigida por interrupciones

- CPU emite un comando de E/S al periferico y continua con otras tareas. Cuando el periferico termina, envia una interrupcion a la CPU para avisarle que los datos estan listos

c. DMA (Acceso Directo a Memoria)

- Se usa el controlador de DMA para transmitir los datos directamente entre el periferico y la memoria sin uso de CPU. La CPU solo se encarga de iniciar el controlador con la direccion de inicio y la cantidad de datos a transferir y luego se va a hacer otras tareas, dejandole el resto del trabajo al DMA

20. La técnica de E/S programa puede trabajar de dos formas:

Indique cómo trabajan estas 2 técnicas.

a. E/S mapeada

-Dispositivos y memoria comparten el espacio de direcciones. Las operaciones de E/S pasan a ser como de R/W en la memoria por lo que no hay instrucciones especiales para E/S

b. E/S aislada

-Hay un espacio de direcciones para E/S. Se necesitan puertos y líneas de E/S

21. Enuncie las metas que debe perseguir un SO para la administración de la entrada/salida.

- Eficiencia: gestionar recursos de E/S para minimizar tiempos de espera y maximizar el uso de los dispositivos
- Desempenio: mejorar rendimiento con tecnicas de cache, buffering y planificacion eficiente
- Abstraccion de HW: proveer una interfaz que oculte los detalles del HW para facilitar la portabilidad y el desarrollo de aplicaciones
- Concurrencia: operaciones simultaneas de E/S y gestionar correctamente el acceso compartido entre procesos
- Gestion de dispositivos: manejar diferentes tipos de dispositivos mediante controladores adecuadamente asignados

22. Drivers

a. ¿Qué son?

-Interfaces entre el SO y el HW, forman parte del espacio de memoria del Kernel y se cargan como modulos de este. Contienen codigo dependiente del dispositivo para poder manejarlo y se encarga de traducir los requerimientos abstractos en los comandos para el dispositivo escribiendo sobre los registros del controlador, accediendo a la memoria mapeada y encolando requerimientos

b. ¿Qué funciones mínimas deben proveer?

-Inicializacion y configuracion:

-Preparar dispositivo para su uso, realizar diagnosticos iniciales para verificar que funcione bien

-Interfaz de comunicacion:

-Proveer funciones para enviar comandos al dispositivo

-Facilitar transferencia de datos entre el sistema y el dispositivo

-Gestion de interrupciones:

-Manejar interrupciones generadas por el dispositivo para avisar al SO sobre eventos importantes

-Control de errores:

-Detectar y reportar errores e implementar mecanismos basicos para manejar los fallos del dispositivo

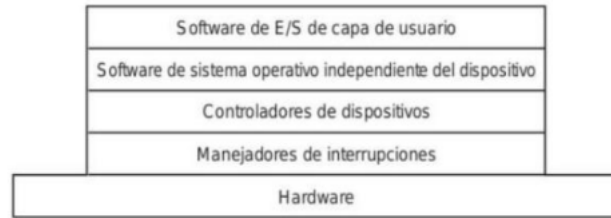
-Operaciones de E/S basicas:

-Leer/Escribir datos del dispositivos desde y hacia el

-Asegurar que las operaciones se realicen en el orden correcto

c. ¿Quién determina cuáles deben ser estas funciones?

23. Realice un gráfico que marque la relación entre el Subsistema de E/S, los drivers, los controladores de dispositivos y los dispositivos.



(Diapositiva de teoria)

24 - 25 (repetidas). **Describe mediante un ejemplo los pasos mínimos que se suceden desde que un proceso genera un requerimiento de E/S hasta que el mismo llega al dispositivo.**

-Ejemplo: un dispositivo ejecuta el comando open ('home/juan/p')

-El gestor de E/S tiene que identificar en que particion se encuentra el directorio a abrir

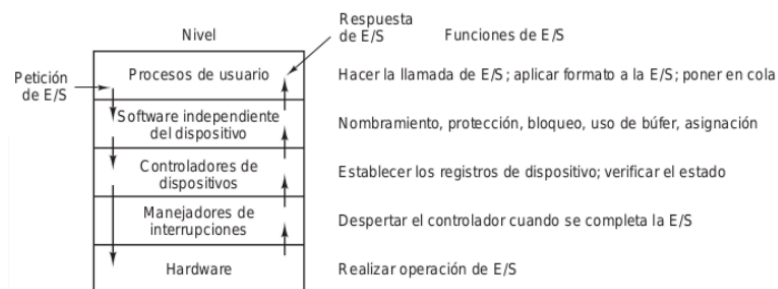
-Una vez identifica en que direccion se encuentra el archivo al sistema de archivos le llega operacion con el resto del path

imaginando que home esta en /dev/hda1 y filesystem → EXT3

seria → open ('dev/hda', 'juan/p')

-El filesystem necesita el driver ya que no se tiene a mano el/los bloques correspondientes a la solicitud de apertura de archivo. Por ejemplo se le pide el bloque 3 de X dispositivo y el driver lo proporcionara

-Se llega a nivel de HW y se hace un IN en el disco



(Diagrama resumen, (diapositivas 17-21) - Ejemplo de clase)

26. Enuncie qué servicios provee el Kernel para la administración de E/S.

-Buffering → Almacenamiento de datos en memoria mientras se transfieren

-Solucionar problemas de velocidad entre los dispositivos subiendo datos a memoria (si te entra informacion mas rapido de lo que lo puedes sacar se te empiezan a sobrescribir, por lo que los sube a memoria en caso de ser mas rapido)

-Solucionar problemas de tamaño de los datos entre dispositivos (el tamaño de paquete que entra es diferente al tamaño de paquete que puedo enviar, los sacas, los pones en memoria y los procesas ahí para reacomodar el tamaño al cual es aceptable)

-Caching → Mantener copias de los datos de acceso reciente en memoria (mejora velocidad de E/S ya que si esta disponible no necesitas acceder a disco)

-Spooling → Administra cola de requerimientos de un dispositivo

-Dispositivos de acceso exclusivo no pueden atender distintos requerimientos al mismo tiempo (por ejemplo impresora) lo mete en una cola al software que simula una cola para el dispositivo

- Coordinar acceso concurrente al dispositivo
- Si en toda la cadena ocurre un error el subsistema/gestor de E/S es el que se tiene que encargar de informarla de manera 'entendible' para el usuario
- Formas de realizar E/S:
 - Bloqueante: el proceso se bloquee hasta que la operación de E/S se completa
 - No bloqueante: el proceso de E/S retorna cuanto antes es posible

Administración de Discos

27.Describa en forma sintética, cómo es la organización física de un disco, puede utilizar gráficos para mayor claridad.

-Platos:

- Superficies circulares recubiertas de material magnético, donde se almacena la información. Cada disco puede tener múltiples platos apilados.

-Pistas:

- Concentros circulares en la superficie de cada plato, organizados desde el borde hacia el centro.

-Sectores:

- Divisiones de las pistas en segmentos más pequeños, que son las unidades mínimas de almacenamiento.

-Cilindros:

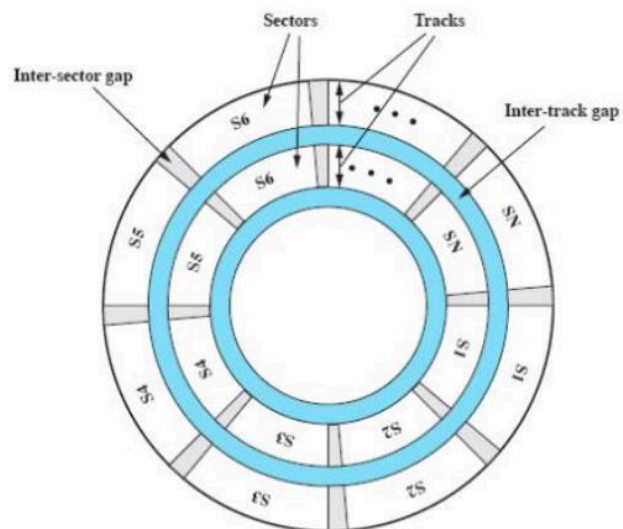
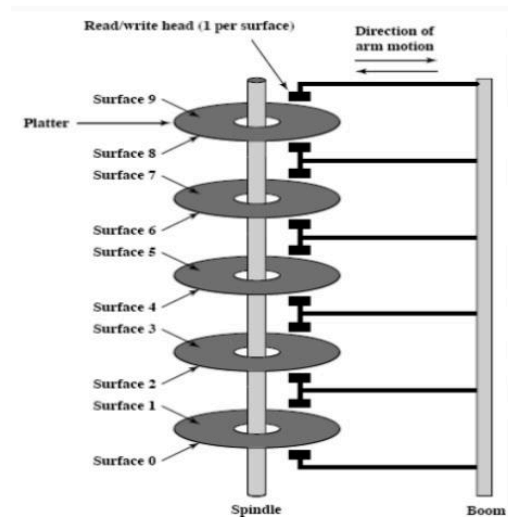
- Conjunto de pistas alineadas verticalmente en los platos, formando un cilindro lógico que puede ser accedido simultáneamente.

-Cabezas de lectura/escritura:

- Brazo mecánico con cabezas que se mueven sobre las pistas de los platos para leer o escribir datos

-Motor:

- Controla la rotación de los platos y el movimiento de las cabezas, permitiendo el acceso a las posiciones deseadas.



28. La velocidad promedio para la obtención de datos de un disco está dada por la suma de los siguientes tiempos:

De una definición para cada uno.

➤ **Seek Time**

-Tiempo que tarda en posicionarse la cabeza en el cilindro

➤ **Latency Time**

-Tiempo que transcurre desde que la cabeza se posiciona en el cilindro hasta que el sector buscado pase por abajo de la cabeza

➤ **Transfer Time**

-Tiempo de transferencia del bloque del disco a la memoria

29. Suponga un disco con las siguientes características:

➤ 7 platos con 2 caras utilizables cada uno.

➤ 1100 cilindros, con 300 sectores por pista, donde cada sector es 512 bytes.

➤ Seek Time de 10 ms

➤ 9000 RPM .

➤ Velocidad de Transferencia de 10 MiB/s (Mebibytes por segundos).

a. Calcule la capacidad total del disco.

- $(7 \times 2) \times 1100 \times 300 \times 512$ bytes

- 2.365.440.00 bytes / 2^{30}

- **2.2 GB**

b. ¿Cuántos sectores de disco se requerirían si se quiere almacenar 3 MiB (MebiBytes) de datos?

- $3 \text{ mib} \times 2^{20} = 3.145.728$ bytes

- Sectores = $3.145.728 / 512 \rightarrow$ **6144**

c. Calcule el tiempo de latencia.

- $9000 \text{ RPM} / 60 \text{ s} \rightarrow 150 \text{ RPS}$ (Revoluciones por Segundo)

- $1/150 \rightarrow 0.00666$ (lo que tarda una vuelta en segundos)

$\rightarrow 0.0066 \times 1000 \rightarrow 6.67 \text{ ms}$

Tiempo de latencia $\rightarrow 6.67/2 \rightarrow 3.33 \text{ MS}$

30. Originalmente, los sectores de un disco se identificaban por la terna de valores (C,H,S) esto es Cylinder-head-sector (Cilindro, Cabeza, Sector), con C desde 0 hasta la cantidad de cilindros menos 1, H desde 0 hasta la cantidad de cabezas lecto/grabadoras menos 1 y S desde 1 hasta la cantidad de sectores por pista.

En los '90 los controladores de disco reemplazaron la identificación de los sectores por un modelo numérico denominado LBA (Logical Block Addressing). La numeración comenzaba en 0 y alcanzaba la cantidad total de sectores menos 1. Cada sector en formato (C,H,S) se puede traducir al LBA a partir de la siguiente fórmula:

$$A = (C * Nheads + H) * Nsectors + (S - 1)$$

Donde:

→ A es el valor LBA a obtener

→ Nheads es la cantidad de cabezas lecto/grabadoras

→ Nsectors es la cantidad de sectores por pista

También se puede obtener el valor de la terna (C,H,S) a partir de un valor LBA con las siguientes fórmulas:

$C = LBA \div (Nheads * Nsectors)$	$H = \text{Resto de } (LBA \bmod (Nheads * Nsectors)) / Nsectors$	$S = (LBA \bmod (Nheads * Nsectors)) \bmod Nsectors + 1$
------------------------------------	---	--

a. Si se tiene un disco con 1020 cilindros, 16 cabezas y 63 sectores por pista, calcule la cantidad total de sectores que tendrá el disco y determine el valor LBA para las siguientes ternas (C,H,S):

- i. (3, 2, 1) iii. (1019, 15, 63)
- ii. (0, 0, 1) iv. (500, 8, 44)

b. Determine el valor de la terna (C,H,S) para los siguientes valores LBA:

- i. 1 iii. 14890
- ii. 100 iv. 45687

31.El *Seek Time* es el parámetro que posee mayor influencia en el tiempo real necesario para transferir datos desde o hacia un disco. Es importante que el Kernel planifique los diferentes requerimientos al disco para minimizar el movimiento de la cabeza lecto-grabadora.

Analicemos las diferentes políticas de planificación de requerimientos a disco con un ejemplo: Supongamos un *Head* con movimiento en 200 *tracks* (numerados de 0 a 199), que está en el track 83 atendiendo un requerimiento y anteriormente atendió un requerimiento en el track 75.

Si la cola de requerimientos es: {86, 147, 91, 177, 94, 150, 102, 175, 130, 32, 120, 58, 66, 115}. Realice los diagramas para calcular el total de movimientos de head para satisfacer estos requerimientos de acuerdo a los siguientes algoritmos de scheduling de discos:

- a. FCFS (*First Come, First Served*)
- b. SSTF (*Shortest Seek Time First*)
- c. Scan
- d. Look
- e. C-Scan (*Circular Scan*)
- f. C-Look (*Circular Look*)

32.¿Alguno de los algoritmos analizados en el ejercicio anterior pueden causar inanición de requerimientos?

33.Supongamos un disco con 300 pistas (numerados de 0 a 299), donde la cabeza se encuentra en la pista 143 atendiendo un requerimiento y anteriormente atendió un requerimiento en la pista 125.

Si la cola inicial de requerimientos es: {126, 147, 81, 277, 94, 150, 212, 175, 140, 225, 280, 50, 99, 118, 22, 55} y luego de 30 movimientos se incorporan los requerimientos de las pistas {75, 115, 220 y 266}. Realice los diagramas para calcular el total de movimientos de head para satisfacer estos requerimientos de acuerdo a los siguientes algoritmos de scheduling de discos:

- a. FCFS d. Look
- b. SSTF
- e. C-Scan c. Scan f. C-Look

34.Supongamos un disco con 300 pistas (numerados de 0 a 299), donde la cabeza se encuentra en la pista 140 atendiendo un requerimiento y anteriormente atendió un requerimiento en la pista 135.

Si la cola de requerimientos es: {99, 110, 42, 25, 186, 270, 50, 99, 147PF, 81, 257, 94, 133, 212, 175, 130} y después de 30 movimientos se incorporan los requerimientos de las pistas {85, 15PF, 202 y 288} y después de otros 40 movimientos más se incorporan los requerimientos de las pistas {75, 149PF, 285, 201 y 59}. Realice los diagramas

para calcular el total de movimientos de head para satisfacer estos requerimientos de acuerdo a los siguientes algoritmos de scheduling de discos: a. FCFS d. Look

b. SSTF e. C-Scan

c. Scan f. C-Look

Administración de Archivos

35. Dados las siguientes técnicas de administración de espacio de un archivo: ➤ Asignación contigua

➤ Asignación enlazada

➤ Asignación indexada

a. Describa cómo trabaja cada una.

b. Cite ventajas y desventajas de cada una.

c. Indique para cada técnica si la misma puede producir fragmentación interna y/o externa.

36. Gestión de espacio libre. Dados los siguientes métodos de gestión de espacio libre en un disco:

➤ Tabla de bits ➤ Agrupamiento

➤ Lista Enlazada ➤ Recuento

a. Describa cómo trabajan estos métodos.

b. Cite ventajas y desventajas de cada uno.

37. Datos un disco con las características vistas en el ejercicio 29:

a. Calcule el tiempo de transferencia real de un archivo de 15 MiB (Mebibytes) almacenado en el disco de manera secuencial (todos sus bloques almacenados de manera consecutiva)

b. Calcule el tiempo de transferencia real de un archivo de 16 MiB (Mebibytes) almacenado en el disco de manera aleatoria.

38. Unidad de Asignación. Las técnicas vistas pueden referenciar a sectores físicos de medio de almacenamiento o clusters (conjunto consecutivo de sectores físicos). Cite ventajas y desventajas de la utilización de cada forma de unidad de asignación.

39. Si se tiene un disco con 10 platos con 2 caras utilizables cada uno (20 cabezas), 350 cilindros y con 500 sectores por pista ¿Cuántos cluster pueden haber si se toma un tamaño de 4 sectores? ¿Y si el cluster es de 8 sectores?

40. Asumiendo un sistema de archivos que utiliza como unidad de asignación un cluster de 8 sectores de disco y que el primer cluster de datos (cluster 0) se comienza a almacenar en el sector LBA 120. Determine los valores LBA de los sectores que corresponden a los siguientes números de cluster:

a. 0

b. 123

c. 299

d. 1001

41. Describa la organización del FileSystem de Unix System V. Tenga en cuenta la organización del mismo, estructuras de datos, etc.

42. Gestión de archivos en UNIX System V

El sistema de archivos de UNIX utiliza una variante del esquema de asignación indexada para la administración de espacio de los archivos. Cada archivo o directorio está representado por una estructura que mantiene, entre otra información, las direcciones de los bloques que contienen los datos del archivo: el I-NODO.

Cada I-NODO contiene 13 campos para direcciones a los bloques de datos, organizadas de la siguiente manera:

- 10 de direccionamiento directo.
- 1 de direccionamiento indirecto simple.
- 1 de direccionamiento indirecto doble.
- 1 de direccionamiento indirecto triple.

a. Realice un gráfico que represente la estructura del I-NODO y de los bloques de datos. Cada cluster es de 1 Kib(Kibibits).

b. Si cada dirección para referenciar un bloque es de 32 bits:

- i. ¿Cuántas referencias (direcciones) a bloque pueden contener un cluster?
- ii. ¿Cuál sería el tamaño máximo de un archivo?

43. Dado el FileSystem de UNIX System V (visto en clase), indique qué cambios se producen en el mismo dada las siguientes situaciones:

- a. Se agrega un nuevo archivo "Archivo1" en el directorio "Directorio1"
- b. Se agrega nuevo contenido al archivo "Archivo1"
- c. Se modifica el nombre del archivo "Archivo1" a "Archivo2"
- d. Se hace un link duro a "Archivo2" en el mismo directorio con nombre "LinkArchivo2". e. Se borra un archivo "Archivo3".

44. Se tiene un FileSystem con un modelo indexado con niveles de indirección, donde se mantiene un i-nodo con 10 índices de direccionamiento directo, 1 índice para indirecto simple y 2 para indirecto doble. Considerando además que utilizan 32 bits para referenciar direcciones a bloques/clusters.

Suponga que existen dos siguientes archivos con sus tamaños lógicos:

- ArchivoA: de 55 KibiBytes
- ArchivoB: de 12 KibiBytes
- ArchivoC: de 1075 KibiBytes

a. Si se utiliza como unidad de asignación el sector de disco de 512bytes

- i. ¿Cuántas direcciones a sectores puede contener un sector de disco?
- ii. ¿Cuál sería el tamaño máximo que un archivo podría alcanzar?
- iii. ¿Cuántos sectores se necesitan para almacenar cada uno de los archivos antes enumerados? Indique el tamaño físico que se requirió para almacenar cada uno.
- iv. Indique la fragmentación interna que se produce para cada uno de los archivos antes enumerados.

b. Si se utiliza como unidad de asignación el cluster de disco de 2 KibiBytes

- i. ¿Cuántas direcciones a clusters puede contener un cluster de disco?
- ii. ¿Cuál sería el tamaño máximo que un archivo podría alcanzar?
- iii. ¿Cuántos clusters se necesitan para almacenar cada uno de los archivos antes enumerados? Indique el tamaño físico que se requirió para almacenar cada uno.
- iv. Indique la fragmentación interna que se produce para cada uno de los archivos antes enumerados.

45. Para los incisos a. y b. del ejercicio anterior, y considerando que el fileSystem se utiliza en un disco con las siguientes características:

- 6 platos, con 2 caras útiles cada uno
- 2500 pistas por cara y 100 sectores por pista de 512 bytes cada uno.
- 7200 RPM
- seek type de 10,5 ms
- velocidad de transferencia de 146 MiB/seg (Mebibytes por segundo)

Calcule el tiempo de transferencia de los 3 archivos (ArchivoA, ArchivoB y ArchivoC) del ejercicio previo.

46. Analice las siguientes fórmulas necesarias para localizar un I-NODO en la tabla de i-nodos de un filesystem similar a System V (visto en la teoría)

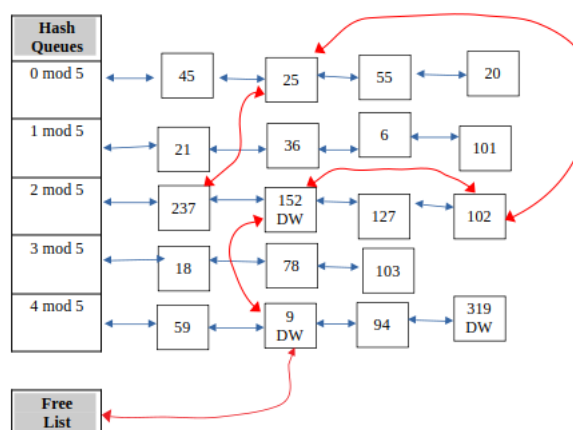
$\text{nro bloque} = ((\text{nro de inodo} - 1) / \text{nro. de inodos por bloque}) + \text{bloque de comienzo de la lista de inodos.}$

$\text{Desplazamiento del inodo en el bloque} = ((\text{nro de inodo} - 1) \bmod (\text{número de inodos por bloque})) * \text{medida de inodo del disco.}$

- a. Según la primera fórmula, asumiendo que en el bloque 2 está en el comienzo de la lista de inodos y que hay 8 inodos por bloque: calcule donde se encuentra el inodo 8 y el 9. ¿Dónde estarían para un bloque de disco con 16 inodos?
- b. De acuerdo a la segunda fórmula, si cada inodo del disco ocupa 64 bytes y hay 8 inodos por bloque de disco, el inodo 8 comienza en el desplazamiento 448 del bloque de disco. ¿Dónde empieza el 6? Si fueran inodos de 128 bytes y 24 inodos por bloque: ¿dónde empezaría el inodo 8?

Caché de Disco

47. Dado el siguiente gráfico que representa el estado de Buffer Cache en Unix System V (Visto en clase):



Responda a los siguientes incisos (considere cambios en los headers, las hash queue, free list, operaciones de E/S, etc):

- a. ¿Qué sucedería si un proceso P1 requiere el bloque 45?
- b. ¿Qué sucedería si un proceso P1 solicita el bloque 113?
- c. ¿Qué sucedería si un proceso P1 solicita el bloque 102?
- d. ¿Qué sucedería si un proceso P1 solicita el bloque 9?

