

Amplificadores Operacionales

Para comenzar, desde un nuevo terminal ejecute:

start my_project

Luego desde el library manager cree una librería dentro de la carpeta "my_project" llamada

Lab2

Seleccionar "attach to an existing technology library" y elegir sg8Tech4MS

Desde un nuevo terminal ir a

/active/LabAnalog

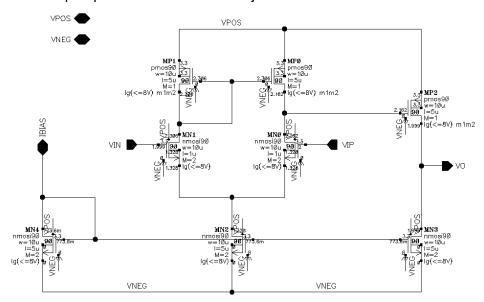
Ejecutar el comando

cp -r TestOpamp /home/miusuario/projects/my_project/Lab2/

Tendría que tener una celda nueva llamada TestOpamp dentro de la librería Lab2

Ejercicio 1

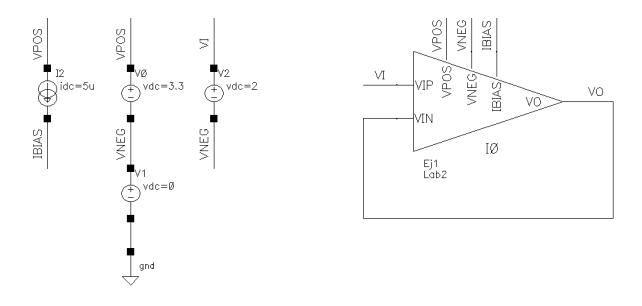
Copie la celda TestOpamp a otra celda llamada Ej1



LABORATORIO 2



Cree una nueva celda llamada tb_Ej1. Implemente el siguiente circuito

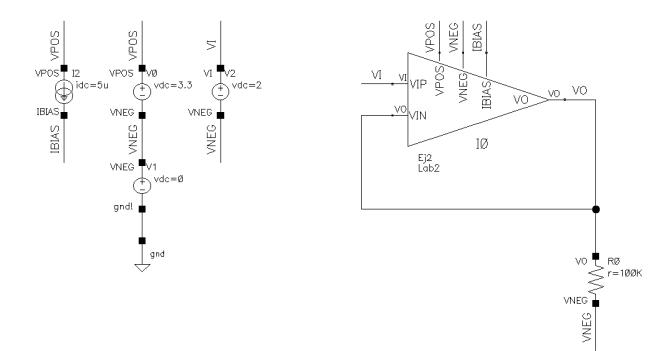


Las fuentes dc se instancian desde la librería analogLib (vdc, idc, gnd)

- A. Correr una simulación DC
 - a. Launch → ADE Explorer → Create New View
 - b. SG8 → ADE Sim Setup Default
 - c. Analyses → dc → Save DC Operating Point
 - d. Simulation → Netlist and Run
 - e. Cuando termine ir a Results → Annotate → DC Node Voltages
- B. Anote la tensión de VO. ¿Por qué tiene ese valor? Explique la causa.
- C. Describa dos cambios que podría hacer dentro del amplificador operacional para que VO=VI



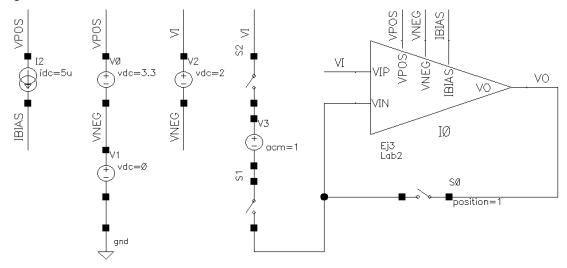
Copie la celda TestOpamp a otra celda llamada Ej2 habiendo implementado un cambio en MP2 para que VO=VI. Cree luego otra celda llamada tb_Ej2. Implemente el siguiente circuito:



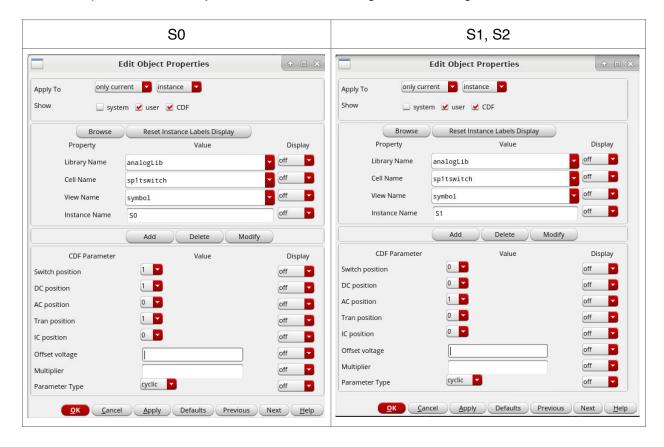
- A. Correr un sweep de tensión en VI entre 0V y 3.3V
 - a. Obtener en un mismo gráfico VS("/VI") y VS("/VO")
 - b. Explique por qué VO no "sigue" a VI para tensiones bajas
 - c. Explique por qué VO no "sigue" a VI para tensiones altas



Copie la celda Ej2 a otra celda llamada Ej3. Cree luego otra celda llamada tb_Ej3. Implemente el siguiente circuito:



El switch sp1tswitch S0, S1 y S2 deberían estar configurado de la siguiente manera:



A. Correr una simulación AC

.

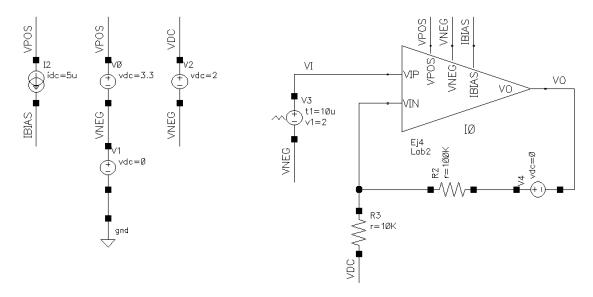
Diseño Analógico 2024

LABORATORIO 2

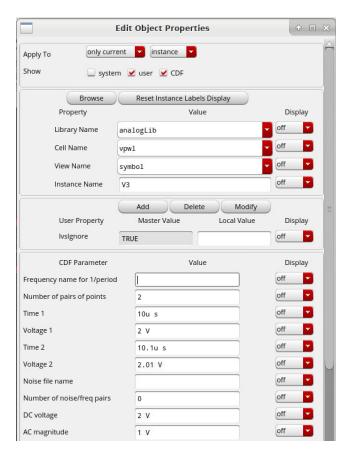
- a. Graficar la ganancia de la primera etapa
- b. Comparar el resultado vs la ganancia teórica
 - i. Obtener los parámetros vía Results → Annotate → DC Operating Points
- c. Graficar la ganancia de la segunda etapa
- d. Comparar el resultado vs la ganancia teórica
- e. Graficar la ganancia del amplificador en dB. Es estable?



Copie la celda Ej2 a otra celda llamada Ej4. Cree luego otra celda llamada tb_Ej4. Implemente el siguiente circuito:



Copiar los parámetros de la fuente V3:



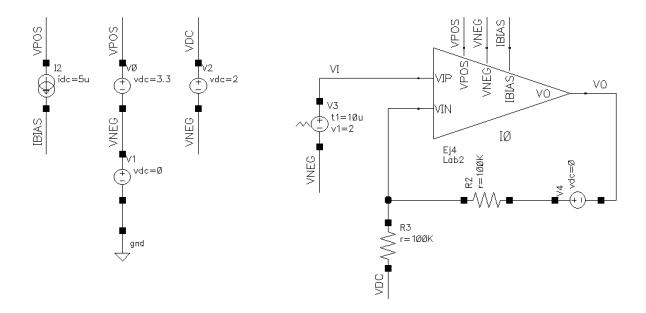
LABORATORIO 2



- A. Correr una simulación de estabilidad
 - a. Graficar la ganancia fase de lazo (Direct → plot main form)
 - b. Obtener el margen de fase y de ganancia
- B. Graficar la respuesta temporal al escalón
- C. Volver a correr la respuesta temporal luego de cambiar Simulation → Options → Analog → reltol: 1e-5

Ejercicio 5

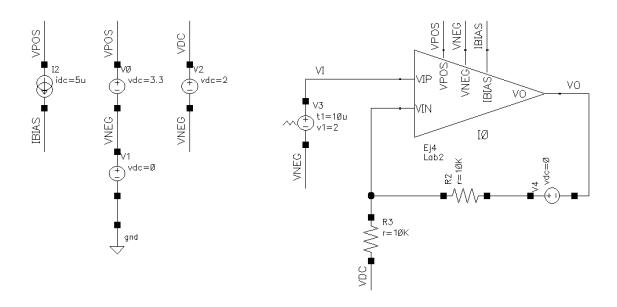
Copie la celda Ej2 a otra celda llamada Ej5. Cree luego otra celda llamada tb_Ej5. Implemente el siguiente circuito:



- A. Correr una simulación de estabilidad
 - a. Graficar la ganancia fase de lazo (Direct → plot main form)
 - b. Obtener el margen de fase y de ganancia
- B. Graficar la respuesta temporal al escalón



Copie la celda Ej2 a otra celda llamada Ej5. Cree luego otra celda llamada tb_Ej5. Implemente el siguiente circuito:



- A. Correr una simulación de estabilidad
 - a. Graficar la ganancia fase de lazo (Direct → plot main form)
 - b. Obtener el margen de fase y de ganancia
 - c. Explique por qué cambia la estabilidad si la ganancia de lazo cerrado es la misma
 - i. Grafique la ganancia de la primera y la segunda etapa de los ejercicios 5 y 6