

0.1. Introducción Teórica

0.1.1. Realimentación Positiva

Con realimentación positiva se puede lograr virtualmente cualquier Q deseado en los filtros. Sin embargo, esta realimentación debe ser contralada. Una forma de realizar esto es la de localizarla alrededor de la frecuencia de corte del filtro deseado. Un perfecto ejemplo de esto puede verse en una celda Sallen-Key. En la Figura (3a) se puede notar como existen tres etapas en el funcionamiento:

- En bajas frecuencias C_1 y C_2 actúan como circuito abierto. Por ende la celda actúa como no inversor con ganancia proporcional a R_3 y R_4 .
- En altas frecuencias C_1 y C_2 actúan como corto-circuito. La señal de entrada al operacional está puesta a tierra por lo que el amplificador operacional amplificará esta resultando en una ganancia nula.
- Alrededor de la frecuencia de corte, las impedancias de C_1 , C_2 , R_1 y R_2 son del mismo orden por lo que efectivamente hay una realimentación positiva, incrementando el factor de calidad del circuito.

Todas celdas a estudiar en este informe se apoyan sobre este concepto para lograr los factores de calidad necesarios para cumplir distintas plantillas.

0.1.2. Consideraciones del Diseño en Cascada

El diseño en cascada de filtros analógicos activos permite una solución fácil y con una cantidad de componentes reducida. Dado que cada celda posee al menos un amplificador operacional, estas poseerán una muy baja impedancia de salida, lo que remueve el gasto de utilizar técnicas de *buffering* para acoplar etapas. Existen consideraciones a ser tomadas al momento de diseñar un filtro en cascada que permiten modificar propiedades sutiles del filtro.

Una de ellas es el ordenamiento de las celdas a utilizar. Matemáticamente hablando es irrelevante el orden en el que se colocan las etapas, mientras que haya un buen acoplamiento de impedancias. En la práctica sin embargo se descubre que si se ordenan las celdas con un factor de calidad ascendente, se logra reducir la pérdida de rango dinámico del filtro debido a sobrepicos en las etapas de alto Q que pueden ocasionar que la señal de entrada sature. Por otro lado, si se ordenan las etapas acorde a la misma propiedad pero de manera descendente, se logra reducir el ruido a la salida del filtro, teniendo en cuenta que el ruido de frecuencia igual a la de resonancia de las etapas de alto Q puede ser amplificado considerablemente.

Otra propiedad por la que se puede diseñar un filtro en cascada es acorde al tipo de señal esperado a la entrada. Si la señal es pequeña, es favorable en ciertos casos utilizar como primer etapa aquella que amplifique más que el resto, mientras que si la señal esperada es grande, resulta beneficioso ordenar las celdas de tal manera que la señal de entrada sea atenuada en la primera etapa para reducir el riesgo de saturación dado un sobrepico en etapas siguientes.

0.2. Introducción

En esta sección se implementaron dos filtros Low-Pass utilizando tanto una aproximación de **Legendre** como una de **Bessel**. El filtro debía cumplir las siguientes especificaciones:

Large Signal LP Sallen-Key Legendre	
Orden	5
f_p	$31KHz \pm 5\%$
A_p	$3dB$
$ Z_{in} $	$\geq 50K\Omega$

Small Signal LP Sallen-Key Bessel	
f_p	$1650Hz$
f_a	$7800Hz$
A_p	$3dB$
A_a	$40dB$
Υ	$\leq 5\%$
$ Z_{in} $	$\geq 50K\Omega$

0.3. Celda Sallen-Key.

El circuito de la Figura (2) posee como máximo, cuando la impedancia provista por R_2 y C_2 es mucho mayor que la impedancia provista por R_1 y C_1 , un Q igual a $\frac{1}{2}$.

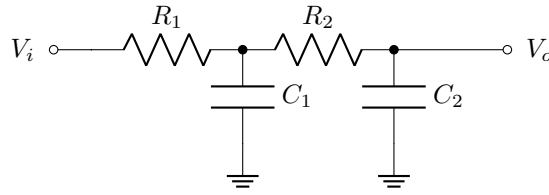
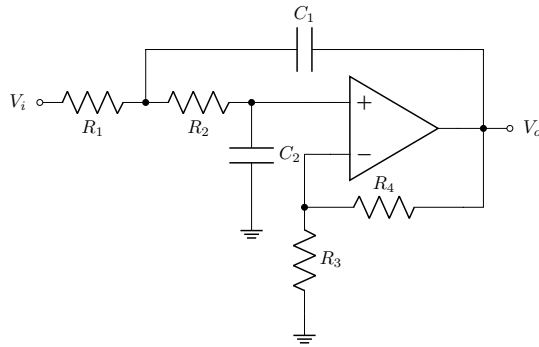


Figura 2: Filtro pasa-bajos de segundo implementado con una red R-C.

Utilizando realimentación positiva se pueden lograr Q mucho mayores. Al colocar un amplificador operacional a la salida del filtro anterior y conectando C_2 a la salida de este, se consigue una topología nombrada **Sallen-Key**, por los profesores R.P. Sallen y E.L. Key los quienes describieron por primera vez su comportamiento.



(a) Filtro pasa-bajos de segundo orden.

$$H(S) = \frac{1 + \frac{R_4}{R_3}}{S^2(R_2R_1C_2C_1) + S(C_2(R_2 + R_1) - \frac{C_1R_1R_4}{R_3}) + 1}$$

$$Z_{in}(S) = \frac{S^2(R_2R_1C_2C_1) + S(C_2(R_2 + R_1) - \frac{C_1R_1R_4}{R_3}) + 1}{S^2(R_2R_1C_2C_1)}$$

$$Z_{out} \approx Z_{out_{opamp}}$$

(b) Ecuaciones del filtro pasa-bajos.

Figura 3: Topología Sallen-Key para un filtro pasa-bajos de segundo orden.

La topología Sallen-Key posee varias ventajas. La primera es que esta topología presenta la menor dependencia frente a el GBP del operacional utilizado, ya que estas celdas utilizan al operacional como amplificador y no como integrador. La segunda ventaja de este tipo de celdas es el pequeño desvío entre los valores de capacitores y entre los valores de resistencias en la misma celda, lo que es beneficioso para la manufactura de estos filtros. La desventaja de esta topología, sin embargo, es la alta sensibilidad del factor de calidad respecto a los componentes de la celda, más aún cuanto más alto sea este.

0.4. Aproximación de Legendre.

Para cumplir con la plantilla propuesta con seguridad, se diseñó el filtro con una plantilla más restrictiva que la original, presentada a continuación.

Large Signal LP Sallen-Key Legendre	
Orden	5
f_p	$31KHz \pm 5\%$
A_p	$2dB$
$ Z_{in} $	$\geq 50K\Omega$

Figura 4: Aproximación de Legendre más estricta utilizada.

Por lo que la transferencia total del filtro de esta plantilla es:

$$H(s) = -\frac{1}{s^5 \cdot 1.2158 \cdot 10^{-26} + s^4 \cdot 4.0793 \cdot 10^{-21} + s^3 \cdot 1.1452 \cdot 10^{-15} + s^2 \cdot 1.8235 \cdot 10^{-10} + s \cdot 1.9501 \cdot 10^{-5} + 1} \quad (1)$$

Luego, se graficó el diagrama de Bode con el software *Maple*, resultando:

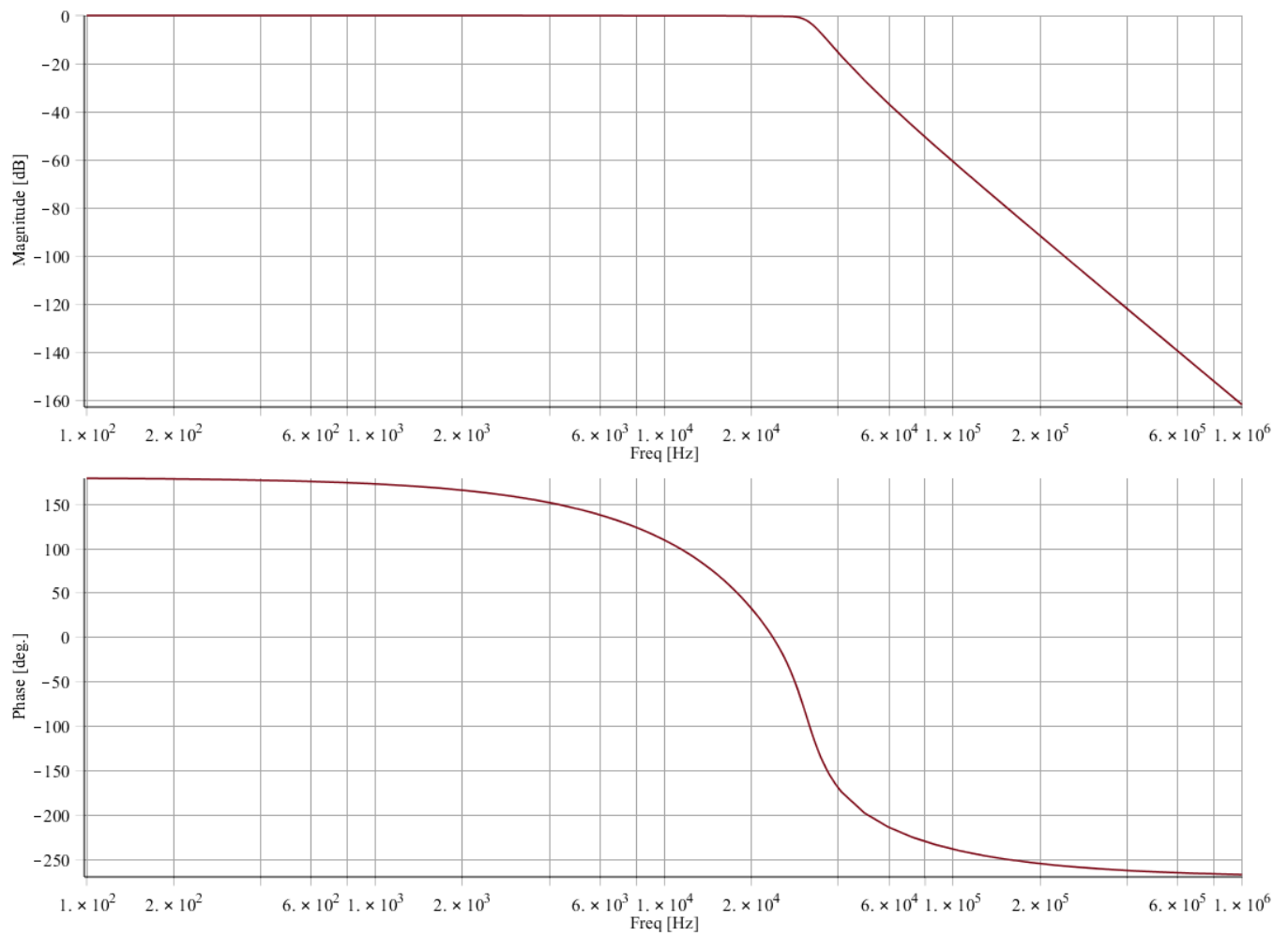


Figura 5: Diagrama de Bode del filtro aproximación Legendre.

y por último también con el software *Maple*, el gráfico de polos y ceros:

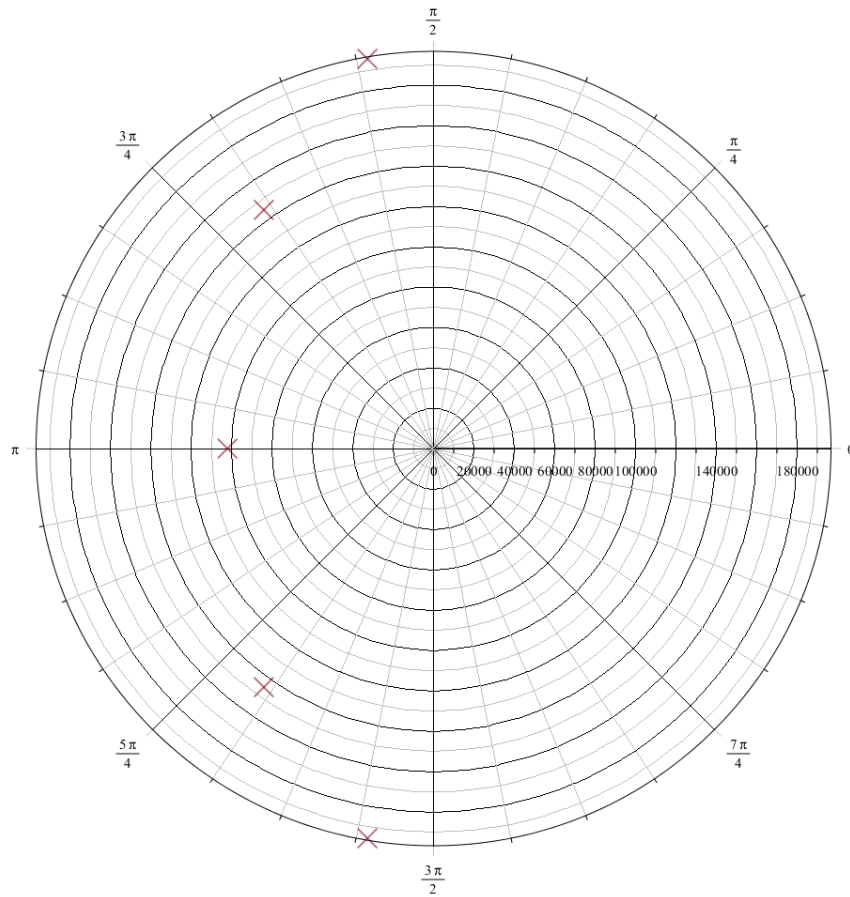


Figura 6: Diagrama de polos y ceros del filtro aproximación Legendre

0.4.1. Elecciones de diseño

Se utilizaron tres etapas, dos de segundo orden y una de primer orden. Para la etapa de primer orden, la de menor factor de calidad, se utilizó la configuración integradora compensada inversora. Para esta etapa se utilizaron valores de resistencias tales que la impedancia de entrada del filtro total sea mayor a los $50K\Omega$.

El ordenamiento de las etapas fue según factor de calidad creciente para reducir la pérdida de rango dinámico del filtro dado que las señales de entrada de este filtro serán de gran amplitud. Además, dado que la segunda etapa del filtro posee un gran sobrepico, se decidió atenuar en esta etapa y amplificar en la siguiente para reducir las chances de saturación.

Los componentes utilizados para la realización del filtro junto a su implementación y error cometido son los siguientes:

1ra Etapa - Integrador Compensado Inversor - Orden 1 - $f_0 = 16.23224KHz$ - $G = 0dB$

-	Valor Teórico	Implementación	Valor Final	Error	Sens G	Sens Wp
$R_1[\Omega]$	$50K$	$100K//100K$	$50K$	0 %	-1	0
$R_2[\Omega]$	$50K$	$100K//100K$	$50K$	0 %	1	-1
$C_1[F]$	$196.1p$	$220p + 1.8n$	$196.04p$	0.1 %	0	-1

2da Etapa - Sallen-Key - Orden 2 - $f_0 = 31.2KHz$ - $G = -7dB$

-	Valor Teórico	Implementación	Valor Final	Error	Sens G	Sens Q	Sens Wp
$R_1[\Omega]$	$21.43K$	$22K//820K$	$10K$	0.1 %	-0.6	0	-0.2
$R_2[\Omega]$	$8.53K$	$330 + 8.2K$	$8.53K$	0.1 %	0	0	-0.5
$R_3[\Omega]$	$14.17K$	$2.2K + 12K$	$14.2K$	0.2 %	0.6	0	-0.3
$C_1[F]$	$3.58n$	$4.7n + 15n$	$3.58n$	0.1 %	0	0.5	-0.5
$C_2[F]$	$100p$		$100p$	0 %	0	-0.5	-0.5

3ra Etapa - Sallen-Key - Orden 2 - $f_0 = 23KHz$ - $G = 7dB$

-	Valor Teórico	Implementación	Valor Final	Error	Sens G	Sens Q	Sens Wp
$R_1[\Omega]$	$57.31K$	$1.2K + 56K$	$57.2K$	0.2 %	0	0.54	-0.2
$R_2[\Omega]$	$57.31K$	$1.2K + 56K$	$57.2K$	0.2 %	0	-0.54	-0.5
$R_3[\Omega]$	$1K$		$1K$	0 %	-0.6	-1.08	0
$R_4[\Omega]$	$1.72K$	$12 + 1.5K$	$1.51K$	0.1 %	0.6	1.08	0
$C_1[F]$	$100p$		$100p$	0 %	0	1.58	-0.5
$C_2[F]$	$145.32p$	$150p + 4.7n$	$145.36p$	0.1 %	0	-1.58	-0.5

0.4.2. Acoplamiento de Impedancias.

Dado que la primera etapa posee a la entrada una resistencia serie de $50K\Omega$ se asegura que el filtro cumpla con la restricción de $|Z_{in}| \geq 50K\Omega$. Luego, como la celda con la que se trabaja posee una impedancia de salida extremadamente baja, habrá un buen acoplamiento de impedancias.

0.4.3. Simulaciones

Se simuló utilizando el operacional $TL-081$ y el software $LTSpiceXVII$ la respuesta en frecuencia, impedancia de entrada, impedancia de salida y finalmente el montecarlo para el filtro diseñado.

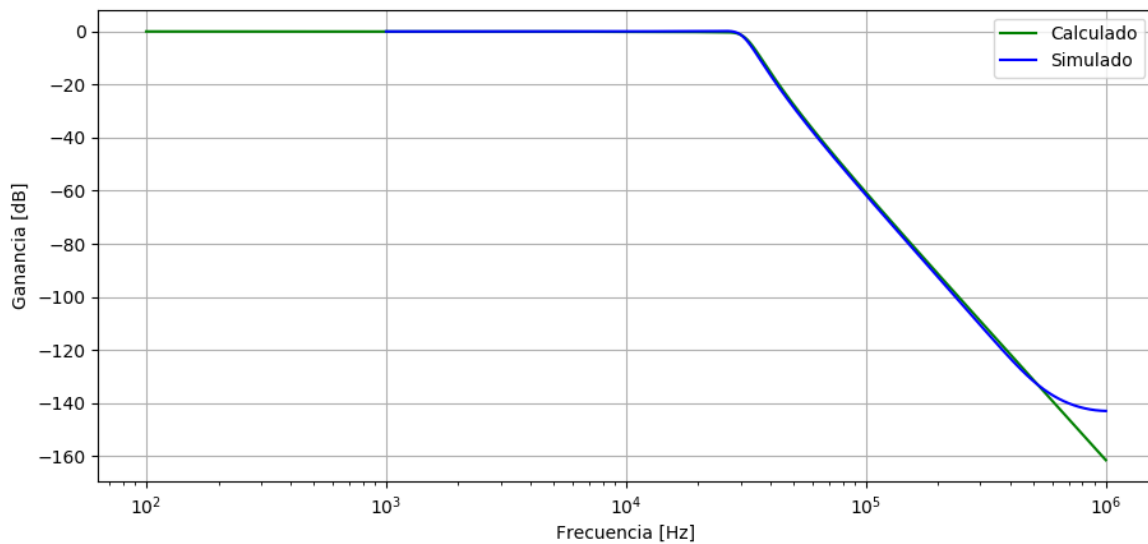


Figura 7: Simulación de la respuesta en frecuencia en amplitud del filtro aproximación Legendre.

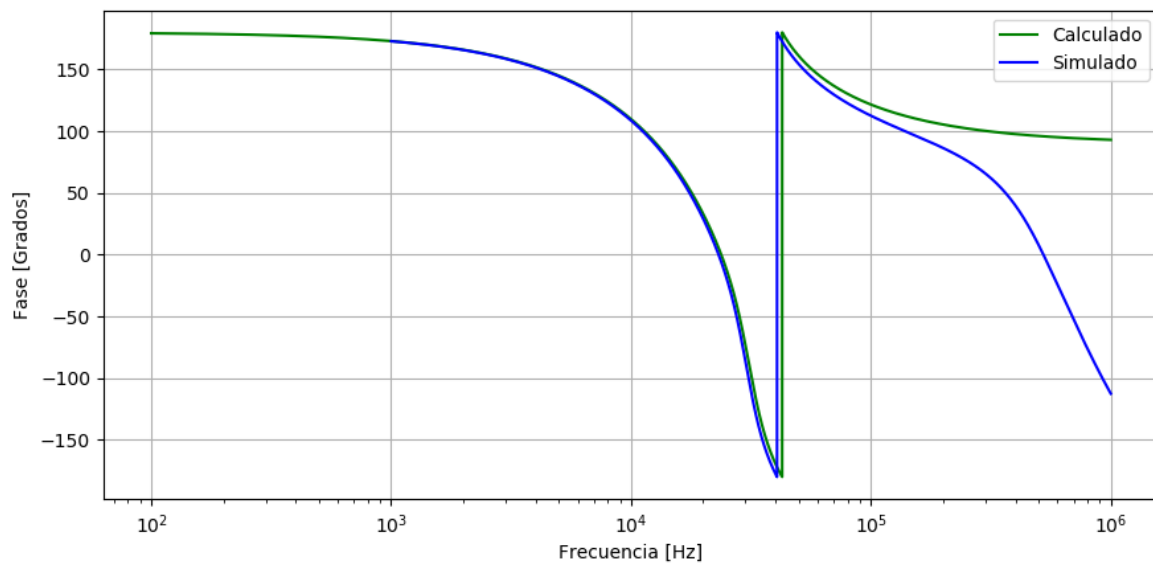


Figura 8: Simulación de la respuesta en frecuencia en fase del filtro aproximación Legendre.

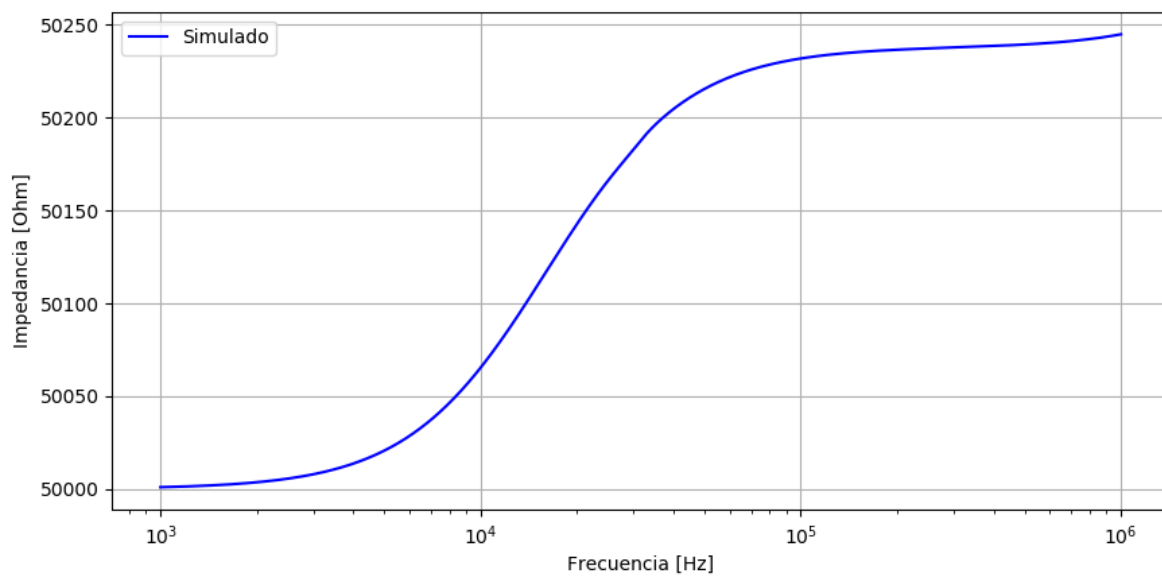


Figura 9: Simulación de la impedancia de entrada del filtro aproximación Legendre.

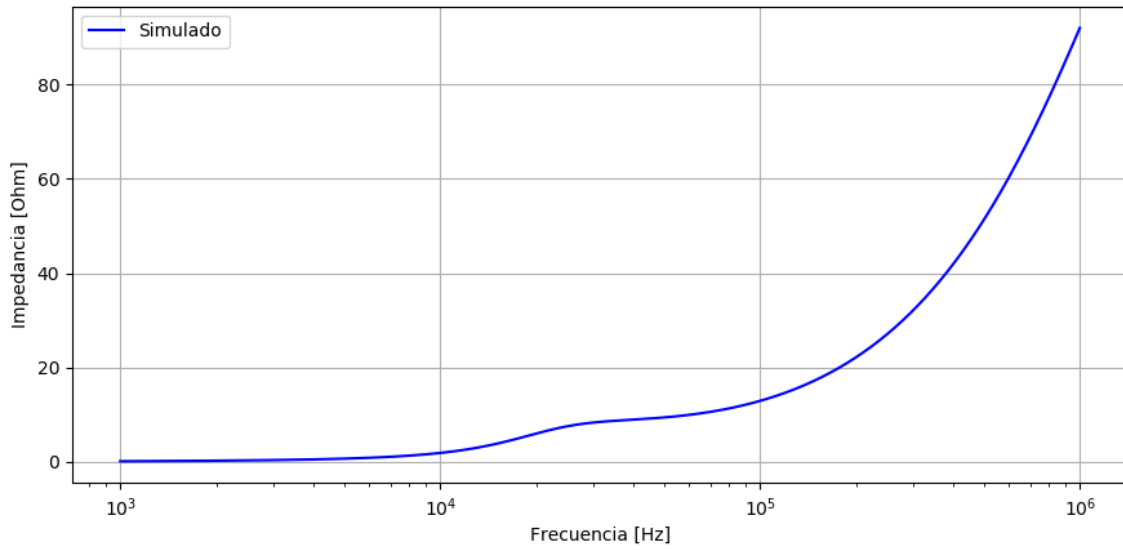


Figura 10: Simulación de la impedancia de salida del filtro aproximación Legendre.

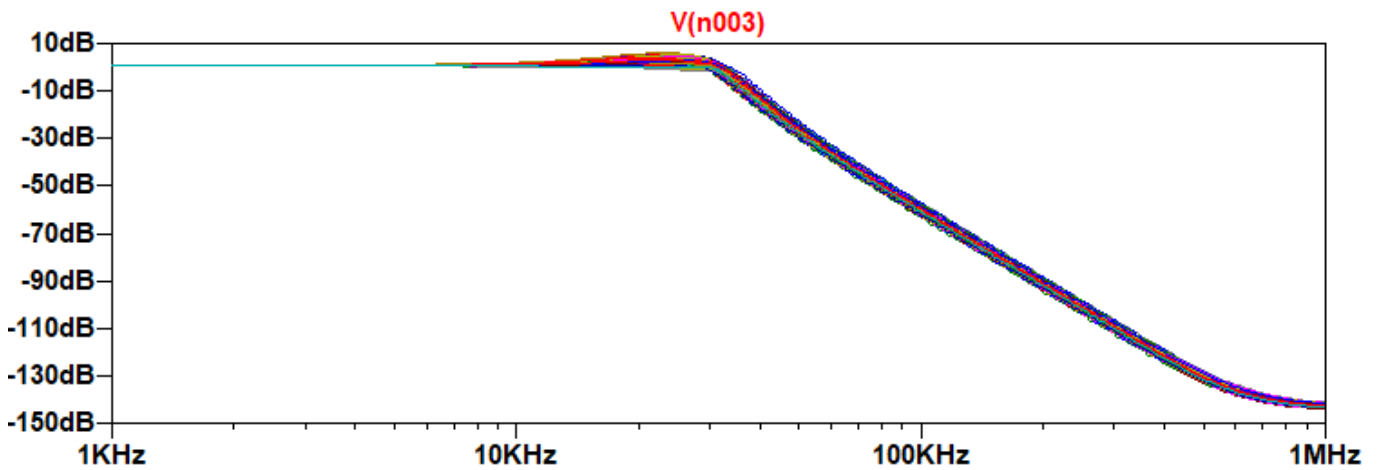


Figura 11: Simulación de Montecarlo del filtro aproximación Legendre.

Se puede observar en el montecarlo del filtro realizado con la aproximación Legendre con tolerancias del %1 para resistencias y %10 para los capacitores que solamente cuatro en cien curvas no cumplen con la plantilla utilizada por lo que se optó a no utilizar presets en la celda midiendo por separado los valores de las resistencias y capacitores más sensibles.

0.4.4. Rango Dinámico

Para el rango dinámico se utilizó la ganancia máxima de 2.238721 y una ganancia mínima de -2.238721 . Luego, la tensión de entrada máxima será

$$V_{i_{max}} = \frac{V_{o_{max}}}{2.238721} \quad (2)$$

y la tensión mínima de entrada será

$$V_{i_{min}} = \frac{V_{o_{min}}}{0.446684} \quad (3)$$

y considerando que nuestra tensión máxima es de $13.5V$ fijada por la saturación del opamp y nuestro piso de ruido se encuentra en los $10mV$, el rango dinámico será

$$DR = 20\log\left(\frac{V_{i_{max}}}{V_{i_{min}}}\right) = 48.6dB \quad (4)$$

0.4.5. Mediciones

0.5. Aproximación de Bessel.

Para cumplir con la plantilla propuesta con seguridad, se diseñó el filtro con una plantilla más restrictiva que la original, presentada a continuación.

Large Signal LP Sallen-Key Bessel	
f_p	$1650Hz$
f_a	$7800Hz$
A_p	$2dB$
A_a	$43dB$
Υ	$\leq 5\%$
$ Z_{in} $	$\geq 50K\Omega$

Figura 12: Aproximación de Bessel más estricta utilizada.

Por lo que la transferencia total del filtro de esta plantilla es:

$$H(s) = \frac{1}{s^6 \cdot 9.0334 \cdot 10^{-27} + s^5 \cdot 8.8909 \cdot 10^{-22} + s^4 \cdot 4.1690 \cdot 10^{-17} + s^3 \cdot 1.1731 \cdot 10^{-12} + s^2 \cdot 2.0632 \cdot 10^{-8} + s \cdot 2.1292 \cdot 10^{-4} + 1} \quad (5)$$

Luego, se graficó el diagrama de Bode con el software *Maple*, resultando:

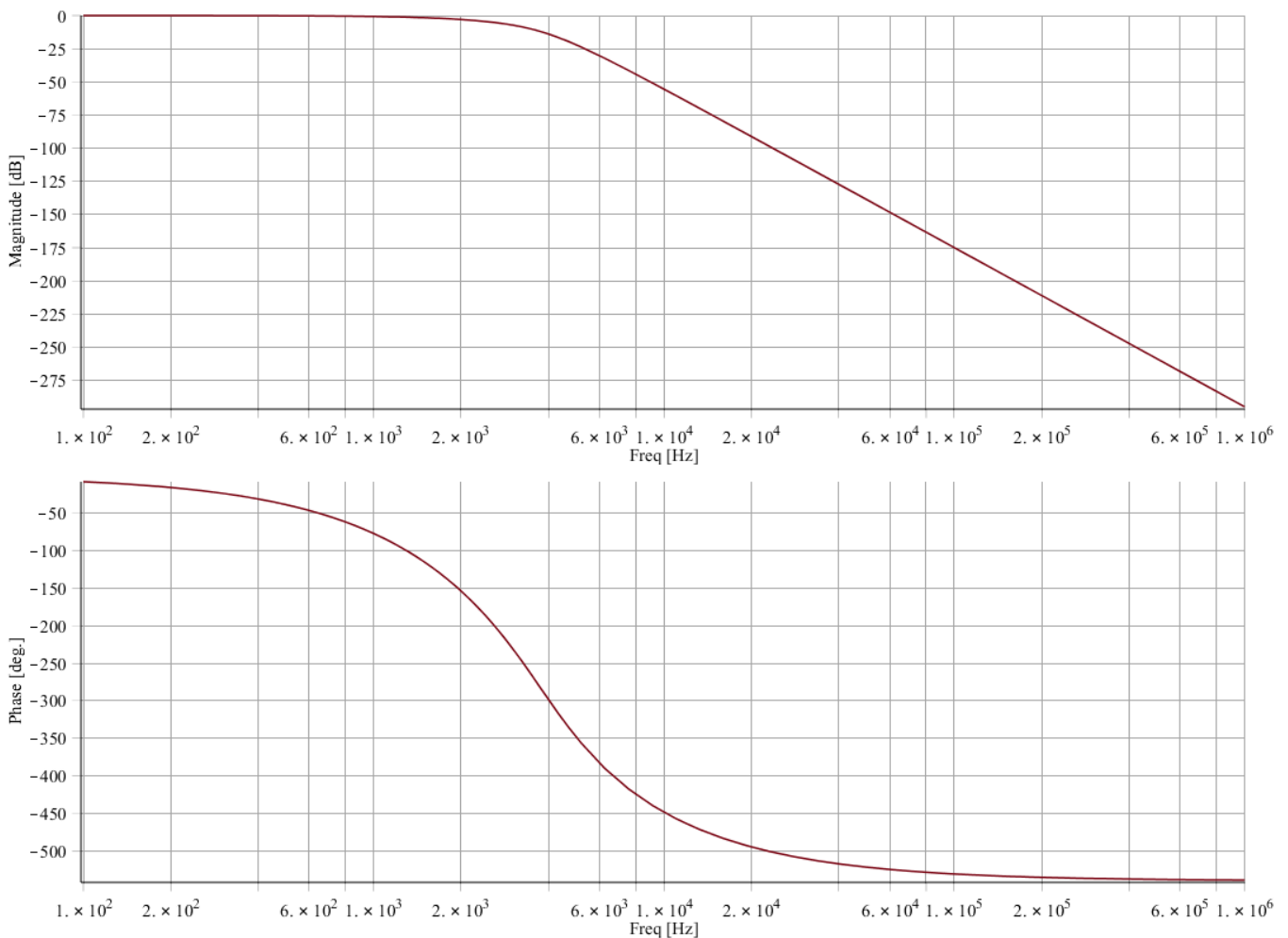


Figura 13: Diagrama de Bode del filtro aproximación Bessel.

y por último, el gráfico de polos y ceros con el software *Maple*:

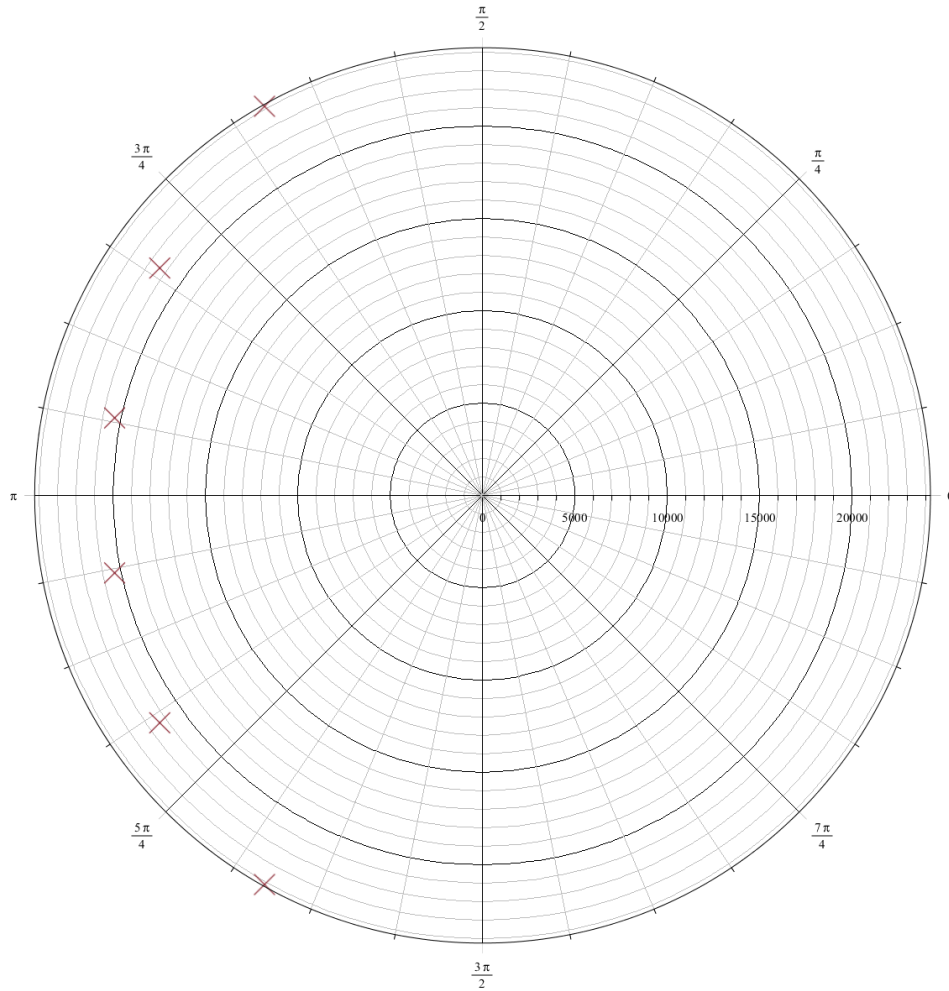


Figura 14: Diagrama de polos y ceros del filtro aproximación Bessel

0.5.1. Elecciones de diseño

Para la implementación de esta aproximación se utilizaron nuevamente tres etapas, las tres de segundo orden. Dado que las señales de entrada esperadas en este filtro serán pequeñas, se decidió utilizar un ordenamiento de las etapas con un factor de calidad decreciente para favorecer la reducción de ruido. Además, se decidió amplificar en la primera etapa y atenuar en la última.

Los componentes utilizados para la realización del filtro junto a su implementación y error cometido son los siguientes:

1ra Etapa - Sallen-Key - Orden 2 - $f_0 = 3.2\text{KHz}$ - $G = 7\text{dB}$

-	Valor Teórico	Implementación	Valor Final	Error	Sens G	Sens Q	Sens Wp
$R_1[\Omega]$	50K	100K//100K	50K	0 %	0	0.15	-0.5
$R_2[\Omega]$	50K	100K//100K	50K	0 %	0	-0.15	-0.5
$R_3[\Omega]$	603.9	680//5K6	606.37	0.4 %	-0.44	-0.31	0
$R_4[\Omega]$	470		470		0.44	0.31	0
$C_1[F]$	766.98p	1000p + 3.3n	767.44p	0.1 %	0	0.81	-0.5
$C_2[F]$	1.26n	68p//1.2n	1.27n	0.4 %	0	-0.81	-0.5

2da Etapa - Sallen-Key - Orden 2 - $f_0 = 3.4KHz$ - $G = 0dB$

-	Valor Teórico	Implementación	Valor Final	Error	Sens G	Sens Q	Sens Wp
$R_1[\Omega]$	$4.7K$	<i>Preset</i>	$10K$	0 %	0	0	-0.5
$R_2[\Omega]$	$4.7K$		$4.7K$	0 %	0	0	-0.5
$C_1[F]$	$12.15n$	$150p/12n$	$12.15n$	0 %	0	0.5	-0.5
$C_2[F]$	$8.13n$	$8.2n + 1u$	$8.13n$	0 %	0	-0.5	-0.5

3ra Etapa - Sallen-Key - Orden 2 - $f_0 = 3.8KHz$ - $G = -7dB$

-	Valor Teórico	Implementación	Valor Final	Error	Sens G	Sens Q	Sens Wp
$R_1[\Omega]$	$2.13K$	$3.9K//4.7K$	$2.13K$	0 %	-0.44	0	-0.28
$R_2[\Omega]$	$1.2K$		$1.2K$	0 %	0	0	-0.5
$R_3[\Omega]$	$2.74K$	$39 + 2.7K$	$2.74K$	0 %	0.44	0	-0.22
$C_1[F]$	$70.67n$	$2.7n//68n$	$70.7n$	0.1 %	0	0.5	-0.5
$C_2[F]$	$16.87n$	$1n//6.8n$	$16.80n$	0.2 %	0	-0.5	-0.5

0.5.2. Acoplamiento de Impedancias.

Dado que la primera etapa posee a la entrada una resistencia serie de $50K\Omega$ se asegura que el filtro cumpla con la restricción de $|Z_{in}| \geq 50K\Omega$. Luego, como la celda con la que se trabaja posee una impedancia de salida extremadamente baja, habrá un buen acoplamiento de impedancias.

0.5.3. Simulaciones

Se simuló utilizando el operacional *TL-081* y el software *LTSpiceXVII* la respuesta en frecuencia, impedancia de entrada, impedancia de salida y finalmente el montecarlo para el filtro diseñado.

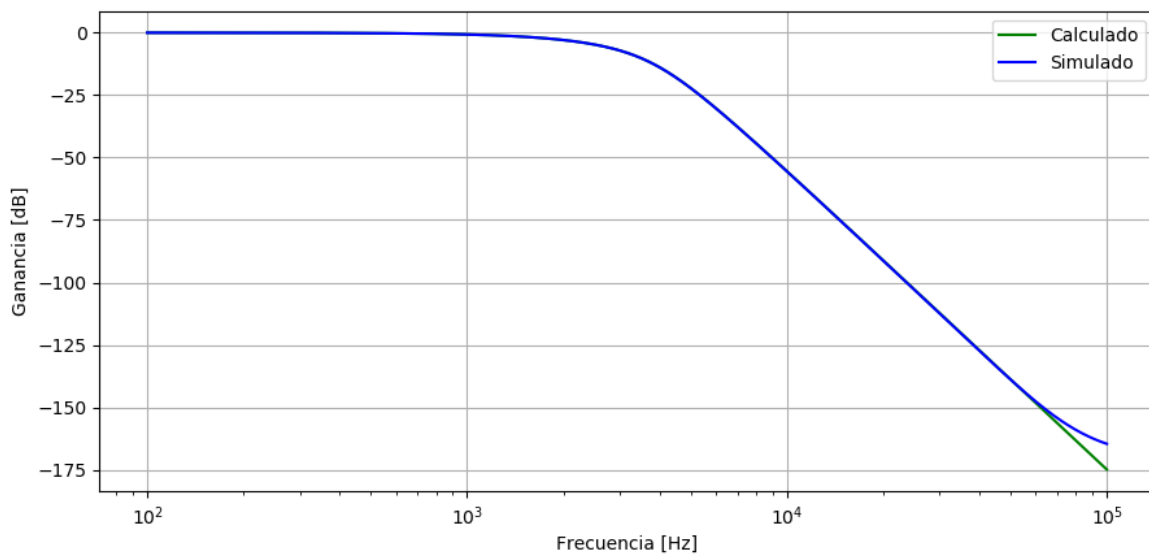


Figura 15: Simulación de la respuesta en frecuencia en amplitud del filtro aproximación Bessel.

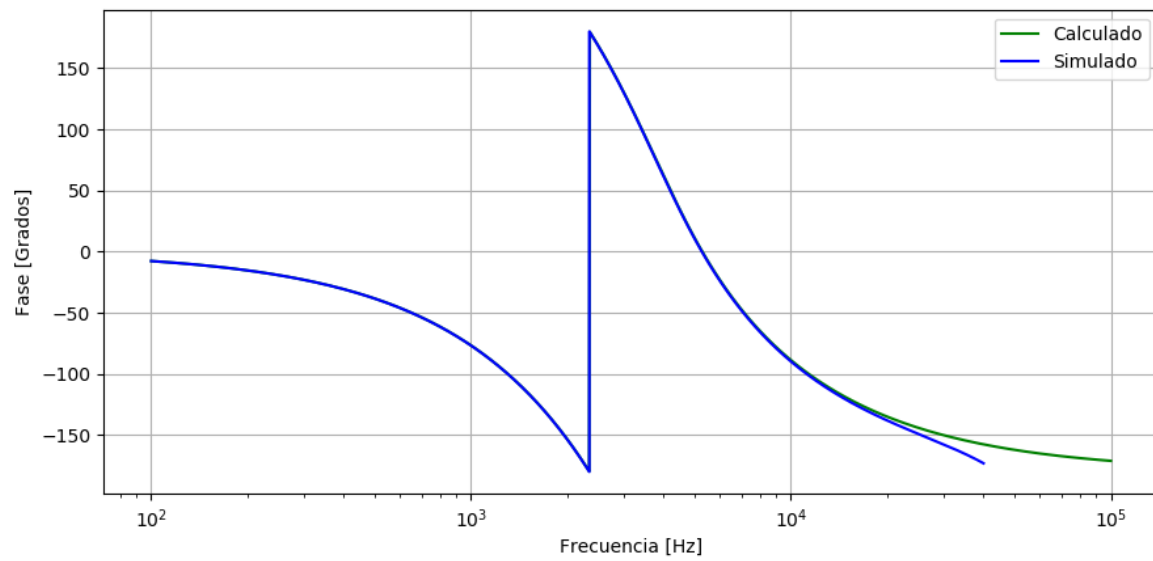


Figura 16: Simulación de la respuesta en frecuencia en fase del filtro aproximación Bessel.

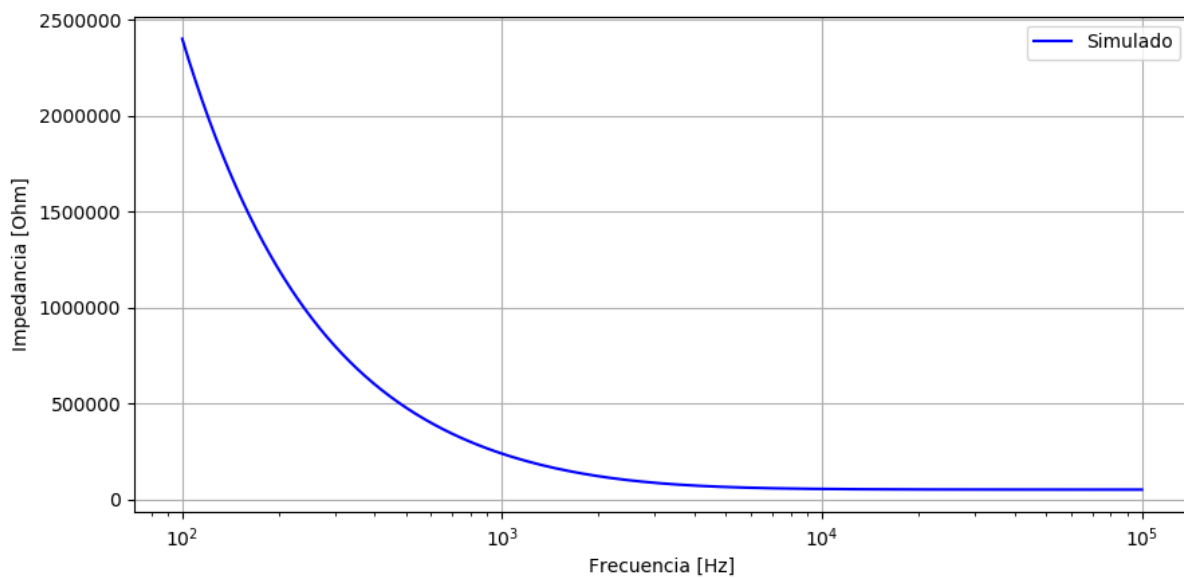


Figura 17: Simulación de la impedancia de entrada del filtro aproximación Bessel.

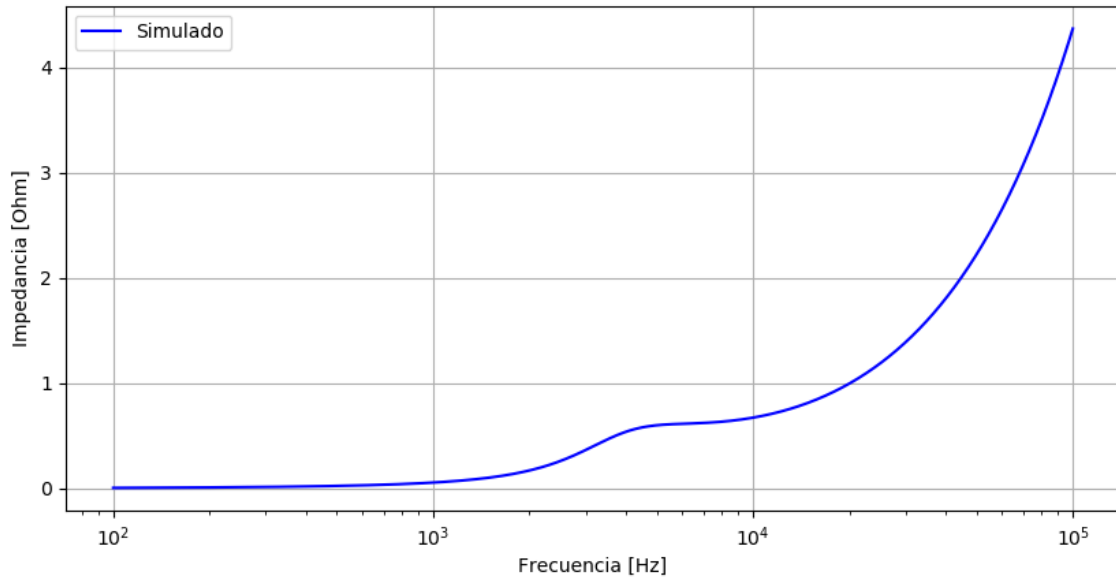


Figura 18: Simulación de la impedancia de salida del filtro aproximación Bessel.

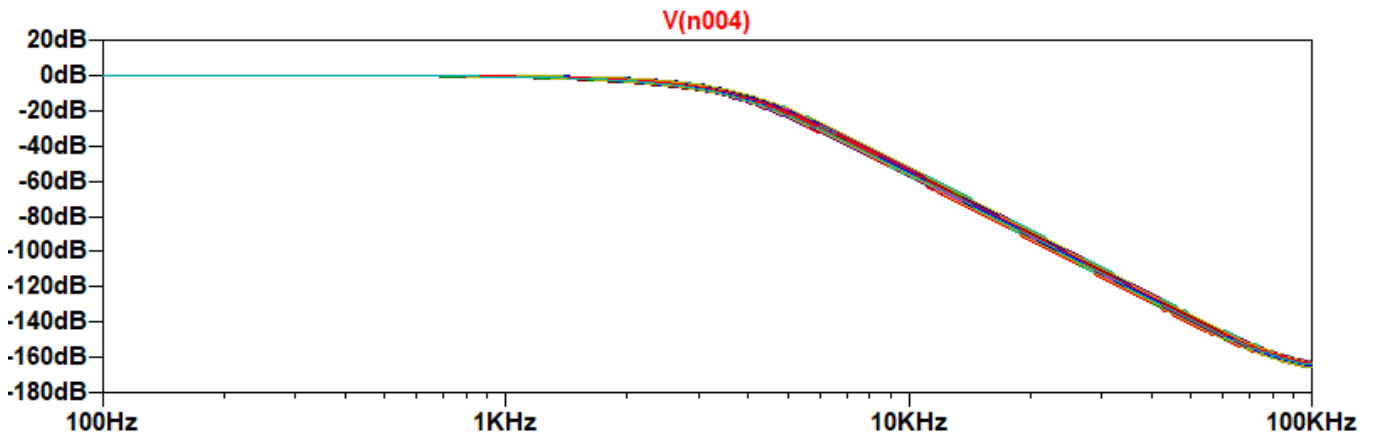


Figura 19: Simulación de montecarlo del filtro aproximación Bessel.

Se puede observar en el montecarlo del filtro realizado con la aproximación Bessel con tolerancias del %1 para resistencias y %10 para los capacitores que todas las curvas cumplen con la plantilla utilizada por lo que se optó a no utilizar presets en la celda midiendo por separado los valores de las resistencias y capacitores más sensibles.

0.5.4. Rango Dinámico

Para el rango dinámico se utilizó la ganancia máxima de 2.238721 y una ganancia mínima de -2.238721 . Luego, la tensión de entrada máxima será

$$V_{i_{max}} = \frac{V_{o_{max}}}{2.238721} \quad (6)$$

y la tensión mínima de entrada será

$$V_{i_{min}} = \frac{V_{o_{min}}}{0.446684} \quad (7)$$

y considerando que nuestra tensión máxima es de 13.5V fijada por la saturación del opamp y nuestro piso de ruido se encuentra en los 10mV, el rango dinámico será

$$DR = 20\log\left(\frac{V_{i_{max}}}{V_{i_{min}}}\right) = 48.6dB \quad (8)$$

0.5.5. Mediciones**0.6. Conclusiones****0.7. Anexo de Sensibilidades**

$$S_{C_2}^G = C_2 \pi^2 f^2 (R_2 + R_1) \left(C_2 (R_2 + R_1) - \frac{C_1 R_1 R_4}{R_3} \right) \left((-4 \pi^2 f^2 R_2 R_1 C_2 C_1 + 1)^2 + 4 \pi^2 f^2 \left(C_2 (R_2 + R_1) - \frac{C_1 R_1 R_4}{R_3} \right) \right) \quad (9)$$