

0.1. Introducción

Un oscilador es un circuito electrónico capaz de producir una señal oscilante periódica, a menudo senoidal o cuadrada. Existen dos tipos de osciladores: los osciladores armónicos y los osciladores de relajación. Los primeros producen una señal sinusoidal a la salida y se rigen por el criterio de Barkhausen. En cambio, los osciladores de relajación u osciladores no lineales, producen una señal no sinusoidal a su salida, como por ejemplo una triangular, un diente de sierra o un tren de pulsos. Básicamente consisten en dos partes: un elemento que almacena energía (por lo general un capacitor) y un dispositivo de switching no lineal, ambos conectados por algún tipo de realimentación. El dispositivo switching se encarga de cargar y descargar el capacitor periódicamente, ocasionando cambios abruptos en la salida del circuito.

0.2. Oscilador controlado por tensión

Un tipo especial de osciladores de relajación son los VCO u osciladores controlados por voltaje por sus siglas en inglés. La función principal de los mismos es la de convertir una señal DC de entrada a una frecuencia de señal a la salida, frecuentemente una señal sinusoidal o triangular. Al ser un tipo de osciladores los VCOs poseen dos partes, una activa que actúa como amplificador y una red de retroalimentación que provee retroalimentación positiva al sistema. Esta red de retroalimentación contiene por lo general un elemento de reactancia variable, el cual controla la frecuencia de salida del circuito. Los VCOs poseen infinitas aplicaciones, entre ellas son componentes fundamentales de los circuitos amarradores de fase (PLL), sirven de sintetizadores de frecuencia controlables, son usados también como entrada de frecuencia de la portadora para moduladores, etc.

En la siguiente figura puede verse un diagrama del circuito utilizado:

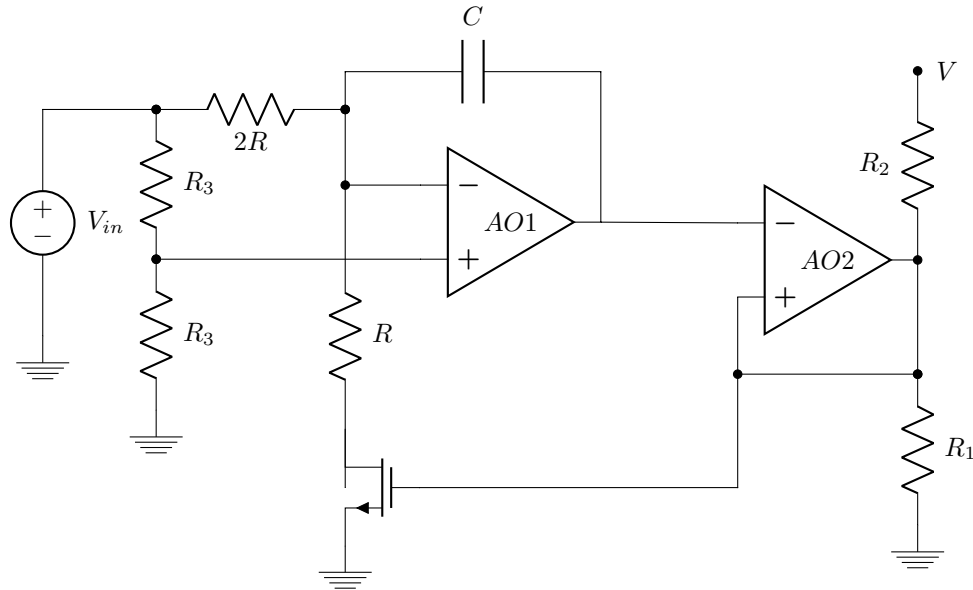


Figura 1: VCO implementado

Como se mencionó anteriormente el circuito consta de dos partes que logran tener una señal triangular a la salida con frecuencia dependiente de la tensión V_{in} . Más precisamente la frecuencia final de la señal de salida se comportará de la siguiente manera:

$$f_0 = kV_{in} \quad V_{in} > 0 \quad (1)$$

donde k es la sensibilidad del VCO en Hertz por Volt.

El primer amplificador operacional se comporta como convertidor $V - I$ y obliga al capacitor a conducir una corriente linealmente proporcional a V_{in} . Pero para conseguir una onda triangular a la salida, el capacitor debe cargarse y descargarse y por ende, alternar entre polaridades opuestas. Dicha polaridad se controla mediante el transistor MOSFET tipo n que esta actuando de interruptor en este circuito.

Por otro lado, el segundo op-amp forma un disparador Schmitt. Se utiliza el integrado LM311, el cual posee un transistor BJT a la salida. Entonces se logra así, que el nivel de salida V_{OL} sea igual a 0, esto cuando el BJT de salida este saturado, mientras que V_{OH} responderá a la siguiente ecuación:

$$V_{OH} = \frac{V}{1 + \frac{R_2}{R_1}} \quad (2)$$

Entonces controlando la relación entre las dos resistencias R_1 y R_2 y la tensión V se obtiene V_{OH} y por lo tanto, la amplitud de la señal de salida del circuito. Por último, debido a que la entrada no inversora del disparador Schmitt se obtiene de su propia salida los umbrales de disparo serán: $V_{TL} = 0V$ y $V_{TH} = 10V$.

Ya habiendo explicado la función de cada parte del circuito, se procede a describir como se comporta en el tiempo:

Partiendo por AO1 la tensión en sus entradas es igual a $\frac{V_{in}}{2}$ debido al divisor de tensión de R_3 , por lo tanto la corriente a través de la resistencia $2R$ es siempre:

$$i_{2R} = \frac{(V_{in} - \frac{V_{in}}{2})}{2R} \quad (3)$$

Suponiendo que el disparador comienza siempre en estado bajo, con dicha tensión el transistor está apagado, de esta manera toda la corriente suministrada por la resistencia $2R$ fluye hacia C, por ende la tensión a la salida del primer operacional disminuye rápidamente. Cuando dicha tensión se hace igual a cero, el disparador salta y el voltaje a su salida se hace igual a $10V_{olt}$. Con una tensión alta, se prende el transistor, por R circula una corriente $i_R = \frac{V_{in}}{2R}$ que va a Tierra. Solo la mitad de esa corriente la da la resistencia $2R$, entonces la mitad restante debe ser suministrada por C. En otras palabras, la acción de prender el transistor ocasiona la descarga del capacitor, es decir, se invierte la corriente si afecta su magnitud y la tensión a la salida del primer amplificador aumenta. Luego, cuando dicha tensión alcance los 10 Volt el disparador salta de regreso y se restablecen las condiciones iniciales.

Cuando una corriente excita una capacitancia la siguiente ecuación describe el transitorio:

$$\Delta t = \frac{C}{I} \Delta v \quad (4)$$

En el circuito desarrollado, si se analiza un semiciclo $\Delta t = \frac{t}{2}$, $I = \frac{V_{in}}{4R}$ y $\Delta v = V_{TH} - V_{TL} = 10V_{olt}$.

Resolviendo para $f_0 = \frac{1}{T}$:

$$f_0 = \frac{V_{in}}{8RC(V_{TH} - V_{TL})} \quad (5)$$

como $V_{TH} - V_{TL} = 10V_{olt}$:

$$f_0 = \frac{V_{in}}{80RC} \quad (6)$$

es decir:

$$f_0 = kV_{in} \quad \text{con} \quad k = \frac{1}{80RC} \quad (7)$$

0.3. Elección de componentes

0.4. Simulaciones

0.5. Mediciones

0.6. Conclusiones