0.1. Celda universal

Una celda universal es un conjunto de filtros RC activos de segundo orden, compuestos por amplificadores en cascada. Estos pueden estar dispuestos en diversas configuraciones, como lo son la sumadora, restadora, integradora, amplificadora o atenuadora. Estos filtros son también conocidos como celdas de variables de estado, debido al uso de dicho método para la resolución de las ecuaciones diferenciales. Las universales se caracteriza por poseer bajas sensibilidades con respecto a sus componentes, alta flexibilidad y buen rendimiento. Existen distintos tipos de configuraciones, donde cada una de estas posee sus respectivas ventajas y desventajas. A continuación, se procede a analizar cada una de ellas¹.

0.1.1. Kerwin-Huelsman-Newcomb (KHN)

La celda Kerwin-Huelsman-Newcomb puede ser comprendida con mayor facilidad a partir de un ejemplo. Se considera una transferencia de un filtro pasa banda:

$$\frac{V_o(s)}{V_i(s)} = \frac{Ks}{s^2 + a_1 s + a_0} \tag{1}$$

Se divide, tanto el numerador como el denominador de la expresión de la izquierda, por s^2 .

$$\frac{V_o(s)}{V_i(s)} = \frac{\frac{K}{s}}{1 + \frac{a_1}{s} + \frac{a_0}{s^2}} \tag{2}$$

Se define

$$V_a(s) = \frac{V_i(s)}{1 + \frac{a_1}{s} + \frac{a_0}{s^2}} \tag{3}$$

Reescribinedo (2) con (3), se obtiene

$$V_o(s) = \frac{K}{s} \cdot V_a(s) \tag{4}$$

Si se utiliza la transformada de Laplace inversa tanto en (3) como en (4), se observa que se posee el siguiente sistema de ecuacuiones:

$$v_{a}(t) = v_{i}(t) - a_{1} \int v_{a}(t)dt - a_{0} \int \left(\int v_{a}(t)dt \right)dt$$

$$v_{o}(t) = K \int \left(\int v_{a}(t)dt \right)dt$$
(5)

De las ecuaciones anteriores, $v_a(t) = \ddot{x}(t)$, $\int v_a(t)dt = \dot{x}(t)$ y $\int (\int v_a(t)dt) dt = x(t)$ son las llamadas variables de estado. Dichas expresiones se pueden representar estas de la forma mostrada en la Figura (1).

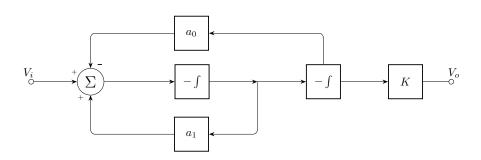


Figura 1: Diagrama de bloques de la celda KHN.

Es así que, para cada integrador se obtiene $V_{o3} = \frac{-V_{o2}}{sR_2C_2}$ y $V_{o2} = \frac{-V_{o1}}{sR_1C_1}$, mientras que para el sumador

$$V_{o1} = -\frac{R_6}{R_5}V_{o3} + \frac{R_4}{R_3 + R_4}\frac{R_5 + R_6}{R_5}V_1 + \frac{R_3}{R_3 + R_4}\frac{R_5 + R_6}{R_5}V_{o2}$$

¹L. Huelsman, Active and passive analog filter design, 2nd ed. New York: McGraw-Hill, 1993.

Finalmente, con las definiciones previas se puede elaborar el circuito presentado a continuación.

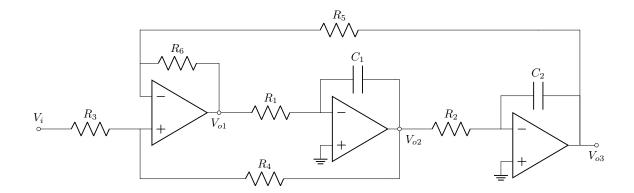


Figura 2: Celda KHN.

Con todo lo establecido previamente se consigue determinar las siguientes transferencias:

$$\frac{V_{o3}}{V_i} = \frac{R_5 + R_6}{R_4 + R_3} \frac{R_3}{R_5} \frac{1}{D(s)} \tag{6}$$

$$\frac{V_{o2}}{V_i} = -\frac{R_5 + R_6}{R_4 + R_3} \frac{R_3}{R_5} \frac{s}{R_1 C_1 D(s)} \tag{7}$$

$$\frac{V_{o1}}{V_i} = \frac{R_5 + R_6}{R_4 + R_3} \frac{R_3}{R_5} \frac{s^2}{D(s)} \tag{8}$$

Siendo

$$D(s) = s^{2} + \frac{s}{R_{1}C_{1}} \frac{R_{5} + R_{6}}{R_{4} + R_{3}} \frac{R_{3}}{R_{5}} + \frac{R_{6}}{R_{1}R_{2}R_{5}C_{1}C_{2}}$$

$$(9)$$

Observando (6), (7) y (8), se denota que, tomando cada una de dichas salidas, esta celda puede ser utilizada como un pasa bajos, de banda pasante y pasa altos respectivamente. Es por ello que a partir de ahora se considera $V_{PA} = V_{o1}$, $V_{BP} = V_{o2}$ y $V_{PB} = V_{o3}$. Tanto la frecuencia de corte, como el factor Q de cada etapa, es el mismo, ya que comparten denominador, siendo estos

$$\omega_o = \sqrt{\frac{R_6}{R_1 R_2 R_5 C_1 C_2}}$$

$$Q = \frac{R_3 + R_4}{R_5 + R_6} \frac{R_5}{R_3} \sqrt{\frac{R_1 R_6 C_1}{R_2 R_5 C_2}}$$
(10)

Es destacable la independencia que posee ω_o de R_3 y R_4 y la dependencia del factor Q de dichas variables. Por lo tanto, es posible modificar esta ultima sin modificar la frecuencia de corte. Además, el termino K previamente establecido, varía para cada salida. K_{PB} representa la ganancia en continua para el pasa bajos, K_{BP} la ganancia en la frecuencia de resonancia del pasa banda, y para el pasa altos, K_{PA} es la ganancia en frecuencia infinita.

$$K_{PB} = \frac{R_5 + R_6}{R_3 + R_4} \frac{R_4}{R_6} \quad con \ \omega = 0$$

$$K_{BP} = -\frac{R_4}{R_3} \quad con \ \omega = \omega_o$$

$$K_{PA} = \frac{R_5 + R_6}{R_3 + R_4} \frac{R_4}{R_5} \quad con \ \omega = \infty$$
(11)

Este tipo de celda, que cuenta con una entrada (V_i) y varias salidas $(V_{PB}, V_{BP} \text{ y } V_{PA})$, se la conoce como un sistema SIMO, debido a sus siglas del ingles "single-in multi-out". Se destaca también que la etapa que cumple el rol de pasa banda es inversora, mientras que las etapas de pasa bajos y altos no. Por otro lado, en caso de ser deseado que esta celda funcione como un rechaza banda o pasa todo, se debe agregar un cuarto amplificador operacional que

actúe como restador de las tres señales previamente mencionadas para el caso del pasa todo, o entre las etapas pasa bajos y altos, para obtener el rechaza bandas².

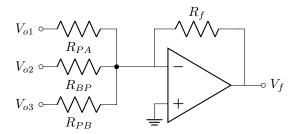


Figura 3: Configuración restadora para obtener un rechaza banda con filtro KHN.

0.1.2. Tow-Thomas (TT)

La celda Tow-Thomas surge como una variación de la celda KHN. A esta última, se la modifica buscando aprovechar una realimentación negativa a base de una implementación RC. De esta forma, se logra alejar las frecuencias naturales del eje $j\omega$ por sobre el semiplano izquierdo. De igual forma que se realizó con la celda KHN, se construye el siguiente diagrama de bloques.

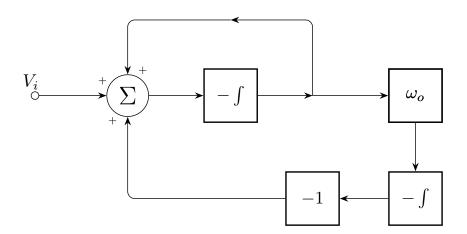


Figura 4: Diagrama de bloques de la celda TT.

Desarrollando en un circuito, se obtiene lo presentado en la Figura (5).

²A. Sedra and K. Smith, Microelectronic Circuits, 5th ed. New York: Oxford University Press, 1991.

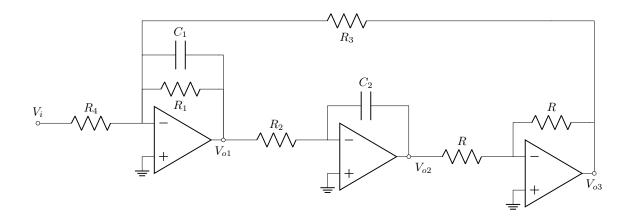


Figura 5: Celda TT.

Analizando la tensión a la salida de cada operacional, se obtiene

$$\frac{V_{o1}}{V_i} = -\frac{s}{R_4 C_1} \frac{1}{D(s)} \tag{12}$$

$$\frac{V_{o2}}{V_i} = \frac{1}{R_2 R_4 C_1 C_2} \frac{1}{D(s)} \tag{13}$$

$$\frac{V_{o3}}{V_i} = -\frac{V_{o2}}{V_i} \tag{14}$$

Siendo

$$D(s) = s^2 + \frac{s}{R_1 C_1} + \frac{1}{R_2 R_3 C_1 C_2}$$
(15)

De de la misma forma que con la celda KHN, de (15) se obtiene

$$\omega_{o} = \sqrt{\frac{1}{R_{2}R_{3}C_{1}C_{2}}}$$

$$Q = R_{1}\sqrt{\frac{C_{1}}{R_{2}R_{3}C_{2}}}$$
(16)

De manera similar, se destaca el hecho de que la frecuencia ω_o es independiente de R_1 , lo que permite modificar el factor Q sin afectar a la otra variable. Se expresan ademas los valores de K para cada caso.

$$K_{PB} = \frac{R3}{R_4} \quad con \ \omega = 0$$

$$|K_{BP}| = \frac{R_1}{R_4} \quad con \ \omega = \omega_o$$
(17)

Se denota además que $V_{BP} = V_{o1}$ y $V_{PB} = V_{o2}$. Es así que la celda TT permite obtener un filtro pasa bandas y dos pasa bajos, siendo uno de ellos inversor. Este circuito no posee una transferencia que cumpla la función de pasa altos, por lo tanto, tampoco posee directamente una función de rechaza banda o pasa todo, al igual que la celda KHN.

0.1.3. Åckerberg-Mossberg (AM)

La celda Åckerberg-Mossberg resulta de una variación de la TT. Del circuito mostrado en la Figura (5), se invierte el amplificador operacional utilizado para retroalimentar el sistema.

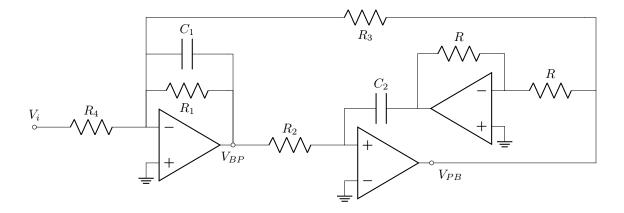


Figura 6: Celda AM.

En consecuencia, este sistema posee las mismas características que el anterior, poseyendo también las mismas transferencias y sensibilidades. Cabe destacar que esta configuración posee mejor compensación de fase a altas frecuencias.

0.1.4. Fleischer-Tow (FT)

En ocasiones es deseable poseer una señal de entrada que alimente varios nodos, obteniendo una única salida. Así como se denotó la existencia de sistemas SIMO, el caso previamente mencionado cae dentro de la definición lo que se conoce como sistemas MISO, suyas siglas en ingles significan "multi-in single-out". A continuación se presenta la celda Fleischer-Tow, la cual se caracteriza por poder presentar una única transferencia que, dependiendo de los componentes seleccionados, puede ser un pasa bajaso, pasa altos, pasa todo, de banda pasante y rechaza banda³.

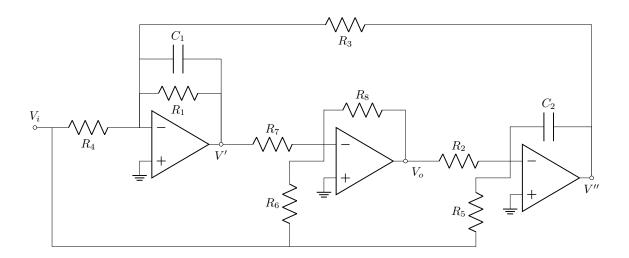


Figura 7: Celda FT.

Se decide obtener la función transferencia de esta celda, en un principio, considerando los operacionales ideales, por cuestiones que explicadas más adelante. Para calcular la función mencionada de esta celda, se observa primero la siguiente configuración:

 $^{^3}$ R. Raut and M. N. S. Swamy, Modern Analog Filter Analysis and Design, 1st. ed. Weinheim: John Wiley and Sons, 2010.

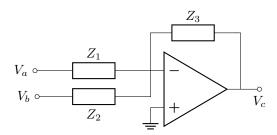


Figura 8: Circuito genérico inversor.

Observando la Figura (8), aplicando el teorema de superposición, se obtiene que

$$V_c = -\frac{V_a}{\frac{Z_1}{Z_3} + \frac{Z_1}{Z_3 A_o} + \frac{1}{A_o}} - \frac{V_b}{\frac{Z_2}{Z_3} + \frac{Z_2}{Z_3 A_o} + \frac{1}{A_o}}$$
(18)

Aplicando (18) y considerando los tres operacionales de la Figura (7) iguales, se obtiene el siguiente sistema de ecuaciones:

$$V' = -V_i A - V'' B$$

$$V_o = -V' C - V_i D$$

$$V'' = -V_o E - V_i F$$
(19)

siendo las constantes empleadas las siguientes:

$$A^{-1} = \frac{R_4}{R_1/\frac{1}{sC_1}} + \frac{R_4}{\left(R_1/\frac{1}{sC_1}\right)A_o} + \frac{1}{A_o}$$

$$B^{-1} = \frac{R_3}{R_1/\frac{1}{sC_1}} + \frac{R_3}{\left(R_1/\frac{1}{sC_1}\right)A_o} + \frac{1}{A_o}$$

$$C^{-1} = \frac{R_7}{R_8} + \frac{R_7}{R_8A_o} + \frac{1}{A_o}$$

$$D^{-1} = \frac{R_6}{R_8} + \frac{R_6}{R_8A_o} + \frac{1}{A_o}$$

$$E^{-1} = sC_2R_2 + \frac{sC_2R_2}{A_o} + \frac{1}{A_o}$$

$$F^{-1} = sC_2R_5 + \frac{sC_2R_5}{A_o} + \frac{1}{A_o}$$

Operando algebraicamente, se obtiene que la transferencia de esta configuración es

$$\frac{V_o}{V_i} = \frac{AC - BCF - D}{1 + BCE} \tag{21}$$

Si se consideran ideales los operacionales, es decir, se toma $A_o \to \infty$, se obtiene que la forma de la transferencia final es

$$\frac{V_o}{V_i} = -\frac{R_2}{R_5} \frac{s^2 \frac{C_1 C_2 R_3 R_5 R_7}{R_6} + s \frac{C_2 R_3 R_5 R_7}{R_1} \left(\frac{1}{R_6} - \frac{R_1}{R_4 R_7}\right) + 1}{s^2 \frac{C_1 C_2 R_2 R_3 R_7}{R_8} + s \frac{C_2 R_2 R_3 R_7}{R_1 R_8} + 1}$$
(22)

De esta última ecuación se puede obtener los siguientes valores de interés.

$$\omega_o = \sqrt{\frac{R_8}{R_2 R_3 R_7 C_1 C_2}}$$

$$Q = R_1 \sqrt{\frac{C_1 R_8}{C_2 R_2 R_3 R_7}}$$
(23)

Es así que se destaca la dependencia de ω_o y Q de los capacitores, mientras que resultan ser independientes de R_5 . Finalmente, y el detalle más importante, es que, a diferencia de, por ejemplo, las celdas KHN y TT, no hay componente que modifique una variable y no la otra. Por lo tanto, una modificación de uno de estos factores, genera un cambio en el otro.

0.2. Filtro a desarrollar

Una vez presentado cada tipo de celda, solo resta determinar cual conviene emplear para realizar el filtro con las características deseadas.

Se busca confeccionar un filtro con las siguientes características:

Variable	Valor		
f_{∞}	$30 \ kHz$		
Δf_a	600~Hz		
Δf_p	13.2~kHz		
A_a	40 dB		
A_p	6 dB		
$Z_{in}(f)$	$50 \ k\Omega$		
Filtro	Rechaza Banda		
Plantilla	Chebycheff Inverso		

Tabla 1: Características del filtro a realizar.

Como se busca confeccionar un filtro rechaza banda, se descartan los filtros TT y AM, ya que estos no poseen transferencias que sean pasa altos, por lo tanto no se puede confeccionar directamente un filtro del tipo notch. De forma similar, si bien la celda KHN posee transferencia pasa altos, se requiere un amplificador operacional extra que permita restar la pasa bajos y pasa altos, por lo cual también queda descartada. Por último para la celda FT basta con tomar los componentes adecuados, consiguiendo así la transferencia deseada. Es por ello que la celda considerada más optima para este caso es la FT. Esta es la razón por la cuál en (18) se optó por considerar los operacionales reales.

Con lo establecido en la Tabla (1), y sabiendo que se debe cumplir

$$f_{\infty}^{2} = f_{p}^{-} f_{p}^{+} = f_{a}^{-} f_{a}^{+}$$

$$\Delta f_{p} = f_{p}^{+} - f_{p}^{-}$$

$$\Delta f_{a} = f_{a}^{+} - f_{a}^{-}$$
(24)

se calculan las frecuencias de cada banda:

Variable	Valor			
f_p^-	30984~Hz			
f_a^-	36701~Hz			
f_a^+	37301~Hz			
f_n^+	44184~Hz			

Tabla 2: Características del filtro a realizar.

Realizando la aproximación mediante Chebycheff Inverso, se determinó que el circuito final posee un orden de n = 2. Posteriormente se procedió a elaborar el filtro que cumpla con las especificaciones deseadas.

0.2.1. Rango Dinámico

El rango dinámico se define como la razón entre el máximo y el mínimo valor que puede tomar el observable de interés. Para el caso en cuestión queda definido de la siguiente manera:

$$R_d = 20 \log_{10} \left(\frac{V_{in_{max}}}{V_{in_{min}}} \right) \tag{25}$$

Para definir $V_{in_{min}}$ se tuvo en cuenta la tensión mínima que se puede distinguir respecto al piso de ruido, la cual es determinada como $V_{in_{min}}\approx 10~mV$. Luego para el caso de $V_{in_{max}}$ se consideró la máxima tensión previa a la aparición de distorsiones o alinealidades del amplificador operacional, siendo el cross-over, slew-rate y saturación del mismo algunos de estos efectos. Tanto el cross-over como el slew-rate son aspectos de poco interés, dado que, como para este filtro se seleccionó el amplificador LM833, ya que posee un elevado slew-rate y, dada su etapa de salida, el efecto de cross-over no genera problemas. Por otro lado, para el caso de la saturación, se vale de que la máxima tensión de salida del operacional es $V_{sat} = V_{CC} - 1.5~V$. Ya que $V_{CC} = 15~V$, $V_{sat} = 13.5~V$. Luego, para encontrar el valor de la tensión máxima de entrada, dada la ganancia del sistema y teniendo en cuenta la conexión entre etapas, esta queda definida por la expresión:

$$V_{in_{max}} = \frac{V_{sat}}{\text{máx}(H_1 \cdot H_2)} = \frac{13.5 \ V}{9} = 1.5 \ V \tag{26}$$

De esta forma, con todo lo establecido, se llega a que el rango dinámico es $R_d=43.52\ dB$.

0.2.2. Análisis de sensibilidades

SENSIBILIDADES E HISTOGRAMA.

Como se mencionó anteriormente, los capacitores sos componentes importantes que afectan tanto el Q como el ω_o del circuito. Pequeñas variaciones en ellos puede modificar la frecuencia de notch de cada etapa, haciendo que estos se acerquen o se alejen. Esto puede observarse en diagramas de Montecarlo de transferencia del sistema. Como se mencionó previamente, dado a cuestiones de disposición de componentes, se decidió presentar dicho diagrama en las Figuras (9) y (10), donde en se consideró las resistencias con una tolerancia del 1 % y los capacitores con una tolerancia del 5 %, debido a que por consigna no se aceptan tolerancias mayores y dado a que los capacitores empleados fueron medidos, garantizando así el uso de componentes que cumplan con lo dicho

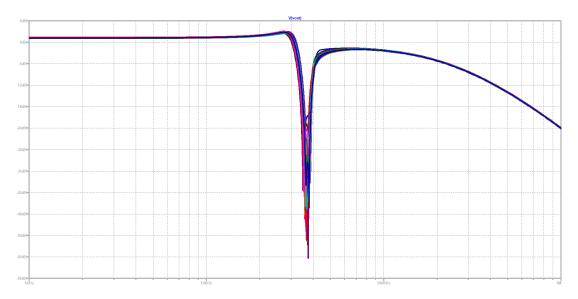


Figura 9: Diagrama de Montecarlo en módulo.

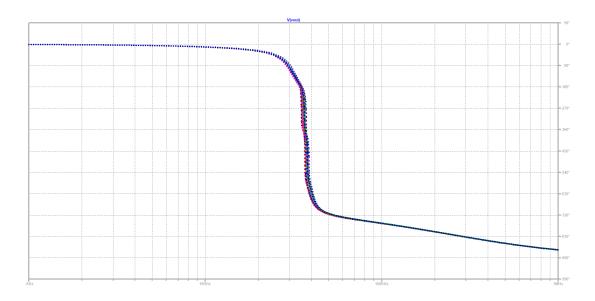


Figura 10: Diagrama de Montecarlo en fase.

0.2.3. Confección del filtro y mediciones

Respetando lo presentado en la Figura (7), considerando lo observado en (22) y en (23), se dispuso de dos etapas, para las cuales se seleccionó los componentes presentados en la Tabla (3). Se destaca que, para ambos casos, se optó

por $R_4 = R_5 = R_6 = 47 \ k\Omega \ y \ C_1 = C_2 = 10 \ nF$.

	R_1	R_2	R_3	R_7	R_8	Q_Z	Q_P	f_o
1^{er} Etapa	$1547~\Omega$	$46.38~\mathrm{k}\Omega$	$121.22~\Omega$	1547Ω	$34.2~\mathrm{k}\Omega$	∞	3.07	$31.56~\mathrm{kHz}$
2^{da} Etapa	$1.2~\mathrm{k}\Omega$	$55.2~\mathrm{k}\Omega$	150Ω	$1.2~\mathrm{k}\Omega$	$64.35~\mathrm{k}\Omega$	∞	3.05	$40.50~\mathrm{kHz}$

Tabla 3: Componentes seleccionados.

Se decidió colocar en lugar de los capacitores pines hembra, los cuales permiten reemplazar con facilidad dichos componentes. Esto se debe a que los que se disponen son de una tolerancia del 10%. De esta forma, se vale del analizador de impedancias para determinar la capacitancia de estos y así garantizar el uso del capacitor adecuado. Por otro lado, como la impedancia de entrada resulta del paralelo entre las resistencias R_4 , R_5 y R_6 , lo cual implica $Z_{in}=15.67~k\Omega$, se coloca un buffer a la entrada de cada instancia, ya que de esta forma, la impedancia de entrada del circuito es la del buffer, garantizando que ambas instancias se acoplen adecuadamente. Al momento de realizar las placas, se optó por colocar jumpers, de forma tal que se pueda hacer las mediciones deseadas con y sin dichos buffers, para poder realizar comparaciones.

Se observa a continuación una comparación entre los diagramas de Bode teóricos, simulados y medidos.

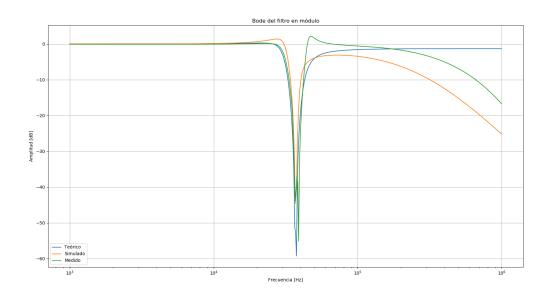


Figura 11: Comparación de diagramas de Bode en módulo.

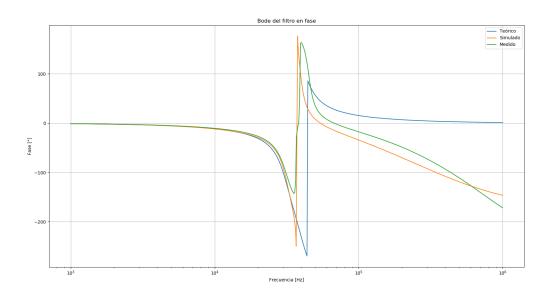


Figura 12: Comparación de diagramas de Bode en fase.

De manera similar a lo presentado en las Figuras (9) y (10), se analiza como los capacitores del circuito afectan el factor f_{∞} de cada etapa. Es así que los picos de atenuación máxima puede superponerse, generando que no se observe el ripple característico de la plantilla de Chebycheff. Un ejemplo de esto se presenta a continuación.

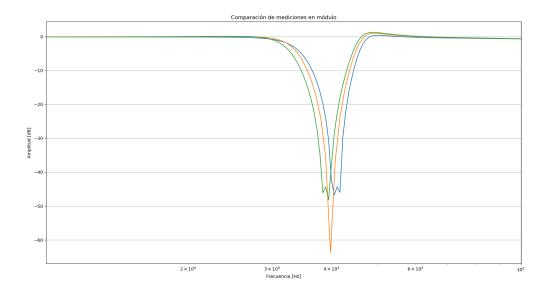
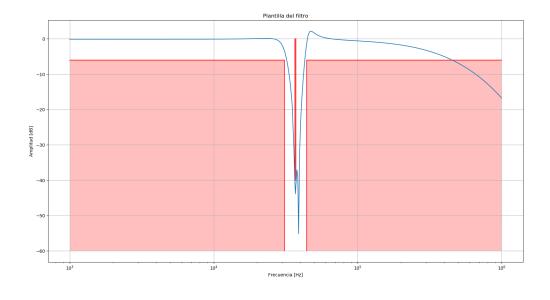


Figura 13: Picos de atenuación máximos medidos variando C_1 y C_2 .

Finalmente, se procede a presentar una de las mediciones realizadas, en la cuál se consiguió que, dado los capacitores empleados, se cumpla con la plantilla deseada.



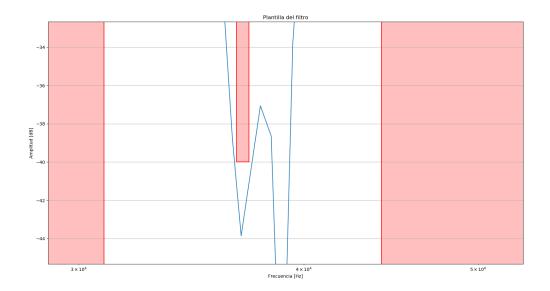


Figura 14: Medición con plantilla.

En esta figura se observa como el pico de la primer etapa sobrepasa la banda prohibida, mientras que el segundo se encuentra en frecuencias posteriores a esta, pero dentro de los margenes establecidos.

Tanto en la Figura (13) como en la (14), no se presentan los diagramas de Bode en fase, ya que estos no presentan variaciones significantes comparados con lo presentado en la Figura (12).

JUSTIFICAR ALTAS FRECUENCIAS.