

## 0.1. Introducción

En esta sección se implementó un filtro High-Pass utilizando una aproximación **Cauer** e implementandola con celdas **Sedra**, el filtro a diseñar deberá cumplir con la siguiente plantilla.

$f_s$	11.65kHz
$f_p$	23.3kHz
$A_p$	2dB
$A_s$	40dB
$ Z_{in} $	$\geq 50k\Omega$

## 0.2. Aproximación de Cauer.

Para esta sección se utilizó la aproximación elíptica de **Cauer**, además se propuso una plantilla mas restrictiva, con el fin de asegurar el cumplimiento de la original, siendo esta la plantilla final.

$f_s$	11.65kHz
$f_p$	23.3kHz
$A_p$	1dB
$A_s$	45dB
$ Z_{in} $	$\geq 50k\Omega$

Obteniendo la siguiente función transferencia, expresandola como producto de transferencias de segundo orden:

$$H(s) = \frac{s^2 + 124088460.2}{s^2 + s \cdot 5466 + 519.84 \cdot 10^6} \cdot \frac{s^2 + 23794591.32}{s^2 + s \cdot 48182 + 1.6 \cdot 10^9} \quad (1)$$

Y el siguiente diagrama de polos y ceros:

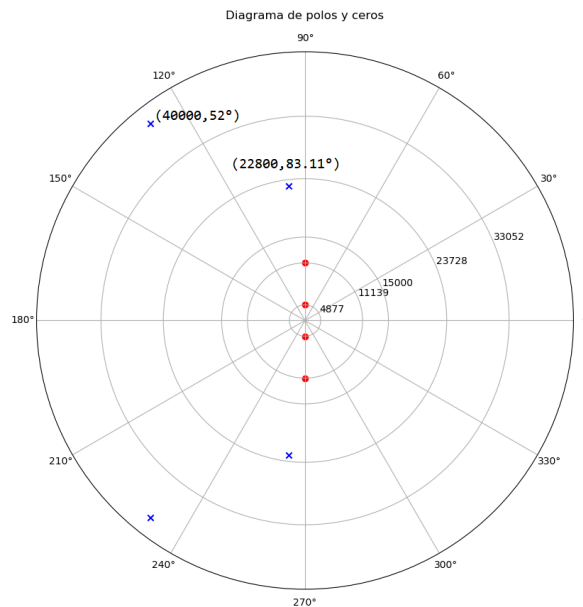


Figura 1: Diagrama Polos y Ceros

Teniendo los pares de polos con un Q de 0.84 la primer etapa y 4.17. Finalmente se graficó la respuesta en frecuencia tanto en fase como en módulo:

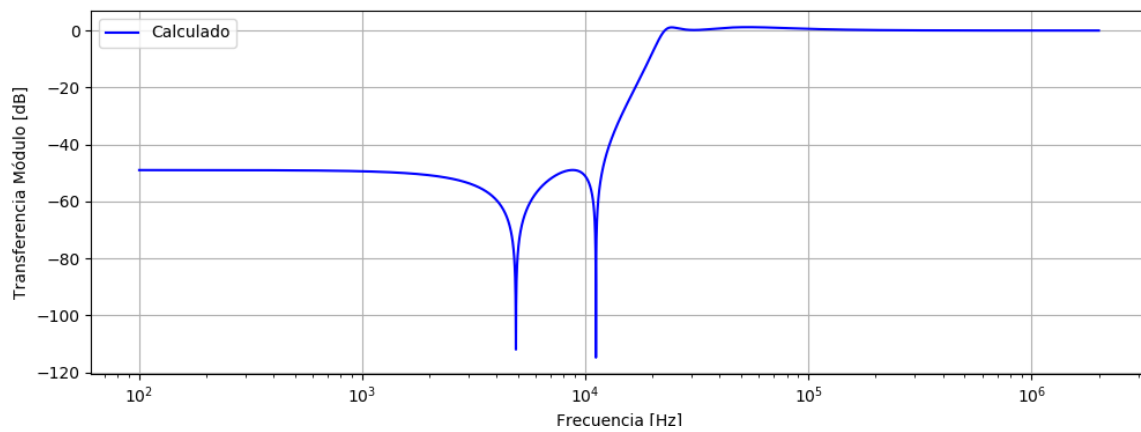


Figura 2: Diagrama de bode Módulo

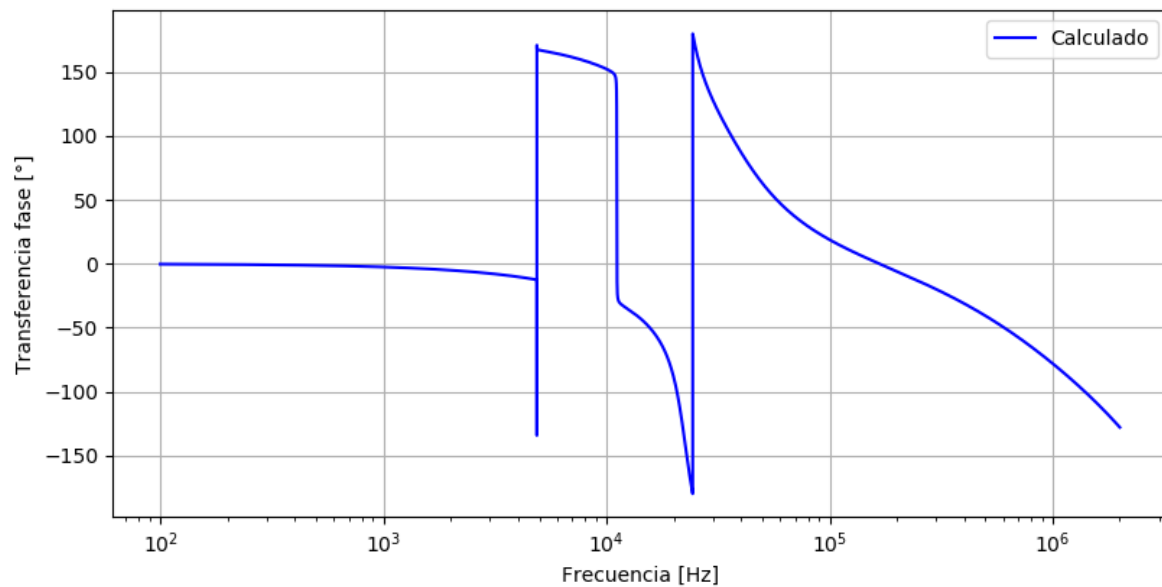


Figura 3: Diagrama de bode Fase

### 0.2.1. Elecciones de diseño

Se decidió armar etapas con celdas segundo orden en cascada dado a que el orden es 4. Para la asociación de polos se tomo como criterio agrupar los polos por su cercanía, agrupandolos de la siguiente forma.

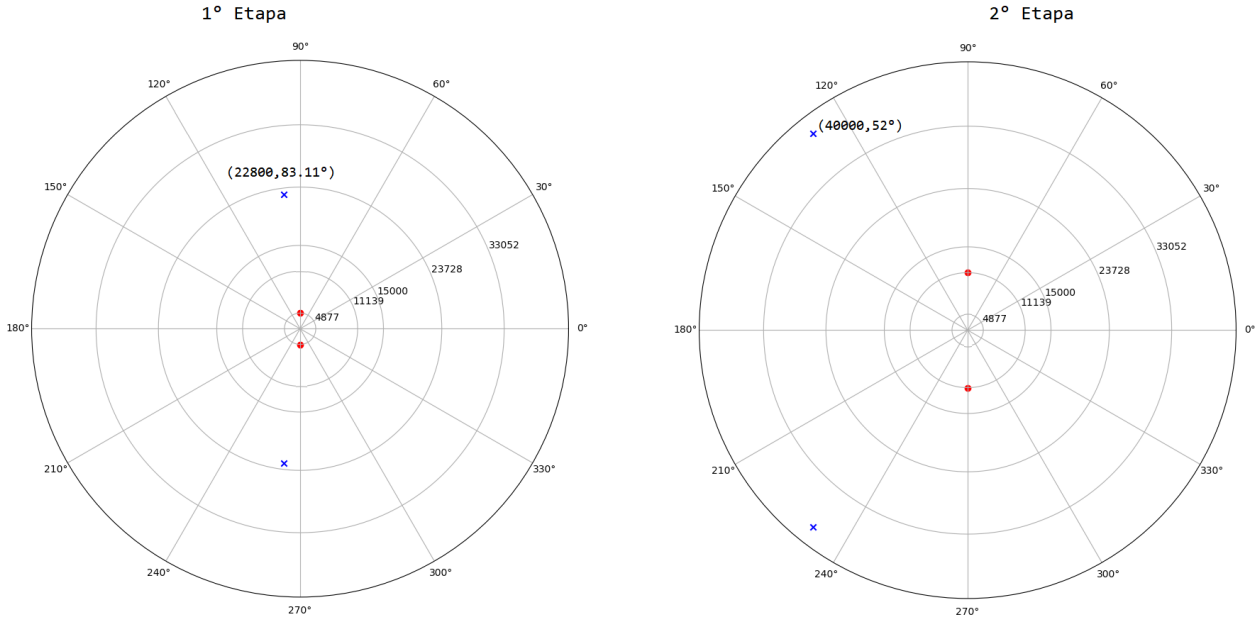


Figura 4: Diagrama Polos y Ceros para cada etapa

Luego se decidió colocar la etapa de mayor Q al final.

### 0.3. Celda Sedra-Ghorab-Martin.

La celda Sedra-Ghorab-Martin fue propuesta en el paper “Optimum Configurations for Single Amplifiers Biquadratic Filters” como un diseño que permite con un único amplificador operacional (Por eso son llamados Single-Amplifier-Biquad), sintetizar celdas de segundo orden con Q relativamente altos, es destacable que este diseño tiene una baja sensibilidad del Q respecto de la ganancia a lazo abierto del amplificador operacional. Este beneficio de la reducción de la sensibilidad del  $A_0$ , trae un aumento en la sensibilidad respecto a otros componentes pasivos. Originalmente esta celda fue propuesta como una mejora de la celda Deliyannis. Finalmente en el paper discutido se tomó la configuración de HPB dado a que es lo único que utilizaremos, siendo este el circuito propuesto por el paper.

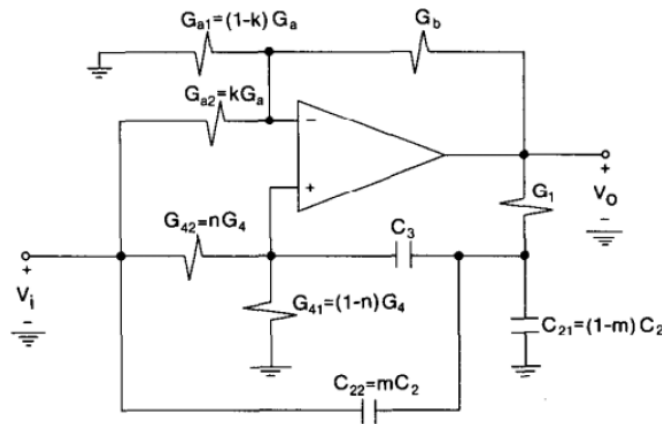


Figura 5: Circuito celda SGB-HPB

#### 0.3.1. Cálculo Analítico

### 0.3.2. Elecciones de diseño

Cada una de las funciones transferencia descritas en (1) se pueden expresar de la siguiente manera:

$$H_i(s) = \frac{G_\infty(s^2 + \omega_z^2)}{s^2 + \frac{\omega_0 \cdot s}{Q} + \omega_0^2} \quad (2)$$

Luego se siguió con el análisis matemático desarrollado en el paper “Optimum Configurations for Single Amplifiers Biquadratic Filters”. De allí se ve la necesidad de introducir algunos parámetros los cuales permiten el diseño de la celda, siendo estos  $G_\infty$  el cual es la ganancia cuando  $\omega \rightarrow \infty$ ,  $K$  y  $Q_0$  siendo esta ultima una constante que debe cumplir la condición  $Q_0 < Q$  permite ajustar el valor de los componentes así queda nominal. luego se definen los siguientes parámetros.

$$k = \frac{G_\infty \cdot \left(\frac{\omega_z}{\omega_0}\right)^2}{1 - \frac{Q_0}{Q}} \quad (3)$$

$$K = 1 + \frac{1 - \frac{Q_0}{Q}}{2 \cdot Q_0^2} \quad (4)$$

$$n = k \cdot \left(1 - \frac{Q_0}{K \cdot Q}\right) \quad (5)$$

$$m = \left(k - \frac{k}{K}\right) \cdot \left(1 + 2 \cdot \left(\frac{Q_0 \cdot \omega_0}{\omega_z}\right)^2\right) \quad (6)$$

A partir de aquí asignando valores para  $Q_0$ ,  $C$  y  $R_b$ , permite obtener los valores para el resto de las variables con estas equivalencias.

$$R_a = \frac{1}{(K - 1)R_b} \quad (7)$$

$$R_{a1} = \frac{1}{(1 - k) \cdot R_a} \quad (8)$$

$$R_{a2} = \frac{1}{k \cdot R_a} \quad (9)$$

$$R_{41} = \frac{1}{(1 - n) \cdot R_4} \quad (10)$$

$$R_{42} = \frac{1}{n \cdot R_4} \quad (11)$$

$$C_{21} = (1 - m) \cdot C \quad (12)$$

$$C_{22} = m \cdot C \quad (13)$$

$$(14)$$

El análisis de sensibilidades que se obtiene del circuito, el cual coincide con lo publicado en el paper es la siguiente:

Componente	$S_0^\omega$	$S^Q$
$S_{R_1}$	-0.5	$-\left(\frac{Q}{Q_0} - 0.5\right)$
$S_C$	-0.5	$0.5 \cdot \left(\frac{Q}{Q_0} - 1\right)$
$S_{R_4}$	-0.5	$\left(\frac{Q}{Q_0} - 0.5\right)$
$S_{R_a}$	0	$-\left(\frac{Q}{Q_0} - 1\right)$
$S_{R_b}$	0	$\left(\frac{Q}{Q_0} - 1\right)$

En base a esta tabla se tomo especial cuidado en la elección de componentes y en el matcheo de impedancias. Se tomaron como valor de los componentes los presentados en la siguiente tabla:

Componente	1er Etapa	Composición	2da Etapa	Composición
$R_{a1}$	12.36k $\Omega$	330+12k $\Omega$	6.2k $\Omega$	1.5k + 4.7k $\Omega$
$R_{a2}$	100k $\Omega$	100k $\Omega$	89.67 k $\Omega$	22k + 68k $\Omega$
$R_b$	50.72 k $\Omega$	3.9k + 47k $\Omega$	1k $\Omega$	1k $\Omega$
$R_{41}$	23.88k $\Omega$	1.8k+22k $\Omega$	203.36k $\Omega$	270k // 820 k $\Omega$
$R_{42}$	207k $\Omega$	27k + 180k $\Omega$	4.19 M $\Omega$	1.8M + 2.2M $\Omega$
$R_1$	74.05k $\Omega$	18k + 56k $\Omega$	25.07k $\Omega$	10k+15k $\Omega$
$C_3$	100 pF	100 pF	100 pF	100 pF
$C_{21}$	74.14 pF	18p // 56p F	18.52p F	22pF + 120pF
$C_{22}$	25.86pF	33p + 120p F	81.48pF	82pF+12nF

Se calculó el error porcentual asociado a la aproximación de la resistencias viéndose en la siguiente tabla.

Error Porcentual	1er Etapa	2da Etapa
$R_{a1}$	0.2 %	$\approx 0$ %
$R_{a2}$	$\approx 0$ %	0.4 %
$R_b$	0.4 %	$\approx 0$ %
$R_{41}$	0.3 %	0.1 %
$R_{42}$	$\approx 0$ %	0.3 %
$R_1$	0.1 %	0.3 %
$C_3$	$\approx 0$ %	$\approx 0$ %
$C_{21}$	0.2 %	0.4 %
$C_{22}$	0.1 %	0.1 %

Un criterio utilizado fue tomar capacitores pequeños dado a que ellos son mas certeros y no varían tanto frente a la temperatura.

### 0.3.3. Acoplamiento de Impedancias.

Para que ambas etapas no se carguen entre si la impedancia de entrada de la segunda etapa debe ser mucho mayor a la de salida de la primera. Así se simuló la impedancia de entrada de ambas etapas obteniendo las siguientes gráficas:

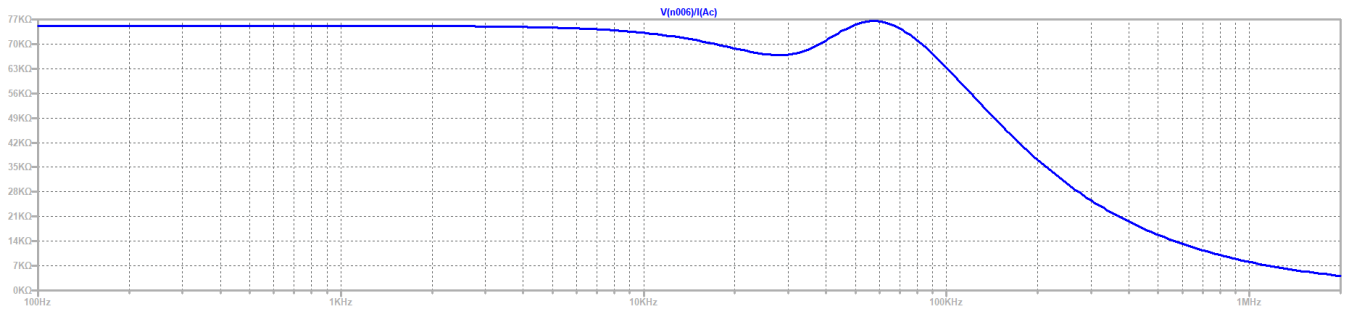


Figura 6: Impedancia de entrada 1ra etapa



Figura 7: Impedancia de salida 1ra etapa

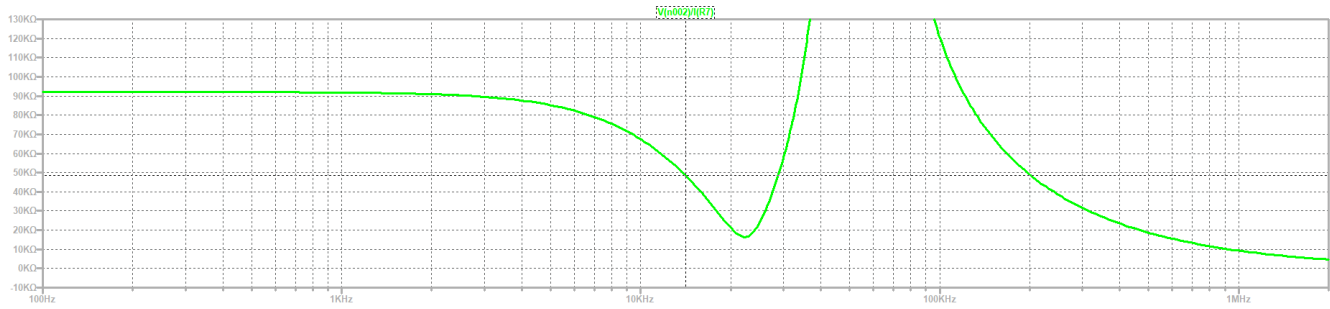


Figura 8: Impedancia de entrada 2da etapa

Se puede concluir luego de estas gráficas que el acoplamiento de impedancias se dará.

#### 0.4. Respuesta en Frecuencia.

Se realizó un análisis de Montecarlo a la respuesta en frecuencia del circuito, utilizando una tolerancia de las resistencias al 1 % y capacitores al 10 % obteniendo la siguiente dispersión

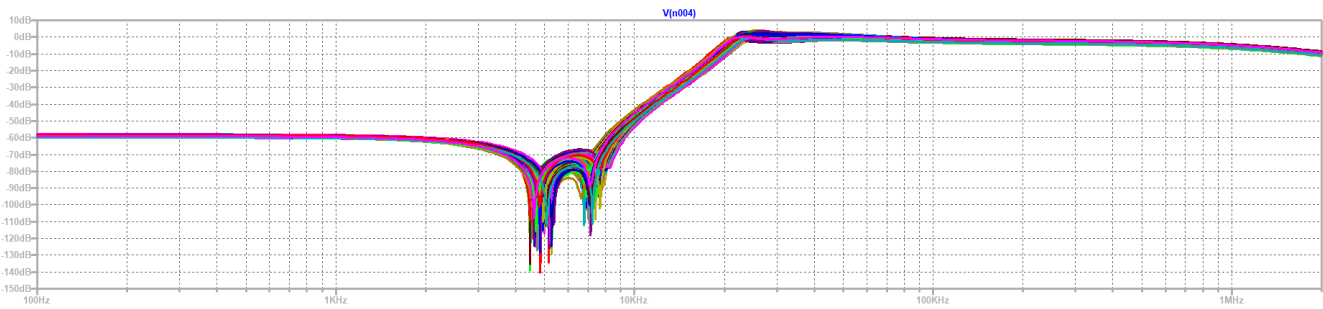


Figura 9: Análisis de Montecarlo Filtro entero.

Se puede apreciar una dispersión en la frecuencia de corte del sistema, a causa de esto se tuvo en cuenta en el diseño utilizar un preset el cual tenga sensibilidad con este con el propósito de poder ajustarlo, un problema con esta metodología es que no solamente importa la ubicación del cero de transmisión sino también su  $Q$ , una solución a esta problemática fue utilizar un preset en cada etapa, donde en la primer etapa el preset sería colocado sobre  $R_1$  dado a la sensibilidad del  $\omega_z$  para con el, y un preset en la segunda etapa (la de mayor  $Q$ ) en la resistencia  $R_b$ , finalmente se midió el circuito previo a la colocación de los presets, y el mismo cumplía con las especificaciones, por lo tanto se tomo la decisión de no utilizar un preset.

##### 0.4.1. Etapas.

Además de el montecarlo de el filtro en su totalidad de realizó un análisis de montecarlo para cada etapa por separado.

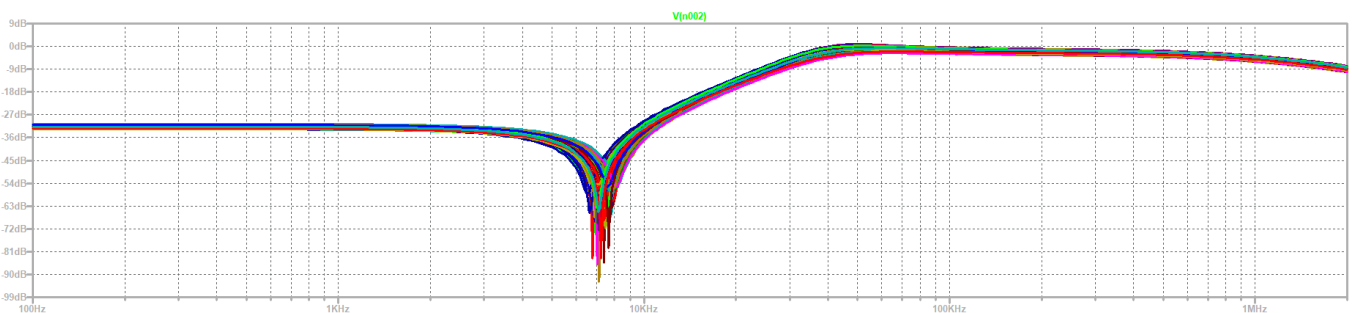


Figura 10: Análisis de Montecarlo primer etapa.

En esta imagen se puede observar como la dispersion de la primer etapa modifica seriamente el Q tanto como la posición del cero de transmisión.

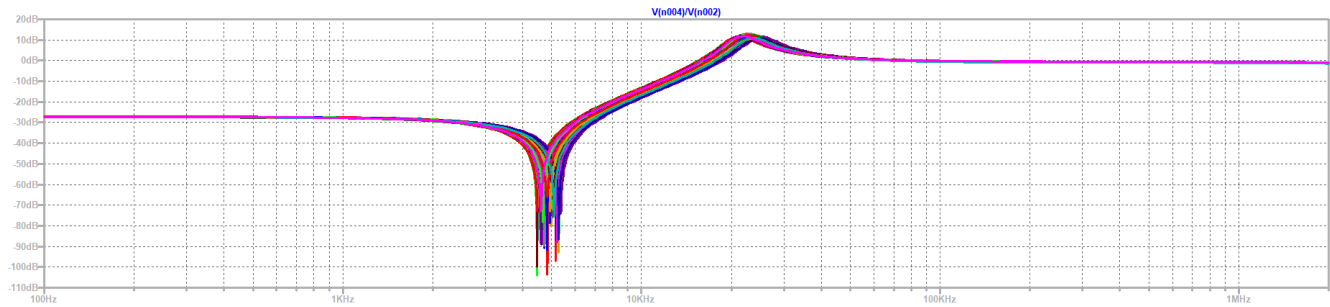


Figura 11: Análisis de Montecarlo segunda etapa.

Algo que se puede apreciar en la figura ( 11 ) es que dependiendo en cual de las variaciones se encuentre el circuito, corresponderá directamente con la altura del sobrepico que habrá, aparte de su correspondiente cero, si bien para ambas simulaciones los valores de la transferencia para  $s \rightarrow 0$  y  $s \rightarrow \infty$  son aproximadamente constantes mas allá de la dispersión.

Además se hicieron simulaciones de como el preset podría ser utilizado para variar el Q del circuito.

Comenzando por utilizar un preset en la primer etapa sobre  $R_1$ .

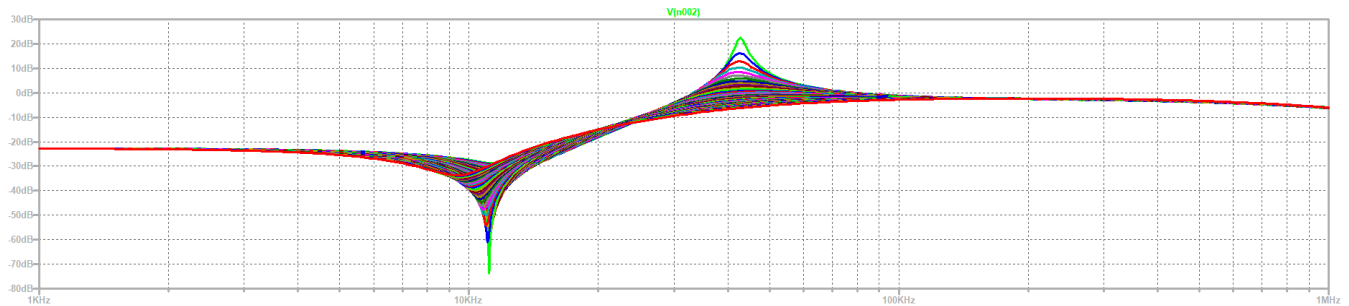


Figura 12: Análisis uso de preset primer etapa.

De aquí se puede concluir que la utilización de un preset en esta etapa ayuda a fijar tanto a fijar un Q como a ajustar el cero de transmisión.

Luego se prosiguió por la utilización de un preset en la segunda etapa, sobre la resistencia  $R_b$ :

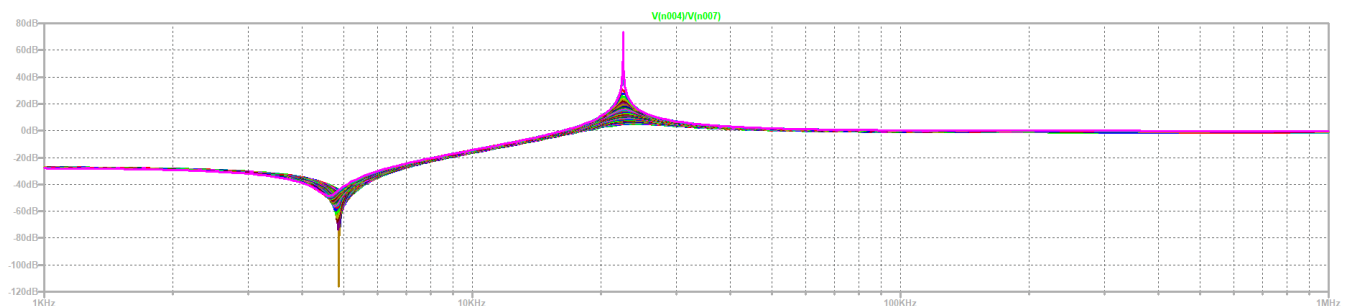


Figura 13: Análisis uso de preset segunda etapa.

De aquí, como era esperado, se ve que tiene una mayor sensibilidad respecto al Q lo cual sería el preset ideal para ajustarlo.

Finalmente dado a que inicialmente se realizó el filtro y cumplía las especificaciones se decidió no utilizar un preset, sin embargo se tuvo la precaución de diseñar una etapa de compensación de ganancia para el caso en el que la variación de las condiciones ambientales modifique el filtro y esta sea necesaria, esta etapa consiste en un no inversor con ganancia variable.

### 0.4.2. Filtro definitivo.

Se realizó el filtro obteniendo la siguiente respuesta en frecuencia

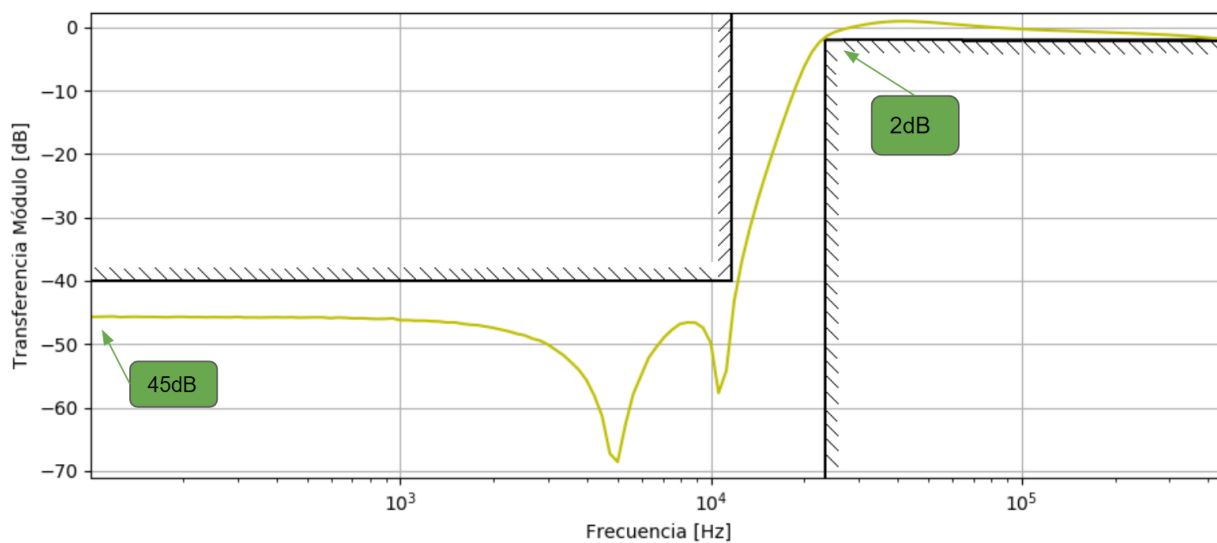


Figura 14: Filtro High-Pass Módulo

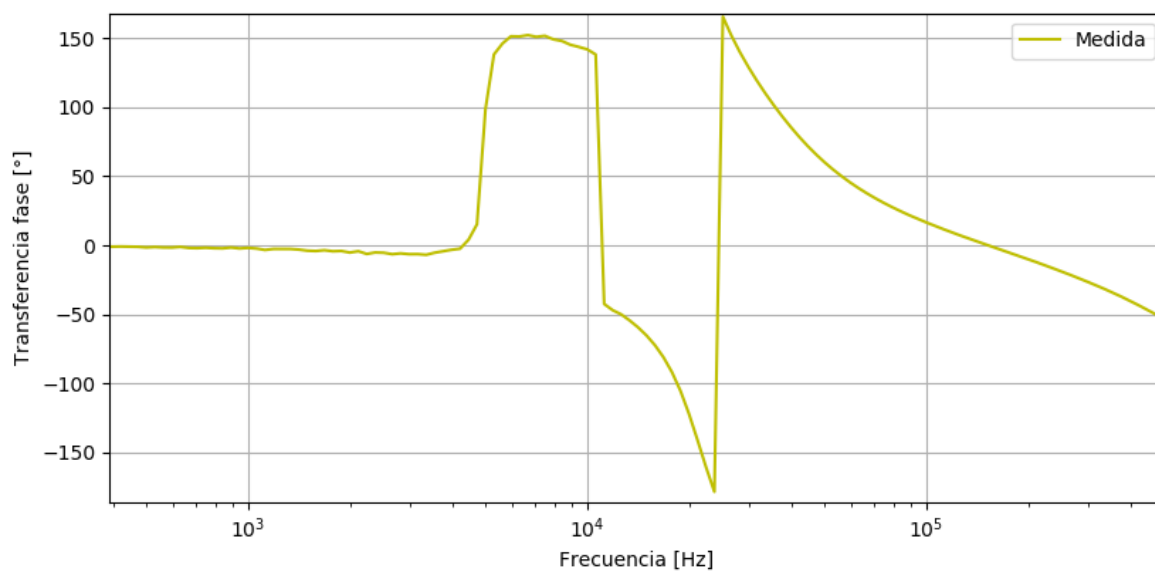


Figura 15: Filtro High-Pass Fase

Es de valor apreciar el hecho de que se cumple la plantilla.

También puede tomarse en cuenta que los resultados obtenidos se corresponden con lo simulado y calculado:



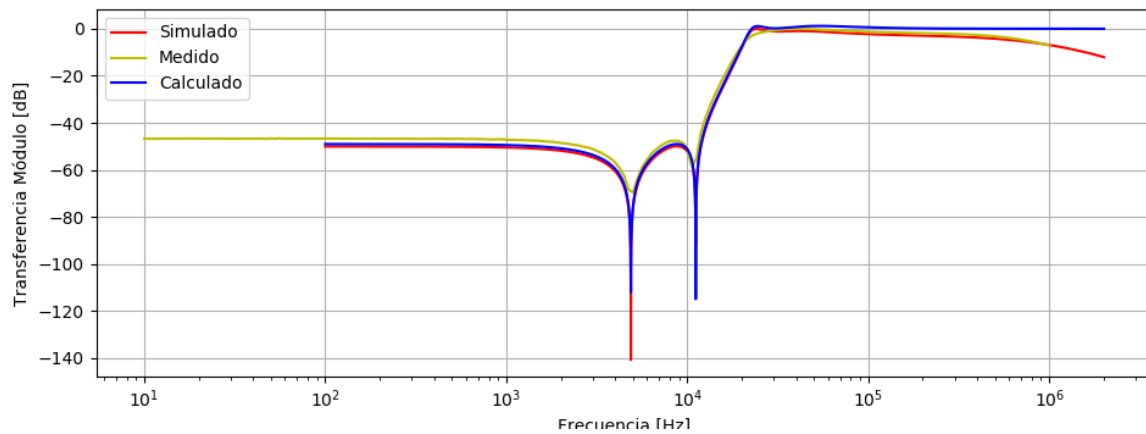


Figura 16: Filtro High-Pass Módulo comparación.

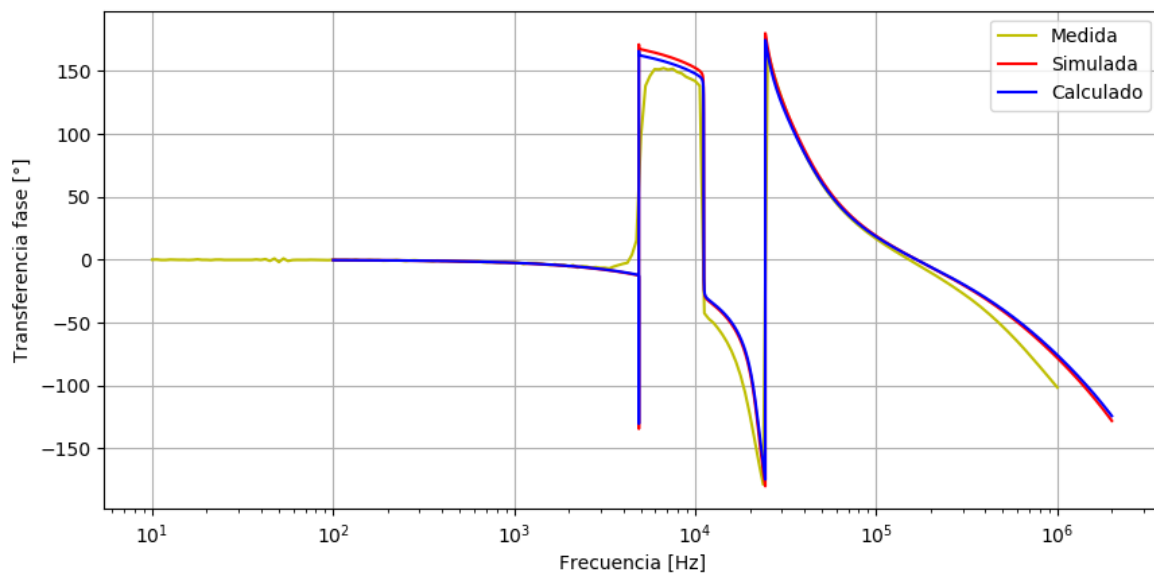


Figura 17: Filtro High-Pass Fase comparación.

### 0.5. Rango Dinámico.

??

### 0.6. Estabilidad.

Se intentó en esta sección lograr que la celda oscile, introduciéndole una cuadrada la cual es sabido esta compuesta por un gran numero de frecuencias, así también variando no solo la amplitud de la misma sino también su frecuencia y duty-cycle, sin poder hacer oscilar a la celda. La siguiente imagen es la respuesta de la celda al escalón.

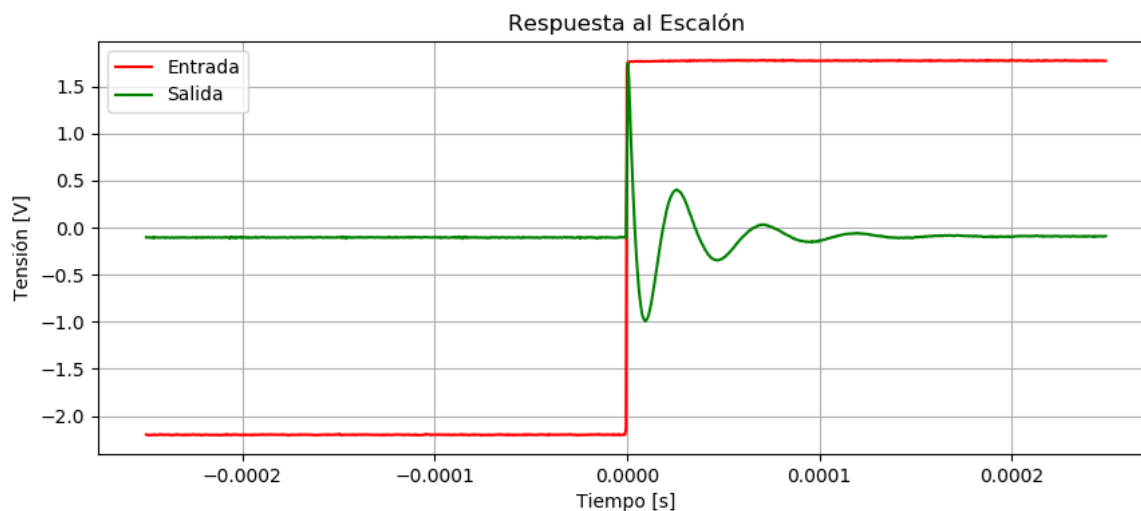


Figura 18: Respuesta al escalón

## 0.7. Conclusiones

La celda sedra es una gran alternativa cuando no se tiene un amplificador operacional con una ganancia a lazo abierto relativamente estable, también permite la implementación de un filtro de segundo orden con tan solo 1 operacional, mientras que por ejemplo la celda universal utiliza 3 de ellos, también tiene el beneficio de poder sintetizar valores de  $Q$  relativamente altos gracias a su doble realimentación tanto negativa como positiva, dando esta última una de sus desventajas que es la posibilidad de que haya una oscilación en el circuito.