

TP N°2 CATE ORGANIZACIÓN DE COMPUTADORAS

ASSEMBLER	OPCODE	Pseudocódigo
pull addr	0001 aaaa aaaa aaaa	Copia desde memoria[addr] al acumulador
push addr	0010 aaaa aaaa aaaa	Copia desde el acumulador hacia memoria[addr]
boost addr	0011 aaaa aaaa aaaa	Suma memoria[addr] al acumulador
drain addr	0100 aaaa aaaa aaaa	Resta memoria[addr] del acumulador
seti imm	0101 iiii iiii iiii	Carga un valor inmediato al acumulador
ifz addr	0110 aaaa aaaa aaaa	Si el acumulador es cero, salta a addr
hop addr	0111 aaaa aaaa aaaa	Salto incondicional a addr
iflt addr	1000 aaaa aaaa aaaa	Si el acumulador es negativo, salta a addr
ifgt addr	1001 aaaa aaaa aaaa	Si el acumulador es positivo, salta a addr
zap	1010 0000 0000 0000	Borra (pone en 0) el acumulador
rise	1011 0000 0000 0000	Suma 1 al acumulador
drop	1100 0000 0000 0000	Resta 1 al acumulador
fuse addr	1101 aaaa aaaa aaaa	AND lógico entre acumulador y memoria[addr]
spread addr	1110 aaaa aaaa aaaa	OR lógico entre acumulador y memoria[addr]
invert	1111 0000 0000 0000	Niega bit a bit el acumulador
end	0000 0000 0000 0000	Detiene la ejecución del programa

