

- 1、微处理器主要由哪几部分组成？
- 2、按传送信息的不同，总线一般可分为哪三种总线？
- 3、8086CPU 寄存器有哪些？
- 4、8086 CPU 常用的指令有哪些？
- 5、内部存储器主要分为哪两类？它们的主要区别是什么？
- 6、主机与外设之间的数据的输入/输出方式分为哪几种？
- 7、什么是 A/D 转换器，它的作用是什么？什么是 D/A 转换器，它的作用是什么？
- 8、如何将二进制转换成十进制？如何将十进制转换成二进制？
- 9、8086 有多少根地址线，寻址的内存容量是多少？
- 10、计算机的通信有哪两种基本方式？
- 11、结构化程序设计有哪几种基本的程序结构？
- 12、什么叫中断？中断向量表的作用是什么？如何设置中断向量表？
- 13 微处理器内部结构由哪些部件组成？
- 14、微机的接口一般具有哪些功能？
- 15、简述存储程序计算机的工作原理。
- 16、简述 CPU 执行程序的过程。
- 17、论述 8086 CPU 的最小方式和最大方式的区别。
- 18、论述指令周期、机器周期和时钟周期之间的关系。
- 19、试比较 8086CPU 与 8088CPU 的异同之处。
- 20、8086CPU 从功能上分为几部分？各部分由什么组成？各部分的功能是什么？
- 21、8086 系统中的物理地址是如何得到的？假如 CS=2500H，IP=2100H，其物理地址是多少？
- 22、什么是最大模式？什么是最小模式？用什么方法将 8086/8088 置为最大模式和最小模式？
- 23、存储器分段组织有何优越性？
- 24、微型计算机的性能主要由     B     来决定。
- 25、 A、价钱                  B、CPU                  C、控制器                  D、其它
- 26、对微处理器而言，它的每条指令都有一定的时序，其时序关系是     C      
A、一个时钟周期包括几个机器周期，一个机器周期包括几个指令周期。  
B、一个机器周期包括几个指令周期，一个指令周期包括几个时钟周期。  
C、一个指令周期包括几个机器周期，一个机器周期包括几个时钟周期。  
D、一个指令周期包括几个时钟周期，一个时钟周期包括几个机器周期。
- 3、属于数据寄存器组的寄存器是     C      
A、AX, BX, CX, DS                  B、SP, DX, BP, IP  
C、AX, BX, CX, DX                  D、AL, DI, SI, AH
- 27、微型计算机的 ALU 部件是包含在     D     之中。  
A、存贮器          B、I/O 接口          C、I/O 设备                  D、CPU
- 28、在 8086 和 8088 汇编语言中，一个字能表示的有符号数的范围是     B      
A、 $-32768 \leq n \leq 32768$                   B、 $-32768 \leq n \leq 32767$   
C、 $-65535 \leq n \leq 65535$                   D、 $-65536 \leq N \leq 65535$
- 29、80386 微型计算机是 32 位机，根据是它的     D    。  
A、地址线是 32 位                  B、数据线为 32 位  
C、寄存器是 32 位的                  D、地址线和数据线都是 32 位
- 30、某数存于内存数据段中，已知该数据段的段地址为 2000H，而数据所在单元的偏移地址为 0120H，该数的在内存的物理地址为（ B ）  
A. 02120H          B. 20120H                  C. 21200H                  D. 03200H

31、在存储器读周期时，根据程序计数器 PC 提供的有效地址，使用从内存中取出（ D ）

- A. 操作数      B. 操作数地址      C. 转移地址      D. 操作码

32、8086/8088 系统中，对存储器进行写操作时，CPU 输出控制信号有效的是（ A ）

- A.  $\overline{W}/\overline{IO}=1, \overline{WR}=0$       B.  $\overline{WR}=1$

- C.  $\overline{M}/\overline{IO}=0, \overline{RD}=0$       D.  $\overline{RD}=0$

33、在 8086/8088 微机系统中，将 AL 内容送到 I/O 接口中，使用的指令是（ D ）

- A. IN AL, 端口地址      B. MOV AL, 端口地址  
C. OUT AL, 端口地址      D. OUT 端口地址, AL

1. 机器数为 B，它代表-127D，则它是（ ）。

- A. 补码      B. 原码      C. 反码      D. 原码或反码

2. 已知 VAR 为字节变量，下面是关于①MOV BX, OFFSET VAR 和②LEA BX, VAR 指令的说明，正确的是（ ）。

- A. 指令①执行速度比指令②执行速度快  
B. 指令①中 OFFSET 只能与简单的符号地址相连，不能与诸如 VAR[SI]等复杂数相连。

指令②LEA 没有这个限制

- C. 指令①有错误，因为 VAR 为字节变量，而 BX 为字  
D. 指令①与指令②的作用完全相同

3. 下列指令中正确的是（ ）。

- A. MOV 100, CL      B. MOV CL, 100H  
C. MOV CL, 1000      D. MOV CL, 100

4. 设 (BX)=8D16H，执行指令序列 MOV CL, 7    SAR BX, CL 后 BX 寄存器的内容是（ ）。

- A. 011AH      B. 0FF1AH      C. 2D1AH      D. 0B00H

5. 在程序运行过程中，确定下一条指令的物理地址的计算表达式是（ ）。

- A. CS\*16+IP      B. BX\*16+DI  
C. SS\*16+SP      D. ES\*16+SI

6. 提示下列指令序列执行后的正确结果是（ ）。

MOV BX, 0FFFCH  
MOV CL, 2  
SAR BX, CL

- A. 3FFFH      B. 0FFFH      C. 0FFFCH      D. 0FFF5H

7. 下列指令中不影响标志位的是（ ）。

- A. SUB AX, BX      B. ROR AL, 1  
C. JNC LABEL      D. INT n

8. 将寄存器 AX 的内容取负的正确操作是（ ）。

- A. NEG AX      B. CMP AX, 0FFFH  
C. NOT AX      D. CMP AX, AX

9. 指令 SCAS 的寻址方式是（ ）。

- A 源操作数为寄存器寻址，目的操作数为寄存器间接寻址  
B 源操作数为寄存器间接寻址，目的操作数为寄存器间接寻址  
C 源操作数为寄存器间接寻址，目的操作数为寄存器寻址  
D 源操作数为寄存器寻址，目的操作数为寄存器寻址

10. TABLE 为字变量，下面是关于指令①MOV AX, TABLE 与指令②LEA AX, TABLE 的说明，错误的是（ ）。

- A 指令①送 TABLE 为偏移地址的单元的内容，指令②送 TABLE 的偏移地址给 AX  
B 指令①送 TABLE 的偏移地址，指令②送 TABLE 为偏移地址的单元的内容给 AX

- C 源操作数寻址方式是：指令①为直接寻址，指令②为立即数寻址  
D 源操作数寻址方式是：指令①为直接寻址，指令②为直接寻址
11. 下列指令中正确的是（ ）。  
A MOV BX, AL                      B MOV BL, AX  
C MOV BL, AL                      D MOV BL, BP
12. 下列指令中不合法的指令是（ ）。  
A IN AX, 03F8H                    B MOV BX, AX  
C REP CMPSB                      D SHR BX, CL
13. 下列指令中正确的是（ ）。  
A MOV SS, 2400H                   B MOV SS, [2400H]  
C MOV SS, DS                      D MOV SS, SP
14. 下列指令中正确的是（ ）。  
A XCHG AH, AL                    B XCHG AL, 20H  
C XCHG DS, AX                    D XCHG SP, [20H]
15. 下列指令中正确的是（ ）。  
A IN 100H, AL                    B IN AX, 21H  
C OUT 21H, AX                    D OUT 260H, AL
16. 假定(SS)=2000H, (SP)=0100H, (AX)=2107H, 执行指令 PUSH AX 后, 存放数据 21H 的物理地址是（ ）。  
A 20102H                    B 20101H                    C 200FEH                    D 200FFH
17. 在下列指令中, 有语法错误的是（ ）。  
A MOV [SI], [DI]                    B IN AL, DX  
C JMP WORD PTR[BX]                    D PUSH WORD PTR 20[BX+SI-2]
18. 两个有符号的整数 A 和 B 比较后, 为了判定 A 是否大于 B, 应使用下列（ ）条指令。  
A JG                    B JA                    C JNB                    D JNBE
19. 下列程序段执行完后, BX 寄存器中的内容是（ ）。  
MOV CL, 3  
MOV BX, 0B7H  
ROL BX, 1  
ROR BX, CL  
A 002DH                    B 00EDH                    C C02DH                    D 000DH
20. 执行下列程序:  
MOV AX, 0  
MOV BX, 1  
MOV CX, 100  
A: ADD AX, BX  
INC BX  
LOOP A  
HLT  
执行后的结果为: (AX) = ( ), (BX) = ( ).  
A 5050, 99                    B 2500, 100                    C 5050, 101                    D 2550, 102
32. 已知 JNC 指令的机器代码是 73FCH (FC 是根据条件转移确定的偏移量), CF=0, IP=1000H, 试问执行该指令后, IP=（ ）。  
A OFFFH                    B 10FEH                    C OFFEH                    D 10FCH
33. 满足转移指令 JNE 的测试条件是（ ）。  
A ZF=1                    B CF=0                    C ZF=0                    D CF=1
34. 将累加器 AX 的内容清零的正确指令是（ ）。  
A AND AX, 0                    B XOR AX, BX  
C SUB AX, BX                    D CMP AX, BX
35. 逻辑位移指令 SHR 用于（ ），而算术位移指令 SAR 用于带符号数除 2。

- A 带符号数减 2                      B 带符号数除 2  
C 无符号数乘 2                      D 无符号数除 2
36. 对于下列程序段：
- ```

AGAIN:  MOV AL, [SI]
        MOV ES: [DI], AL
        INC SI
        INC DI
        LOOP AGAIN

```
- 也可用指令（ ）完成同样的功能。
- A REP MOVSB                      B REP LODSB  
C REP STOSB                      D REPE SCASB
37. JMP WORD PTR[DI]是（ ）。
- A 段内间接转移                      B 段间间接转移  
C 段内直接转移                      D 段间直接转移
39. 执行下列指令后：
- ```

MOV AX, 1234H
MOV CL, 4
ROL AX, CL
DEC AX
MOV CX, 4
MUL CX

```
- 寄存器 AL 的值是（ ）。
- A 60H                      B 00H                      C 04H                      D 08DH
40. 下列程序执行后，（AL）=（ ）。
- ```

MOV AX, 1234H
MOV BX, 5678H
ADD AL, BL
DAA
MOV CL, AL
MOV AL, AH
ADC AL, BH
DAA

```
- A 69H                      B 78H                      C 56H                      D 34H
42. 下面程序段中，当满足条件转到 NEXT 标号执行时，AL 中的值正确的是（ ）。
- ```

CMP AL, 0FBH
JNL NEXT
.....
NEXT:.....

```
- A AL=80H                      B AL=8FH                      C AL=0F0H                      D AL=0FFH
43. 对于下列程序段：
- ```

AGAIN: MOV ES: [DI], AL
        INC DI
        LOOP AGAIN

```
- 可用指令（ ）完成相同的功能。
- A REP MOVSB                      B REP LODSB                      C REP STOSB                      D REPE SCASB
44. 设 AL 和 BL 中都是带符号数，当  $AL \leq BL$  时转至 NEXT 处，在 CMP AL, BL 指令后应选用正确的条件转移指令是（ ）。
- A JBE                      B JNG                      C JNA                      D JNLE
45. 使得 JB 指令执行转移操作的条件是（ ）。
- A CF=1                      B CF=1 且 ZF=0                      C ZF=0                      D CF=0 或 ZF=1
46. 在“先判断后工作”的循环程序结构中，循环执行的次数最少是（ ）。

- A 1                      B 0                      C 2                      D 不定
47. 下列指令中, 指令 ( ) 先执行 CX-1 赋给 CX 操作, 然后再根据 CX 的值决定是否转移、循环或进行重复操作。
- A JNC                      B REP                      C JCXZ                      D LOOP
48. 指令 LOOPZ 的循环执行条件是 ( )。
- A CX≠0 并且 ZF=0                      B CX=0 或 ZF=0  
C CX≠0 并且 ZF=1                      D CX=0 或 ZF=1
49. 向量中断是 ( )。
- A 外设提出中断  
B 由硬件形成中断服务程序入口地址  
C 由硬件形成向量中断地址, 再由向量地址找到中断服务程序入口地址  
D 以上都不正确
50. 寄存器间接寻址方式中, 操作数在 ( ) 中。
- A 通用寄存器                      B 堆栈                      C 主存单元                      D 段寄存器
53. 汇编语言语句格式中的名字项, 下列哪一个不正确 ( )
- A. FFFFFH                      B. @Variable                      C. 0FFFFH                      D. Third\_street
54. 下列语句中错误的有 ( )
- A. MOV BL, 0A7H                      B. MOV CX, COUNT  
C. MOV [BX], 5                      D. IN AL, PORT-VAL
55. ( ) 不是数值 变量的类型属性。
- A. 字符型                      B. 字型                      C. 字节型                      D. 双字型
56. 用 ASSUME 伪指令指定某个段分配给那个寄存器后, 还需要通过 MOV 指令来给段寄存器赋值, 其中 ( ) 不能这样做, 而是在程序初始化时自动完成的。
- A. 数据段寄存器 DS                      B. 堆栈段寄存器 SS  
C. 代码段寄存器 CS                      D. 附加段寄存器 ES
58. 下列哪一个伪指令对符号名可以重复定义 ( )
- A. =                      B. EQU                      C. DB                      D. PURGE
59. 下面指令序列执行后的正确结果是 ( )。
- ```
MOV BX, 0FFFFH
MOV CL, 2
SAR BX, CL
```
- A. 3FFFFH                      B. 0FFFFH                      C. 0FFFCH                      D. 0FFF5H
60. 一般用条件转移指令 JZ、JNZ、JC、JNC 等来实现程序的 ( ) 结构。
- A. 顺序                      B. 分支                      C. 循环                      D. 模块化
61. 下列哪一种不是多分支程序设计的形式 ( )
- A. 开关法                      B. 转移表法                      C. 地址表法                      D. 逻辑分解法
62. 下面程序段中, 当满足条件转到 NEXT 标号执行时, AL 中的值正确的是 ( )。
- ```
CMP AL, 0FBH
JNL NEXT
...
```
- NEXT:.....
- A. AL=80H                      B. AL=8FH                      C. AL=0F0H                      D. AL=0FFH
63. 循环程序的基本结构形式不包括下面哪一部分 ( )
- A. 循环参数置初值部分                      B. 循环工作部分  
C. 循环控制部分                      D. 设置段寄存器部分
64. 数值计算中的反复迭代计算的过程是循环结构, 该类问题使用 ( ) 控制循环。
- A. 计数控制法                      B. 条件控制法  
C. 开关控制法                      D. 逻辑尺控制法
65. 在循环设计中循环体的重复执行次数已知的情况下, 一般采用哪种计数方法来控制循环 ( )
- A. 正计数法                      B. 倒计数法

- C. 两者相同 D. 两者都不是

66. 子程序结构中不包括 ( )。

A. 子程序的说明文件 B. 子程序的现场保护和现场恢复  
C. 子程序的调用和返回 D. 入口参数的设置

68. DOS 系统功能调用中, 将子程序编号送入 ( ) 寄存器。

A. AH B. AL C. BH D. BL

69. 表达式  $19 \text{ MOD } 7$  的结果为 ( )。

A 2 B 5 C -2 D -5

70. 执行伪指令语句 `STR DD 'AB'` 后, 下列说法正确的是 ( )。

A 存入 41H, 42H B 存入 42H, 41H  
C 存入 41H, 42H, 00H, 00H D 存入 42H, 41H, 00H, 00H

71. 下列伪指令语句正确的有 ( )。

A `ERR1:DW 99` B `EXPR DB 2*3+7`  
C `ERR2 DB 25*60` D `ERR3 DD 'ABCD'`

72. 下列说法正确的是 ( )。

SEGMENT 与 ENDS 是段定义语句的伪指令, 而 ASSUME 不是  
SEGMENT 和 ENDS 语句成对使用, 把汇编语言源程序分为段  
代码段中存放指令和伪指令, 但不存放宏指令  
SEGMENT 与 ENDS 伪指令前的段名可以不同

74. 程序设计的结构化的首要问题是 ( )。

A 程序的模块化  
B 程序设计时采用“自上而下, 逐步求精”的实施方法  
C 模块之间的组合问题  
D 各个结构的出口点和入口点

75. 下面指令序列执行后完成的运算, 正确的算术表达式应是 ( )。

`MOV AL, BYTE PTR X`  
`SHL AL, 1`  
`DEC AL`  
`MOV BYTE PTR Y, AL`

A  $Y=2X+1$  B  $X=2Y+1$  C  $Y=2X-1$  D  $X=2Y-1$

77. 实现“ $\geq$ ”转移的伪指令是 ( )。

A `JAE/JNB` B `JBE/JNA` C `JGE/JNL` D `JG/JNLE`

78. 在程序设计的实际应用中往往存在要重复执行的某些操作的一类问题, 这类问题由 ( ) 来解决。

A 顺序结构程序 B 分支结构程序  
C 循环结构程序 D 以上都不是

79. 下列说法中, 错误的有 ( )。

A 内循环必须完整地包含在外循环中, 内外循环不能相互交叉  
B 内循环在外循环中位置可根据需要任意设置  
C 从内循环中可以直接跳到外循环, 从外循环也可以直接跳到内循环  
D 每次由外循环再次进入内循环中, 初始条件必须重新设置

80. ( ) 是循环程序设计的一个核心问题。

A 循环的控制 B 循环结构的选择  
C 循环体的设计 D 循环参数的置初值

81. 循环体不包括下列哪项 ( )

A 重复操作的程序段 B 循环参数的修改  
C 循环控制参数的修改 D 循环参数置初值部分

82. 如果在一个循环结构中包含若干个循环体, 每个循环体对应一个条件, 当满足某一条件后就执行对应循环体。进行这种循环结构的程序设计, 常用 ( )。

A 计数控制法 B 条件控制法  
C 开关控制法 D 逻辑尺控制法

83. 下列说法错误的是（ ）。
- A 子程序结构简化了程序设计过程，使程序设计时间大量节省
  - B 子程序结构缩短了程序的长度，节省了程序的存储空间
  - C 子程序结构不利于对程序的修改、调试
  - D 子程序结构方便了程序的模块化、结构化和自顶向下的程序设计
84. （ ）不是子程序的参数传递方法。
- A 立即数传递
  - B 寄存器传递
  - C 堆栈传递
  - D 存储器传递

1. 87 的原码是 0101 0111B=57H，补码是 01010111B，反码 01010111B。
2. SP 总是指向 栈顶，若原先 SP=2000H，SS=2000H，问 CPU 执行指令 PUSH AX 后，AL 内容压入物理地址为 21FFEh 存储单元中，AH 内容压入物理地址为 21FFFh 存储单元中。
3. 以 BX 基址寻址，约定的段寄存器是 DS，以 BP 基址寻址，约定的段寄存器是 SS，变址寻址约定的段寄存器是 DS。
4. 假设某个字的值是 1234H，其低位字节地址是 20H，高位字节地址是 21H，那么该字地址是 20H。
5. 8086/8088 的状态标志有 6 (SF、PF、AF、OF、ZF、CF) 个。

8086/8088 系统中，存储器是分段的，每段最大长度是 64K 字节，段内偏移地址从 0000H 到 FFFFH。

- 6、CPU 访问存储器进行读写操作时，通常在 T<sub>3</sub> 状态去检测 READY，一旦检测到 READY 无效，就在其后插入一个 T<sub>w</sub> 周期。
- 7、汇编语言源程序中的语句有三种类型，它们是 指令 语句，伪指令 语句，宏指令 语句。
- 8、8086CPU 寻址外设可以有两种方式，一种是 直接 寻址方式，另一种是 间接 寻址方式。
- 9、CPU 与外设之间的连接部件称为 I/O 接口，它的基本功能是 在 CPU 与外设之间起缓冲作用。
- 10、CPU 从主存取出一条指令并执行该指令的时间称（ ），它通常用若干个（ ）来表示，而后者又包括若干个（ ）。

①指令周期 ②机器周期 ③时钟周期

答：1—2—3

14、数据的输入/输出指的是 CPU 与 I/O 接口 进行数据交换。

15. 已知  $X = -120$ ，则  $X$  的原码（用八位二进制表示）是\_\_\_\_\_，补码（用八位二进制表示）是\_\_\_\_\_。

16、8088 中的指令  $INT\ n$  用（ N ）指定中断类型。

17、8088 的 ALE 引脚的作用是（ 地址锁存允许 ）。

18. 一片 8255A 端口 A 有（ 3 ）种工作方式，端口 B 有（ 2 ）种工作方式。

19. 当 8255A 口工作在方式 1 输出时，A 口输入信号联络线的名称是 IBF，输出信号联络线的名称是 OBF(带上划线)。

20. 端口 A 可以工作在 3 种工作方式中的任意一种，端口 B 只能工作在方式 0 或方式 1；（对错题）

21. 可编程并行接口芯片 8255A 共有（ A ）、（ B ）、（ C ）、和（ 控制 ）四个端口。

22. 8088 的当前代码段、数据段和堆栈段地址分别由（ CS ）、（ DS ）和（ SS ）提供。

17、微型计算机由（ 微处理器 ）、（ 存储器 ）和（ I/O 接口电路 ）三大部分组成。

20. 8086/8088 中级别最高的中断类型是（非屏蔽中断），其中断类型码为（ 2 ）。

21. -3 的原码是（1000 0011），反码是（1111 1100），补码是（ 1111 1101 ）。

22. 以 BX 基址寻址，约定的段寄存器是（ DS ），以 BP 基址寻址，约定的段寄存器是（ SS ）。

23. 一片 8259A 最多只能接收（ 8 ）级 中断。三片 8259A 最多能接收（ 22 ）级中断。

24. 8259A 中的中断服务寄存器中存放的是（正在处理的中断请求 o）。

25. 十六进制数 30A 转换为二进制是（ 0011 0000 1010B ）。

26. 微型计算机由（ 微处理器 ）、（ 存储器 ）和（ I/O 接口电路 ）组成。

27. 计算机记忆装置的基本单元是（ 触发器 ）。

28. 一个最基本的总线周期是由（ 4 ）个时钟周期组成的。

29. 所谓最小模式，是指（在系统中只有 8086/8088 一个微处理器）。

30. 在 8086/8088 的引脚中，与总线有关的两个引脚是（ HOLD ）和（ HLDA ）。

31. 中断向量是（中断处理子程序的入口地址），每个中断类型对应一个中断向量。

32.  $MOV\ AX,\ [BX+DI+50]$  的寻址方式是（ 基址加变址的相对寻址 ）

33. 8086 最多能处理（ 256 ）种中断。

34. -7 的原码是（1000 0111），反码是（1111 1000），补码是（ 1111 1001 ）。

35. 8259A 中的中断屏蔽寄存器中存放的是（对各级中断请求的屏蔽信息）。

36. 在 8088 读存储器周期中，采样 Ready 线的目的是（测试外设数据是否准备好 o）。

37. 微机系统中，ROM 只能（ 读 ），RAM 可（ 随机存取 ）。

38. 寄存器是由（ 触发器 ）组成的。



39. 一个机器周期是(执行一条指令的时间), 机器周期又可分为(取指周期)和(执行周期)。
40. 所谓最大工作模式, 是指(在系统中有二个以上的微处理器)。
41. 对于地址/数据复用总线, 在 T1 时刻, 其传输的信息是(地址信号)。
42. 在 8086/8088 的引脚中, 与中断有关的三个引脚是(NMI)、(INTR)和(INTA)。
43. 所谓断点, 就是指(响应中断时, 主程序中当前指令下面的下一条指令的地址)。
44. 8088 中的指令 INT n 用( n )指定中断类型。
45. . 8086 最大模式下产生控制信号利用芯片 8288 总线控制器, 最小/最大模式下, 外部地址锁存器利用芯片 8282, 外部数据收/发器利用芯片 8286。
46. 子程序可以由 Proc 语句定义, 由 ENDP 语句结束, 属性可以是 NEAR 或 FAR。
47. 段定义伪指令语句用 SEGMENT 语句表示开始, 以 ENDS 语句表示结束。
48. 逻辑地址为 2000H: 1234H 的存储单元的物理地址是 21234H。
49. 取指令时, 段地址由 CS 寄存器提供, 偏移地址由 IP 寄存器提供。
50. CPU 在执行 OUT DX, AL 指令时, DX 寄存器的内容送到地址总线上, AL 寄存器的内容送到数据总线上。
51. 数据的输入/输出指的是 CPU 与 I/O 端口进行数据交换。
52. 中断矢量就是中断服务子程序的入口地址, 在内存中占有 4 个存储单元, 其中低地址存储单元存放的是偏移地址, 高地址存储单元存放的是段地址。
53. 中断返回指令是 RET, 该指令将堆栈中保存的断点弹出后依次装入 CS 寄存器和 IP 寄存器中, 将堆栈中保存的标志装入标示寄存器 FR 中。
54. CPU 响应 8259A 中断, 在 INTA 引脚上输出 2 个负脉冲, 在第 2 个负脉冲期间读入中断类型码。